

# Codian MCU为什么从高分辨率终端接受低帧速率？

## Contents

[Introduction](#)

[Codian MCU为什么从高分辨率终端接受低帧速率？](#)

[Related Information](#)

## Introduction

此条款与思科网真MCU 4203，思科网真MCU MSE 8420，思科网真MCU 4505和思科网真MCU MSE 8510产品关连。

### Q. Codian MCU为什么从高分辨率终端接受低帧速率？

A. 某个终端例如索尼HG90和Polycom HDX能够发送高分辨率以高帧速率。然而，当使用这些终端的参与者在低分辨率的面只查看由其他参与者时，Codian MCU知道那接受从这些终端接受的高分辨率输入不是必要的，并且减少带宽。这保存网络带宽。

不幸地，而不是减少解决方法他们发送，一些终端发送高分辨率以低帧速率，造成有低分辨率和低帧速率的面。此工作情况可以通过取消选定视频防止接受在**设置>会议页**的比特率最优化。这防止MCU减少流入带宽，即使他们比必要的在高带宽。

## Related Information

- [Technical Support & Documentation - Cisco Systems](#)