

Técnicas de upgrade e downgrade do MGX 8220

Índice

[Introdução](#)

[Pré-requisitos](#)

[Requisitos](#)

[Componentes Utilizados](#)

[Convenções](#)

[Procedimentos](#)

[Procedimento 1: Upgrade indelicado para 1 conjunto de placa ASC para versões 2.x à 2.y; 2.x a 3.y; 3.x to 3.y](#)

[Procedimento 2: Downgrade para 1 conjunto de placa ASC para versões 2.y à 2.x; 3.y a 2.x; 3.y para 3.x](#)

[Procedimento 3: Upgrade indelicado para o conjunto de placa ASC 2 para versões 2.x à 2.y; 2.x a 3.y; 3.x to 3.y](#)

[Procedimento 4: Downgrade para o conjunto de placa ASC 2 para versões 2.y à 2.x; 3.y a 2.x; 3.y para 3.x](#)

[Procedimento 5: Upgrade indelicado para 1 conjunto de placa ASC para versões 2.x à 4.y; 3.x para 4.y](#)

[Procedimento 6: Downgrade para 1 conjunto de placa ASC para versões 4.y à 2.x; 4.y para 3.x](#)

[Procedimento 7: Downgrade para o conjunto de placa ASC 2 para versões 4.y à 2.x; 4.y para 3.x](#)

[Procedimento 8: Upgrade indelicado para 1 conjunto de placa ASC para versões 4.x à 4.y; 4.x a 5.y; 5.x para 5.y](#)

[Procedimento 9: Downgrade para 1 conjunto de placa ASC para versões 4.y à 4.x; 5.x a 4.x; 5.y para 5.x](#)

[Procedimento 10: Upgrade graceful para o conjunto de placa ASC 2 para versões 2.x à 2.y; 3.x to 3.y](#)

[Procedimento 11: Upgrade graceful para o conjunto de placa ASC 2 para versões 2.x à 4.y; 3.x para 4.y](#)

[Procedimento 12: Upgrade graceful para o conjunto de placa ASC 2 para versões 4.x à 4.y; 4.x a 5.x; 5.x para 5.y](#)

[Procedimento 13: Downgrade para o conjunto de placa ASC 2 para versões 4.y à 4.x; 5.x a 4.x; 5.y para 5.x](#)

[Informações Relacionadas](#)

[Introdução](#)

Este original descreve o processo Cisco-recomendado para o código de inicialização do Concentrador de borda Cisco MGX 8220 e upgrades de firmware e downgrades bem sucedidos. O AXIS é o legado de nome do produto para o Concentrador de borda Cisco MGX 8220.

Estas técnicas de upgrade e downgrade (descritas na [elevação MGX8220 e as matrizes de downgrade, os conceitos e as definições](#)) para o AXIS Shelf Controller (ASC) e o service module (SM) são fornecidos:

- [Atualizações grátis](#)
- [Atualizações não gratuitas](#)
- [Downgrades](#)

Refira [conceitos e definições](#) para a informação adicional.

Você deve ser um [usuário registrado](#) para ver a informação detalhada no Release Note de Firmware.

Use este original como um auxílio para conduzir upgrades de firmware bem sucedido. Este original não é um substituto para o planeamento apropriado com seu coordenador de vendas Cisco, coordenador de sistemas, ou gerenciador de conta.

Nota: Refira o [melhoramento MGX8220 do firmware 2.1.18/16 a 4.0.03](#) para as elevações MGX8220 da versão de firmware 2.1.16 ou 2.1.18 a 4.0.03.

aviso: O uso dos procedimentos neste original supõe um conhecimento em funcionamento do concentrador de borda MGX 8220. Leia ambos os originais completamente antes que você continue com uma upgrade de firmware.

[Pré-requisitos](#)

[Requisitos](#)

A Cisco recomenda que você tenha conhecimento destes tópicos:

- Concentrador de borda MGX 8220

[Componentes Utilizados](#)

As informações neste documento são baseadas nestas versões de software e hardware:

As elevações MGX8220 à versão de firmware 5.0.x são apoiadas somente para versões:

- 4.0.x
- 4.1.x
- 5.0.x

Primeiros dispositivos da elevação geralmente - à versão de firmware disponível a mais atrasada de 4.0.x ou de 4.1.x para elevações da versão 2.x ou 3.x. Então elevação à versão 5.0.x. As considerações especiais aplicam-se quando você promove:

1. Das versões 2.x e 3.x
2. Módulo de tronco do Inverse Multiplexing for ATM (IMATM) e ATM User-Network Interface (UNI) S (AUS) 8-port S da versão 4.0.x e 4.1.x à versão 5.0.x

As informações neste documento foram criadas a partir de dispositivos em um ambiente de laboratório específico. Todos os dispositivos utilizados neste documento foram iniciados com uma

configuração (padrão) inicial. Se a sua rede estiver ativa, certifique-se de que entende o impacto potencial de qualquer comando.

Convenções

Consulte as [Convenções de Dicas Técnicas da Cisco](#) para obter mais informações sobre convenções de documentos.

Procedimentos

Procedimento 1: Upgrade indelicado para 1 conjunto de placa ASC para versões 2.x à 2.y; 2.x a 3.y; 3.x to 3.y

Este procedimento aplica-se às versões de firmware:

- 2.x a 2.y
- 2.x a 3.y
- 3.x to 3.y

1. [Salvar a configuração ASC atual](#).Execute esta etapa para o ASC antes que você promova o firmware.
2. [Salvar a configuração atual S](#) para cada S preliminar e autônomo.Execute esta etapa para o S antes que você promova o firmware.
3. Emita o [comando dspadrxlat](#) e note o valor do parâmetro de *ConnNumOfValidEntries*, que indica o número de conexões.Emita este comando outra vez no fim do procedimento assegurar-se de que o número de conexões não mude.
4. Emita o [comando dsptotals](#) para todos os S preliminares e autônomos.Não mude a configuração da prateleira durante a elevação. Examine o número de linha, as portas, e os canais antes da elevação. Examine os parâmetros da mesma configuração depois que a elevação para estabelecer que uma configuração esteve retida.
5. Emita o **comando put <ASC_BT_file> AXIS_ASC_BACKUP.FW** executar um Trivial File Transfer Protocol (TFTP).Esta etapa transfere o código de boot ASBR novo no ASC.Emita o [comando chkflash](#) calcular e comparar o checksum flash para assegurar-se de que o código de inicialização esteja correto.Emita o [comando version](#), que indica a versão do código de inicialização armazenado na memória Flash.
6. Emita o **comando put <ASC_FW_file> AXIS_ASC_ACTIVE.FW** executar um TFTP.Esta etapa transfere o firmware ASC novo no ASC.
7. Compare o tamanho do arquivo do firmware para verificar uma transferência bem sucedida ao disco ASC.
8. Emita o [comando dspfwrevs](#) verificar a revisão de firmware correta.
9. Ajuste os endereços iniciais e finais na memória Flash onde o arquivo de código de inicialização é redigido para todos os S.Emita para começar o [arquivo de memória flash em 0xbfc00000 e a extremidade em 0xbfc40000](#).

```
shelf.1.<Slot>.<type>.<a|s>flashStartAddr = 0xbfc00000  
shelf.1.<Slot>.<type>.<a|s>flashEndAddr = 0xbfc40000
```

Emita o **comando put <SM_BT_file> AXIS_SM_1_slot-.BOOT** executar um TFTP e substituir o *slot-* com o número do entalhe S.Emita o [comando chkflash](#) calcular e comparar o checksum flash para assegurar-se de que o código de inicialização esteja correto.Emita o

[comando version](#), que indica a versão do código de inicialização armazenado na memória Flash.

10. Ajuste os endereços iniciais e finais na memória Flash onde o arquivo de firmware é redigido para todos os S. Emita para começar o [arquivo de memória flash em 0xbfc40000 e a extremidade em 0xbfd00000](#).

```
shelf.1.<Slot>.<type>.<a|s>flashStartAddr = 0xbfc40000
```

```
shelf.1.<Slot>.<type>.<a|s>flashEndAddr = 0xbfd00000
```

Emita o comando `put <SM_FW_file> AXIS_SM_1_slot-.FW` executar um TFTP e substituir o *slot-* com o número do entalhe S. Emita o [comando chkflash](#) calcular e comparar o checksum flash para assegurar-se de que o código de inicialização esteja correto.

11. Emita o [comando resetsys](#) restaurar todos os cartões na prateleira.
12. Emita o [comando dspadrxlat](#) assegurar-se de que o número de conexões não mude.
13. Emita o [comando dsptotals](#) para todos os S preliminares e autônomos. Esta etapa examina o número de linha, as portas, e os canais após a elevação. Compare os valores àqueles antes da transferência. O comando igualmente pode ajudar a estabelecer se a configuração permanece a mesma.
14. Restaure as configurações ASC e S caso necessário.

[Procedimento 2: Downgrade para 1 conjunto de placa ASC para versões 2.y à 2.x; 3.y a 2.x; 3.y para 3.x](#)

Este procedimento aplica-se às versões de firmware:

- 2.y a 2.x
- 3.y a 2.x
- 3.y para 3.x

1. [Verifique a compatibilidade](#).
2. [Salvar a configuração ASC atual](#). Execute esta etapa para o ASC antes que você degrade o firmware.
3. [Salvar a configuração atual S](#) para cada S preliminar e autônomo. Execute esta etapa antes que você degrade o firmware.
4. Emita o [comando dspadrxlat](#) e note o valor do parâmetro de *ConnNumOfValidEntries*, que indica o número de conexões. Emita o comando outra vez no fim do procedimento assegurar-se de que o número de conexões não mude.
5. Emita o [comando dsptotals](#) para todos os S preliminares e autônomos. Não mude a configuração da prateleira durante o downgrade. Examine o número de linha, as portas, e os canais antes do downgrade. Examine os parâmetros da mesma configuração depois que o downgrade para estabelecer se a configuração esteve restaurada corretamente.
6. Emita o comando `put <ASC_BT_file> AXIS_ASC_BACKUP.FW` executar um TFTP. Esta etapa transfere o código de inicialização no ASC. Emita o [comando chkflash](#) calcular e comparar o checksum flash para assegurar-se de que o código de inicialização esteja correto. Emita o [comando version](#), que indica a versão do código de inicialização armazenado na memória Flash.
7. Emita o comando `put <ASC_FW_file> AXIS_ASC_ACTIVE.FW` executar um TFTP para transferir o firmware ASC desejado no ASC.
8. Verifique o tamanho do arquivo do firmware baixado para ver se o firmware esteve transferido com sucesso ao disco ASC.

9. Emita o [comando dspfwrevs](#) verificar a revisão de firmware correta.
10. Ajuste os endereços iniciais e finais na memória Flash onde o arquivo de código de inicialização é redigido para todos os S. Emita para começar o [arquivo de memória flash em 0xbfc00000 e a extremidade em 0xbfc40000](#).

```
shelf.1.<Slot>.<type>.<a|s>flashStartAddr = 0xbfc00000  
shelf.1.<Slot>.<type>.<a|s>flashEndAddr = 0xbfc40000
```

Emita o comando `put <SM_BT_file> AXIS_SM_1_slot-.BOOT` executar um TFTP. Substitua o *slot-* com o número do entalhe S. Esta etapa transfere o código de inicialização para o S. Emita o [comando chkflash](#) calcular e comparar o checksum flash para assegurar-se de que o código de inicialização esteja correto. Emita o [comando version](#) indicar a versão do código de inicialização armazenado na memória Flash.

11. Ajuste os endereços iniciais e finais na memória Flash onde o arquivo de firmware é redigido para todos os S. Emita para começar o [arquivo de firmware em 0xbfc40000 e a extremidade em 0xbfd00000](#).

```
shelf.1.<Slot>.<type>.<a|s>flashStartAddr = 0xbfc40000  
shelf.1.<Slot>.<type>.<a|s>flashEndAddr = 0xbfd00000
```

Emita o comando `put <SM_FW_file> AXIS_SM_1_slot-.FW` executar um TFTP. Substitua o *slot-* com o número do entalhe S. Esta etapa transfere o firmware desejado no S. Emita o [comando chkflash](#) calcular e comparar o checksum flash para assegurar-se de que o código de inicialização esteja correto.

12. Emita o [comando clralcnf](#) restaurar todos os cartões na prateleira.
13. Ajuste a revisão de RAM da bateria de backup (BRAM).
14. Restaure as configurações ASC e S.
15. Emita o [comando dspadrxlat](#) assegurar-se de que o número de conexões esteja correto.
16. Emita o [comando dsptotals](#) para todos os S. Esta etapa examina o número de linha, as portas, e os canais após o downgrade. Compare os valores àqueles antes que a transferência para estabelecer se a configuração permaneceu a mesma.

[Procedimento 3: Upgrade indelicado para o conjunto de placa ASC 2 para versões 2.x à 2.y; 2.x a 3.y; 3.x to 3.y](#)

Nota: Uma prateleira MGX8220 que execute a versão 2.x não pode ser promovida a 3.x graciosamente. O processo de upgrade é sem graça mesmo se a prateleira tem a Redundância com um conjunto de placa ASC dois. Termine estas etapas para promover ungracefully estas liberações:

Este procedimento aplica-se às versões de firmware:

- 2.x a 2.y
 - 2.x a 3.x
 - 3.x to 3.y
1. [Salvar a configuração ASC atual](#). Execute esta etapa para o ASC antes que você promova o firmware.
 2. [Salvar a configuração atual S](#) para cada S preliminar e autônomo. Execute esta etapa para o S antes que você promova o firmware.
 3. Emita o [comando dspadrxlat](#), e note o valor do parâmetro de *ConnNumOfValidEntries*, que

indica o número de conexões. Emita o comando outra vez no fim do procedimento assegurar-se de que o número de conexões não mude.

4. Emita o [comando dsptotals](#) para todos os S preliminares e autônomos. Não mude a configuração da prateleira durante a elevação. Examine o número de linha, as portas, e os canais antes da elevação. Examine os parâmetros da mesma configuração depois que a elevação para estabelecer se a configuração esteve retida.
5. Emita o **comando put <ASC_BT_file> AXIS_ASC_BACKUP.FW** executar um TFTP. Esta etapa transfere o código de inicialização novo para o ASC. Emita o [comando chkflash](#) calcular e comparar o checksum flash para assegurar-se de que o código de inicialização esteja correto. Emita o [comando version](#), que indica a versão do código de inicialização armazenado na memória Flash. Emita o **comando switchcc** comutar ao outro ASC. Emita o **comando put <ASC_BT_file> AXIS_ASC_BACKUP.FW** executar um TFTP para transferir o código de inicialização novo no segundo ASC. Emita o [comando chkflash](#) calcular e comparar o checksum flash para assegurar-se de que o código de inicialização esteja correto. Emita o [comando version](#), que indica a versão do código de inicialização armazenado na memória Flash.
6. Emita o **comando put <ASC_FW_file> AXIS_ASC_ACTIVE.FW** executar um TFTP. Esta etapa transfere o novo firmware para o ASC ativo.
7. Verifique o tamanho do arquivo do firmware baixado e se o firmware estivesse transferido com sucesso ao disco ASC.
8. Emita o [comando dspfwrevs](#) verificar a revisão de firmware correta.
9. Emita o **comando put <ASC_FW_file> AXIS_ASC_STANDBY.FW** executar um TFTP. Esta etapa transfere o novo firmware para o ASC em standby.
10. Verifique o tamanho do arquivo do firmware baixado e se o firmware estivesse transferido com sucesso ao disco ASC.
11. Emita o [comando dspfwrevs](#) verificar a revisão de firmware correta.
12. Ajuste os endereços iniciais e finais na memória Flash onde o arquivo de código de inicialização é redigido para todos os S. Emita para começar o [arquivo de memória flash em 0xbfc00000 e a extremidade em 0xbfc40000](#).

```
shelf.1.<Slot>.<type>.<a|s>flashStartAddr = 0xbfc00000  
shelf.1.<Slot>.<type>.<a|s>flashEndAddr = 0xbfc40000
```

Emita o **comando put <SM_BT_file> AXIS_SM_1_slot-.BOOT** executar um TFTP. Substitua o *slot-* com o número do entalhe S. Esta etapa transfere o código de inicialização novo para o S. Emita o [comando chkflash](#) calcular e comparar o checksum flash para assegurar-se de que o código de inicialização esteja correto. Emita o [comando version](#), que indica a versão do código de inicialização armazenado na memória Flash.
13. Ajuste os endereços iniciais e finais na memória Flash onde o arquivo de firmware é redigido para todos os S. Emita para começar o [arquivo de memória flash em 0xbfc40000 e a extremidade em 0xbfd00000](#).

```
shelf.1.<Slot>.<type>.<a|s>flashStartAddr = 0xbfc40000  
shelf.1.<Slot>.<type>.<a|s>flashEndAddr = 0xbfd00000
```

Emita o **comando put <SM_FW_file> AXIS_SM_1_slot-.FW** executar um TFTP. Substitua o *slot-* com o número do entalhe S. Esta etapa transfere o firmware desejado no S. Emita o [comando chkflash](#) calcular e comparar o checksum flash para assegurar-se de que o código de inicialização esteja correto.
14. Emita o [comando resetsys](#) restaurar todos os cartões na prateleira.
15. Emita o [comando dspadrxlat](#) assegurar-se de que o número de conexões esteja correto.
16. Emita o [comando dsptotals](#) para todos os S preliminares e autônomos. Examine o número de linha, as portas, e os canais após a elevação. Compare os valores àqueles antes que a

transferência para estabelecer que a configuração permaneceu a mesma.
17. Restaure as configurações ASC e S caso necessário.

Procedimento 4: Downgrade para o conjunto de placa ASC 2 para versões 2.y à 2.x; 3.y a 2.x; 3.y para 3.x

Este procedimento aplica-se às versões de firmware:

- 2.y a 2.x
- 3.y a 2.x
- 3.y para 3.x

1. [Verifique a compatibilidade.](#)
2. [Salvar a configuração ASC atual.](#) Execute esta etapa para o ASC antes que você degrade o firmware.
3. [Salvar a configuração atual S](#) para cada S preliminar e autônomo. Execute esta etapa para o S antes que você degrade o firmware.
4. Emita o [comando dspadrxlat](#) e note o valor do parâmetro de *ConnNumOfValidEntries*. Isto indica o número de conexões. Emita o comando no fim do procedimento assegurar-se de que o número de conexões não mude.
5. Emita o [comando dsptotals](#) para todos os S preliminares e autônomos. Não mude a configuração de prateleira durante o downgrade. Examine o número de linha, as portas, e os canais antes do downgrade. Examine os parâmetros da mesma configuração depois que o downgrade para estabelecer se a configuração permaneceu a mesma.
6. Emita o **comando put <ASC_BT_file> AXIS_ASC_BACKUP.FW** executar um TFTP. Esta etapa transfere o código de boot ASBR novo no ASC. Emita o [comando chkflash](#) calcular e comparar o checksum flash para assegurar-se de que o código de inicialização esteja correto. Emita o [comando version](#), que indica a versão do código de inicialização armazenado na memória Flash. Emita o **comando switchcc** comutar ao outro ASC. Emita o **comando put <ASC_BT_file> AXIS_ASC_BACKUP.FW** executar um TFTP. Emita o [comando chkflash](#) calcular e comparar o checksum flash para assegurar-se de que o código de inicialização esteja correto. Emita o [comando version](#), que indica a versão do código de inicialização armazenado na memória Flash.
7. Emita o **comando put <ASC_FW_file> AXIS_ASC_ACTIVE.FW** executar um TFTP. Esta etapa transfere o firmware desejado para o ASC ativo.
8. Verifique o tamanho do arquivo do firmware baixado e verifique se o firmware esteja transferido com sucesso ao disco ASC.
9. Emita o [comando dspfwrevs](#) verificar a revisão de firmware correta.
10. Emita o **comando put <ASC_FW_file> AXIS_ASC_STANDBY.FW** executar um TFTP. Esta etapa transfere o firmware desejado para o ASC em standby.
11. Verifique o tamanho do arquivo do firmware baixado e se o firmware estivesse transferido com sucesso ao disco ASC.
12. Emita o [comando dspfwrevs](#) verificar a revisão de firmware correta.
13. Ajuste os endereços iniciais e finais na memória Flash onde o arquivo de código de inicialização é redigido para todos os S. Emita para começar o [arquivo de memória flash em 0xbfc00000 e a extremidade em 0xbfc40000.](#)

```
shelf.1.<Slot>.<type>.<a|s>flashStartAddr = 0xbfc00000  
shelf.1.<Slot>.<type>.<a|s>flashEndAddr = 0xbfc40000
```

Emita o comando `put <SM_BT_file> AXIS_SM_1_slot-.BOOT` executar um TFTP. Substitua o *slot-* com o número do entalhe S. Esta etapa transfere o código de inicialização novo para o S. Emita o [comando `chkflash`](#) calcular e comparar o checksum flash para assegurar-se de que o código de inicialização esteja correto. Emita o [comando `version`](#), que indica a versão do código de inicialização armazenado na memória Flash.

14. Ajuste os endereços iniciais e finais na memória Flash onde o arquivo de firmware é redigido para todos os S. Emita para começar o [arquivo de memória flash em 0xbfc40000 e a extremidade em 0xbfd00000](#).

```
shelf.1.<Slot>.<type>.<a|s>flashStartAddr = 0xbfc40000  
shelf.1.<Slot>.<type>.<a|s>flashEndAddr = 0xbfd00000
```

Emita o comando `put <SM_FW_file> AXIS_SM_1_slot-.FW` executar um TFTP. Substitua o *slot-* com o número de slot S. Esta etapa transfere o firmware desejado no S. Emita o [comando `chkflash`](#) calcular e comparar o checksum flash para assegurar-se de que o código de inicialização esteja correto.

15. Emita o [comando `clrallcnf`](#). Este comando restaura todos os cartões na prateleira.
16. Ajuste a revisão de Bram.
17. Restaure as configurações ASC e S.
18. Emita o [comando `dspadrxlat`](#) assegurar-se de que o número de conexões esteja correto.
19. Emita o [comando `dsptotals`](#) para todos os S. Examine o número de linha, as portas, e os canais após o downgrade. Compare os valores àqueles antes que a transferência para estabelecer se a configuração permaneceu a mesma.

[Procedimento 5: Upgrade indelicado para 1 conjunto de placa ASC para versões 2.x à 4.y; 3.x para 4.y](#)

Este procedimento aplica-se às versões de firmware:

- 2.x a 4.y
- 3.x para 4.y

1. [Salvar a configuração ASC atual](#). Execute esta etapa para o ASC antes que você promova o firmware.
2. [Salvar a configuração atual S](#) para cada S preliminar e autônomo. Execute esta etapa para o S antes que você promova o firmware.
3. Emita o [comando `dspadrxlat`](#) e note o valor do parâmetro de *ConnNumOfValidEntries*, que indica o número de conexões. Emita o comando outra vez no fim do procedimento assegurar-se de que o número de conexões não mude.
4. Emita o [comando `dsptotals`](#) para todos os S preliminares e autônomos. Não mude a configuração da prateleira durante a elevação. Examine o número de linha, as portas, e os canais antes da elevação. Examine os parâmetros da mesma configuração depois que a elevação para estabelecer se a configuração permaneceu a mesma.
5. Emita o comando `put <ASC_BT_file> AXIS_ASC_BACKUP.FW` executar um TFTP. Esta etapa transfere o código de boot ASBR novo no ASC. Emita o [comando `chkflash`](#) calcular e comparar o checksum flash para assegurar-se de que o código de inicialização esteja correto. Emita o [comando `version`](#), que indica a versão do código de inicialização armazenado na memória Flash.
6. Emita o comando `put <ASC_FW_file> AXIS_ASC_ACTIVE.FW` executar um TFTP. Esta etapa transfere o novo firmware para o ASC ativo.

7. Verifique o tamanho do arquivo do firmware baixado e se o firmware estivesse transferido com sucesso ao disco ASC.
8. Emita o [comando dspfwrevs](#) verificar a revisão de firmware correta.
9. Ajuste os endereços iniciais e finais na memória Flash onde o arquivo de código de inicialização é redigido para todos os S. Emita para começar o [arquivo de memória flash em 0xbfc00000 e a extremidade em 0xbfc80000](#).

```
shelf.1.<Slot>.<type>.<a|s>flashStartAddr = 0xbfc00000
shelf.1.<Slot>.<type>.<a|s>flashEndAddr = 0xbfc80000
```

Emita o **comando put <SM_BT_file> AXIS_SM_1_slot-.BOOT** executar um TFTP. Substitua o *slot-* com o número do entalhe S. Esta etapa transfere o código de inicialização novo para o S. Emita o [comando chkflash](#) calcular e comparar o checksum flash para assegurar-se de que o código de inicialização esteja correto. Emita o [comando version](#), que indica a versão do código de inicialização armazenado na memória Flash.
10. Transfira o firmware para todos os S. Emita o **comando put <SM_FW_file> AXIS_SM_1_slot-.FW** executar um TFTP. Substitua o *slot-* com o número do entalhe S. Esta etapa transfere o firmware desejado no S. Verifique o tamanho do arquivo do firmware baixado e verifique se o firmware esteja transferido com sucesso ao disco ASC. Emita o [comando dspfwrevs](#) indicar as revisões de firmware.
11. Emita o [comando resetsys](#).
12. Emita o [comando dspadrxlat](#) assegurar-se de que o número de conexões esteja correto.
13. Emita o [comando dsptotals](#) para todos os S preliminares e autônomos. Examine o número de linha, as portas, e os canais após a elevação. Compare os valores àqueles antes que a transferência para determinar se a configuração permaneceu a mesma.
14. Restaure as configurações ASC e S caso necessário.

[Procedimento 6: Downgrade para 1 conjunto de placa ASC para versões 4.y à 2.x; 4.y para 3.x](#)

Este procedimento aplica-se às versões de firmware:

- 4.y a 2.x
- 4.y para 3.x

1. [Verifique a compatibilidade](#).
2. [Salvar a configuração ASC atual](#). Execute esta etapa para o ASC antes que você degrade o firmware.
3. [Salvar a configuração atual S](#) para cada S preliminar e autônomo. Execute esta etapa para o S antes que você degrade o firmware.
4. Emita o [comando dspadrxlat](#) e note o valor do parâmetro de *ConnNumOfValidEntries*, que indica o número de conexões. Emita o comando outra vez no fim do procedimento assegurar-se de que o número de conexões não mude.
5. Emita o [comando dsptotals](#) para todos os S preliminares e autônomos. Não mude a configuração da prateleira durante o downgrade. Examine o número de linha, as portas, e os canais após a elevação. Compare os valores àqueles antes que a transferência para determinar se a configuração permaneceu a mesma.
6. Emita o **comando put <ASC_BT_file> AXIS_ASC_BACKUP.FW** executar um TFTP. Esta etapa transfere o código de boot ASBR desejado no ASC. Emita o [comando chkflash](#) calcular e comparar o checksum flash para assegurar-se de que o código de inicialização esteja

correto. Emita o [comando version](#), que indica a versão do código de inicialização armazenado na memória Flash.

7. Emita o **comando put <ASC_FW_file> AXIS_ASC_ACTIVE.FW** executar um TFTP. Esta etapa transfere o firmware desejado para o ASC ativo.
8. Verifique o tamanho do arquivo do firmware baixado e se o firmware estivesse transferido com sucesso ao disco ASC.
9. Emita o [comando dspfwrevs](#) verificar a revisão de firmware correta.
10. Emita o **comando put <SM_BT_file> AXIS_SM_1_slot-.BOOT** executar um TFTP para todos os S. Substitua o *slot-* com o número do entalhe S. Esta etapa transfere o código de inicialização para o S.
11. Emita o [comando chkflash](#) calcular e comparar o checksum flash para assegurar-se de que o código de inicialização esteja correto.
12. Emita o [comando version](#), que indica a versão do código de inicialização armazenado na memória Flash.
13. Ajuste os endereços iniciais e finais na memória Flash onde o arquivo de firmware é redigido para todos os S. Emita para começar o [arquivo de memória flash em 0xbfc40000 e a extremidade em 0xbf00000](#).

```
shelf.1.<Slot>.<type>.<a|s>flashStartAddr = 0xbfc40000  
shelf.1.<Slot>.<type>.<a|s>flashEndAddr = 0xbf00000
```

Emita o **comando put <SM_FW_file> AXIS_SM_1_slot-.FW** executar um TFTP. Substitua o *slot-* com o número do entalhe S. Esta etapa transfere o firmware desejado no S. Emita o [comando chkflash](#) calcular e comparar o checksum flash para assegurar-se de que o firmware esteja correto.
14. Emita o [comando clrallcnf](#). Este comando restaura todos os cartões na prateleira.
15. Restaure as configurações ASC e S.
16. Emita o [comando dspadrxlat](#) assegurar-se de que o número de conexões esteja correto.
17. Emita o [comando dsptotals](#) para todos os S. Examine o número de linha, as portas, e os canais após a elevação. Compare os valores àqueles antes que a transferência para determinar se a configuração permaneceu a mesma.

[Procedimento 7: Downgrade para o conjunto de placa ASC 2 para versões 4.y à 2.x; 4.y para 3.x](#)

Este procedimento aplica-se às versões de firmware:

- 4.y a 2.x
- 4.y para 3.x

1. [Verifique a compatibilidade](#).
2. [Salvar a configuração ASC atual](#). Execute esta etapa para o ASC antes que você degrade o firmware.
3. [Salvar a configuração atual S](#) para cada S preliminar e autônomo. Execute esta etapa para o S antes que você degrade o firmware.
4. Emita o [comando dspadrxlat](#) e note o valor do parâmetro de *ConnNumOfValidEntries*, que indica o número de conexões. Emita o comando outra vez no fim do procedimento assegurar-se de que o número de conexões não mude.
5. Emita o [comando dsptotals](#) para todos os S preliminares e autônomos. Não mude a configuração da prateleira durante o downgrade. Examine o número de linha, as portas, e os

canais após a elevação. Compare os valores àqueles antes que a transferência para determinar se a configuração permaneceu a mesma.

6. Emita o **comando put <ASC_BT_file> AXIS_ASC_BACKUP.FW** executar um TFTP. Esta etapa transfere o código de boot ASBR desejado no ASC. Emita o [comando chkflash](#) calcular e comparar o checksum flash para assegurar-se de que o firmware esteja correto. Emita o [comando version](#), que indica a versão do código de inicialização armazenado na memória Flash.
7. Emita o **comando put <ASC_FW_file> AXIS_ASC_ACTIVE.FW** executar um TFTP. Esta etapa transfere o firmware desejado para o ASC ativo.
8. Verifique o tamanho do arquivo do firmware baixado e se o firmware estivesse transferido com sucesso ao disco ASC.
9. Emita o [comando dspfwrevs](#) verificar a revisão de firmware correta.
10. Emita o **comando put <SM_BT_file> AXIS_SM_1_slot-.BOOT** executar um TFTP para todos os S. Substitua o *slot-* com o número do entalhe S. Esta etapa transfere o código de inicialização para o S.
11. Emita o [comando chkflash](#) calcular e comparar o checksum flash para assegurar-se de que o firmware esteja correto.
12. Emita o [comando version](#), que indica a versão do código de inicialização armazenado na memória Flash.
13. Ajuste os endereços iniciais e finais na memória Flash onde o arquivo de firmware é redigido para todos os S. Emita para começar o [arquivo de memória flash em 0xbfc40000 e a extremidade em 0xbfd00000](#).

```
shelf.1.<Slot>.<type>.<a|s>flashStartAddr = 0xbfc40000  
shelf.1.<Slot>.<type>.<a|s>flashEndAddr = 0xbfd00000
```

Emita o **comando put <SM_FW_file> AXIS_SM_1_slot-.FW** executar um TFTP. Substitua o *slot-* com o número do entalhe S. Esta etapa transfere o firmware desejado no S. Emita o [comando chkflash](#) calcular e comparar o checksum flash para assegurar-se de que o firmware esteja correto.
14. Emita o [comando clrallcnf](#). Este comando restaura todos os cartões na prateleira.
15. Restaure as configurações ASC e S.
16. Emita o [comando dspadrxlat](#) assegurar-se de que o número de conexões esteja correto.
17. Emita o [comando dsptotals](#) para todos os S. Examine o número de linha, as portas, e os canais após a elevação. Compare os valores àqueles antes que a transferência para determinar se a configuração permaneceu a mesma.

[Procedimento 8: Upgrade indelicado para 1 conjunto de placa ASC para versões 4.x à 4.y; 4.x a 5.y; 5.x para 5.y](#)

Este procedimento aplica-se às versões de firmware:

- 4.x a 4.y
- 4.x a 5.x
- 5.x para 5.y

1. [Salvar a configuração ASC atual](#). Execute esta etapa para o ASC antes que você promova o firmware.
2. [Salvar a configuração atual S](#) para cada S preliminar e autônomo. Execute esta etapa para o S antes que você promova o firmware.

3. Emita o [comando dspadrxlat](#) e note o valor do parâmetro de *ConnNumOfValidEntries*, que indica o número de conexões. Emita o comando outra vez no fim do procedimento assegurar-se de que o número de conexões não mude.
4. Emita o [comando dsptotals](#) para todos os S preliminares e autônomos. Não mude a configuração da prateleira durante o downgrade. Examine o número de linha, as portas, e os canais após a elevação. Compare os valores àqueles antes que a transferência para determinar se a configuração permaneceu a mesma.
5. Emita o **comando put <ASC_BT_file> AXIS_ASC_BACKUP.FW** executar um TFTP. Esta etapa transfere o código de boot ASBR novo no ASC. Emita o [comando chkflash](#) calcular e comparar o checksum flash para assegurar-se de que o firmware esteja correto. Emita o [comando version](#), que indica a versão do código de inicialização armazenado na memória Flash.
6. Emita o **comando put <ASC_FW_file> AXIS_ASC_ACTIVE.FW** executar um TFTP. Esta etapa transfere o novo firmware para o ASC ativo.
7. Verifique o tamanho do arquivo do firmware baixado e se o firmware estivesse transferido com sucesso ao disco ASC.
8. Emita o [comando dspfwrevs](#) verificar a revisão de firmware correta.
9. Emita o **comando put <SM_BT_file> AXIS_SM_1_slot-.BOOT** executar um TFTP para todos os S. Substitua o *slot-* com o número do entalhe S. Esta etapa transfere o código de inicialização novo para o S. Emita o [comando chkflash](#) calcular e comparar o checksum flash para assegurar-se de que o firmware esteja correto. Emita o [comando version](#), que indica a versão do código de inicialização armazenado na memória Flash.
10. Emita o **comando put <SM_FW_file> AXIS_SM_1_0.FW** executar um TFTP para todos os S. O número 0 representa todos os entalhes relevantes S. Esta etapa transfere o novo firmware para o S. Use o TFTP para transferências do [firmware de slot específico](#). Emita o **comando put <SM_FW_file> AXIS_SM_1_slot-.FW** executar o TFTP. Verifique o tamanho do arquivo do firmware baixado e se o firmware estivesse transferido com sucesso ao disco ASC. Emita o [comando dspfwrevs](#) indicar as revisões de firmware.
11. Emita o [comando resetsys](#). Este comando restaura todos os cartões na prateleira.
12. Emita o [comando dspadrxlat](#) assegurar-se de que o número de conexões não mude durante o procedimento.
13. Emita o [comando dsptotals](#) para todos os S. Examine o número de linha, as portas, e os canais após a elevação. Compare os valores àqueles antes que a transferência para determinar se a configuração permaneceu a mesma.
14. Restaure as configurações ASC e S caso necessário.

[Procedimento 9: Downgrade para 1 conjunto de placa ASC para versões 4.y à 4.x; 5.x a 4.x; 5.y para 5.x](#)

Este procedimento aplica-se às versões de firmware:

- 4.y a 4.x
- 5.x a 4.x
- 5.y para 5.x

1. [Verifique a compatibilidade](#).
2. [Salvar a configuração ASC atual](#).
3. [Salvar a configuração atual S](#) para cada S preliminar e autônomo. Execute esta etapa para o

S antes que você degrade o firmware.

4. Emita o [comando dspadrxlat](#) e note o valor do parâmetro de *ConnNumOfValidEntries*, que indica o número de conexões. Emita o comando outra vez no fim do procedimento assegurar-se de que o número de conexões não mude.
5. Emita o [comando dsptotals](#) para todos os S preliminares e autônomos. Não mude a configuração da prateleira durante o downgrade. Examine o número de linha, as portas, e os canais após a elevação. Compare os valores àqueles antes que a transferência para determinar se a configuração permaneceu a mesma.
6. Emita o **comando put <ASC_BT_file> AXIS_ASC_BACKUP.FW** executar um TFTP. Esta etapa transfere o código de boot ASBR desejado no ASC. Emita o [comando chkflash](#) calcular e comparar o checksum flash para assegurar-se de que o firmware esteja correto. Emita o [comando version](#), que indica a versão do código de inicialização armazenado na memória Flash.
7. Emita o **comando put <ASC_FW_file> AXIS_ASC_ACTIVE.FW** executar um TFTP. Esta etapa transfere o firmware desejado para o ASC ativo. Verifique o tamanho do arquivo do firmware baixado e verifique se o firmware esteja transferido com sucesso ao disco ASC. Emita o [comando dspfwrevs](#) verificar o correto a revisão de firmware.
8. Emita o **comando put <SM_BT_file> AXIS_SM_1_slot-.BOOT** executar um TFTP para todos os S. Substitua o *slot-* com o número do entalhe S. Esta etapa transfere o código de inicialização para o S. Emita o [comando chkflash](#) calcular e comparar o checksum flash para assegurar-se de que o firmware esteja correto. Emita o [comando version](#), que indica a versão do código de inicialização armazenado na memória Flash.
9. Emita o **comando put <SM_FW_file> AXIS_SM_1_0.FW** executar um TFTP para todos os SO número 0 representa todos os entalhes relevantes S. Esta etapa transfere o firmware desejado para o S. Use o TFTP para transferências do [firmware de slot específico](#). Emita o **comando put <SM_FW_file> AXIS_SM_1_slot-.FW** executar um TFTP. Verifique o tamanho do arquivo do firmware baixado e se o firmware estivesse transferido com sucesso ao disco ASC. Emita o [comando dspfwrevs](#) indicar as revisões de firmware.
10. Emita o [comando clrallcnf](#). Este comando restaura todos os cartões na prateleira.
11. Restaure as configurações ASC e S.
12. Emita o [comando dspadrxlat](#) assegurar-se de que o número de conexões esteja correto.
13. Emita o [comando dsptotals](#) para todos os S preliminares e autônomos. Examine o número de linha, as portas, e os canais após a elevação. Compare os valores àqueles antes que a transferência para determinar se a configuração permaneceu a mesma.

[Procedimento 10: Upgrade graceful para o conjunto de placa ASC 2 para versões 2.x à 2.y; 3.x to 3.y](#)

Este procedimento aplica-se às versões de firmware:

- 2.x a 2.y
 - 3.x to 3.y
1. [Salvar a configuração ASC atual](#). Execute esta etapa para o ASC antes que você promova o firmware.
 2. [Salvar a configuração atual S](#) para cada S preliminar e autônomo. Execute esta etapa para o S antes que você promova o firmware.
 3. Emita o [comando dspadrxlat](#) e note o valor do parâmetro de *ConnNumOfValidEntries*, que

indica o número de conexões. Emita este comando outra vez no fim do procedimento assegurar-se de que o número de conexões não mude.

4. Emita o [comando dsptotals](#) para todos os S preliminares e autônomos. Não mude a configuração da prateleira durante a elevação. Examine o número de linha, as portas, e os canais após a elevação. Compare os valores àqueles antes que a transferência para determinar se a configuração permaneceu a mesma.
5. Emita o **comando put <ASC_BT_file> AXIS_ASC_BACKUP.FW** executar um TFTP. Esta etapa transfere o código de inicialização novo no ASC. Emita o [comando chkflash](#) calcular e comparar o checksum flash para assegurar-se de que o firmware esteja correto. Emita o [comando version](#), que indica a versão do código de inicialização armazenado na memória Flash. Emita o **comando switchcc** comutar ao outro ASC. Emita o **comando put <ASC_BT_file> AXIS_ASC_BACKUP.FW** executar um TFTP para transferir o código de inicialização novo no segundo ASC. Emita o [comando chkflash](#) calcular e comparar o checksum flash para assegurar-se de que o firmware esteja correto. Emita o [comando version](#), que indica a versão do código de inicialização armazenado na memória Flash. Emita o [comando donotupdatestandby](#). Emita o **comando put <ASC_FW_file> AXIS_ASC_STANDBY.FW** executar um TFTP. Verifique o tamanho do arquivo do firmware baixado e se o firmware estivesse transferido com sucesso ao disco ASC. Emita o [comando dspfwrevs](#) verificar a revisão de firmware correta.
6. Ajuste os endereços iniciais e finais na memória Flash onde o arquivo de código de inicialização é redigido para todos os S. Emita para começar o [arquivo de memória flash em 0xbfc00000 e a extremidade em 0xbfc40000](#).

```
shelf.1.<Slot>.<type>.<a|s>flashStartAddr = 0xbfc40000  
shelf.1.<Slot>.<type>.<a|s>flashEndAddr = 0xbfc40000
```

Emita o **comando put <SM_BT_file> AXIS_SM_1_slot-.BOOT** executar um TFTP para todos os S. Substitua o *slot-* com o número do entalhe S. Esta etapa transfere o código de inicialização novo para o S. Emita o [comando chkflash](#) calcular e comparar o checksum flash para assegurar-se de que o firmware esteja correto. Emita o [comando version](#), que indica a versão do código de inicialização armazenado na memória Flash.
7. Ajuste os endereços iniciais e finais na memória Flash onde o arquivo de firmware é redigido para todos os S: Emita para começar o [arquivo de memória flash em 0xbfc40000 e a extremidade em 0xbfd00000](#).

```
shelf.1.<Slot>.<type>.<a|s>flashStartAddr = 0xbfc40000  
shelf.1.<Slot>.<type>.<a|s>flashEndAddr = 0xbfd00000
```

Emita o **comando put <SM_FW_file> AXIS_SM_1_slot-.FW** executar um TFTP. Substitua o *slot-* com o número do entalhe S. Esta etapa transfere o firmware desejado no S. Emita o [comando chkflash](#) calcular e comparar o checksum flash para assegurar-se de que o firmware esteja correto. Emita o [comando dspfwrevs](#) indicar as revisões de firmware.
8. Emita o **comando resetcd <standby_ASC>**. Este comando restaura a placa em standby.
9. Emita o **comando resetcd <active_ASC>** depois que o ASC em standby vem acima outra vez. Este comando restaura a placa ativa e o ASC em standby torna-se ativo com impacto de serviço mínimo.
10. Emita o **comando resetcd <stand-alone>** para todos os S autônomos. Este comando restaura a placa stand-alone.
11. Para todos os S preliminares em todos os grupos de redundância (versão 3.x à 3.y): Emita o **comando resetcd <primary_SM>**. Emita o **comando resetcd <secondary_SM>**.
12. Emita o [comando dspadrxlat](#) assegurar-se de que o número de conexão esteja correto.
13. Emita o [comando dsptotals](#) para todos os S. Examine o número de linha, as portas, e os canais após a elevação. Compare os valores àqueles antes que a transferência para

- determinar se a configuração permaneceu a mesma.
14. Restaure as configurações ASC e S caso necessário.

Procedimento 11: Upgrade graceful para o conjunto de placa ASC 2 para versões 2.x à 4.y; 3.x para 4.y

Este procedimento aplica-se às versões de firmware:

- 2.x a 4.y
- 3.x para 4.y

1. [Salvar a configuração ASC atual](#).Execute esta etapa para o ASC antes que você promova o firmware.
2. [Salvar a configuração atual S](#) para cada S preliminar e autônomo.Execute esta etapa para o S antes que você promova o firmware.
3. Emita o [comando dspadrxlat](#) e note o valor do parâmetro de *ConnNumOfValidEntries*, que indica o número de conexões.Emita este comando outra vez no fim do procedimento assegurar-se de que o número de conexões não mude.
4. Emita o [comando dsptotals](#) para todos os S preliminares e autônomos.Não mude a configuração da prateleira durante o processo de upgrade. Examine o número de linha, as portas, e os canais após a elevação. Compare os valores àqueles antes que a transferência para determinar se a configuração permaneceu a mesma.
5. Emita o **comando put <ASC_BT_file> AXIS_ASC_BACKUP.FW** executar um TFTP.Esta etapa transfere o código de inicialização novo no ASC.Emita o [comando chkflash](#) calcular e comparar o checksum flash para assegurar-se de que o firmware esteja correto.Emita o [comando version](#), que indica a versão do código de inicialização armazenado na memória Flash.Emita o **comando switchcc** comutar ao outro ASC.Emita o **comando put <ASC_BT_file> AXIS_ASC_BACKUP.FW** executar um TFTP para transferir o código de inicialização novo no segundo ASC.Emita o [comando chkflash](#) calcular e comparar o checksum flash para assegurar-se de que o firmware esteja correto.Emita o [comando version](#), que indica a versão do código de inicialização armazenado na memória Flash.Emita o [comando donotupdatestandby](#).Emita o **comando put <ASC_FW_file> AXIS_ASC_STANDBY.FW** executar um TFTP.Verifique o tamanho do arquivo do firmware baixado e se o firmware estivesse transferido com sucesso ao disco ASC.Emita o [comando dspfwrevs](#) verificar a revisão de firmware correta.
6. Ajuste os endereços iniciais e finais na memória Flash onde o arquivo de código de inicialização é redigido para todos os S.Emita para começar o [arquivo de memória flash em 0xbfc00000 e a extremidade em 0xbfc80000](#).

```
shelf.1.<Slot>.<type>.<a|s>flashStartAddr = 0xbfc00000  
shelf.1.<Slot>.<type>.<a|s>flashEndAddr = 0xbfc80000
```

Emita o **<SM_BT_file> posto AXIS_SM_1_slot#.BOOT** para executar um TFTP para todos os S.Substitua o *slot-* com o número do entalhe S. Esta etapa transfere o código de inicialização novo para o S.Emita o [comando chkflash](#) calcular e comparar o checksum flash para assegurar-se de que o firmware esteja correto.Emita o [comando version](#), que indica a versão do código de inicialização armazenado na memória Flash.
7. Emita o **comando resetcd <standby_ASC>**.Este comando restaura a placa em standby.
8. Emita o **comando resetcd <ative_ASC>** depois que o ASC em standby vem acima outra vez.
9. Emita o **comando put <SM_FW_file> AXIS_SM_1_0.FW** executar um TFTP para todos os

S.O número 0 representa todos os entalhes relevantes S. Esta etapa transfere o firmware desejado para o S. Use o TFTP para transferências do [firmware de slot específico](#). Emita o comando `put <SM_FW_file> AXIS_SM_1_slot-.FW` executar um TFTP. Verifique o tamanho do arquivo do firmware baixado e se o firmware estivesse transferido com sucesso ao disco ASC. Emita o [comando dspfwrevs](#) verificar a revisão de firmware correta.

10. Emita o comando `resetcd <stand-alone>` para todos os S autônomos. Este comando restaura a placa stand-alone.
11. Para todos os grupos de redundância: Emita o comando `resetcd <secondary_SM>` e a espera até que o secundário esteja promovido. Emita o [comando softswitch](#). Emita o comando do `<primary_SM><secondary_SM>` do [softswitch](#).
12. Emita o [comando dspadrxlat](#) assegurar-se de que o número de conexões não mude.
13. Emita o [comando dsptotals](#) para todos os S. Examine o número de linha, as portas, e os canais após a elevação. Compare os valores àqueles antes que a transferência para determinar se a configuração permaneceu a mesma.
14. Restaure as configurações ASC e S caso necessário.

[Procedimento 12: Upgrade graceful para o conjunto de placa ASC 2 para versões 4.x à 4.y; 4.x a 5.x; 5.x para 5.y](#)

Este procedimento aplica-se às versões de firmware:

- 4.x a 4.y
- 4.x a 5.x
- 5.x para 5.y

1. [Salvar a configuração ASC atual](#). Execute esta etapa para o ASC antes que você promova o firmware.
2. [Salvar a configuração atual S](#) para cada S preliminar e autônomo. Execute esta etapa para o S antes que você promova o firmware.
3. Emita o [comando dspadrxlat](#) e note o valor do parâmetro de *ConnNumOfValidEntries*, que indica o número de conexões. Emita este comando outra vez no fim do procedimento assegurar-se de que o número de conexões não mude.
4. Emita o [comando dsptotals](#) para todos os S preliminares e autônomos. Não mude a configuração da prateleira durante o processo de upgrade. Examine o número de linha, as portas, e os canais após a elevação. Compare os valores àqueles antes que a transferência para determinar se a configuração permaneceu a mesma.
5. Emita o comando `put <ASC_BT_file> AXIS_ASC_BACKUP.FW` executar um TFTP. Esta etapa transfere o código de inicialização novo para o ASC. Emita o [comando chkflash](#) calcular e comparar o checksum flash para assegurar-se de que o firmware esteja correto. Emita o [comando version](#), que indica a versão do código de inicialização armazenado na memória Flash. Emita o comando `switchcc` comutar ao outro ASC. Emita o `<ASC_BT_file> posto AXIS_ASC_BACKUP.FW` para executar um TFTP para transferir o código de inicialização novo para o segundo ASC. Emita o [comando chkflash](#) calcular e comparar o checksum flash para assegurar-se de que o firmware esteja correto. Emita o [comando version](#), que indica a versão do código de inicialização armazenado na memória Flash. Emita o [comando donotupdatestandby](#). Emita o comando `put <ASC_FW_file> AXIS_ASC_STANDBY.FW` executar um TFTP. Verifique o tamanho do arquivo do firmware baixado e se o firmware estivesse transferido com sucesso ao disco ASC. Emita o [comando](#)

- [dspfwrevs](#) verificar a revisão de firmware correta.
6. Emita o **comando put <SM_BT_file> AXIS_SM_1_slot-.BOOT** executar um TFTP para todos os S. Substitua o *slot-* com o número do entalhe S. Esta etapa transfere o código de inicialização novo para o S. Emita o [comando chkflash](#) calcular e comparar o checksum flash para assegurar-se de que o firmware esteja correto. Emita o [comando version](#), que indica a versão do código de inicialização armazenado na memória Flash.
 7. Para todos os S, emita o **comando put <SM_FW_file> AXIS_SM_1_0.FW** executar um TFTP. O número 0 representa todos os entalhes relevantes S. Esta etapa transfere o firmware desejado para o S. Use o TFTP para transferências do [firmware de slot específico](#). Emita o **comando put <SM_FW_file> AXIS_SM_1_slot-.FW** executar um TFTP. Verifique o tamanho do arquivo do firmware baixado e se o firmware estivesse transferido com sucesso ao disco ASC. Emita o [comando dspfwrevs](#) verificar a revisão de firmware correta.
 8. Emita o **comando resetcd <standby_ASC>**. Este comando restaura a placa em standby.
 9. Emita o **comando resetcd <ative_ASC>** depois que o ASC em standby vem acima outra vez. Este comando restaura a placa ativa e o ASC em standby torna-se ativo com impacto de serviço mínimo.
 10. Emita o **comando resetcd <stand-alone>** para todos os S autônomos. Este comando restaura a placa stand-alone.
 11. Para todos os grupos de redundância: Emita o **comando resetcd <secondary_SM>** e a espera até que o secundário esteja promovido. Emita o comando do **<primary_SM>** do [softswitch](#). Emita o comando do **<secondary_SM>** do [softswitch](#).
 12. Emita o [comando dspadrxlat](#) assegurar-se de que o número de conexões não mude.
 13. Emita o [comando dsptotals](#) para todos os S preliminares e autônomos. Não mude a configuração da prateleira durante a elevação. Examine o número de linha, as portas, e os canais após a elevação. Compare os valores àqueles antes que a transferência para determinar se a configuração permaneceu a mesma.
 14. Restaure as configurações ASC e S caso necessário.

[Procedimento 13: Downgrade para o conjunto de placa ASC 2 para versões 4.y à 4.x; 5.x a 4.x; 5.y para 5.x](#)

Este procedimento aplica-se às versões de firmware:

- 4.y a 4.x
- 5.x a 4.x
- 5.y para 5.x

1. [Verifique a compatibilidade](#).
2. [Salvar a configuração ASC atual](#). Execute esta etapa para o ASC antes que você degrade o firmware.
3. [Salvar a configuração atual S](#) para cada S preliminar e autônomo. Execute esta etapa para o S antes que você degrade o firmware.
4. Emita o [comando dspadrxlat](#) e note o valor do parâmetro de *ConnNumOfValidEntries*, que indica o número de conexões. Emita o comando outra vez no fim do procedimento assegurar-se de que o número de conexões não mude.
5. Emita o [comando dsptotals](#) para todos os S preliminares e autônomos. Não mude a configuração da prateleira durante o downgrade. Examine o número de linha, as portas, e os canais após a elevação. Compare os valores àqueles antes que a transferência para

- determinar se a configuração permaneceu a mesma.
6. Emita o **comando put <ASC_BT_file> AXIS_ASC_BACKUP.FW** executar um TFTP. Esta etapa transfere o código de inicialização no ASC. Emita o [comando chkflash](#) calcular e comparar o checksum flash para assegurar-se de que o firmware esteja correto. Emita o [comando version](#), que indica a versão do código de inicialização armazenado na memória Flash. Emita o **comando switchcc** comutar ao outro ASC. Emita o **comando put <ASC_BT_file> AXIS_ASC_BACKUP.FW** executar um TFTP para transferir o código de inicialização para o segundo ASC. Emita o [comando chkflash](#) calcular e comparar o checksum flash para assegurar-se de que o firmware esteja correto. Emita o [comando version](#) indicar a versão do código de inicialização armazenado na memória Flash.
 7. Emita o **comando put <ASC_FW_file> AXIS_ASC_ACTIVE.FW** executar um TFTP. Esta etapa transfere o firmware desejado para o ASC ativo. Verifique o tamanho do arquivo do firmware baixado e se o firmware estivesse transferido com sucesso ao disco ASC. Emita o [comando dspfwrevs](#) verificar a revisão de firmware correta. Emita o **comando put <ASC_FW_file> AXIS_ASC_STANDBY.FW** executar um TFTP para transferir o firmware desejado para o ASC em standby. Verifique o tamanho do arquivo do firmware baixado e se o firmware estivesse transferido com sucesso ao disco ASC. Emita o [comando dspfwrevs](#) verificar a revisão de firmware correta.
 8. Emita o **comando put <SM_BT_file> AXIS_SM_1_slot-.BOOT** executar um TFTP para todos os S. Substitua o *slot-* com o número do entalhe S. Esta etapa transfere o código de inicialização para o S. Emita o [comando chkflash](#) calcular e comparar o checksum flash para assegurar-se de que o firmware esteja correto. Emita o [comando version](#), que indica a versão do código de inicialização armazenado na memória Flash.
 9. Emita o **comando put <SM_FW_file> AXIS_SM_1_0.FW** executar um TFTP para todos os S. O número 0 representa todos os entalhes relevantes S. Esta etapa transfere o firmware desejado para o S. Use o TFTP para transferências do [firmware de slot específico](#). Emita o **comando put <SM_FW_file> AXIS_SM_1_slot-.FW** executar um TFTP. Verifique o tamanho do arquivo do firmware baixado e se o firmware estivesse transferido com sucesso ao disco ASC. Emita o [comando dspfwrevs](#) verificar a revisão de firmware correta.
 10. Emita o [comando clrallcnf](#). Este comando restaura todos os cartões na prateleira.
 11. Restaure as configurações ASC e S.
 12. Emita o [comando dspadrxlat](#) assegurar-se de que o número de conexões não mude.
 13. Emita o [comando dsptotals](#) para todos os S. Examine o número de linha, as portas, e os canais após a elevação. Compare os valores àqueles antes que a transferência para determinar se a configuração permaneceu a mesma.

Informações Relacionadas

- [Manual para novos nomes e cores para produtos de switching de WAN](#)
- [Transferências - Software de switching WAN \(clientes registrados somente\)](#)
- [Suporte Técnico e Documentação - Cisco Systems](#)