

连结2000年结构扩展器支持/不支持的拓扑

目录

[简介](#)

[术语](#)

[FEX拓扑](#)

[单个址的主机和FEX \(静态别住的模式\)设计](#)

[单个址的主机和FEX \(端口通道模式\)设计](#)

[双归主机\(活动/等待\)和单个址的FEX \(静态别住的模式\)设计](#)

[双归主机\(活动/等待\)和单个址的FEX \(端口通道模式\)设计](#)

[主机VPC \(单条链路\)和FEX单个址的\(静态别住的模式\)直通通过设计](#)

[主机VPC \(单条链路\)和FEX单个址的\(端口通道模式\)直通通过设计](#)

[单个址的主机和Active-Active FEX \(VPC\)设计](#)

[双归主机\(活动/等待\)和Active-Active FEX \(VPC\)设计](#)

[主机VPC \(双链路\)和FEX单个址的\(静态别住的模式\)直通通过VPC设计](#)

[主机VPC \(双链路\)和FEX单个址的\(端口通道模式\)直通通过VPC设计](#)

[主机VPC \(单条链路\)和Active-Active FEX \(增强版VPC\)设计](#)

[主机端口信道和Active-Active FEX \(VPC\)设计](#)

[双归主机\(主动/主动\)和Active-Active FEX \(VPC\)设计](#)

[摘要](#)

简介

本文描述支持的多种拓扑，当(FEX)时使用的连结2000年结构扩展器交换机，当连接到parent交换机或到终端主机时。

术语

静态别住的模式或端口通道模式

链路提供[细节](#)等等

Active-Active FEX (FEX-AA)

连接对两虚拟端口信道的FEX (VPC)通过端口通道并列。

活动/等待主机

有一网络接口卡(NIC)在激活模式和其他在备用模式的主机。

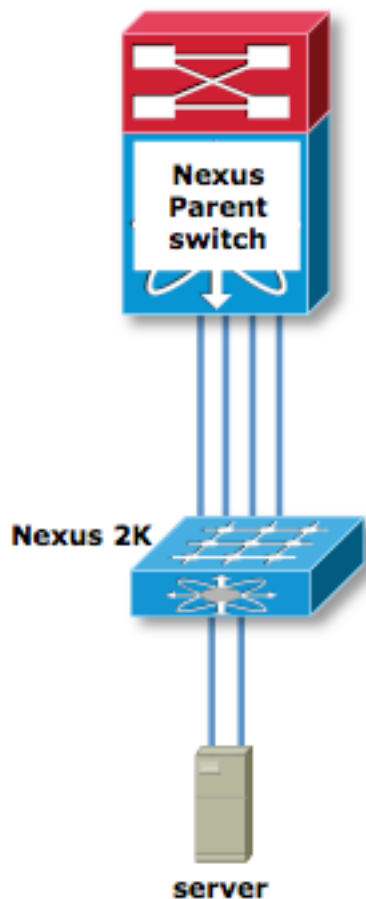
主动/主动主机

有两个NIC在激活模式的主机

FEX拓扑

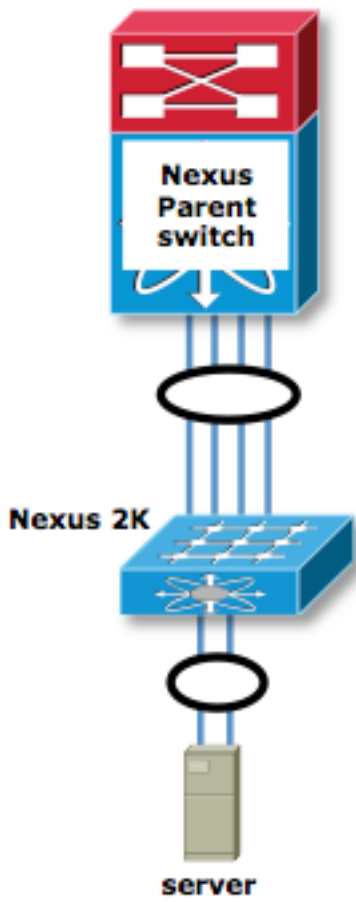
您将看到对应平台支持多种拓扑的简化的表示。本文不包括任何配置步骤。

单个址的主机和FEX (静态别住的模式)设计



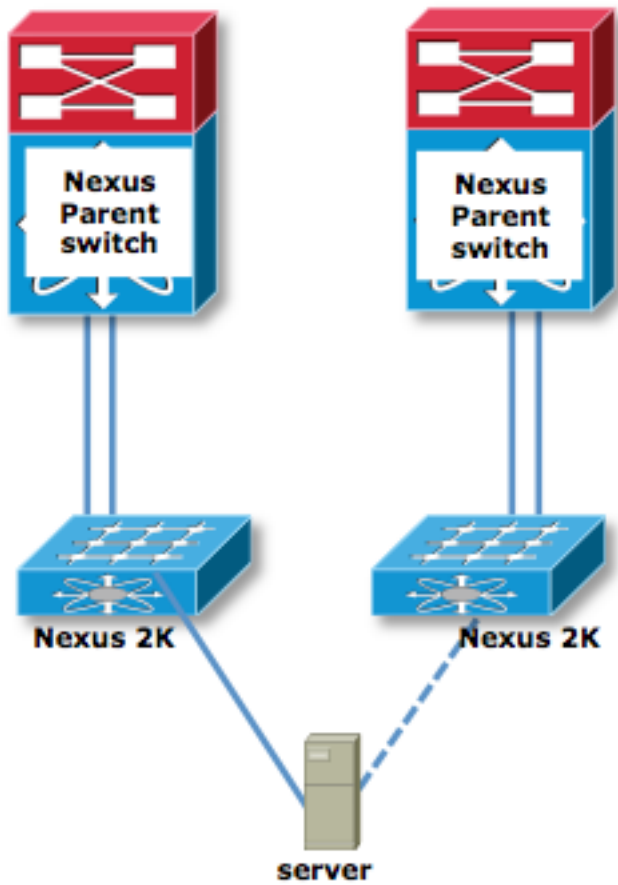
平台	代码	注释
连结5K	任一	支持的
连结6K	任一	支持的
连结7K	任一	不支持
连结9K	任一	不支持

单个址的主机和FEX (端口通道模式)设计



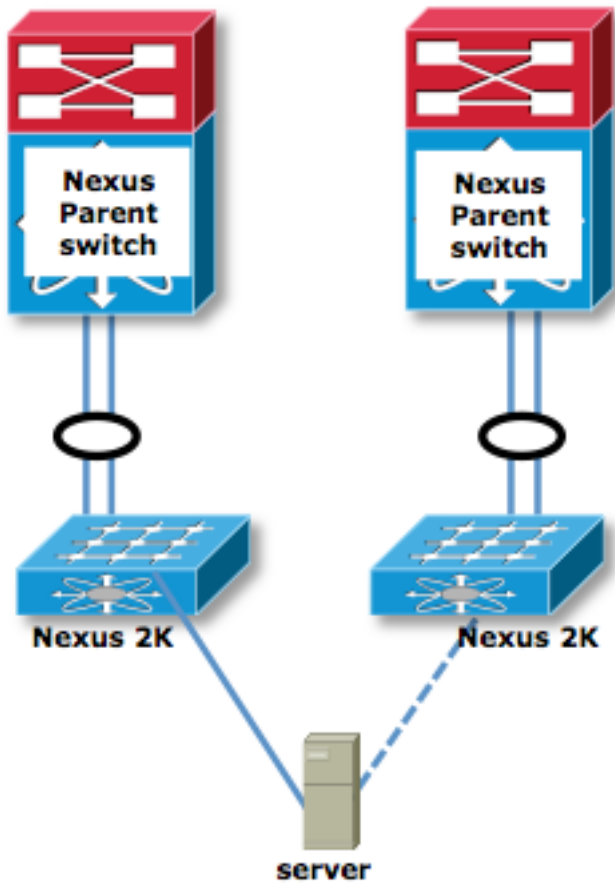
平台	代码	注释
连结5K	任一	支持的
连结6K	任一	支持的
连结7K	任一	支持的
连结9K	任一	支持的

双归主机(活动/等待)和单个址的FEX (静态别住的模式)设计



平台	代码	注释
连结5K	任一	支持的
连结6K	任一	支持的
连结7K	任一	不支持
连结9K	任一	不支持

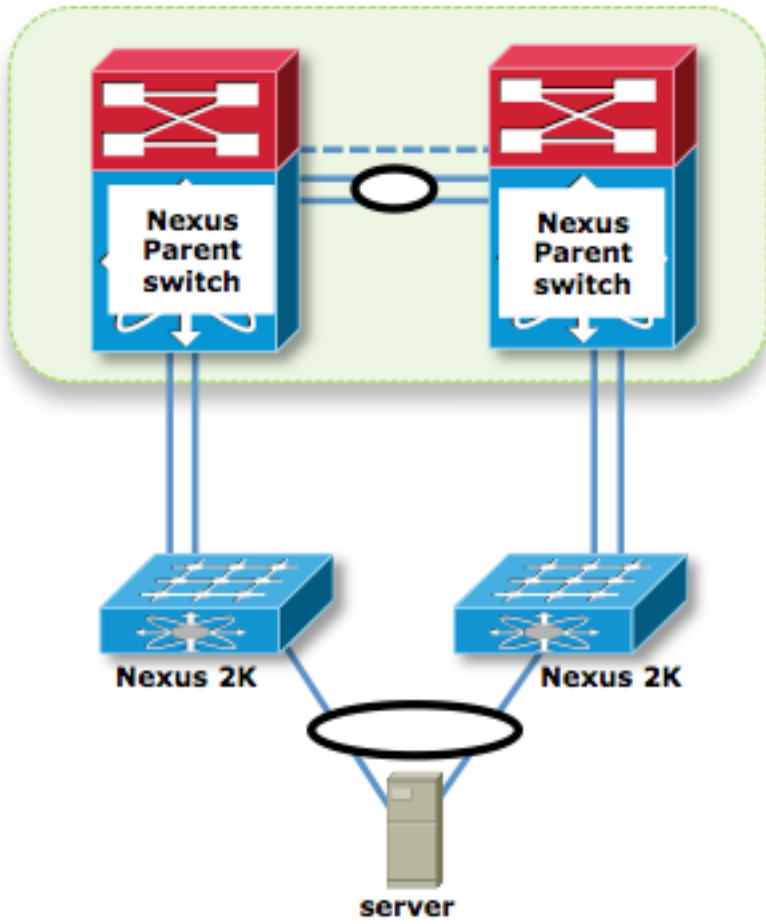
双归主机(活动/等待)和单个址的FEX (端口通道模式)设计



平台	代码	注释
连结5K	任一	支持的
连结6K	任一	支持的
连结7K	任一	Supported*
连结9K	任一	支持的

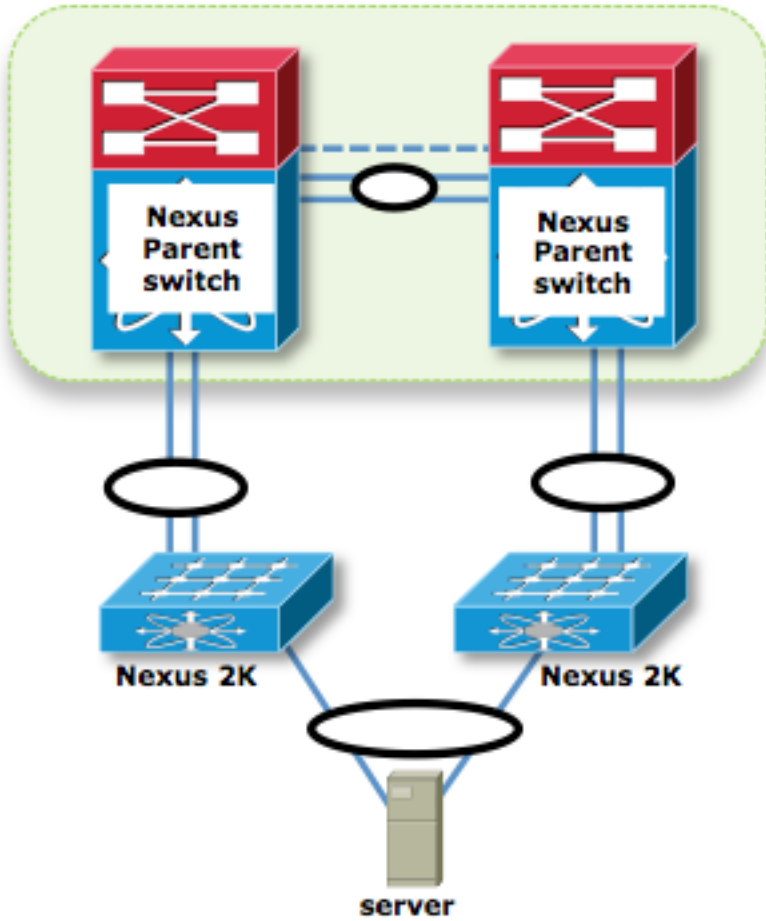
* (与单个和两个VDC)

主机VPC (单条链路)和FEX单个址的(静态别住的模式)直通通过设计



平台	代码	注释
连结5K	任一	支持的
连结6K	任一	不支持
连结7K	任一	不支持
连结9K	任一	支持的

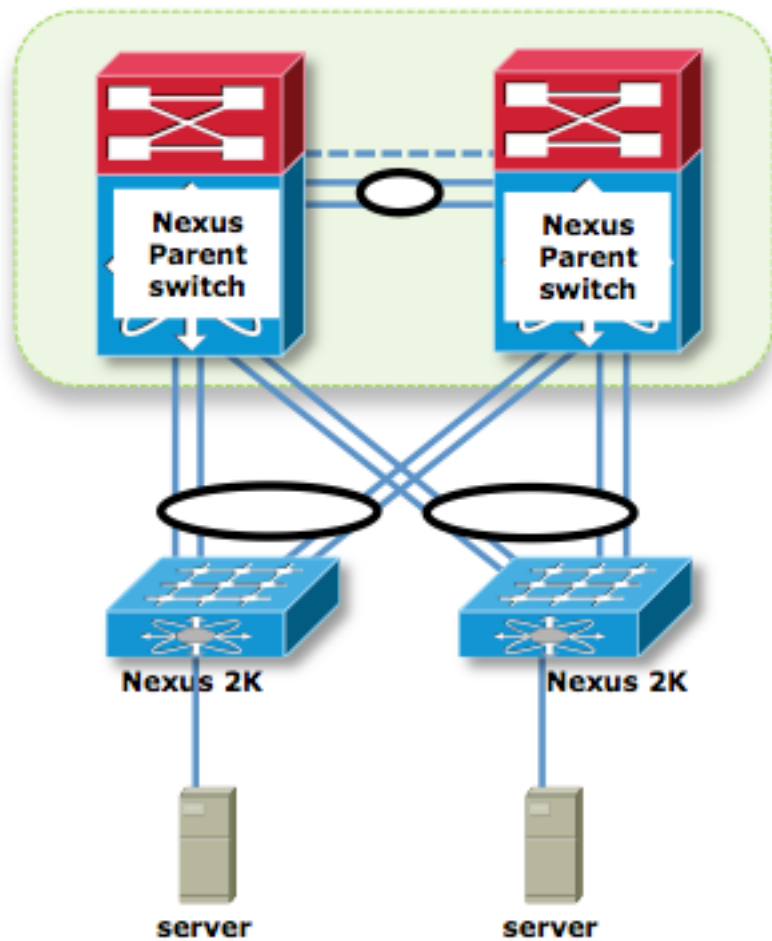
主机VPC (单条链路)和FEX单个址的(端口通道模式)直通通过设计



平台 代码 注释
 连结5K 任一 支持的
 连结6K 任一 支持的
 连结7K 任一 Supported*
 连结9K 任一 支持的

在端口通道模式的*with HIF

单个址的主机和Active-Active FEX (VPC)设计

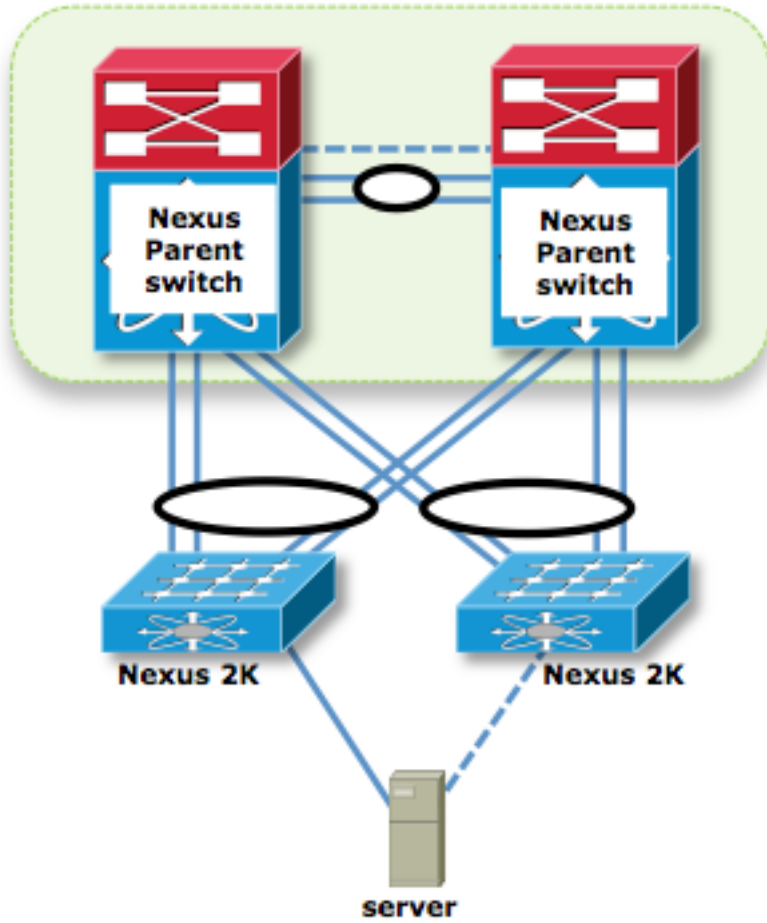


平台 代码 注释
 连结5K 任一 支持的
 连结6K 任一 支持的
 连结7K 任一 Supported*
 连结9K 任一 支持的**

在7.2的*Supported及以后

**将来支持

双归主机(活动/等待)和Active-Active FEX (VPC)设计

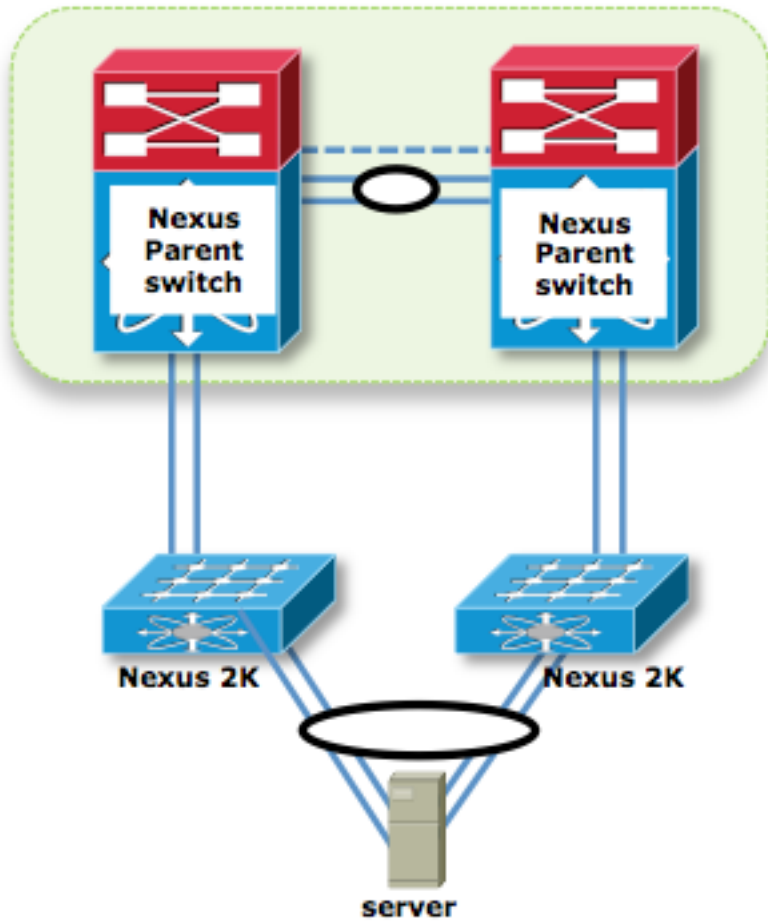


平台	代码	注释
连结5K	任一	支持的
连结6K	任一	支持的
连结7K	任一	Supported*
连结9K	任一	支持的**

在7.2的*Supported及以后

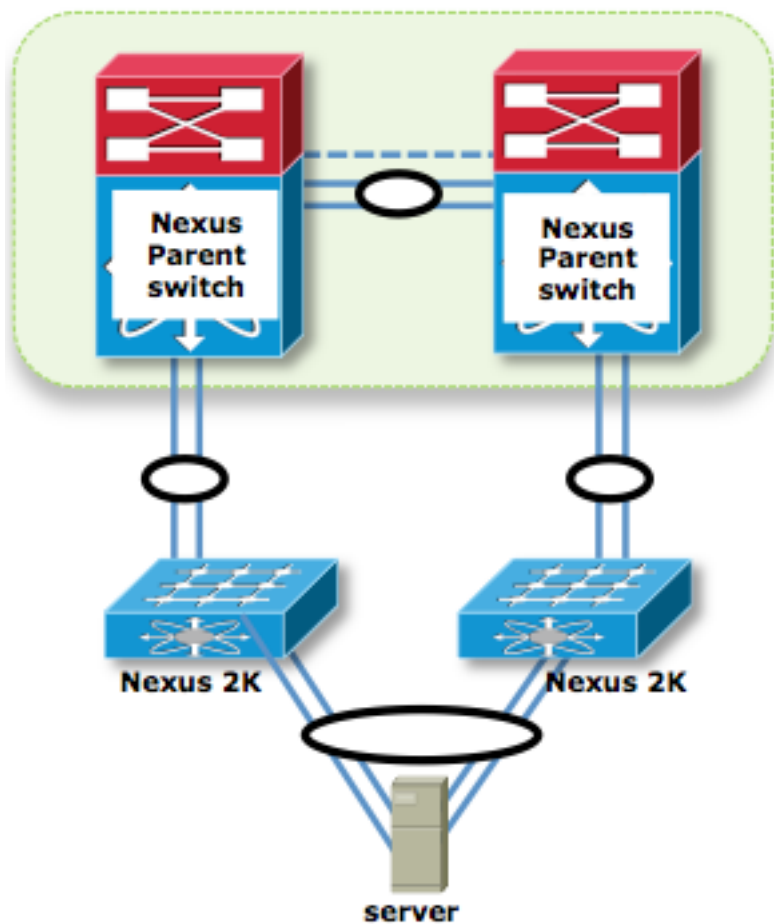
**将来支持

主机VPC (双链路)和FEX单个址的(静态别住的模式)直通通过VPC设计



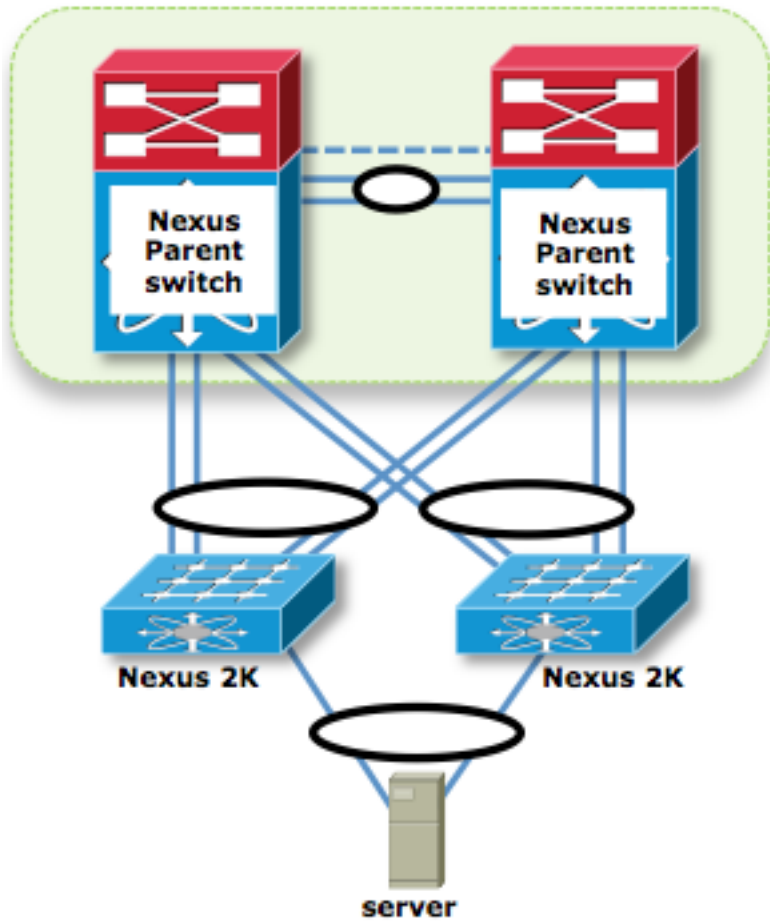
平台	代码	注释
连结5K	任一	支持的
连结6K	任一	支持的
连结7K	任一	不支持
连结9K	任一	不支持

主机VPC (双链路)和FEX单个址的(端口通道模式)直通通过VPC设计



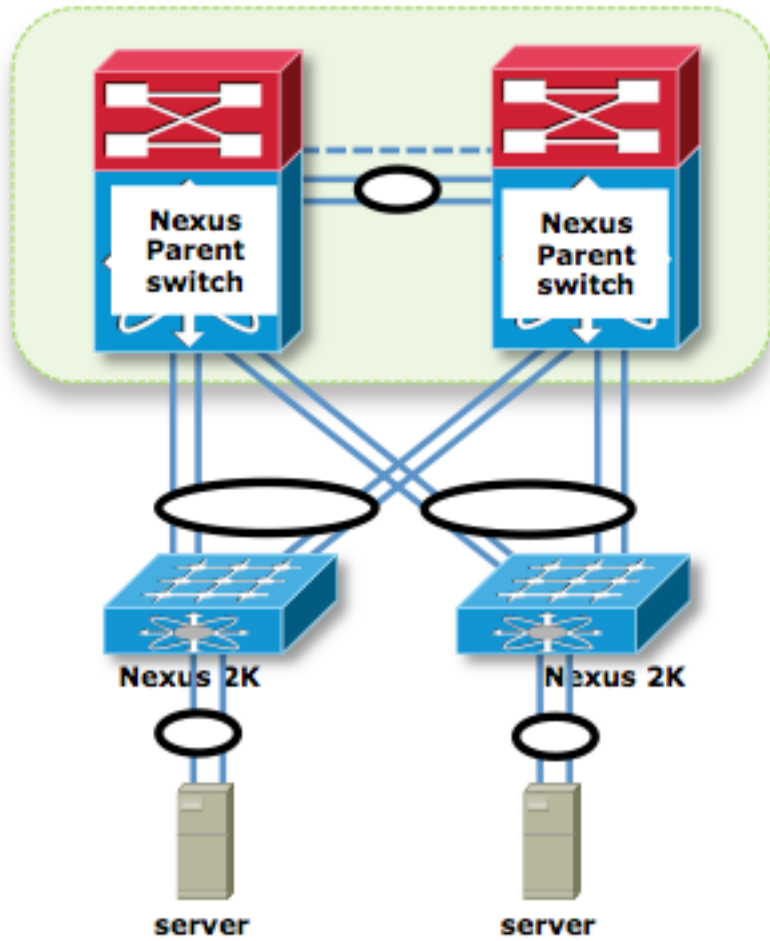
平台	代码	注释
连结5K	任一	支持的
连结6K	任一	支持的
连结7K	任一	支持的
连结9K	任一	支持的

主机VPC (单条链路)和Active-Active FEX (增强版VPC)设计



平台	代码	注释
连结5K	任一	支持的
连结6K	任一	支持的
连结7K	任一	不支持
连结9K	任一	不支持

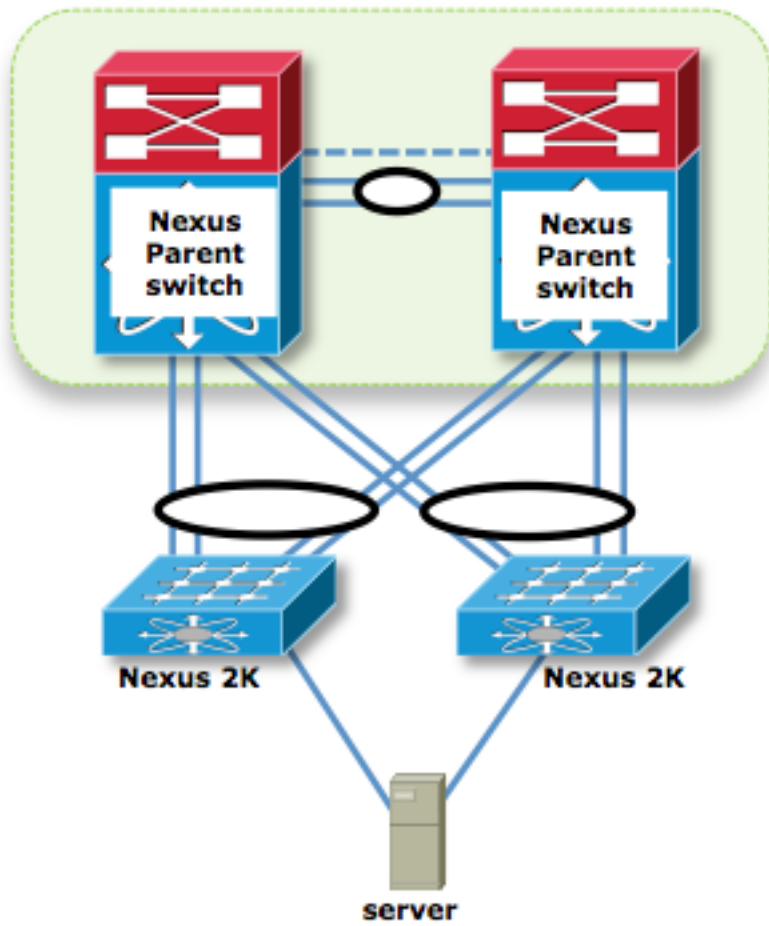
主机端口信道和Active-Active FEX (VPC)设计



平台	代码	注释
连结5K	任一	支持的
连结6K	任一	支持的
连结7K	任一	不是Supported*
连结9K	任一	不是Supported*

*将来支持

双归主机(主动/主动)和Active-Active FEX (VPC)设计



平台	代码	注释
连结5K	任一	不支持
连结6K	任一	不支持
连结7K	任一	不支持
连结9K	任一	不支持

摘要

列出的拓扑是验证您计划实现的所有特定设计选项。