

Содержание

[Введение](#)

[Предварительные условия](#)

[Требования](#)

[Используемые компоненты](#)

[Условные обозначения](#)

[Прерывание 1M3 \(1000003\) сообщение об ошибках](#)

[Дополнительные сведения](#)

Введение

Этот документ объясняет прерывание 1M3 (1000003) сообщение об ошибках, как показано в примере:

Предварительные условия

Требования

Для этого документа отсутствуют особые требования.

Используемые компоненты

Настоящий документ не имеет жесткой привязки к каким-либо конкретным версиям программного обеспечения и оборудования.

Условные обозначения

[Дополнительные сведения об условных обозначениях см. в документе Условные обозначения технических терминов Cisco.](#)

Прерывание 1M3 (1000003) сообщение об ошибках

Это прерывание зарегистрировано, когда процессор MC680x0 не получает сигнал от внешнего устройства, такого как запоминающее устройство, чтобы указать, что передача данных имела место. Это обычно, потому что программное обеспечение задает недопустимый адрес (недопустимый, потому что указатель не инициализировался), или потому что аппаратное устройство не в состоянии предоставлять сигнал оповещения передачи.

Часть сервисного пункта коммутации (SSP) стека программной ошибки имеет этот формат для процессоров MC68040 как карты сетевого процессора (NPC) или карты широкополосного контроллера (BCC):

Наиболее важная информация в этом стеке является местоположением прерывания

(программный счетчик) и адрес, к которому нельзя обратиться, который является ошибочным адресом.

Можно проверить файл **Nmemmap.h**, чтобы определить, является ли ошибочный адрес действующим регистром. В данном примере адрес **0xA422C388** не является действующим регистром, таким образом, программное обеспечение пытается обратиться к недопустимому адресу. Одним примером отказа оборудования является сбой одного из регистров параллельного порта для ответа. Базовый адрес PAR_PTS является 0xA0000000.

Можно использовать программный счетчик для определения местоположения, к которому программное обеспечение пытается обратиться. Ожидаемая команда ассемблера должна переместиться в место в памяти, которое задает реестр адресов. Это не могло бы быть инструкцией в программном счетчике, потому что процессор читает инструкции перед выполнением инструкций. Это имеет конвейерную архитектуру.

Когда попытка предпринята для чтения из адреса 1, эта последовательность инструкций генерирует 1M3 ошибка прерывания:

[Дополнительные сведения](#)

- [Справочник буквенных и цветовых обозначений для коммутаторов WAN](#)
- [Загрузки - программное обеспечение коммутации глобальных сетей только для зарегистрированных пользователей\)](#)
- [Cisco Systems – техническая поддержка и документация](#)