

A Nota Técnica na porta FC para baixo devido ao “erro desabilitou - a taxa de erros de bits demasiado altamente”

Índice

[Introdução](#)

[Verificar](#)

[Troubleshooting](#)

[Pontos iniciais do erro de bit](#)

[Caveats](#)

Introdução

Este documento descreve as razões pelas quais uma porta do Fibre Channel (FC) em um interruptor do diretor de multicamada (MDS) ou o interruptor capaz do nexa FC é trazido abaixo de devido ao “erro desabilitado - taxa de erros de bits demasiado altamente”.

Uma descrição detalhada de estados desabilitados do erro pode ser encontrada aqui:

[Pesquisando defeitos portas FC](#)

Verificar

Etapa 1. Use o comando `show interface` verificar que o interruptor detectou um problema e desabilitou a porta.

Verifique o estado `errdisable` que usa o CLI:

show interface

fc3/1 está abaixo de (erro desabilitado - a taxa de erros de bits demasiado altamente)

Etapa 2. Use o **comando detail do transceptor da relação fcX/Y da mostra** ver a informação sobre os níveis de sinal no transceptor Pluggable do Form Fatora pequeno (SFP).

Se a porta é atualmente para baixo, você pode ter que trazê-la acima de primeiramente:

```
switch# config ; interface fc3/1 ; no shut ; sh interface fc3/1 transceiver detail
fc3/1 sfp is present
  Name is CISCO-AVAGO
  Manufacturer's part number is SFBR-5780APZ-CS2
  Revision is G2.3
  Serial number is AGD16348ETR
  Cisco part number is 10-2418-01
  Cisco pid is DS-SFP-FC8G-SW
  FC Transmitter type is short wave laser w/o OFC (SN)
  FC Transmitter supports short distance link length
```

Transmission medium is multimode laser with 62.5 um aperture (M6)
Supported speeds are - Min speed: 2000 Mb/s, Max speed: 8000 Mb/s
Nominal bit rate is 8500 Mb/s
Link length supported for 50/125um OM2 fiber is 50 m
Link length supported for 62.5/125um fiber is 21 m
Link length supported for 50/125um OM3 fiber is 150 m
Cisco extended id is unknown (0x0)

No tx fault, no rx loss, in sync state, diagnostic monitoring type is 0x68
SFP Diagnostics Information:

```
-----
```

		Alarms		Warnings	
		High	Low	High	Low
Temperature	27.73 C	75.00 C	-5.00 C	70.00 C	0.00 C
Voltage	3.30 V	3.63 V	2.97 V	3.46 V	3.13 V
Current	6.14 mA	10.50 mA	2.00 mA	10.50 mA	2.00 mA
Tx Power	-2.52 dBm	1.70 dBm	-14.00 dBm	-1.30 dBm	-10.00 dBm
Rx Power	-2.81 dBm	3.00 dBm	-17.30 dBm	0.00 dBm	-13.30 dBm
Transmit Fault Count	= 0				

```
-----
```

Note: ++ high-alarm; + high-warning; -- low-alarm; - low-warning

switch#

Acima de indica que os níveis de sinal estão dentro da especificação.

Troubleshooting

Uma descrição de estados desabilitados do erro pode ser encontrada aqui:

[Ponto inicial do erro de bit](#)

Pontos iniciais do erro de bit

O ponto inicial da taxa de erros de bits (BER) está usado por um interruptor para detectar uma taxa de erro aumentada antes que a degradação do desempenho afete seriamente o tráfego.

Os erros de bit ocorrem devido a estas razões:

- Cabo defeituoso ou ruim.
- GBIC ou SFP defeituoso ou ruim.
- O GBIC ou o SFP são especificados para operar-se no 1 Gbps mas usados no 2 Gbps.
- O GBIC ou o SFP são especificados para operar-se no 2 Gbps mas usados no 4 Gbps.
- O cabo do haul curto é usado para o longo-curso ou o cabo de longo-curso é para breve transporte usado.
- Perda de sincronização momentânea.
- Conexão de cabo fraca em uma ou ambas as extremidades.
- Conexão imprópria GBIC ou SFP em uma ou ambas as extremidades.

Um limiar de BER é detectado quando 15 explosões de erro ocorrem em um período de 5-minuto. À revelia, o interruptor desabilita a relação quando o ponto inicial é alcançado. Use a sequência de comando **shutdown and no shutdown re-**para permitir a relação.

Ordene para fora o equipamento físico defeituoso substituindo cable/s, GBIC/SFP e igualmente pelo painel de correção da passagem uma etapa em um momento.

Você pode configurar o interruptor para não desabilitar uma relação quando o ponto inicial é cruzado. À revelia, o ponto inicial desabilita a relação.

nenhum switchport ignora erros de bit

Note: Não é aconselhável sair sobre acima do ajuste indefinidamente, para ser usado um pouco durante sessões de Troubleshooting.

Note: Apesar do ajuste do switchport ignore erros de bit comandam, um interruptor gerencie um mensagem do syslog quando o limiar de BER é excedido.

O processo do creditmon igualmente monitora erros de bit.

```
show process creditmon credit-loss-event-history
```

Para o N5K e o N6K, o comando é

```
show platform software fcpc event-history errors
Event:E_DEBUG, length:102, at 571407 usecs after Tue Jan  5 05:33:02 2016
  [102] CREDITMON_EVENT_ERR_COUNT, if_index 1105000: cur=0x2acfd01e76de prev=0x2acfd01e76dd
ocurances=3
```

Caveats

Esteja ciente destes 2 defeitos que desabilita o port/s quando 15 explosões dos erros de bit ocorrem dentro das horas 5 em vez dos minutos 5.

É ainda uma questão de camada física e precisa de ser endereçado.

A relação FC desabilitou devido à “taxa de erros de bits demasiado altamente” quando a taxa é baixa

Nexo: Cisco BugID [CSCux76712](#)

MDS: Cisco BugID [CSCuo56792](#)