

# A explicação da tela do 9900 Series ASR e pesquisa defeitos exemplos

## Índice

[Introdução](#)

[Vista geral da tela](#)

[Detalhes da tela](#)

[Tufão](#)

[Machado de guerra](#)

[Exigências da placa de fábrica](#)

[Verifique a placa de fábrica](#)

[Estado do link da barra transversal](#)

[Estatísticas da barra transversal](#)

[Verifique a placa de linha](#)

[Estado do link da barra transversal](#)

[Estatísticas da barra transversal](#)

[Troubleshooting](#)

[Porta da barra transversal para baixo](#)

[Syslog não disponível da espinha](#)

[Syslog inativo FC](#)

[Informações Relacionadas](#)

[Apêndice](#)

[Lógico aos mapeamentos do slot físico](#)

[9922](#)

[9912](#)

[Transmissão múltipla](#)

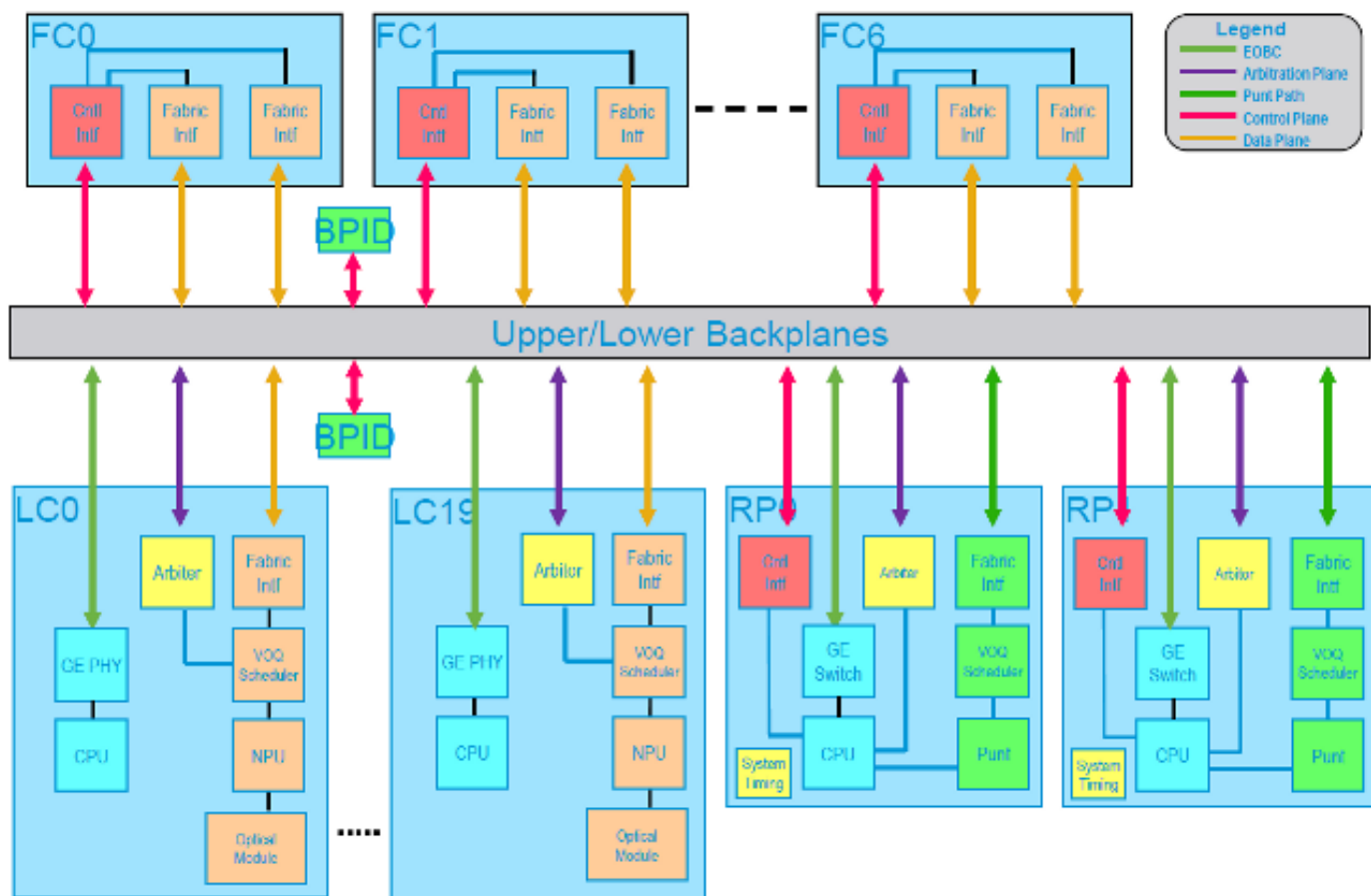
## Introdução

Este documento descreve o uso de placas de fábrica separadas com o ASR 9922 e o ASR 9912, similar à arquitetura da tela executada com o Sistema de roteamento Cisco Carrier (CR).

O ASR 9000 de Cisco (ASR9K) usa um sistema da tela da três-fase. Em outros tipos do chassi (por exemplo, 9006 e 9010) a tela da três-fase é dividida na fase uma e na fase três nas placas de linha (LC), e encena dois no Route Switch Processor (RSP). Com o advento dos 9922 e dos 9912, encene dois da tela foi movido do RSP para placas de fábrica dedicadas e um cartão do route processor (RP) é usado em vez do RSP.

Cada placa de fábrica (FC) é sua própria espinha. Estes termos podem ser usados permutavelmente assim como o termo “plano” que é usado na terminologia CR. Está abaixo um

visualização de alto nível do sistema com a barra transversal que está sendo etiquetada como a “tela Intf”.



## Vista geral da tela

Cada FC tem dois o Switch Fabric os ASIC, referido geralmente como a barra transversal ASIC, que estão traçados como o exemplo 0 e 1 quando cada LC e RP tiverem uma relação da barra transversal, o exemplo 0.

Em cada LC há duas relações do Serializer/Deserializer (SerDes) que conectam a cada FC, uma relação de SerDes pela barra transversal FC (0 e 1). Estas barras transversais FC atuam como nossa fase dois na tela da três-fase, quando a fase uma e a fase três existirem como a barra transversal do LC. Além, cada RP tem uma relação de SerDes pelo FC com esta conexão sempre no exemplo 0 da barra transversal FC.

## Detalhes da tela

Os processadores de rede (NP) e a interface de construção ASIC (FIA) são agnósticos da programação sobre os links da barra transversal, tráfego são função de balanceamento de carga em todos os oito links que compõem a relação de SerDes. Se um link único dentro da relação de SerDes tem uma edição então a relação inteira estará fechada. Após detecção desta falha, os direcionadores da tela emitem um retreinamento a fim tentar e fixar o link.

## Tufão

Com a arquitetura atual do tufão, cinco FC são apoiados. Estes cartões fornecem os links 8x7.5 G pela relação de SerDes que iguala a 55 G da largura de banda disponível depois que codificar é esclarecida. Com todos os cinco FC cada LC terá  $2 \times 55 \times 5 = 550$  Gbps da largura de banda disponíveis. Ao esclarecer uma Redundância 440 Gbps de 4+1 telas esteja disponível pelo LC.

Nota: Em um chassi do 9000 Series com RSP-440 e tufão LC, há uns links 4x8x7.5 G a cada RSP mais dois links adicionais. Os quatro links de cada RSP fornecem 440 Gbps completo disponíveis pelo LC.

## Machado de guerra

Conexões de SerDes do 115 Gbps do apoio dos cartões da próxima geração. Com o apoio adicionado de sete placas de fábrica, isto fornece  $2 \times 115 \times 7 = 1.61$  Tbps da largura de banda pelo entalhe. Esclarecendo uma Redundância de 6+1 telas, isto fornece 1.38 Tbps pelo entalhe.

## Exigências da placa de fábrica

Desde que a largura de banda na barra transversal é compartilhada entre todos os FIA e NP, alguns cálculos são precisados a fim determinar a largura de banda verdadeira e a Redundância da tela.

A fim calcular o número mínimo de FC necessários para um LC particular, use esta fórmula:

$(\text{do num\_ports\_used} * \text{port\_bandwidth} / (\text{FC\_bandwidth}))$

No caso do cartão do GigE 36x10 com 30 move isto é  $(30 * 10) / (110) = 2.72$  FC, ou três FC arredondados acima.

A fim calcular o redundnacy n+1, use esta fórmula:

$(\text{do num\_ports\_used} * \text{port\_bandwidth} / (\text{FC\_bandwidth})) + 1$

No caso do cartão do GigE 36x10 este seria cinco se todas as 36 portas foram usadas.

Esta tabela esboça o número de FC necessários para a taxa da linha completa.

Tipo LC	Min. FC exigido no chassi	Número FC exigido para a Redundância n+1
A9K-MOD80	1	2
A9K-MOD160	2	3
A9K-2x100GE	2	3
A9K-24x10GE	3	4
A9K-36x10GE	4	5

## Verifique a placa de fábrica

### Estado do link da barra transversal

A primeira coisa a verificar é se todo o SerDes liga em todos os planos, FC, está acima. A fim verificar isto, incorpore o **plano da tela do controlador da mostra [tudo | comando [0-6]]**. Neste exemplo, porque há dois RP e três LC, lá está  $(1 \times 2) + (2 \times 3) = 8$  links e todos os links são até todos os planos.

Nota: Na liberação 4.3.0 e mais atrasado o estado de todos os planos pode ser verificado imediatamente. Previamente, cada um teve que ser especificado individualmente.

```
RP/0/RP1/CPU0:ASR9922-B#show platform
Tue Apr 15 14:24:00.935 UTC
Node           Type                               State      Config State
-----
0/RP0/CPU0     ASR-9922-RP-SE(Standby)           IOS XR RUN PWR,NSHUT,MON
0/RP1/CPU0     ASR-9922-RP-SE(Active)            IOS XR RUN PWR,NSHUT,MON
0/0/CPU0       A9K-2x100GE-SE                     IOS XR RUN PWR,NSHUT,MON
0/2/CPU0       A9K-36x10GE-SE                     IOS XR RUN PWR,NSHUT,MON
0/3/CPU0       A9K-MOD160-TR                      IOS XR RUN PWR,NSHUT,MON
0/3/1          A9K-MPA-4X10GE                     OK         PWR,NSHUT,MON
```

```
RP/0/RP1/CPU0:ASR9922-B#show controller fabric plane all
Mon Apr 14 14:37:00.116 UTC
Flags: Admin State: 1-Up 2-Down 12-UnPowered 16-Shutdown
      Oper State: 1-Up 2-Down 3-Admin Down
Summary for All Fabric Planes:
Plane Id Admin State Oper State Links Up Links Down In Pkt Count Out Pkt count
=====
0          01          01          08          00          346770          431250
1          01          01          08          00          44397           44397
2          01          01          08          00          44459           44459
3          01          01          08          00          94005           94005
4          01          01          08          00          73814           73814
```

Se um link mostra enquanto abaixo do comando show controller <FC\_num> da espinha que do exemplo <0-1> do status do link da barra transversal da tela pode ser usada para identificar exatamente qual. Neste exemplo há cinco links da barra transversal até os links FC4 o exemplo 0 e três até FC4 o exemplo 1  $(5+3=8)$  de antes). Há dois mais no exemplo 0 devido aos RP.

Nota: Veja o [apêndice](#) para detalhes em lógico aos mapeamentos do slot físico.

```
RP/0/RP1/CPU0:ASR9922-B#show controllers fabric crossbar link-status instance 0 spine 4
Fri Apr 18 18:08:31.953 UTC
PORT   Remote Slot Remote Inst Logical ID Status
=====
01      05          00          0          Up
04      04          00          0          Up
05      02          00          0          Up
08      00          00          0          Up
09      01          00          0          Up
```

```
RP/0/RP1/CPU0:ASR9922-B#show controllers fabric crossbar link-status instance 1 spine 4
Fri Apr 18 18:09:13.637 UTC
PORT   Remote Slot Remote Inst Logical ID Status
=====
00      05          00          0          Up
04      04          00          0          Up
05      02          00          0          Up
```

## Estatísticas da barra transversal

Com o status do link recolhido na saída precedente como um mapeamento e estas estatísticas, é fácil reduzir para baixo todo o componente que tiver uma edição do tráfego. Para cada porta da barra transversal, a relação de SerDes, lá será ingresso (do LC) e estatísticas da saída (para o LC). Estes são recolhidos pelo exemplo da barra transversal FC.

```
RP/0/RP1/CPU0:ASR9922-B#show controller fabric crossbar statistics instance 0 spine 4
```

```
Tue Apr 22 16:52:23.162 UTC
```

```
Port statistics for xbar:0 port:0
```

```
=====
```

```
Hi priority stats (unicast)
```

```
=====
```

```
Low priority stats (multicast)
```

```
=====
```

```
Port statistics for xbar:0 port:1
```

```
=====
```

```
Hi priority stats (unicast)
```

```
=====
```

```
    Ingress Packet Count Since Last Read      : 14016
```

```
    Egress Packet Count Since Last Read       : 24971
```

```
Low priority stats (multicast)
```

```
=====
```

```
Port statistics for xbar:0 port:2
```

```
=====
```

```
Hi priority stats (unicast)
```

```
=====
```

```
Low priority stats (multicast)
```

```
=====
```

```
Port statistics for xbar:0 port:4
```

```
=====
```

```
Hi priority stats (unicast)
```

```
=====
```

```
    Ingress Packet Count Since Last Read      : 21056
```

```
    Egress Packet Count Since Last Read       : 32195
```

```
Low priority stats (multicast)
```

```
=====
```

```
Port statistics for xbar:0 port:5
```

```
=====
```

```
Hi priority stats (unicast)
```

```
=====
```

```
    Ingress Packet Count Since Last Read      : 7024
```

```
    Egress Packet Count Since Last Read       : 10477
```

```
Low priority stats (multicast)
```

```
=====
```

```
Port statistics for xbar:0 port:6
```

```
=====
```

```
Hi priority stats (unicast)
```

```
=====
```

```
Low priority stats (multicast)
```

```
=====
```

Port statistics for xbar:0 port:7

=====

Hi priority stats (unicast)

=====

Low priority stats (multicast)

=====

Port statistics for xbar:0 port:8

=====

Hi priority stats (unicast)

=====

Low priority stats (multicast)

=====

Ingress Packet Count Since Last Read : 37388

Egress Packet Count Since Last Read : 37388

Port statistics for xbar:0 port:9

=====

Hi priority stats (unicast)

=====

Ingress Packet Count Since Last Read : 72882

Egress Packet Count Since Last Read : 47335

Low priority stats (multicast)

=====

Ingress Packet Count Since Last Read : 37386

Egress Packet Count Since Last Read : 37386

Port statistics for xbar:0 port:10

=====

Hi priority stats (unicast)

=====

Low priority stats (multicast)

=====

Port statistics for xbar:0 port:11

=====

Hi priority stats (unicast)

=====

Low priority stats (multicast)

=====

Port statistics for xbar:0 port:12

=====

Hi priority stats (unicast)

=====

Low priority stats (multicast)

=====

Port statistics for xbar:0 port:13

=====

Hi priority stats (unicast)

=====

Low priority stats (multicast)

=====

Port statistics for xbar:0 port:14

=====  
Hi priority stats (unicast)  
=====

Low priority stats (multicast)  
=====

Port statistics for xbar:0 port:15  
=====  
Hi priority stats (unicast)  
=====

Low priority stats (multicast)  
=====

Port statistics for xbar:0 port:16  
=====  
Hi priority stats (unicast)  
=====

Low priority stats (multicast)  
=====

Port statistics for xbar:0 port:17  
=====  
Hi priority stats (unicast)  
=====

Low priority stats (multicast)  
=====

Port statistics for xbar:0 port:18  
=====  
Hi priority stats (unicast)  
=====

Low priority stats (multicast)  
=====

Port statistics for xbar:0 port:19  
=====  
Hi priority stats (unicast)  
=====

Low priority stats (multicast)  
=====

Port statistics for xbar:0 port:20  
=====  
Hi priority stats (unicast)  
=====

Low priority stats (multicast)  
=====

Port statistics for xbar:0 port:22  
=====  
Hi priority stats (unicast)  
=====

Low priority stats (multicast)  
=====

Port statistics for xbar:0 port:24

```

=====
Hi priority stats (unicast)
=====

Low priority stats (multicast)
=====

```

```

Total Unicast In:    114978
Total Unicast Out:   114978
Total Multicast In:   74774
Total Multicast Out: 74774

```

## Verifique a placa de linha

No LC próprio, entre a barra transversal e cada FIA, há os links 2x8x6.25 que fornecem 100 G da largura de banda bruta pelo FIA. Entre cada NP e FIA há um único link 8x6.25 que dê os 50 pés G da largura de banda bruta pelo NP.

Nota: A largura de banda provida é a largura de banda bruta. A largura de banda real é levemente menos depois que as despesas gerais são consideradas.

## Estado do link da barra transversal

A coleção do estado do link da barra transversal para um LC é similar àquela de um FC, mas os links da barra transversal FC à barra transversal LC serão considerados neste caso assim como a barra transversal LC aos links FIA. Como mencionado previamente, cada FIA conecta à barra transversal através de dois links. Neste exemplo, a porta 00 e 24 ambos conecta a FIA 2. Como com os exemplos anteriores, os entalhes do telecontrole 22-26 são os FC e os 0/2/CPU0 correspondem para entalhar 4 próprios.

```

RP/0/RP1/CPU0:ASR9922-B#show controller fabric crossbar link-status inst 0 loc 0/2/CPU0
Wed Apr 23 14:22:42.250 UTC

```

PORT	Remote Slot	Remote Inst	Logical ID	Status
00	04	02	1	Up
01	04	01	1	Up
02	04	01	0	Up
03	04	00	0	Up
04	04	00	1	Up
05	04	03	1	Up
06	04	05	1	Up
07	25	01	0	Up
08	04	03	0	Up
09	25	00	0	Up
10	04	05	0	Up
11	26	01	0	Up
12	26	00	0	Up
14	24	00	0	Up
15	24	01	0	Up
16	23	00	0	Up
17	23	01	0	Up
20	22	00	0	Up
22	22	01	0	Up
23	04	04	1	Up
24	04	02	0	Up



## Estatísticas da barra transversal

Usando o status do link recolhido na saída precedente como um mapeamento da referência, a saída abaixo das estatísticas pode ser usada como uma maneira fácil reduzir para baixo todos os componentes que exibirem a perda de tráfego.

```
RP/0/RP1/CPU0:ASR9922-B#show controller fabric crossbar statistics instance 0 loc 0/2/CPU0
```

```
Wed Apr 23 15:53:41.955 UTC
```

```
Port statistics for xbar:0 port:0
```

```
=====
```

```
Hi priority stats (unicast)
```

```
=====
```

```
Ingress Packet Count Since Last Read      : 15578
```

```
Egress Packet Count Since Last Read       : 11957
```

```
Low priority stats (multicast)
```

```
=====
```

```
Port statistics for xbar:0 port:1
```

```
=====
```

```
Hi priority stats (unicast)
```

```
=====
```

```
Ingress Packet Count Since Last Read      : 15775
```

```
Egress Packet Count Since Last Read       : 11647
```

```
Low priority stats (multicast)
```

```
=====
```

```
Port statistics for xbar:0 port:2
```

```
=====
```

```
Hi priority stats (unicast)
```

```
=====
```

```
Ingress Packet Count Since Last Read      : 15646
```

```
Egress Packet Count Since Last Read       : 19774
```

```
Low priority stats (multicast)
```

```
=====
```

```
Ingress Packet Count Since Last Read      : 31424
```

```
Egress Packet Count Since Last Read       : 188544
```

```
Port statistics for xbar:0 port:3
```

```
=====
```

```
Hi priority stats (unicast)
```

```
=====
```

```
Ingress Packet Count Since Last Read      : 15663
```

```
Egress Packet Count Since Last Read       : 15613
```

```
Low priority stats (multicast)
```

```
=====
```

```
Ingress Packet Count Since Last Read      : 31424
```

```
Egress Packet Count Since Last Read       : 188547
```

```
Port statistics for xbar:0 port:4
```

```
=====
```

```
Hi priority stats (unicast)
```

```
=====
```

```
Ingress Packet Count Since Last Read      : 15758
```

```
Egress Packet Count Since Last Read       : 15813
```

```
Low priority stats (multicast)
```

=====

Port statistics for xbar:0 port:5

=====

Hi priority stats (unicast)

=====

Ingress Packet Count Since Last Read : 15742  
Egress Packet Count Since Last Read : 15628

Low priority stats (multicast)

=====

Port statistics for xbar:0 port:6

=====

Hi priority stats (unicast)

=====

Ingress Packet Count Since Last Read : 15773  
Egress Packet Count Since Last Read : 13687

Low priority stats (multicast)

=====

Ingress Packet Count Since Last Read : 78666

Port statistics for xbar:0 port:7

=====

Hi priority stats (unicast)

=====

Low priority stats (multicast)

=====

Port statistics for xbar:0 port:8

=====

Hi priority stats (unicast)

=====

Ingress Packet Count Since Last Read : 15679  
Egress Packet Count Since Last Read : 15793

Low priority stats (multicast)

=====

Ingress Packet Count Since Last Read : 31424  
Egress Packet Count Since Last Read : 188544

Port statistics for xbar:0 port:9

=====

Hi priority stats (unicast)

=====

Ingress Packet Count Since Last Read : 72826  
Egress Packet Count Since Last Read : 58810

Low priority stats (multicast)

=====

Port statistics for xbar:0 port:10

=====

Hi priority stats (unicast)

=====

Ingress Packet Count Since Last Read : 15653  
Egress Packet Count Since Last Read : 23041

Low priority stats (multicast)

=====

Egress Packet Count Since Last Read : 188544

Port statistics for xbar:0 port:11

=====

Hi priority stats (unicast)

=====

Low priority stats (multicast)

=====

Port statistics for xbar:0 port:12

=====

Hi priority stats (unicast)

=====

Ingress Packet Count Since Last Read : 54172  
Egress Packet Count Since Last Read : 35440

Low priority stats (multicast)

=====

Port statistics for xbar:0 port:14

=====

Hi priority stats (unicast)

=====

Ingress Packet Count Since Last Read : 15161  
Egress Packet Count Since Last Read : 17790

Low priority stats (multicast)

=====

Port statistics for xbar:0 port:15

=====

Hi priority stats (unicast)

=====

Low priority stats (multicast)

=====

Port statistics for xbar:0 port:16

=====

Hi priority stats (unicast)

=====

Ingress Packet Count Since Last Read : 15220  
Egress Packet Count Since Last Read : 17790

Low priority stats (multicast)

=====

Port statistics for xbar:0 port:17

=====

Hi priority stats (unicast)

=====

Ingress Packet Count Since Last Read : 1  
Egress Packet Count Since Last Read : 1

Low priority stats (multicast)

=====

Port statistics for xbar:0 port:20

=====

Hi priority stats (unicast)

=====

Ingress Packet Count Since Last Read : 36457  
Egress Packet Count Since Last Read : 58699

Low priority stats (multicast)

```
=====
Ingress Packet Count Since Last Read      : 188549
NULL FPOE Drop Count                      : 2
Egress Packet Count Since Last Read       : 235786
```

Port statistics for xbar:0 port:22

```
=====
Hi priority stats (unicast)
=====
Ingress Packet Count Since Last Read      : 1
Egress Packet Count Since Last Read       : 1
```

Low priority stats (multicast)

```
=====
Port statistics for xbar:0 port:23
=====
Hi priority stats (unicast)
=====
Ingress Packet Count Since Last Read      : 15775
Egress Packet Count Since Last Read       : 15835
```

Low priority stats (multicast)

```
=====
Ingress Packet Count Since Last Read      : 31424
```

Port statistics for xbar:0 port:24

```
=====
Hi priority stats (unicast)
=====
Ingress Packet Count Since Last Read      : 15843
Egress Packet Count Since Last Read       : 19464
```

Low priority stats (multicast)

```
=====
Ingress Packet Count Since Last Read      : 31424
Egress Packet Count Since Last Read       : 188544
```

Port statistics for xbar:0 port:25

```
=====
Hi priority stats (unicast)
=====
Ingress Packet Count Since Last Read      : 15646
Egress Packet Count Since Last Read       : 15586
```

Low priority stats (multicast)

```
=====
Egress Packet Count Since Last Read       : 188544
```

```
Total Unicast In:      382369
Total Unicast Out:     382369
Total Multicast In:    424335
Total Multicast Out:   1367053
```

## Troubleshooting

### Porta da barra transversal para baixo

A primeira saída indica que há dois RP e dois LC. A segunda saída indica que o link de FC4 ao

slot 0 remoto (RP0) está para baixo.

```
RP/0/RP0/CPU0:ASR9k-1#show controllers fabric plane all
```

Plane Id	Admin State	Oper State	Links Up	Links Down	In Pkt Count	Out Pkt count
0	01	01	06	00	62266063301	62266209776
1	01	01	06	00	18730254608	18730254616
2	01	01	06	00	18730354183	18730354187
3	01	01	06	00	62257126982	62257127007
4	01	01	05	01	37448788006	37448788023

```
RP/0/RP0/CPU0:ASR9k-1#show controllers fabric crossbar link-status instance 0 spine 4
```

PORT	Remote Slot	Remote Inst	Logical ID	Status
04	04	00	0	Up
08	00	00	0	Down
09	01	00	0	Up
10	03	00	0	Up

Desde que a largura de banda dos FC está compartilhada entre todos os FIA e NP no LC quando um link da barra transversal está para baixo, a largura de banda líquida para o LC estará reduzida 55 G em um sistema do tufão. O sistema pode ser executado com um link dado para baixo a Redundância do sistema, mas deve imediatamente ser investigado.

Quando um link da barra transversal vai para baixo, uma breve gota do tráfego pôde ser considerada e o direcionador da tela treina novamente o link a fim tentar a recuperação automática. Se isto falha então um Online Insertion and Removal (OIR) pôde recuperar a edição também. Para toda a edição mais adicional contacte por favor o centro de assistência técnica (TAC).

## Syslog não disponível da espinha

Estas mensagens indicam que o sistema é executado abaixo dos cinco FC recomendados. Quando se recomendar executar sempre cinco FC, este não significa necessariamente nenhuma perda da largura de banda para os LC no sistema. Veja as [exigências da placa de fábrica da seção](#) para mais informação.

```
RP/0/RP0/CPU0:ASR9k-1#show controllers fabric plane all
```

Plane Id	Admin State	Oper State	Links Up	Links Down	In Pkt Count	Out Pkt count
0	01	01	06	00	62266063301	62266209776
1	01	01	06	00	18730254608	18730254616
2	01	01	06	00	18730354183	18730354187
3	01	01	06	00	62257126982	62257127007
4	01	01	05	01	37448788006	37448788023

```
RP/0/RP0/CPU0:ASR9k-1#show controllers fabric crossbar link-status instance 0 spine 4
```

PORT	Remote Slot	Remote Inst	Logical ID	Status
04	04	00	0	Up
08	00	00	0	Down
09	01	00	0	Up
10	03	00	0	Up

## Syslog inativo FC

Ao executar um OIR de um FC lá seja dois botões mecânicos que devem ser empurrados antes que o cartão esteja destituído parcialmente que exige um OIR recuperar. A razão para estes botões é permitir uma parada oportuna do FC.

No 9922 Router o botão superior é puramente mecânico, quando o botão mais baixo enviar a um sinal ao sistema graciosamente à parada programada o cartão. Um Syslog neste formato é visto. Se os botões não foram empurrados e um OIR não recupera a edição, contacte o TAC.

```
RP/0/RP0/CPU0:ASR9k-1#show controllers fabric plane all
```

Plane Id	Admin State	Oper State	Links Up	Links Down	In Pkt Count	Out Pkt count
0	01	01	06	00	62266063301	62266209776
1	01	01	06	00	18730254608	18730254616
2	01	01	06	00	18730354183	18730354187
3	01	01	06	00	62257126982	62257127007
4	01	01	05	01	37448788006	37448788023

```
RP/0/RP0/CPU0:ASR9k-1#show controllers fabric crossbar link-status instance 0 spine 4
```

PORT	Remote Slot	Remote Inst	Logical ID	Status
04	04	00	0	Up
08	00	00	0	Down
09	01	00	0	Up
10	03	00	0	Up

## Informações Relacionadas

- [Compreensão ASR9000/XR e edições da tela do Troubleshooting no A9K](#)
- [Suporte Técnico e Documentação - Cisco Systems](#)

## Apêndice

### Lógico aos mapeamentos do slot físico

Estas saídas são as lógicas aos mapeamentos do slot físico para os 9922 e 9912 Router. Esta informação é precisada ao olhar comandos show da tela.

### 9922

```
RP/0/RP0/CPU0:ASR9k-1#show controllers fabric plane all
```

Plane Id	Admin State	Oper State	Links Up	Links Down	In Pkt Count	Out Pkt count
0	01	01	06	00	62266063301	62266209776
1	01	01	06	00	18730254608	18730254616
2	01	01	06	00	18730354183	18730354187
3	01	01	06	00	62257126982	62257127007
4	01	01	05	01	37448788006	37448788023

