

Falha criar o circuito entre o cartão CE no cartão ONS15310 e ML no ONS15454

Índice

[Introdução](#)

[Pré-requisitos](#)

[Requisitos](#)

[Componentes Utilizados](#)

[Convenções](#)

[Background](#)

[Problema](#)

[Solução](#)

[Informações Relacionadas](#)

[Introdução](#)

Este documento descreve porque a criação de circuito falha entre a placa do Ethernet do CE-Series do Cisco ONS no Cisco ONS 15310-CL e o cartão do ML-Series de Cisco no Cisco ONS 15454.

[Pré-requisitos](#)

[Requisitos](#)

A Cisco recomenda que você tenha conhecimento destes tópicos:

- Cisco ONS 15454
- Cisco ONS 15310
- Placas do Ethernet do ML-Series do Cisco ONS 15454
- Placa do Ethernet do CE-Series do Cisco ONS

[Componentes Utilizados](#)

As informações neste documento são baseadas nestas versões de software e hardware:

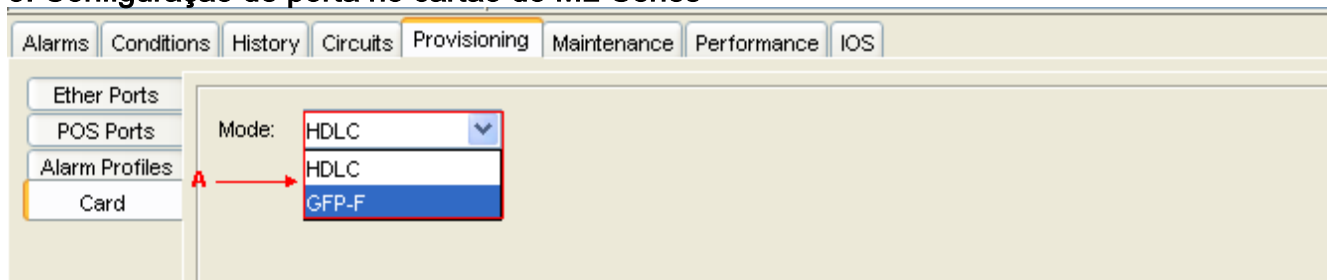
- Cisco ONS 15454 que executa a versão 6.0 do Cisco ONS
- Versão 6.0 do Cisco ONS 15310
- ML (empacotado como parte da liberação ONS 6.0) esse Software Release 12.2(27)SV e Mais Recente de Cisco IOS® das corridas

As informações neste documento foram criadas a partir de dispositivos em um ambiente de laboratório específico. Todos os dispositivos utilizados neste documento foram iniciados com uma

Port	Port Name	Admin State	Service State	Soak Time	Link State	Framing Type	Encap. Type
1		IS	IS-NR	08:00 (H:M)	Up	HDLC	32-Bit
2		OOS_DSBLD	OOS-MA_DSBLD	08:00 (H:M)	Down	GFP-F	32-Bit
3		OOS_DSBLD	OOS-MA_DSBLD	08:00 (H:M)	Down	HDLC	32-Bit
4		OOS_DSBLD	OOS-MA_DSBLD	08:00 (H:M)	Down	GFP-F	32-Bit

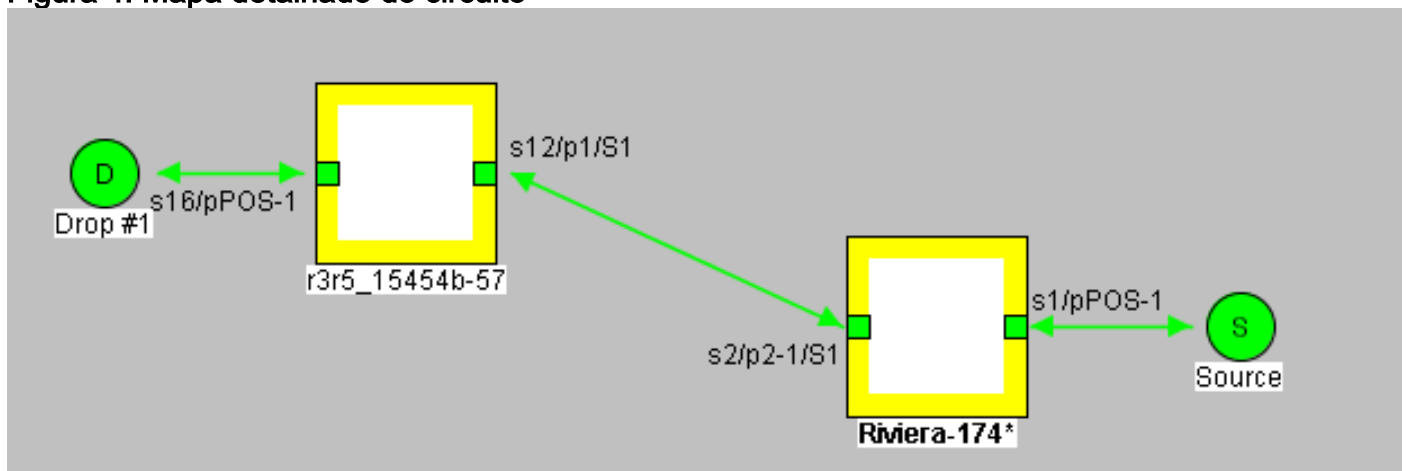
Termine estas etapas para configurar o encapsulamento de porta para o cartão do ML-Series do Cisco ONS no Cisco ONS 15454:

1. Entre ao Cisco Transport Controller (CTC).
2. Vá ao visualização da placa do ML-Series.
3. Selecione o **abastecimento** > o **cartão** > a **linha**.
4. Selecione o HDLC ou o GFP-F da lista suspensa do modo (veja a seta A em [figura 3](#)). **Figura 3: Configuração de porta no cartão do ML-Series**



Se ambas as portas são configuradas com o mesmo encapsulamento usando o HDLC ou o LEX, o circuito vem com sucesso acima (veja [figura 4](#)).

Figura 4: Mapa detalhado do circuito



[Informações Relacionadas](#)

- [Materiais de suporte das Redes óticas](#)
- [Suporte Técnico e Documentação - Cisco Systems](#)