



Wideband SIP の概要

この章では、Cisco Wideband SIP について、リリース履歴、および機能と MIB (management information base; 管理情報ベース) サポートの概要を示します。

この章の内容は、次のとおりです。

- [リリース履歴 \(p.3-1\)](#)
- [サポートされる SIP 機能 \(p.3-2\)](#)
- [制約事項 \(p.3-2\)](#)
- [サポートされる MIB \(p.3-3\)](#)
- [SIP ハードウェア タイプの表示 \(p.3-4\)](#)

リリース履歴



(注) SIP の SPA サポートの追加に関するリリース履歴情報については、「[リリース履歴 \(p.7-1\)](#)」を参照してください。

Cisco IOS リリース	変更内容
Release 12.3(21)BC	Cisco uBR10012 ルータに、次の SPA Interface Processor (SIP; SPA インターフェイス プロセッサ) ハードウェアのサポートが追加されました。 <ul style="list-style-type: none">• 1-Gbps Wideband SPA の Cisco SIP (このマニュアルでは、Cisco Wideband SIP または Wideband SIP と言及します)

サポートされる SIP 機能

Cisco Wideband SIP は、Cisco uBR10012 ルータに搭載された Shared Port Adapter (SPA; 共有ポートアダプタ) のキャリアカードとして機能する高性能な SIP です。SPA の互換性の詳細については、「SIP と SPA の互換性」(p.2-3) を参照してください。

ここでは、SIP のハードウェアおよびソフトウェアでサポートされる主な機能の一覧を示します。これらの機能を設定する方法については、第4章「Wideband SIP の設定」を参照してください。

Cisco Wideband SIP の機能

Cisco Wideband SIP には、次の機能があります。

- 2つのシングル幅、ハーフハイト Wideband SPA のサポート
- 2つの 1/4 レート (System Packet Interface Level 4 Phase 2 [SPI4.2]) インターフェイス
- SPA ごとに最大9つの SPI4.2 チャンネル: PRE モジュール間でやりとりするアクティブな合計8つのチャンネルおよび SIP のメインプロセッサ間でやりとりするアクティブな1つのチャンネル
- 各種の SIP 関連統計情報のチャンネル カウンタ: 送信されたパケット、送信されたバイト、エラーが発生したパケット、ドロップしたパケット、およびドロップしたバイト
- SIP に設置された Wideband SIP および Wideband SPA の活性挿抜 (online insertion and removal; OIR) サポート
- MIB サポート (ENTITY-MIB)
- NEBS 3 準拠

制約事項

ここでは、Cisco uBR10012 ルータの SIP でサポートされていない機能と機能の制約事項について説明します。

Cisco Wideband SIP の制約事項

Cisco IOS Release 12.3(21)BC では、Cisco Wideband SIP に次の制約事項があります。

- Cisco uBR10012 ルータでは、Wideband SIP に Cisco uBR10012 Performance Routing Engine 2 (PRE2) が必要です。
- Cisco uBR10012 ルータがワイドバンド Cable Modem Termination System (CMTS; ケーブルモデムターミネーションシステム)として使用されている場合、Half-Height Gigabit Ethernet (HHGE) ラインカードおよび関連するスロットスプリッタをルータのスロット3またはスロット4に設置する必要があります。したがって、Wideband SIP をルータのスロット1/0と2/0に設置する必要があります。



(注)

SIP は2つの隣接するスロットを占有します。

- Wideband SIP をルータのスロット2/0と3/0に設置することはできません。

サポートされる MIB

Cisco uBR10012 ルータおよび Wideband SIP では、次の MIB が Cisco IOS Release 12.3(21)BC 以降でサポートされています。

- IF-MIB
- ENTITY-MIB

Cisco uBR10012 ルータにおける MIB サポートの詳細については、『*Cisco CMTS Universal Broadband Router MIB Specifications Guide*』を参照してください。

選択されたプラットフォーム、Cisco IOS リリース、およびフィーチャセットに対応する MIB を検索し、ダウンロードするには、次の URL にある Cisco MIB Locator を使用します。

<http://tools.cisco.com/ITDIT/MIBS/servlet/index>

Cisco MIB Locator が必要な MIB 情報をサポートしていない場合、次の URL にある Cisco MIB ページからサポートされている MIB のリストを入手し、MIB をダウンロードすることもできます。

<http://www.cisco.com/public/sw-center/netmgmt/cmtk/mibs.shtml>

Cisco MIB Locator にアクセスするには、Cisco.com のアカウントが必要です。アカウント情報を忘れた、または紛失した場合は、cso-locksmith@cisco.com に空の E メールを送信してください。送信された E メールアドレスが Cisco.com に登録されているかどうか自動的に確認されます。確認されると、アカウントの詳細と新規のランダム パスワードが E メールで通知されます。承認されたユーザは次の URL から、表示される指示に従って、Cisco.com のアカウントを確立できます。

<http://www.cisco.com/register>

SIP ハードウェア タイプの表示

ご使用の Cisco uBR10012 ルータにインストールされている SIP のハードウェア タイプを確認するには、**show diag** コマンドを使用します。**show inventory** コマンドなど、Cisco uBR10012 ルータのその他のコマンドを使用して、SIP のハードウェア情報を表示することもできます。その他の SIP コマンドの概要については、第6章「Wideband SIP コマンドの概要」を参照してください。

表 3-1 に、Cisco uBR10012 ルータでサポートされている SIP のタイプごとに、**show diag** コマンドおよび **show inventory** コマンドの出力に表示されるハードウェアの説明を示します。

表 3-1 show コマンドで表示される SIP ハードウェアの説明

SIP	show diag コマンドおよび show inventory コマンドの説明
Cisco Wideband SIP	2jacket-1 カード

show diag コマンドの例

次に、スロット 1/0 に Cisco Wideband SIP が装着された Cisco uBR10012 ルータにおける **show diag** コマンドの出力例を示します。出力には、SIP のハードウェア タイプとシリアル番号が表示されます。

```
Router# show diag 1/0

Slot/Subslot 1/0:
  2jacket-1 card, 0 ports
  Card is full slot size
  Card is analyzed
  Card detected 12:16:52 ago
  Card uptime 0 days, 12 hours, 16 minutes, 53 seconds
  Card idle time 0 days, 11 hours, 3 minutes, 46 seconds
  Voltage status: 3.3V Nominal 2.5V Nominal 1.5V Nominal 12V Nominal
EEPROM contents, slot 1/0:
  Hardware Revision      : 1.0
  Top Assy. Part Number  : 800-22843-04
  Board Revision         : 01
  Deviation Number       : 0-0
  Fab Version            : 04
  PCB Serial Number      : CSJ09030613
  RMA Test History       : 00
  RMA Number             : 0-0-0-0
  RMA History            : 00
  CLEI Code              :
LCMON version, slot 1/0
  LCDOS (Ferrari-BOOT : DEVELOPMENT BUILD xxxxxx-flot_spa_lc_2

/vob/lcdos/obj-c10k-pq2-lcmon2 104)
  Built by xxxxxx at Mon Apr 17 13:49:38 2006.
  Reset reason 0x00000003/0x2 (PRE hard reset).
Operational Image version, slot 1/0
  LCDOS (C10000 2 Bay SPA Jacket (JACKET2) Image : DEVELOPMENT BUILD xxxxxx

/vob/lcdos/obj-c10k-jacket 101) major version 1147325083.
  Built by xxxxxx at Wed May 10 22:24:44 2006.
```