PCI

• PCI （1 ページ）

PCI

次の表は、BIOS ポリシーまたはデフォルトの BIOS 設定を介して行うことができる PCI BIOS 設定を示しています。

名前	説明	サポートされる属性			
		バージョン	プラットフォーム	値	依存関係
Memory Mapped IO above 4GB	64 ビット PCI デバイスの 4 GB 以上のアドレス空間に対するメモリ マップド I/O を有効または無効にします。レガシーなオプション ROM は 4 GB を超えるアドレスにアクセスできません。PCI デバイスが 64 ビット対応でも、レガシーなオプション ROM を使用する場合は、この設定をイネーブルにしても正しく機能しない場合があります。	4.0(1) 以降	B200 M5、B480 M5、C220 M5、C240 M5、C480 M5、S3260 M5、C125 M5、B200 M6、C220 M6、C240 M6、C225 M6、C245 M6、X210c M6、C220 M7、C240 M7、X210c M7、X410c M7、C225 M8、C245 M8、X215c M8、C220 M8、C240 M8、X210c M8、XE1X0M8	無効、**有効** • **無効**：このオプションは無効です。 • **有効**：このオプションは有効です。	

名前	説明	サポートされる属性			
		バージョン	プラットフォーム	値	依存関係
[VGA の優先順位（VGA Priority）]	システムに複数の VGAデバイスがある場合、VGA グラフィックスデバイスの優先順位を設定できるようにします。	4.0（2）以降	C220 M5、C240 M5、C220 M6、C240 M6、C220 M7、C240 M7、C225 M8、C245 M8、C220 M8、C240 M8	オフボード、**オンボード**、オンボード VGA が無効 • [Onboard]：オンボード VGA デバイスが優先されます。BIOS ポスト画面および OS ブートはオンボード VGA ポート経由で駆動されます。 • **オフボード**：PCIE グラフィックス アダプタが優先されます。BIOS ポスト画面および OS ブートは外部グラフィックス アダプタ ポート経由で駆動されます。 • **オンボード VGA が無効**：PCIE グラフィックス アダプタが優先され、オンボード VGA デバイスは無効になります。 **（注）** オンボード VGA がディセーブルの場合、vKVM は機能しません。	（注） これは XE1X0M8 に該当されません。

翻訳について
このドキュメントは、米国シスコ発行ドキュメントの参考和訳です。リンク情報につきましては、日本語版掲載時点で、英語版にアップデートがあり、リンク先のページが移動/変更されている場合がありますことをご了承ください。あくまでも参考和訳となりますので、正式な内容については米国サイトのドキュメントを参照ください。