



LOMとPCIeスロット

• [LOMとPCIeスロット \(1 ページ\)](#)

LOMとPCIeスロット

次の表は、BIOS ポリシーまたはデフォルトの BIOS 設定を介して構成できる LOM および PCIe BIOS 設定を示しています。

名前	説明	サポートされる属性			
		バージョン	プラットフォーム	値	依存関係
[ACS 制御 GPU n (ACS Control GPU n)] (n は 1 ~ 14 の範囲)	アクセスコントロールサービス (ACS) を使用すると、プロセッサは、GPU の複数のデバイス間のピアツーピア通信を有効または無効にすることができます。。	4.0(4)、 4.1(1)	C480 M5	有効、無効 <ul style="list-style-type: none"> • 無効：GPU の複数のデバイス間のピアツーピア通信を無効にします。 • 有効：GPU の複数のデバイス間のピアツーピア通信を有効にします。 	

名前	説明	サポートされる属性			
		バージョン	プラットフォーム	値	依存関係
[LOMのCDNサポート (CDN Support for LOM)]	イーサネットネットワーク識別子の命名規則を、Consistent Device Naming (CDN) と従来の命名規則のどちらに準拠させるかを指定します。	4.0(4)、4.1(1)	C480 M5	有効、無効、LOMのみ <ul style="list-style-type: none"> • 無効：OSイーサネットネットワークIDは、ETH0やETH1など、デフォルトの規則で名前が付けられます。 • 有効：OSイーサネットネットワーク識別子に、LOMポート0やLOMポート1のように、物理的なLAN on Motherboard (LOM) のポート番号付けに基づく Consistent Device Naming (CDN) 規則で名前を付けます。 	
外部SSCの有効化	このオプションでは、外部クロックジェネレータのクロック拡散スペクトルを有効または無効にすることができます。	4.1(2)	B480M5、B200M5、S3X60M5	有効、無効、OP3_Percent、OP5_Percent、ハードウェア、オフ ブレードおよび Cisco UCS S3260 M5 ストレージサーバでは無効	
[HIO eDPC サポート (HIO eDPC Support)]	このオプションを使用すると、修正不可能なエラーの後にダウンストリームリンクを無効にすることができるため、制御された堅牢な方法で回復することが可能になります。	4.2(1)、5.0(1)、5.0(2)	C220 M6 および C240 M6、B200 M6、X210C M6	無効、致命的なエラーで、致命的なエラーおよび致命的でないエラーで	

名前	説明	サポートされる属性			
		バージョン	プラットフォーム	値	依存関係
[LOM ポート n OptionROM (LOM Port n OptionROM)]。 n の範囲は 0 ~ 3 です。	オプション ROM が LOM ポート n で使用できるかどうか	4.0(4)、 4.1(1)、	C220 M6 および C240 M6C220 M5、 C240 M5、 C480 M5	無効、有効、Legacy のみ、 UEFI のみ <ul style="list-style-type: none"> • 無効：拡張スロットを使用できません。 • 有効：拡張スロットを使用できます。。 • UEFIのみ：拡張スロットをUEFIでのみ使用できます。 • Legacy Only：拡張スロットをレガシーでのみ使用できます。 	

名前	説明	サポートされる属性			
		バージョン	プラットフォーム	値	依存関係
[すべてのオンボード LOM ポート (All Onboard LOM Ports)]	すべてのオンボード LOM ポートがイネーブルであるか、ディセーブルであるか。	4.0(2)、 4.0(4)、 4.1(1)、	C220 M5、 C240 M5、 C480 M5	無効、有効 <ul style="list-style-type: none"> 無効：LOM Port 0 OptionROM と LOM Port 1 OptionROM は [無効] に設定されています。 有効：LOM Port 0 OptionROM と LOM Port 1 OptionROM は [有効] に設定されています。。 	[無効] として設定している場合、LOM Port 0 OptionROM と LOM Port 1 OptionROM は [無効] に設定されています。 [有効] として設定している場合、LOM Port 0 OptionROM と LOM Port 1 OptionROM は [無効] に設定されています。

名前	説明	サポートされる属性			依存関係
		バージョン	プラットフォーム	値	
[すべての PCIe スロット オプション ROM (All PCIe Slots OptionROM)]	すべての PCIe OptionROM ポートが有効であるか、無効であるか。	4.0(2)、 4.0(4)、 4.1(1)、	C220 M5、 C240 M5、 C480 M5、	無効、有効、Legacy のみ、 UEFI のみ <ul style="list-style-type: none"> • 無効：LOM Port 0 OptionROM と LOM Port 1 OptionROM は [無効] に設定されています。 • 有効：LOM Port 0 OptionROM と LOM Port 1 OptionROM は [有効] に設定されています。 • UEFIのみ：拡張スロットをUEFIでのみ使用できます。 • Legacyのみ：拡張スロットをレガシーでのみ使用できます。 	
[PCI ROM CLP]	すべての PCI ROM CLP ポートが有効であるか、無効であるか。	4.0(2)、 4.0(4)、 4.1(1)、	C220 M5、 C240 M5、 C480 M5、	[ディセーブル (Disabled)]、[イネーブル (Enabled)] <ul style="list-style-type: none"> • 無効：オプションは無効です。 • 有効：オプションは有効です。 	
PCIe ARIサポート	すべての ARI サポートポートが有効であるか、無効であるか。	4.2(1)	C225 M6 および C245 M6	無効、有効、自動 <ul style="list-style-type: none"> • 無効：このオプションは無効です。 • 有効：このオプションは有効です。 • 自動：PCIe ARI サポートは自動モードです。 	

名前	説明	サポートされる属性			
		バージョン	プラットフォーム	値	依存関係
PCIe FPGA SSC	すべての PCIe PLL SSC ポートが有効であるか、無効であるか。	4.1(2)	すべての M5 サーバー	無効、有効、Legacy のみ、UEFI のみ <ul style="list-style-type: none"> • 無効：LOM Port 0 OptionROM と LOM Port 1 OptionROM は [無効] に設定されています。 • 有効：LOM Port 0 OptionROM と LOM Port 1 OptionROM は [有効] に設定されています。 	

名前	説明	サポートされる属性			依存関係
		バージョン	プラットフォーム	値	
[MRAID <i>n</i> リンク速度 (MRAID <i>n</i> Link Speed)]。 <i>n</i> の範囲は 1 ~ 2 です。	このオプションでは、MRAID の最高速度を制限することができます。	4.0(2)、 4.0(4)、 4.1(1)、 4.2(1)	C220 M5、 C240 M5、 C225 M6、 C245 M6	自動、無効、有効、GEN 1、 GEN 2、GEN 3、GEN 4、 GEN 5 <ul style="list-style-type: none"> • [Disabled] : 最大速度は制限されません。 • 有効 : 最大速度は、制限されていません。 • 自動 : 最高速度は自動的に設定されます。 • GEN 1 : 最大 2.5 GT/s (ギガトランスファー/秒) までの速度が許可されます。 • GEN 2 : 最大 5 GT/s までの速度が許可されます。 • GEN 3 : 最大 8 GT/s までの速度が許可されます。 • GEN 4 : 最大 16 GT/s までの速度が許可されます。 • GEN 5 : 最大 32 GT/s までの速度が許可されます。 	
[MRAID <i>n</i> OptionROM]。 <i>n</i> の範囲は 1 ~ 2 です。	MRAID ポートでオプションROMを使用可能にするかどうか設定。	4.0(2)、 4.0(4)、 4.1(1)、 4.2(1)	C220 M5、 C240 M5、 C225 M6、 C245 M6	無効、有効 <ul style="list-style-type: none"> • 無効 : 拡張スロットを使用できません。 • 有効 : 拡張スロットを使用できます。 	

名前	説明	サポートされる属性			
		バージョン	プラットフォーム	値	依存関係
PCIeスロット MSTORリンク 速度	このオプションを使用するとMSTORアダプタの最大速度を制限できます。	4.2(1)	C225 M6 および C245 M6	自動、無効、GEN 1、GEN 2、GEN 3、GEN 4 <ul style="list-style-type: none"> • [Disabled] : 最大速度は制限されません。 • 自動 : 最高速度は自動的に設定されます。 • GEN 1 : 最大 2.5 GT/s (ギガトランスファー/秒) までの速度が許可されます。 • GEN 2 : 最大 5 GT/s までの速度が許可されます。 • GEN 3 : 最大 8 GT/s までの速度が許可されます。 • GEN 4 : 最大 16 GT/s までの速度が許可されます。 	
PCIeスロット MSTOR RAID OptionROM	サーバが PCIe MSTOR RAID のオプション ROM を使用するかどうか。	4.2(1)	C225 M6 および C245 M6	無効、有効、Legacy のみ、UEFI のみ <ul style="list-style-type: none"> • Disabled : オプション ROM は使用できません。 • [Enabled]—オプション ROM は使用できます。 	

名前	説明	サポートされる属性			依存関係
		バージョン	プラットフォーム	値	
[NVME <i>n</i> リンク速度 (NVME <i>n</i> Link Speed)]。 <i>n</i> の範囲は 0 ~ 6 です。	このオプションでは、PCIe スロットに取り付けられたNVMEカードの最高速度を制限することができます。	4.0(2)、 4.0(4)、 4.1(1)、 4.2(1)	C220 M5、 C240 M5、 S3260 M5、 C225 M6、 C245 M6	無効、自動、GEN1、 GEN2、GEN3、GEN4 <ul style="list-style-type: none"> • 無効：最大速度は制限されていません。 • 自動：最高速度は自動的に設定されます。 • GEN 1：最大 2.5 GT/s (ギガトランスファー/秒) までの速度が許可されます。 • GEN 2：最大 5 GT/s までの速度が許可されます。 • GEN 3：最大 8 GT/s までの速度が許可されます。 • GEN 4：最大 16 GT/s までの速度が許可されます。 	
[NVME <i>n</i> OptionROM]。 <i>n</i> の範囲は 0 ~ 6 です。	このオプションでは、SSD:NVMe スロット <i>n</i> に接続された PCIe アダプタのオプション ROM の実行を制御することができます。	4.0(2)、 4.0(4)、 4.1(1)、 4.2(1)	C220 M5、 C240 M5、 S3260 M5、 C225 M6、 C245 M6	Enabled、Disabled <ul style="list-style-type: none"> • 無効：オプションは制限されていません。 • 有効：オプションは制限されています。 	

名前	説明	サポートされる属性			
		バージョン	プラットフォーム	値	依存関係
[PCIe スロット <i>n</i> リンク速度 (PCIe Slot <i>n</i> Link Speed)]。 <i>n</i> の範囲は 1 ～ 12 です。	スロット <i>n</i> で指定された PCIe スロットのリンク速度。	4.0(1)、 4.0(2)、 4.0(4)、 4.1(1)、 4.2(1)	C220 M5、 C240 M5、 C480 M5、 C125 M5、 C225 M6、 C245 M6	無効、自動、GEN1、 GEN2、GEN3、GEN4、 GEN5 GEN5 は、速度 1 ～ 6 でのみサポートされます。 <ul style="list-style-type: none"> • 無効：最大スピードは制限されていません。 • 自動：最高速度は自動的に設定されます。 • GEN 1：最大 2 GT/s (ギガトランスファー/秒) までの速度が許可されます。 • GEN 2：最大 5GT/s までの速度が許可されます。 • GEN 3：最大 8 GT/s までの速度が許可されます。 • GEN 4：最大 16 GT/s までの速度が許可されます。 • GEN 5：最大 32 GT/s までの速度が許可されます。 	

名前	説明	サポートされる属性			
		バージョン	プラットフォーム	値	依存関係
[スロット <i>n</i> の状態 (Slot <i>n</i> State)]。 <i>n</i> は 1 ~ 14 の範囲。	PCIe スロット <i>n</i> に取り付けられているアダプタカードの状態。	4.0(2)、 4.0(4)、 4.1(1)、 4.2(1)	C480 M5 ML、 C220 M6、 C240 M6、 B200 M6	無効、有効、Legacy のみ、 UEFI のみ <ul style="list-style-type: none"> • 無効：拡張スロットを使用できません。 • 有効：拡張スロットを使用できます。 • UEFIのみ：拡張スロットをUEFIでのみ使用できます。 • Legacyのみ：拡張スロットをレガシーでのみ使用できます。 	C220 M6、C240 M6、B200 M6は、スロット9の状態のみをサポートします。
PCIe スロット: FLOM リンク速度 (PCIe Slot:FLOM Link Speed)	PCIe Slot:FLOM のリンク速度を構成するには。	4.0(1)、 4.0(2)、 4.0(4)、 4.1(1)、 4.2(1)	C220 M5、 C240 M5、 S3260 M5、 C225 M6、 C245 M6	無効、自動、GEN1、 GEN2、GEN3 <ul style="list-style-type: none"> • 無効：最大スピードは制限されていません。 • 自動：最高速度は自動的に設定されます。 • GEN 1：最大 2 GT/s (ギガトランスファー/秒) までの速度が許可されます。 • GEN 2：最大 5GT/s までの速度が許可されます。 • GEN 3：最大 8 GT/s までの速度が許可されます。 	

名前	説明	サポートされる属性			依存関係
		バージョン	プラットフォーム	値	
[前面 NVME n リンク速度 (Front NVME n Link Speed)]。 n の範囲は 1 ~ 12 です。	このオプションでは、フロント PCIe スロットに取り付けられた NVME カードの最高速度を制限することができます。	4.0(4)、 4.1(1)、 4.2(1)	C220 M5、 C240 M5、 C225 M6、 C245 M6	無効、自動、GEN1、 GEN2、GEN3、GEN4、 GEN5 <ul style="list-style-type: none"> • 無効：最大スピードは制限されていません。 • 自動：最高速度は自動的に設定されます。 • GEN1：最大 2.5 GT/s (ギガトランスファー/秒) までの速度が許可されます。 • GEN 2：最大 5GT/s までの速度が許可されます。 • GEN 3：最大 8 GT/s までの速度が許可されます。 • GEN4：最大 16GT/s までの速度が許可されます。 • GEN5：最大 32GT/s までの速度が許可されます。 	
[前面 NVME n OptionROM (Front NVME n OptionROM)]。 n の範囲は 1 ~ 24 です。	このオプションでは、SSD:NVMe スロット n に接続された PCIe アダプタのオプション ROM の実行を制御することができます。	4.2(1)	C225 M6、 C245 M6	有効、無効 <ul style="list-style-type: none"> • 無効：オプションは制限されていません。 • 有効：オプションは制限されています。 	

名前	説明	サポートされる属性			依存関係
		バージョン	プラットフォーム	値	
[前面 1 および 2 リンク速度 (Front 1 and 2 Link Speed)]	このオプションでは、スロット 1 および 2 に接続された前面 PCIe アダプタのリンク速度の実行を制御することができます。	4.0(4)、 4.1(1)、 4.2(1)	C220 M5、 C240 M5、 S3260 M5、 C225 M6、 C245 M6	無効、自動、GEN1、 GEN2、GEN3、GEN4 <ul style="list-style-type: none"> • 無効：最大スピードは制限されていません。 • 自動：最高速度は自動的に設定されます。 • GEN1：最大 2.5 GT/s (ギガトランスファー/秒) までの速度が許可されます。 • GEN2：最大 5GT/s までの速度が許可されます。 • GEN3：最大 8 GT/s までの速度が許可されます。 • GEN4：最大 16 GT/s までの速度が許可されます。 	

名前	説明	サポートされる属性			
		バージョン	プラットフォーム	値	依存関係
PCIe Slot:HBA Link Speed	このオプションでは、HBAカードの最高速度を制限することができます。	4.2(1)	C225 M6, C245 M6	無効、自動、GEN1、GEN2、GEN3、GEN4 <ul style="list-style-type: none"> • 無効：最大スピードは制限されていません。 • 自動：最高速度は自動的に設定されます。 • GEN1：最大 2.5 GT/s (ギガトランスファー/秒) までの速度が許可されます。 • GEN2：最大 5GT/s までの速度が許可されます。 • GEN3：最大 8 GT/s までの速度が許可されます。 • GEN4：最大 16 GT/s までの速度が許可されます。 	
[PCIe スロット：HBA オプション ROM (PCIe Slot:HBA OptionROM)]	このオプションを使用すると、HBAカードのオプションROM実行を構成できます。	4.2(1)	C225 M6, C245 M6	無効、有効、Legacyのみ、UEFIのみ <ul style="list-style-type: none"> • 無効：拡張スロットを使用できません。 • 有効：拡張スロットを使用できます。 • UEFIのみ：拡張スロットをUEFIでのみ使用できます。 • Legacyのみ：拡張スロットをレガシーでのみ使用できます。 	

名前	説明	サポートされる属性			依存関係
		バージョン	プラットフォーム	値	
[GPU <i>n</i> OptionROM]。 <i>n</i> の範囲は 1 ~ 8 です。	GPU スロット <i>n</i> でオプション ROM を有効にするかどうか設定します。	4.0(4)、 4.1(1)	C480 M5 ML	有効、無効 <ul style="list-style-type: none"> • 無効：オプションは制限されていません。 • 有効：オプションは制限されています。 	
[PCIe LOM:1 および 2 リンク (PCIe LOM:1 and 2 Link)]	このオプションを使用すると、PCIe スロット 1 および 2 に装着されているアダプタカードの最大速度を制限できます。	4.0(1)、 4.0(2)、 4.0(4)、 4.1(1)	すべての M5 サー バー	Enabled、Disabled <ul style="list-style-type: none"> • 無効：オプションは制限されていません。 • 有効：オプションは制限されています。 	
スロットメザンの状態	このオプションを使用すると、PCIe スロットの Mezz 状態を構成できます。	4.0(1)、 4.0(2)、 4.1(1)	S3260 M5	無効、有効、Legacy のみ、 UEFI のみ <ul style="list-style-type: none"> • 無効：拡張スロットを使用できません。 • 有効：拡張スロットを使用できます。 • UEFI のみ：拡張スロットをUEFIでのみ使用できます。 • Legacy のみ：拡張スロットをレガシーでのみ使用できます。 	

名前	説明	サポートされる属性			
		バージョン	プラットフォーム	値	依存関係
PCIe スロット: MLOM リンク 速度 (PCIe Slot:FLOMLink Speed)	このオプションを使用するとMLOMアダプタの最大速度を制限できます。	4.0(1)、 4.0(2)、 4.0(4)、 4.1(1)	C220 M5、 C240 M5、 C480 M5、 C125 M5	自動、無効、GEN 1、GEN 2、GEN 3、GEN 4、GEN 5 <ul style="list-style-type: none"> • [Disabled] : 最大速度は制限されません。 • 自動 : 最高速度は自動的に設定されます。 • GEN1 : 最大 2.5 GT/s (ギガトランスファー/秒) までの速度が許可されます。 • GEN 2 : 最大 5 GT/s までの速度が許可されます。 • GEN 3 : 最大 8 GT/s までの速度が許可されます。 • GEN 4 : 最大 16 GT/s までの速度が許可されます。 • GEN 5 : 最大 32 GT/s までの速度が許可されます。 	

名前	説明	サポートされる属性			依存関係
		バージョン	プラットフォーム	値	
PCIe Slot:MLOM OptionROM	オプションROMがMLOMポートで使用できるかどうか。	4.0(1)、 4.0(2)、 4.0(4)、 4.1(1)、 5.0(1)、 5.0(2)	C220 M5、 C240 M5、 C480 M5、 C125 M5、 B200 M6、 X210C M6	無効、有効、Legacyのみ、 UEFIのみ <ul style="list-style-type: none"> • 無効：拡張スロットを使用できません。 • 有効：拡張スロットを使用できます。 • UEFIのみ：拡張スロットをUEFIでのみ使用できます。 • Legacyのみ：拡張スロットをレガシーでのみ使用できます。 	

名前	説明	サポートされる属性			依存関係
		バージョン	プラットフォーム	値	
[MRAID リンク速度 (MRAID Link Speed)]	このオプションでは、MRAIDの最高速度を制限することができます。	4.0(2)、 4.0(4)、 4.1(1)、 4.2(1)	C220 M5、 C240 M5、 C225 M6、 C245 M6	自動、無効、GEN 1、GEN 2、GEN 3、GEN 4、GEN 5 <ul style="list-style-type: none"> • [Disabled] : 最大速度は制限されません。 • 自動 : 最高速度は自動的に設定されます。 • GEN1 : 最大 2.5 GT/s (ギガトランスファー/秒) までの速度が許可されます。 • GEN 2 : 最大 5 GT/s までの速度が許可されます。 • GEN 3 : 最大 8 GT/s までの速度が許可されます。 • GEN 4 : 最大 16 GT/s までの速度が許可されます。 • GEN 5 : 最大 32 GT/s までの速度が許可されます。 	
[PCIe Slot:MRAID OptionROM]	オプションROMがMLOMポートで使用できるかどうか。	4.0(2)、 4.0(4)、 4.1(1)	C220 M5、 C240 M5、 C480 M5、 C125 M5	無効、有効、Legacyのみ、UEFIのみ <ul style="list-style-type: none"> • 無効 : 拡張スロットを使用できません。 • 有効 : 拡張スロットを使用できます。 	

名前	説明	サポートされる属性			依存関係
		バージョン	プラットフォーム	値	
[PCIe スロット <i>n</i> OptionROM (PCIe Slot <i>n</i> OptionROM)] n の範囲は 1 ~ 24 です。	オプション ROM がポートで使用できるかどうか。	4.0(2)、 4.0(4)、 4.1(1)	C220 M5、 C240 M5、 C480 M5、 C125 M5	無効、有効、Legacy のみ、 UEFI のみ <ul style="list-style-type: none"> • 無効：拡張スロットを使用できません。 • 有効：拡張スロットを使用できます。 	
RAID Link Speed	このオプションを使用すると RAID の最大速度を制限できます。	4.0(1)、 4.0(4)、 4.1(1)、	C480 M5	無効、自動、GEN1、 GEN2、GEN3 <ul style="list-style-type: none"> • 無効：最大スピードは制限されていません。 • 自動：最高速度は自動的に設定されます。 • GEN 1：最大 2 GT/s (ギガトランスファー/秒) までの速度が許可されます。 • GEN 2：最大 5GT/s までの速度が許可されます。 • GEN 3：最大 8 GT/s までの速度が許可されます。 	
[PCIe スロット RAID オプション ROM (PCIe Slot MLOM OptionROM)]	オプション ROM が RAID スロットで使用できるかどうか。	4.0(1)、 4.0(4)、 4.1(1)、	C480 M5	有効、無効 <ul style="list-style-type: none"> • 無効：オプションは制限されていません。 • 有効：オプションは制限されています。 	

名前	説明	サポートされる属性			
		バージョン	プラットフォーム	値	依存関係
[背面 NVME <i>n</i> リンク速度 (Rear NVME <i>n</i> Link Speed)]。 <i>n</i> の範囲は 1 ~ 4 です。	このオプションを使用すると背面 NVME の最大速度を制限できます。	4.0(4)、 4.0(1)、 4.2(1)	C240 M5、 C240 M6、 C245 M6	自動、無効、GEN 1、GEN 2、GEN 3、GEN 4、GEN 5 <ul style="list-style-type: none"> • [Disabled] : 最大速度は制限されません。 • 自動 : 最高速度は自動的に設定されます。 • GEN1 : 最大 2.5 GT/s (ギガトランスファー/秒) までの速度が許可されます。 • GEN 2 : 最大 5 GT/s までの速度が許可されます。 • GEN 3 : 最大 8 GT/s までの速度が許可されます。 • GEN 4 : 最大 16 GT/s までの速度が許可されます。 • GEN 5 : 最大 32 GT/s までの速度が許可されます。 	
[背面 NVME <i>n</i> OptionROM (Rear NVME <i>n</i> OptionROM)]。 <i>n</i> の範囲は 1 ~ 8 です。	オプション ROM が背面 NVME で使用できるかどうか。	4.0(4)、 4.0(1)、 4.2(1)	C240 M5、 C240 M6、 C245 M6	有効、無効 <ul style="list-style-type: none"> • 無効 : オプションは制限されていません。 • 有効 : オプションは制限されています。 	

名前	説明	サポートされる属性			依存関係
		バージョン	プラットフォーム	値	
[PCIe Slot:Riserリンク速度 n (PCIe Slot:Riser Link Speed n)] 。 n は 1 および 2 です。	このオプションを使用するとライザーの最大速度を制限できます。	4.0(4)、 4.0(1)、 4.2(1)	C220 M5、 C240 M5、 C480 M5、 C125 M5	無効、自動、GEN1、 GEN2、GEN3 <ul style="list-style-type: none"> • 無効：最大スピードは制限されていません。 • 自動：最高速度は自動的に設定されます。 • GEN 1：最大 2 GT/s (ギガトランスファー/秒) までの速度が許可されます。 • GEN 2：最大 5GT/s までの速度が許可されます。 • GEN 3：最大 8 GT/s までの速度が許可されます。 	
[PCIe Slot:Riser n スロット x リンク速度 (PCIe Slot:Riser n Slot x Link Speed)] 。 n は 1 と 2、 x は 1 ~ 6 です。	このオプションを使用すると x スロットのライザーの最大速度を制限できます。	4.0(2)、 4.0(4)、 4.1(1)	C220 M5、 C240 M5、 C480 M5、 C125 M5	無効、自動、GEN1、 GEN2、GEN3 <ul style="list-style-type: none"> • 無効：最大スピードは制限されていません。 • 自動：最高速度は自動的に設定されます。 • GEN 1：最大 2 GT/s (ギガトランスファー/秒) までの速度が許可されます。 • GEN 2：最大 5GT/s までの速度が許可されます。 • GEN 3：最大 8 GT/s までの速度が許可されます。 	

名前	説明	サポートされる属性			
		バージョン	プラットフォーム	値	依存関係
PCIeスロット : SAS オプション ROM (PCIe Slot:SAS OptionROM)	オプション ROM が SAS スロットで使用できるかどうか。	4.0(2)、 4.0(4)、 4.1(1)	C220 M5、 C240 M5、 C480 M5、 C125 M5	無効、有効、Legacy のみ、 UEFI のみ <ul style="list-style-type: none"> • 無効 : 拡張スロットを使用できません。 • 有効 : 拡張スロットを使用できます。 • UEFIのみ : 拡張スロットをUEFIでのみ使用できます。 • Legacyのみ : 拡張スロットをレガシーでのみ使用できます。 	
[PCIe Slot:FrontSSD <i>n</i> リンク速度 (PCIe Slot:FrontSSD nLink Speed)] 。 <i>n</i> は 1 および 2 です。	このオプションを使用すると前面 SSD の最大速度を制限できます。	4.0(2)、 4.0(4)、 4.1(1)	C220 M5、 C240 M5、 C480 M5、 C125 M5	無効、自動、GEN1、 GEN2、GEN3 <ul style="list-style-type: none"> • 無効 : 最大スピードは制限されていません。 • 自動 : 最高速度は自動的に設定されます。 • GEN 1 : 最大 2 GT/s (ギガトランスファー/秒) までの速度が許可されます。 • GEN 2 : 最大 5GT/s までの速度が許可されます。 • GEN 3 : 最大 8 GT/s までの速度が許可されます。 	

翻訳について

このドキュメントは、米国シスコ発行ドキュメントの参考和訳です。リンク情報につきましては、日本語版掲載時点で、英語版にアップデートがあり、リンク先のページが移動/変更されている場合がありますことをご了承ください。あくまでも参考和訳となりますので、正式な内容については米国サイトのドキュメントを参照ください。