



Intelダイレクト IO(Intel Directed IO)

• [Intelダイレクト IO\(Intel Directed IO\) \(1 ページ\)](#)

Intelダイレクト IO(Intel Directed IO)

次の表は、BIOS ポリシーまたはデフォルトのBIOS設定を介して行うことができる Intel Directed I/O の BIOS 設定を示しています。

名前	説明	サポートされる属性			
		バージョン	プラットフォーム	値	依存関係
[Intel VT for directed IO]	Intel Virtualization Technology for Directed I/O (VT-d) をプロセッサで使用するかどうかを設定します。	4.1(1)、 5.0(1)、 5.0(2)	B200 M5、B480 M5、C220 M5、C240 M5、C480 M5、S3260 M5、B200 M6、X210C M6	有効、無効 <ul style="list-style-type: none"> • [Disabled] : プロセッサで仮想化テクノロジーを使用しません。 • [Enabled] : プロセッサで仮想化テクノロジーを使用します。 	
[Intel(R) VT-d Coherency サポート (Intel(R) VT-d Coherency Support)]	プロセッサで Intel VT-d Coherency をサポートするかどうかを設定します。	4.1(1)、 5.0(1)、 5.0(2)	B200 M5、B480 M5、C220 M5、C240 M5、C480 M5、S3260 M5、B200 M6、X210C M6	有効、無効 <ul style="list-style-type: none"> • [Disabled] : プロセッサでコヒーレンシをサポートしません。 • [Enabled] : プロセッサで VT-d Coherency を必要に応じて使用します。 	

名前	説明	サポートされる属性			
		バージョン	プラットフォーム	値	依存関係
[Intel(R) VT-d Interrupt Remapping]	プロセッサで Intel VT-d Interrupt Remapping をサポートするかどうか設定します。	4.1(1)	B200 M5、B480 M5、C220 M5、C240 M5、C480 M5、S3260 M5	有効、無効 <ul style="list-style-type: none"> • [Disabled] : プロセッサでリマッピングをサポートしません。 • [Enabled] : プロセッサで VT-d Interrupt Remapping を必要に応じて使用します。 	
Intel(R) VT-d PassThrough DMA サポート (Intel(R) VT-d PassThrough DMA Support)	プロセッサで Intel VT-d Pass-through DMA をサポートするかどうか設定します。	4.1(1)	B200 M5、B480 M5、C220 M5、C240 M5、C480 M5、S3260 M5	有効、無効 <ul style="list-style-type: none"> • 無効 : プロセッサでパススルー DMA をサポートしません。 • [Enabled] : プロセッサで VT-d Pass-through DMA を必要に応じて使用します。 	
Intel VTD ATS サポート	プロセッサで Intel VT-d Address Translation Services (ATS) をサポートするかどうか設定します。	4.1(1)	B200 M5、B480 M5、C220 M5、C240 M5、C480 M5、S3260 M5	無効、有効 <ul style="list-style-type: none"> • [Disabled] : プロセッサで ATS をサポートしません。 • [Enabled] : プロセッサで VT-d ATS を必要に応じて使用します。 	

翻訳について

このドキュメントは、米国シスコ発行ドキュメントの参考和訳です。リンク情報につきましては、日本語版掲載時点で、英語版にアップデートがあり、リンク先のページが移動/変更されている場合がありますことをご了承ください。あくまでも参考和訳となりますので、正式な内容については米国サイトのドキュメントを参照ください。