



## アクセス ID

---

この章では、TL1 コマンドの Access Identifier (AID; アクセス ID) と Cisco ONS15454 SDH の自律メッセージについて説明します。

AID コードは、入力コマンドを Network Element (NE; ネットワーク要素) 内の目的の物理エンティティまたはデータ エンティティに導きます。アクセス コードが対象とするエンティティの代表的な例としては、機器モジュールとファシリティがあります。

## 25.1 ALL

表 25-1 ALL

AID	パターン
AidUnionId	FACILITY VC
AidUnionId1	MS-SPRing
BAND	ALL BAND[-{1-8}]-{1-6,12-17}-{1-4}-ALL BAND[-{1-8}]-{1-6,12-17}-{1-4}-{RX,TX} BAND[-{1-8}]-{1-6,12-17}-{1}-ALL BAND[-{1-8}]-{1-6,12-17}-{1}-{RX,TX}
BANDWL	BANDWL-{1-6,12-17}-{1-32}-{RX,TX}-1530.33 BANDWL-{1-6,12-17}-{1-32}-{RX,TX}-ALL BANDWL-[-{1-8}]-{1-6,12-17}-{1-32}-{RX,TX,PT}<-WLEN> BANDWL-[-{1-8}]-{1-6,12-17}-{1-32}-{RX,TX,PT}-ALL
BITS	ALL BITS-ALL BITS[<SHELFID>]-ALL BITS[<SHELFID>]-{1,2} SYNC[<SHELFID>]-BITS{1,2}
CHANNEL	ALL CHAN[-{1-8}]-{1-6,12-17}-ALL CHAN[-{1-8}]-{1-6,12-17}-{1-32}-ALL CHAN[-{1-8}]-{1-6,12-17}-{1-32}-{RX,TX} CHAN[-{1-8}]-{1-6,12-17}-{1-4}-ALL CHAN[-{1-8}]-{1-6,12-17}-{1-4}-{RX,TX} CHAN[-{1-8}]-{1-6,12-17}-{2,3} CHAN[-{1-8}]-{1-6,12-17}-{5} CHAN[-{1-8}]-{1-6,12-17}-{9,10}
COM	共通
CrossConnectId	FACILITY
CrossConnectId1	VCM FACILITY VC

表 25-1 ALL (続き)

AID	パターン	
ENV	ALL	ENV-IN[-{1-8}]-{1-6}
	ENV-IN-ALL	ENV-OUT-ALL
	ENV-IN[-{1-8}]-ALL	ENV-OUT[-{1-8}]-ALL
	ENV-IN[-{1-8}]-{1-20}	ENV-OUT[-{1-8}]-{1-16}
	ENV-IN[-{1-8}]-{1-32}	ENV-OUT[-{1-8}]-{1-2}
	ENV-IN[-{1-8}]-{1-3}	ENV-OUT[-{1-8}]-{1-4}
	ENV-IN[-{1-8}]-{1-4}	ENV-{IN,OUT}[-{1-8}]-{1-16}
EQPT	ALL	PPM-{1-6,12-17}-{1-12}
	AIP-ALL	PPM[-{1-8}]-{1-6,12-17}-{1-4}
	AIP[-{1-8}]	PPM[-{1-8}]-{1-6,12-17}-{1-8}
	BIC-ALL	PWR-ALL
	BIC[-{1-8}]-ALL	PWR[-{1-8}]-ALL
	BIC[-{1-8}]-{A,B}	PWR[-{1-8}]-{A,B}
	BP-ALL	SLOT-ALL
	BP[-{1-8}]	SLOT[-{1-8}]-ALL
	FAN-ALL	SLOT[-{1-8}]-{1-17}
	FAN[-{1-8}]	SLOT[-{1-8}]-{1-6,12-17}
PPM-{1-6,12-17}-1		
FACILITY	ALL	FAC[-{1-8}]-{1-6,12-17}-{1-4}
	FAC[-{1-8}]-{1-4,14-17}-{1-8}	FAC[-{1-8}]-{1-6,12-17}-{1-6}
	FAC[-{1-8}]-{1-6,12-17}-1	FAC[-{1-8}]-{1-6,12-17}-{1}
	FAC[-{1-8}]-{1-6,12-17}-ALL	FAC[-{1-8}]-{5,6,12,13}-{1}
	FAC[-{1-8}]-{1-6,12-17}-{0-11}	FAC[-{1-8}]-{8,10}-{1}
	FAC[-{1-8}]-{1-6,12-17}-{0-1}	VFAC[-{1-8}]-{1-6,12-17}-{0-1}
	FAC[-{1-8}]-{1-6,12-17}-{1-12,14,16,18,20,22,24,26,28,30,32,34,36}	VFAC[-{1-8}]-{1-6,12-17}-{1,2}
	FAC[-{1-8}]-{1-6,12-17}-{1-12,14,16,18,20,22,24}	VFAC[-{1-8}]-{1-6,12-17}-{1,2}-{1,8}
IPADDR	111.222.333.444	

表 25-1 ALL (続き)

AID	パターン
LINE	LINE[-{1-8}]-{1-6,12-17}-{1-2}-ALL
	LINE[-{1-8}]-{1-6,12-17}-{1-2}-{RX,TX}
	LINE[-{1-8}]-{1-6,12-17}-{1-3}-ALL
	LINE[-{1-8}]-{1-6,12-17}-{1-3}-{RX,TX}
	LINE[-{1-8}]-{8,10}-{1}-ALL
	LINE[-{1-8}]-{8,10}-{1}-{RX,TX}
	LINE-{{1-8}}-{{1-6,12-17}}-{{1}}-{{RX,TX}} (COM)
	LINE-{{1-8}}-{{1-6,12-17}}-{{2}}-{{RX,TX}} (OSC)
	LINE-{{1-8}}-{{1-6,12-17}}-{{3}}-{{RX,TX}} (LINE)
	LINE-{{1-8}}-{{1-6,12-17}}-{{1-3}}-ALL
	LINE-{{1-8}}-{{1-6,12-17}}-{{1}}-{{RX,TX}} (LINE)
	LINE-{{1-8}}-{{1-6,12-17}}-{{2}}-{{RX,TX}} (COM)
	LINE-{{1-8}}-{{1-6,12-17}}-{{3}}-{{RX,TX}} (OSC)
	LINE-{{1-8}}-{{1-6,12-17}}-{{4}}-{{RX,TX}} (DC)
	LINE-{{1-8}}-{{1-6,12-17}}-{{1-4}}-ALL
	LINE-{{1-8}}-{{1-6,12-17}}-1-RX (入力 Optical Transport Section [OTS; 光転送セクション] 用)
	LINE-{{1-8}}-{{1-6,12-17}}-1-ALL
	CHAN-{{1-8}}-{{1-6,12-17}}-{{1-32}}-TX (廃棄 Optical Channel [OCH; 光チャネル] 用)
	CHAN-{{1-8}}-{{1-6,12-17}}-{{1-32}}-ALL
	LINE-{{1-8}}-{{1-5,12-16}}-{{1}}-{{RX,TX}} (EXP)
	LINE-{{1-8}}-{{1-5,12-16}}-{{2}}-{{RX,TX}} (COM)
	LINE-{{1-8}}-{{1-5,12-16}}-{{3}}-{{TX}} (DROP)
	LINE-{{1-8}}-{{1-5,12-16}}-{{1-3}}-ALL
	CHAN-{{1-8}}-{{1-5,12-16}}-{{1-32}}-{{RX}} (ADD)
	CHAN-{{1-8}}-{{1-5,12-16}}-{{1-32}}-{{PT}} (PT)
	CHAN-{{1-8}}-{{1-5,12-16}}-{{1-32}}-ALL
	LINE-{{1-8}}-{{1-6,12-17}}-{{1}}-{{RX,TX}} (EXP)
	LINE-{{1-8}}-{{1-6,12-17}}-{{2}}-{{RX,TX}} (COM)
	LINE-{{1-8}}-{{1-6,12-17}}-{{3}}-{{RX,TX}} (EXP から別のリングへ)
	LINE-{{1-8}}-{{1-6,12-17}}-{{1-3}}-ALL

表 25-1 ALL (続き)

AID	パターン
LINEWL	LINEWL- $\{1-6,12-17\}$ - $\{1-32\}$ - $\{RX,TX\}$ -1530.33 LINEWL- $\{1-6,12-17\}$ - $\{1-32\}$ - $\{RX,TX\}$ -ALL LINEWL- $\{1-8\}$ - $\{1-6,12-17\}$ - $\{1-32\}$ - $\{RX,TX,PT\}$ -<WLEN> LINEWL- $\{1-8\}$ - $\{1-6,12-17\}$ - $\{1-32\}$ - $\{RX,TX,PT\}$ -ALL
MS-SPRing	MSSPR-RINGID
OPM	ALL OPM- $\{1-8\}$ - $\{1-5,12-16\}$ -<WLEN> OPM- $\{1-8\}$ - $\{1-5,12-16\}$ -ALL
OSC	OSC-RINGID
PR SLOT	NULL SLOT-1 SLOT-13 SLOT-15 SLOT-17 SLOT-3 SLOT-5
RFILE	RFILE-DB RFILE-LOG RFILE-PKG
SHELF	SHELF-ALL SHELF- $\{1-8\}$
SYN	SYNC-NE
SYN_SRC	BITS-1 FAC- $\{1-6,12-17\}$ - $\{1\}$ BITS-2 FAC- $\{5,6,12,13\}$ - $\{1\}$ FAC- $\{1-4,11-14\}$ - $\{1-16\}$ INTERNAL FAC- $\{1-4,11-14\}$ - $\{1-4\}$ NONE FAC- $\{1-4\}$ -1 STM1- $\{2\}$ - $\{1-2\}$ - $\{1\}$ FAC- $\{1-4\}$ - $\{1-4\}$ STM4- $\{2\}$ - $\{1-2\}$ - $\{1\}$ FAC- $\{1-6,12-17\}$ - $\{1-4\}$ SYNC-NE
SYNC_REF	SYNC-ALL SYNC-NE SYNC- $\{BITS1,BITS2\}$
SYNCSW	INT PRI SEC

表 25-1 ALL (続き)

AID	パターン
UDC	UDC-{F,DCC}-{A,B}
VC	VC11-{1-4,14-17}-{1-12}-1-{1-3}-{1-7}-{1-4} VC4-{1-4,11-14}-{1-4}-{1,17,33,49} VC11-{1-4,14-17}-{1-4}-{1-4}-{1-3}-{1-7}-{1-4} VC4-{1-4,11-14}-{1-4}-{1,5,9,13,17,21,25,29,33,37,41,45,49,53,57,61} VC11-{1-4,14-17}-{1-8}-1-{1-3}-{1-7}-{1-4} VC4-{1-4,11-14}-{1-4}-{1,9,17,25,33,41,49,57} VC11-{1-6,12-17}-1-1-{1-7}-{1-2} VC4-{1-4,11-14}-{1-4}-{1-64} VC11-{1-6,12-17}-1-{1-16}-{1-3}-{1-7}-{1-4} VC4-{1-4,14-17}-1 VC11-{1-6,12-17}-1-{1-4}-{1-3}-{1-7}-{1-4} VC4-{1-4,14-17}-1-1 VC11-{1-6,12-17}-{1-4}-1-{1-3}-{1-7}-{1-4} VC4-{1-4,14-17}-{1-12}-1 VC12-{1-4,14-17}-{1-12}-1-{1-3}-{1-7}-{1-3} VC4-{1-4,14-17}-{1-4}-1 VC12-{1-4,14-17}-{1-4}-{1-4}-{1-3}-{1-7}-{1-3} VC4-{1-4,14-17}-{1-4}-{1-2} VC12-{1-4,14-17}-{1-8}-1-{1-3}-{1-7}-{1-3} VC4-{1-4,14-17}-{1-4}-{1-3} VC12-{1-6,12-17}-1-1-{1-7}-{1-2} VC4-{1-4,14-17}-{1-4}-{1-4} VC12-{1-6,12-17}-1-{1-16}-{1-3}-{1-7}-{1-3} VC4-{1-4,14-17}-{1-8}-1 VC12-{1-6,12-17}-1-{1-2}-{1-7}-{1-3} VC4-{1-6,12-17}-1 VC12-{1-6,12-17}-1-{1-4}-{1-3}-{1-7}-{1-3} VC4-{1-6,12-17}-1-1 VC12-{1-6,12-17}-{1-4}-1-{1-3}-{1-7}-{1-3} VC4-{1-6,12-17}-1-{1,2,3,5,6,7,9,10,11,13,14,15} VC3-{1-14,14-17}-{1-12}-1-{1-3} VC4-{1-6,12-17}-1-{1,2,4,5,6,7,9,10,13,14} VC3-{1-4,14-17}-{1-4}-{1-4}-{1-3} VC4-{1-6,12-17}-1-{1,5,9,13} VC3-{1-4,14-17}-{1-8}-1-{1-3} VC4-{1-6,12-17}-1-{1-16} VC3-{1-6,12-17}-1-{1-16}-{1-3} VC4-{1-6,12-17}-1-{1-2} VC3-{1-6,12-17}-1-{1-4}-{1-3} VC4-{1-6,12-17}-1-{1-3} VC3-{1-6,12-17}-{1-4}-1-{1-3} VC4-{1-6,12-17}-1-{1-4} VC3-{1-6,12-17}-{1-4}-{1-3} VC4-{1-6,12-17}-1-{1-9} VC4-{1-4,11-14}-{1-16}-1 VC4-{1-6,12-17}-1-{1-4} VC4-{1-4,11-14}-{1-16}-{1,5,9,13} VC4-{1-6,12-17}-{1-4}-1 VC4-{1-4,11-14}-{1-16}-{1,9} VC4-{1-6,12-17}-{1-4}-1 VC4-{1-4,11-14}-{1-4}-1
WDMANS	AONS-{E,W} WDMANS-{E,W}
WLEN	WLEN-{E,W}-{ADD,DROP,EXP}-{1530.33,1531.12,1531.90,1532.68,1534.25,1535.04,1535.82,1536.61,1538.19,1538.98,1539.77,1540.56,1542.14,1542.94,1543.73,1544.53,1546.12,1546.92,,1547.72,1548.51,1550.12,1550.92,1551.72,1552.52,1554.13,1554.94,1555.75,1556.55,1558.17,1558.98,1559.79,1560.61}

## 25.1.1 AidUnionId

表 25-2 AidUnionId

AID	パターン	
ファシリティ	E1-{2}-{1-21}	FAC-{5,6,12,13}-{1}
	E3-{2}-{1-3}	FAC-{5-6}-{1-28}
	FAC-{1-4,11-14}-ALL	FAC-{5-6}-{1-3}
	FAC-{1-4,11-14}-{1-16}	FAC-{8,10}-{1}
	FAC-{1-4,11-14}-{1-4}	FSSTE-{1,2,5,6}-{0-7}
	FAC-{1-4,11-14}-{1-4}-{1-4}-{1}	FSSTE-{1,2,5,6}-{1-8}
	FAC-{1-4,14-17}-{1-8}	FSSTE-{1}-{0-7}
	FAC-{1-4}-1	FSSTE-{1}-{1-8}
	FAC-{1-4}-{1-4}	STM1-{2}-{1-2}-{1}
	FAC-{1-6,12-17}-1	STM1-{3,4}-{1-2}-{1}
	FAC-{1-6,12-17}-ALL	STM4-{2}-{1-2}-{1}
	FAC-{1-6,12-17}-{0-11}	STM4-{3,4}-{1-2}-{1}
	FAC-{1-6,12-17}-{0-1}	STM16-{3,4}-{1-2}-{1}
	FAC-{1-6,12-17}-{1-12,14,16,18,20,22,24,26,28,30,32,34,36}	VFAC-{1,2,5,6}-{0-1}
	FAC-{1-6,12-17}-{1-12,14,16,18,20,22,24}	VFAC-{1,2,5,6}-{1-8}
	FAC-{1-6,12-17}-{1-12}	VFAC-{1-4,11-14}-{1-4}-{1-4}-1
	FAC-{1-6,12-17}-{1-4}	VFAC-{1-6,12-17}-{0-1}
	FAC-{1-6,12-17}-{1-6}	VFAC-{1-6,12-17}-{1,2}
	FAC-{1-6,12-17}-{1}	VFAC-{1-6,12-17}-{1,2}-{1,8}
	FAC-{1-6}-ALL	VFAC-{1}-{0-1}
	VFAC-{1}-{1-8}	

表 25-2 AidUnionId (続き)

AID	パターン
VC	VC11-{1-4,14-17}-{1-12}-1-{1-3}-{1-7}-{1-4} VC4-{1-4,11-14}-{1-4}-{1,17,33,49}
	VC11-{1-4,14-17}-{1-4}-{1-4}-{1-3}-{1-7}-{1-4} VC4-{1-4,11-14}-{1-4}- {1,5,9,13,17,21,25,29,33,37,41,45,49,53,57,61}
	VC11-{1-4,14-17}-{1-8}-1-{1-3}-{1-7}-{1-4} VC4-{1-4,11-14}-{1-4}-{1,9,17,25,33,41,49,57}
	VC11-{1-6,12-17}-1-1-{1-7}-{1-2} VC4-{1-4,11-14}-{1-4}-{1-64}
	VC11-{1-6,12-17}-1-{1-16}-{1-3}-{1-7}-{1-4} VC4-{1-4,14-17}-1
	VC11-{1-6,12-17}-1-{1-4}-{1-3}-{1-7}-{1-4} VC4-{1-4,14-17}-1-1
	VC11-{1-6,12-17}-{1-4}-1-{1-3}-{1-7}-{1-4} VC4-{1-4,14-17}-{1-12}-1
	VC12-{1-4,14-17}-{1-12}-1-{1-3}-{1-7}-{1-3} VC4-{1-4,14-17}-{1-4}-1
	VC12-{1-4,14-17}-{1-4}-{1-4}-{1-3}-{1-7}-{1-3} VC4-{1-4,14-17}-{1-4}-{1-2}
	VC12-{1-4,14-17}-{1-8}-1-{1-3}-{1-7}-{1-3} VC4-{1-4,14-17}-{1-4}-{1-3}
	VC12-{1-6,12-17}-1-1-{1-7}-{1-2} VC4-{1-4,14-17}-{1-4}-{1-4}
	VC12-{1-6,12-17}-1-{1-16}-{1-3}-{1-7}-{1-3} VC4-{1-4,14-17}-{1-8}-1
	VC12-{1-6,12-17}-1-{1-2}-{1-7}-{1-3} VC4-{1-6,12-17}-1
	VC12-{1-6,12-17}-1-{1-4}-{1-3}-{1-7}-{1-3} VC4-{1-6,12-17}-1-1
	VC12-{1-6,12-17}-{1-4}-1-{1-3}-{1-7}-{1-3} VC4-{1-6,12-17}-1- {1,2,3,5,6,7,9,10,11,13,14,15}
	VC3-{1-14,14-17}-{1-12}-1-{1-3} VC4-{1-6,12-17}-1-{1,2,4,5,6,7,9,10,13,14}
	VC3-{1-4,14-17}-{1-4}-{1-4}-{1-3} VC4-{1-6,12-17}-1-{1,5,9,13}
	VC3-{1-4,14-17}-{1-8}-1-{1-3} VC4-{1-6,12-17}-1-{1-16}
	VC3-{1-6,12-17}-1-{1-16}-{1-3} VC4-{1-6,12-17}-1-{1-2}
	VC3-{1-6,12-17}-1-{1-4}-{1-3} VC4-{1-6,12-17}-1-{1-3}
	VC3-{1-6,12-17}-{1-4}-1-{1-3} VC4-{1-6,12-17}-1-{1-4}
	VC3-{1-6,12-17}-{1-4}-{1-3} VC4-{1-6,12-17}-1-{1-9}
	VC4-{1-4,11-14}-{1-16}-1 VC4-{1-6,12-17}-{1-4}
	VC4-{1-4,11-14}-{1-16}-{1,5,9,13} VC4-{1-6,12-17}-{1-4}-1
	VC4-{1-4,11-14}-{1-16}-{1,9} VC4-{1-6,12-17}-{1-4}-1
	VC4-{1-4,11-14}-{1-4}-1



## 25.1.2 AidUnionId1

表 25-3 AidUnionId1

AID	パターン
MS-SPRing	ALL MSSPR-RINGID

## 25.1.3 BAND

BAND AID は、光ネットワークユニットの Optical Multiplex Section (OMS; 光多重化セクション) 層にアクセスするのに使用します。

表 25-4 BAND

パターン	内容
ALL	NE のすべての OMS。ALL AID は検索専用コマンドに適用されます。
BAND[-{1-8}]-{1-6,12-17}-{1-4}-ALL	Band OADM (1Bn、4Bn) ユニットのすべてのチャンネル
BAND[-{1-8}]-{1-6,12-17}-{1-4}-{RX,TX}	Band OADM (1Bn、4Bn) ユニットの受信 / 送信チャンネル
BAND[-{1-8}]-{1-6,12-17}-{1}-ALL	光マルチプレクサ / デマルチプレクサ (4Ch) ユニットのすべてのチャンネル
BAND[-{1-8}]-{1-6,12-17}-{1}-{RX,TX}	光マルチプレクサ / デマルチプレクサ (4Ch) ユニットの受信 / 送信チャンネル

## 25.1.4 BANDWL

バンド波長。任意の下位層の OMS ファシリティに含まれる波長チャンネルを識別します。

表 25-5 BANDWL

パターン	内容
BANDWL-{1-6,12-17}-{1-32}-{RX,TX}-1530.33	任意の下位層の OMS ファシリティに含まれる単一の割り当てられた波長チャンネルを識別します。
BANDWL-{1-6,12-17}-{1-32}-{RX,TX}-ALL	任意の下位層の OMS ファシリティに含まれる割り当てられた波長チャンネルすべてを識別します。
BANDWL-[-{1-8}-]{1-6,12-17}-{1-32}-{RX,TX,PT}<WLEN>	<p>OCH は OCHNC 回線の終端地点であり、ノード接続の異常により最終的に通知されるアラームおよび状態の報告にも使用されます。</p> <p>OCHNC 回線のエンドポイントは、OCH フィルターレベルとノードの LINE OTS の単一波長レベルの両方で指定できるため、この論理的な終端は、自身が含まれる物理ポートごとに異なる波長終端を一意に表すのに有用です。</p> <p>形式は CHAN-[SHELF]-[SLOT]-[PORT]-[PORTDIRECTION]-[WAVELENGTH (15xx.yy の形式)] です。</p>

表 25-5 BANDWL (続き)

パターン	内容
BANDWL- $\{1-8\}$ - $\{1-6,12-17\}$ - $\{1-32\}$ - $\{RX,TX,PT\}$ -ALL	<p>OCH は OCHNC 回線の終端地点であり、ノード接続の異常により最終的に通知されるアラームおよび状態の報告にも使用されます。</p> <p>OCHNC 回線のエンドポイントは、OCH フィルターレベルとノードの LINE OTS の単一波長レベルの両方で指定できるため、この論理的な終端は、自身が含まれる物理ポートごとに異なる波長終端を一意に表すのに有用です。</p> <p>形式は CHAN-[SHELF]-[SLOT]-[PORT]-[PORTDIRECTION]-[WAVELENGTH (15xx.yy の形式)] です。</p>

### 25.1.5 BITS

Building Integrated Timing Supply (BITS; ビル内統合タイミング供給源) の AID

表 25-6 BITS

パターン	内容
ALL	ALL AID は RTRV コマンドにだけ適用されます (RTRV-BITS および RTRV-ALM/COND-BITS)。All AID は、これらのコマンドに対する BITS-ALL と同じです。RTRV-ALM/COND-SYCN では、ALL AID は BITS-ALL、SYNC-BITS1、SYNC-BITS2 に変換されます。
BITS-ALL	RTRV-BITS コマンドの BITS-1 と BITS-2 の両方の BITS AID
BITS[<SHELFID>]-ALL	RTRV-BITS コマンドの BITS-1 と BITS-2 の両方の BITS シェルフ ID
BITS[<SHELFID>]- $\{1,2\}$	個々の BITS AID
SYNC[<SHELFID>]-BITS $\{1,2\}$	BITS-1 と BITS-2 の BITS-OUT AID。これらの AID は、ED/RTRV-BITS コマンドにだけ適用され、BITS-OUT パラメータの設定と検索に使用されます。

## 25.1.6 CHANNEL

光ネットワークング/クライアントユニットの OCH 層にアクセスします。

表 25-7 CHANNEL

CHANNEL 値	内容
ALL	NE のすべての OCH。ALL AID は検索専用コマンドに適用されます。
CHAN[-{1-8}]-{1-6,12-17}-ALL	光トランスポンダ/マックスポンダのすべてのチャンネル。形式は CHAN-[SLOT]-ALL です。
CHAN[-{1-8}]-{1-6,12-17}-{1-32}-ALL	光マルチプレクサ/デマルチプレクサ (32Ch) ユニットのすべてのチャンネル。形式は CHAN-[SHELF]-[SLOT]-[PORT]-ALL です。
CHAN[-{1-8}]-{1-6,12-17}-{1-32}-{RX,TX}	光マルチプレクサ/デマルチプレクサ (32Ch) ユニットの受信/送信チャンネル。形式は CHAN-[SHELF]-[SLOT]-[PORT]-[DIRECTION] です。
CHAN[-{1-8}]-{1-6,12-17}-{1-32}-{RX,PT}	光 WSS (32Ch) ユニットの受信/送信チャンネル。形式は CHAN-[SHELF]-[SLOT]-[PORT]-[DIRECTION] です。
CHAN[-{1-8}]-{1-6,12-17}-{1-4}-ALL	Optical Add/Drop Multiplexed (OADM; 光分岐挿入) (1Ch、2Ch、4Ch) ユニットおよび光マルチプレクサ/デマルチプレクサ (4Ch) ユニットのすべてのチャンネル。形式は CHAN-[SLOT]-[PORT]-ALL です。
CHAN[-{1-8}]-{1-6,12-17}-{1-4}-{RX,TX}	OADM (1Ch、2Ch、4Ch) ユニットおよび光マルチプレクサ/デマルチプレクサ (4Ch) ユニットの受信/送信チャンネル。形式は CHAN-[SLOT]-[PORT]-[DIRECTION] です。
CHAN[-{1-8}]-{1-6,12-17}-{2,3}	光トランスポンダ/マックスポンダの単一チャンネル。TXP_MR_10G および TXP_MR_2.5G は、1 つの Dense Wavelength Division Multiplexing (DWDM; 高密度波長分割多重) ファシリティに対して CHAN-slot-2 を使用します。TXPP_MR_2.5G は、2 つの DWDM ファシリティに対して CHAN-[SLOT]-{2,3} を使用します。形式は CHAN-[SLOT]-[PORT] です。
CHAN[-{1-8}]-{1-6,12-17}-{5}	光トランスポンダ/マックスポンダの単一チャンネル。TXP_MR_10G は、1 つの DWDM ファシリティに対して CHAN-[SLOT]-2 を使用します。MXP_2.5G_10G は、1 つの DWDM ファシリティに対して CHAN-slot-5 を使用します。形式は CHAN-[SLOT]-[PORT] です。
CHAN[-{1-8}]-{1-6,12-17}-{9,10}	光マックスポンダの単一チャンネル。MXP_MR_10DME_C および MXP_2.5G_10G は、1 つの DWDM ファシリティに対して CHAN-[SHELF]-SLOT-9 を使用します。MXPP_2.5G_10G は、2 つの DWDM ファシリティに対して CHAN-[SHELF]-SLOT-{9,10} を使用します。形式は CHAN-[SHELF]-[SLOT]-[PORT] です。

## 25.1.7 COM

共通

表 25-8 COM

パターン	内容
COM	共通

## 25.1.8 CrossConnectId

表 25-9 CrossConnectId

AID	パターン	
FACILITY	E1- $\{2\}$ - $\{1-21\}$	FAC- $\{5,6,12,13\}$ - $\{1\}$
	E3- $\{2\}$ - $\{1-3\}$	FAC- $\{5-6\}$ - $\{1-28\}$
	FAC- $\{1-4,11-14\}$ -ALL	FAC- $\{5-6\}$ - $\{1-3\}$
	FAC- $\{1-4,11-14\}$ - $\{1-16\}$	FAC- $\{8,10\}$ - $\{1\}$
	FAC- $\{1-4,11-14\}$ - $\{1-4\}$	FSSTE- $\{1,2,5,6\}$ - $\{0-7\}$
	FAC- $\{1-4,11-14\}$ - $\{1-4\}$ - $\{1-4\}$ - $\{1\}$	FSSTE- $\{1,2,5,6\}$ - $\{1-8\}$
	FAC- $\{1-4,14-17\}$ - $\{1-8\}$	FSSTE- $\{1\}$ - $\{0-7\}$
	FAC- $\{1-4\}$ -1	FSSTE- $\{1\}$ - $\{1-8\}$
	FAC- $\{1-4\}$ - $\{1-4\}$	STM1- $\{2\}$ - $\{1-2\}$ - $\{1\}$
	FAC- $\{1-6,12-17\}$ -1	STM1- $\{3,4\}$ - $\{1-2\}$ - $\{1\}$
	FAC- $\{1-6,12-17\}$ -ALL	STM4- $\{2\}$ - $\{1-2\}$ - $\{1\}$
	FAC- $\{1-6,12-17\}$ - $\{0-11\}$	STM4- $\{3,4\}$ - $\{1-2\}$ - $\{1\}$
	FAC- $\{1-6,12-17\}$ - $\{0-1\}$	STM16- $\{3,4\}$ - $\{1-2\}$ - $\{1\}$
	FAC- $\{1-6,12-17\}$ - $\{1-12,14,16,18,20,22,24,26,28,30,32,34,36\}$	VFAC- $\{1,2,5,6\}$ - $\{0-1\}$
	FAC- $\{1-6,12-17\}$ - $\{1-12,14,16,18,20,22,24\}$	VFAC- $\{1,2,5,6\}$ - $\{1-8\}$
	FAC- $\{1-6,12-17\}$ - $\{1-12\}$	VFAC- $\{1-4,11-14\}$ - $\{1-4\}$ - $\{1-4\}$ -1
	FAC- $\{1-6,12-17\}$ - $\{1-4\}$	VFAC- $\{1-6,12-17\}$ - $\{0-1\}$
	FAC- $\{1-6,12-17\}$ - $\{1-6\}$	VFAC- $\{1-6,12-17\}$ - $\{1,2\}$
	FAC- $\{1-6,12-17\}$ - $\{1\}$	VFAC- $\{1-6,12-17\}$ - $\{1,2\}$ - $\{1,8\}$
	FAC- $\{1-6\}$ -ALL	VFAC- $\{1\}$ - $\{0-1\}$
	VFAC- $\{1\}$ - $\{1-8\}$	

## 25.1.9 CrossConnectId1

表 25-10 CrossConnectId1

AID	パターン
VCM	VCM-{1-6,12-17}-{0-1}-ALL
	VCM-{1-6,12-17}-{0-1}-{1-256}
	VCM-{1-6,12-17}-{1-4}-ALL
	VCM-{1-6,12-17}-{1-4}-{1-256}
FACILITY	E1-{2}-{1-21}
	E3-{2}-{1-3}
	FAC-{1-4,11-14}-ALL
	FAC-{1-4,11-14}-{1-16}
	FAC-{1-4,11-14}-{1-4}
	FAC-{1-4,11-14}-{1-4}-{1-4}-{1}
	FAC-{1-4,14-17}-{1-8}
	FAC-{1-4}-1
	FAC-{1-4}-{1-4}
	FAC-{1-6,12-17}-1
	FAC-{1-6,12-17}-ALL
	FAC-{1-6,12-17}-{0-11}
	FAC-{1-6,12-17}-{0-1}
	FAC-{1-6,12-17}-{1-12,14,16,18,20,22,24,26,28,30,32,34,36}
	FAC-{1-6,12-17}-{1-12,14,16,18,20,22,24}
	FAC-{1-6,12-17}-{1-12}
	FAC-{1-6,12-17}-{1-4}
	FAC-{1-6,12-17}-{1-6}
	FAC-{1-6,12-17}-{1}
	FAC-{1-6}-ALL
	FAC-{5,6,12,13}-{1}
	FAC-{5-6}-{1-28}
	FAC-{5-6}-{1-3}
	FAC-{8,10}-{1}
	FSSTE-{1,2,5,6}-{0-7}
	FSSTE-{1,2,5,6}-{1-8}
	FSSTE-{1}-{0-7}
FSSTE-{1}-{1-8}	
STM1-{2}-{1-2}-{1}	
STM1-{3,4}-{1-2}-{1}	
STM4-{2}-{1-2}-{1}	
STM4-{3,4}-{1-2}-{1}	
STM16-{3,4}-{1-2}-{1}	
VFAC-{1,2,5,6}-{0-1}	
VFAC-{1,2,5,6}-{1-8}	
VFAC-{1-4,11-14}-{1-4}-{1-4}-1	
VFAC-{1-6,12-17}-{0-1}	
VFAC-{1-6,12-17}-{1,2}	
VFAC-{1-6,12-17}-{1,2}-{1,8}	
VFAC-{1}-{0-1}	
VFAC-{1}-{1-8}	

表 25-10 CrossConnectId1 (続き)

AID	パターン
VC	VC11-{1-4,14-17}-{1-12}-1-{1-3}-{1-7}-{1-4}
	VC11-{1-4,14-17}-{1-4}-{1-4}-{1-3}-{1-7}-{1-4}
	VC11-{1-4,14-17}-{1-8}-1-{1-3}-{1-7}-{1-4}
	VC11-{1-6,12-17}-1-1-{1-7}-{1-2}
	VC11-{1-6,12-17}-1-{1-16}-{1-3}-{1-7}-{1-4}
	VC11-{1-6,12-17}-1-{1-4}-{1-3}-{1-7}-{1-4}
	VC11-{1-6,12-17}-{1-4}-1-{1-3}-{1-7}-{1-4}
	VC12-{1-4,14-17}-{1-12}-1-{1-3}-{1-7}-{1-3}
	VC12-{1-4,14-17}-{1-4}-{1-4}-{1-3}-{1-7}-{1-3}
	VC12-{1-4,14-17}-{1-8}-1-{1-3}-{1-7}-{1-3}
	VC12-{1-6,12-17}-1-1-{1-7}-{1-2}
	VC12-{1-6,12-17}-1-{1-16}-{1-3}-{1-7}-{1-3}
	VC12-{1-6,12-17}-1-{1-2}-{1-7}-{1-3}
	VC12-{1-6,12-17}-1-{1-4}-{1-3}-{1-7}-{1-3}
	VC12-{1-6,12-17}-{1-4}-1-{1-3}-{1-7}-{1-3}
	VC3-{1-14,14-17}-{1-12}-1-{1-3}
	VC3-{1-4,14-17}-{1-4}-{1-4}-{1-3}
	VC3-{1-4,14-17}-{1-8}-1-{1-3}
	VC3-{1-6,12-17}-1-{1-16}-{1-3}
	VC3-{1-6,12-17}-1-{1-4}-{1-3}
	VC3-{1-6,12-17}-{1-4}-1-{1-3}
	VC3-{1-6,12-17}-{1-4}-{1-3}
	VC4-{1-4,11-14}-{1-16}-1
	VC4-{1-4,11-14}-{1-16}-{1,5,9,13}
	VC4-{1-4,11-14}-{1-16}-{1,9}
	VC4-{1-4,11-14}-{1-4}-1
	VC4-{1-4,11-14}-{1-4}-{1,17,33,49}
	VC4-{1-4,11-14}-{1-4}-{1,5,9,13,17,21,25,29,33,37,41,45,49,53,57,61}
	VC4-{1-4,11-14}-{1-4}-{1,9,17,25,33,41,49,57}
	VC4-{1-4,11-14}-{1-4}-{1-64}

表 25-10 CrossConnectId1 (続き)

AID	パターン
VC (続き)	VC4- $\{1-4,14-17\}$ -1
	VC4- $\{1-4,14-17\}$ -1-1
	VC4- $\{1-4,14-17\}$ - $\{1-12\}$ -1
	VC4- $\{1-4,14-17\}$ - $\{1-4\}$ -1
	VC4- $\{1-4,14-17\}$ - $\{1-4\}$ - $\{1-2\}$
	VC4- $\{1-4,14-17\}$ - $\{1-4\}$ - $\{1-3\}$
	VC4- $\{1-4,14-17\}$ - $\{1-4\}$ - $\{1-4\}$
	VC4- $\{1-4,14-17\}$ - $\{1-8\}$ -1
	VC4- $\{1-6,12-17\}$ -1
	VC4- $\{1-6,12-17\}$ -1-1
	VC4- $\{1-6,12-17\}$ -1- $\{1,2,3,5,6,7,9,10,11,13,14,15\}$
	VC4- $\{1-6,12-17\}$ -1- $\{1,2,4,5,6,7,9,10,13,14\}$
	VC4- $\{1-6,12-17\}$ -1- $\{1,5,9,13\}$
	VC4- $\{1-6,12-17\}$ -1- $\{1-16\}$
	VC4- $\{1-6,12-17\}$ -1- $\{1-2\}$
	VC4- $\{1-6,12-17\}$ -1- $\{1-3\}$
	VC4- $\{1-6,12-17\}$ -1- $\{1-4\}$
	VC4- $\{1-6,12-17\}$ -1- $\{1-9\}$
	VC4- $\{1-6,12-17\}$ - $\{1-4\}$
	VC4- $\{1-6,12-17\}$ - $\{1-4\}$ -1

## 25.1.10 ENV

AIC-I カードの環境 AID

表 25-11 ENV

パターン	内容
ALL	ALL AID は検索専用コマンドに適用されます。RTRV-ALM/COND-ENV、RTRV-ATTR-CONT、および RTRV-ATTR-ENV
ENV-IN-ALL	すべての環境アラームの環境 AID
ENV-IN[-{1-8}]-ALL	すべてのマルチシェルフ環境アラームの環境 AID
ENV-IN[-{1-8}]-{1-4}	AIC-I カードの環境 AID。「IN」は環境アラームに使用されます。
ENV-IN[-{1-8}]-{1-20}	AIC-I カードの環境 AID。「IN」は環境アラームに使用されます。
ENV-IN[-{1-8}]-{1-32}	拡張 AIC-I カードの環境 AID。「IN」は環境アラームに使用されます。
ENV-IN[-{1-8}]-{1-3}	AIC-I カードの環境 AID。「IN」は環境アラームに使用されます。
ENV-IN[-{1-8}]-{1-6}	環境 AID。「IN」は環境アラームに使用されます。
ENV-OUT-ALL	AIC-I カードの環境 AID。「OUT」は環境制御に使用されます。
ENV-OUT[-{1-8}]-ALL	AIC-I カードの環境 AID。「OUT」は環境制御に使用されます。
ENV-OUT[-{1-8}]-{1-4}	AIC-I カードの環境 AID。「OUT」は環境制御に使用されます。
ENV-OUT[-{1-8}]-{1-16}	拡張 AIC-I カードの環境 AID。「OUT」は環境制御に使用されます。
ENV-OUT[-{1-8}]-{1-2}	AIC-I カードの環境 AID。「OUT」は環境制御に使用されます。
ENV-{IN,OUT}[-{1-8}]-{1-16}	ENV-IN[1-16] は環境アラーム AID に使用されます。ENV-OUT-{1-16} は外部制御 AID に使用されます。

## 25.1.11 EQPT

機器 AID は、特定のカードのアクセスに使用されます。

表 25-12 EQPT

パターン	内容
AIP[-{1-8}]	Alarm Interface Panel (AIP; アラーム インターフェイス パネル) の AID RTRV-INV の出力専用で使用されます。
AIP-ALL	ノード内の任意のシェルフのすべての AIP の AID。RTRV-INV の出力専用で使用されます。
ALL	RTRV-INV、RTRV-EQPT、RTRV-ALM/COND-EQPT コマンドだけに使用します。RTRV-INV は、NE のすべてのインベントリ情報を返します。ONS 15454 には、マルチサービスカード、共通コントロールカード、および AIP、BP、FAN が含まれます。ONS 15327 には、マルチサービスカードおよび共通コントロールカードが含まれます。RTRV-EQPT で ALL AID を指定すると、すべてのスロットの EQPT 情報が返されます。RTRV-ALM/COND-EQPT で ALL AID を指定すると、アラームと状態の EQPT および PWR-A、PWR-B タイプが返されます。
BIC-ALL	Backplane Interface Connection (BIC) の AID (BIC-A および BIC-B)。これらの AID は、RTRV-ALM-EQPT および RTRV-COND-EQPT コマンドに対してだけ有効です。
BIC[-{1-8}]-ALL	マルチシェルフ ノード内の単一シェルフの BIC AID (BIC-A および BIC-B)。この AID は、RTRV-ALM-EQPT および RTRV-COND-EQPT コマンドに対してだけ有効です。
BIC[-{1-8}]-{A,B}	BIC の AID。この AID は、RTRV-ALM-EQPT および RTRV-COND-EQPT コマンドに対してだけ有効です。



表 25-12 EQPT (続き)

パターン	内容
BP[-{1-8}]	バックプレーンの AID。RTRV-INV の出力専用に使 用されます。
BP-ALL	マルチシェルフ ノード内の任意のシェルフの すべてのバックプレーンの AID。 RTRV-INV の出力専用に使 用されます。
FAN[-{1-8}]	ファントレイの AID。RTRV-INV の出力専用 に使 用されます。
FAN-ALL	マルチシェルフ ノードの全シェルフ内に あるすべてのファントレイの AID。 RTRV-INV の出力専用に使 用されます。
PPM-{1-6,12-17}-1	OC192-XFP カードの PPM。形式は PPM- [SLOT]-[PPM] です。
PPM-{1-6,12-17}-{1-12}	MRC-12 カードの PPM。形式は PPM- [SLOT]-[PPM] です。
PPM[-{1-8}]-{1-6,12-17}-{1-4}	DWDM MXP_2.5G_10G、TXP_MR_10G、 TXP_MR_2.5G、TXPP_MR_2.5G、 MXP_2.5G_10E、TXP_MR_10E カード の PPM AID。AID の形式は PPM- [SLOT]-[PPM] です。
PPM[-{1-8}]-{1-6,12-17}-{1-8}	(ONS 15454 専用) MXP_MR_2.5G およ び MXPP_MR_2.5G カードの PPM AID。 AID の形式は PPM-[SLOT]-[PPM] です。
PWR-ALL	電源ソースの AID。この AID は、RTRV- ALM-EQPT および RTRV-COND-EQPT コマンドに対してだけ有効です。
PWR[-{1-8}]-{A,B}	電源ソースの AID。この AID は、RTRV- ALM-EQPT および RTRV-COND-EQPT コマンドに対してだけ有効です。
PWR[-{1-8}]-ALL	すべての電源ソースの AID。この AID は、RTRV-ALM-EQPT および RTRV-COND-EQPT コマンドに対 してだけ有効です。
SLOT-ALL	すべての NE 機器 AID
SLOT[-{1-8}]-{1-17}	EQPT AID です。形式は SLOT-[SLOT] です。
SLOT[-{1-8}]-{1-6,12-17}	マルチサービス カード ユニットま たはスロットの各機器 AID です。 形式は SLOT-[SLOT] です。

## 25.1.12 FACILITY

ファシリティ AID は、特定ポートのアクセスに使  
用されます。

ファシリティ AID の形式は次のとおりです。

- DS3i-N-12 電気ファシリティの形式 : FAC-[SLOT]-[PORT]
- POS ポートの形式 : VFAC-[SLOT]-[PORT]
- PIM および PPM を使用する POS ポートの形式 : VFAC-[SLOT]-[PIM]-[PPM]-[PORT]

表 25-13 FACILITY

パターン	内容
ALL	ALL AID は、RTRV 専用コマンド (RTRV-tr タイプのコマンド) に適用されま す。たとえば、RTRV-STM16 ではノ ード上のすべての STM16 ファシリ ティを返します。
FAC[-{1-8}]-{1-4,14-17}-{1-8}	STM1 カードのファシリティです。形 式は FAC-[SLOT]-[PORT] です。
FAC[-{1-8}]-{1-6,12-17}-1	TXP_MR_10G、TXP_MR_2.5G、TXP_MR_2.5G、 または TXPP_MR_2.5G カード の 1 クライアント (CLNT) ポート のファシリティ AID です。形式は FAC-[SLOT]-[PORT] です。
FAC[-{1-8}]-{1-6,12-17}-ALL	I/O ユニットまたはスロットのすべ てのファシリティで、形式は FAC-[SLOT]-[ALL] です。

表 25-13 FACILITY (続き)

パターン	内容
FAC[-{1-8}]-{1-6,12-17}-{0-11}	ML100T-12 カードのイーサネットフロントエンドポートのファシリティ。ポートには 0 から番号が振られます (つまり、ML100T-12 では、最初のポートには FAC-SLOT-0、2 番めのポートは FAC-SLOT-1 というようになり、最後のポートは FAC-SLOT-11 です。ML1000-2 では最初のポートが FAC-SLOT-0 で、2 番めのポートは FAC-SLOT-1 です)。形式は FAC-[SLOT]-[PORT] です。
FAC[-{1-8}]-{1-6,12-17}-{0-1}	ML1000-2 カードのイーサネットバックエンドポートのファシリティ。ポート番号は 0 が基準です (つまり、最初のポートが FAC-SLOT-0 で、2 番めのポートは FAC-SLOT-1)。形式は FAC-[SLOT]-[PORT] です。
FAC[-{1-8}]-{1-6,12-17}-{1-12,14,16,18,20,22,24,26,28,30,32,34,36}	DS3i-N-12 VC416 バックプレーン レートのファシリティ AID です。形式は FAC-[SLOT]-[PORT] です。ポート 1 ~ 12 は常に利用可能ですが、ポート 12 以降は偶数ポートのみが使用可能です。
FAC[-{1-8}]-{1-6,12-17}-{1-12,14,16,18,20,22,24}	DS3i-N-12 VC44 バックプレーン レートのファシリティ AID です。形式は FAC-[SLOT]-[PORT] です。ポート 1 ~ 12 は常に利用可能ですが、ポート 12 以降は偶数ポートのみが使用可能です。
FAC[-{1-8}]-{1-6,12-17}-{1-4}	MXP_2.5G_10G カードの 4 つのクライアント (CLNT) ファシリティのファシリティ AID です。4 ポート G1000/FC_MR-4 カードのファシリティ AID。4 ポート G1000/FC_MR-4 カードのクロスコネクタ (VC3、VC4、VC4-2C、VC4-3C、VC4-4C、および VC4-8C) 作成 / 編集用のファシリティ AID です。形式は FAC-[SLOT]-[PORT] です。
FAC[-{1-8}]-{1-6,12-17}-{1-6}	DS3i-N-12 カードのファシリティ AID です。形式は FAC-[SLOT]-[PORT] です。
FAC[-{1-8}]-{1-6,12-17}-{1}	OSC-CSM カードの 1 ポート STM4、STM16、STM1 のファシリティ AID。MXP/TXP および TXP_MR_2.5G カードのクライアント ポートのファシリティ AID です。形式は FAC-[SLOT]-[PORT] です。
FAC[-{1-8}]-{5,6,12,13}-{1}	STM16/STM64 カードのファシリティ AID。STM16/STM64 カードはスロット 5、6、12、13 だけを使用できます。形式は FAC-[SLOT]-[PORT] です。
FAC[-{1-8}]-{8,10}-{1}	OSCM カードのファシリティ AID。OSCM カードは、XC10G スロット (スロット 8、10) だけを使用できます。形式は FAC-[SLOT]-[PORT] です。
VFAC[-{1-8}]-{1-6,12-17}-{0-1}	ML シリーズ カードのバックエンド POS ポートのファシリティ。ポート番号は 0 が基準です (つまり、最初のポートが VFAC-SLOT-0 で、2 番めのポートは VFAC-SLOT-1)。ML1000 および ML100T カードの VC4、VC4-2C、VC4-3C、VC4-4C、VC4-8C です。形式は VFAC-[SLOT]-[PORT] です。
VFAC[-{1-8}]-{1-6,12-17}-{1,2}	MXP-MR-2.5G および MXPP-MR-2.5G カードの GFP ファシリティ
VFAC[-{1-8}]-{1-6,12-17}-{1,2}-{1,8}	MXP-MR-2.5G および MXPP-MR-2.5G カードの GFP クライアント ファシリティ

### 25.1.13 IPADDR

IP アドレス

表 25-14 IPADDR

パターン	内容
111.222.333.444	標準 4 パート IP アドレス表記
ALL	ALL

### 25.1.14 LINE

LINE AID は、光ネットワークユニットの OTS 層のアクセスに使用します。ONS 15454 SDH AD-1B-xx.x、AD-4B-xx.x、AD-1C-xx.x、AD-2C-xx.x、AB-4C-xx.x、OSC-CSM、OSCM、OPT-BST、OPT-PRE、4MD-xx.x、32MUX-O、32DMX-O カードだけに適用されます。形式は LINE-[SLOT]-[PORT]-[DIRECTION] です。

表 25-15 LINE

値	内容
ALL	NE のすべての OTS。ALL AID は検索専用コマンドに適用されます。
LINE- $\{1-6,12-17\}$ - $\{1-2\}$ -ALL	OPT-PRE、OCS-CSM、AD-1B、AD-4B、AD-1C、AD-2C、AD-4C の各ユニットのすべての回線
LINE- $\{1-6,12-17\}$ - $\{1-2\}$ - $\{RX,TX\}$	OPT-PRE、OCS-CSM、AD-1B、AD-4B、AD-1C、AD-2C、AD-4C の各ユニットの受信 / 送信回線
LINE- $\{1-6,12-17\}$ - $\{1-3\}$ - $\{RX,TX\}$	OPT-BST ユニットの受信 / 送信回線
LINE- $\{8,10\}$ - $\{1\}$ -ALL	OSCM ユニットのすべての回線
LINE- $\{8,10\}$ - $\{1\}$ - $\{RX,TX\}$	OSCM ユニットの受信 / 送信回線
LINE- $\{1-8\}$ - $\{1-6,12-17\}$ - $\{1\}$ - $\{RX,TX\}$	ブースター ユニットの場、LINE(1) 用の入力 OTS と増幅ステージ COM(2) 用の出力 OTS (増幅された)、入力回線 COM(2) と出力 LINE(1) 用の 2 つの OTS、および OSC(3) Add & Drop サービス チャネル用の 2 つの OTS があります。
LINE- $\{1-8\}$ - $\{1-6,12-17\}$ - $\{2\}$ - $\{RX,TX\}$	
LINE- $\{1-8\}$ - $\{1-6,12-17\}$ - $\{3\}$ - $\{RX,TX\}$	
LINE- $\{1-8\}$ - $\{1-6,12-17\}$ - $\{1-3\}$ -ALL	
LINE- $\{1-8\}$ - $\{1-6,12-17\}$ - $\{1\}$ - $\{RX,TX\}$	2 つの増幅ステージを持つプリアンプ ユニットの場、LINE(1) 用の入力 OTS と増幅ステージ COM(2) 用の出力 OTS (増幅された)、入力回線 COM(2) と出力 LINE(1) 用の 2 つの OTS、OSC(3) Add & Drop サービス チャネル用の 2 つの OTS、および DCU(2) 用の入出力 OTS があります。
LINE- $\{1-8\}$ - $\{1-6,12-17\}$ - $\{2\}$ - $\{RX,TX\}$	
LINE- $\{1-8\}$ - $\{1-6,12-17\}$ - $\{3\}$ - $\{RX,TX\}$	
LINE- $\{1-8\}$ - $\{1-6,12-17\}$ - $\{4\}$ - $\{RX,TX\}$	
LINE- $\{1-8\}$ - $\{1-6,12-17\}$ - $\{1-4\}$ -ALL	
LINE- $\{1-8\}$ - $\{1-6,12-17\}$ -1-RX 入力 OTS 用	デマルチプレクサ ユニットの場、入力回線用に 1 つの OTS、および廃棄チャネルコネクタ用に最大 32 の OCH があります。デマルチプレクサは、単方向ユニットです。
LINE- $\{1-8\}$ - $\{1-6,12-17\}$ -1-ALL	
CHAN- $\{1-8\}$ - $\{1-6,12-17\}$ - $\{1-32\}$ -TX (廃棄 OCH 用)	
CHAN- $\{1-8\}$ - $\{1-6,12-17\}$ - $\{1-32\}$ -ALL	
LINE- $\{1-8\}$ - $\{1-5,12-16\}$ - $\{1\}$ - $\{RX,TX\}$ (EXP)	Wavelength Switch Selector (WSS; 波長切り替えセレクタ) の場、増幅器ユニット COM(2) から送信される信号用の入出力 OTS、ノード EXP(1) 内の次の WSS ユニットに続けて伝送される信号用の入出力 OTS、および 32-DMX-L カードに続けて伝送される信号用の出力 PT(3) 廃棄ポートがあります。さらに、32 の内部 OCH パススルーチャネル (PT) および 32 の外部入力チャネル (ADD) もあります。このユニットは、2 スロット用サイズです。
LINE- $\{1-8\}$ - $\{1-5,12-16\}$ - $\{2\}$ - $\{RX,TX\}$ (COM)	
LINE- $\{1-8\}$ - $\{1-5,12-16\}$ - $\{3\}$ - $\{TX\}$ (DROP)	
LINE- $\{1-8\}$ - $\{1-5,12-16\}$ - $\{1-3\}$ -ALL	
CHAN- $\{1-8\}$ - $\{1-5,12-16\}$ - $\{1-32\}$ - $\{RX\}$ (ADD)	
CHAN- $\{1-8\}$ - $\{1-5,12-16\}$ - $\{1-32\}$ - $\{PT\}$ (PT)	
CHAN- $\{1-8\}$ - $\{1-5,12-16\}$ - $\{1-32\}$ -ALL	
LINE- $\{1-8\}$ - $\{1-6,12-17\}$ - $\{1\}$ - $\{RX,TX\}$ (EXP)	マルチリング / メッシュユニットには、6 つの OTS コネクタがあります。そのうちの 2 つは、増幅ユニット COM(1) から送信される信号用の入出力 OTS で、その他は AD、MUX/DEMUX、WSS ユニットに続けて伝送される半分に分割された信号用です。着信信号は 2 つの異なる信号に分割されるため、2 セットの入出力 EXP ポート (2 および 3) があります。
LINE- $\{1-8\}$ - $\{1-6,12-17\}$ - $\{2\}$ - $\{RX,TX\}$ (COM)	
LINE- $\{1-8\}$ - $\{1-6,12-17\}$ - $\{3\}$ - $\{RX,TX\}$ (EXP から別のリングへ)	
LINE- $\{1-8\}$ - $\{1-6,12-17\}$ - $\{1-3\}$ -ALL	

## 25.1.15 LINEWL

回線の波長。任意の下位層の OTS ファシリティに含まれる波長チャンネルを識別します。

表 25-16 LINEWL

値	内容
LINEWL- <code>{1-6,12-17}</code> - <code>{1-32}</code> - <code>{RX,TX}</code> -1530.33	任意の下位層の OTS ファシリティに含まれる単一の割り当てられた波長チャンネルを識別します。
LINEWL- <code>{1-6,12-17}</code> - <code>{1-32}</code> - <code>{RX,TX}</code> -ALL	任意の下位層の OTS ファシリティに含まれる割り当てられた波長チャンネルすべてを識別します。
LINEWL- <code>{1-8}</code> - <code>{1-6,12-17}</code> - <code>{1-32}</code> - <code>{RX,TX,PT}</code> - <code>&lt;WLEN&gt;</code>	<p>OCH は OCHNC 回線の終端地点であり、ノード接続の異常により最終的に通知されるアラームおよび状態の報告にも使用されます。</p> <p>OCHNC 回線のエンド ポイントは、OCH フィルター レベルとノードの LINE OTS の単一波長レベルの両方で指定できるため、この論理的な終端は、自身が含まれる物理ポートごとに異なる波長終端を一意に表すのに有用です。</p> <p>形式は <code>CHAN-[SHELF]-[SLOT]-[PORT]-[PORTDIRECTION]-[WAVELENGTH]</code> (15xx.yy の形式) ] です。</p>
LINEWL- <code>{1-8}</code> - <code>{1-6,12-17}</code> - <code>{1-32}</code> - <code>{RX,TX,PT}</code> -ALL	<p>OCH は OCHNC 回線の終端地点であり、ノード接続の異常により最終的に通知されるアラームおよび状態の報告にも使用されます。</p> <p>OCHNC 回線のエンド ポイントは、OCH フィルター レベルとノードの LINE OTS の単一波長レベルの両方で指定できるため、この論理的な終端は、自身が含まれる物理ポートごとに異なる波長終端を一意に表すのに有用です。</p> <p>形式は <code>CHAN-[SHELF]-[SLOT]-[PORT]-[PORTDIRECTION]-[WAVELENGTH]</code> (15xx.yy の形式) ] です。</p>

## 25.1.16 LNKTERM

プロビジョニング可能パッチコードの終端点にアクセスするのに使用するリンク終端 AID

表 25-17 LNKTERM

パターン	内容
ALL	ノード上のすべてのプロビジョニング可能パッチコードの終端を示します。検索コマンドにだけ適用されます。
LNKTERM-ALL	ノード上のすべてのプロビジョニング可能パッチコードの終端を示します。検索コマンドにだけ適用されます。
LNKTERM- <code>{1-65535}</code>	ノード上の単一のプロビジョニング可能パッチコードの終端を示します。

## 25.1.17 MSSPR

MS-SPRing AID は、NE の MS-SPRing にアクセスするために使用されます。

表 25-18 MSSPR

パターン	内容
ALL	NE 内のすべての MS-SPRing の ALL AID。ALL AID は、RTRV-MSSPR、RTRV-ALM/COND-MSSPR などの検索専用コマンドに適用されます。
MSSPR-RINGID	MS-SPRing AID は、あとに RINGID が続くキーワード MS-SPRing です。RINGID は最大 6 文字の文字列で、有効な文字は [A-Z、0-9] (大文字と小文字を区別) です。

## 25.1.18 OPM

OPM AID は、光パワー モニタリング オブジェクト内部の単一波長を表します。

表 25-19 OPM

値	内容
ALL	1 番目の ID はシェルフを、2 番目の ID はスロットを、最後の ID は波長を表します。15xx.yy ナノメートルの形式で表記されます。波長の最後の索引は、OPTICAL_WLEN で記載されているように波長の値です。
OPM[-{1-8}]-{1-5,12-16}-ALL	
OPM[-{1-8}]-{1-5,12-16}-<WLEN>	

## 25.1.19 OSC

OSC AID は、NE の OSC にアクセスするために使用されます。

表 25-20 OSC

値	内容
ALL	NE のすべての OSC。ALL AID は検索専用コマンドに適用されます。
OSC-RINGID	RINGID は最大 6 文字の文字列で、有効な文字は [A-Z、0-9] (大文字と小文字を区別) です。

## 25.1.20 PRSLOT

電気回路カードの有効な保護スロット。形式は SLOT-[SLOT] です。

表 25-21 PRSLOT

パターン	内容
NULL	保護グループがないことを示します。保護グループを削除する場合に使用されます。
SLOT-1	NE の 1 番目のスロット
SLOT-3	NE の 3 番目のスロット
SLOT-5	NE の 5 番目のスロット
SLOT-13	NE の 13 番目のスロット
SLOT-15	NE の 15 番目のスロット
SLOT-17	NE の 17 番目のスロット

## 25.1.21 RFILE

ファイル転送タイプ

表 25-22 RFILE

パターン	内容
RFILE-DB	システム データベースの転送
RFILE-LOG	ログ ファイルの転送
RFILE-PKG	ソフトウェア パッケージの転送

## 25.1.22 SHELF

ノード内のシェルフを識別します。SHELF は、MULTISHELF または MULTISHELFETH モードに設定されたノードだけに適用されます。

表 25-23 SHELF

パターン	内容
SHELF-ALL	ノード内のすべてのシェルフです。
SHELF- $\{1-8\}$	ノード内の特定のシェルフです。

## 25.1.23 SYN

同期 AID

表 25-24 SYN

パターン	内容
SYNC-NE	NE 同期 AID

## 25.1.24 SYN\_SRC

同期ソース

表 25-25 SYN\_SRC

パターン	内容
BITS-1	同期ソースは BITS-1 です。形式は BITS-[PORT] です。
BITS-2	同期ソースは BITS-2 です。形式は BITS-[PORT] です。
FAC- $\{1-4,11-14\}$ - $\{1-4\}$	同期ソースは 4 ポート STM64 です。形式は FAC-[SLOT]-[PORT] です。
FAC- $\{1-6,12-17\}$ - $\{1-4\}$	同期ソースは光カード (STM1 および STM4) ファシリティです。形式は FAC-[SLOT]-[PORT] です。
FAC- $\{1-6,12-17\}$ - $\{1\}$	同期ソースは光カード (STM1 および STM4) ファシリティです。形式は FAC-[SLOT]-[PORT] です。
FAC- $\{5,6,12,13\}$ - $\{1\}$	同期ソースは光カード (STM16 および STM64) ファシリティです。形式は FAC-[SLOT]-[PORT] です。
INTERNAL	SYN_SRC がシステムのデフォルト値になるように設定します。SYN_SRC の [INTERNAL] 値は、ED-SYNCN コマンドの SYNC-NE AID に対してだけ適用されます。

表 25-25 SYN\_SRC (続き)

パターン	内容
NONE	SYNC_SRC 値を BITS-OUT のデフォルト値になるように設定します。SYNC_SRC の [NONE] 値は、ED-SYCN コマンドの BITS-1 および BITS-2 AID に対してだけ適用されます。
SYNC-NE	SYNC-NE ソース。アラーム報告またはアラーム検索コマンドでだけ使用されます。

### 25.1.25 SYNC\_REF

同期 AID

ライン タイミングのファシリティ AID の形式は次のとおりです。

- PPM を使用しない光ファシリティの形式 : FAC-[SLOT]-[PORT]
- PPM を使用する光ファシリティの形式 : FAC-[SLOT]-[PPM]-[PORT]

表 25-26 SYNC\_REF

パターン	内容
ALL	SYNC-ALL、BITS-1、および BITS-2 を組み合わせたものと同じです。この AID は、コマンド RTRV-SYCN、RTRV-ALM-SYCN、および RTRV-COND-SYCN に対してだけ有効です。
SYNC-ALL	すべての同期基準
SYNC-NE	NE 同期 AID
SYNC-{BITS1,BITS2}	BITS1 および BITS2 同期 AID

### 25.1.26 SYNC\_SW

同期基準

表 25-27 SYNC\_SW

パターン	内容
INT	内部クロック。SYNC_SW の [INT] 値は、OPR-SYCN コマンドの SYNC-NE AID に対してだけ適用されます。
PRI	1 次タイミング基準
SEC	2 次タイミング基準

### 25.1.27 UDC

AIC-I カードの F-UDC および DCC-UDC チャンネルの UDC AID

表 25-28 UDC

パターン	内容
ALL	ALL AID は検索専用コマンドに適用されます。 例 : RTRV-ALM/COND-UDCF および RTRV-ALM/COND-UDCDCC。 F-UDC および DCC-UDC AID のスーパーセットに相当します。
UDC-{F,DCC}-{A,B}	A および B チャンネルの F-UDC および DCC-UDC AID

## 25.1.28 VC

SDH フレーム レベル AID のセット

VC4 AID の形式

- 光ファシリティの場合 : VC4-[SLOT]-[PORT]-[VC4]
- 電気ファシリティの場合 : VC4-[SLOT]-[VC4]

VC3 AID の形式

- 光ファシリティの場合 : VC3-[SLOT]-[PORT]-[VC4]-[VC3]
- 電気ファシリティの場合 : VC3-[SLOT]-[VC4]-[VC3]

VC12 AID の形式

- 光ファシリティの場合 : VC12-[SLOT]-[PORT]-[VC4]-[VC3]-[TUG2]-[VC12]
- 電気ファシリティの場合 : VC12-[SLOT]-[VC4]-[VC3]-[TUG2]-[VC12]

VC11 AID の形式

- 光ファシリティの場合 : VC11-[SLOT]-[PORT]-[VC4]-[VC3]-[TUG2]-[VC11]
- 電気ファシリティの場合 : VC11-[SLOT]-[VC4]-[VC3]-[TUG2]-[VC11]

表 25-29 VC

パターン	内容
VC11-{1-4,14-17}-{1-12}-1-{1-3}-{1-7}-{1-4}	STM1E-12 カードの VC11
VC11-{1-4,14-17}-{1-4}-{1-4}-{1-3}-{1-7}-{1-4}	STM4-4 カードの VC11
VC11-{1-4,14-17}-{1-8}-1-{1-3}-{1-7}-{1-4}	STM1-8 カードの VC11
VC11-{1-6,12-17}-1-{1-16}-{1-3}-{1-7}-{1-4}	STM-16 カードの VC11
VC11-{1-6,12-17}-1-{1-4}-{1-3}-{1-7}-{1-4}	STM-4 カードの VC11
VC11-{1-6,12-17}-{1-14}-1-11{1-7}-{1-2}	E1 カードの VC11
VC11-{1-6,12-17}-{1-4}-1-{1-3}-{1-7}-{1-3}	STM-1 カードの VC11
VC12-{1-4,14-17}-{1-12}-1-{1-3}-{1-7}-{1-3}	STM1E-12 カードの VC12
VC12-{1-4,14-17}-{1-4}-{1-4}-{1-3}-{1-7}-{1-3}	STM1-4 カードの VC12
VC12-{1-4,14-17}-{1-8}-1-{1-3}-{1-7}-{1-3}	STM1-8 カードの VC12
VC12-{1-6,12-17}-1-1-{1-7}-{1-2}	E1 カードの VC12 AID
VC12-{1-6,12-17}-1-{1-16}-{1-3}-{1-7}-{1-3}	STM-16 カードの VC12
VC12-{1-6,12-17}-1-{1-2}-{1-7}-{1-3}	E1-42 カードの VC12
VC12-{1-6,12-17}-1-{1-4}-{1-3}-{1-7}-{1-3}	STM-4 カードの VC12
VC12-{1-6,12-17}-{1-4}-1-{1-3}-{1-7}-{1-3}	STM-1 カードの VC12
VC3-{1-14,14-17}-{1-12}-1-{1-3}	STM1E-12 カードの VC3
VC3-{1-4,14-17}-{1-4}-{1-4}-{1-3}	STM4-4 カードの VC3
VC3-{1-4,14-17}-{1-8}-1-{1-3}	STM1-8 カードの VC3
VC3-{1-6,12-17}-1-{1-16}-{1-3}	STM-16 カードの VC3
VC3-{1-6,12-17}-1-{1-4}-{1-3}	STM-4 カードの VC3
VC3-{1-6,12-17}-{1-4}-1-{1-3}	STM-1 カードの VC3
VC3-{1-6,12-17}-{1-4}-{1-3}	DS3i-N-12 および E3 カードの VC3 AID
VC4-{1-4,14-17}-1	E1-42 カードの VC4
VC4-{1-4,14-17}-1-1	STM1-8 カードの VC4



表 25-29 VC (続き)

パターン	内容
VC4- $\{1-4,14-17\}$ - $\{1-12\}$ -1	STM1E-12 カードの VC4
VC4- $\{1-4,14-17\}$ - $\{1-4\}$ -1	STM4 カードの VC4、STM4-4 カードの VC4-4c
VC4- $\{1-4,14-17\}$ - $\{1-4\}$ - $\{1-2\}$	STM4-4 カードの VC4-3c
VC4- $\{1-4,14-17\}$ - $\{1-4\}$ - $\{1-3\}$	STM4-4 カードの VC4-2c
VC4- $\{1-4,14-17\}$ - $\{1-4\}$ - $\{1-4\}$	STM4-4 カードの VC4
VC4- $\{1-4,14-17\}$ - $\{1-8\}$ -1	STM1-8 カードの VC4
VC4- $\{1-6,12-17\}$ -1	E1 カードの VC4
VC4- $\{1-6,12-17\}$ -1-1	STM4 カードの VC4-4c、STM-16 カードの VC4-16c
VC4- $\{1-6,12-17\}$ -1- $\{1,2,3,5,6,7,9,10,11,13,14,15\}$	STM-16 カードの VC4-2c
VC4- $\{1-6,12-17\}$ -1- $\{1,2,4,5,6,7,9,10,13,14\}$	STM-16 の VC4-3c
VC4- $\{1-6,12-17\}$ -1- $\{1,5,9,13\}$	STM4 カードの VC4-16c
VC4- $\{1-6,12-17\}$ -1- $\{1-16\}$	STM-16 カードの VC4
VC4- $\{1-6,12-17\}$ -1- $\{1-2\}$	STM-4 カードの VC4-3c
VC4- $\{1-6,12-17\}$ -1- $\{1-3\}$	STM-4 カードの VC4-2c
VC4- $\{1-6,12-17\}$ -1- $\{1-4\}$	STM-4 カードの VC4
VC4- $\{1-6,12-17\}$ -1- $\{1-9\}$	STM-16 カード (454) の VC4-8c
VC4- $\{1-6,12-17\}$ - $\{1-4\}$	DS3i-N-12、E3、G1000 カードの VC4
VC4- $\{1-6,12-17\}$ - $\{1-4\}$ -1	STM-1 カードの VC4

### 25.1.29 WDMANS

この AID は、NE の Automatic Optical Node Setup (AONS; 自動光ノード設定) アプリケーションにアクセスするのに使用します。

表 25-30 WDMANS

パターン	内容
AONS- $\{E,W\}$	AONS ID (リングの方向ベース)
WDMANS- $\{E,W\}$	AONS ID (リングの方向ベース)

### 25.1.30 WLEN

この AID は、外部ファシリティ内部の単一波長を表します。ファシリティが OTS (回線) タイプの場合、波長はノードで使用可能なすべて (現在は 32) になります。ファシリティが OCH (CHAN) タイプの場合、波長は単一で、そのチャンネルに対してカスタマイズされた波長と同じになります。

表 25-31 WLEN

パターン	内容
WLEN- $\{E,W\}$ - $\{ADD,DROP,EXP\}$ - $\{1530.33,1531.12,1531.90,1532.68,1534.25,1535.04,1535.82,1536.61,1538.19,1538.98,1539.77,1540.56,1542.14,1542.94,1543.73,1544.53,1546.12,1546.92,,1547.72,1548.51,1550.12,1550.92,1551.72,1552.52,1554.13,1554.94,1555.75,1556.55,1558.17,1558.98,1559.79,1560.61\}$	波長 ID

