



アクセスポリシーの例

この章の内容は、次のとおりです。

- 複数のスイッチに適用される単一のポートチャンネルの設定, 1 ページ
- 複数のスイッチに適用される2つのポートチャンネルの設定, 2 ページ
- 2つのスイッチ間での単一の仮想ポートチャンネル, 3 ページ
- 2つのスイッチの選択されたポートブロックでの1個の仮想ポートチャンネル, 3 ページ
- インターフェイス速度の設定, 4 ページ

複数のスイッチに適用される単一のポートチャンネルの設定

このサンプルのXMLポリシーは、リーフスイッチ17でポートチャンネルを1つ作成し、リーフスイッチ18で別のポートチャンネルを作成し、リーフスイッチ20で3つ目のチャンネルを作成します。各リーフスイッチで、同じインターフェイスがポートチャンネルの一部になります（インターフェイス1/10～1/15および1/20～1/25）。これらのポートチャンネルはすべて同じ設定になります。

```
<infraInfra dn="uni/infra">
    <infraNodeP name="test">
        <infraLeafS name="leafs" type="range">
            <infraNodeBlk name="nblk" from_="17" to_="18"/>
            <infraNodeBlk name="nblk" from_="20" to_="20"/>
        </infraLeafS>
        <infraRsAccPortP tDn="uni/infra/accportprof-test"/>
    </infraNodeP>

    <infraAccPortP name="test">
        <infraHPortS name="pselc" type="range">
            <infraPortBlk name="blk1" fromCard="1" toCard="1" fromPort="10" toPort="15"/>
            <infraPortBlk name="blk2" fromCard="1" toCard="1" fromPort="20" toPort="25"/>
            <infraRsAccBaseGrp tDn="uni/infra/funcprof/accbundle-bndlgrp" />
        </infraHPortS>
    </infraAccPortP>

    <infraFuncP>
```

```

        <infraAccBndlGrp name="bndlgrp" lagT="link">
<infraRsHIfPol tnFabricHIfPolName="default"/>
<infraRsCdpIfPol tnCdpIfPolName="default"/>
<infraRsLacpPol tnLacpLagPolName="default"/>
        </infraAccBndlGrp>
    </infraFuncP>
</infraInfra>

```

複数のスイッチに適用される2つのポートチャネルの設定

このサンプルのXMLポリシーは、リーフスイッチ17でポートチャネルを2つ作成し、リーフスイッチ18で別のポートチャネルを作成し、リーフスイッチ20で3つ目のチャネルを作成します。各リーフスイッチで、同じインターフェイスがポートチャネルの一部になります（ポートチャネル1の場合はインターフェイス1/10～1/15、ポートチャネル2の場合は1/20～1/25）。各スイッチブロックには連続するスイッチIDのグループを1つしか含めることができないため、ポリシーは2つのスイッチブロックを使用します。これらのポートチャネルはすべて同じ設定になります。



(注) ポートチャネルの設定が同じであっても、この例では、2つの異なるインターフェイスポリシーグループを使用します。各インターフェイスポリシーグループは、スイッチ上のポートチャネルを表します。所定のインターフェイスポリシーグループに関連付けられているインターフェイスはすべて、同じポートチャネルの一部です。

```

<infraInfra dn="uni/infra">
    <infraNodeP name="test">
        <infraLeafS name="leafs" type="range">
<infraNodeBlk name="nblk" from_"17" to_"18"/>
<infraNodeBlk name="nblk" from_"20" to_"20"/>
        </infraLeafS>
        <infraRsAccPortP tDn="uni/infra/accportprof-test1"/>
        <infraRsAccPortP tDn="uni/infra/accportprof-test2"/>
    </infraNodeP>

    <infraAccPortP name="test1">
        <infraHPortS name="pselc" type="range">
<infraPortBlk name="blk1" fromCard="1" toCard="1" fromPort="10" toPort="15"/>
<infraRsAccBaseGrp tDn="uni/infra/funcprof/accbundle-bndlgrp1" />
        </infraHPortS>
    </infraAccPortP>

    <infraAccPortP name="test2">
        <infraHPortS name="pselc" type="range">
<infraPortBlk name="blk1" fromCard="1" toCard="1" fromPort="20" toPort="25"/>
<infraRsAccBaseGrp tDn="uni/infra/funcprof/accbundle-bndlgrp2" />
        </infraHPortS>
    </infraAccPortP>

    <infraFuncP>
        <infraAccBndlGrp name="bndlgrp1" lagT="link">
<infraRsHIfPol tnFabricHIfPolName="default"/>
<infraRsCdpIfPol tnCdpIfPolName="default"/>
<infraRsLacpPol tnLacpLagPolName="default"/>
        </infraAccBndlGrp>

        <infraAccBndlGrp name="bndlgrp2" lagT="link">

```

```

<infraRsHIfPol tnFabricHIfPolName="default"/>
<infraRsCdpIfPol tnCdpIfPolName="default"/>
<infraRsLacpPol tnLacpLagPolName="default"/>
  </infraAccBndlGrp>
</infraFuncP>
</infraInfra>

```

2つのスイッチ間での単一の仮想ポートチャンネル

2つのスイッチ間で仮想ポートチャンネルを作成するための2つの手順は次のとおりです。

- fabricExplicitGep を作成します。このポリシーは、仮想ポートチャンネルを形成するためにペアになるリーフスイッチを指定します。
- インフラセレクタを使用してインターフェイスコンフィギュレーションを指定します。

APIC は、fabricExplicitGep の複数の検証を実行し、これらの検証のいずれかが失敗すると、障害が発生します。1つのリーフは、他の1つのリーフのみとペアにできます。APIC は、このルールに違反する設定を拒否します。fabricExplicitGep を作成する際、管理者はペアにするリーフスイッチの両方の ID を提供する必要があります。APIC は、このルールに違反する設定を拒否します。両方のスイッチを fabricExplicitGep の作成時に起動する必要があります。片方のスイッチが起動していない場合、APIC は設定を受け入れませんが、障害を発生させます。両方のスイッチをリーフスイッチにする必要があります。片方または両方のスイッチ ID がスパインに一致すると、APIC は設定を受け入れませんが、障害を発生させます。

```

<fabricProtPol pairT="explicit">
<fabricExplicitGep name="tG" id="2">
  <fabricNodePEp id="18"/>
  <fabricNodePEp id="25"/>
  </fabricExplicitGep>
</fabricProtPol>

```

2つのスイッチの選択されたポートブロックでの1個の仮想ポートチャンネル

このポリシーは、リーフ18ではインターフェイス1/10～1/15を、リーフ25ではインターフェイス1/20～1/25を使用して、リーフスイッチ18および25で単一の仮想ポートチャンネルを作成します。

```

<infraInfra dn="uni/infra">
  <infraNodeP name="test1">
    <infraLeafS name="leafs" type="range">
<infraNodeBlk name="nblk" from_"18" to_"18"/>
    </infraLeafS>
    <infraRsAccPortP tDn="uni/infra/accportprof-test1"/>
  </infraNodeP>
  <infraNodeP name="test2">
    <infraLeafS name="leafs" type="range">
<infraNodeBlk name="nblk" from_"25" to_"25"/>
    </infraLeafS>
    <infraRsAccPortP tDn="uni/infra/accportprof-test2"/>
  </infraNodeP>

```

```

    <infraAccPortP name="test1">
      <infraHPortS name="pselc" type="range">
<infraPortBlk name="blk1" fromCard="1" toCard="1" fromPort="10" toPort="15"/>
<infraRsAccBaseGrp tDn="uni/infra/funcprof/accbundle-bndlgrp" />
      </infraHPortS>
    </infraAccPortP>

    <infraAccPortP name="test2">
      <infraHPortS name="pselc" type="range">
<infraPortBlk name="blk1" fromCard="1" toCard="1" fromPort="20" toPort="25"/>
<infraRsAccBaseGrp tDn="uni/infra/funcprof/accbundle-bndlgrp" />
      </infraHPortS>
    </infraAccPortP>

    <infraFuncP>
      <infraAccBndlGrp name="bndlgrp" lagT="node">
<infraRsHIfPol tnFabricHIfPolName="default"/>
<infraRsCdpIfPol tnCdpIfPolName="default"/>
<infraRsLacpPol tnLacpLagPolName="default"/>
      </infraAccBndlGrp>
    </infraFuncP>

</infraInfra>

```

インターフェイス速度の設定

このポリシーは、一連のインターフェイスのポート速度を設定します。

```

<infraInfra dn="uni/infra">

  <infraNodeP name="test1">
    <infraLeafS name="leafs" type="range">
<infraNodeBlk name="nblk" from_"18" to_"18"/>
    </infraLeafS>
    <infraRsAccPortP tDn="uni/infra/accpportprof-test1"/>
  </infraNodeP>

  <infraNodeP name="test2">
    <infraLeafS name="leafs" type="range">
<infraNodeBlk name="nblk" from_"25" to_"25"/>
    </infraLeafS>
    <infraRsAccPortP tDn="uni/infra/accpportprof-test2"/>
  </infraNodeP>

  <infraAccPortP name="test1">
    <infraHPortS name="pselc" type="range">
<infraPortBlk name="blk1" fromCard="1" toCard="1" fromPort="10" toPort="15"/>
<infraRsAccBaseGrp tDn="uni/infra/funcprof/accbundle-bndlgrp" />
    </infraHPortS>
  </infraAccPortP>

  <infraAccPortP name="test2">
    <infraHPortS name="pselc" type="range">
<infraPortBlk name="blk1" fromCard="1" toCard="1" fromPort="20" toPort="25"/>
<infraRsAccBaseGrp tDn="uni/infra/funcprof/accbundle-bndlgrp" />
    </infraHPortS>
  </infraAccPortP>

  <infraFuncP>
    <infraAccBndlGrp name="bndlgrp" lagT="node">
<infraRsHIfPol tnFabricHIfPolName="default"/>
<infraRsCdpIfPol tnCdpIfPolName="default"/>
<infraRsLacpPol tnLacpLagPolName="default"/>
    </infraAccBndlGrp>
  </infraFuncP>

</infraInfra>

```