

Catalyst 8540/8510 MSR および LightStream 1010 ATM スイッチのハードウェア トラブルシューティング： インターフェイス モジュールの問題

インターフェイス モジュールの問題

目次

- [ハードウェアとソフトウェアバージョンの問題のトラブルシューティング](#)
- [関連情報](#)

[<<<Previous セクション次の Section>>>](#)

ハードウェアとソフトウェアバージョンの問題のトラブルシューティング

出会う可能性があるよくある エラーはハードウェアモジュールおよび特定の関数を行うのに必要とされる Cisco IOS® ソフトウェア バージョンの非互換性です。スイッチ ルータにインストールされるさまざまなハードウェアコンポーネントをサポートする IOS software を使用していることを確認するのに [Software Advisor](#) ([登録ユーザのみ](#)) を使用して下さい。

ハードウェア および ソフトウェア バージョンの検証

最新であることを確認するためにハードウェア および ソフトウェア バージョンを表示する。より多くの最近のバージョンで固定された非常に古いハードウェア および ソフトウェア バージョン (背部 2 か 3 バージョン) は警告がある場合があります。バージョン情報を表示する次の EXEC コマンドを使用して下さい:

コマンド	目的
show version	ソフトウェアバージョン情報を表示する。
show hardware [詳細]	修正 レベルおよびバージョンを含む詳しいハードウェア情報を表示する。
show functional-image slot slot	機能画像 情報を表示する。

ハードウェア および ソフトウェア バージョンを確認するために、次のステップを実行して下さい:

ステップ 1 システムソフトウェアバージョンを表示する show version コマンドを使用して下さい:

Switch# **show version**

Cisco Internetwork Operating System Software
IOS (tm) PNNI Software (cat8540m-WPK2-M), Version 12.1(10)E
Copyright (c) 1986-2002 by cisco Systems, Inc.
Compiled Sat 12-Jan-02 00:49 by
Image text-base: 0x60010958, data-base: 0x60F46000

ROM: System Bootstrap, Version 12.0(0.19)W5(5), RELEASE SOFTWARE

8540MSR uptime is 6 weeks, 5 days, 2 hours, 8 minutes
System returned to ROM by reload
System image file is "slot0:cat8540m-wpk2-mz.121-99.FALCON_DEVTEST_UBLDIT29"

cisco C8540MSR (R5000) processor with 262144K/256K bytes of memory.
R5000 CPU at 200Mhz, Implementation 35, Rev 2.1, 512KB L2 Cache
Last reset from power-on
3 Ethernet/IEEE 802.3 interface(s)
16 FastEthernet/IEEE 802.3 interface(s)
15 ATM network interface(s)
505K bytes of non-volatile configuration memory.

20480K bytes of Flash PCMCIA card at slot 0 (Sector size 128K).
8192K bytes of Flash internal SIMM (Sector size 256K).
Secondary is up
Secondary has 262144K bytes of memory.

Configuration register is 0x0

Switch#

ステップ 2 ハードウェア リビジョン レベルを表示する show hardware コマンドを使用して下さい:

Switch# **show hardware**

C8540 named Router, Date: 13:59:13 UTC Mon Jan 3 2000

Slot	Ctrlr-Type	Part No.	Rev	Ser No	Mfg Date	RMA No.	Hw Vrs	Tst	EEP
0/*	K1 GIGETHERN	73-3324-03	A0	0336441Y	Oct 13 99	0	3.4		
1/*	CMPM Card	73-3944-03	09	03445724	Nov 09 99		3.0		
1/0	XPIF POS OC1	73-4462-01	09	034558YP	Nov 09 99		1.1		
2/*	CMPM Card	73-3944-03	A0	04087BW8	Mar 22 00	0	3.0		
2/0	XPIF POS OC1	73-4462-01	A0	04046NRQ	Mar 22 00	0	2.0		
2/1	XPIF GIGE PA	73-4167-05	A0	04097GRJ	Mar 22 00	0	1.0		
3/*	CMPM Card	73-3944-03	A0	04087B XK	Mar 15 00	0	3.0		
3/0	XPIF ATM OC3	73-3889-03	A0	040879AA	Mar 15 00	0	1.0		
3/1	XPIF GIGE PA	73-4167-05	A0	04097GQA	Mar 15 00	0	1.0		
4/*	Route Proc	73-3775-04	A0	03201VCZ	Oct 04 99	0	5.7		
5/*	Switch Card	73-3327-08	A0	032428ZR	Jun 15 99	0	8.0		

```

7/* Switch Card 73-3327-08 A0 032428ZE Jun 15 99 0 8.0
10/* ETHERNET PAM 73-3753-04 A0 03020FCA Sep 22 99 0 4.1
11/* CPM Card 73-3944-03 A0 04087BY5 Mar 13 00 0 3.0
11/0 XPIF GIGE PA 73-4415-05 A0 04087AZE Mar 13 00 0 1.0
11/1 XPIF GIGE PA 73-4415-05 A0 04087AZL Mar 13 00 0 1.0
12/* CPM Card 73-3944-03 A0 04087BWS Mar 14 00 0 3.0
12/0 XPIF ATM OC1 73-3889-03 A0 040879AO Mar 14 00 0 1.0
12/1 XPIF GIGE PA 73-4167-05 A0 04107N8R Mar 14 00 0 1.0

```

DS1201 Backplane EEPROM:

```

Model Ver. Serial MAC-Address MAC-Size RMA RMA-Number MFG-Date
-----
C8540 2 12237014 00D0BA1D3200 1024 0 0 Jun 18 1999
cubi version : 11

```

Power Supply:

```

Slot Part No. Rev Serial No. RMA No. Hw Vrs Power Consumption
-----
0 34-0829-02 A000 APQ02450080 00-00-00-00 1.0 2746 cA

```

ステップ 3 ハードウェアバージョンが Hw Vrs カラムにリストされていることを確認して下さい。

ステップ 4 機能画像 バージョンを含むハードウェアについての詳細な情報を、表示する **show hardware detail** コマンドを使用して下さい:

Switch# **show hardware detail**

<Information deleted>

slot: 3/0 Controller-Type : XPIF ATM OC3 PM - 1 Port SM_IR

```

Part Number: 73-3889-03 Revision: A0
Serial Number: CAB040879AA Mfg Date: Mar 15 00
RMA Number: 0 H/W Version: 1.0
FPGA Version: 1.14

XPIF Version: 3001 CAM size: 64 KB
Ucode Version: 1.0 CAM Type: Private TCAM

```

Port Phy Setup

Port 0: DONE

Optical Line Daughter Card Serial EEPROM:

```

Part Number: 73-3975-02 Revision: A0
Serial Number: CAB0407768M Mfg Date: 2000/04/10
RMA Number: 0 HW Rever: 1.0

```

TCAM Daughter Card Serial EEPROM:

```

Part Number: 73-3970-02 Revision: A0

```

Serial Number: CAB04087BXX Mfg Date: 2000/03/04
RMA Number: 0 HW Rever: 2.0

slot: 3/1 Controller-Type : XPIF GIGE PAM

Part Number: 73-4167-05 Revision: A0
Serial Number: CAB04097GQA Mfg Date: Mar 15 00
RMA Number: 0 H/W Version: 1.0
FPGA Version: 20.72

XPIF Version: 3001 CAM size: 64 KB
Ucode Version: 1.0 CAM Type: Private TCAM

Port Phy Setup

Port 0: DONE GBIC Vendor: No vendor info.

slot: 4/* Controller-Type : Route Proc

Part Number: 73-3775-04 Revision: A0
Serial Number: CAB03201VCZ Mfg Date: Oct 04 99
RMA Number: 0 H/W Version: 5.7
FPGA Version: 4.8

slot: 5/* Controller-Type : Switch Card

Part Number: 73-3327-08 Revision: A0
Serial Number: CAB032428ZR Mfg Date: Jun 15 99
RMA Number: 0 H/W Version: 8.0
FPGA Version: 1.2

slot: 7/* Controller-Type : Switch Card

Part Number: 73-3327-08 Revision: A0
Serial Number: CAB032428ZE Mfg Date: Jun 15 99
RMA Number: 0 H/W Version: 8.0
FPGA Version: 1.2

<Information deleted>

ステップ 5 スイッチ ルータの /Gigabit ルートプロセッサ、スイッチ プロセッサおよびファストイーサネット (802.3u) イーサネットインターフェイスモジュールのための機能画像についての詳細な情報を表示する **show functional-image** コマンドを使用して下さい (この例、Catalyst 8540 MSR で)。 次の例にスロット 4 のルートプロセッサのための機能画像を表示する方法を示されています:

```
Switch# show functional-image slot 4
```

```
Details for cpu Image on slot: 4
```

```
Functional Version of the FPGA Image: 4.8
```

```
#Jtag-Distribution-Format-B
```

```
#HardwareRequired: 100(3.0-19,4.0-19,5.0-19)
```

```
#FunctionalVersion: 4.8
```

```
#Sections: 1
```

```
#Section1Format: MOTOROLA_EXORMAX
```

```
Copyright (c) 1996-00 by cisco Systems, Inc.
```

```
All rights reserved.
```

```
generated by: holliday
```

```
on: Mon Mar 6 13:59:17 PST 2000
```

```
using: /vob/cougar/bin/jtag_script Version 1.13
```

```
config file: cpu.jcf
```

```
Chain description:
```

```
Part type Bits Config file
```

```
10k50 10 ../cidrFpga2/max/cidr_fpga.ttf
```

```
xcs4062 3 ../cubiFpga2/xil/cubi.bit
```

```
xcs4062 3 ../cubiFpga2/xil/cubi.bit
```

```
generic 2
```

```
XC4005 3 /vob/cougar/custom/common/jtcfg/xil/jtcfg_r.bit
```

```
Number devices = 5
```

```
Number of instruction bits = 21
```

```
FPGA config file information:
```

```
Bitgen date/time Sum File
```

```
100/03/02 19:14:49 7068 ../cidrFpga2/max/cidr_fpga.ttf
```

```
1999/04/15 18:46:32 36965 ../cubiFpga2/xil/cubi.bit
```

```
1999/04/15 18:46:32 36965 ../cubiFpga2/xil/cubi.bit 98/06/11 16:56:44 49904
```

```
/vob/cougar/custom/common/jtcfg/xil/jtcfg_r.bit
```

```
#End-Of-Header
```

ステップ 6 FPGA バージョンおよびハードウェアバージョンを判別するために FPGA に必要な FunctionalVersion および #HardwareRequired フィールド確認して下さい。 [ステップ 2](#) および [ステップ 4](#) で表示する **show hardware** コマンド出力を使用してハードウェアバージョンとこれを比較して下さい。 FPGA バージョンがハードウェアバージョンをサポートしない場合、新しい FPGA イメージをダウンロードして下さいおよび/またはハードウェアをアップグレードして下さい。

関連情報

- [ATM ポート アダプタおよびインターフェイス モジュールのインストール手順](#)
 - [ATM テクノロジーに関するサポート](#)
 - [テクニカルサポートとドキュメント - Cisco Systems](#)
-