

5-in-1 EIA/TIA-449 アセンブリおよびピン割り当て

目次

[概要](#)

[前提条件](#)

[要件](#)

[使用するコンポーネント](#)

[表記法](#)

[EIA/TIA-449 ケーブル アセンブリ](#)

[EIA/TIA-449 DTEケーブルピン配置 \(DB-60 ~ DB-37\)](#)

[EIA/TIA-449 DCEケーブルピン配置 \(DB-60 ~ DB-37\)](#)

[関連情報](#)

概要

このドキュメントでは、5-in-1 EIA/TIA-449 ケーブル アセンブリを示し、そのケーブル ピン接続について説明します。

前提条件

要件

このドキュメントに関する固有の要件はありません。

使用するコンポーネント

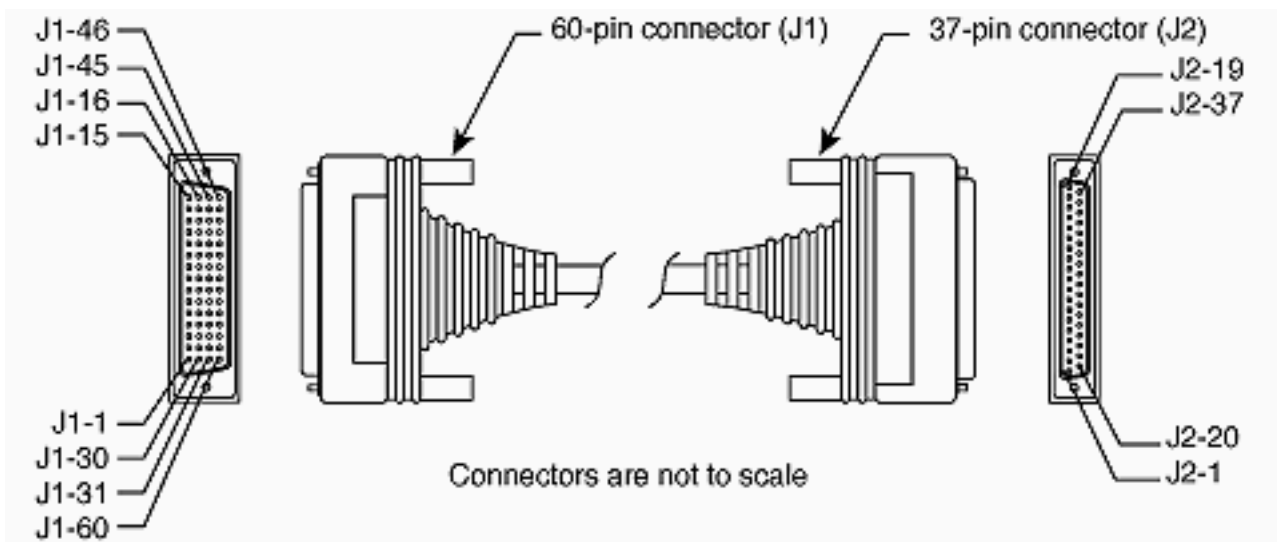
このドキュメントは、特定のソフトウェアやハードウェアのバージョンに限定されるものではありません。

このドキュメントの情報は、特定のラボ環境にあるデバイスに基づいて作成されたものです。このドキュメントで使用するすべてのデバイスは、クリアな（デフォルト）設定で作業を開始しています。ネットワークが稼働中の場合は、コマンドが及ぼす潜在的な影響を十分に理解しておく必要があります。

表記法

ドキュメント表記の詳細は、『[シスコテクニカルティップスの表記法](#)』を参照してください。

[EIA/TIA-449 ケーブル アセンブリ](#)



EIA/TIA-449 DTEケーブルピン配置 (DB-60 ~ DB-37)

60ピン ¹	信号	説明	方向	37ピン	信号
J1-49 J1-48	MODE_1 GND		--	--	--
J1-51 J1-52	GND MODE_DC E	ショーディング グループ	--	--	--
J1-46	Shield_GND	1回	--	J2-1	シールド GND
J1-11 J1-12	TxD/RxD+ TxD/RxD--	ツイストペア No. 6	==> ==>	J2-4 J2-22	SD+ SD--
J1-24 J1-23	TxC/RxC+ TxC/RxC--	ツイストペア No. 9	<== <==	J2-5 J2-23	ST+ ST- -
J1-28 J1-27	RxD/TxD+ RxD/TxD--	ツイストペア No. 11	<== <==	J2-6 J2-24	RD+ RD--
J1-9 J1-10	RTS/CTS+ RTS/CTS--	ツイストペア No. 5	==> ==>	J2-7 J2-25	RS+ RS--
J1-26 J1-25	RxC/TxCE+ RxC/TxCE--	ツイストペア No. 10	<== <==	J2-8 J2-26	RT+ RT
J1-1 J1-2	CTS/RTS+ CTS/RTS--	ツイストペア No. 1	<== <==	J2-9 J2-27	CS+ CS--

J1-44 J1-45	LL/DCD Circuit_GN D	ツイスト ペア No. 12	==> --	J2-10 J2-37	LL CS
J1-3 J1-4	DSR/DTR+ DSR/DTR--	ツイスト ペア No. 2	<== <==	J2-11 J2-29	DM+ DM--
J1-7 J1-8	DTR/DSR+ DTR/DSR--	ツイスト ペア No. 4	==> ==>	J2-12 J2-30	TR+ TR--
J1-5 J1-6	DCD/DCD+ DCD/DCD--	ツイスト ペア No. 3	<== <==	J2-13 J2-31	RR+ RR
J1-13 J1-14	TxCE/TxC+ TxCE/TxC--	ツイスト ペア No. 7	==> ==>	J2-17 J2-35	TT+ TT
J1-15 J1-16	Circuit_GN D Circuit_GN D	ツイスト ペア No. 9	---	J2-19 J2-20	SG RC

1 参照されていないピンは接続されません。

EIA/TIA-449 DCEケーブルピン配置 (DB-60 ~ DB-37)

60ピン ¹	信号	説明	方向	37ピン	信号
J1-49 J1-48	MODE_1 GND	ショーテイング グループ	--	--	--
J1-46	Shield_GN C	1 回	--	J2-1	シールド GND
J1-28 J1-27	RxD/TxD+ RxD/TxD--	ツイスト ペア No. 11	<== <==	J2-4 J2-22	SD+ SD--
J1-13 J1-14	TxCE/TxC+ TxCE/TxC--	ツイスト ペア No. 7	==> ==>	J2-5 J2-23	ST+ ST- -
J1-11 J1-12	TxD/RxD+ TxD/RxD--	ツイスト ペア No. 6	==> ==>	J2-6 J2-24	RD+ RD--

J1-1 J1-2	CTS/RTS+ CTS/RTS--	ツイスト ペア No. 1	<== <==	J2-7 J2- 25	RS+ RS--
J1- 24 J1- 23	TxC/RxC+ TxC/RxC--	ツイスト ペア No. 9	==> ==>	J2-8 J2- 26	RT+ RT--
J1-9 J1- 10	RTS/CTS+ RTS/CTS--	ツイスト ペア No. 5	==> ==>	J2-9 J2- 27	CS+ CS--
J1- 29 J1- 30	NIL/LL Circuit_GN D	ツイスト ペア No. 12	==> --	J2- 10 J2- 37	LL SC
J1-3 J1-4	DTR/DSR+ DTR/DSR--	ツイスト ペア No. 4	==> ==>	J2- 11 J2- 29	DM+ DM--
J1-3 J1-4	DSR/DTR+ DSR/DTR--	ツイスト ペア No. 2	<== <==	J2- 12 J2- 30	TR+ TR--
J1-5 J1-6	DCD/DCD+ DCD/DCD--	ツイスト ペア No. 3	==> ==>	J2- 13 J2- 31	RR+ RR--
J1- 26 J1- 25	RxC/TxCE+ RxC/TxCE- -	ツイスト ペア No. 10	<== <==	J2- 17 J2- 35	TT+ TT
J1- 15 J1- 16	Circuit_GN D Circuit_GN D	ツイスト ペア No. 8	---	J2- 19 J2- 20	SG RC

1 参照されていないピンは接続されません。

関連情報

- [テクニカルサポート - Cisco Systems](#)