

Diagramma di flusso del test di loopback hard plug per linee E1

Sommario

[Introduzione](#)

[Prerequisiti](#)

[Requisiti](#)

[Componenti usati](#)

[Convenzioni](#)

[Diagramma di flusso per la risoluzione dei problemi](#)

[Informazioni correlate](#)

[Introduzione](#)

Questo documento fornisce un diagramma di flusso per la risoluzione dei problemi relativi al test di loopback della spina hardware per le linee E1. Per ulteriori informazioni sui comandi riportati di seguito, vedere [Test di loopback per le linee E1](#) della [spina hardware](#).

[Prerequisiti](#)

[Requisiti](#)

Non sono previsti prerequisiti specifici per questo documento.

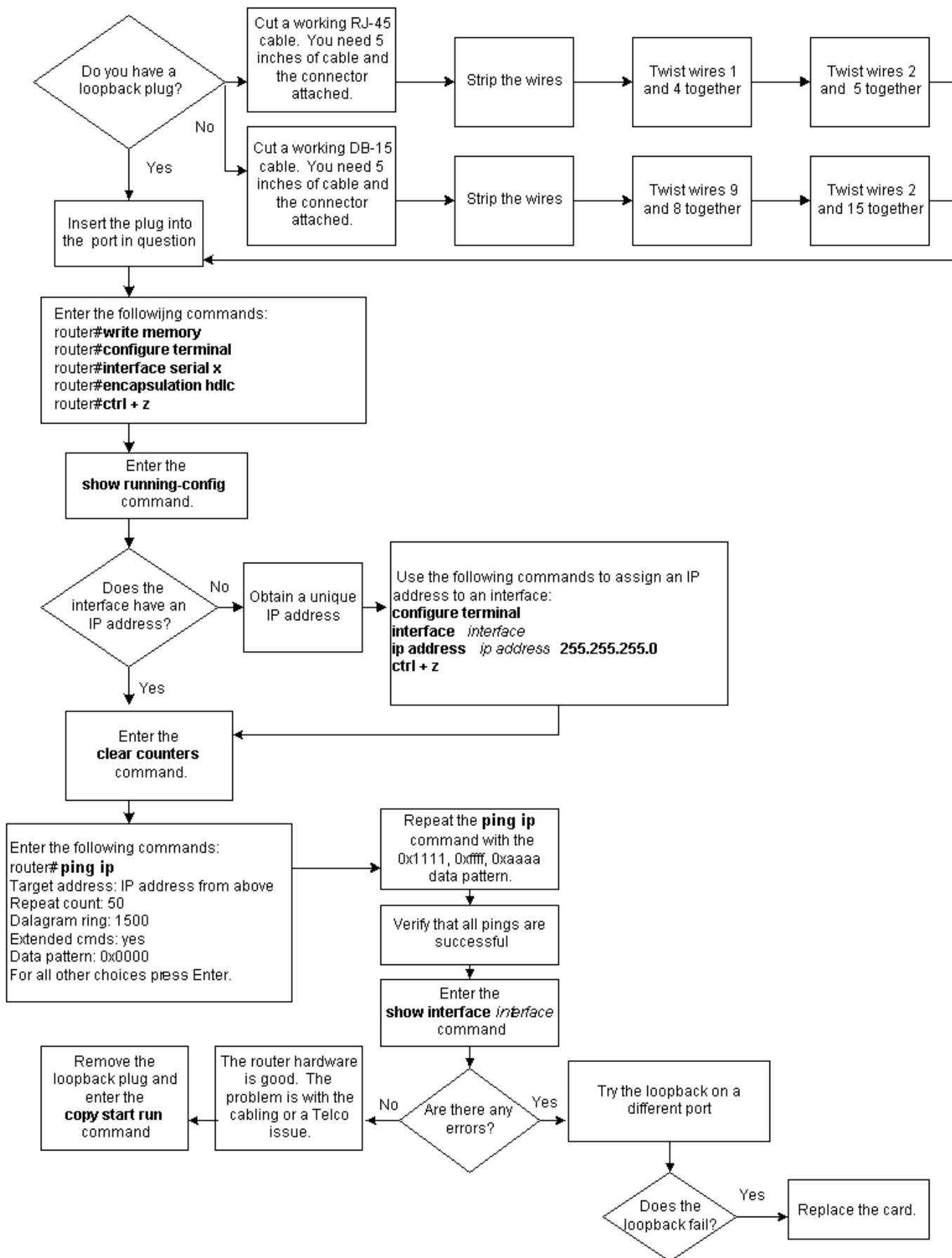
[Componenti usati](#)

Il documento può essere consultato per tutte le versioni software o hardware.

[Convenzioni](#)

Per ulteriori informazioni sulle convenzioni usate, consultare il documento [Cisco sulle convenzioni nei suggerimenti tecnici](#).

[Diagramma di flusso per la risoluzione dei problemi](#)



Informazioni correlate

- [Risoluzione dei problemi E1](#)
- [Risoluzione dei problemi di E1 Layer 1](#)

- [Risoluzione dei problemi relativi agli allarmi E1](#)
- [Risoluzione dei problemi relativi agli eventi di errore E1](#)
- [Risoluzione dei problemi PRI E1](#)
- [Accesso alle pagine di supporto della tecnologia](#)
- [Supporto tecnico – Cisco Systems](#)