

Dépannez les problèmes de performance FEX sur la gamme 5000/6000 de Nexus

Contenu

[Introduction](#)

[Informations générales](#)

[Naviguez le CLI](#)

[Attache au FEX](#)

[Écrivez le mode d'exécution de debug](#)

[Annulez le mode d'exécution de debug](#)

[Quittez le FEX](#)

[Terminologie](#)

[Interface d'hôte \(HI\)](#)

[Interface réseau \(Ni\)](#)

[Port de matrice FEX](#)

[Noms FEX ASIC](#)

[Mappage de ports avant](#)

[N2K-C2148T-1GE](#)

[N2K-C2224TP-1GE/N2K-C2248TP-1GE](#)

[N2K-C2232PP-10GE/N2K-C2232TM-10GE](#)

[N2K-C2248TP-E-1G](#)

[N2K-C2248PQ-10GE ET N2K-C2348UPQ-10GE](#)

[Vérifiez le SFP](#)

[Perte de découverte](#)

[Compteurs de port de la vue HI](#)

[Compteurs de port Ni de vue](#)

[Baisses historiques de vue](#)

[Baisses et interruptions récentes de vue](#)

[Visualisez le débit du trafic portuaire en temps réel](#)

[Atténuez la perte](#)

[Remplacez les serveurs](#)

[Ajoutez les liaisons ascendantes supplémentaires](#)

[Mémoires tampons du partage HI](#)

[Le Nexus 6000 FEX équilibrent la charge l'amélioration](#)

Introduction

Ce document décrit comment dépanner la représentation sur les prolongateurs de matrice (FEX) qui peuvent se relier aux Commutateurs de Nexus 5000 ou de gamme 6000.

Note: Aucune des commandes introduites dans ce document n'est disruptive. Vous devez avoir un commutateur connecté 2000 de Nexus à une gamme 5000 ou 6000 commutez.

Informations générales

Naviguez le CLI

Attache au FEX

Le reliez au FEX pour exécuter des commandes show sur la ligne de commande FEX :

Fex de fex d'attache de Nexus#
fex>

Écrivez le mode d'exécution de debug

Entrez le mode de débogage sur le FEX afin d'exécuter des commandes avancées et spécifier le nom asic FEX. Référez-vous au tableau 1. pour les noms asic FEX.

dbgexec de fex# [le prt/courtisent/rouges/PRI]

Annulez le mode d'exécution de debug

Afin d'annuler le mode d'exécution de debug utilisez l'ordre de clavier CTRL+C :

fex> [CTRL+C]

Quittez le FEX

Afin de quitter le fex, utilisez la commande exit :

sortie de fex#

Terminologie

Interface d'hôte (Hi)

Hauts sont les ports qui font face aux serveurs sur le FEX. These sont généralement connus en tant que ports avant. Chaque port avant sur un FEX a un nombre Hi. Ce nombre est habituellement différent que le numéro de port, mais il est utilisé pour dépanner des commandes de se rapporter à un port. Chaque asic tabule les ports avant différemment.

Interface réseau (Ni)

Les Ni sont les ports de contrôle FEX sur les FEX qui se connectent de nouveau au commutateur de parent. Ceux-ci désigné également sous le nom des liaisons ascendantes de réseau. Ceux-ci ont également une seule personne à charge de nombre Ni sur le modèle.

Port de matrice FEX

Ces ports sont le côté de commutateur de parent du seul lien au FEX. Ces ports sont configurés avec la **fex-matrice de mode de switchport** et les commandes d'une **association de fex**.

Noms FEX ASIC

Chaque FEX est conçu avec un ASIC différent. L'abréviation du nom ASIC est utilisée en procédure de mise en point pour exécuter des commandes.

La plupart des modèles du FEX ont un ASIC, toutefois les 2148 a 6, chacun avec 8 ports avant. Ceux-ci désigné sous le nom du **rmon** dépannent dedans des commandes.

Les noms ASIC et les abreviations associés sont répertoriés pour la référence :

Tableau 1.

Modèle FEX	Nom ASIC	Abreviation
N2K-C2148T-1GE	séquoia	le RW
N2K-C2224TP-1GE		
N2K-C2248TP-1GE	portola	prt
N2K-C2232PP-10GE		
N2K-C2232TM-10GE	woodside	courtisez
N2K-C2248TP-E-1GE	Princeton	PRI
B22	woodside	courtisez
N2K-C2232TM-E-10GE	woodside	courtisez
N2K-C2248PQ-10GE	woodside/Belmont	courtisez
N2K-C2348UPQ-10GE	tiburón	tib

Mappage de ports avant

Pour interpréter la sortie de compteur d'interface il peut être nécessaire de convertir le numéro de port avant en nombre HI. La conversion dépend du modèle de châssis FEX.

N2K-C2148T-1GE

Dans cet exemple, le port avant 26 (chassis-id/1/26) a été assigné à rmon 3 HI 0 :

chassis_id de fex d'attache de switch#

fex- [chassis_id] # sts de séquoia de logiciel de show platform

```

Uplink #:          3      4      1      2
                +-----+
                | | [§] | [§] | |
                +-----+
                : | | :
                +-----+
                | 0  1  2  3 |
                | I  I  I  I |
                | N  N  N  N |
                |
                |   ASIC: 6   |
                | H H H H H H H H |
                | I I I I I I I I |
                | 0 1 2 3 4 5 6 7 |
                +-----+
                | | | | | | | |
                | | | | | | | |
                | | | | | | | |
                | | | | | | | |
                | | | | | | | |
                | | | | | | | |
                +-----+
| 0  1  2  3 | | 0  1  2  3 | | 0  1  2  3 | | 0  1  2  3 | | 0  1  2  3 | | 0  1  2  3 |
| I  I  I  I | | I  I  I  I | | I  I  I  I | | I  I  I  I | | I  I  I  I | | I  I  I  I |
| N  N  N  N | | N  N  N  N | | N  N  N  N | | N  N  N  N | | N  N  N  N | | N  N  N  N |
|
|   ASIC: 0   | |   ASIC: 1   | |   ASIC: 2   | |   ASIC: 3   | |   ASIC: 4   | |   ASIC: 5   |
| H H H H H H H H | | H H H H H H H H | | H H H H H H H H | | H H H H H H H H | | H H H H H H H H | | H H H H H H H H |
| I I I I I I I I | | I I I I I I I I | | I I I I I I I I | | I I I I I I I I | | I I I I I I I I | | I I I I I I I I |
| 0 1 2 3 4 5 6 7 | | 0 1 2 3 4 5 6 7 | | 0 1 2 3 4 5 6 7 | | 0 1 2 3 4 5 6 7 | | 0 1 2 3 4 5 6 7 | | 0 1 2 3 4 5 6 7 |
+-----+
: : : : : : : : : : : : : : : : : : : : : : : : : : : : : : : : : : : : : : : : :
2 1 4 3 6 5 8 7   1 9 1 1 1 1 1 1   1 1 2 1 2 2 2 2   2 2 2 2 3 2 3 3   3 3 3 3 3 3 4 3   4 4 4 4 4 4 4 4
                0  2 1 4 3 6 5   8 7 0 9 2 1 4 3   6 5 8 7 0 9 2 1   4 3 6 5 8 7 0 9   2 1 4 3 6 5 8 7

```

N2K-C2224TP-1GE/N2K-C2248TP-1GE

Dans cet exemple, le port avant 10 (135/1/10) a été assigné HI 9 :

chassis_id de fex d'attache de switch#

fex- [chassis_id] # portola de dbgexec

point de gel de prt>

```

fex-135# dbgexec prt
prt> fp
Fabric port map:
Fabric port map:
  1      3
  |      :
+-----+
| NI1 | NIO |
+-----+
| NI2 | NI3 |
+-----+
  :      |
  2      4
Front port map:
  1  3  5  7  9  11  13  15  17  19  21  23  25  27  29  31  33  35  37  39  41  43  45  47
  :  :  :  :  :  :  :  :  :  :  :  :  :  :  :  :  :  :  :  :  :  :  :  :  :
HIF | 3 | 7 | 2 | 6 | 11 | 16 | | 10 | 15 | 17 | 20 | 21 | 23 | | 26 | 30 | 27 | 31 | 35 | 39 | | 34 | 38 | 42 | 46 | 43 | 47 |
+-----+
HIF | 1 | 5 | 0 | 4 | 9 | 13 | | 8 | 12 | 14 | 18 | 19 | 22 | | 24 | 28 | 25 | 29 | 32 | 37 | | 33 | 36 | 40 | 44 | 41 | 45 |
+-----+
  :  :  :  :  :  :  :  :  :  :  :  :  :  :  :  :  :  :  :  :  :  :  :  :  :
  2  4  6  8  10  12  14  16  18  20  22  24  26  28  30  32  34  36  38  40  42  44  46  48
prt> █

```

N2K-C2232PP-10GE/N2K-C2232TM-10GE

Dans cet exemple, le port avant 20 (135/1/20) a été assigné HI 19 :

chassis_id de fex d'attache de switch#

fex- [chassis_id] # sts de woodside de logiciel de show platform

```
(FINAL POSITION TBD)      Uplink #:      1  2  3  4  5  6  7  8
                         Link status:    :  :  :  :  :  :  :  |  |
                         SFP:             +-----+
                         [ ] [ ] [ ] [ ] [ ] [ ] [ ] [ ] [ ] [ ] [ ]
                         +-----+
                         | N  N  N  N  N  N  N  N  N  |
                         | I  I  I  I  I  I  I  I  I  |
                         | 0  1  2  3  4  5  6  7  |
                         |                               |
                         |           NI (0-7)          |
                         +-----+

                         +-----+-----+-----+-----+
                         |                               |
                         |                               |
                         | HI (0-7)   | HI (8-15) | HI (16-23) | HI (24-31) |
                         | H  H  H  H  H  H  H  H  | H  H  H  H  H  H  H  H  | H  H  H  H  H  H  H  H  | H  H  H  H  H  H  H  H  |
                         | I  I  I  I  I  I  I  I  | I  I  I  I  I  I  I  I  | I  I  I  I  I  I  I  I  | I  I  I  I  I  I  I  I  |
                         | 0  1  2  3  4  5  6  7  | 8  9  1  1  1  1  1  1  | 1  1  1  1  2  2  2  2  | 2  2  2  2  2  2  3  3  |
                         |                               | 0  1  2  3  4  5  | 6  7  8  9  0  1  2  3  | 4  5  6  7  8  9  0  1  |
                         +-----+-----+-----+-----+
                         [ ] [ ] [ ] [ ] [ ] [ ] [ ] [ ] [ ] [ ] [ ] [ ] [ ] [ ] [ ] [ ] [ ] [ ] [ ] [ ] [ ] [ ] [ ] [ ] [ ] [ ] [ ] [ ] [ ] [ ] [ ] [ ]
                         +-----+-----+-----+-----+
                         -  -  -  -  -  -  -  -  -  -  -  -  -  -  -  -  -  -  -  -  -  -  -  -  -  -  -  -  -  -  -  -  -  -  -  -
                         1  2  3  4  5  6  7  8      9  1  1  1  1  1  1  1      1  1  1  2  2  2  2  2      2  2  2  2  2  3  3  3
                         0  1  2  3  4  5  6      7  8  9  0  1  2  3  4      5  6  7  8  9  0  1  2
```

N2K-C2248TP-E-1G

```
fex-111# dbgexec pri
pri> fp
Fabric port map:
Fabric port map:
 1      3
 |      :
+-----+
| NI1 | NI0 |
+-----+
| NI2 | NI3 |
+-----+
 |      :
 2      4
Front port map:
 1  3  5  7  9  11  13  15  17  19  21  23  25  27  29  31  33  35  37  39  41  43  45  47
 |  :  :  :  :  :  :  :  :  :  :  :  :  :  :  :  :  :  :  :  :  :  :  :  :
+-----+-----+-----+-----+
HIF | 3 | 7 | 2 | 6 |11 |16 | |10 |15 |17 |20 |21 |23 | |26 |30 |27 |31 |35 |39 | |34 |38 |42 |46 |43 |47 |
+-----+-----+-----+-----+
HIF | 1 | 5 | 0 | 4 | 9 |13 | | 8 |12 |14 |18 |19 |22 | |24 |28 |25 |29 |32 |37 | |33 |36 |40 |44 |41 |45 |
+-----+-----+-----+-----+
 :  :  :  :  :  :  :  :  :  :  :  :  :  :  :  :  :  :  :  :  :  :  :  :  :
 2  4  6  8 10 12  14 16 18 20 22 24  26 28 30 32 34 36  38 40 42 44 46 48
```

N2K-C2248PQ-10GE ET N2K-C2348UPQ-10GE

Dans cet exemple, HI28 trace pour affronter le port 29 :

```
tib> fp
```

			NI0,1	NI4,5
1 3 5 7 9 1 1 1	1 1 2 2 2 2 2 3	3 3 3 3 4 4 4 4	1-4	9-12
1 3 5	7 9 1 3 5 7 9 1	3 5 7 9 1 3 5 7		
H	H	H		
I	I	I		
0 2 4 6 8 1 1 1	1 1 2 2 2 2 2 3	3 3 3 3 4 4 4 4		
0 2 4	6 8 0 2 4 6 8 0	2 4 6 8 0 2 4 6		
H	H	H		
I	I	I		
1 3 5 7 9 1 1 1	1 1 2 2 2 2 2 3	3 3 3 3 4 4 4 4		
1 3 5	7 9 1 3 5 7 9 1	3 5 7 9 1 3 5 7		
2 4 6 8 1 1 1 1	1 2 2 2 2 2 3 3	3 3 3 4 4 4 4 4	5-8	13-16
0 2 4 6	8 0 2 4 6 8 0 2	4 6 8 0 2 4 6 8		
			NI2,3	NI6,7

Vérifiez le SFP

Cette commande montre les informations de Small Form-Factor Pluggable (SFP) pour le port.

mon du woodside SFP de logiciel de show platform de fex# 0 HI5

Dans cet exemple, vous voyez que le SFP dans HI5 est un 10G-Base-SR (LC) fait par CISCO-AVAGO :

```

## SFP Info:
  SFP FP-Port      : 0
  Fcot Num        : 0
  Fcot Type       : Not Found
10G-Base-SR      : Yes (Byte 3)
SONET            : No  (Bytes 4-5)
Ethernet         : No  (Byte 6)
FC               : No  (Bytes 7-10)
  SFP Type        : Gb Eth
  Min/Max Speeds  : [4294967295, 4294967295] Mbps

>> BASE ID FIELDS <<
Bytes  Name                Value
-----
0      Identifier           : 0x03 (SFP Transceiver)
1      Ext. Identifier      : 0x04
2      Connector Type      : 0x07 (LC)
3-10   Transceiver         : 0x10 0x00 0x00 0x00 0x00 0x00 0x00 0x00
(4-5)  - SONET ComplCode   : 0x00 0x00 (None)
(6)    - Eth ComplCode    : 0x00 (Reserved)
(7)    - FC LinkLength    : 0x00 (None)
(7-8)  - FC TxType        : 0xFF (None)
(9)    - FC TxMedia       : 0x00 (None)
(10)   - FC Speed         : 0x00 (None)
11     Encoding           : 0x06 (64B/66B)
12     BR, Nominal        : 0x67
13     Reserved           : 0x00
14     Length(9m)-km      : 0x00
15     Length(9m)         : 0x00
16     Length(50m)        : 0x08
17     Length(62.5)       : 0x02
18     Length(Copper)     : 0x00
19     Reserved           : 0x1E
20-35  Vendor Name        : CISCO-AVAGO
36     Reserved           : 0x00
37-39  Vendor OUI         : 0x00 0x17 0x6A (0)
40-55  Vendor PN          : SFBR-7700SDZ
56-59  Vendor Rev         : 0x42 0x34 0x20 0x20 (B4 )
60-62  Reserved           : 0x03 0x52 0x00
63     CC_BASE            : 0x84

```

Note: Si vous exécutez cette commande sur un FEX qui utilise les ports de cuivre, alors vous noterez les erreurs de commande. Ceci est prévu car il n'y a aucun SFP à questionner. La demande reviendra à **aucun SFP trouvé** quand ce port est fibre, mais ne contient pas actuellement un SFP.

Perte de découverte

Des commandes show peuvent être exécutées à la demande FEX pour le HI et le Ni met en communication afin de visualiser des compteurs d'interface du côté FEX des liens de port de matrice FEX.

Compteurs de port de la vue HI

Vérification de compteur de port de cette commande montre, semblable à une **exposition international** :

```
fex-128# show platform software woodside rmon 0 HI0
```

TX	Current	Diff	Current	Diff	RX
TX_PKT_LT64	0	0	0	0	RX_PKT_LT64
TX_PKT_64	0	0	0	0	RX_PKT_64
TX_PKT_65	0	0	0	0	RX_PKT_65
TX_PKT_128	0	0	0	0	RX_PKT_128
TX_PKT_256	0	0	0	0	RX_PKT_256

Note: le **rmon 0** est utilisé seulement quand le FEX a un hôte asic. Les 2224, 2248 et 2232 modèles ont seulement un asic. Le modèle 2148 a six asics, ainsi le rmon 0 à 5 sera utilisé. Voyez la section avant de mappage de ports pour d'autres détails.

Compteurs de port Ni de vue

Cette commande t'affichera les compteurs de port pour les liaisons ascendantes de réseau semblables à une **exposition international**. Cette commande montre vous le côté FEX du lien. Cette commande ne t'affiche pas le côté de commutateur de parent du lien.

```
fex-128# show platform software woodside rmon 0 NI0
```

TX	Current	Diff	Current	Diff	RX
TX_PKT_LT64	0	0	0	0	RX_PKT_LT64
TX_PKT_64	0	0	0	0	RX_PKT_64
TX_PKT_65	0	0	0	0	RX_PKT_65
TX_PKT_128	0	0	0	0	RX_PKT_128
TX_PKT_256	0	0	0	0	RX_PKT_256

Baisses historiques de vue

Des baisses historiques peuvent être visualisées avec la commande de **baisses**. Ceci t'affiche toutes les baisses sur le FEX puisqu'il a été activé.

Cette commande t'affiche également des baisses à la CPU FEX qui ne représentera pas des baisses du trafic de données avec les compteurs DROP8. Ceux-ci peuvent être sans risque

ignorés.

Note: la perte de destination [8] et TAIL_DROP8 représente des pertes de destination à la CPU FEX et n'est pas appropriée pour dépanner la représentation pendant que ceci se produit dans des conditions normales.

```
prt> drops
PRT_SS_CNT_TAIL_DROP1 : 3 SS0
PRT_SS_CNT_TAIL_DROP1 : 6 SS1
PRT_SS_CNT_TAIL_DROP1 : 1 SS2
PRT_SS_CNT_TAIL_DROP1 : 25 SS3
PRT_SS_CNT_TAIL_DROP1 : 2 SS5
PRT_SS_CNT_TAIL_DROP8 : 142 SS0
PRT_SS_CNT_TAIL_DROP8 : 73 SS1
PRT_SS_CNT_TAIL_DROP8 : 11 SS2
PRT_SS_CNT_TAIL_DROP8 : 62048 SS3
PRT_SS_CNT_TAIL_DROP8 : 4613 SS4
PRT_SS_CNT_TAIL_DROP8 : 552 SS5
```

Baisses et interruptions récentes de vue

Les interruptions envoyées à la CPU incluent les pertes de destination, qui sont des baisses dues à l'encombrement et au manque de l'espace de mémoire tampon. Ceux-ci peuvent être visualisés avec la commande de **new_ints d'exposition** :

Note: 6.0 et **new_ints** postérieurs tous d'exposition d'utilisations de code

Cet exemple prouve que perte de destination de trames dans la mémoire tampon SS1 :

```
prt> show new_ints
|-----|
| SS1 : ssx_int_norm_td
|-----+
| 1 | 00001c98 | tail drop[1] | frames are being tail dropped.
| 2 | 00005cac | tail drop[2] | frames are being tail dropped.
| 8 | 0000012e | tail drop[8] | frames are being tail dropped.
```

Cet exemple prouve que Ni 3 reçoit des erreurs de symbole :

```
| NI3 : nix_xe_INT_xg
|-----+
|2|00000005| rx_local_fault | Link is in local fault state
|3|00000007| rx_remote_fault | Link is in remote fault state
|4|00000004| rx_code_violation | MAC received unexpected XGMII control characters.
|5|00000004| rx_err_symbol | MAC received an XGMII error character.
|16|00000001| rx_local_fault_edge | Local fault state has changed.
|17|00000001| rx_remote_fault_edge | Remote fault state has changed.
|-----|
```

Cet exemple prouve que les trames de pertes de destination FEX ce d'entrée NI3 :

```
| SS4 : ssx_int_err
|-----+
```

```

|0 |00031aa9 | wo_cr[0] | frames rcvd without credit for pausable classes. Pause
is missing.
|1 |00014e21 | wo_cr[1] | frames rcvd without credit for pausable classes. Pause
is missing.
|2 |00018a9f | wo_cr[2] | frames rcvd without credit for pausable classes. Pause
is missing.
|3 |00025efb | wo_cr[3] | frames rcvd without credit for pausable classes. Pause
is missing.
|-----|

```

Visualisez le débit du trafic portuaire en temps réel

Les statistiques en temps réel de débit de trafic de sorties de commande de débit pour un port. À la différence de l'exposition international, sa pas une moyenne, sa le débit de données en cours cru qui en second lieu. Dans cet exemple, Ni 3 reçoit actuellement 2.96kbps dans le réseau à la direction d'hôte. Une exposition international sur le commutateur correspondant de Nexus de parent affiche 2.96Kbps dans la direction TX sur la liaison ascendante de matrice FEX connectée à Ni 3.

```

prt> rate
+-----+-----+-----+-----+-----+-----+-----+-----+-----+-----+
| Port  || Tx Packets | Tx Rate | Tx Bit  || Rx Packets | Rx Rate | Rx Bit  | Avg Pkt| Avg Pkt| |
|      ||            | (pkts/s) | Rate    ||            | (pkts/s) | Rate    | (Tx)  | (Rx)  | |
+-----+-----+-----+-----+-----+-----+-----+-----+-----+-----+
| O-CI  ||          11 |         2 | 4.80Kbps ||          12 |         2 | 8.64Kbps | 252  | 430  | |
| O-NI3  ||           6 |         1 | 4.32Kbps ||           6 |         1 | 2.96Kbps | 430  | 289  | |
| O-NI1  ||           6 |         1 | 4.32Kbps ||           5 |         1 | 1.89Kbps | 430  | 217  | |
+-----+-----+-----+-----+-----+-----+-----+-----+-----+-----+

```

Atténuez la perte

Les pertes de destination sont provoqué par par l'épuisement de mémoire tampon. Typiquement la mémoire tampon devient épuisée quand les plusieurs serveurs éclatés au HIFs immédiatement, ou les tampons de sortie d'hôte ne peuvent pas vider leur trafic sortant assez rapide pour compléter le niveau des crédits sur le NIFs.

Il y a plusieurs options disponibles pour atténuer cette perte.

Remplacez les serveurs

Déplacez tous les serveurs avec la circulation bursty telle que des baies de stockage et des points finaux de vidéo hors fonction du FEX et connectez-les directement aux ports de base du commutateur de parent. Ceci empêchera les serveurs bursty d'épuiser la mémoire tampon et de mourir de faim le trafic des hôtes moins bavards.

Les Commutateurs de Nexus 5000 et de gamme 6000 ont de plus grandes mémoires tampons que les modèles FEX, pour connecter les serveurs bursty aux ports de base atténue la perte parce que les tampons de port de base peuvent manipuler une rafale beaucoup plus grande.

Ajoutez les liaisons ascendantes supplémentaires

Quelques modèles de FEX peuvent déverrouiller l'espace de mémoire tampon supplémentaire quand plus de liaisons ascendantes du FEX au commutateur de parent sont ajoutées. Ceci peut potentiellement cesser des baisses sur les liaisons ascendantes de réseau.

Tableau 2.

Modèle	Augmentation de mémoire tampon en ajoutant des liaisons ascendantes
2148	aucun
2224	augmentation de mémoire tampon jusqu'à 2 liaisons ascendantes
2248TP	augmentation de mémoire tampon jusqu'à 4 liaisons ascendantes
2232	augmentation de mémoire tampon jusqu'à 4 liaisons ascendantes
2248TP-E	aucun
2248PQ	aucun

Mémoires tampons du partage HI

La plupart des modèles de FEX peuvent tirer bénéfice de partager la mémoire tampon HI à travers tous les ports de hôte. Si des baisses sont vues sur le HI, partager la mémoire tampon pourrait atténuer ces baisses.

Modifiez la limite de file d'attente FEX globalement :

5k(config)# aucune queue-limit de fex (s'applique globalement à tous les fexes sur cela 5k)

Modifiez la limite de file d'attente FEX sur différent FEX :

File d'attente de Fex

5k(config)# fex 100

5k(config-fex)# aucune queue-limit [modèle] de matériel

Le Nexus 6000 FEX équilibrent la charge l'amélioration

Le Nexus 6000 a une option supplémentaire de changer l'algorithme d'Équilibrage de charge de HIF à NIF. Par défaut, même si les paquets arrivent sur différents ports HIF, ils pourraient encore être alignés au même NIF. Le liaison ascendante-chargement-équilibre-mode étant activé, ils sont distribués à travers plusieurs NIFs, et tiennent compte plus même de l'utilisation des tampons de sortie NIF.

6k(config)# liaison ascendante-chargement-équilibre-mode du matériel N2248PQ