

# Techniques de mise à niveau et de rétrogradation de MGX 8220

## Contenu

[Introduction](#)

[Conditions préalables](#)

[Conditions requises](#)

[Composants utilisés](#)

[Conventions](#)

[Procédures](#)

[Procédure 1 : Mise à niveau inélegante pour 1 ensemble de cartes ASC pour des versions 2.x à 2.y ; 2.x à 3.y ; 3.x à 3.y](#)

[Procédure 2 : Downgrade pour 1 ensemble de cartes ASC pour des versions 2.y à 2.x ; 3.y à 2.x ; 3.y à 3.x](#)

[Procédure 3 : Mise à niveau inélegante pour l'ensemble de cartes ASC 2 pour des versions 2.x à 2.y ; 2.x à 3.y ; 3.x à 3.y](#)

[Procédure 4 : Downgrade pour l'ensemble de cartes ASC 2 pour des versions 2.y à 2.x ; 3.y à 2.x ; 3.y à 3.x](#)

[Procédure 5 : Mise à niveau inélegante pour 1 ensemble de cartes ASC pour des versions 2.x à 4.y ; 3.x à 4.y](#)

[Procédure 6 : Downgrade pour 1 ensemble de cartes ASC pour des versions 4.y à 2.x ; 4.y à 3.x](#)

[Procédure 7 : Downgrade pour l'ensemble de cartes ASC 2 pour des versions 4.y à 2.x ; 4.y à 3.x](#)

[Procédure 8 : Mise à niveau inélegante pour 1 ensemble de cartes ASC pour des versions 4.x à 4.y ; 4.x à 5.y ; 5.x à 5.y](#)

[Procédure 9 : Downgrade pour 1 ensemble de cartes ASC pour des versions 4.y à 4.x ; 5.x à 4.x ; 5.y à 5.x](#)

[Procédure 10 : Mise à niveau en douceur pour l'ensemble de cartes ASC 2 pour des versions 2.x à 2.y ; 3.x à 3.y](#)

[Procédure 11 : Mise à niveau en douceur pour l'ensemble de cartes ASC 2 pour des versions 2.x à 4.y ; 3.x à 4.y](#)

[Procédure 12 : Mise à niveau en douceur pour l'ensemble de cartes ASC 2 pour des versions 4.x à 4.y ; 4.x à 5.x ; 5.x à 5.y](#)

[Procédure 13 : Downgrade pour l'ensemble de cartes ASC 2 pour des versions 4.y à 4.x ; 5.x à 4.x ; 5.y à 5.x](#)

[Informations connexes](#)

## [Introduction](#)

Ce document décrit le processus Cisco-recommandé pour le bootcode de Concentrateurs de périphérie Cisco MGX 8220 et les mises à jour du firmware et les downgrades réussis. L'AXE est le nom de produit hérité pour les Concentrateurs de périphérie Cisco MGX 8220.

Ceux-ci améliorent et des techniques de rétrogradation (décrites dans des [matrices de mise à jour et de Downgrade MGX 8220, des concepts et des définitions](#)) pour le contrôleur de module AXIS (ASC) et le module de service (SM) sont fournies :

- [Mises à niveau en douceur](#)
- [Mises à niveau inélégantes](#)
- [Downgrades](#)

Référez-vous aux [concepts et aux définitions](#) pour information les informations complémentaires.

Vous devez être un [utilisateur enregistré](#) pour voir les informations détaillées dans les notes de version de microprogramme.

Employez ce document comme aide pour conduire des mises à jour du firmware réussies. Ce document n'est pas une substitution pour la planification appropriée avec votre ingénieur de vente de Cisco, technicien système, ou gestionnaire de comptes.

**Remarque:** Référez-vous à [améliorer des micrologiciels 2.1.18/16 MGX 8220 à 4.0.03](#) pour des mises à jour MGX 8220 de la version 2.1.16 ou 2.1.18 de micrologiciels à 4.0.03.

**Avertissement :** Le recours aux procédures dans ce document assume des connaissances pratiques du concentrateur de périphérie MGX 8220. Lisez les deux documents complètement avant que vous poursuiviez une mise à jour du firmware.

## [Conditions préalables](#)

### [Conditions requises](#)

Cisco vous recommande de prendre connaissance des rubriques suivantes :

- Concentrateur de périphérie MGX 8220

### [Composants utilisés](#)

Les informations contenues dans ce document sont basées sur les versions de matériel et de logiciel suivantes :

Des mises à jour MGX 8220 à la version 5.0.x de micrologiciels sont prises en charge seulement pour des versions :

- 4.0.x
- 4.1.x
- 5.0.x

Premiers périphériques de mise à jour à la dernière généralement - version de microprogramme disponible de 4.0.x ou de 4.1.x pour des mises à jour de version 2.x ou 3.x. Puis mise à jour à la version 5.0.x. Les considérations spéciales s'appliquent quand vous améliorez :

1. Des versions 2.x et 3.x
2. Multiplexage inversé pour le module de jonction atmosphère (IMATM) et l'interface réseau de l'utilisateur atmosphère (UNI) SMs (AUSMs) 8-port SMs des versions 4.0.x et 4.1.x à la

version 5.0.x

Les informations contenues dans ce document ont été créées à partir des périphériques d'un environnement de laboratoire spécifique. Tous les périphériques utilisés dans ce document ont démarré avec une configuration effacée (par défaut). Si votre réseau est opérationnel, assurez-vous que vous comprenez l'effet potentiel de toute commande.

## Conventions

Pour plus d'informations sur les conventions utilisées dans ce document, reportez-vous à [Conventions relatives aux conseils techniques Cisco](#).

## Procédures

### Procédure 1 : Mise à niveau inélégante pour 1 ensemble de cartes ASC pour des versions 2.x à 2.y ; 2.x à 3.y ; 3.x à 3.y

Cette procédure s'applique aux versions de firmware :

- 2.x à 2.y
- 2.x à 3.y
- 3.x à 3.y

1. [Sauvegardez la configuration de la carte ASC en cours](#). Exécutez cette étape pour l'ASC avant que vous amélioriez le micrologiciel.
2. [Sauvegardez la configuration SM de courant](#) pour chaque SM primaire et autonome. Exécutez cette étape pour le SM avant que vous amélioriez le micrologiciel.
3. Exécutez la commande [dspadrxlat](#) et notez la valeur du paramètre [ConnNumOfValidEntries](#), qui indique le nombre de connexions. Émettez cette commande de nouveau à la fin de la procédure de s'assurer que le nombre de connexions n'a pas changé.
4. Émettez les [dsptotals](#) commandent pour tout le SMS primaire et autonome. Ne changez pas la configuration du module pendant la mise à jour. Examinez le nombre de lignes, de ports et de canaux avant la mise à niveau. Examinez les mêmes paramètres de configuration après que la mise à jour pour établir qu'une configuration a été retenue.
5. Émettez la commande **mise du <ASC\_BT\_file> AXIS\_ASC\_BACKUP.FW** d'exécuter un Protocole TFTP (Trivial File Transfer Protocol). Cette étape télécharge le nouveau bootcode de la carte ASC dans l'ASC. Émettez la commande de [chkflash](#) de calculer et comparer la somme de contrôle instantanée pour s'assurer que le bootcode est correct. Émettez la commande de [version](#), qui affiche la version du bootcode enregistré dans la mémoire flash.
6. Émettez la commande **mise du <ASC\_FW\_file> AXIS\_ASC\_ACTIVE.FW** d'exécuter un TFTP. Cette étape télécharge le nouveau microprogramme de la carte ASC dans l'ASC.
7. Comparez la taille de fichier du micrologiciel pour vérifier un téléchargement réussi au disque de la carte ASC.
8. Émettez les [dspfwrevs](#) commandent de vérifier la révision de microprogramme correcte.
9. Placez les adresses de début et de fin dans la mémoire flash où le fichier de code de démarrage est écrit pour tout le SMS. Émettez les commandes de [flashStartAddr](#) et de [flashEndAddr](#) de commencer le fichier de mémoire flash à 0xbfc00000 et l'extrémité à 0xbfc40000.

```
shelf.1.<Slot>.<type>.<a|s>flashStartAddr = 0xbfc00000
```

```
shelf.1.<Slot>.<type>.<a|s>flashEndAddr = 0xbfc40000
```

Émettez la commande **mise du <SM\_BT\_file> AXIS\_SM\_1\_slot#.BOOT** d'exécuter un TFTP et de remplacer le *slot#* par le nombre de l'emplacement SM. Émettez la commande de [chkflash](#) de calculer et comparer la somme de contrôle instantanée pour s'assurer que le bootcode est correct. Émettez la commande de [version](#), qui affiche la version du bootcode enregistré dans la mémoire flash.

- Placez les adresses de début et de fin dans la mémoire flash où le fichier de micrologiciel est écrit pour tout le SMs. Émettez les commandes de [flashStartAddr](#) et de [flashEndAddr](#) de commencer le fichier de mémoire flash à 0xbfc40000 et l'extrémité à 0xbfd00000.

```
shelf.1.<Slot>.<type>.<a|s>flashStartAddr = 0xbfc40000
```

```
shelf.1.<Slot>.<type>.<a|s>flashEndAddr = 0xbfd00000
```

Émettez la commande **mise du <SM\_FW\_file> AXIS\_SM\_1\_slot#.FW** d'exécuter un TFTP et de remplacer le *slot#* par le nombre de l'emplacement SM. Émettez la commande de [chkflash](#) de calculer et comparer la somme de contrôle instantanée pour s'assurer que le bootcode est correct.

- Émettez les [resetsys](#) commandent de remettre à l'état initial toutes les cartes sur le module.
- Émettez la commande de [dspadrxlat](#) de s'assurer que le nombre de connexions n'a pas changé.
- Émettez les [dsptotals](#) commandent pour tout le SMs primaire et autonome. Cette étape examine le nombre de lignes, de ports, et de canaux après la mise à jour. Comparez les valeurs à ceux avant le téléchargement. La commande peut également aider à établir si la configuration demeure la même.
- Restaurez les configurations ASC et SM s'il y a lieu.

## [Procédure 2 : Downgrade pour 1 ensemble de cartes ASC pour des versions 2.y à 2.x ; 3.y à 2.x ; 3.y à 3.x](#)

Cette procédure s'applique aux versions de firmware :

- 2.y à 2.x
- 3.y à 2.x
- 3.y à 3.x

- [Compatibilité de contrôle](#).
- [Sauvegardez la configuration de la carte ASC en cours](#). Exécutez cette étape pour l'ASC avant que vous déclassifiez le micrologiciel.
- [Sauvegardez la configuration SM de courant](#) pour chaque SM primaire et autonome. Exécutez cette étape avant que vous déclassifiez le micrologiciel.
- Exécutez la commande [dspadrxlat](#) et notez la valeur du paramètre [ConnNumOfValidEntries](#), qui indique le nombre de connexions. Émettez la commande de nouveau à la fin de la procédure de s'assurer que le nombre de connexions n'a pas changé.
- Émettez les [dsptotals](#) commandent pour tout le SMs primaire et autonome. Ne changez pas la configuration du module pendant que vous rétrogradez à une ancienne version. Examinez le nombre de lignes, de ports, et de canaux avant le downgrade. Examinez les mêmes paramètres de configuration après que le downgrade pour établir si la configuration a été restaurée correctement.
- Exécutez la commande **put <ASC\_BT\_file> AXIS\_ASC\_BACKUP.FW** pour lancer un TFTP. Cette étape télécharge le bootcode désiré dans l'ASC. Émettez la commande de [chkflash](#) de calculer et comparer la somme de contrôle instantanée pour s'assurer que le

bootcode est correct.Émettez la commande de [version](#), qui affiche la version du bootcode enregistré dans la mémoire flash.

7. Émettez la commande **mise du <ASC\_FW\_file> AXIS\_ASC\_ACTIVE.FW** d'exécuter un TFTP pour télécharger le microprogramme de la carte ASC désiré dans l'ASC.
8. Vérifiez la taille de fichier du micrologiciel téléchargé pour voir si le micrologiciel a été téléchargé avec succès au disque de la carte ASC.
9. Émettez les [dspfwrevs](#) commandent de vérifier la révision de microprogramme correcte.
10. Placez les adresses de début et de fin dans la mémoire flash où le fichier de code de démarrage est écrit pour tout le SMs.Émettez les commandes de [flashStartAddr](#) et de [flashEndAddr](#) de commencer le fichier de mémoire flash à 0xbfc00000 et l'extrémité à 0xbfc40000.

```
shelf.1.<Slot>.<type>.<a|s>flashStartAddr = 0xbfc00000  
shelf.1.<Slot>.<type>.<a|s>flashEndAddr = 0xbfc40000
```

Émettez la commande **mise du <SM\_BT\_file> AXIS\_SM\_1\_slot#.BOOT** d'exécuter un TFTP.Remplacez le *slot#* par le nombre de l'emplacement SM. Cette étape télécharge le bootcode désiré pour le SM.Émettez la commande de [chkflash](#) de calculer et comparer la somme de contrôle instantanée pour s'assurer que le bootcode est correct.Émettez la commande de [version](#) d'afficher la version du bootcode enregistré dans la mémoire flash.

11. Placez les adresses de début et de fin dans la mémoire flash où le fichier de micrologiciel est écrit pour tout le SMs.Émettez les commandes de [flashStartAddr](#) et de [flashEndAddr](#) de commencer le fichier de micrologiciel à 0xbfc40000 et l'extrémité à 0xbfd00000.

```
shelf.1.<Slot>.<type>.<a|s>flashStartAddr = 0xbfc40000  
shelf.1.<Slot>.<type>.<a|s>flashEndAddr = 0xbfd00000
```

Exécutez la commande **put <SM\_FW\_file> AXIS\_SM\_1\_slot#.FW** pour effectuer un TFTP.Remplacez le *slot#* par le nombre de l'emplacement SM. Cette étape télécharge le micrologiciel désiré dans le SM.Émettez la commande de [chkflash](#) de calculer et comparer la somme de contrôle instantanée pour s'assurer que le bootcode est correct.

12. Émettez la commande de [clrallcnf](#) de remettre à l'état initial toutes les cartes sur le module.
13. Placez la révision de RAM de batterie-sauvegarde (BRAM).
14. Restaurez les configurations ASC et SM.
15. Émettez la commande de [dspadrxlat](#) de s'assurer que le nombre de connexions est correct.
16. Émettez la commande de [dsptotals](#) pour tout le SMs.Cette étape examine le nombre de lignes, de ports, et de canaux après le downgrade. Comparez les valeurs à ceux avant que le téléchargement pour établir si la configuration est demeurée la même.

### [Procédure 3 : Mise à niveau inélegante pour l'ensemble de cartes ASC 2 pour des versions 2.x à 2.y ; 2.x à 3.y ; 3.x à 3.y](#)

**Remarque:** Un module MGX 8220 qui exécute la version 2.x ne peut pas être amélioré à 3.x avec élégance. Le processus de mise à niveau est disgracieux même si le module a la Redondance avec un ensemble de cartes ASC deux. Terminez-vous ces étapes pour améliorer ungracefully ces releases :

Cette procédure s'applique aux versions de firmware :

- 2.x à 2.y
- 2.x à 3.x

- 3.x à 3.y

1. [Sauvegardez la configuration de la carte ASC en cours](#). Exécutez cette étape pour l'ASC avant que vous amélioriez le micrologiciel.
2. [Sauvegardez la configuration SM de courant](#) pour chaque SM primaire et autonome. Exécutez cette étape pour le SM avant que vous amélioriez le micrologiciel.
3. Émettez la commande de [dspadrxlat](#), et notez la valeur du paramètre de *ConnNumOfValidEntries*, qui indique le nombre de connexions. Émettez la commande de nouveau à la fin de la procédure de s'assurer que le nombre de connexions n'a pas changé.
4. Émettez les [dsptotals](#) commandent pour tout le SMs primaire et autonome. Ne changez pas la configuration du module pendant la mise à jour. Examinez le nombre de lignes, de ports et de canaux avant la mise à niveau. Examinez les mêmes paramètres de configuration après que la mise à jour pour établir si la configuration a été retenue.
5. Exécutez la commande **put <ASC\_BT\_file> AXIS\_ASC\_BACKUP.FW** pour lancer un TFTP. Cette étape télécharge le nouveau bootcode pour l'ASC. Émettez la commande de [chkflash](#) de calculer et comparer la somme de contrôle instantanée pour s'assurer que le bootcode est correct. Émettez la commande de [version](#), qui affiche la version du bootcode enregistré dans la mémoire flash. Émettez la commande de **switchcc** de commuter à l'autre ASC. Émettez la commande **mise du <ASC\_BT\_file> AXIS\_ASC\_BACKUP.FW** d'exécuter un TFTP pour télécharger le nouveau bootcode dans le deuxième ASC. Émettez la commande de [chkflash](#) de calculer et comparer la somme de contrôle instantanée pour s'assurer que le bootcode est correct. Émettez la commande de [version](#), qui affiche la version du bootcode enregistré dans la mémoire flash.
6. Émettez la commande **mise du <ASC\_FW\_file> AXIS\_ASC\_ACTIVE.FW** d'exécuter un TFTP. Cette étape télécharge le nouveau micrologiciel pour l'ASC actif.
7. Vérifiez la taille de fichier du micrologiciel téléchargé et si le micrologiciel a été téléchargé avec succès au disque de la carte ASC.
8. Émettez les [dspfwrevs](#) commandent de vérifier la révision de microprogramme correcte.
9. Émettez la commande **mise du <ASC\_FW\_file> AXIS\_ASC\_STANDBY.FW** d'exécuter un TFTP. Cette étape télécharge le nouveau micrologiciel pour l'ASC de secours.
10. Vérifiez la taille de fichier du micrologiciel téléchargé et si le micrologiciel a été téléchargé avec succès au disque de la carte ASC.
11. Émettez les [dspfwrevs](#) commandent de vérifier la révision de microprogramme correcte.
12. Placez les adresses de début et de fin dans la mémoire flash où le fichier de code de démarrage est écrit pour tout le SMs. Émettez les commandes de [flashStartAddr](#) et de [flashEndAddr](#) de commencer le fichier de mémoire flash à 0xbfc00000 et l'extrémité à 0xbfc40000.

```
shelf.1.<Slot>.<type>.<a|s>flashStartAddr = 0xbfc00000
```

```
shelf.1.<Slot>.<type>.<a|s>flashEndAddr = 0xbfc40000
```

Émettez la commande **mise du <SM\_BT\_file> AXIS\_SM\_1\_slot#.BOOT** d'exécuter un TFTP. Remplacez le *slot#* par le nombre de l'emplacement SM. Cette étape télécharge le nouveau bootcode pour le SM. Émettez la commande de [chkflash](#) de calculer et comparer la somme de contrôle instantanée pour s'assurer que le bootcode est correct. Émettez la commande de [version](#), qui affiche la version du bootcode enregistré dans la mémoire flash.

13. Placez les adresses de début et de fin dans la mémoire flash où le fichier de micrologiciel est écrit pour tout le SMs. Émettez les commandes de [flashStartAddr](#) et de [flashEndAddr](#) de commencer le fichier de mémoire flash à 0xbfc40000 et l'extrémité à 0xbfd00000.

```
shelf.1.<Slot>.<type>.<a|s>flashStartAddr = 0xbfc40000
```

```
shelf.1.<Slot>.<type>.<a|s>flashEndAddr = 0xbfd00000
```



Exécutez la commande `put <SM_FW_file> AXIS_SM_1_slot#.FW` pour effectuer un TFTP. Remplacez le `slot#` par le nombre de l'emplacement SM. Cette étape télécharge le micrologiciel désiré dans le SM. Émettez la commande de [chkflash](#) de calculer et comparer la somme de contrôle instantanée pour s'assurer que le bootcode est correct.

14. Émettez les [resetsys](#) commandent de remettre à l'état initial toutes les cartes sur le module.
15. Émettez la commande de [dspadrxlat](#) de s'assurer que le nombre de connexions est correct.
16. Émettez les [dsptotals](#) commandent pour tout le SMs primaire et autonome. Examinez le nombre de lignes, de ports, et de canaux après la mise à jour. Comparez les valeurs à ceux avant que le téléchargement pour établir que la configuration est demeurée la même.
17. Restaurez les configurations ASC et SM s'il y a lieu.

## Procédure 4 : Downgrade pour l'ensemble de cartes ASC 2 pour des versions 2.y à 2.x ; 3.y à 2.x ; 3.y à 3.x

Cette procédure s'applique aux versions de firmware :

- 2.y à 2.x
- 3.y à 2.x
- 3.y à 3.x

1. [Compatibilité de contrôle](#).
2. [Sauvegardez la configuration de la carte ASC en cours](#). Exécutez cette étape pour l'ASC avant que vous déclassifiez le micrologiciel.
3. [Sauvegardez la configuration SM de courant](#) pour chaque SM primaire et autonome. Exécutez cette étape pour le SM avant que vous déclassifiez le micrologiciel.
4. Émettez la commande de [dspadrxlat](#) et notez la valeur du paramètre de `ConnNumOfValidEntries`. Ceci indique le nombre de connexions. Émettez la commande à la fin de la procédure de s'assurer que le nombre de connexions n'a pas changé.
5. Émettez les [dsptotals](#) commandent pour tout le SMs primaire et autonome. Ne changez pas la configuration de module pendant le downgrade. Examinez le nombre de lignes, de ports, et de canaux avant le downgrade. Examinez les mêmes paramètres de configuration après que le downgrade pour établir si la configuration est demeurée la même.
6. Exécutez la commande `put <ASC_BT_file> AXIS_ASC_BACKUP.FW` pour lancer un TFTP. Cette étape télécharge le nouveau bootcode de la carte ASC dans l'ASC. Émettez la commande de [chkflash](#) de calculer et comparer la somme de contrôle instantanée pour s'assurer que le bootcode est correct. Émettez la commande de [version](#), qui affiche la version du bootcode enregistré dans la mémoire flash. Émettez la commande de `switchcc` de commuter à l'autre ASC. Exécutez la commande `put <ASC_BT_file> AXIS_ASC_BACKUP.FW` pour lancer un TFTP. Émettez la commande de [chkflash](#) de calculer et comparer la somme de contrôle instantanée pour s'assurer que le bootcode est correct. Émettez la commande de [version](#), qui affiche la version du bootcode enregistré dans la mémoire flash.
7. Émettez la commande `mise du <ASC_FW_file> AXIS_ASC_ACTIVE.FW` d'exécuter un TFTP. Cette étape télécharge le micrologiciel désiré pour l'ASC actif.
8. Vérifiez la taille de fichier du micrologiciel téléchargé et vérifiez si le micrologiciel a été téléchargé avec succès au disque de la carte ASC.
9. Émettez les [dspfwrevs](#) commandent de vérifier la révision de microprogramme correcte.
10. Émettez la commande `mise du <ASC_FW_file> AXIS_ASC_STANDBY.FW` d'exécuter un

TFTP. Cette étape télécharge le micrologiciel désiré pour l'ASC de secours.

11. Vérifiez la taille de fichier du micrologiciel téléchargé et si le micrologiciel a été téléchargé avec succès au disque de la carte ASC.
12. Émettez les [dspfwrevs](#) commandent de vérifier la révision de microprogramme correcte.
13. Placez les adresses de début et de fin dans la mémoire flash où le fichier de code de démarrage est écrit pour tout le SMs. Émettez les commandes de [flashStartAddr](#) et de [flashEndAddr](#) de commencer le fichier de mémoire flash à 0xbfc00000 et l'extrémité à 0xbfc40000.

```
shelf.1.<Slot>.<type>.<a|s>flashStartAddr = 0xbfc00000
```

```
shelf.1.<Slot>.<type>.<a|s>flashEndAddr = 0xbfc40000
```

Émettez la commande `mise du <SM_BT_file> AXIS_SM_1_slot#.BOOT` d'exécuter un TFTP. Remplacez le *slot#* par le nombre de l'emplacement SM. Cette étape télécharge le nouveau bootcode pour le SM. Émettez la commande de [chkflash](#) de calculer et comparer la somme de contrôle instantanée pour s'assurer que le bootcode est correct. Émettez la commande de [version](#), qui affiche la version du bootcode enregistré dans la mémoire flash.

14. Placez les adresses de début et de fin dans la mémoire flash où le fichier de micrologiciel est écrit pour tout le SMs. Émettez les commandes de [flashStartAddr](#) et de [flashEndAddr](#) de commencer le fichier de mémoire flash à 0xbfc40000 et l'extrémité à 0xbfd00000.

```
shelf.1.<Slot>.<type>.<a|s>flashStartAddr = 0xbfc40000
```

```
shelf.1.<Slot>.<type>.<a|s>flashEndAddr = 0xbfd00000
```

Exécutez la commande `put <SM_FW_file> AXIS_SM_1_slot#.FW` pour effectuer un TFTP. Remplacez le *slot#* par le nombre d'emplacement SM. Cette étape télécharge le micrologiciel désiré dans le SM. Émettez la commande de [chkflash](#) de calculer et comparer la somme de contrôle instantanée pour s'assurer que le bootcode est correct.

15. Émettez la commande de [cirallcnf](#). Cette commande remet à l'état initial toutes les cartes sur le module.
16. Placez la révision de BRAM.
17. Restaurez les configurations ASC et SM.
18. Émettez la commande de [dspadrxlat](#) de s'assurer que le nombre de connexions est correct.
19. Émettez la commande de [dsptotals](#) pour tout le SMs. Examinez le nombre de lignes, de ports, et de canaux après le downgrade. Comparez les valeurs à ceux avant que le téléchargement pour établir si la configuration est demeurée la même.

## [Procédure 5 : Mise à niveau inélégante pour 1 ensemble de cartes ASC pour des versions 2.x à 4.y ; 3.x à 4.y](#)

Cette procédure s'applique aux versions de firmware :

- 2.x à 4.y
  - 3.x à 4.y
1. [Sauvegardez la configuration de la carte ASC en cours](#). Exécutez cette étape pour l'ASC avant que vous amélioriez le micrologiciel.
  2. [Sauvegardez la configuration SM de courant](#) pour chaque SM primaire et autonome. Exécutez cette étape pour le SM avant que vous amélioriez le micrologiciel.
  3. Exécutez la commande [dspadrxlat](#) et notez la valeur du paramètre [ConnNumOfValidEntries](#), qui indique le nombre de connexions. Émettez la commande de nouveau à la fin de la procédure de s'assurer que le nombre de connexions n'a pas changé.
  4. Émettez les [dsptotals](#) commandent pour tout le SMs primaire et autonome. Ne changez pas



la configuration du module pendant la mise à jour. Examinez le nombre de lignes, de ports et de canaux avant la mise à niveau. Examinez les mêmes paramètres de configuration après que la mise à jour pour établir si la configuration est demeurée la même.

5. Exécuter la commande **put <ASC\_BT\_file> AXIS\_ASC\_BACKUP.FW** pour lancer un TFTP. Cette étape télécharge le nouveau bootcode de la carte ASC dans l'ASC. Émettez la commande de [chkflash](#) de calculer et comparer la somme de contrôle instantanée pour s'assurer que le bootcode est correct. Émettez la commande de [version](#), qui affiche la version du bootcode enregistré dans la mémoire flash.
6. Émettez la commande **mise du <ASC\_FW\_file> AXIS\_ASC\_ACTIVE.FW** d'exécuter un TFTP. Cette étape télécharge le nouveau micrologiciel pour l'ASC actif.
7. Vérifiez la taille de fichier du micrologiciel téléchargé et si le micrologiciel a été téléchargé avec succès au disque de la carte ASC.
8. Émettez les [dspfwrevs](#) commandent de vérifier la révision de microprogramme correcte.
9. Placez les adresses de début et de fin dans la mémoire flash où le fichier de code de démarrage est écrit pour tout le SMs. Émettez les commandes de [flashStartAddr](#) et de [flashEndAddr](#) de commencer le fichier de mémoire flash à 0xbfc00000 et l'extrémité à 0xbfc80000.  

```
shelf.1.<Slot>.<type>.<a|s>flashStartAddr = 0xbfc00000  
shelf.1.<Slot>.<type>.<a|s>flashEndAddr = 0xbfc80000
```
- Émettez la commande **mise du <SM\_BT\_file> AXIS\_SM\_1\_slot#.BOOT** d'exécuter un TFTP. Remplacez le *slot#* par le nombre de l'emplacement SM. Cette étape télécharge le nouveau bootcode pour le SM. Émettez la commande de [chkflash](#) de calculer et comparer la somme de contrôle instantanée pour s'assurer que le bootcode est correct. Émettez la commande de [version](#), qui affiche la version du bootcode enregistré dans la mémoire flash.
10. Téléchargez le micrologiciel pour tout le SMs. Exécutez la commande **put <SM\_FW\_file> AXIS\_SM\_1\_slot#.FW** pour effectuer un TFTP. Remplacez le *slot#* par le nombre de l'emplacement SM. Cette étape télécharge le micrologiciel désiré dans le SM. Vérifiez la taille de fichier du micrologiciel téléchargé et vérifiez si le micrologiciel a été téléchargé avec succès au disque de la carte ASC. Émettez les [dspfwrevs](#) commandent d'afficher les révisions de microprogramme.
11. Émettez la commande de [resetsys](#).
12. Émettez la commande de [dspadrxlat](#) de s'assurer que le nombre de connexions est correct.
13. Émettez les [dsptotals](#) commandent pour tout le SMs primaire et autonome. Examinez le nombre de lignes, de ports, et de canaux après la mise à jour. Comparez les valeurs à ceux avant que le téléchargement pour déterminer si la configuration est demeurée la même.
14. Restaurez les configurations ASC et SM s'il y a lieu.

## [Procédure 6 : Downgrade pour 1 ensemble de cartes ASC pour des versions 4.y à 2.x ; 4.y à 3.x](#)

Cette procédure s'applique aux versions de firmware :

- 4.y à 2.x
- 4.y à 3.x

1. [Compatibilité de contrôle](#).
2. [Sauvegardez la configuration de la carte ASC en cours](#). Exécutez cette étape pour l'ASC avant que vous déclassifiez le micrologiciel.

3. [Sauvegardez la configuration SM de courant](#) pour chaque SM primaire et autonome. Exécutez cette étape pour le SM avant que vous déclassifiez le micrologiciel.
4. Exécutez la commande [dspadrxlat](#) et notez la valeur du paramètre [ConnNumOfValidEntries](#), qui indique le nombre de connexions. Émettez la commande de nouveau à la fin de la procédure de s'assurer que le nombre de connexions n'a pas changé.
5. Émettez les [dsptotals](#) commandent pour tout le SMs primaire et autonome. Ne changez pas la configuration du module pendant que vous rétrogradez à une ancienne version. Examinez le nombre de lignes, de ports, et de canaux après la mise à jour. Comparez les valeurs à ceux avant que le téléchargement pour déterminer si la configuration est demeurée la même.
6. Exécutez la commande `put <ASC_BT_file> AXIS_ASC_BACKUP.FW` pour lancer un TFTP. Cette étape télécharge le bootcode de la carte ASC désiré dans l'ASC. Émettez la commande de [chkflash](#) de calculer et comparer la somme de contrôle instantanée pour s'assurer que le bootcode est correct. Émettez la commande de [version](#), qui affiche la version du bootcode enregistré dans la mémoire flash.
7. Émettez la commande `mise du <ASC_FW_file> AXIS_ASC_ACTIVE.FW` d'exécuter un TFTP. Cette étape télécharge le micrologiciel désiré pour l'ASC actif.
8. Vérifiez la taille de fichier du micrologiciel téléchargé et si le micrologiciel a été téléchargé avec succès au disque de la carte ASC.
9. Émettez les [dspfwrevs](#) commandent de vérifier la révision de microprogramme correcte.
10. Émettez la commande `mise du <SM_BT_file> AXIS_SM_1_slot#.BOOT` d'exécuter un TFTP pour tout le SMs. Remplacez le *slot#* par le nombre de l'emplacement SM. Cette étape télécharge le bootcode désiré pour le SM.
11. Émettez la commande de [chkflash](#) de calculer et comparer la somme de contrôle instantanée pour s'assurer que le bootcode est correct.
12. Émettez la commande de [version](#), qui affiche la version du bootcode enregistré dans la mémoire flash.
13. Placez les adresses de début et de fin dans la mémoire flash où le fichier de micrologiciel est écrit pour tout le SMs. Émettez les commandes de [flashStartAddr](#) et de [flashEndAddr](#) de commencer le fichier de mémoire flash à 0xbfc40000 et l'extrémité à 0xbf000000.  

```
shelf.1.<Slot>.<type>.<a|s>flashStartAddr = 0xbfc40000
shelf.1.<Slot>.<type>.<a|s>flashEndAddr = 0xbf000000
```
- Exécutez la commande `put <SM_FW_file> AXIS_SM_1_slot#.FW` pour effectuer un TFTP. Remplacez le *slot#* par le nombre de l'emplacement SM. Cette étape télécharge le micrologiciel désiré dans le SM. Émettez la commande de [chkflash](#) de calculer et comparer la somme de contrôle instantanée pour s'assurer que le micrologiciel est correct.
14. Émettez la commande de [clrallcnf](#). Cette commande remet à l'état initial toutes les cartes sur le module.
15. Restaurez les configurations ASC et SM.
16. Émettez la commande de [dspadrxlat](#) de s'assurer que le nombre de connexions est correct.
17. Émettez la commande de [dsptotals](#) pour tout le SMs. Examinez le nombre de lignes, de ports, et de canaux après la mise à jour. Comparez les valeurs à ceux avant que le téléchargement pour déterminer si la configuration est demeurée la même.

## [Procédure 7 : Downgrade pour l'ensemble de cartes ASC 2 pour des versions 4.y à 2.x ; 4.y à 3.x](#)

Cette procédure s'applique aux versions de firmware :

- 4.y à 2.x
- 4.y à 3.x

1. [Compatibilité de contrôle](#).
2. [Sauvegardez la configuration de la carte ASC en cours](#). Exécutez cette étape pour l'ASC avant que vous déclassifiez le micrologiciel.
3. [Sauvegardez la configuration SM de courant](#) pour chaque SM primaire et autonome. Exécutez cette étape pour le SM avant que vous déclassifiez le micrologiciel.
4. Exécutez la commande [dspadrxlat](#) et notez la valeur du paramètre [ConnNumOfValidEntries](#), qui indique le nombre de connexions. Émettez la commande de nouveau à la fin de la procédure de s'assurer que le nombre de connexions n'a pas changé.
5. Émettez les [dsptotals](#) commandent pour tout le SMs primaire et autonome. Ne changez pas la configuration du module pendant que vous rétrogradez à une ancienne version. Examinez le nombre de lignes, de ports, et de canaux après la mise à jour. Comparez les valeurs à ceux avant que le téléchargement pour déterminer si la configuration est demeurée la même.
6. Exécutez la commande `put <ASC_BT_file> AXIS_ASC_BACKUP.FW` pour lancer un TFTP. Cette étape télécharge le bootcode de la carte ASC désiré dans l'ASC. Émettez la commande de [chkflash](#) de calculer et comparer la somme de contrôle instantanée pour s'assurer que le micrologiciel est correct. Émettez la commande de [version](#), qui affiche la version du bootcode enregistré dans la mémoire flash.
7. Émettez la commande `mise du <ASC_FW_file> AXIS_ASC_ACTIVE.FW` d'exécuter un TFTP. Cette étape télécharge le micrologiciel désiré pour l'ASC actif.
8. Vérifiez la taille de fichier du micrologiciel téléchargé et si le micrologiciel a été téléchargé avec succès au disque de la carte ASC.
9. Émettez les [dspfwrevs](#) commandent de vérifier la révision de microprogramme correcte.
10. Émettez la commande `mise du <SM_BT_file> AXIS_SM_1_slot#.BOOT` d'exécuter un TFTP pour tout le SMs. Remplacez le *slot#* par le nombre de l'emplacement SM. Cette étape télécharge le bootcode désiré pour le SM.
11. Émettez la commande de [chkflash](#) de calculer et comparer la somme de contrôle instantanée pour s'assurer que le micrologiciel est correct.
12. Émettez la commande de [version](#), qui affiche la version du bootcode enregistré dans la mémoire flash.
13. Placez les adresses de début et de fin dans la mémoire flash où le fichier de micrologiciel est écrit pour tout le SMs. Émettez les commandes de [flashStartAddr](#) et de [flashEndAddr](#) de commencer le fichier de mémoire flash à 0xbfc40000 et l'extrémité à 0xbf000000.
 

```
shelf.1.<Slot>.<type>.<a|s>flashStartAddr = 0xbfc40000
shelf.1.<Slot>.<type>.<a|s>flashEndAddr = 0xbf000000
```

 Exécutez la commande `put <SM_FW_file> AXIS_SM_1_slot#.FW` pour effectuer un TFTP. Remplacez le *slot#* par le nombre de l'emplacement SM. Cette étape télécharge le micrologiciel désiré dans le SM. Émettez la commande de [chkflash](#) de calculer et comparer la somme de contrôle instantanée pour s'assurer que le micrologiciel est correct.
14. Émettez la commande de [clrallcnf](#). Cette commande remet à l'état initial toutes les cartes sur le module.
15. Restaurez les configurations ASC et SM.
16. Émettez la commande de [dspadrxlat](#) de s'assurer que le nombre de connexions est correct.
17. Émettez la commande de [dsptotals](#) pour tout le SMs. Examinez le nombre de lignes, de ports, et de canaux après la mise à jour. Comparez les valeurs à ceux avant que le téléchargement pour déterminer si la configuration est demeurée la même.

## Procédure 8 : Mise à niveau inélegante pour 1 ensemble de cartes ASC pour des versions 4.x à 4.y ; 4.x à 5.y ; 5.x à 5.y

Cette procédure s'applique aux versions de firmware :

- 4.x à 4.y
- 4.x à 5.x
- 5.x à 5.y

1. [Sauvegardez la configuration de la carte ASC en cours](#). Exécutez cette étape pour l'ASC avant que vous amélioriez le micrologiciel.
2. [Sauvegardez la configuration SM de courant](#) pour chaque SM primaire et autonome. Exécutez cette étape pour le SM avant que vous amélioriez le micrologiciel.
3. Exécutez la commande [dspadrxlat](#) et notez la valeur du paramètre [ConnNumOfValidEntries](#), qui indique le nombre de connexions. Émettez la commande de nouveau à la fin de la procédure de s'assurer que le nombre de connexions n'a pas changé.
4. Émettez les [dsptotals](#) commandent pour tout le SMs primaire et autonome. Ne changez pas la configuration du module pendant que vous rétrogradez à une ancienne version. Examinez le nombre de lignes, de ports, et de canaux après la mise à jour. Comparez les valeurs à ceux avant que le téléchargement pour déterminer si la configuration est demeurée la même.
5. Exécutez la commande `put <ASC_BT_file> AXIS_ASC_BACKUP.FW` pour lancer un TFTP. Cette étape télécharge le nouveau bootcode de la carte ASC dans l'ASC. Émettez la commande de [chkflash](#) de calculer et comparer la somme de contrôle instantanée pour s'assurer que le micrologiciel est correct. Émettez la commande de [version](#), qui affiche la version du bootcode enregistré dans la mémoire flash.
6. Émettez la commande `mise du <ASC_FW_file> AXIS_ASC_ACTIVE.FW` d'exécuter un TFTP. Cette étape télécharge le nouveau micrologiciel pour l'ASC actif.
7. Vérifiez la taille de fichier du micrologiciel téléchargé et si le micrologiciel a été téléchargé avec succès au disque de la carte ASC.
8. Émettez les [dspfwrevs](#) commandent de vérifier la révision de microprogramme correcte.
9. Émettez la commande `mise du <SM_BT_file> AXIS_SM_1_slot#.BOOT` d'exécuter un TFTP pour tout le SMs. Remplacez le *slot#* par le nombre de l'emplacement SM. Cette étape télécharge le nouveau bootcode pour le SM. Émettez la commande de [chkflash](#) de calculer et comparer la somme de contrôle instantanée pour s'assurer que le micrologiciel est correct. Émettez la commande de [version](#), qui affiche la version du bootcode enregistré dans la mémoire flash.
10. Émettez la commande `mise du <SM_FW_file> AXIS_SM_1_0.FW` d'exécuter un TFTP pour tout le SMs. Le numéro 0 représente tous les emplacements appropriés SM. Cette étape télécharge le nouveau micrologiciel pour le SM. Utilisez le TFTP pour des téléchargements de [microprogramme spécifique à l'emplacement](#). Émettez la commande `mise du <SM_FW_file> AXIS_SM_1_slot#.FW` d'exécuter le TFTP. Vérifiez la taille de fichier du micrologiciel téléchargé et si le micrologiciel a été téléchargé avec succès au disque de la carte ASC. Émettez les [dspfwrevs](#) commandent d'afficher les révisions de microprogramme.
11. Émettez la commande de [resetsys](#). Cette commande remet à l'état initial toutes les cartes sur le module.
12. Émettez la commande de [dspadrxlat](#) de s'assurer que le nombre de connexions n'a pas changé pendant la procédure.
13. Émettez la commande de [dsptotals](#) pour tout le SMs. Examinez le nombre de lignes, de

ports, et de canaux après la mise à jour. Comparez les valeurs à ceux avant que le téléchargement pour déterminer si la configuration est demeurée la même.

14. Restaurez les configurations ASC et SM s'il y a lieu.

## [Procédure 9 : Downgrade pour 1 ensemble de cartes ASC pour des versions 4.y à 4.x ; 5.x à 4.x ; 5.y à 5.x](#)

Cette procédure s'applique aux versions de firmware :

- 4.y à 4.x
- 5.x à 4.x
- 5.y à 5.x

1. [Compatibilité de contrôle](#).
2. [Sauvegardez la configuration de la carte ASC en cours](#).
3. [Sauvegardez la configuration SM de courant](#) pour chaque SM primaire et autonome. Exécutez cette étape pour le SM avant que vous déclassifiez le micrologiciel.
4. Exécutez la commande [dspadrxlat](#) et notez la valeur du paramètre [ConnNumOfValidEntries](#), qui indique le nombre de connexions. Émettez la commande de nouveau à la fin de la procédure de s'assurer que le nombre de connexions n'a pas changé.
5. Émettez les [dsptotals](#) commandent pour tout le SMs primaire et autonome. Ne changez pas la configuration du module pendant que vous rétrogradez à une ancienne version. Examinez le nombre de lignes, de ports, et de canaux après la mise à jour. Comparez les valeurs à ceux avant que le téléchargement pour déterminer si la configuration est demeurée la même.
6. Exécutez la commande **put <ASC\_BT\_file> AXIS\_ASC\_BACKUP.FW** pour lancer un TFTP. Cette étape télécharge le bootcode de la carte ASC désiré dans l'ASC. Émettez la commande de [chkflash](#) de calculer et comparer la somme de contrôle instantanée pour s'assurer que le micrologiciel est correct. Émettez la commande de [version](#), qui affiche la version du bootcode enregistré dans la mémoire flash.
7. Émettez la commande **mise du <ASC\_FW\_file> AXIS\_ASC\_ACTIVE.FW** d'exécuter un TFTP. Cette étape télécharge le micrologiciel désiré pour l'ASC actif. Vérifiez la taille de fichier du micrologiciel téléchargé et vérifiez si le micrologiciel a été téléchargé avec succès au disque de la carte ASC. Émettez les [dspfwrevs](#) commandent de vérifier le correct la révision de microprogramme.
8. Émettez la commande **mise du <SM\_BT\_file> AXIS\_SM\_1\_slot#.BOOT** d'exécuter un TFTP pour tout le SMs. Remplacez le *slot#* par le nombre de l'emplacement SM. Cette étape télécharge le bootcode désiré pour le SM. Émettez la commande de [chkflash](#) de calculer et comparer la somme de contrôle instantanée pour s'assurer que le micrologiciel est correct. Émettez la commande de [version](#), qui affiche la version du bootcode enregistré dans la mémoire flash.
9. Émettez la commande **mise du <SM\_FW\_file> AXIS\_SM\_1\_0.FW** d'exécuter un TFTP pour tout le SMs. Le numéro 0 représente tous les emplacements appropriés SM. Cette étape télécharge le micrologiciel désiré pour le SM. Utilisez le TFTP pour des téléchargements de [microprogramme spécifique à l'emplacement](#). Exécutez la commande **put <SM\_FW\_file> AXIS\_SM\_1\_slot#.FW** pour effectuer un TFTP. Vérifiez la taille de fichier du micrologiciel téléchargé et si le micrologiciel a été téléchargé avec succès au disque de la carte ASC. Émettez les [dspfwrevs](#) commandent d'afficher les révisions de microprogramme.
10. Émettez la commande de [clrallcnf](#). Cette commande remet à l'état initial toutes les cartes



sur le module.

11. Restaurez les configurations ASC et SM.
12. Émettez la commande de [dspadrxlat](#) de s'assurer que le nombre de connexions est correct.
13. Émettez les [dsptotals](#) commandent pour tout le SMs primaire et autonome. Examinez le nombre de lignes, de ports, et de canaux après la mise à jour. Comparez les valeurs à ceux avant que le téléchargement pour déterminer si la configuration est demeurée la même.

## Procédure 10 : Mise à niveau en douceur pour l'ensemble de cartes ASC 2 pour des versions 2.x à 2.y ; 3.x à 3.y

Cette procédure s'applique aux versions de firmware :

- 2.x à 2.y
- 3.x à 3.y

1. [Sauvegardez la configuration de la carte ASC en cours](#). Exécutez cette étape pour l'ASC avant que vous amélioriez le micrologiciel.
2. [Sauvegardez la configuration SM de courant](#) pour chaque SM primaire et autonome. Exécutez cette étape pour le SM avant que vous amélioriez le micrologiciel.
3. Exécutez la commande [dspadrxlat](#) et notez la valeur du paramètre [ConnNumOfValidEntries](#), qui indique le nombre de connexions. Émettez cette commande de nouveau à la fin de la procédure de s'assurer que le nombre de connexions n'a pas changé.
4. Émettez les [dsptotals](#) commandent pour tout le SMs primaire et autonome. Ne changez pas la configuration du module pendant la mise à jour. Examinez le nombre de lignes, de ports, et de canaux après la mise à jour. Comparez les valeurs à ceux avant que le téléchargement pour déterminer si la configuration est demeurée la même.
5. Exécutez la commande `put <ASC_BT_file> AXIS_ASC_BACKUP.FW` pour lancer un TFTP. Cette étape télécharge le nouveau bootcode dans l'ASC. Émettez la commande de [chkflash](#) de calculer et comparer la somme de contrôle instantanée pour s'assurer que le micrologiciel est correct. Émettez la commande de [version](#), qui affiche la version du bootcode enregistré dans la mémoire flash. Émettez la commande de `switchcc` de commuter à l'autre ASC. Émettez la commande `mise du <ASC_BT_file> AXIS_ASC_BACKUP.FW` d'exécuter un TFTP pour télécharger le nouveau bootcode dans le deuxième ASC. Émettez la commande de [chkflash](#) de calculer et comparer la somme de contrôle instantanée pour s'assurer que le micrologiciel est correct. Émettez la commande de [version](#), qui affiche la version du bootcode enregistré dans la mémoire flash. Émettez la commande [donotupdatestandby](#). Émettez la commande `mise du <ASC_FW_file> AXIS_ASC_STANDBY.FW` d'exécuter un TFTP. Vérifiez la taille de fichier du micrologiciel téléchargé et si le micrologiciel a été téléchargé avec succès au disque de la carte ASC. Émettez les [dspfwrevs](#) commandent de vérifier la révision de microprogramme correcte.
6. Placez les adresses de début et de fin dans la mémoire flash où le fichier de code de démarrage est écrit pour tout le SMs. Émettez les commandes de [flashStartAddr](#) et de [flashEndAddr](#) de commencer le fichier de mémoire flash à 0xbfc00000 et l'extrémité à 0xbfc40000.

```
shelf.1.<Slot>.<type>.<a|s>flashStartAddr = 0xbfc40000
```

```
shelf.1.<Slot>.<type>.<a|s>flashEndAddr = xbfd00000
```

Émettez la commande `mise du <SM_BT_file> AXIS_SM_1_slot#.BOOT` d'exécuter un TFTP pour tout le SMs. Remplacez le `slot#` par le nombre de l'emplacement SM. Cette étape



télécharge le nouveau bootcode pour le SM.Émettez la commande de [chkflash](#) de calculer et comparer la somme de contrôle instantanée pour s'assurer que le micrologiciel est correct.Émettez la commande de [version](#), qui affiche la version du bootcode enregistré dans la mémoire flash.

- Placez les adresses de début et de fin dans la mémoire flash où le fichier de micrologiciel est écrit pour tout le SMs :Émettez les commandes de [flashStartAddr](#) et de [flashEndAddr](#) de commencer le fichier de mémoire flash à 0xbfc40000 et l'extrémité à 0xbfd00000.

```
shelf.1.<Slot>.<type>.<a|s>flashStartAddr = 0xbfc40000
```

```
shelf.1.<Slot>.<type>.<a|s>flashEndAddr = 0xbfd00000
```

Exécutez la commande `put <SM_FW_file> AXIS_SM_1_slot#.FW` pour effectuer un TFTP.Remplacez le *slot#* par le nombre de l'emplacement SM. Cette étape télécharge le micrologiciel désiré dans le SM.Émettez la commande de [chkflash](#) de calculer et comparer la somme de contrôle instantanée pour s'assurer que le micrologiciel est correct.Émettez les [dspfwrevs](#) commandent d'afficher les révisions de microprogramme.

- Émettez la commande de `<standby_ASC> de resetcd`.Cette commande remet à l'état initial la carte de réserve.
- Émettez la commande de `<active_ASC> de resetcd` après que l'ASC de secours monte de nouveau.Cette commande remet à l'état initial la carte à puce et l'ASC de secours devient actif avec l'incidence minimale de service.
- Émettez la commande de `<stand-alone> de resetcd` pour tout le SMs autonome.Cette commande remet à l'état initial la carte autonome.
- Pour tout le SMs primaire à tous les redundancy group (versions 3.x à 3.y) :Émettez la commande de `<primary_SM> de resetcd`.Émettez la commande de `<secondary_SM> de resetcd`.
- Émettez la commande de [dspadrxlat](#) de s'assurer que le nombre de connexion est correct.
- Émettez la commande de [dsptotals](#) pour tout le SMs.Examinez le nombre de lignes, de ports, et de canaux après la mise à jour. Comparez les valeurs à ceux avant que le téléchargement pour déterminer si la configuration est demeurée la même.
- Restaurez les configurations ASC et SM s'il y a lieu.

## [Procédure 11 : Mise à niveau en douceur pour l'ensemble de cartes ASC 2 pour des versions 2.x à 4.y ; 3.x à 4.y](#)

Cette procédure s'applique aux versions de firmware :

- 2.x à 4.y
- 3.x à 4.y

- [Sauvegardez la configuration de la carte ASC en cours](#).Exécutez cette étape pour l'ASC avant que vous amélioriez le micrologiciel.
- [Sauvegardez la configuration SM de courant](#) pour chaque SM primaire et autonome.Exécutez cette étape pour le SM avant que vous amélioriez le micrologiciel.
- Exécutez la commande [dspadrxlat](#) et notez la valeur du paramètre [ConnNumOfValidEntries](#), qui indique le nombre de connexions.Émettez cette commande de nouveau à la fin de la procédure de s'assurer que le nombre de connexions n'a pas changé.
- Émettez les [dsptotals](#) commandent pour tout le SMs primaire et autonome.Ne changez pas la configuration du module pendant le processus de mise à niveau. Examinez le nombre de lignes, de ports, et de canaux après la mise à jour. Comparez les valeurs à ceux avant que le

téléchargement pour déterminer si la configuration est demeurée la même.

5. Exécuter la commande **put <ASC\_BT\_file> AXIS\_ASC\_BACKUP.FW** pour lancer un TFTP. Cette étape télécharge le nouveau bootcode dans l'ASC. Émettez la commande de [chkflash](#) de calculer et comparer la somme de contrôle instantanée pour s'assurer que le micrologiciel est correct. Émettez la commande de [version](#), qui affiche la version du bootcode enregistré dans la mémoire flash. Émettez la commande de **switchcc** de commuter à l'autre ASC. Émettez la commande **mise du <ASC\_BT\_file> AXIS\_ASC\_BACKUP.FW** d'exécuter un TFTP pour télécharger le nouveau bootcode dans le deuxième ASC. Émettez la commande de [chkflash](#) de calculer et comparer la somme de contrôle instantanée pour s'assurer que le micrologiciel est correct. Émettez la commande de [version](#), qui affiche la version du bootcode enregistré dans la mémoire flash. Émettez la commande [donotupdatestandby](#). Émettez la commande **mise du <ASC\_FW\_file> AXIS\_ASC\_STANDBY.FW** d'exécuter un TFTP. Vérifiez la taille de fichier du micrologiciel téléchargé et si le micrologiciel a été téléchargé avec succès au disque de la carte ASC. Émettez les [dspfwrevs](#) commandent de vérifier la révision de microprogramme correcte.
6. Placez les adresses de début et de fin dans la mémoire flash où le fichier de code de démarrage est écrit pour tout le SMs. Émettez les commandes de [flashStartAddr](#) et de [flashEndAddr](#) de commencer le fichier de mémoire flash à 0xbfc00000 et l'extrémité à 0xbfc80000.

```
shelf.1.<Slot>.<type>.<a|s>flashStartAddr = 0xbfc00000
shelf.1.<Slot>.<type>.<a|s>flashEndAddr = 0xbfc80000
```

Émettez le **<SM\_BT\_file> mis AXIS\_SM\_1\_slot#.BOOT** pour exécuter un TFTP pour tout le SMs. Remplacez le *slot#* par le nombre de l'emplacement SM. Cette étape télécharge le nouveau bootcode pour le SM. Émettez la commande de [chkflash](#) de calculer et comparer la somme de contrôle instantanée pour s'assurer que le micrologiciel est correct. Émettez la commande de [version](#), qui affiche la version du bootcode enregistré dans la mémoire flash.
7. Émettez la commande de **<standby\_ASC> de resetcd**. Cette commande remet à l'état initial la carte de réserve.
8. Émettez la commande de **<active\_ASC> de resetcd** après que l'ASC de secours monte de nouveau.
9. Émettez la commande **mise du <SM\_FW\_file> AXIS\_SM\_1\_0.FW** d'exécuter un TFTP pour tout le SMs. Le numéro 0 représente tous les emplacements appropriés SM. Cette étape télécharge le micrologiciel désiré pour le SM. Utilisez le TFTP pour des téléchargements de [microprogramme spécifique à l'emplacement](#). Exécutez la commande **put <SM\_FW\_file> AXIS\_SM\_1\_slot#.FW** pour effectuer un TFTP. Vérifiez la taille de fichier du micrologiciel téléchargé et si le micrologiciel a été téléchargé avec succès au disque de la carte ASC. Émettez les [dspfwrevs](#) commandent de vérifier la révision de microprogramme correcte.
10. Émettez la commande de **<stand-alone> de resetcd** pour tout le SMs autonome. Cette commande remet à l'état initial la carte autonome.
11. Pour tous les redundancy group : Émettez la commande et l'attente de **<secondary\_SM> de resetcd** jusqu'à ce que le secondaire soit mis à jour. Émettez la commande de [commutateur logiciel](#). Émettez la commande de **<primary\_SM><secondary\_SM> de commutateur logiciel**.
12. Émettez la commande de [dspadrxlat](#) de s'assurer que le nombre de connexions n'a pas changé.
13. Émettez la commande de [dsptotals](#) pour tout le SMs. Examinez le nombre de lignes, de ports, et de canaux après la mise à jour. Comparez les valeurs à ceux avant que le téléchargement pour déterminer si la configuration est demeurée la même.
14. Restaurez les configurations ASC et SM s'il y a lieu.

## Procédure 12 : Mise à niveau en douceur pour l'ensemble de cartes ASC 2 pour des versions 4.x à 4.y ; 4.x à 5.x ; 5.x à 5.y

Cette procédure s'applique aux versions de firmware :

- 4.x à 4.y
  - 4.x à 5.x
  - 5.x à 5.y
1. [Sauvegardez la configuration de la carte ASC en cours](#). Exécutez cette étape pour l'ASC avant que vous amélioriez le micrologiciel.
  2. [Sauvegardez la configuration SM de courant](#) pour chaque SM primaire et autonome. Exécutez cette étape pour le SM avant que vous amélioriez le micrologiciel.
  3. Exécutez la commande [dspadrxlat](#) et notez la valeur du paramètre [ConnNumOfValidEntries](#), qui indique le nombre de connexions. Émettez cette commande de nouveau à la fin de la procédure de s'assurer que le nombre de connexions n'a pas changé.
  4. Émettez les [dsptotals](#) commandent pour tout le SMs primaire et autonome. Ne changez pas la configuration du module pendant le processus de mise à niveau. Examinez le nombre de lignes, de ports, et de canaux après la mise à jour. Comparez les valeurs à ceux avant que le téléchargement pour déterminer si la configuration est demeurée la même.
  5. Exécutez la commande **put <ASC\_BT\_file> AXIS\_ASC\_BACKUP.FW** pour lancer un TFTP. Cette étape télécharge le nouveau bootcode pour l'ASC. Émettez la commande de [chkflash](#) de calculer et comparer la somme de contrôle instantanée pour s'assurer que le micrologiciel est correct. Émettez la commande de [version](#), qui affiche la version du bootcode enregistré dans la mémoire flash. Émettez la commande de **switchcc** de commuter à l'autre ASC. Émettez le **<ASC\_BT\_file> mis AXIS\_ASC\_BACKUP.FW** pour exécuter un TFTP pour télécharger le nouveau bootcode pour le deuxième ASC. Émettez la commande de [chkflash](#) de calculer et comparer la somme de contrôle instantanée pour s'assurer que le micrologiciel est correct. Émettez la commande de [version](#), qui affiche la version du bootcode enregistré dans la mémoire flash. Émettez la commande [donotupdatestandby](#). Émettez la commande **mise du <ASC\_FW\_file> AXIS\_ASC\_STANDBY.FW** d'exécuter un TFTP. Vérifiez la taille de fichier du micrologiciel téléchargé et si le micrologiciel a été téléchargé avec succès au disque de la carte ASC. Émettez les [dspfwrevs](#) commandent de vérifier la révision de microprogramme correcte.
  6. Émettez la commande **mise du <SM\_BT\_file> AXIS\_SM\_1\_slot#.BOOT** d'exécuter un TFTP pour tout le SMs. Remplacez le *slot#* par le nombre de l'emplacement SM. Cette étape télécharge le nouveau bootcode pour le SM. Émettez la commande de [chkflash](#) de calculer et comparer la somme de contrôle instantanée pour s'assurer que le micrologiciel est correct. Émettez la commande de [version](#), qui affiche la version du bootcode enregistré dans la mémoire flash.
  7. Pour tout le SMs, émettez la commande **mise du <SM\_FW\_file> AXIS\_SM\_1\_0.FW** d'exécuter un TFTP. Le numéro 0 représente tous les emplacements appropriés SM. Cette étape télécharge le micrologiciel désiré pour le SM. Utilisez le TFTP pour des téléchargements de [microprogramme spécifique à l'emplacement](#). Exécutez la commande **put <SM\_FW\_file> AXIS\_SM\_1\_slot#.FW** pour effectuer un TFTP. Vérifiez la taille de fichier du micrologiciel téléchargé et si le micrologiciel a été téléchargé avec succès au disque de la carte ASC. Émettez les [dspfwrevs](#) commandent de vérifier la révision de microprogramme correcte.

8. Émettez la commande de **<standby\_ASC> de resetcd**. Cette commande remet à l'état initial la carte de réserve.
9. Émettez la commande de **<active\_ASC> de resetcd** après que l'ASC de secours monte de nouveau. Cette commande remet à l'état initial la carte à puce et l'ASC de secours devient actif avec l'incidence minimale de service.
10. Émettez la commande de **<stand-alone> de resetcd** pour tout le SMs autonome. Cette commande remet à l'état initial la carte autonome.
11. Pour tous les redundancy group :Émettez la commande et l'attente de **<secondary\_SM> de resetcd** jusqu'à ce que le secondaire soit mis à jour.Émettez la commande de **<primary\_SM> de [commutateur logiciel](#)**.Émettez la commande de **<secondary\_SM> de [commutateur logiciel](#)**.
12. Émettez la commande de [dspadrxlat](#) de s'assurer que le nombre de connexions n'a pas changé.
13. Émettez les [dsptotals](#) commandent pour tout le SMs primaire et autonome. Ne changez pas la configuration du module pendant la mise à jour. Examinez le nombre de lignes, de ports, et de canaux après la mise à jour. Comparez les valeurs à ceux avant que le téléchargement pour déterminer si la configuration est demeurée la même.
14. Restaurez les configurations ASC et SM s'il y a lieu.

### [Procédure 13 : Downgrade pour l'ensemble de cartes ASC 2 pour des versions 4.y à 4.x ; 5.x à 4.x ; 5.y à 5.x](#)

Cette procédure s'applique aux versions de firmware :

- 4.y à 4.x
- 5.x à 4.x
- 5.y à 5.x

1. [Compatibilité de contrôle](#).
2. [Sauvegardez la configuration de la carte ASC en cours](#). Exécutez cette étape pour l'ASC avant que vous déclassifiez le micrologiciel.
3. [Sauvegardez la configuration SM de courant](#) pour chaque SM primaire et autonome. Exécutez cette étape pour le SM avant que vous déclassifiez le micrologiciel.
4. Exécutez la commande [dspadrxlat](#) et notez la valeur du paramètre [ConnNumOfValidEntries](#), qui indique le nombre de connexions. Émettez la commande de nouveau à la fin de la procédure de s'assurer que le nombre de connexions n'a pas changé.
5. Émettez les [dsptotals](#) commandent pour tout le SMs primaire et autonome. Ne changez pas la configuration du module pendant que vous rétrogradez à une ancienne version. Examinez le nombre de lignes, de ports, et de canaux après la mise à jour. Comparez les valeurs à ceux avant que le téléchargement pour déterminer si la configuration est demeurée la même.
6. Exécutez la commande **put <ASC\_BT\_file> AXIS\_ASC\_BACKUP.FW** pour lancer un TFTP. Cette étape télécharge le bootcode désiré dans l'ASC. Émettez la commande de [chkflash](#) de calculer et comparer la somme de contrôle instantanée pour s'assurer que le micrologiciel est correct. Émettez la commande de [version](#), qui affiche la version du bootcode enregistré dans la mémoire flash. Émettez la commande de **switchcc** de commuter à l'autre ASC. Émettez la commande **mise du <ASC\_BT\_file> AXIS\_ASC\_BACKUP.FW** d'exécuter un TFTP pour télécharger le bootcode désiré pour le deuxième ASC. Émettez la commande de [chkflash](#) de calculer et comparer la somme de contrôle instantanée pour s'assurer que le

micrologiciel est correct.Émettez la commande de [version](#) d'afficher la version du bootcode enregistré dans la mémoire flash.

7. Émettez la commande **mise du <ASC\_FW\_file> AXIS\_ASC\_ACTIVE.FW** d'exécuter un TFTP.Cette étape télécharge le micrologiciel désiré pour l'ASC actif.Vérifiez la taille de fichier du micrologiciel téléchargé et si le micrologiciel a été téléchargé avec succès au disque de la carte ASC.Émettez les [dspfwrevs](#) commandent de vérifier la révision de microprogramme correcte.Émettez la commande **mise du <ASC\_FW\_file> AXIS\_ASC\_STANDBY.FW** d'exécuter un TFTP pour télécharger le micrologiciel désiré pour l'ASC de secours.Vérifiez la taille de fichier du micrologiciel téléchargé et si le micrologiciel a été téléchargé avec succès au disque de la carte ASC.Émettez les [dspfwrevs](#) commandent de vérifier la révision de microprogramme correcte.
8. Émettez la commande **mise du <SM\_BT\_file> AXIS\_SM\_1\_slot#.BOOT** d'exécuter un TFTP pour tout le SMs.Remplacez le *slot#* par le nombre de l'emplacement SM. Cette étape télécharge le bootcode désiré pour le SM.Émettez la commande de [chkflash](#) de calculer et comparer la somme de contrôle instantanée pour s'assurer que le micrologiciel est correct.Émettez la commande de [version](#), qui affiche la version du bootcode enregistré dans la mémoire flash.
9. Émettez la commande **mise du <SM\_FW\_file> AXIS\_SM\_1\_0.FW** d'exécuter un TFTP pour tout le SMs.Le numéro 0 représente tous les emplacements appropriés SM. Cette étape télécharge le micrologiciel désiré pour le SM. Utilisez le TFTP pour des téléchargements de [microprogramme spécifique à l'emplacement](#). Exécutez la commande **put <SM\_FW\_file> AXIS\_SM\_1\_slot#.FW** pour effectuer un TFTP.Vérifiez la taille de fichier du micrologiciel téléchargé et si le micrologiciel a été téléchargé avec succès au disque de la carte ASC.Émettez les [dspfwrevs](#) commandent de vérifier la révision de microprogramme correcte.
10. Émettez la commande de [clrallcnf](#).Cette commande remet à l'état initial toutes les cartes sur le module.
11. Restaurez les configurations ASC et SM.
12. Émettez la commande de [dspadrxlat](#) de s'assurer que le nombre de connexions n'a pas changé.
13. Émettez la commande de [dsptotals](#) pour tout le SMs.Examinez le nombre de lignes, de ports, et de canaux après la mise à jour. Comparez les valeurs à ceux avant que le téléchargement pour déterminer si la configuration est demeurée la même.

## [Informations connexes](#)

- [Guide aux nouveaux noms et couleurs pour les produits de commutation de réseau WAN](#)
- [Téléchargements - Logiciel de commutation WAN](#) (clients [enregistrés](#) seulement)
- [Support et documentation techniques - Cisco Systems](#)