

Résolution des problèmes liés au matériel pour les MSR Catalyst 8540/8510 et les commutateurs ATM LightStream 1010 : Problèmes de perte de cellules d'interface

Problèmes de perte de cellules d'interface

Contenu

- [Cellules incorrectes sur le LightStream 1010 et les 8510](#)
-
- [Cellules incorrectes sur le Catalyst 8540](#)
-
- [Cellules incorrectes sur des interfaces Ethernet](#)
-
- [Cellules rejetées et jetées](#)
-
- [Compréhension de l'architecture de commutateur](#)
-
- [L'espace de mémoire tampon insuffisant](#)
-
- [Dépasser des limites de file d'attente maximale](#)
-
- [Violations du contrôle des paramètres d'utilisation \(UPC\)](#)
-
- [Rejet de priorité de perte cellule \(CLP\)](#)
-
- [Rejet d'un paquet de destination/EPD intelligents \(ITPD/EPD\)](#)
-
- [Informations connexes](#)

[Section <<<Previous prochain Section>>>](#)

Cellules incorrectes sur le LightStream 1010 et les 8510

Les commutateurs-routeur ATM Cisco, qui incluent le LightStream 1010 et la gamme Catalyst 8500 commutent des Routeurs, utilisent une matrice de commutation avec une architecture mémoire partagée. Dans certains cas, le commutateur relâche des cellules et incrémente le compteur de cellules incorrectes, suivant les indications de la sortie d'une des commandes suivantes et de leurs Plateformes respectives :

- **matrice de show switch - Catalyst 8540**
- **atmosphère 2/0/0 de show controller - LightStream 1010**
- **show controller controller0 - Catalyst 8510**

Ces Commutateurs incrémentent le compteur de cellules incorrectes quand ils jettent une cellule atmosphère qui a une valeur valide de la somme de contrôle d'erreur d'en-tête (HEC), mais arrivent sur un circuit virtuel inexistant (circuit virtuel). Les possibles raisons incluent ce qui suit :

- En-tête de cellule altérée
- Inachevé ou aucune configuration de ce circuit virtuel dans la matrice de commutateur. Par exemple, si vous configurez une paire d'identifiant/identifiant de canal virtuel de chemin virtuel (VPI/VCI) seulement sur un routeur et pas sur le commutateur ATM relié, des cellules transmises sur ce circuit virtuel du routeur sont considérées non valides par le commutateur.

Ce document explique le compteur de cellules incorrectes sur des commutateurs de campus ATM Cisco et fournit des conseils sur la façon dont dépanner l'incrémenter les aunes non valides c .

La sortie du **show controllers atm 2/0/0 (ou 13/0/0) ou de l'atmosphère 0** (selon la version de logiciel et le châssis) sur le LightStream 1010 ou le Catalyst 8510 imprime une table des cellules incorrectes récemment reçues. La commande de **show controllers atm** est effacée sur lu, signifiant que le compteur de cellules incorrectes est effacé quand la commande show est exécutée. Ainsi, si vous ne recevez pas des cellules incorrectes continuellement sur une interface, le compteur de cellules incorrectes affichera en tant que zéro quand vous lisez un temps ultérieur.

```
cisco# show controllers atm 2/0/0
MMC Switch Fabric (idb=0x607F7DE0) cisco# show controllers atm 2/0/0
MMC Switch Fabric (idb=0x607F7DE0) discarded cells = 0
invalid cells = 132
memory buffer = 0

port type status RXcells TXcells RHEC TPE PACE_I PACE_M PACE_X PACE_Y
0/0/0 155MBPS xytrpm 0xD00D 0x2420 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/0/1 155MBPS xytrpm 0x969D 0x2DDE 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/0/2 155MBPS xytrpm 0x43CF 0x6D9B 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/0/3 155MBPS xytrpm 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/1/0 155MBPS xytrpm 0xF7AC 0xE115 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/1/1 155MBPS xytrpm 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/1/2 155MBPS xytrpm 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/1/3 155MBPS xytrpm 0x7969 0x3575 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
1/0/0 622MBPS xytrPm 0xB54F 0x8B73 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
2/0/0 CPU 0x9496A8 0x5EAA4D
3/0/0 155MBPS xytrpm 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/0/1 155MBPS xytrpm 0xFB23 0xB8FB 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/0/2 155MBPS xytrpm 0xC5F9 0x2319 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/0/3 155MBPS xytrpm 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/1/0 155MBPS xytrpm 0x9B0A 0x52F0 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/1/1 155MBPS xytrpm 0x6B08 0x2342 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/1/2 155MBPS xytrpm 0x7467 0x0737 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/1/3 155MBPS xytrpm 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000

Invalid Cell Log
time stamp port pt clp gfc vpi vci 41 0xBDC15C5C.0x851EB690 3/0/2 0x1 0x0 0x0 0x0 0x5 42
```

```

0xBDC15C5D.0x851EB568 3/1/1 0x1 0x0 0x0 0x0 0x5 43 0xBDC15C64.0x851EAD50 3/1/1 0x1 0x0 0x0 0x0
0x11 44 0xBDC15C65.0x851EAC28 3/1/1 0x1 0x0 0x0 0x0 0x11 45 0xBDC15C66.0x851EAB00 3/1/1 0x1 0x0
0x0 0x0 0x11 46 0xBDC15C68.0x851EA8B0 3/1/1 0x1 0x0 0x0 0x0 0x11 47 0xBDC15C69.0x851EA788 0/0/2
0x1 0x0 0x0 0x0 0x11 48 0xBDC15C6B.0x851EA538 0/0/2 0x1 0x0 0x0 0x0 0x11 49
0xBDC15C6D.0x851EA2E8 3/0/1 0x1 0x0 0x0 0x0 0x11 50 0xBDC15C6E.0x851EA1C0 3/0/1 0x1 0x0 0x0 0x0
0x11 51 0xBDC15C6F.0x851EA098 3/0/1 0x1 0x0 0x0 0x0 0x11

```

Étape 1 Vérifiez les cellules incorrectes.
La valeur affichée de cellules incorrectes est effacée sur lu.

Étape 2 Vérifiez le log de cellule incorrecte.

Vous pouvez employer les objets suivants du [CISCO-RHINO-MIB](#) pour voter votre commutateur-routeur ATM pour le nombre de cellules incorrectes :

```

discarded cells = 0
  invalid cells = 132
  memory buffer = 0
port type status RXcells TXcells RHEC TPE PACE_I PACE_M PACE_X PACE_Y
0/0/0 155MBPS xytrpm 0xD00D 0x2420 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/0/1 155MBPS xytrpm 0x969D 0x2DDE 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/0/2 155MBPS xytrpm 0x43CF 0x6D9B 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/0/3 155MBPS xytrpm 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/1/0 155MBPS xytrpm 0xF7AC 0xE115 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/1/1 155MBPS xytrpm 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/1/2 155MBPS xytrpm 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/1/3 155MBPS xytrpm 0x7969 0x3575 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
1/0/0 622MBPS xytrPm 0xB54F 0x8B73 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
2/0/0 CPU 0x9496A8 0x5EAA4D
3/0/0 155MBPS xytrpm 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/0/1 155MBPS xytrpm 0xFB23 0xB8FB 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/0/2 155MBPS xytrpm 0xC5F9 0x2319 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/0/3 155MBPS xytrpm 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/1/0 155MBPS xytrpm 0x9B0A 0x52F0 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/1/1 155MBPS xytrpm 0x6B08 0x2342 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/1/2 155MBPS xytrpm 0x7467 0x0737 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/1/3 155MBPS xytrpm 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000

  Invalid Cell Log
time stamp port pt clp gfc vpi vci 41 0xBDC15C5C.0x851EB690 3/0/2 0x1 0x0 0x0 0x0 0x5 42
0xBDC15C5D.0x851EB568 3/1/1 0x1 0x0 0x0 0x0 0x5 43 0xBDC15C64.0x851EAD50 3/1/1 0x1 0x0 0x0 0x0
0x11 44 0xBDC15C65.0x851EAC28 3/1/1 0x1 0x0 0x0 0x0 0x11 45 0xBDC15C66.0x851EAB00 3/1/1 0x1 0x0
0x0 0x0 0x11 46 0xBDC15C68.0x851EA8B0 3/1/1 0x1 0x0 0x0 0x0 0x11 47 0xBDC15C69.0x851EA788 0/0/2
0x1 0x0 0x0 0x0 0x11 48 0xBDC15C6B.0x851EA538 0/0/2 0x1 0x0 0x0 0x0 0x11 49
0xBDC15C6D.0x851EA2E8 3/0/1 0x1 0x0 0x0 0x0 0x11 50 0xBDC15C6E.0x851EA1C0 3/0/1 0x1 0x0 0x0 0x0
0x11 51 0xBDC15C6F.0x851EA098 3/0/1 0x1 0x0 0x0 0x0 0x11 discarded cells = 0
  invalid cells = 132
  memory buffer = 0
port type status RXcells TXcells RHEC TPE PACE_I PACE_M PACE_X PACE_Y
0/0/0 155MBPS xytrpm 0xD00D 0x2420 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/0/1 155MBPS xytrpm 0x969D 0x2DDE 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/0/2 155MBPS xytrpm 0x43CF 0x6D9B 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/0/3 155MBPS xytrpm 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/1/0 155MBPS xytrpm 0xF7AC 0xE115 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/1/1 155MBPS xytrpm 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/1/2 155MBPS xytrpm 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000

```

0/1/3 155MBPS xytrpm 0x7969 0x3575 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
1/0/0 622MBPS xytrPm 0xB54F 0x8B73 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
2/0/0 CPU 0x9496A8 0x5EAA4D
3/0/0 155MBPS xytrpm 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/0/1 155MBPS xytrpm 0xFB23 0xB8FB 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/0/2 155MBPS xytrpm 0xC5F9 0x2319 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/0/3 155MBPS xytrpm 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/1/0 155MBPS xytrpm 0x9B0A 0x52F0 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/1/1 155MBPS xytrpm 0x6B08 0x2342 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/1/2 155MBPS xytrpm 0x7467 0x0737 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/1/3 155MBPS xytrpm 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000

Invalid Cell Log

time stamp port pt clp gfc vpi vci 41 0xBDC15C5C.0x851EB690 3/0/2 0x1 0x0 0x0 0x0 0x5 42
0xBDC15C5D.0x851EB568 3/1/1 0x1 0x0 0x0 0x0 0x5 43 0xBDC15C64.0x851EAD50 3/1/1 0x1 0x0 0x0 0x0
0x11 44 0xBDC15C65.0x851EAC28 3/1/1 0x1 0x0 0x0 0x0 0x11 45 0xBDC15C66.0x851EAB00 3/1/1 0x1 0x0
0x0 0x0 0x11 46 0xBDC15C68.0x851EA8B0 3/1/1 0x1 0x0 0x0 0x0 0x11 47 0xBDC15C69.0x851EA788 0/0/2
0x1 0x0 0x0 0x0 0x11 48 0xBDC15C6B.0x851EA538 0/0/2 0x1 0x0 0x0 0x0 0x11 49
0xBDC15C6D.0x851EA2E8 3/0/1 0x1 0x0 0x0 0x0 0x11 50 0xBDC15C6E.0x851EA1C0 3/0/1 0x1 0x0 0x0 0x0
0x11 51 0xBDC15C6F.0x851EA098 3/0/1 0x1 0x0 0x0 0x0 0x11 discarded cells = 0

invalid cells = 132

memory buffer = 0

port type status RXcells TXcells RHEC TPE PACE_I PACE_M PACE_X PACE_Y
0/0/0 155MBPS xytrpm 0xD00D 0x2420 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/0/1 155MBPS xytrpm 0x969D 0x2DDE 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/0/2 155MBPS xytrpm 0x43CF 0x6D9B 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/0/3 155MBPS xytrpm 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/1/0 155MBPS xytrpm 0xF7AC 0xE115 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/1/1 155MBPS xytrpm 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/1/2 155MBPS xytrpm 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/1/3 155MBPS xytrpm 0x7969 0x3575 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
1/0/0 622MBPS xytrPm 0xB54F 0x8B73 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
2/0/0 CPU 0x9496A8 0x5EAA4D
3/0/0 155MBPS xytrpm 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/0/1 155MBPS xytrpm 0xFB23 0xB8FB 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/0/2 155MBPS xytrpm 0xC5F9 0x2319 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/0/3 155MBPS xytrpm 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/1/0 155MBPS xytrpm 0x9B0A 0x52F0 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/1/1 155MBPS xytrpm 0x6B08 0x2342 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/1/2 155MBPS xytrpm 0x7467 0x0737 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/1/3 155MBPS xytrpm 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000

Invalid Cell Log

time stamp port pt clp gfc vpi vci 41 0xBDC15C5C.0x851EB690 3/0/2 0x1 0x0 0x0 0x0 0x5 42
0xBDC15C5D.0x851EB568 3/1/1 0x1 0x0 0x0 0x0 0x5 43 0xBDC15C64.0x851EAD50 3/1/1 0x1 0x0 0x0 0x0
0x11 44 0xBDC15C65.0x851EAC28 3/1/1 0x1 0x0 0x0 0x0 0x11 45 0xBDC15C66.0x851EAB00 3/1/1 0x1 0x0
0x0 0x0 0x11 46 0xBDC15C68.0x851EA8B0 3/1/1 0x1 0x0 0x0 0x0 0x11 47 0xBDC15C69.0x851EA788 0/0/2
0x1 0x0 0x0 0x0 0x11 48 0xBDC15C6B.0x851EA538 0/0/2 0x1 0x0 0x0 0x0 0x11 49
0xBDC15C6D.0x851EA2E8 3/0/1 0x1 0x0 0x0 0x0 0x11 50 0xBDC15C6E.0x851EA1C0 3/0/1 0x1 0x0 0x0 0x0
0x11 51 0xBDC15C6F.0x851EA098 3/0/1 0x1 0x0 0x0 0x0 0x11 discarded cells = 0

invalid cells = 132

memory buffer = 0

port type status RXcells TXcells RHEC TPE PACE_I PACE_M PACE_X PACE_Y
0/0/0 155MBPS xytrpm 0xD00D 0x2420 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/0/1 155MBPS xytrpm 0x969D 0x2DDE 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000

0/0/2 155MBPS xytrpm 0x43CF 0x6D9B 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/0/3 155MBPS xytrpm 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/1/0 155MBPS xytrpm 0xF7AC 0xE115 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/1/1 155MBPS xytrpm 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/1/2 155MBPS xytrpm 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/1/3 155MBPS xytrpm 0x7969 0x3575 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
1/0/0 622MBPS xytrPm 0xB54F 0x8B73 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
2/0/0 CPU 0x9496A8 0x5EAA4D
3/0/0 155MBPS xytrpm 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/0/1 155MBPS xytrpm 0xFB23 0xB8FB 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/0/2 155MBPS xytrpm 0xC5F9 0x2319 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/0/3 155MBPS xytrpm 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/1/0 155MBPS xytrpm 0x9B0A 0x52F0 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/1/1 155MBPS xytrpm 0x6B08 0x2342 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/1/2 155MBPS xytrpm 0x7467 0x0737 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/1/3 155MBPS xytrpm 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000

Invalid Cell Log

time stamp port pt clp gfc vpi vci 41 0xBDC15C5C.0x851EB690 3/0/2 0x1 0x0 0x0 0x0 0x5 42
0xBDC15C5D.0x851EB568 3/1/1 0x1 0x0 0x0 0x0 0x5 43 0xBDC15C64.0x851EAD50 3/1/1 0x1 0x0 0x0 0x0
0x11 44 0xBDC15C65.0x851EAC28 3/1/1 0x1 0x0 0x0 0x0 0x11 45 0xBDC15C66.0x851EAB00 3/1/1 0x1 0x0
0x0 0x0 0x11 46 0xBDC15C68.0x851EA8B0 3/1/1 0x1 0x0 0x0 0x0 0x11 47 0xBDC15C69.0x851EA788 0/0/2
0x1 0x0 0x0 0x0 0x11 48 0xBDC15C6B.0x851EA538 0/0/2 0x1 0x0 0x0 0x0 0x11 49
0xBDC15C6D.0x851EA2E8 3/0/1 0x1 0x0 0x0 0x0 0x11 50 0xBDC15C6E.0x851EA1C0 3/0/1 0x1 0x0 0x0 0x0
0x11 51 0xBDC15C6F.0x851EA098 3/0/1 0x1 0x0 0x0 0x0 0x11 discarded cells = 0

invalid cells = 132

memory buffer = 0

port type status RXcells TXcells RHEC TPE PACE_I PACE_M PACE_X PACE_Y
0/0/0 155MBPS xytrpm 0xD00D 0x2420 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/0/1 155MBPS xytrpm 0x969D 0x2DDE 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/0/2 155MBPS xytrpm 0x43CF 0x6D9B 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/0/3 155MBPS xytrpm 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/1/0 155MBPS xytrpm 0xF7AC 0xE115 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/1/1 155MBPS xytrpm 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/1/2 155MBPS xytrpm 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/1/3 155MBPS xytrpm 0x7969 0x3575 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
1/0/0 622MBPS xytrPm 0xB54F 0x8B73 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
2/0/0 CPU 0x9496A8 0x5EAA4D
3/0/0 155MBPS xytrpm 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/0/1 155MBPS xytrpm 0xFB23 0xB8FB 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/0/2 155MBPS xytrpm 0xC5F9 0x2319 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/0/3 155MBPS xytrpm 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/1/0 155MBPS xytrpm 0x9B0A 0x52F0 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/1/1 155MBPS xytrpm 0x6B08 0x2342 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/1/2 155MBPS xytrpm 0x7467 0x0737 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/1/3 155MBPS xytrpm 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000

Invalid Cell Log

time stamp port pt clp gfc vpi vci 41 0xBDC15C5C.0x851EB690 3/0/2 0x1 0x0 0x0 0x0 0x5 42
0xBDC15C5D.0x851EB568 3/1/1 0x1 0x0 0x0 0x0 0x5 43 0xBDC15C64.0x851EAD50 3/1/1 0x1 0x0 0x0 0x0
0x11 44 0xBDC15C65.0x851EAC28 3/1/1 0x1 0x0 0x0 0x0 0x11 45 0xBDC15C66.0x851EAB00 3/1/1 0x1 0x0
0x0 0x0 0x11 46 0xBDC15C68.0x851EA8B0 3/1/1 0x1 0x0 0x0 0x0 0x11 47 0xBDC15C69.0x851EA788 0/0/2
0x1 0x0 0x0 0x0 0x11 48 0xBDC15C6B.0x851EA538 0/0/2 0x1 0x0 0x0 0x0 0x11 49
0xBDC15C6D.0x851EA2E8 3/0/1 0x1 0x0 0x0 0x0 0x11 50 0xBDC15C6E.0x851EA1C0 3/0/1 0x1 0x0 0x0 0x0
0x11 51 0xBDC15C6F.0x851EA098 3/0/1 0x1 0x0 0x0 0x0 0x11 discarded cells = 0

```

invalid cells = 132
memory buffer = 0
port type status RXcells TXcells RHEC TPE PACE_I PACE_M PACE_X PACE_Y
0/0/0 155MBPS xytrpm 0xD00D 0x2420 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/0/1 155MBPS xytrpm 0x969D 0x2DDE 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/0/2 155MBPS xytrpm 0x43CF 0x6D9B 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/0/3 155MBPS xytrpm 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/1/0 155MBPS xytrpm 0xF7AC 0xE115 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/1/1 155MBPS xytrpm 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/1/2 155MBPS xytrpm 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
0/1/3 155MBPS xytrpm 0x7969 0x3575 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
1/0/0 622MBPS xytrPm 0xB54F 0x8B73 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
2/0/0 CPU 0x9496A8 0x5EAA4D
3/0/0 155MBPS xytrpm 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/0/1 155MBPS xytrpm 0xFB23 0xB8FB 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/0/2 155MBPS xytrpm 0xC5F9 0x2319 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/0/3 155MBPS xytrpm 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/1/0 155MBPS xytrpm 0x9B0A 0x52F0 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/1/1 155MBPS xytrpm 0x6B08 0x2342 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/1/2 155MBPS xytrpm 0x7467 0x0737 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000
3/1/3 155MBPS xytrpm 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000 0x0000

```

Invalid Cell Log

```

time stamp port pt clp gfc vpi vci 41 0xBDC15C5C.0x851EB690 3/0/2 0x1 0x0 0x0 0x0 0x5 42
0xBDC15C5D.0x851EB568 3/1/1 0x1 0x0 0x0 0x0 0x5 43 0xBDC15C64.0x851EAD50 3/1/1 0x1 0x0 0x0 0x0
0x11 44 0xBDC15C65.0x851EAC28 3/1/1 0x1 0x0 0x0 0x0 0x11 45 0xBDC15C66.0x851EAB00 3/1/1 0x1 0x0
0x0 0x0 0x11 46 0xBDC15C68.0x851EA8B0 3/1/1 0x1 0x0 0x0 0x0 0x11 47 0xBDC15C69.0x851EA788 0/0/2
0x1 0x0 0x0 0x0 0x11 48 0xBDC15C6B.0x851EA538 0/0/2 0x1 0x0 0x0 0x0 0x11 49
0xBDC15C6D.0x851EA2E8 3/0/1 0x1 0x0 0x0 0x0 0x11 50 0xBDC15C6E.0x851EA1C0 3/0/1 0x1 0x0 0x0 0x0
0x11 51 0xBDC15C6F.0x851EA098 3/0/1 0x1 0x0 0x0 0x0 0x11

```

Cellules incorrectes sur le Catalyst 8540

La commande de **matrice de show switch** sur le Catalyst 8540 n'imprime pas un log des cellules incorrectes les plus récentes. Cependant, vous pouvez utiliser les commandes suivantes de déterminer sur quel VPI et VCI la cellule incorrecte est arrivé.

Étape 1 Utilisez la commande de **matrice de show switch** de déterminer le MSC# avec incrémenter des cellules incorrectes. Chacun des deux processeurs exigés de commutateur dans le Catalyst 8540 contient quatre le MSC ASIC. Chaque ASIC forme la matrice de commutateur pour plusieurs ports.

```
8540# show switch fabric
```

```
swc_presence_mask: 0x5
```

```
Switch mode: NR_20G
```

```
Number of Switch Cards present in the Chassis: 2
```

```
SWC_SLOT          SWC_TYPE          SWC_STATUS
=====
```

```

5                  EVEN                ACTIVE
6                  NOT-PRESENT          NOT-PRESENT
7                  ODD                ACTIVE

```

MMC Switch Fabric (idb=0x6244FE24)

Key: Rej. Cells - # cells rejected due to lack of resources
 or policing (16-bit)
Inv. Cells - # good cells that came in on a non-existent conn.
Mem Buffs - # cell buffers currently in use
RX Cells - # rx cells (16-bit)
TX Cells - # tx cells (16-bit)
Rx HEC - # cells Received with HEC errors
Tx PERR - # cells with memory parity errors

MSC#	Rej. Cells	Inv. Cells	Mem. Buffs	Rx Cells	Tx Cells	r	-----	-----

-- MSC 0:								
0	0	0	75085	37787	0	MSC 1:	0	
0	0	0	0	0	MSC 2:	0	0	
0	0	0	0	MSC 3:	0	0	0	
0	0	0	MSC 4:	0	0	0	0	
5	0	MSC 5:	0	0	987	989	0	MSC
6:	0	0	0	220	220	0	MSC 7:	
0	0	0	2677	23606	0	Switch Fabric Statistics		

Rejected Cells: 0

Invalid Cells: 0
Memory Buffers: 0
Rx Cells: 78969
Tx Cells: 62607
RHEC: 0
TPE: 0

[Information Deleted] **Étape 2** Vérifiez le **MSC#**, **Rej. Cellules**, et **Inv.** Gisements de **cellules**. Ils indiquent les cellules rejetées par **MSC#** ou ensemble assorti de ports physiques.

Étape 3 Vérifiez la section de **statistiques de matrice de commutateur** pour les gisements **rejetés de cellules** et de **cellules incorrectes**. Ils indiquent le nombre total de cellules rejetées.

Étape 4 Utilisez les **ports de l'exposition MMC** commandent de déterminer quels ports physiques utilisent le **MSC** particulier.

```
8540# show mmc ports
int a0/0/0: msc#: 0 port#: 12
int a0/0/1: msc#: 0 port#: 8
int a0/0/2: msc#: 0 port#: 4
int a0/0/3: msc#: 0 port#: 0
int a0/0/4: msc#: 0 port#: 14
int a0/0/5: msc#: 0 port#: 10
int a0/0/6: msc#: 0 port#: 6
int a0/0/7: msc#: 0 port#: 2
int a0/0/8: msc#: 1 port#: 12
int a0/0/9: msc#: 1 port#: 8
int a0/0/10: msc#: 1 port#: 4
int a0/0/11: msc#: 1 port#: 0
int a0/0/12: msc#: 1 port#: 14
int a0/0/13: msc#: 1 port#: 10
```

```
int a0/0/14: msc#: 1 port#: 6
```

```
int a0/0/15: msc#: 1 port#: 2
```

[output omitted] **Étape 3** Utilisez le `msc_reg` de l'exposition MMC toute la commande de visualiser des coordonnées des cellules incorrectes. La valeur pour « m » est le nombre de MSC. La sortie suivante témoin a été prise d'un commutateur avec des cellules incorrectes sur MSC# 1 : `Switch#`

```
show mmc msc_reg all 1 gcr0[1] = 0x0000A112
```

```
...
```

```
icc[0] = 0x00000026
```

```
...
```

```
ich[1] = 0x00000D00 0x00640064
```

```
vci:64 pti:0 clp:0 vpi:64 ssp:0 sp:D
```

```
...
```

Étape 4 Vérifiez le champ `icc`. N'importe quelle valeur différente de zéro indique des cellules incorrectes.

Étape 5 Vérifiez le champ d'`ich` et le `vci`, le `vpi`, et les valeurs suivants SP :

- **vci** — identifie le VCI recevant la dernière cellule incorrecte.
- **vpi** — identifie le VPI recevant la dernière cellule incorrecte.
- **SP** — identifie le port (p) recevant la cellule incorrecte.

Étape 6 Utilisez la commande d' `interface atm de show atm vc` de confirmer la connexion existe dans le système.

Remarque: Le log de cellules incorrectes peut se rapporter aux numéros de port et aux valeurs VPI/VCI qui ne correspondent pas aux numéros de port réels et au VCs. La raison est que la puce (PIF) d'interface du port sur quelques modules considère les cellules de veille sur quelques ports comme cellules incorrectes. La puce d'interface change réellement le par défaut VPI de 0 pour les cellules de veille à une valeur différente. Par exemple, VPI/VCI 0/16 sur le port #1 sera changé à VPI/VCI 4/16 sur la puce PIF. Les baisses de puce d'interface tournent au ralenti des cellules de ces ports et incrémentent le compteur de cellules incorrectes. Sur les ports 0 et 6, la puce d'interface ne change pas transfèrent la valeur de la cellule de veille de VPI/VCI 0/0 puisque le VPI physique est identique comme VPI sur la puce d'interface.

Cellules incorrectes sur des interfaces Ethernet

Les interfaces Ethernet peuvent également éprouver des baisses de cellules dues aux cellules incorrectes dans un commutateur-routeur ATM. Les interfaces Ethernet dérivent beaucoup de leur intelligence locale d'un ASIC PIF, qui segmente des trames Ethernet pour la transmission à travers la matrice interne du commutateur ATM du routeur de commutateur. Contrôles PIF si une trame reçue ou un paquet est reçue pour un protocole pour lequel l'interface est configurée. Il alors recherche la table de mémoire de contenu adressable (CAM) et détermine la valeur du de sortie VPI/VCI pour la destination port. En conclusion, le PIF segmente la trame dans des cellules, applique une en-tête sur cinq octets avec les informations appropriées du de sortie VPI/VCI, et envoie aux cellules la matrice de commutateur. Si les besoins PIF de relâcher une trame, il étiquette toutes les cellules dans cette trame avec un VPI/VCI =0/0, et la matrice de commutateur relâche alors ces cellules.

Les cellules PIF de baisses d'un Ethernet et incrémente le compteur de cellules incorrectes dû à une des raisons suivantes :

- Filtrage Layer-2 des adresses MAC accessibles la même interface que la trame Ethernet reçue. Le Catalyst 8500 filtre de telles adresses MAC « locales » en envoyant des trames reçues dans la matrice de commutateur sur le 0/0 VPI/VCI. Ces baisses sont équivalentes aux dans-écarts contre- sur le Catalyst 5000.
- Rejet de paquet sur un linecard (basé sur MUX) basé sur multiplexage de Gigabit Ethernet. Sur de telles cartes, quand un paquet reçu a un protocole non-forwardable ou non identifiable et doit être jeté, le commutateur met le paquet sur le 0/0 VPI/VCI.
- Le microcode a mis un paquet sur un VPI/VCI qui n'est pas établi réellement dans le noyau de commutateur.

Cellules rejetées et jetées

Dans certains cas, le commutateur jette des cellules et signale ces baisses dans la sortie d'une des commandes suivantes, selon la plate-forme :

- **matrice de show switch** - Catalyst 8540 MSR
- **atmosphère 2/0/0 de show controller ou atm0** - LightStream 1010 ou Catalyst 8510 dans un châssis autonome
- **atmosphère 13/0/0 de show controller** - LightStream 1010 ou Catalyst 8510 dans des emplacements du bas cinq de Catalyst 5500

Un commutateur-routeur ATM Cisco incrémente le compteur jeté ou rejeté de cellules quand il relâche une cellule due à une des raisons suivantes :

- [L'espace de mémoire tampon insuffisant](#)
- [Dépassement des limites de file d'attente maximale](#)
- [Violations du contrôle des paramètres d'utilisation \(UPC\)](#)
- [Rejet de priorité de perte cellule \(CLP\)](#)
- [Intelligent rejet d'un paquet de destination\) \(ITPD/EPD \(EPD\)](#)

Le but de ces sections est de passer en revue chacune des raisons ci-dessus et de fournir des conseils sur la façon dont dépanner pourquoi vous voyez des valeurs différentes de zéro pour les cellules rejetées. Mais avant que vous commenciez, regardez [compréhension de l'architecture de commutateur](#).

Compréhension de l'architecture de commutateur

Le LightStream 1010 et le Catalyst 8510 utilisent une architecture qui diffère du Catalyst 8540.

Sur le LightStream 1010 et les 8510, utilisez l'**atmosphère de show controller 2/0/0** (ou **13/0/0** si utilisé dans le Catalyst 5500) ou le **show controller atm0** pour visualiser des statistiques pour la CPU et le processeur de commutateur ATM :

```
ls1010# show controller atm 2/0/0
MMC Switch Fabric (idb=0x60AD7B20)  ls1010# show controller atm 2/0/0
MMC Switch Fabric (idb=0x60AD7B20)  discarded cells = 0
invalid cells = 184027
```

memory buffer = 0 garbage cells to cpu = 0 unexpected marker intrs = 0 **Le gisement jeté de cellules** indique le comptage total des cellules jetées à travers tous les ports.

Sur le Catalyst 8540, utilisez la commande de **matrice de show switch** d'afficher le nombre de cellules rejetées. Notez que cette sortie diffère du LightStream 1010 sorti parce qu'elle affiche les cellules rejetées par nombre composant de commutation modulaire (MSC). Les circuits intégrés spécifiques à l'application de MSC (ASIC) forment la matrice de commutateur pour un ensemble défini de modules et de ports.

```
8540MSR# show switch fabric
swc_presence_mask: 0x5
Switch mode: NR_20G
Number of Switch Cards present in the Chassis: 2
```

SWC SLOT	SWC_TYPE	SWC_STATUS
5	EVEN	ACTIVE
6	NOT-PRESENT	NOT-PRESENT
7	ODD	ACTIVE

MMC Switch Fabric (idb=0x6244FE24)

Key: Rej. Cells - # cells rejected due to lack of resources
or policing (16-bit)

Inv. Cells - # good cells that came in on a non-existent conn.

Mem Buffs - # cell buffers currently in use

RX Cells - # rx cells (16-bit)

TX Cells - # tx cells (16-bit)

Rx HEC - # cells Received with HEC errors

Tx PERR - # cells with memory parity errors

MSC#	Rej. Cells	Inv. Cells	Mem. Buffs	Rx Cells	Tx Cells	r
MSC 0:	0	0	0	82678	28733	0
MSC 1:	0	0	0	0	0	0
MSC 2:	0	0	0	0	0	0
MSC 3:	0	0	0	0	0	0
MSC 4:	0	0	0	0	5	0
MSC 5:	0	0	0	987	989	0
MSC 6:	0	0	0	220	220	0
MSC 7:	0	0	0	2677	28138	0

Switch Fabric Statistics

```
Rejected Cells: 0
Invalid Cells: 0
Memory Buffers: 0
Rx Cells: 86562
Tx Cells: 58085
RHEC: 0
TPE: 0
```

[Information Deleted] **Étape 2** Vérifiez le **MSC#**, **Rej. Cellules**, et **Inv.** Gisements de **cellules**. Ils indiquent les cellules rejetées par **MSC#** ou ensemble assorti de ports physiques.

Étape 3 Vérifiez la section de **statistiques de matrice de commutateur** pour les gisements **rejetés de cellules** et de **cellules incorrectes**. Ils indiquent le nombre total de cellules rejetées.

Chacun des deux processeurs exigés de commutateur dans les 8540 contient quatre le MSC ASIC, qui construisent la matrice interne de commutateur pour la moitié des ports dans un système. Utilisez les **ports de l'exposition MMC** commandent de déterminer quels ports physiques utilisent un MSC# particulier.

```
8540#show mmc ports
int a0/0/0: msc#: 0 port#: 12
int a0/0/1: msc#: 0 port#: 8
int a0/0/2: msc#: 0 port#: 4
int a0/0/3: msc#: 0 port#: 0
int a0/0/4: msc#: 0 port#: 14
int a0/0/5: msc#: 0 port#: 10
int a0/0/6: msc#: 0 port#: 6
int a0/0/7: msc#: 0 port#: 2
int a0/0/8: msc#: 1 port#: 12
int a0/0/9: msc#: 1 port#: 8
int a0/0/10: msc#: 1 port#: 4
int a0/0/11: msc#: 1 port#: 0
int a0/0/12: msc#: 1 port#: 14
int a0/0/13: msc#: 1 port#: 10
int a0/0/14: msc#: 1 port#: 6
int a0/0/15: msc#: 1 port#: 2
```

[output omitted] Avec chaque emplacement, la première moitié des ports utilisent un MSC# égal, et l'utilisation de la deuxième moitié un MSC# impair. Cependant, à l'aide des modules d'origine d'adaptateur de port de LightStream 1010 (PAM) avec un module superbe d'accès de transporteur de module de porteuse (SuperCAM), tous les ports sur un SuperCAM simple tracent même à un fournisseur de services et à un MSC ASIC. Par exemple, la première moitié des ports dans l'emplacement 0 se connectent normalement à MSC0 de SP0, alors que la deuxième moitié des ports dans l'emplacement 0 se connectent à MSC1 de SP1. Cependant, avec un SuperCAM, les deux ensembles de ports se connectent à MSC0 de SP0.

L'espace de mémoire tampon insuffisant

Les commutateurs de campus ATM de Cisco utilisent une architecture mémoire partagée qui enregistre jusqu'à 65,536 cellules. Utilisant la mémoire partagée une conception fournit les indemnités suivantes :

- Prend en charge plus de connexions ou de chargements plus élevés.
- Prend en charge une plus grande quantité du trafic de multidiffusion puisque seulement une copie simple de n'importe quelle cellule de Multidiffusion est enregistrée dans la mémoire commune de cellules.
- Fournit à partager complet un taux maximum de partager statistique de mémoire tampon.

Puisque tous les ports peuvent utiliser la pleine mémoire, il est important que le procédé de gestion de mémoire tampon assure l'équité parmi des ports en s'assurant qu'un ou un petit sous-ensemble de ports ne peut pas occuper toutes les mémoires tampons.

Remarque: L'opposé d'une architecture mémoire partagée est une architecture de mémoire tampon de sortie de par-port, en laquelle chaque port a dédié les tampons mémoire qui ne peuvent pas être accédés à par d'autres ports. Le Catalyst 6000 et le Catalyst 5000 sont les Commutateurs sortie-mis en mémoire tampon.

Sur un LightStream 1010, utilisez la commande **SH atmosphère 2/0/0 de contrôleur** de visualiser le nombre de tampons mémoire actuellement en service.

```
ls1010# show controller atm 2/0/0
MMC Switch Fabric (idb=0x60AD7B20)  ls1010# show controller atm 2/0/0
MMC Switch Fabric (idb=0x60AD7B20)  discarded cells = 0 invalid cells = 184027 memory buffer = 0
garbage cells to cpu = 0
unexpected marker intrs = 0
```

Vérifiez le gisement de **tampon mémoire**. Il devrait afficher une valeur différente de zéro sur un commutateur occupé de production.

Vous pouvez employer les objets gérés suivants du [CISCO-RHINO-MIB](#) pour voter votre commutateur-routeur ATM pour le nombre de mémoires tampon libres et de cellules jetées :

Objet géré	Description
ciscoAtmSwitchTotalBuffer	Compte total de mémoire tampon de cellules dans la mémoire partagée du commutateur.
ciscoAtmSwitchFreeBuffer	Compte libre de mémoire tampon de cellules dans la mémoire partagée du commutateur.
ciscoAtmSwitchDiscardedCells	Cellules jetées par total du commutateur.

Dépasser des limites de file d'attente maximale

Les commutateurs-routeur ATM emploient des limites et des seuils configurables de file d'attente pour contrôler la Mise en file d'attente dans le système. Les processus de Mise en file d'attente et les valeurs configurables varient avec la carte fonctionnelle installée sur le processeur de commutateur ATM (ASP) ou le processeur de commutateur multiservice (FSG) :

	Mise en file d'attente de par-classe de carte fonctionnelle (FC-PCQ)	Mise en file d'attente de par-écoulement de carte fonctionnelle (FC-PFQ) et 8540
Limite de catégorie de service	Oui	Non
Taille de file d'attente maximale par interface	Oui	Non
Groupes de seuil	Non	Oui

Le Catalyst 8510 et le LightStream 1010 avec les limites d'une catégorie de service de support technique FC-PCQ, qui limitent le nombre de cellules ont admis dans le commutateur comme déterminé par le type de files d'attente de sortie. Utilisez la commande de **ressource atmosphère d'exposition** d'afficher ces limites. Utilisez la commande de **service-catégorie-limite atmosphère** de configurer une valeur autre que par défaut.

```
discarded cells = 0 invalid cells = 184027 memory buffer = 0
  garbage cells to cpu = 0
unexpected marker intrs = 0Switch# show atm resource Switch# show atm resource Over-
subscription-factor 16Sustained-cell-rate-margin-factor 1% Abr-mode: relative-rate Atm service-
category-limit (in cells): 64544 cbr 64544 vbr-rt 64544 vbr-nrt 64544 abr-ubr
Resource state:
Cells per service-category:
```

0 cbr 0 vbr-rt 0 vbr-nrt 0 abr-ubr **Remarque:** Dans l'exemple précédent toutes les classes de service ATM ont accès à la majeure partie de la mémoire partagée par défaut.

Le Catalyst 8510 et le LightStream 1010 avec un FC-PCQ prennent en charge également les tailles de files d'attente maximum, qui déterminent le nombre de cellules qui peuvent être programmées pour la transmission par classe de service ATM par interface. Utilisez la commande de **sortie-file d'attente atmosphère** de configurer une valeur autre que par défaut.

Commande	Description
Switch(config-if)# atm output-queue [force] {cbr vbr-rt vbr-nrt abr-ubr} max-size number	Configure la la taille de file d'attente maximale de la file d'attente de sortie.
Switch> show atm interface resource atm {card/subcard/port}	Affiche l'état et les statistiques de configuration d'interface de gestion des ressources.
Switch(config-if)# Switch(config)# atm threshold-group service {cbr vbr-rt vbr-nrt abr ubr}group#	Configure une catégorie de service à un groupe de seuil.

Puisque non toutes les valeurs de taille de file d'attente sont prises en charge par la matrice de commutateur, la valeur installée est affichée, aussi bien que la valeur de configuration est demandée. La valeur installée est toujours supérieur ou égal à qui a demandé. Utilisez la commande **atmosphère de ressource en interface atmosphère d'exposition** d'afficher les deux valeurs.

```
Switch> show atm interface resource atm 3/0/0 Switch> show atm interface resource atm 3/0/0
Switch> show atm interface resource atm 3/0/0 Remarque: Les systèmes avec un FC-PFQ alignent des cellules sur l'entrée, pas sortie, ainsi les commandes de sortie- file d'attente atmosphère ne s'appliquent pas.
```

Les systèmes de Catalyst 8510 et de LightStream 1010 avec un FC-PFQ et un Catalyst 8540s prennent en charge la caractéristique de groupes de seuil. Chaque groupe se compose des chemins virtuels (VPs) et des circuits virtuels (VCs) qui appartiennent à la même catégorie de service ATM, telle que vbr-nrt ou l'UBR. Par défaut, un groupe de seuil tient des cellules pour une classe de service ATM. Utilisez la commande de **seuil-groupe atmosphère** d'assigner plus d'une catégorie de service à un groupe de seuil et d'assigner une catégorie de service à un nombre de groupe de non-par défaut. Utilisez la commande de **ressource atmosphère d'exposition** de confirmer vos modifications.

Dans la sortie suivante témoin, le commutateur-routeur ATM utilise les valeurs par défaut. Une classe de service ATM est assignée à un groupe de seuil.

```
Ls1010# show atm resource
```

```
Resource configuration:
```

```
Over-subscription-factor 8 Sustained-cell-rate-margin-factor 1%
```

```
Abr-mode: EFCI
```

```
Hierarchical Scheduling Mode : disabled
```

```
Service Category to Threshold Group mapping:
```

```

  cbr 1 vbr-rt 2 vbr-nrt 3 abr 4 ubr 5   Threshold Groups:   Group Max   Max Q   Min Q   Q
thresholds Cell Name           cells limit limit Mark Discard count           instal
instal instal -----
767  25 % 62 %    0    cpu-switched-tg      2   65535 127   127   25 % 87 %
0    vbr-rt-default-tg      3   65535 511   31   25 % 87 %    0   vbr-nrt-default-tg
  4   65535 511   511   25 % 87 %    0   ipc-tg      5   61439 511   31   25 %
62 %    0    switching-tg      6   65535 4095 1023 25 % 87 %    0   well-known-vc-
tg Ls1010#
```

Remarque: Chaque groupe est assorti à une catégorie de service ATM par défaut.

Chaque groupe de seuil se compose de huit régions, avec chaque région ayant un ensemble de seuils. Un groupe de seuil congestionne quand son membre VCs ont un grand nombre de cellules enregistrées dans la mémoire partagée de cellules. Car le nombre cumulatif de cellules en attente pour le membre VCs approche « les cellules maximum installent » la valeur, le nombre maximal de cellules dans chaque par-circuit virtuel et par-VP file d'attente se rétrécissent de la minute-file d'attente-limite de maximum-file d'attente-limite. Référez-vous « à la limite maximum Q installent » et « la limite minimum Q installent » des colonnes dans la sortie de **ressource atmosphère d'exposition** pour les valeurs de taille de file d'attente.

Quand l'encombrement est de l'ordre des cellules 0 (uncongested) au 1/8th plein, les files d'attente de connexion sont maximum-file d'attente-taille limitée. Généralement pendant que vous vous déplacez d'une région à l'autre, vous rendez le nouveau seuil maximum (previous-threshold/2, minute-file d'attente-seuil). Quand l'encombrement est de l'ordre de 7/8ths complètement complètement à complètement, les files d'attente de connexion sont minute-file d'attente-taille limitée. Notez que le fonctionnement du commutateur pour des groupes de seuil dans des régions supérieures se produit seulement si le groupe congestionne en allant au-dessus du 1/8th plein. Cependant, la taille maximale et les commandes de position de seuil sont efficaces même pour des groupes de seuil dans la plus basse région.

Les commandes suivantes ajustent les valeurs de groupe de seuil.

Commande	Description
<code>atm threshold-group group max-cells number</code>	Configure le nombre maximal de cellules aligné pour <i>tout le VCs</i> dans le groupe. Voyez « les cellules maximum installer » la valeur dans la ressource atmosphère d'exposition .
<code>atm threshold-group group max-queue-limit number</code>	Configure la plus grande limite de file d'attente de <i>par-circuit virtuel</i> appliquée à tout le VCs dans le groupe. Voyez « la limite maximum Q installer » la valeur dans la ressource atmosphère d'exposition .
<code>atm threshold-group group min-queue-limit number</code>	Configure la plus petite queue-limit de <i>par-circuit virtuel</i> appliquée à tout le VCs dans le groupe. Voyez « la limite minimum Q installer » la valeur dans la ressource atmosphère d'exposition .
<code>atm threshold-</code>	Détermine le point auquel une file d'attente de par-

<code>group group marking-threshold percent</code>	circuit virtuel est considérée « pleine », et le commutateur commence à placer l'Explicit Forward Congestion Indication (EFCI) mordu ou implémente le repérage disponible de taux associé de débit binaire (ABR). Voyez les « seuils Q marquer » la valeur dans la ressource atmosphère d'exposition .
<code>atm threshold-group group discard-threshold percent</code>	Détermine le point auquel une file d'attente de par-circuit virtuel est considérée « pleine », et le commutateur commence à jeter des cellules avec le bit de priorité de perte cellule (CLP) à un et implémente l'EPD (EPD). Voyez les « seuils Q jeter » la valeur dans la ressource atmosphère d'exposition .

La commande de **show atm vc** affiche les deux compteurs suivants rapportés rejeté ou jeté des cellules provoquées par des valeurs seuil de file d'attente étant dépassées :

- Nombre de cellules alignées par groupe de seuil
- Nombre de baisses dues à la file d'attente pleine par l'intermédiaire des compteurs « pleines baisses de Rx Clp0 q » et « baisses de qthresh de Rx Clp1 »

Remarque: La sortie de la commande de **show atm vc** change en ce qui concerne des compteurs de baisse selon si le rejet de paquet est activé sur le circuit virtuel.

```
switch# show atm vc int atm 12/0/3 0 100 Interface: ATM12/0/3, Type: oc3suni
VPI = 0 VCI = 100
Status: UP
Time-since-last-status-change: 00:18:09
Connection-type: PVC
Cast-type: point-to-point
Packet-discard-option: disabled
Usage-Parameter-Control (UPC): pass
Wrr weight: 2
Number of OAM-configured connections: 0
OAM-configuration: disabled
OAM-states: Not-applicable
Cross-connect-interface: ATM12/0/0, Type: oc3suni
Cross-connect-VPI = 0
Cross-connect-VCI = 100
Cross-connect-UPC: pass
Cross-connect OAM-configuration: disabled
Cross-connect OAM-state: Not-applicable
Threshold Group: 1, Cells queued: 63 Rx cells: 2010095, Tx cells: 0 Tx Clp0:0, Tx Clp1: 0 Rx
Clp0:2010095, Rx Clp1: 0 Rx Upc Violations:0, Rx cell drops:148 Rx Clp0 q full drops:148, Rx
Clp1 qthresh drops:0
```

[output omitted] **Remarque:** La catégorie de service CBR est assignée pour grouper le par défaut de 1par.

Vérifiez les nombres suivant les **pleins baisses Clp0 q** et champs de **baisses du qthresh Clp1**.

Vous pouvez également obtenir ces comptes par l'intermédiaire de l'interrogation SNMP.

Objet géré	Description
------------	-------------

ciscoAtmVclClp0VcqFullCellDrops	Le nombre total de cellules reçues sur cette liaison de canal virtuel (VCL) avec le CLP a mordu clairement, jeté parce que la limite de file d'attente de par-circuit virtuel est dépassée. Ce compteur est valide seulement si EPD est désactivé sur le VCL. Sur LightStream 1010s, ce compteur est valide seulement quand le processeur de commutateur est équipé d'un FC-PFQ.
ciscoAtmVclVcqClpThreshCellDrops	Le nombre total de cellules reçues sur ce VCL, jeté parce que le seuil d'écart (par opposition à la queue-limit) est dépassé sur la file d'attente de par-circuit virtuel, et le bit de CLP est placé. Ce compteur est valide seulement si EPD est désactivé sur le VCL. Sur LightStream 1010s, ce compteur est valide seulement quand le processeur de commutateur est équipé d'un FC-PFQ.
ciscoAtmVclLsPerVcQThreshGrp	Groupe de seuil auquel la cellule-file d'attente pour des cellules reçues par ce circuit virtuel sont alignées. Notez que cette valeur est non valide jusqu'à ce que le VCL soit dans un active croix-se connecte. Sur LightStream 1010s, ce compteur est valide seulement quand le processeur de commutateur est équipé d'un FC-PFQ.

Violations du contrôle des paramètres d'utilisation (UPC)

Une fois configuré, un commutateur ATM sur le côté de réseau d'une interface réseau de l'utilisateur (UNI) maintient l'ordre l'écoulement des cellules dans (dans le réseau) la direction en avant d'une connexion virtuelle. Ces mécanismes de maintien de l'ordre sont connus comme contrôle des paramètres d'utilisation (UPC). Ils déterminent si les cellules reçues sont conformes aux valeurs négociées de gestion de trafic, et puis prennent une des mesures suivantes sur violer des cellules , selon la configuration :

- Passez la cellule sans changer la priorité de perte cellule (CLP) mordue dans l'en-tête de cellule.
- Étiquette la cellule avec une valeur de bit de CLP de 1.
- Jetez la cellule. Si vous activez l'option d'écart, nous recommandons que vous activiez également la caractéristique du rejet d'un paquet de destination (TPD) discutée dans le [rejet d'un paquet de destination/EPD intelligents de](#) section plus tard dans ce document.

Utilisez le paramètre **UPC** dans la commande [PVC atmosphère](#) de spécifier l'action de violation. La syntaxe complète de la commande est :

Commande	Description
<pre>atm pvc vpi-A [vci-A any-vci] [upc upc-A] [pd pd]interface atm card- B/subcard-B/port-B[.vpt#] vpi-B [vci-B any-vci] [upcupc-B]</pre>	<p>Configure un PVC. Voyez « les cellules maximum installer » la valeur dans la ressource atmosphère d'exposition.</p>

Le paramètre **UPC** ne peut pas être placé pour l'étiqueter ou relâcher sur le port de processeur (atmosphère 0).

Normalement, l'UPC maintient l'ordre seulement l'extrémité source d'un circuit virtuel de doux. Utilisez la commande de **baisse d'atm svc-upc-intent** d'activer l'UPC par défaut pour tout le VCs de terminaison sur la fin de destination d'un circuit virtuel de doux.

Utilisez la commande de **show atm vc** de visualiser l'action configurée de gestion du paramètre de taux d'utilisation et les mécanismes intelligents de rejet de paquet, aussi bien que le nombre d'en raison jeté par cellules des violations UPC.

```
Switch# show atm vc interface atm 0/0/1.51 51 16 Interface: ATM0/0/1.51, Type: oc3suni
VPI = 51 VCI = 16
Status: DOWN
Time-since-last-status-change: 2w0d
Connection-type: PVC
Cast-type: point-to-point
Packet-discard-option: enabled
Usage-Parameter-Control (UPC): pass
Wrr weight: 32
Number of OAM-configured connections: 0
OAM-configuration: disabled
OAM-states: Not-applicable
Cross-connect-interface: ATM2/0/0, Type: ATM Swi/Proc
Cross-connect-VPI = 0
Cross-connect-VCI = 73
Cross-connect-UPC: pass
Cross-connect OAM-configuration: disabled
Cross-connect OAM-state: Not-applicable
Encapsulation: AAL5ILMI
Threshold Group: 6, Cells queued: 0 Rx cells: 0, Tx cells: 0 Tx Clp0:0, Tx Clp1: 0 Rx Clp0:0, Rx
Clp1: 0 Rx Upc Violations:0, Rx cell drops:0
Rx pkts:0, Rx pkt drops:0
Rx connection-traffic-table-index: 6
Rx service-category: UBR (Unspecified Bit Rate)
Rx pcr-clp01: 424
Rx scr-clp01: none
Rx mcr-clp01: none
Rx cdvt: 1024 (from default for interface)
Rx mbs: none
Tx connection-traffic-table-index: 6
Tx service-category: UBR (Unspecified Bit Rate)
Tx pcr-clp01: 424
```

```
Tx scr-clp01: none
Tx mcr-clp01: none
Tx cdvt: none
Tx mbs: none
```

No AAL5 connection registered Vérifiez la Paquet-écart-option et la configuration de **contrôle des paramètres d'utilisation**. Vérifiez également les **violations UPC** mettent en place pour le nombre de violations.

Vous pouvez également obtenir ces comptes par l'intermédiaire de l'interrogation SNMP. Utilisez les ciscoAtmVclUpcViolations gérés objectent dans le CISCO-ATM-CONN-MIB.

Remarque: En évaluant le débit de cellules de arrivée, le commutateur-routeur ATM compte les deux cellules de Fonction Operation, Administration, and Maintenance (OAM) aussi bien qu'avec des cellules de données puisque le protocole de signalisation en cours ne permet pas à un utilisateur pour spécifier explicitement des paramètres du trafic pour OAM circule.

Rejet de priorité de perte cellule (CLP)

L'en-tête de cellule ATM standard inclut le bit de priorité de perte cellule (CLP), qui indique explicitement qu'une cellule a éprouvé l'encombrement pendant la transmission à l'extrémité de destination. Une valeur de CLP d'une signifie que la cellule a une priorité plus basse et est ainsi pour être abandonnée en période de l'encombrement. Ainsi, vous pouvez employer le bit de CLP pour générer différents écoulements de cellules prioritaire.

Les commutateurs-routeur ATM utilisent un mécanisme sélectif d'écart de CLP basé sur seuil qui impose un seuil au nombre de mémoires tampons de cellules à partager par CLP = 0 et CLP = les cellules 1. Quand l'occupation de file d'attente de port de commutateur atteint un seuil d'avertissement utilisateur-configurable, seulement le CLP = les cellules 0 sont permis pour entrer dans le système, et le CLP = les cellules 1 sont jetées.

La commande de **ressource atmosphère d'exposition** affiche le threshold percentage de file d'attente, après quoi les cellules sont habilitées à l'écart ou à l'EPD de CLP. Cette valeur est la colonne étiquetée « écart. »

```
NewLsl010# show atm resource
```

```
Resource configuration:
```

```
Over-subscription-factor 8 Sustained-cell-rate-margin-factor 1%
```

```
Abr-mode: EFCI
```

```
Hierarchical Scheduling Mode : disabled
```

```
Service Category to Threshold Group mapping:
```

```
cbr 1 vbr-rt 2 vbr-nrt 3 abr 4 ubr 5
```

```
Threshold Groups:
```

Group	Max	Max Q	Min Q	Q thresholds		Cell	Name
	cells	limit	limit	Mark	Discard	count	
	instal	instal	instal				

1	16447	767	767	25 %	62 %	0	cpu-switched-tg
2	65535	127	127	25 %	87 %	0	vbr-rt-default-tg
3	65535	511	31	25 %	87 %	0	vbr-nrt-default-tg
4	65535	511	511	25 %	87 %	0	ipc-tg
5	61439	511	31	25 %	62 %	0	switching-tg
6	65535	4095	1023	25 %	87 %	0	well-known-vc-tg

NewLS1010#Ajustez la valeur du seuil d'écart avec les *pour cent d'écart-seuil de groupe de seuil-groupe atmosphère de* commande *[module de module-id]*.

Notez trop qu'il y a deux valeurs seuil :

- Marque - Seuil auquel le bit de l'Explicit Forward Congestion Indication (EFCI) est placé.
- Écart - Seuil auquel les cellules sont habilitées à l'écart de CLP ou à l'EPD (EPD).

Sur option, vous pouvez activer le rejet d'un paquet de destination sur chaque circuit virtuel pour l'usage avec l'écart sélectif de CLP. Avec l'option TPD, le système « débit applicatif » (débit utilisable) est amélioré. Vous activez le rejet d'un paquet de destination (TPD) en spécifiant le « palladium » ou le paramètre de rejet de paquet dans la commande **PVC atmosphère**. Le paramètre « palladium » active le rejet d'un paquet de destination et l'EPD.

La syntaxe de la commande est comme suit :

Commande	Description
<code>atm pvc vpi vci [pd pd] [rx-cttrindex] [tx-cttr index]</code>	Configure un PVC.
<code>atm soft-vc source-vpi source-vci dest-address atm-address dest-vpi dest-vci [pd pd] [rx-cttr index] [tx-cttr index]</code>	Configure un PVC mixte sur le routeur de commutateur.

Utilisez la commande de **ressource en interface atmosphère d'exposition** d'afficher les **thresholds** **pourcentage d'écart**.

```
LS1010# show atm interface resource atm 4/1/0
```

Resource Management configuration:

Output queues:

Max sizes(explicit cfg): none cbr, none vbr-rt, none vbr-nrt, none abr-r

Max sizes(installed): 256 cbr, 512 vbr-rt, 4096 vbr-nrt, 11776 abr-ubr

Efci threshold: 25% cbr, 25% vbr-rt, 25% vbr-nrt, 25% abr, 25% ubr

Discard threshold: 87% cbr, 87% vbr-rt, 87% vbr-nrt, 87% abr, 87% ubr Abr-

relative-rate threshold: 25% abr CAC Configuration to account for Framing Overhead :

Disabled Pacing: disabled 0 Kbps rate configured, 0 Kbps rate installed overbooking :

disabled Service Categories supported: cbr,vbr-rt,vbr-nrt,abr,ubr Link Distance: 0

kilometers Controlled Link sharing: [Information Deleted] **Vérifiez les valeurs seuil**

d'écart.

Avec l'UPC, vous pouvez implémenter la baisse ou l'étiqueter comme stratégie UPC. Vous ne pouvez pas installer une stratégie de balise-et-baisse dans laquelle vous étiquetez au-dessus du débit de cellules soutenu (SCR) et de la baisse au-dessus du débit de cellules de crête (PCR).

L'exemple de sortie suivant a été généré sur un circuit virtuel permanent (PVC) avec le rejet de paquet (palladium) activé, l'UPC placer pour passer, et les paramètres de formatage du trafic réglés PCR du Mo 10 à la SCR du Mo et 20. L'envoi de 25 Mo par le PVC produit des violations UPC sur approximativement 60% des cellules.

```
switch# show atm vc int a0/1/3 2 122
```

Interface: ATM0/1/3, Type: oc3suni

VPI = 2 VCI = 122

Status: UP
Time-since-last-status-change: 00:56:47
Connection-type: SoftVC
Cast-type: point-to-point
Soft vc location: Source
Remote ATM address: 39.840f.8011.4126.0002.fd98.0001.4000.0c80.1010.00
Remote VPI: 2
Remote VCI: 122
Soft vc call state: Active
Number of soft vc re-try attempts: 0
First-retry-interval: 5000 milliseconds
Maximum-retry-interval: 60000 milliseconds
Aggregate admin weight: 5040
TIME STAMPS:
Current Slot:2
Outgoing Setup March 12 11:45:31.180
Incoming Connect March 12 11:45:31.188
Packet-discard-option: enabled
Usage-Parameter-Control (UPC): tag
Wrr weight: 2
Number of OAM-configured connections: 0
OAM-configuration: disabled
OAM-states: Not-applicable
Cross-connect-interface: ATM0/1/2, Type: oc3suni
Cross-connect-VPI = 0
Cross-connect-VCI = 112
Cross-connect-UPC: pass
Cross-connect OAM-configuration: disabled
Cross-connect OAM-state: Not-applicable
Threshold Group: 2, Cells queued: 0
Rx cells: 3706784, **Tx cells:**0 Tx Clp0:0, Tx Clp1: 0 Rx Clp0:3706784, Rx Clp1: 0 **Rx Upc**
Violations:2257061, **Rx cell drops:**0
Rx pkts:115837, Rx pkt drops:0
Rx connection-traffic-table-index: 3020000
Rx service-category: VBR-RT (Realtime Variable Bit Rate)
Rx pcr-clp01: 20000
Rx scr-clp01: 10000
Rx mcr-clp01: none
Rx cdvt: 1024 (from default for interface)
Rx mbs: 1024 (from default for interface)**Vérifiez la Paquet-écart-option et la configuration de**
contrôle des paramètres d'utilisation.

Vérifiez les gisements de cellules de Rx et de cellules de Tx des champs de baisses plus de Rx UPC de violations et de Rx cellules.

Avec les circuits virtuels commutés (SVC), les commutateurs de campus ATM de Cisco emploient l'élément d'information AAL5 (IE) pour indiquer si activer le rejet de paquet ; la présence de l'IE AAL5 indique le commutateur activer le palladium. Avec des interfaces ATM utilisant l'UNI 4.0 signalant, les Commutateurs ATM peuvent utiliser les bits d'abandon de trame dans le domaine d'options de gestion de trafic de l'IE de descripteur du trafic atmosphère.

Rejet d'un paquet de destination/EPD intelligents (ITPD/EPD)

La plupart des trames de données sont segmentées et transmises à travers un nuage ATM en tant que plusieurs cellules. Si un ou plusieurs cellules sont abandonnées par le réseau, le paquet en résultant échoue le contrôle de CRC à l'extrémité réceptrice et doit être retransmis. De telles retransmissions mènent au débit efficace pauvre ou au débit applicatif, qui sont définis comme nombre de cellules fournies qui ne sont pas une partie d'une retransmission ou un paquet inachevé.

Pour maximiser le nombre de paquets complètement livrés, votre commutateur-routeur ATM implémente un seul schéma ITPD/EPD que jette intelligemment et sélectivement des cellules l'appartenance aux mêmes paquets afin de réduire les effets de la fragmentation. Fonctionnant ensemble, ITPD/EPD peut empêcher les débordements de tampon fréquents par le dumping corrompu ou se terminer des paquets des mémoires tampons remplissantes rapidement. En relâchant un nombre restreint de paquets au lieu des cellules d'un grand nombre de paquets, les débordements de tampon occasionnels n'exercent pas des effets négatifs sérieux sur le débit applicatif de bout en bout de système.

ITPD fonctionne pour réduire la fragmentation pendant qu'il se produit. ITPD agit en réponse aux baisses de cellules dues à une des raisons suivantes :

- Action d'application UPC lors de violation
- Débordement de tampon
- Dépasser des limites l'un des de mémoire tampon
- Écart sélectif de CLP

Quand une cellule d'un paquet a été jetée par le commutateur-routeur ATM, ITPD jette toutes les cellules ultérieures du même paquet. Selon la carte fonctionnelle, la dernière cellule (également connue sous le nom d'extrémité de cellule de paquet (EOP)) peut être aussi bien abandonnée.

Les Commutateurs ATM identifient la cellule EOP par l'intermédiaire d'un bit dans le domaine de l'identificateur du type de charge utile (PTI) d'une en-tête de cellule. Le FC-PCQ ne relâche pas la dernière cellule de la trame en faire EPD, alors que le FC-PFQ fait.

EPD fonctionne pour empêcher la fragmentation avant qu'il se produise. Avec EPD, le commutateur-routeur ATM commence à jeter toutes les cellules excepté la cellule EOP des paquets nouvellement de arrivée quand les files d'attente de mémoire tampon de commutateur atteignent un seuil d'avertissement utilisateur-configurable. Si la première cellule d'un paquet a écrit la mémoire tampon, on permet également à toutes les cellules restantes du paquet pour entrer si le suffisamment d'espace de mémoire tampon est disponible. Autrement, TPD est activé.

Utilisez le **groupe de seuil-groupe atmosphère** que les **pour cent d'écart-seuil** commandent de configurer le seuil à quel point la file d'attente est considéré complètement et EPD commence les cellules chutantes. Voyez les « seuils Q jeter » la valeur dans la sortie de la **ressource atmosphère d'exposition** pour le pourcentage par défaut d'écart.

Le placement du seuil EPD détermine comment efficacement la mémoire tampon est utilisée et combien de fois des cellules sont abandonnées. Le seuil EPD fonctionne essentiellement comme taille de mémoire tampon efficace. Le pouvoir tampon excédentaire au-dessus du seuil EPD est utilisé pour faciliter des cellules de ces paquets qui ont déjà eu des cellules dans la mémoire tampon ou dans la transmission sur la ligne.

L'établissement du seuil dépend de beaucoup de facteurs, incluant :

- Distribution des longueurs de paquet

- Distribution du trafic
- Durée de la période d'encombrement
- La proportion des cellules entrant au cours de la période d'encombrement qui appartiennent aux paquets exceptionnels et en conséquence doivent être mises en mémoire tampon.
- L'interaction avec d'autres mécanismes niveau des atmosphères ou niveau du transport d'écoulement et de contrôle d'encombrement.

En outre, la quantité de pouvoir tampon excédentaire exigé dépend de la façon dont la mémoire tampon est partagée avec le trafic non-TPD/EPD. Vous pouvez activer TPD en spécifiant le « palladium » ou le paramètre de rejet de paquet dans la commande **PVC atmosphère**. Le paramètre « palladium » active le rejet d'un paquet de destination et l'EPD. Le rejet de paquet peut seulement être activé pour les connexions AAL5. Voici comment le comportement de baisse change avec l'UPC et l'option palladium :

- Si l'UPC est configuré pour chuter et le palladium est désactivé, alors le commutateur relâche violer des cellules seulement.
- Si l'UPC est configuré pour chuter et le palladium est activé, alors le commutateur exécute ITPD et relâche toutes les cellules suivant violant (excepté la dernière cellule).
- Si le palladium est activé et des cellules sont alignées à une mémoire tampon qui a déjà dépassé son seuil EPD, alors le commutateur relâche le paquet (AAL5) complet.

En d'autres termes, le palladium est appliqué comme EPD autant que possible (des tailles élevées de file d'attente, par exemple) et comme ITPD dans tous les autres cas, y compris les baisses UPC et le débordement de tampon.

[Informations connexes](#)

- [Dépannage des connexions d'interface de routeur ATM de commutateur](#)
 - [Les atmosphères et posent le guide d'installation du module 3](#)
 - [Le trafic et gestion des ressources](#)
 - [Configurer la gestion des ressources](#)
 - [Pages de support technologique atmosphère](#)
 - [Support et documentation techniques - Cisco Systems](#)
-