

Explication du message d'erreur Abort 1M3 (1000003)

Contenu

[Introduction](#)

[Conditions préalables](#)

[Conditions requises](#)

[Composants utilisés](#)

[Conventions](#)

[Message d'erreur de l'arrêt 1M3 \(1000003\)](#)

[Informations connexes](#)

[Introduction](#)

Ce document explique les 1000003) messages d'erreur de l'arrêt 1M3 (, comme indiqué dans cet exemple :

```
#define ADDRESS_ERROR      1000003  /* Address error      */
```

[Conditions préalables](#)

[Conditions requises](#)

Aucune spécification déterminée n'est requise pour ce document.

[Composants utilisés](#)

Ce document n'est pas limité à des versions de matériel et de logiciel spécifiques.

[Conventions](#)

Pour plus d'informations sur les conventions utilisées dans ce document, reportez-vous à [Conventions relatives aux conseils techniques Cisco](#).

[Message d'erreur de l'arrêt 1M3 \(1000003\)](#)

Cet arrêt est enregistré quand le processeur MC680x0 ne reçoit pas un signal d'un périphérique externe tel qu'un bloc de mémoires pour indiquer que le transfert des données a eu lieu. C'est habituellement parce que le logiciel spécifie une adresse non valide (non valide parce que le pointeur n'a pas été initialisé) ou parce qu'un périphérique matériel ne fournit pas le signal d'acquiescement de transfert.

La partie du centre de commutation de service (SSP) de la pile d'erreur logicielle a ce format pour les processeurs MC68040 comme les cartes processeur réseau (NPC) ou les cartes de contrôleur larges bandes (BCC) :

```
No.  Type      Number      Data(Hex)  PC(Hex)    PROC   SwRev  Date      Time
  1.  Abort    1000003     00000000   3001565C   TRNS   9.3.45  08/04/03 03:14:53

SSP 30330660 10 00 30 15 10 9A 70 08 30 32 FD C0 01 01 00 01 ..0...p.02.....
SSP 30330670 00 01 00 01 A4 22 C3 88 30 32 FD BC 00 00 00 0A .....".02.....
```

(Address error exception stack frame; p9-4 in MC68040 User's Manual)

```
1000      = status register
3015 109A = program counter
7         = stack frame type (access error)
0 08      = vector offset (8 = bus error)
3032 FDC0 = effective address
0101     = special status word
0001     = writeback 3 status
0001     = writeback 2 status
0001     = writeback 1 status
A422 C388 = fault address
3032 FDBC = writeback 3 address
0000 000A = writeback 3 data
```

La plupart d'informations importantes dans cette pile sont l'emplacement de l'arrêt (compteur de programme) et de l'adresse qui ne peuvent pas être accédés à, qui est l'adresse de défaut.

Vous pouvez vérifier le **fichier Nmemmap.h** pour déterminer si l'adresse de défaut est un registre matériel valide. Dans cet exemple, l'adresse 0xA422C388is pas un registre matériel valide, ainsi les tentatives de logiciel d'accéder à une adresse non valide. Un exemple d'une défaillance matérielle est le manque d'un des registres de port parallèle de répondre. L'adresse de base de PAR_PTS est 0xA0000000.

Vous pouvez utiliser le programme à l'opposé de déterminez l'emplacement que le logiciel tente d'accéder à. L'instruction d'assemblage prévue est de se déplacer à un emplacement en mémoire qu'un registre d'adresse spécifie. Ceci ne pourrait pas être l'instruction au compteur de programme parce que le processeur lit des instructions en avant de l'exécution des instructions. Il a une architecture canalisée.

Cet ordre d'instruction génère une erreur de l'arrêt 1M3 quand une tentative est faite pour lire de l'adresse 1 :

```
cmp.w    #1234,Abort_Now
BNE      CK_PSOS
move.l   #1,A0
move.l   (A0),D0          ;generate a bus error
```

[Informations connexes](#)

- [Guide aux nouveaux noms et couleurs pour les produits de commutation de réseau WAN](#)
- [Téléchargements - Logiciel de commutation WAN](#) (clients [enregistrés](#) seulement)
- [Support et documentation techniques - Cisco Systems](#)