

Contenu

[Introduction](#)

[Conditions préalables](#)

[Conditions requises](#)

[Composants utilisés](#)

[Conventions](#)

[Erreur logicielle 506](#)

[Informations connexes](#)

Introduction

Ce document explique l'erreur logicielle (swerr) 506, qui peut se produire sur IGX ou commutateurs BPX.

Conditions préalables

Conditions requises

Aucune spécification déterminée n'est requise pour ce document.

Composants utilisés

Les informations dans ce document sont basées sur IGX et commutateurs BPX.

Les informations contenues dans ce document ont été créées à partir des périphériques d'un environnement de laboratoire spécifique. Tous les périphériques utilisés dans ce document ont démarré avec une configuration effacée (par défaut). Si votre réseau est opérationnel, assurez-vous que vous comprenez l'effet potentiel de toute commande.

Conventions

Pour plus d'informations sur les conventions de documents, reportez-vous à [Conventions relatives aux conseils techniques Cisco](#).

Erreur logicielle 506

Un swerr 506 est enregistré de la routine qui libère la mémoire allouée. Sa présence indique habituellement que le processus qui libère la mémoire n'est pas le processus qui possède la mémoire. Après que l'erreur soit enregistré, la mémoire est libérée.

L'ID de processus du propriétaire de la mémoire est dans la zone d'information. Ceci devrait être une certaine valeur moins que le nombre maximal de processus (affichés avec la commande de `dspprf`).

Cet exemple indique que le processus de PROTOCOLE essaye à la mémoire disponible possédée par le processus 6 (probablement SNMP). La première ligne du vidage mémoire de pile de détail affiche l'ID de processus (6) et l'adresse de la routine qui a alloué la mémoire (301A585E).

C'est un ID de processus valide et une adresse mémoire valide pour l'espace de code. Ceci indique que l'erreur a été enregistré en raison d'un problème avec la manière que le logiciel de commutateur a manipulé la propriété de mémoire. Pour essayer d'isoler le problème, vous pouvez tracer la manière que la mémoire allouée a été traitée de l'adresse d'allocation à l'adresse de Free_mem. Si on observe ce problème dans le domaine, ce n'est pas habituellement sujet d'inquiétude.

Si l'ID de processus dans la zone d'information n'est pas un ID de processus valide, le bloc de mémoire alloué a pu avoir été corrompu par un écraser de mémoire. C'est un problème important, car les écrasements de mémoire peuvent entraîner la corruption de mémoire. La corruption de mémoire peut poser beaucoup de problèmes, y compris les arrêts 1M3. Reportez-vous à l'exemple suivant :

Journal logiciel actif de carte ordre

De la pile d'arrêt de détail :

Cet exemple prouve que l'ID de processus (00 00 01 fa) et l'adresse d'allocation (00 00 2F 02) ont été corrompues. Il est très probable que la corruption étende après l'en-tête dans la superficie de données du bloc de mémoire. Il est également probable que le prochain bloc mémoire alloué à cet emplacement en mémoire sera corrompu.

Le bloc de mémoire corrompant ne peut pas être déterminé des erreurs connectées par cet événement. Un swerr 514, qui est enregistré quand le bloc qui est dépassé réellement est libéré, est exigé. Le réseau devrait être le swerr vérifié 514s qui corrompent l'indicateur entier DEADFACE. (Référez-vous à l'[erreur logicielle 514](#).)

[Informations connexes](#)

- [Guide aux nouveaux noms et couleurs pour les produits de commutation de réseau WAN](#)
- [Téléchargements - Logiciel de commutation WAN](#) ([enregistrés](#) seulement
- [Support et documentation techniques - Cisco Systems](#)