

# Pourquoi les trames et les octets sont ignorés

## Contenu

[Introduction](#)

[Conditions préalables](#)

[Conditions requises](#)

[Composants utilisés](#)

[Conventions](#)

[Trames jetées à l'entrée \(du périphérique d'utilisateur au réseau\)](#)

[Trames jetées sur le de sortie \(du réseau au périphérique d'utilisateur\)](#)

[Exemple](#)

[Informations connexes](#)

## [Introduction](#)

Les listes incluses dans ce document énoncent des raisons pour des abandons de trame et les statistiques affectées. Les nombres entre parenthèses sont les types de statistiques. \* le symbole dénote une statistique interne qui est gardée par le port de relais de trame (FRP) et n'est pas envoyée au PCC.

## [Conditions préalables](#)

### [Conditions requises](#)

Aucune spécification déterminée n'est requise pour ce document.

### [Composants utilisés](#)

Ce document n'est pas limité à des versions de matériel et de logiciel spécifiques.

Les informations contenues dans ce document ont été créées à partir des périphériques d'un environnement de laboratoire spécifique. Tous les périphériques utilisés dans ce document ont démarré avec une configuration effacée (par défaut). Si votre réseau est opérationnel, assurez-vous que vous comprenez l'effet potentiel de toute commande.

### [Conventions](#)

For more information on document conventions, refer to the [Cisco Technical Tips Conventions](#).

## [Trames jetées à l'entrée \(du périphérique d'utilisateur au réseau\)](#)

1	Mauvais format DLCI (mauvais bit ea)	Le port encadre non valide (format non valide P 0x07 reçoivent des vues) — ceci se produit quand les bit les moins significatifs des deux premiers octets de trame ne sont pas 1 et 0, car ils devraient être selon des normes de Relais de trames.
2	DLCI inconnu	Mettez en communication le numéro DLCI inconnu de bout inconnu DLCI (P 0x11 reçoivent des erreurs DLCI éliminées par vue) (les <b>dspportstats</b> )
3	Mauvaise taille de trame (5 ou 4096 sur le C modèle de révision de C, 4510 sur révision modèle D de C et modèle D)	Vue (longueur illégale P 0x09 reçoivent des vues) les trames trop courtes trop longues de *Short de trames de minute de la vue (format non valide P 0x07 reçoivent des vues) *PVC jetées
4	Le nombre de trames alignées dépasse le maximum PVC (probablement dû au client dépassant le CIR)	Dépassement de file d'attente de circuit virtuel (le C 0x01 reçoivent des trames jetées et le C 0x0A reçoivent des octets jetés)
5	ACP FRP au dépassement de file d'attente de FPTx	(Le C 0x01 reçoivent des vues jetées et le C 0x0A reçoivent des octets jetés) file d'attente de *Muxbus complètement (en raison de la bande passante insuffisante de muxbus. Mai est provoqué par par sur-utilisation.) Cheville également des <b>dspportstats</b>
6	accès direct à la mémoire FRP au dépassement de file d'attente ACP	La ressource déborde (des <b>dspportstats</b> ) (le C 0x01 reçoivent des vues jetées et le C 0x0A reçoivent des octets jetés) la ressource déborde (les <b>dspportstats</b> )
7	Erreur de CRC de vue	Erreurs de CRC de port (P 0x06 reçoivent des erreurs de CRC de vue, incrémentent également le de sortie du C 0x03 et du C 0x0C @)
8	Erreur de cadrage de vue	Erreurs de cadrage de trame de port (P 0x08 reçoivent des erreurs de cadrage de vue)
9	Vue trop grande	Mettez en communication les

		trames trop grandes (un sous-ensemble de trois ci-dessus) (la longueur illégale P 0x09 reçoivent des vues)
1 0	Arrêts de trame d'accès direct à la mémoire (quand le port est modifié avec le <b>cnffrport</b> .)	Trames de port abandonnées (nombre P 0x0A de dépassements de capacité d'accès direct à la mémoire)
1 1	PVC purgé/éliminé (quand le PVC est supprimé ou avalé.)	Trames/octets PVC jetés (aucun)
1 2	Trames non valides LMI (mauvais champ LMI.) <b>Remarque:</b> Les pannes LMI peuvent faire échouer l'équipement externe le port et les connexions. Typiquement, une panne LMI a une incidence sur le trafic réseau.	Trame reçue non valide du port LMI (une d'erreurs non valides de minuterie de consultations d'état P 0x0E LMI, de lien P 0x0F LMI, ou d'erreurs d'ordre de keep-alive P 0x10 LMI.) élément d'interface de *Invalid
1 3	DE frames jetée (modèle D)	(P 0x12 reçoivent DE Frames Discarded et le C 0x17 DE Receive Frames a jeté)

## Trames jetées sur le de sortie (du réseau au périphérique d'utilisateur)

1	Trame De (éligibilité à la suppression) quand le seuil de DE frame a atteint (modèle D)	Aucun
2	Le dépassement de file d'attente de transmission de port/a atteint le seuil de Tx (dans les octets) (dus à l'encombrement, au surabonnement, ou à la perte d'horloge sur le DTE)	Trames PVC/FPs/(le C 0x03 transmettent des vues jetées, le C 0x05 reçoivent des paquets jetés, et le C 0x0C transmettent des octets jetés) seuil de *Queue jeté par octets atteint
3	Mauvais CRC ou mauvaise longueur (due à la corruption tout en traversant le réseau)	Erreurs de CRC PVC ou erreurs de longueur PVC (le C 0x03 transmettent des vues jetées et le C 0x0C transmettent des octets jetés)

4	Le délai d'attente de vue/a perdu l'EOF (le CRC au d'entrée entraîne ceci)	PVC EOFs perdu (le C 0x03 transmettent des vues jetées et le C 0x0C transmettent des octets jetés)
5	Pénurie de mémoire tampon de vue	pénuries de mémoire tampon de *Frame (le C 0x03 transmettent des vues jetées et le C 0x0C transmettent des octets jetés)
6	Trame abandonnée par accès direct à la mémoire (quand le port est modifié avec le <b>cnffrport</b> )	Trames/octets PVC jetés (le C 0x03 transmettent des vues jetées et le C 0x0C transmettent des octets jetés)

**Remarque:** Si la connexion échoue (en raison d'un échec de carte ou d'une suppression ou en raison d'une incapacité de conduire), des trames sont reçues et jetées (à moins que la carte est manquante ou manquée). Les pannes LMI ne font pas échouer la connexion et n'ont pas comme conséquence les trames étant jetées. Cependant, les pannes LMI peuvent faire échouer l'équipement externe le port et les connexions. Une panne LMI a typiquement une incidence sur le trafic réseau.

**Remarque:** Dans cette table sont quelques informations complémentaires concernant l'événement C2 FRP Cbus, qui contient quelques importantes statistiques non affichées sur des écrans de statistiques de canal ou de port.

O ct et	Description
fc	C2, code de fonction
0 0	Numéro de canal logique
0 1	Le nombre de message, cette valeur indique lesquelles de ces définitions s'appliquent au reste de l'événement C2. == 2 de nombre de message
0 8- 1 1	Transmettez le compte d'erreur de CRC, nombre de trames rassemblées du muxbus qui a manqué vérification de CRC. (Des écarts de CRC sont typiquement provoqués par des erreurs de jonction.)
1 2- 1 5	Transmit a perdu le compte SOF, nombre de fois où un SOF FastPacket a été apparemment perdu, MOF reçu après EOF.
1 6- 1 9	Transmit a perdu le compte EOF, nombre de fois où un EOF FastPacket a été apparemment perdu, SOF reçu après MOF ou SOF.
2	Transmettez le compte d'erreur de longueur, nombre

0-	de trames reçues du muxbus qui a dépassé la
2	longueur valide maximum de trame (probablement
3	due à EOF perdu consécutif et à SOF FastPackets).

## Exemple

```
C2 12 02 xx xx xx xx xx xx 00 00 00 02 00 00 00 33 00 00 00 45 00 00 00 01
```

```
transmit CRC error count:      = 02  
transmit lost SOF count:      = 33  
transmit lost EOF count:      = 45  
transmit length error count:  = 01
```

## Informations connexes

- [Abandons de trames](#)
- [Téléchargements - Logiciel de commutation WAN](#) (clients [enregistrés](#) seulement)
- [Support technique - Cisco Systems](#)