Présentation des commandes et des compteurs d'encombrement MDS - document de référence

Table des matières

Introduction

Ce document décrit les différents compteurs et indications qui s'appliquent au diagnostic de congestion dans les plates-formes MDS actuelles.

Détails

Compteurs et descriptions relatifs à l'encombrement pour les commutateurs et modules MDS :

- MDS 9700 -
  - Carte de ligne FC 16G - DS-X9448-768K9
  - Carte de ligne FCIP 24/10 10G/40G - DS-X9334-K9
  - Carte de ligne FC 32G - DS-X9648-1536K9
  - Carte de ligne FC 64G - DS-X9748-3072K9
- Commutateur de fabric multiservice MDS 9250i
- Commutateur de matrice MDS 9148S 16G
- Commutateur de matrice 16G MDS 9396S
- Commutateur de matrice MDS 9132T 32G
- Commutateur de matrice MDS 9148T 32G
- Commutateur de matrice MDS 9396T 32G
- Commutateur de matrice 32G MDS 9220i
- Commutateur de matrice MDS 9124V 64G
- Commutateur de matrice MDS 9148V 64G
- Commutateur de matrice MDS 9396V 64G

Tableau 1 - FC - Compteurs indiquant uniquement le délai

Tableau 2 - FC - Compteurs indiquant les abandons de trames

Tableau 3 - FC - Compteurs indiquant une action sur ou pour une interface

Tableau 4 - FC - Compteurs représentant le flux normal

Tableau 5 - FC - Variables SNMP liées à l'encombrement

Tableau 6 - FC - Compteurs représentant les interruptions liées à l'encombrement

Les exposants indiquent la génération de carte de ligne ou le type de commutateur. Reportez-vous à la liste située après le tableau 6.

Tableau 1 - FC - Compteurs indiquant uniquement le délai

Nom du compteur	Description
F16_RCM_RCP0_RBBZ_CH0[5,96S,2410] F16_RCM_RCP0_RBBZ_CH1[5,96S,2410] F16_RCM_RCP0_RBBZ_CH2[5,96S,2410] F16_RCM_RCP0_RBBZ_CH3[5,96S,2410] VIP_RCM_RBBZ_CH0_CNT [50i, 48S] F32_RCM_P8_P15_RCP_RBBZ_CH0[6,32T,48T,96T,20i] F32_RCM_P8_P15_RCP_RBBZ_CH1[6,32T,48T,96T,20i] F32_RCM_P8_P15_RCP_RBBZ_CH2[6,32T,48T,96T,20i] F32_RCM_P8_P15_RCP_RBBZ_CH3[6,32T,48T,96T,20i] F64_RCM_P0_P7_RCP_RBBZ_CH0[7,24V,48V,96V] F64_RCM_P0_P7_RCP_RBBZ_CH1[7,24V,48V,96V] F64_RCM_P0_P7_RCP_RBBZ_CH2[7,24V,48V,96V] F64_RCM_P0_P7_RCP_RBBZ_CH3[7,24 V,48 V,96 V]	Nombre total de transitions transitions indiquent généra pression au périphérique co encombrement perçu peut sur une interface sur laquel Il n'y a aucune indication d' un instant ou pour une duré Également affiché dans le r xxxx recevoir des transition ou xxxx Recevoir des transitio show interface counters « f Cisco CSCug35184 show inter Pour F16, F32, F64, CH0 - liaison est en mode R_RDY ER_RDY, ils incrémentent précisément : CH0 - VL0 - Il s'agit de la li CH1 - VL1 : lien virtuel de p CH2 - VL2 : lien virtuel de p CH3 - VL3 : lien virtuel norr

	Pxx_Pxx indique le groupe
F16_TMM_PORT_TBBZ_CH0[5,96S,2410] F16_TMM_PORT_TBBZ_CH1[5,96S,2410] F16_TMM_PORT_TBBZ_CH2[5,96S,2410] F16_TMM_PORT_TBBZ_CH3[5,96S,2410] VIP_TMM_TBBZ_CH0_CNT[50i, 48 S] VIP_TMM_TBBZ_CH1_CNT[50i, 48 S] F32_TMM_PORT_TBBZ_CH0[6,32T,48T,96T,20i] F32_TMM_PORT_TBBZ_CH1[6,32T,48T,96T,20i] F32_TMM_PORT_TBBZ_CH2[6,32T,48T,96T,20i] F32_TMM_PORT_TBBZ_CH3[6,32T,48T,96T,20i] F64_TMM_PORT_TBBZ_CH0[7,24V,48V,96V] F64_TMM_PORT_TBBZ_CH1[7,24V,48V,96V] F64_TMM_PORT_TBBZ_CH2[7,24V,48V,96V] F64_TMM_PORT_TBBZ_CH3[7,24V,48V,96V]	Nombre total de transitions transitions sont généraleme périphérique connecté du c périphérique. Il n'y a aucune indication d' un instant ou pour une duré Également affiché dans le r xxxx transmettre des transi ou xxxx Transmettre les transi show interface counters «fr CSCug35184 show inte Pour F16, F32 et F64, CH0 liaison est en mode R_RDY ER_RDY, ils incrémentent précisément : CH0 - VL0 - Il s'agit de la li CH1 - VL1 : lien virtuel de p CH2 - VL2 : lien virtuel de p CH3 - VL3 : lien virtuel norr
F16_TMM_PORT_TWAIT_CNT[5,2410,96S] VIP_TMM_TXWAIT_CH0_CNT[50i, 48S] VIP_TMM_TXWAIT_CH1_CNT[50i, 48S] F32_TMM_PORT_TWAIT[6,32T,48T,96T,20i] F64_TMM_PORT_TWAIT[7,24V,48V,96V]	Le paquet est disponible pc liaison en mode R_RDY. Gen5(F16) : incrémente ch du groupe de vitesses : 1) Port en mode 2/4/8/16G cycle = 2,353 nanoseconde 2) Port en mode 10G : Cycle = 3,14 ns 320 Mhz

	9250i/9148s : Incrémente c F32 : incrémente chaque cy F64 : incrémente chaque cy F16/F32/F64 : Pour calcule Secondes = Twait / clock_r Voir Tableau 3 Variable SN
F32_ENI_PORT_CWAIT_CH0[6,32T,48T,96T,20i] F32_ENI_PORT_CWAIT_CH1[6,32T,48T,96T,20i] F32_ENI_PORT_CWAIT_CH2[6,32T,48T,96T,20i] F32_ENI_PORT_CWAIT_CH3[6,32T,48T,96T,20i] F64_ENI_PORT_CWAIT_CH0[7,24V,48V,96V] F64_ENI_PORT_CWAIT_CH1[7,24V,48V,96V] F64_ENI_PORT_CWAIT_CH2[7,24V,48V,96V] F64_ENI_PORT_CWAIT_CH3[7,24V,48V,96V] F64_ENI_PORT_CWAIT_CH4[7,24V,48V,96V] F64_ENI_PORT_CWAIT_CH5[7,24V,48V,96V] F64_ENI_PORT_CWAIT_CH6[7,24V,48V,96V] F64_ENI_PORT_CWAIT_CH7[7,24V,48V,96V]	Le paquet est disponible po la liaison en mode ER_RDY Nombre de fois en 1,33 ns crédit Tx et qu'il y a une tra Pour F32, CH0 - CH3 indiq en mode R_RDY, le compte chaque cycle d'horloge de Pour F64, CH0 - CH7 indiq seulement 4 sont utilisées e compteur F64_TMM_PORT de 1,1 GHz (0,909 ns) pour Si la liaison est en mode E CH0 - VL0 - Il s'agit de la li CH1 - VL1 : lien virtuel de p CH2 - VL2 : lien virtuel de p CH3 - VL3 : lien virtuel norm
FCP_SW_CNTR_RX_WT_AVG_B2B_ZERO[5,2410,48S,50i,96S, note1] F32_MAC_KLM_CNTR_RX_WT_AVG_B2B_ZERO[6,32T,48T,96T,20i] F64_CMON_RX_WT_100MS_CH0_CNT1[7,24V,48V,96V] F64_CMON_RX_WT_100MS_CH3_TMR1_HIT[7,24V,48V,96V]	Nombre de fois qu'une inte état indique généralement périphérique connecté sur vers les périphériques avec CH0 est le canal zéro lorsq CH3 est la VL normale lors Incrémenté par le processu compris F64) incrémenté pa

FCP_SW_CNTR_TX_WT_AVG_B2B_ZERO[5,2410,50i,48S,96S] F32_MAC_KLM_CNTR_TX_WT_AVG_B2B_ZERO[6,32T,48T,96T,20i] F64_CMON_TX_WT_100MS_CH0_TMR1_HIT[7,24V,48V,96V] F64_CMON_TX_WT_100MS_CH3_TMR1_HIT[7,24V,48V,96V]	Nombre de fois qu'une inte indique généralement un e interface. CH0 est le canal zéro lorsq CH3 est la VL normale lors NX-OS 6.2(1) à 6.2(7) sur l a été incrémentée en fonct F16_FCP_INTR_TMM_P_C Interruptions VIPER_FCP_INTR_TMM_C Par conséquent, cela ne s'e matérielle s'est produite et instances précédentes. MDS 9700, 9250i et 9148S par le processus creditmon 100 ms où le port reste à 0

	par les minuteurs matériels
F16_TMM_PORT_STUCK_FORCE_TIMEOUT_L_H_CNT[5,96S,note1,note3] F32_TMM_PORT_STUCK_FORCE_TIMEOUT_L_H[6,32T,48T,96T,20i,Remarque4] F64_TMM_PORT_STUCK_FORCE_TIMEOUT_L_H[7,24V,48V,96V]	Nombre de fois où le port a port bloqué (seuil de non-p NX-OS 6.2(1) à 6.2(7) sur l crédit et a donc été défini s Doit être configuré via : Délai d'attente du système Ou dans 8.1(1) et versions Délai d'attente du système Ce compteur est incrément » n'est pas configuré, car s pas configuré, aucune actio était à zéro crédit Tx pour 5 Ceci est similaire au compt VIP_TMM_STK_PRT_TO_

F16_TMM_PORT_STUCK_FORCE_TIMEOUT_H_L_CNT[5,96S,remarque1] F32_TMM_PORT_STUCK_FORCE_TIMEOUT_H_L[6,32T,48T,96T,20i,Note3] F64_TMM_PORT_STUCK_FORCE_TIMEOUT_H_L[7,24V,48V,96V]	Nombre de fois où le port a de crédit)
F16_TMM_PORT_CWAIT_FORCE_TIMEOUT_L_H_CNT[5,2410,96S] F32_TMM_CH0_TMR1_HIT[6,32T,48T,96T,20i,Note2] F64_TMM_PORT_CWAIT_FORCE_TIMEOUT_L_H[7,24V,48V,96V]	Nombre de fois où le port a port lent. NX-OS 6.2(1) à 6.2(7) sur l 9250i ont été utilisés pour i FCP_SW_CNTR_TX_WT_A comptoir.

	Par conséquent, cela ne s'e matérielle s'est produite et instances précédentes. Dans NX-OS 6.2(9), cette c port lent. Doit être configuré via : Délai d'attente du système Les événements Slowport-r show process creditmon sl show logging onboard slo Ceci est similaire au compt VIP_TMM_SLO_PRT_TO_T
F16_TMM_PORT_CWAIT_FORCE_TIMEOUT_H_L_CNT[5,2410,96S] Aucun[6,32T,48T,96T,20i] F64_TMM_PORT_CWAIT_FORCE_TIMEOUT_H_L[7,24V,48V,96V]	Nombre de fois qu'un crédi temporisation du port lent.
VIP_TMM_STK_PRT_TO_TRANSITION_CH0_CNT[48S,50i,remarque2] VIP_TMM_STK_PRT_TO_TRANSITION_CH1_CNT[48S,50i,note2]	Nombre de fois où le port é port bloqué. - canal 0 (file d'attente de p - canal 1 (file d'attente de fa NX-OS 6.2(5) à 6.2(7) sur l pertes de crédit et a donc é Dans NX-OS 6.2(9), le proc récupération de perte de cr

	timeout no-credit-drop ». La n'est abandonné, puis attei Doit être configuré via : Délai d'attente du système Ce compteur est incrément » n'est pas configuré, car s pas configuré, aucune actio était à zéro crédit Tx pour 5 Ceci est similaire au compt F16_TMM_PORT_STUCK_
VIP_TMM_SLO_PRT_TO_TRANSITION_CH0_CNT[48S,50i] VIP_TMM_SLO_PRT_TO_TRANSITION_CH1_CNT[48S,50i]	Nombre de fois où le port a port lent. - canal 0 (file d'attente de p - canal 1 (file d'attente de fa NX-OS 6.2(5) à 6.2(7) sur l FCP_SW_CNTR_TX_WT_A Par conséquent, cela ne s'e matérielle s'est produite et instances précédentes. Dans NX-OS 6.2(9), cette c port lent. Doit être configuré via : Délai d'attente du système Les événements Slowport-r show process creditmon sl show logging onboard slo Ceci est similaire au compt F16_FCP_INTR_TMM_P_C
F64_RCM_RWAIT_CH0_CNT2[7,24V,48V,96V] F64_RCM_RWAIT_CH1_CNT2[7,24V,48V,96V]	Compteurs RxWait (inte Receive Credit Manage

F64_RCM_RWAIT_CH2_CNT2[7,24V,48V,96V] F64_RCM_RWAIT_CH3_CNT2[7,24V,48V,96V] F64_RCM_RWAIT_CH4_CNT2[7,24V,48V,96V] F64_RCM_RWAIT_CH5_CNT2[7,24V,48V,96V] F64_RCM_RWAIT_CH6_CNT2[7,24V,48V,96V] F64_RCM_RWAIT_CH7_CNT2[7,24V,48V,96V]	beaucoup plus granulai moins de 2,5 us. Cela s compteur TxWait de l'a

Tableau 2 - FC - Compteurs indiquant les abandons de trames

Nom du compteur	Description
F16_TMM_PORT_FRM_DROP_CNT[5,2410,96S] FCP_CNTR_TMM_NORMAL_DROP[48] VIP_TMM_NORMAL_DROP_CNT[50i, 48S, remarque1] VIP_TMM_TOTAL_DROP_ CNT[50i, 48S, remarque1] F32_TMM_PORT_FRAME_DROP[6,32T,48T,96T,20i] F64_TMM_PORT_FRAME_DROP[7,24V,48V,96V]	Nombre de trames tolb_path ou np pat Memory Manager (abandons incluent abandons de paqu abort drops, dumm egress, etc. Ces compteurs son agrégés de tous les jacents. Par exemple, pour F32_TMM_PORT_ F32_TMM_PORT_ F32_TMM_PORT_ F32_TMM_PORT_ F32_TMM_PORT_ F32_TMM_PORT_ F32_TMM_PORT_ F32_TMM_PORT_

	F32_TMM_PORT_ F32_TMM_PORT_ Pour F64, la liste es
F16_TMM_TOLB_TIMEOUT_DROP_CNT[5,2410,96S] VIP_TMM_TO_DROP_CNT[50i,48S,note1,note3] F32_TMM_PORT_TIMEOUT_DROP[6,32T,48T,96T,20i] F64_TMM_PORT_TIMEOUT_DROP[7,24V,48V,96V]	Nombre total de ab d'attente, ce qui inc expirées en raison d'encombrement, le force de blocage m de crédit), le délai d port lent matériel (n jamais). Le seuil de suppres d'encombrement es commande system drop. Il est activé à sur tous les « mode system timeout con mode e|f ou system timeout con logical-type edge|c

F16_TMM_TOLB_DROP_CNT[5,2410,96S] F32_TMM_PORT_LB_DROP[6,32T,48T,96T] F64_TMM_PORT_LB_DROP[7,24V,48V,96V]	Trames de test de l abandonnées en ra encombrement. Ce AT=LB. Ils sont agr Fxx_TMM_PORT_F
F16_TMM_PORT_STUCK_FORCE_TIMEOUT_CNT[5,2410,96S] VIP_TMM_STUCK_PORT_TO_CNT	Nombre total de tra l'abandon du délai

48S,50i F32_TMM_PORT_STUCK_FORCE_TIMEOUT 6,32T,48T,96T,20i F64_TMM_PORT_STUCK_FORCE_TIMEOUT 7,24V,48V,96V	traitement du port b drop)
VIP_TMM_TO_CNT 48S,50i,remarque1	Nombre total de ab d'attente dus à l'ab congestion uniquer Voir VIP_TMM_STUCK_ pour la total timeout drops drop

	Voir VIP_TMM_TO_ nombre de pertes d fois pour la suppres d'encombrement et de crédit
F16_TMM_PORT_CWAIT_FORCE_TIMEOUT_CNT[5] VIP_TMM_SLOW_PORT_TO_CNT [48S,50i]	Délai d'attente total abandonnés en rais lent du moniteur de opération n'est pas fonction de contrôle pas de fonction d'a
VIP_RHP_CNAV_DRP_CNT[48S,50i] VIP_RHP_CNAV_DROP_CNT[48S,50i,Note2] F16_RHP_CNAV_DRP_CNT [5,2410,96S] F16_RHP_CNAV_DROP_CNT [5,2410,96S,Note2] F32_RHP_CIP_CNAV_DRP_CNT [6,32T,48T,96T,20i] F32_RHP_CNAV_DROP_CNT[6,32T,48T,96T,20i,Remarque2] F64_RHP_CIP_CNAV_DRP_CNT [7,24 V,48 V,96 V] F64_RHP_CNAV_DROP_CNT [7,24V,48V,96V,Remarque2]	Trame reçue mais en entrée. Ces tram abandonnées en ta CNAV_DROPS. Il s entrantes abandon

IP_FCMAC_CNT_STATS_ERRORS_RX_BAD_WORDS_FROM_DECODER [48S,50i,5,2410,96S] F32_MAC_KLM_CNTR_RX_BAD_WORDS_FROM_DECODER[6,32T,48T,96T,20i] F64_MAC_KLM_CNTR_RX_BAD_WORDS_FROM_DECODER [7,24V,48V,96V]	Mot de transmissio non décodable, reç signaux primitifs, de primitives ou de pa données réelles.

Aucun[48S,50i,Note2] F32_MAC_KLM_CNTR_RX_FEC_UNCORRECTED_BLOCKS[6,32T,48T,96T,20i] F64_MAC_KLM_CNTR_RX_FEC_UNCORRECTED_BLOCKS[7,24V,48V,96V]	Nombre de blocs F Correction) qui n'or corrigés en raison d bloc est ensuite tra FCMAC. Cela peut (Invalid Transmissi primitives FC perdu et/ou des CRC si le partie d'une trame d FEC est en option s mais obligatoire sur supérieures. FEC_Les erreurs n pas été enregistrée Note3 Dans certains cas, augmenter par incr 000 - Note4

IP_FCMAC_CNT_STATS_ERRORS_RX_CRC [5,2410,96S,48S,50i] IP_FCMAC_ERRORS_RX_CRC[6,7,32T,48T,96T,20i,24V,48V,96Vj]	Trames reçues ave au niveau de la cou

F16_RHP_NP_RCRC [5,2410,96S] F32_RHP_NP_RCRC [6,32T,48T,96T,20i] F64_RHP_NP_RCRC [7,24 V,48 V,96 V]	Nombre total de pa reçus avec une erre erreur mac pour les n'a pas été définie
IP_FCMAC_CNT_STATS_ERRORS_RX_EOFA [5,2410,96S]	Trames avec aband niveau de l'adresse

IP_FCMAC_ERRORS_RX_EOFA 6,32T,48T,96T,20i,6,32T,48T,96T,20i	périphérique extern le MDS a effectiver trames avec EOFa cela au compteur F qui se trouve au niv RHP supérieure. Ces erreurs signifie qu'un périphérique qu'une interconnex détecte les CRC Et transfère vers les ir sous forme d'erreur ». De ce fait, lorsqu des CRC et égalem n'indique pas de pr physique sur les lia indiquent des erreu couche physique au UCS.
F16_RHP_NP_EOFA 5 241 0 96S F32_RHP_NP_EOFA 6,32T,48T,96T,20i F64_RHP_NP_EOFA 6,32T,48T,96T,20i	Trame avec abando niveau du bloc RHP Processor) dans l'A Normalement, lorsq reçue au FCMAC, e (Normal). Si le CRC correspond pas au celle-ci est endomm abandonnée. Pour CCMCF remplace l (Abort). Si une tram incorrect est reçue également EOFa, p d'un commutateur d piétiné » une trame IP_FCMAC_ERRO

	incrémentera *et* le Fxx_RHP_NP_EOF également.
IP_FCMAC_CNT_STATS_ERRORS_RX_MAX_FRAME_TRUNCATE[5,2410,96S,48S,50i] IP_FCMAC_ERRORS_RX_MAX_FRAME_TRUNCATE CRC[6,7,32T,48T,96T,20i,24V,48V,96Vj]	FCMAC a reçu une grande que la taille (je pense). Cela se de fichier n'a pas é se termine par un E qu'elle est abandor RHP.

IP_FCMAC_CNT_STATS_ERRORS_RX_MIN_FRAME_PAD[5,2410,96S,48S,50i] IP_FCMAC_ERRORS_RX_MIN_FRAME_PAD [6,7,32T,48T,96T,20i,24V,48V,96Vj]	FCMAC a reçu une terminée avant le n d'octets (60, je pen termine par un aba qu'elle est abandor RHP.

F16_TMM_TOLB_OFFLINE_CNT 5 241 0 96S VIP_TMM_OFFLINE_DROP_CNT 48S,50i F32_TMM_PORT_OFFLINE 6,32T,48T,96T,20i F64_TMM_PORT_OFFLINE_DROP 7,24V,48V,96V	Il s'agit de paquets interface pour être qu'ils ne puissent ê l'interface tombe er produit lorsque les panne sans avertis Normalement, ce n la fois.

Tableau 3 - FC - Compteurs indiquant une action sur ou pour une interface

Nom du compteur	Description
FCP_SW_CNTR_CREDIT_LOSS[5,2410,96S,48S,50i] F32_MAC_KLM_CNTR_CREDIT_LOSS[6,32T,48T,96T,20i] F64_CMON_CREDIT_LOSS_CH0_TMR2_HIT[7,24V,48V,96V] F64_CMON_CREDIT_LOSS_CH3_TMR2_HIT[7,24V,48V,96V]	Nombre de fois que la récupération de perte Creditmon a été invoquée sur un port Cette valeur est définie sur 1 seconde comp ports F et sur 1,5 seconde sur les ports E. CH0 est le canal zéro lorsque la liaison est e R_RDY CH3 est la VL normale lorsque la liaison est ER_RDY

FCP_SW_CNTR_FORCE_TIMEOUT_ON[5,50i,48S,note2]	Nombre de fois que le « délai d'attente systè de perte de crédit » a été atteint par ce port port est à zéro Tx crédits B2B pour la durée port commence à abandonner des paquets ligne Remarque 1 : Pour les modèles 9700 et 925 compteurs ne seront incrémentés qu'avant l de la fonctionnalité de drainage lent du maté version 6.2(9). Le 9148S ayant été pris en c première fois dans NX-OS 6.2(9), il ne sera incrémenté. Référencez la Les compteurs F16_TMM_PORT_STUCK_FORCE_TIMEO et VIP_TMM_STK_PRT_TO_TRANSITION_CH qui indiquent la même chose (mais ne sont OBFL).

FCP_SW_CNTR_FORCE_TIMEOUT_OFF[5,50i,96S,48s,note 2]	Nombre de fois où le port a été récupéré à p condition de délai d'attente sans perte de cr système ; cet état signifie généralement que R_Rdy a été retournée ou peut-être qu'un LI se sont même produits. Remarque 1 : Pour les modèles 9700 et 925 compteurs ne seront incrémentés qu'avant l' de la fonctionnalité de drainage lent du maté version 6.2(9). Comme le 9148S a été pris e la première fois dans NX-OS 6.2(9), il ne ser incrémenté. Ils sont rajoutés dans les statist du matériel et les statistiques d'erreur de jou embarquées via le bogue CSCus93140 : CSCus93140 Compteurs de logiciels sans crédit non incrémentés sur MDS 9700, 9250 F16_TMM_PORT_STUCK_FORCE_TIMEO indique la même chose.

FCP_SW_CNTR_LINK_RESET_OUT[5,2410,96S,50i,48S, note 1] F32_MAC_KLM_CNTR_LINK_RESET_OUT[6,32T,48T,96T,20i] F64_MAC_KLM_CNTR_LINK_RESET_OUT[7,24V,48V,96V]	Nombre de fois qu'une réinitialisation de cré (LR) a été transmise depuis l'interface. Cela pendant la récupération de perte de crédit. Également affiché dans la sortie de « show i counters detail » comme suit : « Réinitialisation de liaison Tx (LR) lorsque l active » Remarque : Les réinitialisations de liaison tr uniquement comptabilisées lorsque la liaison

FCP_SW_CNTR_LINK_RESET_IN[5,2410,96S,50i,48S,Remarque 1] F32_MAC_KLM_CNTR_LINK_RESET_IN[6,32T,48T,96T,20i] F64_MAC_KLM_CNTR_LINK_RESET_IN[7,24V,48V,96V]	Nombre de fois qu'une réinitialisation de cré (LR) a été reçue sur l'interface. Remarque 1 : Ils ne sont pas incrémentés. Également affiché dans la sortie de « show counters detail » comme suit : « Rx Link Reset(LR) while link is active » Remarque : Les réinitialisations de liaison re uniquement comptabilisées lorsque la liaiso
FCP_SW_CNTR_LRR_OUT[5,48,50i,48S,Remarque1] F32_MAC_KLM_CNTR_LRR_OUT[6,32T,48T,96T,20i]	Nombre de fois qu'une réponse de réinitialis de liaison (LRR) a été transmise à partir de

F64_MAC_KLM_CNTR_LRR_OUT[7,24V,48V,96V]	
FCP_SW_CNTR_LRR_IN[5,48,50i,48S,Remarque1] F32_MAC_KLM_CNTR_LRR_IN[6,32T,48T,96T,20i] F64_MAC_KLM_CNTR_LRR_IN[7,24V8V,96V]	Nombre de fois qu'une réponse de réinitialis de liaison a été reçue sur l'interface.

FCP_SW_CNTR_OLS_OUT[5,48,60i,48S,Remarque1] F32_MAC_KLM_CNTR_OLS_OUT[6,32T,48T,96T,20i] F64_MAC_KLM_CNTR_OLS_OUT[7,24V,48V,96V]	Nombre de fois qu'une séquence hors ligne transmise à partir de l'interface.

FCP_SW_CNTR_OLS_IN[5,48,50i,48S,Remarque1] F32_MAC_KLM_CNTR_OLS_IN[6,32T,48T,96T,20i] F64_MAC_KLM_CNTR_OLS_IN[7,24V,48V,96V]	Nombre de fois qu'une séquence hors ligne reçue sur l'interface.

FCP_SW_CNTR_NOS_OUT[5,48,50i,48S,Remarque1] F32_MAC_KLM_CNTR_NOS_OUT[6,32T,48T,96T,20i] F64_MAC_KLM_CNTR_NOS_OUT[7,24V,48V,96V]	Nombre de fois qu'une séquence non opéra (NOS) a été transmise à partir de l'interface.

FCP_SW_CNTR_NOS_IN[5,48,50i,48S,Remarque1] F32_MAC_KLM_CNTR_NOS_IN[6,32T,48T,96T,20i] F64_MAC_KLM_CNTR_NOS_IN[7,24V,48V,96V]	Nombre de fois qu'une séquence non opéra (NOS) a été reçue sur l'interface.

Tableau 4 - FC - Compteurs représentant le flux normal

Nom du compteur	Description	Comma
F16_TMM_CH_CNT_CH0[5,2410,96S] F16_TMM_CH_CNT_CH1[5,2410,96S] F16_TMM_CH_CNT_CH2[5,2410,96S] F16_TMM_CH_CNT_CH3[5,2410,96S] F32_TMM_PORT_CH0_TX_NP[6,32T,48T,96T,20i] F32_TMM_PORT_CH1_TX_NP[6,32T,48T,96T,20i]	Nombre total de trames transmises sur CHx (ou VLx). Pour F16 et F32, CH0 - CH3 indique le canal	Erreurs Aucun (Statistiq show ha module- x>

F32_TMM_PORT_CH2_TX_NP[6,32T,48T,96T,20i] F32_TMM_PORT_CH3_TX_NP[6,32T,48T,96T,20i] F64_TMM_PORT_CH0_TX_NP[7,24V,48V,96V] F64_TMM_PORT_CH1_TX_NP[7,24V,48V,96V] F64_TMM_PORT_CH2_TX_NP[7,24V,48V,96V] F64_TMM_PORT_CH3_TX_NP[7,24V,48V,96V]	virtuel ou la liaison virtuelle. Si la liaison est en mode R_RDY, seul VL0(CH0) sera utilisé. Si la liaison est en mode ER_RDY, ils incrémentent en fonction de la VL sur laquelle elle se produit. Plus précisément : CH0 - VL0 - Il s'agit de la liaison virtuelle de contrôle CH1 - VL1 : lien virtuel de priorité élevée (actuellement non utilisé) CH2 - VL2 : lien virtuel de périphérique lent CH3 - VL3 : lien virtuel normal	5,2410,6, show ha | all> tou 96S,32T, Erreurs : Aucun (Statistiq ligne show ha all <port x>[5,2410
F16_RHP_NP_TOTRG_CH0[5,96S] F16_RHP_NP_TOTRG_CH1[5,96S] F16_RHP_NP_TOTRG_CH2[5,96S]	Nombre total de trames reçues sur CHx (ou VLx).	Erreurs Aucun (

F16_RHP_NP_TOTRG_CH3[5,96S] F32_RHP_NP_TOTRG_CH0[6] F32_RHP_NP_TOTRG_CH1[6] F32_RHP_NP_TOTRG_CH2[6] F32_RHP_NP_TOTRG_CH3[6] F64_RHP_NP_TOTRG_CH0[7,24V,48V,96V] F64_RHP_NP_TOTRG_CH1[7,24V,48V,96V] F64_RHP_NP_TOTRG_CH2[7,24 V,48 V,96 V] F64_RHP_NP_TOTRG_CH3[7,24 V,48 V,96 V]	CH0 - CH3 indique le canal virtuel ou la liaison virtuelle. Si la liaison est en mode R_RDY, seul VL0(CH0) sera utilisé. Si la liaison est en mode ER_RDY, ils incrémentent en fonction de la VL sur laquelle elle se produit. Plus précisément : CH0 - VL0 - Il s'agit de la liaison virtuelle de contrôle CH1 - VL1 : lien virtuel de priorité élevée (actuellement non utilisé) CH2 - VL2 : lien virtuel de périphérique lent CH3 - VL3 : lien virtuel normal	Statistiq show ha module- x> 5,241 show ha | all> tou 96S,32T, Erreurs : Aucun (Statistiq ligne show ha all <port x>[5,241C
VIP_RHP_FRM_CNT[48S,50i]	Nombre total de trames reçues	Erreurs Aucun (

		Statistiq show ha module- x> 5,241 show ha | all> tou 96S,32T, Erreurs : Aucun (Statistiq ligne show ha all <port x>5,2410
VIP_TMM_CH0_CNT[48S,50i]	Nombre total de trames transmises	Erreurs Aucune Statistiq show ha | all> tou Erreurs :

		Aucun (Statistiq ligne show ha all <port x>[5,2410
IP_FCMAC_CNT_STATS_CREDIT_IG_XG_MUX_SEND[48S,50i, 5,2410,96S] IP_FCMAC_CREDIT_IG_XG_MUX_SEND_RDY_REQ[6,32T,48T,96T,20i,7,24V,48V,96V]	Nombre de RRDY envoyés par le port à l'homologue. Idéalement égal au nombre de trames TOTAL_RX.	Erreurs Aucun (Statistiq show ha module- x> 5,241 show ha | all> tou 96S,48S, Erreurs : Aucun (Statistiq ligne show ha all <port x>[5,2410
IP_FCMAC_CNT_STATS_CREDIT_EG_DEC_RRDY[48S,50i, 5,2410,96S]	Nombre de RRDY reçus	Erreurs

IP_FCMAC_CREDIT_EG_DEC_RDY[6,32T,48T,96T,20i,7,24V,48V,96V]	par le port depuis l'homologue. Idéalement, il doit être égal au nombre de trames TOTAL_TX.	Aucun (Statistiq show ha module- x> 5,241 show ha | all> tou 96S,48S, Erreurs : Aucun (Statistiq ligne show ha all <port x>[5,2410]

Tableau 5 - FC - Variables SNMP applicables à la congestion

Nom du compteur	Description
fcIfTxWaitCount[5,remarque1] fcIfTxWaitCount[50i,48S,note2] fcIfTxWaitCount[2410,6,96S,32T,48T,96T,20i,7,24V,48V,96V]	OID 1.3.6.1.4.1.9.9.289.1.2 Nombre de fois où le port F en raison d'un manque de c transmission et où des paqu mis en file d'attente pour la C'est en unités de 2.5us. Pour calculer les secondes txwait * 2,5 /1000000

	Il n'y a pas d'OID pour la dir ce. Non généré par port-monito En fonction des compteurs F16_TMM_PORT_TWAIT_C VIP_TMM_TXWAIT_CH0_C VIP_TMM_TXWAIT_CH1_C F32_TMM_PORT_TWAIT RDY[6,32T,48T,96T,20i] F64_TMM_PORT_TWAIT[7,]
fcIfRxWaitCount[6,24V,48V,96V,Remarque1]	OID 1.3.6.1.4.1.9.9.289.1.2. Durée restante, en intervalle (microsecondes), pendant la l'interface était à 0 CRÉDIT Cela indique que le port de empêchait d'autres trames pendant un certain temps. Contrairement à TxWait, qu compteur TWAIT sous-jace plus granulaire que 2,5 us, n'augmente que lorsque la 2,5 us ou plus. Les petites crédit B2B Rx restant ne se comptées. Cela signifie que côté adjacent sera toujours mesure si elle est disponible Non actuellement utilisé par

	Disponible uniquement sur compatibles 64G.
fcIfCreditLoss[5,2410,6,96S,32T,48T,96T,20i,7,24V,48V,96V]	OID 1.3.6.1.4.1.9.9.289.1.2 Nombre de réinitialisations se sont produites en raison indisponibilité crédits du côté homologue
fcIfLinkResetOut[5,2410,6,96S,32T,48T,96T,20i,7,24V,48V,96V]	OID 1.3.6.1.4.1.9.9.289.1.2 Nombre d'erreurs de protoc réinitialisation de liaison ém Connectez le port FC au po connecté.
fcIfLinkResetIns[5,2410,6,96S,32T,48T,96T,20i,7,24V,48V,96V]	OID 1.3.6.1.4.1.9.9.289.1.2 Nombre d'erreurs de protoc réinitialisation de liaison reç port FC à partir du port FC
fcIfTimeOutDiscards[5,2410,6,96S,32T,48T,96T,20i,7,24V,48V,96V]	OID 1.3.6.1.4.1.9.9.289.1.2 Nombre de paquets abando raison d'un dépassement du d'attente au niveau du port raison de la mise hors ligne
fcIfOutDiscards[5,2410,6,96S,32T,48T,96T,20i,7,24V,48V,96V]	OID 1.3.6.1.4.1.9.9.289.1.2 Le nombre total de paquets rejetés du côté sortie du po d'un compteur d'agrégats c plusieurs types de brancher
fcIfTxWtAvgBBCreditTransitionToZero[5,2410,6,96S,32T,48T,96T,20i,7,24V,48V,96V]	OID 1.3.6.1.4.1.9.9.289.1.2 Nombre de fois qu'une inter zéro crédit B2B Tx pendant

	état indique généralement u encombrement au niveau d périphérique connecté à cet
fcIfBBCreditTransitionFromZero[5,2410,6,96S,32T,48T,96T,20i,7,24V,48V,96V]	OID 1.3.6.1.4.1.9.9.289.1.2. S'incrémente si le crédit B2 transmission est zéro Il n'y a aucune indication d'h pour ce compteur. Il peut re juste un instant ou pour une prolongée. Également affiché dans le r commande show interface c xxxx Transmettre les transit B2B à zéro
fcHCIfBBCreditTransitionFromZero[5,2410,6,96S,32T,48T,96T,20i,7,24V,48V,96V]	OID 1.3.6.1.4.1.9.9.289.1.2. S'incrémente si le crédit B2 transmission est zéro Il n'y a aucune indication d'h pour ce compteur. Il peut re juste un instant ou pour une prolongée. Également affiché dans le r commande show interface c xxxx Transmettre les transit B2B à zéro
fcIfBBCreditTransitionToZero[5,2410,6,96S,32T,48T,96T,20i,7,24V,48V,96V]	OID 1.3.6.1.4.1.9.9.289.1.2. Augmente si le crédit B2B r zéro Il n'y a aucune indication d'h

	pour ce compteur. Il peut re juste un instant ou pour une prolongée. Également affiché dans le r commande show interface c xxxx Recevoir des transition B2B vers zéro
fcHCIfBBCreditTransitionToZero[5,2410,6,96S,32T,48T,96T,20i,7,24V,48V,96V]	OID 1.3.6.1.4.1.9.9.289.1.2 Augmente si le crédit B2B r zéro Il n'y a aucune indication d'h pour ce compteur. Il peut re juste un instant ou pour une prolongée. Également affiché dans le r commande show interface c xxxx Recevoir des transition B2B vers zéro

Tableau 6 - FC - Interruptions liées à l'encombrement

Nom du compteur	Description
F16_FCP_INTR_TMM_P_CWAIT_FORCE_TIMEOUT_L_H[5,2410]	Nombre de dé lent (transition dit, attente de NX-OS 6.2(1) le port a été à Augmente unic de 100 ms. . D port-monitor »,

	pour déclench FCP_SW_CNT NX-OS 6.2(9) produit pas.
F16_FCP_INTR_TMM_P_CWAIT_FORCE_TIMEOUT_H_L[5,2410]	Nombre de so (transition de h (cwait) < seuil) NX-OS 6.2(1) un port a reçu zéro crédit Tx Dans ces vers », ce compteu l'incrément du FCP_SW_CNT NX-OS 6.2(9) produit pas.
F16_FCP_INTR_TMM_P_STUCK_FORCE_TIMEOUT_L_H[5,2410]	Nombre de dé bloqué (transit Configuré via : « system timec mode|f » La valeur par d
F16_FCP_INTR_TMM_P_STUCK_FORCE_TIMEOUT_H_L[5,2410]	Nombre de foi bloqué s'est te

VIPER_FCP_INTR_TMM_CWAIT_AVG_LIVE_CH0_OVER_THRESHOLD_RAISING[48s,50i] VIPER_FCP_INTR_TMM_CWAIT_AVG_LIVE_CH1_OVER_THRESHOLD_RAISING[48s,50i]	Nombre de dé lent (transition credit wait (cw NX-OS 6.2(5) le port a été à Augmente unic de 100 ms. . D port-monitor », pour déclench FCP_SW_CNT NX-OS 6.2(9) produit pas.
VIPER_FCP_INTR_TMM_CWAIT_AVG_LIVE_CH0_OVER_THRESHOLD_FALLING[48s,50i] VIPER_FCP_INTR_TMM_CWAIT_AVG_LIVE_CH1_OVER_THRESHOLD_FALLING[48s,50i]	Le compteur d fermé.
VIPER_FCP_INTR_TMM_STUCK_PORT_TIMEOUT_CH0_RAISING[48s,50i] VIPER_FCP_INTR_TMM_STUCK_PORT_TIMEOUT_CH1_RAISING[48s,50i]	Nombre de foi Tx pour la vale bloqué « no-cr 500 ms). NX-OS 6.2(5) le port a été à ou 1,5 (port E) slow port-mon utilisée pour d compteur FCP NX-OS 6.2(9) doit pas se pro
VIPER_FCP_INTR_TMM_STUCK_PORT_TIMEOUT_CH0_FALLING[48s,50i] VIPER_FCP_INTR_TMM_STUCK_PORT_TIMEOUT_CH1_FALLING[48s,50i]	Nombre de foi bloqué s'est te

IP_FCMAC_INTR_PRIM_RX_SEQ_NOS[5,2410,6,96S,32T,48T,96T,20i,7,24V,48V,96V]	Séquence non l'interface. NOS est une s transmise en c d'un OLS.
IP_FCMAC_INTR_PRIM_RX_SEQ_OLS[5,2410,6,96S,32T,48T,96T,20i,7,24V,48V,96V]	Séquence hors OLS est une s jusqu'à la réce

IP_FCMAC_INTR_PRIM_RX_SEQ_LR[5,2410,6,96S,32T,48T,96T,20i,7,24V,48V,96V]	La réinitialisati l'interface. LR conditions nor 1) Liaison activ 2) Recouvrem est envoyé po son plein com ne fait pas reb simplement re
IP_FCMAC_INTR_PRIM_RX_SEQ_LRR[5,2410,6,96S,32T,48T,96T,20i,7,24V,48V,96V]	La réinitialisati l'interface. Ce une réinitialisa
IP_FCMAC_INTR_ERR_BB_SCR_INCREMENT [5,2410,6,96S,32T,48T,96T,20i,7,24V,48V,96V]	Action de reco d'une perte R_ Ce nombre d'i nombre de fois perte R_RDY(BB_SCr et a c crédit en incré compteur de c

	le nombre de Défini dans FC 17.4.9 Recouv Remarque : BS longue date su par défaut. Po Interface fcx/y no switchport f NX-OS 8.2(1) des ports F. NX-OS 8.4(1) des ports NP. Sur NX-OS 8.4 activée, l'interf Changement d Oper(up), Vale Ne fonctionne mode ER_RDY comme allumé
IP_FCMAC_INTR_ERR_BB_SCS_RESEND[5,2410,6,96S,32T,48T,96T,20i,7,24V,48V,96V]	Action de reco

	d'une perte de Ce nombre d'i de fois où le p trames perdue BB_SCs et a c crédit des port des R_RDY su ce qui équivau perdues. Elle r de trames perd Défini dans FC 17.4.9 Recouv Remarque : BS longue date su par défaut. Po Interface fcx/y no switchport f NX-OS 8.2(1) des ports F. NX-OS 8.4(1) des ports NP. Sur NX-OS 8.4 activée, l'interf Changement d Oper(up), Vale Ne fonctionne mode ER_RDY comme allumé

F32_FCP_INTR_RCM_PORTxx_CH0_SLOW_STUCK1 [6,32T,48T,96T]	En mode R_RI Incrémente fcl vers Zéro Il s'agit de l'ind entrée 100 ms En mode ER_I Incrémente les (VL0) à zéro Le numéro de interne dans l'A dans la comma fcmac drv-info
F64_FCP_INTR_TMM4_Px_CH0_TMR2_THR	Incrémente fcl En mode R_RI Indique que le perte de crédit seconde(E)) a pertes de créd En mode ER_I Indique que le perte de crédit a expiré dans Le numéro de interne dans l'A dans la comma fcmac drv-info

Exposant :

[5:] Module Cisco MDS 9706/9710/9718 DS-X9448-768K9

2410: Cisco MDS 9700 - Module FC/FCIP 24/10 DS-X9334-K9

6: Module Cisco MDS 9706/9710/9718 DS-X9648-1536K9

7: Module Cisco MDS 9706/9710/9718 DS-X9748-3072K9

50i : Cisco MDS 9250i

48 S : Cisco MDS 9148

96S : Cisco MDS 9396

32 T : Cisco MDS 9132T

48 T : Cisco MDS 9148T

96 T : Cisco MDS 9396T

20i : Cisco MDS 9220i

24 V : Cisco MDS 9124V

48 V : Cisco MDS 9148V

96 V : Cisco MDS 9396V

F16 : F16 (ASIC de génération 5)

VIP : ASIC Viper pour MDS 9250i et 9148S

F32 : F32 (ASIC de génération 6)

F64 : F64 (ASIC de génération 7)

Flanker - ASIC FCoE N7K F3/MDS 40G

RI : Interface de requête

TMM : gestionnaire de mémoire d'émission

FCP_SW : Elles indiquent des compteurs logiciels

Auteur : Edward Mazurek

emazurek@cisco.com

À propos de cette traduction
Cisco a traduit ce document en traduction automatisée vérifiée par une personne dans le cadre d'un service mondial permettant à nos utilisateurs d'obtenir le contenu d'assistance dans leur propre langue.

Il convient cependant de noter que même la meilleure traduction automatisée ne sera pas aussi précise que celle fournie par un traducteur professionnel.