Résolution des erreurs de délai d'attente DME FXOS et des échecs de déploiement/mise à niveau FTD sur Secure Firewall 4100

Table des matières

Problème

Les appliances de la gamme Secure Firewall 4100 rencontrent des problèmes de déploiement, de connexion SSH et d'interruption du trafic avec des messages d'erreur génériques sur l'interface utilisateur FMC ou l'interface de ligne de commande FTD. En outre, l'interface utilisateur de gestion du châssis FXOS devient instable avec les symptômes suivants :

- La page de connexion à l'interface utilisateur de Chassis Manager se charge mais l'authentification ne se termine pas ou les informations d'identification ne fonctionnent pas.
- La connexion SSH du châssis au FXOS fonctionne, mais l'invite de l'interface de ligne de commande FXOS n'apparaît pas et affiche à la place des erreurs utilisateur non valides :

```
Retrieving user privileges ... Please wait...
Retrieving user privileges ... Please wait...
Invalid local user....Closing connection
```

- Les commandes CLI FXOS ou les modifications de portée échouent avec « Erreur logicielle : Exception lors de l'exécution : [Erreur : Expiration du délai de communication avec DME]".
- FXOS signale que certains objets des commandes CLI ne sont pas disponibles (par exemple, « Le châssis 1 n'existe pas »).
- FTD dépannage de la collecte de faisceaux à partir du FMC échoue avec "La tâche à distance a échoué - Erreur irrécupérable inconnue : Exécution terminée".
- Les tentatives de mise à niveau FTD à partir du FMC échouent avec « Failed to get remote update status, RPC Request failed ».
- Les déploiements vers le FTD à partir du FMC échouent également avec diverses erreurs de connexion ou de délai d'attente.

- Les sorties CLI FXOS disponibles montrent le modèle SSD iMicron_M500IT_* avec Running-Vers MU02 ou inférieur.

Environnement

- Appareils Cisco Firepower 4100
- FTD version 6.6.0 et ultérieure
- FXOS version 2.8.1.105 et ultérieure
- Micron_M500IT_MTFDDAT128MBD SSD avec microprogramme MU02 ou inférieur.

Résolution

1. Si possible, vérifiez la version actuelle du micrologiciel du SSD à l'aide de cette commande de l'interface de ligne de commande FXOS pour confirmer l'impact de FN72077/CSCvx99172 :

<#root>

```
device # scope chassis
device /chassis # show sup version
SUP FIRMWARE:
    ROMMON:
        Running-Vers: 1.0.15
        Package-Vers: 1.0.18
        Activate-Status: Ready
    FPGA:
        Running-Vers: 2.00
        Package-Vers: 1.0.18
        Activate-Status: Ready


    SSD:
        Running-Vers: MU02
        Model: Micron_M500IT_MTFDDAT128MBD
```

2. Pour les appareils qui ne disposent pas d'un accès à l'interface de ligne de commande ou à l'interface utilisateur, effectuez un cycle d'alimentation complet :

1. Mettez les interrupteurs d'alimentation du panneau arrière hors tension ou retirez les

cordons d'alimentation

2. Patientez au moins 3 minutes pendant que le châssis se refroidit complètement.
3. Restaurer l'alimentation et surveiller la sortie de la console après la mise sous tension.
4. Laisser l'appareil terminer le démarrage sans interruption (peut prendre plusieurs minutes).

3. Après le cycle d'alimentation, confirmez ces éléments après avoir effectué les étapes de contournement :

- La connexion à Chassis Manager fonctionne correctement.
- Les commandes de portée CLI FXOS s'exécutent sans dépassement de délai DME.
- Le FTD se reconnecte au FMC.
- Les déploiements FMC se terminent sans erreurs.
- Le microprogramme SSD affiche MU03 ou version ultérieure dans le résultat de la commande show sup version.

4. Si ce n'est pas fait à l'étape 1, vérifiez la version du micrologiciel du SSD exécutée sur l'interface de ligne de commande FXOS.

<#root>

```
device # scope chassis
device /chassis # show sup version
SUP FIRMWARE:
    ROMMON:
        Running-Vers: 1.0.15
        Package-Vers: 1.0.18
        Activate-Status: Ready
    FPGA:
        Running-Vers: 2.00
        Package-Vers: 1.0.18
        Activate-Status: Ready

    SSD:
        Running-Vers: MU02
        Model: Micron_M500IT_MTFDDAT128MBD
```

5. Pour les SSD avec le modèle Micron_M500IT_MTFDAT128MBD exécutant le microprogramme MU02 ou plus ancien, effectuez la mise à niveau vers MU03 ou plus récent en utilisant les procédures de mise à niveau du microprogramme SSD dans le Guide de mise à niveau du microprogramme FXOS.

Motif

La cause principale a été identifiée comme étant un micrologiciel SSD obsolète sur les SSD Micron_M500IT_MTFDAT128MBD exécutant la version de micrologiciel MU02 ou antérieure. Cette condition est documentée dans la notice de terrain Cisco FN72077, qui affecte certains appareils Firepower avec des modèles SSD spécifiques et des combinaisons de microprogrammes.

Les erreurs de délai d'attente DME et l'instabilité de la gestion du châssis étaient les symptômes du problème de microprogramme SSD sous-jacent. Le problème est également lié à l'ID de bogue Cisco CSCvx9172, qui décrit les échecs d'exécution de la commande CLI FXOS dus à des délais d'attente DME intermittents, et à l'ID de bogue Cisco dupliqué CSCvt09257.

Autres informations utiles

- Notice de terrain Cisco FN72077 - Problème de microprogramme SSD
- Guide de mise à niveau du microprogramme FXOS
- Guide de compatibilité de Cisco Secure Firewall Threat Defense
- ID de bogue Cisco CSCws79626
- ID de bogue Cisco CSCvt09257
- Guide de référence CLI FXOS
- Assistance technique de Cisco et téléchargements

À propos de cette traduction
Cisco a traduit ce document en traduction automatisée vérifiée par une personne dans le cadre d'un service mondial permettant à nos utilisateurs d'obtenir le contenu d'assistance dans leur propre langue.

Il convient cependant de noter que même la meilleure traduction automatisée ne sera pas aussi précise que celle fournie par un traducteur professionnel.