

Dépannez le message « QM_SANITY_WARNING » sur le routeur de gamme 12000

Contenu

[Introduction](#)

[Conditions préalables](#)

[Conditions requises](#)

[Composants utilisés](#)

[Conventions](#)

[Problème](#)

[Solution](#)

[Fond](#)

[Scénario 1 :](#)

[Scénario 2 :](#)

[Scénario 3 :](#)

[Dépannage des commandes](#)

[Exemple :](#)

Introduction

Ce document décrit la procédure aux depletion messages de mémoire tampon de debug packet qui peuvent se produire les linecards on different dans un routeur de Cisco de gamme 12000 exécutant l'IOS. Il est trop commun lointain à voir que le temps et des ressources précieuses gaspillé remplaçant le matériel ce fonctionne réellement correctement dû pour manquer de la connaissance sur la gestion de mémoire tampon GSR.

Conditions préalables

Conditions requises

Le lecteur devrait avoir un aperçu de l'[architecture du routeur de gamme Cisco 12000](#).

Composants utilisés

Les informations contenues dans ce document sont basées sur les versions de matériel et de logiciel suivantes :

- [Routeur Internet de la gamme Cisco 12000](#)
- Version logicielle de Cisco IOS® qui prend en charge le routeur de commutateur de gigabit

Les informations contenues dans ce document ont été créées à partir des périphériques d'un environnement de laboratoire spécifique. Tous les périphériques utilisés dans ce document est

démarrés avec une configuration (par défaut) effacée. Si votre réseau est opérationnel, assurez-vous que vous comprenez l'effet potentiel de toute commande.

Conventions

Pour plus d'informations sur les conventions utilisées dans ce document, reportez-vous à [Conventions relatives aux conseils techniques Cisco](#).

Problème

Le GSR ou les Routeurs de Cisco de gamme 12000 ont une architecture vraiment distribuée. Ceci signifie que chaque LC tire sa propre copie d'image de logiciel Cisco IOS et a l'intelligence de remplir la décision de transfert de paquets seule. Chaque linecard fait ses propres moyens

1. Recherche de transfert
2. Gestion de tampon de paquets
3. QOS
4. Contrôle de flux

Un de l'exécution la plus importante pendant la commutation de paquets dans le GSR est la gestion de mémoire tampon qui est faite par la diverse gestion de mémoire tampon ASIC (BMA) située dans les linecards. Sont ci-dessous quelques messages liés à la gestion de mémoire tampon GSR qui pourrait apparaître dans les journaux du routeur tandis que dans la production. Dans la section suivante nous discuterons les différents déclencheurs qui pourraient faire apparaître ces messages sur les journaux du routeur et ce qui sont l'action corrective d'être faite pour atténuer le problème. Dans une certaine situation ceci pourrait également mener à la perte de paquets qui pourrait se manifester comme instabilités de protocole et entraîner l'incidence de réseau.

```
%EE48-3-QM_SANITY_WARNING : Mémoires tampons de ToFab FreeQ épuisées
```

```
UTC de l'EMPLACEMENT 1:Sep 16 19:06:40.003 : %EE48-3-QM_SANITY_WARNING :  
Peu de buffers(1) libre sont disponible dans le pool# 2 de ToFab FreeQ
```

```
UTC de l'EMPLACEMENT 8:Sep 16 19:06:45.943 : %EE48-3-QM_SANITY_WARNING :  
Peu de buffers(0) libre sont disponible dans le pool# 1 de ToFab FreeQ
```

```
UTC de l'EMPLACEMENT 0:Sep 16 19:06:46.267 : %EE48-3-QM_SANITY_WARNING :  
Peu de buffers(2) libre sont disponible dans le pool# 2 de ToFab FreeQ
```

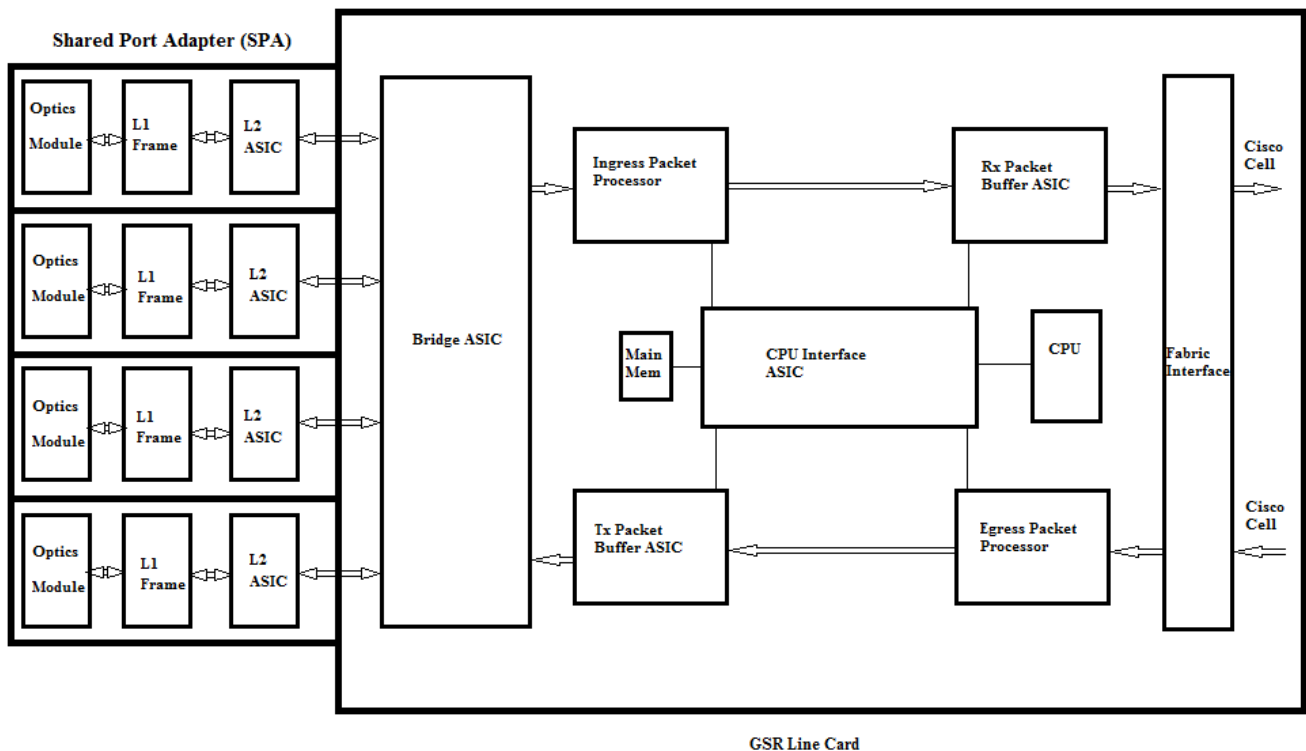
```
UTC de l'EMPLACEMENT 8:Sep 16 19:06:47.455 : %EE48-3-QM_SANITY_WARNING :  
Mémoires tampons de ToFab FreeQ épuisées. Recarving les mémoires tampons de  
ToFab
```

```
UTC de l'EMPLACEMENT 8:Sep 16 19:06:47.471 : %EE192-3-BM QUIESCE :
```

Solution

Fond

Pour débarrasser les erreurs d'avertissement QM-SANITY que nous devons comprendre l'écoulement de paquet sur un linecard GSR. La figure ci-dessous explique les blocs principaux d'un linecard C12k et du chemin d'écoulement de paquet.



GSR Line Card

Le linecard (LC) sur un Routeur Internet de la série Cisco 12000 a deux types de mémoire :

- Artère ou mémoire du processeur (mémoire vive dynamique - mémoire vive dynamique) : Cette mémoire permet principalement au processeur à bord d'exécuter le Cisco IOS logiciel et d'enregistrer des tables de routage réseau (Forwarding Information Base - MENTEZ, contiguïté)
- Mémoire de paquet (mémoire vive dynamique synchrone - SDRAM) : La mémoire de paquet de linecard enregistre temporairement des paquets de données attendant des décisions de commutation par le processeur de carte de ligne.

Comme vu de l'image ci-dessus, le linecard GSR a spécialisé le tampon de paquets ASIC (circuit intégré spécifique à l'application), un dans chaque direction de la circulation qui permet d'accéder à la mémoire de paquet. Ces ASIC également connus sous le nom de gestion de mémoire tampon ASIC (BMA) fait la fonction de gestion de file d'attente de mémoire tampon des paquets et de mémoire tampon sur le linecard. Pour prendre en charge des débits de /forwarding de débit élevé, la mémoire de paquet sur l'un ou l'autre de direction est découpée dans différents pools mémoire de taille conçus pour expédier des paquets des tailles variables de MTU.

Les trames reçues par les cartes du module d'interface de couche physique (PLIM) sont la couche 2 traitée et le DMAed à une mémoire locale dans la carte PLIM. Une fois que l'unité de données reçues est complète, un ASIC dans le PLIM entre en contact avec le d'entrée BMA et demande une mémoire tampon de taille appropriée. Si on accorde la mémoire tampon, le paquet se déplace à la mémoire de paquet d'entrée de linecard. S'il n'y a aucun disponible met en mémoire tampon le paquet est relâché et le compteur ignoré d'interface montera. Le processeur de paquet d'entrée fait les caractéristiques traitant sur le paquet, prend la décision d'expédition et déplace le paquet au tofab queue correspondant au linecard de sortie. L'interface de matrice

ASIC(FIA) segmente le paquet aux cellules de Cisco et les cellules sont transmises à la matrice de commutateur. Les paquets sont alors reçus de la matrice de commutateur par la FIA sur le linecard de sortie et continuent aux files d'attente de Frfab où ils sont rassemblés, puis au de sortie PLIM, et finalement envoyé en fonction le fil.

La décision du FrFab BMA de sélectionner la mémoire tampon d'un pool de mémoire tampon particulier est basée sur la décision prise en le moteur de commutation de carte de ligne d'entrée. Puisque toutes les files d'attente sur la case entière sont de la même taille et dans la même commande, le moteur de commutation indique le LC de transmission mettre le paquet dans la même file d'attente de nombre de laquelle il a présenté le routeur.

Tandis que le paquet est commuté, alignez la taille d'un pool de mémoire tampon particulier à la carte de ligne d'entrée qui a été utilisée pour déplacer le paquet sera décrémentée par on jusqu'à ce que le BMA dans le linecard de sortie renvoie la mémoire tampon. Ici nous devrions également noter que la gestion de mémoire tampon complète est faite dans le matériel par la gestion de mémoire tampon ASIC et pour l'imperfection moins d'exécution il est nécessaire que les BMA renvoie les mémoires tampons au groupe d'origine d'où il était originaire.

Il y a trois scénarios où la Gestion de tampon de paquets GSR peut éprouver l'effort ou la panne menant à la perte de paquets. Sont ci-dessous les trois scénarios.

Scénario 1 :

La Gestion de file d'attente de matériel échoue. Ceci se produit quand le de sortie BMA ne renvoie pas le tampon de paquets ou renvoie le tampon de paquets au pool de mémoire tampon incorrect. Si les mémoires tampons sont retournées au groupe incorrect, nous verrons quelques pools de mémoire tampon s'élever et quelques pools de mémoire tampon épuisant sur une période de temps et effectuer par la suite des paquets avec la taille de pool de mémoire tampon de épuisement. Nous willstart voyant les avertissements de QM-validité comme tampon de paquets épuise et franchit le seuil d'avertissement.

Utilisez la validité QM met au point et les tofabs queue de shows controllers commandent de vérifier si vous êtes affecté par cette condition. Référez-vous à la section dépannage pour trouver comment activer des seuils de validité QM.

Cette condition est généralement provoquée par le matériel défectueux. Vérifiez les sorties ci-dessous sur le routeur et recherchez des erreurs de parité ou le linecard tombe en panne. La difficulté serait de remplacer le linecard.

la FIA de shows controllers

show context tout

[show log](#)

Exemple :

De QM la validité met au point et tofab queue de show controller que nous pouvons voir que le groupe 2 se développe dans la taille tandis que le groupe 4 est bas courant. Ceci indique que le groupe 4 desserre des mémoires tampons et il est retourné pour mettre 2. en commun.

La validité QM met au point :

UTC de l'EMPLACEMENT 5:Oct 25 04:41:03.286 : Groupe 1 : Découpez la taille 102001 : Taille en cours 73078

UTC de l'EMPLACEMENT 5:Oct 25 04:41:03.286 : Groupe 2 : Découpez la taille **78462** : Taille en cours **181569**

UTC de l'EMPLACEMENT 5:Oct 25 04:41:03.286 : Groupe 3 : Découpez la taille 57539 : Taille en cours 6160

UTC de l'EMPLACEMENT 5:Oct 25 04:41:03.286 : Groupe 4 : Découpez la taille 22870 : Taille en cours 67

UTC de l'EMPLACEMENT 5:Oct 25 04:41:03.286 : IPC FreeQ : Découpez la taille 600 : Taille en cours 600

tofabs queue de shows controllers :

<snip>

#Qelem LenThresh de queue de tête de Qnum

4 files d'attente libre non IPC :

102001/102001 (mémoires tampons spécifiées/découpées), 39.1%, taille des données sur 80 octets

1 13542 13448 73078 262143

78462/**78462** (mémoires tampons spécifiées/découpées), 30.0%, taille de données de 608 octets

2 131784 131833 **181569** 262143

57539/57539 (mémoires tampons spécifiées/découpées), 22.0%, taille de données de 1616 octets

3 184620 182591 6160 262143

23538/22870 (mémoires tampons spécifiées/découpées), 8.74%, taille de données de 4592 octets

4 239113 238805 67 262143

<snip>

Scénario 2 :

Embouteillages sur le prochain périphérique de saut ou le chemin en avant. Dans ce scénario que le périphérique auquel le trafic de flux GSR ne peut pas traiter à la vitesse du GSR et en conséquence au prochain périphérique de saut envoie la pause encadre vers le GSR lui

demandant pour ralentir. Si le contrôle de flux est activé sur des cartes GSR PLIM, le routeur honorera les trames de pause et commencera bufferiser les paquets. Par la suite le routeur manquera de mémoires tampons entraînant les messages d'erreur et les pertes de paquets de validité QM. Nous commencerons voir les avertissements de QM-validité comme le tampon de paquets épuise et franchit le seuil d'avertissement. Référez-vous à la section dépannage sur la façon dont trouver les seuils de validité QM.

Employez la **sortie d'interface d'exposition** sur l'interface de sortie pour vérifier si le routeur est affecté par ce scénario. La capture ci-dessous donne un exemple d'une interface recevant des trames de pause. Le plan d'action sera de regarder la cause de l'encombrement dans le prochain périphérique de saut.

GigabitEthernet6/2 est, ligne protocole est

Optique enfichable de petit facteur correct

Le matériel est GigMac 4 GigabitEthernets de port, adresse est 000b.455d.ee02 (bia 000b.455d.ee02)

Description : Laboratoire de Cisco Sydney

L'adresse Internet est 219.158.33.86/30

Le MTU 1500 octets, BW 500000 Kbit, usec DLY 10, comptent 255/255, le chargement 154/255

Encapsulation ARPA, bouclage non réglé

Keepalive réglée (sec 10)

Le bidirectionnel simultané, 1000Mbps, type de lien est force-, type de média est LX

le flow-control de sortie est allumé, flow-control d'entrée est allumé

Type d'ARP : ARPA, délai d'attente 04:00:00 d'ARP

La dernière entrée 00:00:02, n'a jamais sorti 00:00:02, coup de sortie

Le dernier dédouanement de la « interface d'exposition » pare 7w1d

Stratégie de queue : dépistage précoce aléatoire (WRED)

File d'attente de sortie 0/40, 22713601 gouttes ; file d'attente d'entrée 0/75, 736369 gouttes

Kilobits de la bande passante disponible 224992/sec

30 seconde débits en entrée 309068000 bits/seconde, 49414 paquets/sec

30 seconde débits sortants 303400000 bits/seconde, 73826 paquets/sec

entrée de 143009959974 paquets, 88976134206186 octets, 0 aucun mémoire tampon

Reçu 7352 émissions, les trames incomplètes 0, les trames géantes 0, 0 étrangle

0 erreurs d'entrée, 0 CRC, 0 trames, 0 débordent, 0 ignoré

0 surveillances, 7352 Multidiffusions, **entrée de 45 pauses**

sortie de 234821393504 paquets, 119276570730993 octets, underruns 0

Transmis 73201 émissions

erreurs de sortie 0, collisions 0, réinitialisations d'interface 0

0 rumeurs, 0 collisions en retard, 0 reporté

0 lost carrier, 0 no carrier, 0 sorties de pause

0 a sorti des défaillances de la mémoire tampon, des mémoires tampons de 0 sorties permutées

Scénario 3 :

À une époque de surabonnement dû à l'attaque pauvre de conception de réseaux/trafic bursts/DOS. L'avertissement de validité QM peut se produire s'il y a condition where soutenu du trafic élevé que plus de trafic est dirigé au routeur que ce que les linecards peuvent manipuler.

À la rootcause ce contrôle les débits de trafic sur toutes les interfaces dans le routeur. Cela indiquera si les liens à grande vitesse l'uns des congestionnent les liens lents.

Utilisez la commande « de sortie d'interface d'exposition ».

Dépannage des commandes

- Pour vérifier le niveau de validité du courant QM pour un LC Attache au LC Allez au mode enable Exécutez la commande **ouvrière de test** Collectez la sortie du « qm_sanity_info » Option **q** de quitter la ligne de commande **ouvrière de test** Quittez du LC
- Pour configurer des paramètres de validité QM modification au mode de configuration Exécutez le <> **d'avertissement de freq de tofab de qm-validité de <slot#> de hw-module slot**
- Pour activer/la validité QM met au point Attache au LC Allez au mode enable **Fabcommand de Runtest** Exécutez le « qm_sanity_debug ». Exécutez-vous de nouveau et il arrêtera met au point Option **q** à la ligne de **fabcommand** exittest Quittez du LC
- Pour vérifier les statistiques asic d'interface de matrice GSR la FIA de show controller
- Pour vérifier les tofabs queue tofabs queue de shows controllers
- Pour vérifier le queus de Frfab files d'attente de frfab de show controller

Exemple :

La sortie ci-dessous est tirée d'un routeur de laboratoire fonctionnant au demostrate les sorties de commande.

La FIA de contrôleur GSR-1-PE-5#show

Configuration de matrice : bande passante 10Gbps (2.4Gbps disponible), matrice redondante

Programmateur principal : Programmateur de sauvegarde de l'emplacement 17 : Emplacement 16

Époque ouvrière No. compte 0 de 0 interruptions

Des Fabric FIA Error

baisses 0 de cellules du dépassement 0 de redund

parité 0 de cellules

Commutez les emplacements 16 0x001F actuels de cartes 17 18 19 20

Commutez les emplacements 16 0x001F surveillés par cartes 17 18 19 20

Emplacement : 16 17 18 19 20

Nom : csc0 csc1 sfc0 sfc1 sfc2

visibilité directe 0 0 0 0 0

état hors fonction hors fonction hors fonction hors fonction hors fonction

crc16 0 0 0 0 0

Aux Fabric FIA Error

pres de sca pas 0 dépassements 0 FIFO de l'erreur 0 de req uni

accordez à parité 0 req multi 0 uni undrflow 0 FIFO

parité commande 0 uni req 0

handshake error vide 0 du req 0 de dst FIFO 0 multi

parité 0 de cellules

GSR-1-PE-5#attach 1

Entrer dans la console pour la carte d'interface modulaire de STATION THERMALE dans l'emplacement : 1

Tapez la « sortie » pour finir cette session

RETOUR de presse à obtenir commencé !

LC-Slot1>en

LC-Slot1#test ouvrier

Programme diagnostique de console BFLC

BFLC (? pour l'aide) [?] : qm_sanity_debug

Debug de validité QM activé

BFLC (? pour l'aide) [qm_sanity_debug] :

EMPLACEMENT 1:02:54:33 : Les informations de ToFAB BMA

EMPLACEMENT 1:02:54:33 : Le nombre de FreeQs a découpé 4

EMPLACEMENT 1:02:54:33 : Groupe 1 : Découpez la taille 102001 : Taille en cours 102001

EMPLACEMENT 1:02:54:33 : Groupe 2 : Découpez la taille 78462 : Taille en cours 78462

EMPLACEMENT 1:02:54:33 : Groupe 3 : Découpez la taille 57539 : Taille en cours 57539

EMPLACEMENT 1:02:54:33 : Groupe 4 : Découpez la taille 22870 : Taille en cours 22870

EMPLACEMENT 1:02:54:33 : IPC FreeQ : Découpez la taille 600 : Taille en cours 600

EMPLACEMENT 1:02:54:33 : Le nombre de LOQs a activé 768

EMPLACEMENT 1:02:54:33 : Le nombre de LOQs a désactivé 1280

EMPLACEMENT 1:02:54:33 : Les informations de ToFAB BMA

EMPLACEMENT 1:02:54:33 : Le nombre de FreeQs a découpé 4

EMPLACEMENT 1:02:54:33 : Groupe 1 : Découpez la taille 102001 : Taille en cours 102001

EMPLACEMENT 1:02:54:33 : Groupe 2 : Découpez la taille 78462 : Taille en cours 78462

EMPLACEMENT 1:02:54:33 : Groupe 3 : Découpez la taille 57539 : Taille en cours 57539

EMPLACEMENT 1:02:54:33 : Groupe 4 : Découpez la taille 22870 : Taille en cours 22870

EMPLACEMENT 1:02:54:33 : IPC FreeQ : Découpez la taille 600 : Taille en cours 600

EMPLACEMENT 1:02:54:33 : Le nombre de LOQs a activé 768

EMPLACEMENT 1:02:54:33 : Le nombre de LOQs a désactivé 1280

Debug de validité QM désactivé

BFLC (? pour l'aide) [qm_sanity_debug] : qm_sanity_info

Avertissement de niveau de validité de ToFab QM

Niveau de validité de FrFab QM aucun

Le contrôle de validité est déclenché toutes les 20 secondes

La mn met en mémoire tampon le seuil dans le pourcentage 5

BFLC (? pour l'aide) [qm_sanity_info] : q

LC-Slot1#exi

Déconnecter de l'emplacement 1.

Durée de connexion : 00:01:09

GSR-1-PE-5#config t

Sélectionnez les commandes de configuration, une par la ligne. Extrémité avec CNTL/Z.

Freq d'avertissement 10 de tofab de qm-validité de l'emplacement 1 GSR-1-PE-5(config)#hw-module

GSR-1-PE-5(config)#end

GSR-1-PE-5#attach 1

02:57:25 : %SYS-5-CONFIG_I : Configuré de la console par la console

GSR-1-PE-5#attach 1

Entrer dans la console pour la carte d'interface modulaire de STATION THERMALE dans l'emplacement : 1

Tapez la « sortie » pour finir cette session

RETOUR de presse à obtenir commencé !

LC-Slot1>en

LC-Slot1#test ouvrier

Programme diagnostique de console BFLC

BFLC (? pour l'aide) [?] : qm_sanity_info

Avertissement de niveau de validité de ToFab QM

Niveau de validité de FrFab QM aucun

Le contrôle de validité est déclenché toutes les 10 secondes

La mn met en mémoire tampon le seuil dans le pourcentage 5

BFLC (? pour l'aide) [qm_sanity_info] : q

LC-Slot1#exit

Déconnecter de l'emplacement 1.

Durée de connexion : 00:00:27

GSR-1-PE-5#execute-on tous les tofabs queue de shows controllers

===== de linecard de ===== (emplacement 0)

Découpez les informations pour des mémoires tampons de ToFab

Taille du SDRAM : 268435456 octets, adresse : E0000000, base de découpage : E0018000

268337152 octets découpent la taille, 4 bancs de mémoire SDRAM, 16384 octets que le SDRAM pagesize, 2

taille de tampon de données maximum 4592 octets, taille de tampon de données minimum 80 octets

262141/262141 de mémoires tampons spécifiées/découpées

tailles de mémoire tampon de 265028848/265028848 somme d'octets spécifiées/découpées

#Qelem LenThresh de queue de tête de Qnum

4 files d'attente libre non IPC :

107232/107232 (mémoires tampons spécifiées/découpées), 40.90%, taille des données sur 80 octets

601 107832 107232 262143

73232/73232 (mémoires tampons spécifiées/découpées), 27.93%, taille de données de 608 octets

107833 181064 73232 262143

57539/57539 (mémoires tampons spécifiées/découpées), 21.94%, taille de données de 1616 octets

181065 238603 57539 262143

23538/23538 (mémoires tampons spécifiées/découpées), 8.97%, taille de données de 4592 octets

238604 262141 23538 262143

File d'attente IPC :

600/600 (mémoires tampons spécifiées/découpées), 0.22%, taille de données de 4112 octets

155 154 600 262143

File d'attente de paquets non traités (haute priorité) :

0 0 0 65535

File d'attente de paquets non traités (priorité moyenne) :

0 0 0 32767

File d'attente de paquets non traités (faible priorité) :

0 0 0 16383

Tofabs queue :

Seuil de longueur de queue de tête de Queue# d'emplacement DEST

paquets de paquets

=====

0 0 0 0 0 262143

15 2191(hpr) 0 0 0 0

Multidiffusion 2048 0 0 0 262143

2049 0 0 0 262143

Linecard de ===== (===== d'emplacement 1)

Découpez les informations pour des mémoires tampons de ToFab

Taille du SDRAM : 268435456 octets, adresse : 26000000, base de découpage : 26010000

268369920 octets découpent la taille, 4 bancs de mémoire SDRAM, 32768 octets que le SDRAM pagesize, 2

taille de tampon de données maximum 4592 octets, taille de tampon de données minimum 80 octets

262140/261472 de mémoires tampons spécifiées/découpées

tailles de mémoire tampon de 267790176/264701344 somme d'octets spécifiées/découpées

#Qelem LenThresh de queue de tête de Qnum

4 files d'attente libre non IPC :

102001/102001 (mémoires tampons spécifiées/découpées), 39.1%, taille des données sur 80 octets

1 601 102601 102001 262143

78462/78462 (mémoires tampons spécifiées/découpées), 30.0%, taille de données de 608 octets

2 102602 181063 78462 262143

57539/57539 (mémoires tampons spécifiées/découpées), 22.0%, taille de données de 1616 octets

3 181064 238602 57539 262143

23538/22870 (mémoires tampons spécifiées/découpées), 8.74%, taille de données de 4592 octets

4 238603 261472 22870 262143

File d'attente IPC :

600/600 (mémoires tampons spécifiées/découpées), 0.22%, taille de données de 4112 octets

30 85 84 600 262143

File d'attente de paquets non traités (haute priorité) :

27 0 0 0 65368

File d'attente de paquets non traités (priorité moyenne) :

28 0 0 0 32684

File d'attente de paquets non traités (faible priorité) :

31 0 0 0 16342

Tofabs queue :

Seuil de longueur de queue de tête de Queue# d'emplacement DEST

paquets de paquets

=====

: : : : : : : : : : : : : : :

Salut priorité

0 2176(hpr) 0 0 0

1 2177(hpr) 0 0 0

2 2178(hpr) 0 0 0

3 2179(hpr) 0 0 0

4 2180(hpr) 553 552 0

5 2181(hpr) 0 0 0

6 2182(hpr) 0 0 0

7 2183(hpr) 0 0 0

8 2184(hpr) 0 0 0

9 2185(hpr) 0 0 0

10 2186(hpr) 0 0 0

11 2187(hpr) 0 0 0

12 2188(hpr) 0 0 0

13 2189(hpr) 0 0 0

14 2190(hpr) 0 0 0

15 2191(hpr) 0 0 0

Multidiffusion

2048 0 0 0

2049 0 0 0

2050 0 0 0

2051 0 0 0

2052 0 0 0

2053 0 0 0

2054 0 0 0

2055 0 0 0

Linecard de ===== (===== d'emplacement 3)

Découpez les informations pour des mémoires tampons de ToFab

Taille du SDRAM : 268435456 octets, adresse : E0000000, base de découpage : E0018000

268337152 octets découpent la taille, 4 bancs de mémoire SDRAM, 16384 octets que le SDRAM pagesize, 2

taille de tampon de données maximum 4112 octets, taille de tampon de données minimum 80 octets

262142/262142 de mémoires tampons spécifiées/découpées

tailles de mémoire tampon de 230886224/230886224 somme d'octets spécifiées/découpées

#Qelem LenThresh de queue de tête de Qnum

3 files d'attente libre non IPC :

94155/94155 (mémoires tampons spécifiées/découpées), 35.91%, taille des données sur 80 octets

601 94755 94155 262143

57539/57539 (mémoires tampons spécifiées/découpées), 21.94%, taille de données de 608 octets

94756 152294 57539 262143

109848/109848 (mémoires tampons spécifiées/découpées), 41.90%, taille de données de 1616 octets

152295 262142 109848 262143

File d'attente IPC :

600/600 (mémoires tampons spécifiées/découpées), 0.22%, taille de données de 4112 octets

207 206 600 262143

File d'attente de paquets non traités (haute priorité) :

0 0 0 65535

File d'attente de paquets non traités (priorité moyenne) :

0 0 0 32767

File d'attente de paquets non traités (faible priorité) :

0 0 0 16383

Tofabs queue :

Seuil de longueur de queue de tête de Queue# d'emplacement DEST

paquets de paquets

=====

0 0 0 0 262143

1 0 0 0 262143

2 0 0 0 262143

3 0 0 0 262143

.....

2049 0 0 0 262143

2050 0 0 0 262143

2051 0 0 0 262143

2052 0 0 0 262143

2053 0 0 0 262143

2054 0 0 0 262143

2055 0 0 0 262143

Files d'attente de frfab de contrôleur de 2show d'emplacement GSR-1-PE-5#execute-on

Linecard de ===== (===== d'emplacement 2)

Découpez les informations pour des mémoires tampons de FrFab

Taille du SDRAM : 268435456 octets, adresse : D0000000, base de découpage : D241D100

230567680 octets découpent la taille, 4 bancs de mémoire SDRAM, 16384 octets que le SDRAM pagesize, 2

taille de tampon de données maximum 4592 octets, taille de tampon de données minimum 80 octets

235926/235926 de mémoires tampons spécifiées/découpées

tailles de mémoire tampon de 226853664/226853664 somme d'octets spécifiées/découpées

#Qelem LenThresh de queue de tête de Qnum

4 files d'attente libre non IPC :

96484/96484 (mémoires tampons spécifiées/découpées), 40.89%, taille des données sur 80 octets

11598 11597 96484 262143

77658/77658 (mémoires tampons spécifiées/découpées), 32.91%, taille de données de 608 octets

103116 103115 77658 262143

40005/40005 (mémoires tampons spécifiées/découpées), 16.95%, taille de données de 1616 octets

178588 178587 40005 262143

21179/21179 (mémoires tampons spécifiées/découpées), 8.97%, taille de données de 4592 octets

214748 235926 21179 262143

File d'attente IPC :

600/600 (mémoires tampons spécifiées/découpées), 0.25%, taille de données de 4112 octets

66 65 600 262143

File d'attente de paquets non traités de Multidiffusion :

0 0 0 58981

File d'attente libre de réplication de Multidiffusion :

235930 262143 26214 262143

File d'attente de paquets non traités (haute priorité) :

78 77 0 235927

File d'attente de paquets non traités (priorité moyenne) :

11596 11595 0 58981

File d'attente de paquets non traités (faible priorité) :

0 0 0 23592

Files d'attente d'interface :

Seuil de longueur de queue de tête de Queue# d'interface

paquets de paquets

=====

0 0 103107 103106 0 32768

3 178588 178587 0 32768

1 4 103110 103109 0 32768

7 11586 11585 0 32768

2 8 0 0 0 32768

11 0 0 0 32768

3 12 0 0 0 32768

15 0 0 0 32768

GSR-1-PE-5#