

Contenu

[Introduction](#)

[Conditions préalables](#)

[Conditions requises](#)

[Composants utilisés](#)

[Conventions](#)

[La FIA de show controller commandent](#)

[Informations connexes](#)

Introduction

Ceci documente explique comment interpréter la sortie de l'ordre **FIA de show controller**.

Conditions préalables

Conditions requises

Les lecteurs de ce document doivent avoir une bonne connaissance de ce qui suit :

- L'architecture distribuée du Routeur Internet de la série Cisco 12000

Vous pouvez trouver plus de détails au sujet de cette architecture en [architecture de Routeur Internet de la série Cisco 12000](#), en particulier le chapitre lié à la [matrice de commutateur](#).

Composants utilisés

Ce document n'est pas limité à des versions de matériel et de logiciel spécifiques.

Les informations présentées dans ce document ont été créées à partir de périphériques dans un environnement de laboratoire spécifique. Tous les périphériques utilisés dans ce document ont démarré avec une configuration effacée (par défaut). Si vous travaillez dans un réseau opérationnel, assurez-vous de bien comprendre l'impact potentiel de toute commande avant de l'utiliser.

Conventions

Pour plus d'informations sur les conventions des documents, référez-vous aux [Conventions utilisées pour les conseils techniques de Cisco](#).

La FIA de show controller commandent

Le **show controller** que la **FIA** commandent est utilisé pour afficher des informations sur les contrôleurs d'Asic d'interface de matrice (la FIA) du Routeur Internet de la série Cisco 12000. La FIA réside sur le processeur de route Gigabit (GRP) et les linecards (LCS). Il fournit une interface

entre le GRP/LC et les cartes de matrice de commutation (CSC/SFC).

Le show controller que la FIA commandent est très important pour dépannage des questions de matrice de commutateur sur le Routeur Internet de la série Cisco 12000. Par exemple, il est utilisé [pour dépanner des tests pings de matrice et des pannes sur le Routeur Internet de la série Cisco 12000](#). Si vous êtes intéressé par les instructions de dépannage pour la matrice de commutateur, voyez [dépanner la matrice de commutateur \(CSC et SFC\)](#).

Il y a une distinction entre de la matrice et aux Fabric FIA Error dans l'ordre **FIA de show controller**. Des erreurs de matrice soyez pour des paquets provenant la matrice de commutateur vers un linecard ou un GRP, et aux erreurs de matrice soyez pour des paquets sortant un linecard/GRP par la matrice de commutateur à une autre carte.

Voici un exemple de sortie de l'ordre **FIA de show controller** :

```
Line 1 12016#show controller fiaLine 2 Fabric configuration: Full bandwidth redundantLine 3
Master Scheduler: Slot 17Line 4Line 5 From Fabric FIA ErrorsLine 6 -----
Line 7 redund fifo parity 0 redund overflow 0 cell drops 0Line 8 crc32
lkup parity 0 cell parity 0 crc32 0Line 9 Switch cards present:
0x001F Slots 16 17 18 19 20Line 10 Switch cards monitored: 0x001F Slots 16 17 18 19 20Line
11 Slot: 16 17 18 19 20Line 12 Name: csc0 csc1
sfc0 sfc1 sfc2 -----
Line 13 los 0 0 0 0 0Line 14 state Off Off
Off Off OffLine 15 crc16 0 0 0 0 0Line
16Line 17 To Fabric FIA ErrorsLine 18 -----Line 19 sca not pres 0
req error 0 uni FIFO overflow 0Line 20 grant parity 0 multi req 0
uni FIFO undrflow 0Line 21 cntrl parity 0 uni req 0 crc32 lkup parity
0Line 22 multi FIFO 0 empty dst req 0 handshake error 0Line 23 cell
parity 0
```

- La ligne 2 indique si la case est entièrement... mode de quart de bande passante, et si elle est actuellement redondante.
- La ligne 3 indique quelle carte planificateur et horloge (CSC) est le maître en cours. 17 est le maître par défaut.
- Les lignes 7 15 fournissent de divers compteurs d'erreurs pour de la FIA de matrice. Vous pouvez trouver des explications pour certains d'entre eux à [dépanner la matrice de commutateur \(CSC et SFC\)](#).

• Les lignes 9 et 10 sont les masques de bits inverses dont les cartes de matrice sont actuellement présentes (actionné vers le haut de) et surveillé (étant utilisé). Les bits sont

décomposés comme ceci :

```
Line 1 12016#show controller fiaLine 2 Fabric configuration:
Full bandwidth redundantLine 3 Master Scheduler: Slot 17Line 4Line 5 From Fabric FIA
ErrorsLine 6 -----Line 7 redund fifo parity 0 redund overflow
0 cell drops 0Line 8 crc32 lkup parity 0 cell parity 0
crc32 0Line 9 Switch cards present: 0x001F Slots 16 17 18 19 20Line 10 Switch
cards monitored: 0x001F Slots 16 17 18 19 20Line 11 Slot: 16 17 18
19 20Line 12 Name: csc0 csc1 sfc0 sfc1 sfc2
-----
0 0Line 13 los 0 0 0 0 0Line 14 state Off Off Off Off Off
OffOffLine 15 crc16 0 0 0 0 0Line 16Line 17 To Fabric FIA ErrorsLine 18 -----
-----Line 19 sca not pres 0 req error 0 uni FIFO overflow 0Line
20 grant parity 0 multi req 0 uni FIFO undrflow 0Line 21 cntrl
parity 0 uni req 0 parity 0 crc32 lkup parity 0Line 22 multi FIFO 0
empty dst req 0 handshake error 0Line 23 cell parity 0
```

Dans ce cas, 0x1F est 00011111, signifiant que toutes les cartes sont là. 0x1D serait 00011101, signifiant que le bit pour CSC1 est éteint.

- La ligne 11 est la ligne d'en-tête pour les emplacements ci-dessous : 0=Slot 16=CSC01=Slot 17=CSC12=Slot 18=SFC03=Slot 19=SFC14=Slot 20=SFC2

- La ligne 13 indique le nombre de fois où vous avez perdu la synchronisation d'horloge avec la carte de matrice.
- La ligne 14 indique l'état de synchronisation. "ON" signifie que vous êtes actuellement hors de synchronisation ; "OFF" signifie que vous êtes synchronisé.
- La ligne 15 indique le nombre d'erreurs de contrôle de redondance cyclique (CRC) de matrice qui se sont produites tout en parlant à cette carte particulière de matrice. Un nombre élevé est habituellement un signe du mauvais ou de matériel mal posé. Il est important de vérifier si le nombre d'erreurs augmente. S'il fait, vous devez vérifier s'ils augmentent sur toutes les cartes de matrice, ou sur juste une d'entre elles.
- Les lignes 19 23 fournissent de divers compteurs d'erreurs pour à la FIA de matrice. Vous pouvez trouver des explications pour certains d'entre eux à [dépanner la matrice de commutateur \(CSC et SFC\)](#).

Les 12410 a une configuration physique légèrement différente de matrice, ainsi les aspects de sortie légèrement différents :

```

Line 1  12410#show controller fia Line 2  Fabric configuration: Full bandwidth, redundant
fabric Line 3  Master Scheduler: Slot 17 Backup Scheduler: Slot 16 Line 4Line 5  From Fabric
FIA Errors    Line 6  ----- Line 7  redund fifo parity 0  redund overflow 0
cell drops 0  Line 8  crc32 lkup parity 0  cell parity 0  crc32 0Line 9  Switch
cards present 0x007C Slots 18 19 20 21 22Line 10  Switch cards monitored 0x007C Slots 18 19 20
21 22 Line 11  Slot:  18      19      20      21      22Line 12  Name:  sfc0      sfc1
sfc2      sfc3      sfc4      ----- ----- ----- ----- Line 13  los
0          0          0          0          0 Line 14  state Off      Off      Off      Off      Off
Line 15  crc16 0          0          0          0          0 Line 16  Line 17  To Fabric FIA Errors Line
18  ----- Line 19  sca not pres 0  req error 0          uni fifo overflow 0 Line
20  grant parity 0  multi req 0          uni fifo undrflow 0 Line 21  cntrl parity 0  uni req 0
crc32 lkup parity 0 Line 22  multi fifo 0          empty dst req 0  handshake error 0 Line 23  cell
parity 0

```

Informations connexes

- [Dépannage en cas d'expiration du délai d'attente des tests Ping de matrice et de défaillances sur routeur Internet de la gamme Cisco 12000](#)
- [Dépannant la matrice de commutateur \(CSC et SFC\)](#)
- [Soutien technique de Routeurs](#)
- [Soutien technique de logiciel de Cisco IOS](#)
- [Support technique - Cisco Systems](#)