

Échec de la création du circuit entre la carte CE sur ONS 15310 et la carte ML sur ONS 15454

Contenu

[Introduction](#)

[Conditions préalables](#)

[Conditions requises](#)

[Composants utilisés](#)

[Conventions](#)

[Fond](#)

[Problème](#)

[Solution](#)

[Informations connexes](#)

Introduction

Ce document décrit pourquoi la création de circuit échoue entre la carte Ethernet de Ce-gamme de Cisco ONS sur le Cisco ONS 15310-CL et la carte de ML-gamme de Cisco sur le Cisco ONS 15454.

Conditions préalables

Conditions requises

Cisco vous recommande de prendre connaissance des rubriques suivantes :

- Cisco ONS 15454
- Cisco ONS 15310
- Cartes Ethernet Cisco ONS 15454 ML-Series
- Carte Ethernet de Ce-gamme de Cisco ONS

Composants utilisés

Les informations contenues dans ce document sont basées sur les versions de matériel et de logiciel suivantes :

- Cisco ONS 15454 qui exécute la version 6.0 de Cisco ONS
- Version 6.0 du Cisco ONS 15310
- Le ml (empaqueté en tant qu'élément de la version ONS 6.0) ce exécute la version de logiciel 12.2(27)SV et ultérieures de Cisco IOS®

Les informations contenues dans ce document ont été créées à partir des périphériques d'un

environnement de laboratoire spécifique. Tous les périphériques utilisés dans ce document ont démarré avec une configuration effacée (par défaut). Si votre réseau est opérationnel, assurez-vous que vous comprenez l'effet potentiel de toute commande.

Conventions

Pour plus d'informations sur les conventions utilisées dans ce document, reportez-vous à [Conventions relatives aux conseils techniques Cisco](#).

Fond

La Ce-gamme carte Ethernet de Cisco ONS et les cartes de MI-gamme prennent en charge l'encapsulation du Packet Ring du Paquet sur SONET (POS) /Resilient (RPR) sur deux ports virtuels du groupe d'enchaînement (VCG) /POS utilisant l'encapsulation GFP-F (ITU-T G.7041) ou LEX (HDLC).

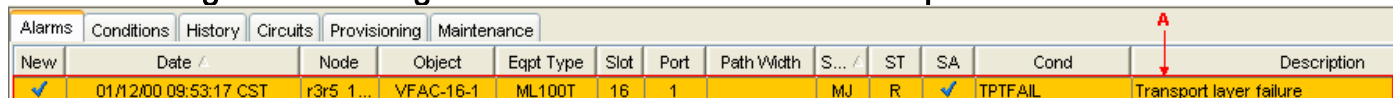
Problème

En créant un circuit entre la Ce-gamme carte Ethernet et les cartes de MI-gamme, le message d'erreur (voyez que la flèche A sur le [schéma 1](#)) apparaît sur le contrôleur de transport de Cisco (CTC).

Voici le flux de données pour ce circuit spécifique :

Cisco CE-series Card <--> ONS 15310 <--> OC12/SONET Connection <--> ONS 15454 <--> Cisco ML-series Card

Figure 1 : Message d'erreur - Panne de couche transport



Alarms													
Conditions History Circuits Provisioning Maintenance													
New	Date /	Node	Object	Eqpt Type	Slot	Port	Path Width	S...	ST	SA	Cond	Description	
✓	01/12/00 09:53:17 CST	r3r5_1...	VFAC-16-1	ML100T	16	1			MJ	R	✓	TPTFAIL	Transport layer failure

Solution

La panne est provoqué par par l'erreur de correspondance d'encapsulation sur des ports de POS entre la carte de Ce-gamme carte Ethernet et de MI-gamme. Support GFP-F de les deux cartes et encapsulation LEX (HDLC). Si le port de POS sur une carte est configuré pour utiliser l'encapsulation GFP-F, et le port de POS sur l'autre carte est configuré pour utiliser l'encapsulation LEX, la création de circuit entre ces deux cartes échoue.

Terminez-vous ces étapes pour configurer l'encapsulation du port pour la carte de Ce-gamme de Cisco ONS sur le Cisco ONS 15310 :

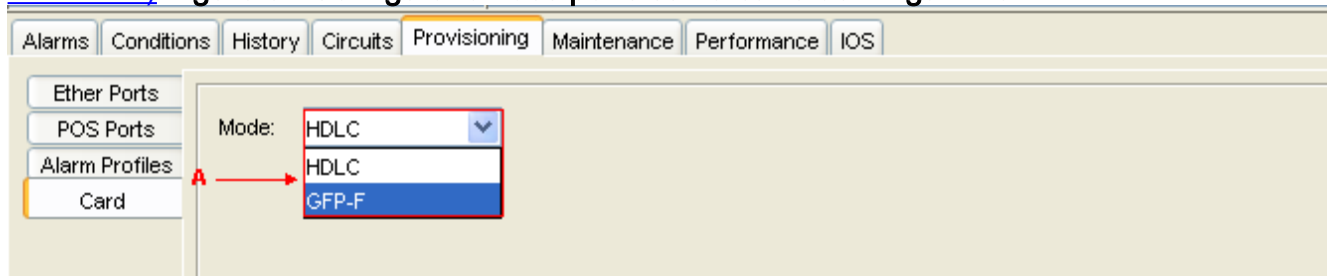
1. Procédure de connexion au contrôleur de transport de Cisco (CTC).
2. Allez à la vue de carte de Ce-gamme.
3. **Le ravitaillement > le POS choisis met en communication > ligne.**
4. Sélectionnez le HDLC ou le GFP-F de la liste déroulante de type de trame (voir la flèche A sur le [schéma 2](#)). **Figure 2 : Configuration des ports sur la carte de Ce-gamme**

Port	Port Name	Admin State	Service State	Soak Time	Link State	Framing Type	Encap.
1		IS	IS-NR	08:00 (H:M)	Up	HDLC	32-Bit
2		OOS_DSBLD	OOS-MA_DSBLD	08:00 (H:M)	Down	GFP-F	32-Bit
3		OOS_DSBLD	OOS-MA_DSBLD	08:00 (H:M)	Down	HDLC	32-Bit
4		OOS_DSBLD	OOS-MA_DSBLD	08:00 (H:M)	Down	GFP-F	32-Bit

Terminez-vous ces étapes pour configurer l'encapsulation du port pour la carte de MI-gamme de Cisco ONS sur le Cisco ONS 15454 :

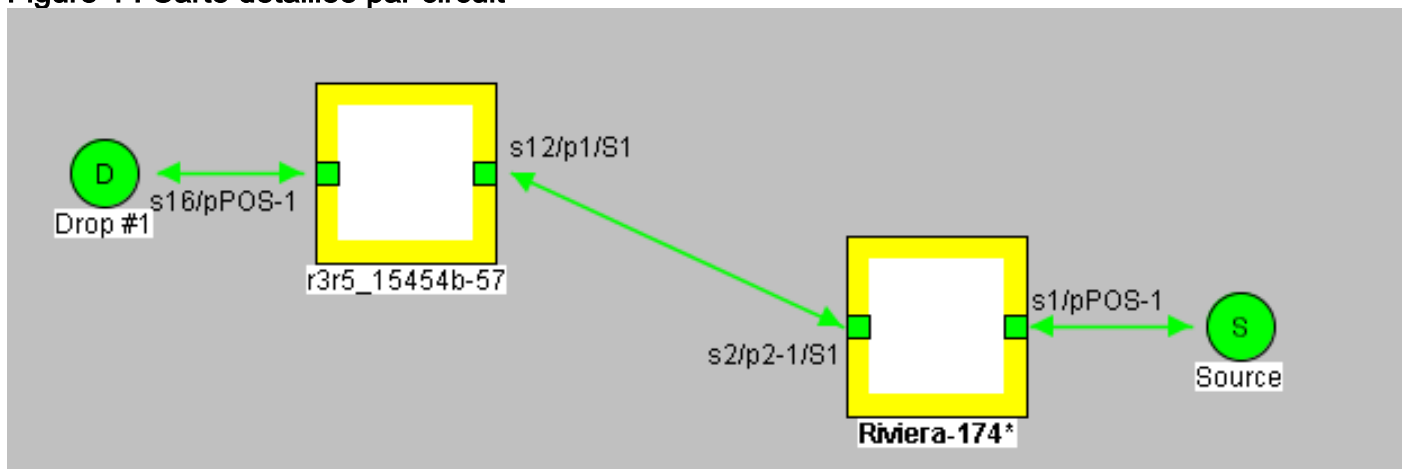
1. Procédure de connexion au contrôleur de transport de Cisco (CTC).
2. Allez à la vue de carte de MI-gamme.
3. **Ravitaillement** choisi > **carte** > **ligne**.
4. Sélectionnez le HDLC ou le GFP-F de la liste déroulante de mode (voir la flèche A sur le [schéma 3](#)).

Figure 3 : Configuration des ports sur la carte de MI-gamme



Si les deux ports sont configurés avec la même encapsulation utilisant le HDLC ou le LEX, le circuit avec succès est soulevé (voir le [schéma 4](#)).

Figure 4 : Carte détaillée par circuit



[Informations connexes](#)

- [Ressources de support en Réseaux optiques](#)
- [Support et documentation techniques - Cisco Systems](#)