

# Contenu

[Introduction](#)

[Quels sont des dépassements de capacité sur une interface série ?](#)

[Informations connexes](#)

## Introduction

Ce document explique des dépassements de capacité sur une interface série.

### Q. Quels sont des dépassements de capacité sur une interface série ?

A. Les dépassements de capacité apparaissent dans la sortie de la commande de l'**interface série 0 d'interface d'exposition** quand le matériel séquentiel de récepteur ne peut pas remettre des données reçues à une mémoire tampon de matériel parce que le débit en entrée dépasse la capacité du récepteur de traiter les données.

Ceci se produit en raison d'une limite du matériel. Les dépassements de capacité se produisent quand la mémoire tampon interne du First In, First Out (FIFO) de la puce est pleine, mais sont toujours des essais pour traiter le trafic entrant. La puce de contrôleur séquentielle a limité le FIFO interne.

Quelques puces, par exemple, ont seulement 256 octets de l'espace de mémoire tampon. Des données du réseau sont reçues dans la mémoire tampon, sur quoi les tentatives de puce de déplacer les données de la mémoire tampon à la mémoire partagée du routeur pour que la CPU traite. Si la puce ne peut pas entrer les données de son tampon FIFO interne dans la mémoire partagée plus rapide que le débit auquel des données sont reçues sur l'interface, alors le tampon FIFO interne est plein, des données entrantes sont abandonnées, et le compteur de dépassement de capacité est incrémenté.

## [Informations connexes](#)

- [Support et documentation techniques - Cisco Systems](#)