

Configuración y Troubleshooting CT3 en Cisco AS5000

Contenido

[Introducción](#)

[Adaptadores de puerto y descripción de varios canales T3](#)

[Descripción General del Adaptador de Puerto](#)

[Descripción de varios canales T3](#)

[Configure el PA-MC-T3](#)

[Configure las líneas T1](#)

[Verifique la configuración T3](#)

[Descripción de la placa troncal CT3 en Cisco AS5800/AS5850](#)

[Temporización](#)

[LED y indicadores alfanuméricos](#)

[Conectores de placa troncal](#)

[Cables](#)

[Descripción de la placa troncal CT3 en el AS5350/AS5400](#)

[Enumeración del regulador](#)

[Verifique el regulador](#)

[Utilice el puerto de la prueba](#)

[Pruebe la descripción del puerto: Conexiones cruzadas de la placa troncal](#)

[Conecte los cables de la placa troncal](#)

[Configure la placa troncal CT3](#)

[Información Relacionada](#)

[Introducción](#)

Este documento proporciona la información sobre cómo configurar y resolver problemas los adaptadores de puerto, T3 de varios canales (Plataformas tales como Cisco 7200, y el Cisco 7500), y la placa troncal canalizada T3 para el AS5800 y el AS5400.

[Adaptadores de puerto y descripción de varios canales T3](#)

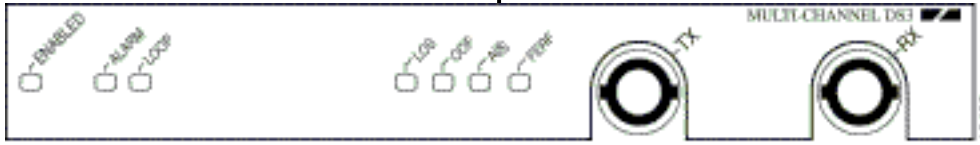
Esta sección describe los adaptadores de puerto y el T3 de varios canales (PA-MC-T3) usados en las Cisco 7200 y Cisco 7500 Series.

[Descripción General del Adaptador de Puerto](#)

El PA-MC-T3 es un adaptador de puerto de la solo-anchura que proporciona una conexión de interfaz T3 usando los conectores BNC. (Véase el [cuadro 1.](#)) la interfaz puede proporcionar hasta

28 líneas T1 (un solo grupo T3). Cada línea T1 se presenta al sistema como interfaz serial que se pueda configurar individualmente.

Cuadro 1 – PA-MC-T3 — Vista de placa frontal



Descripción de varios canales T3

El link PA-MC-T3 se canaliza en 28 líneas de datos independientes T1. Cada línea T1 se puede descanalizar o canalizar para la transición transmisión de datos serial.

Cada uno de las líneas T1 puede utilizar el ancho de banda entero T1, una porción del ancho de banda T1, o el ancho de banda T1 en la forma canalizada para la Transmisión de datos. Los anchos de banda utilizable para cada línea T1 son $n \times 56$ kbps o $n \times 64$ kbps, donde está un número n que representa los slots de tiempo 1 a 24.

El T1 canalizado permite hasta 24 slots de tiempo (56 kbps kbps/64) por la línea T1. La porción inusitada del ancho de banda T1, cuando no se está ejecutando en las velocidades completas T1, no se puede utilizar, y se llena de los datos del canal inactivo. Las líneas T1 de los agregados de varias no se soportan. El PA-MC-T3 puede soportar un máximo de los canales lógicos 128.

Nota: Las líneas T1 en el PA-MC-T3 se numeran 1 a 28, en vez del esquema basado en cero más tradicional (0 a 27) usado con los otros productos de Cisco. Éste es asegurar el estado coherente con los esquemas de numeración de la compañía telefónica para las líneas T1 dentro (del equipo canalizado) T3 de varios canales.

La sección T3 del PA-MC-T3 soporta el canal del link de datos del mantenimiento (cuando se utiliza la paridad del bit C), así como el payload y los loopback de la red. La sección T1 del PA-MC-T3 soporta el Facilities Data Link (FDL) en el Super Frame extendido (ESF) que enmarca, así como los diversos loopback. El error de la velocidad bits que prueba (BERT) se soporta en cada uno de las líneas T1. El BERT se hace típicamente sobre una señal unframed T1.

El PA-MC-T3 soporta el High-Level Data Link Control (HDLC) de Cisco, Frame Relay, PPP, y las encapsulaciones del Interfaz de intercambio de datos (DXI) S DS sobre cada T1 conectan. Para el Switched Multimegabit Data Service (SMDS) solamente, el DXI se envía en la línea T1, así que necesita conectar con un Switch S DS que tenga entrada directa DXI.

El link físico T3 en el PA-MC-T3 consiste en dos conectores BNC femeninos, uno para recibe (RX), y uno para transmite (TX). Usted debe utilizar los cables de interfaz coaxiales 75-ohm RG-59 con los conectores BNC masculinos para conectar la interfaz PA-MC-T3 con el equipo externo T3. (Para la información sobre el cable, vea la sección de los [cables, de los conectores, y de las configuraciones del cable](#) en la [descripción: Instalación del adaptador de puerto PA-MC-T3 y documento sobre configuración](#).)

Las 28 líneas unas de los T1 se pueden configurar como líneas T1 canalizadas. Usted puede agrupar los slots de tiempo en estas líneas T1 en varios grupos de canal lógico individuales, que lleva los datos con diversas encapsulaciones del protocolo de la capa de link de datos.

Cada grupo de canal lógico se puede componer los slots de tiempo individuales de 56-kbps o 64-kbps, o de los slots de tiempo individuales más los rangos de los slots de tiempo. Por ejemplo, un

grupo de canal pudo ser compuesto de los slots de tiempo 1, 9, y 12-14. Cada grupo de canal lógico puede contener a partir 1 a 24 slots de tiempo máximos. Sin embargo, el mismo slot de tiempo no se puede utilizar en más de un grupo de canal lógico. Cualquier slot de tiempo inusitado se llena de los datos programables del canal inactivo.

Cada línea T1 contiene el conjunto de circuitos a bordo del Bit Error Rate Test T1 (BERT). Con esto, el software del adaptador de puerto puede enviar y detectar los modelos programables, y usted puede funcionar con un BERT en cualquier línea T1, o todas las 28 líneas T1 simultáneamente.

Configure el PA-MC-T3

Después de que usted verifique que el nuevo PA-MC-T3 esté instalado correctamente (el LED habilitado continúe), utilice el **comando configure del ENJA_NOTFIRE** de configurar las nuevas interfaces. Asegúrese de que usted tenga esta información:

- Protocolos que usted planea rutear en cada nueva interfaz.
- IP Addresses, si usted planea configurar las interfaces para el Routing IP.
- Interligando los protocolos que usted planea utilizar.

Si usted instaló un nuevo PA-MC-T3, o si usted quiere cambiar la configuración de un link existente T3, usted debe ingresar al modo de configuración para configurar las nuevas interfaces. Si usted substituyó un PA-MC-T3 que fue configurado previamente, el sistema reconoce el nuevo link T3 y lo trae para arriba en su configuración existente.

Nota: “/” Símbolo se utiliza en los comandos de especificar una ubicación física. “:” el símbolo se utiliza en los comandos de especificar una división tiempo-multiplexada dentro de un puerto físico.

El cuadro 1 enumera el diverso T3 ordena que usted puede utilizar:

Cuadro 1 – Comandos T3

Propósito	Comando	Ejemplo:	Información adicional
Seleccione un regulador T3	controller t3 slot/port-adapter/port	Este ejemplo muestra un adaptador de puerto en un Cisco 7200 Series Router en el slot de adaptador de puerto 1. Router# controller t3 1/0	Usted debe ingresar este comando antes de cualquier otro comando configuración T3.
Fije el tipo de alineación de tramas para un regulador T3	el enmarcar [bit C m23 auto-detect e]	Este ejemplo fija la alineación de tramas del bit C. Router(config-controller)# framing c-bit Este ejemplo fija enmarcar m23. Router(config-controller)#	Usted puede solicitar el PA-MC-T3 para detectar el tipo de alineación de tramas

		<pre>framing m23</pre>	<p>que debe recibir del otro extremo como sigue:</p> <pre>router(config- controller) # framing auto-detect</pre>
<p>Especifique la longitud del cable¹</p>	<p>cablelength feet</p>	<p>Router(config-controller)# cablelength 40 Puesto que una longitud del cable de 40 se especifica, se utiliza el rango 0-49. Si usted cambia la longitud del cable a 45, el rango 0-49 todavía se aplica. Además, si usted especifica una longitud del cable de 100, y entonces cámbiela a 200, el rango 50-450 se aplica en cada caso. Por lo tanto, estos cambios no tienen ningún efecto. Solamente la mudanza a partir de un rango (0-49) al otro rango (50-450) tiene un efecto. El número real de la longitud del cable que usted ingresa es almacenado en el archivo de configuración.</p>	<p><i>los pies</i> son un número a partir de la 0 a 450. El valor predeterminado es 49 pies.</p>
<p>Fije la fuente de reloj para el regulador T3</p>	<p>fuente de reloj {interna línea}</p>	<p>Este ejemplo da instrucciones un PA-MC-T3 en un VIP en el slot1 del procesador de interfaz para utilizar una fuente del reloj de línea. Router(config)# controller t3 1/0/0 Router(config-controller)# clock source line Este ejemplo da instrucciones un PA-</p>	<p>-</p>

		<p>MC-T3 en un Cisco 7200 Series Router para utilizar una fuente de reloj interno.</p> <pre>Router(config)# controller t3 1/0 Router(config- controller)# clock source line</pre>	
--	--	---	--

Las longitudes del cable definidas por el usuario ¹ T3 se estructuran en el rango como sigue: 0-49 y 50-450. Si ustedes ingresan longitud del cable valor se utiliza que baja en uno de estos rangos, el rango dentro del cual ese valor se aplica.

Líneas T1 de la configuración

Usted puede crear un grupo de canal lógico en una línea T1 usando uno de estos dos comandos controller como apropiado para su configuración canalizada:

1. *lista-de-intervalos de tiempo de los intervalos de tiempo del Channel-group-number del canal-grupo del t1 número de línea T1 [velocidad {56 | 64}]* donde: *el t1 número de línea* es 1 a 28 (las 28 líneas T1 pueden tener más de un grupo de canal lógico). *el canal-grupo* define un grupo de canal lógico para ser una línea T1 canalizada (T1 las líneas 1 a 28 se pueden canalizar). *el Channel-group-number* es 0 a 23. los *lista-de-intervalos de tiempo de los intervalos de tiempo* pueden ser 1 a 24 o una combinación de subrangos dentro de 1 a 24 (cada subrango es una lista de slots de tiempo que compone la línea T1). *speed{56 | 64}* es un argumento optativo que especifica la velocidad de un slot de tiempo para ser 56 kbps o 64 kbps. [El cuadro 4](#) muestra la configuración del grupo de canal lógico 20 en T1 la línea 1 slots de tiempo canalizados de asignación 1 a 5 y 20 a 23. Usted puede quitar un grupo de canal lógico de una línea T1 (o de una línea T1) con el comando controller apropiado a su configuración canalizada como sigue:
2. *ningún Channel-group-number del canal-grupo del t1 número de línea T1* donde: *el t1 número de línea* es 1 a 28. *el Channel-group-number* es 0 a 23.

[El cuadro 2](#) muestra cómo quitar el grupo de canal lógico 10 de la línea T1 canalizada 1.

Presente los comandos 2 de quitar el grupo de canal lógico 10 de la línea T1 canalizada 1

Propósito	Comando	Ejemplo:	Información adicional
Cree un grupo de canal lógico en una línea T1	<i>Channel-group-number del canal-grupo del t1 número de línea T1</i>	<p>Este ejemplo está para la interfaz 0 en un adaptador de puerto en el slot1.</p> <pre>Router(config)# controller t3 1/0 Router(config- controller)# 1 1 channel-group 20 timeslots 1-5, 20-23</pre>	-
Quite un	ningún	Este ejemplo está	-

grupo de canal de una línea T1	<i>Channel-group-number del canal-grupo del t1 número de línea T1</i>	para la interfaz 0 en un adaptador de puerto en el slot1. Router(config)# controller t3 1/0 Router(config-controller)# no t1 1 channel-group 10	
Fije el formato de marcos en una línea T1	<i>el enmarcar del t1 número de línea T1 {esf sf}</i>	Este ejemplo fija el Superframe (SF) que enmarca para T1 la línea 6. Router(config)# controller t3 1/0 Router(config-controller)# t1 6 framing sf	El formato de marcos predeterminado es el Super Frame extendido (ESF).
Dé vuelta a la detección o a la generación de una alarma amarilla por intervalos	<i>[no] amarillo del t1 número de línea T1 {detección generación}</i>	Este ejemplo da vuelta a la detección de una alarma amarilla apagado en T1 un número de línea 6. Router (config-controller)# no t1 6 yellow detection	Cuando usted selecciona el SF que enmarca, usted debe considerar apagar la detección de la alarma amarilla, porque la alarma amarilla se puede detectar incorrectamente con enmarcar del SF.
Fije Alineación en tramas ESF el formato para T1 la línea 16	<i>framing esf T1 16</i>	Este ejemplo fija Alineación en tramas ESF el formato para T1 la línea 16. Router(config)# controller t3 1/0 Router(config-controller)# t1 16 framing esf	-
Fije la fuente	<i>fuentes</i>	Este ejemplo	<i>el t1</i>

de reloj interno en una línea T1	de reloj del t1 número de línea T1 {interna línea}	<p>configura T1 la línea 1 para utilizar una fuente de reloj interno en un VIP en el slot1 del procesador de interfaz.</p> <pre>Router(config)# controller t3 1/0/0 Router(config- controller) # t1 1 clock source internal</pre>	<p>número de línea es 1 a 28. La fuente de reloj predeterminada es interna. Usted puede fijar la fuente de reloj para utilizar la temporización interna para comprobar. Un extremo de un circuito T1 debe proporcionar la fuente de reloj.</p>
Fije la fuente del reloj de línea en una línea T1	fuente de reloj del t1 número de línea T1 {interna línea}	<p>Este ejemplo configura T1 la línea 16 usando una fuente del reloj de línea en un VIP en el slot1 del procesador de interfaz.</p> <pre>Router(config)# controller t3 1/0/0 Router(config- controller)# t1 16 clock source line</pre>	-

Nota: Después de que se configure una línea T1, aparece al software de Cisco IOS® como interfaz serial. Por lo tanto, todos los comandos configuration para una interfaz serial están disponibles. Sin embargo, no los comandos all se aplican a la línea T1. Todos los formatos de encapsulado, tales como PPP, HDLC, S DS, y Frame Relay son aplicables a la línea configurada T1. La encapsulación se puede fijar usando los comandos de configuración de la interfaz serial. Todos los tipos de la transferencia que son aplicables a una interfaz serial, que incluyen el Optimum Switching, son también aplicables a la línea configurada T1.

[Verifique la configuración T3](#)

Esta sección proporciona la información de verificación para la configuración T3.

```
Router# show controllers t3 1/0/0/1
```

```

T3 1/0/0 is up.
CT3 H/W Version : 3, CT3 ROM Version : 0.79, CT3 F/W Version : 0.29.0
T3 1/0/0 T1 1
No alarms detected.
Clock Source is internal.
BERT test result (running)
  Test Pattern : 2^11, Status : Sync, Sync Detected : 1
  Interval : 5 minute(s), Time Remain : 5 minute(s)
  Bit Errors(Since BERT Started): 6 bits,
  Bits Received(Since BERT start): 8113 Kbits
  Bit Errors(Since last sync): 6 bits
  Bits Received(Since last sync): 8113 Kbits

7200-1#show controller t3
T3 1/0 is up. Hardware is CT3 single wide port adapter
CT3 H/W Version : 1.0.1, CT3 ROM Version : 1.1, CT3 F/W Version : 2.4.0
FREEDM version: 1, reset 0 resurrect 0
Applique type is Channelized T3
Receiver has loss of signal.
MDL transmission is disabled

FEAC code received: No code is being received
Framing is M23, Line Code is B3ZS, Clock Source is Line
Rx throttle total 0, equipment customer loopback
Data in current interval (0 seconds elapsed):
  0 Line Code Violations, 0 P-bit Coding Violation
  0 C-bit Coding Violation, 0 P-bit Err Secs
  0 P-bit Severely Err Secs, 0 Severely Err Framing Secs
  0 Unavailable Secs, 0 Line Errored Secs
  0 C-bit Errored Secs, 0 C-bit Severely Errored Secs

```

[El cuadro 3](#) describe los campos para el comando **show controllers t3**.

Cuadro 3 – Campos para el comando show controllers t3

Campo	Descripción
El T3 1/4/0 está para arriba	Esto significa el regulador T3 conectado con este servidor de acceso del Cisco AS5800 en el estante 1, el slot 4, el puerto 0 está para arriba. El estado del controlador puede ser: en funcionamiento, inactivo o apagado. Las condiciones del Loopback son mostradas por localmente colocado o colocado remotamente.
El tipo del applique es...	Esto describe el tipo de regulador.
No se detectaron alarmas	Todas las alarmas que detecte el controlador se muestran aquí. Aquí está la lista de alarmas posibles: <ul style="list-style-type: none"> • El transmisor envía la alarma remota. • El transmisor envía el Señal de indicación de alarma (AIS). • El receptor tiene pérdida de señal (LOS). • El receptor consigue el AIS. • El receptor tiene pérdida de trama (LOF). • El receptor posee una alarma remota. • El receptor no posee alarma.

Transmisión de MDL...	El estatus del link de datos del mantenimiento (MDL), que se puede habilitar o los minusválidos se indica aquí. Esto se utiliza para la información de rendimiento y las señales de control que llevan a través de la red hacia la unidad T3 del otro extremo. Es las contrapartes del Facility Data Link (FDL) en un link T1.
Código FEAC recibido	<p>Esto indica independientemente de si se está recibiendo una petición del código de la Alarma del extremo lejano. Aquí está la lista de valores posibles:</p> <ul style="list-style-type: none"> • T3 Eqpt. Error (SA). • T3 LOS/HBER. • Hacia fuera-de-trama T3. • T3 AIS recibido. • MARCHA LENTA T3 recibida. • T3 Eqpt. Error (NSA). • Eqpt común. Error (NSA). • T1/DS1 múltiple LOS/HBER. • T1/DS1 Eqpt. Error. • Solo T1/DS1 LOS/HBER. • Falla de Eqpts del T1/DS1 (NSA). • No se está recibiendo ningún código.
El capítulo es...	Esto indica el tipo de alineación de tramas estándar T3, que puede ser M23, bit C, o Auto-detecte.
El Código de línea es...	Esto indica el formato estándar de la codificación de línea T3. En este ejemplo, el formato de la codificación de línea es la sustitución bipolar 3-zero (B3ZS).
La fuente de reloj es...	Esto visualiza la fuente de la señal de sincronización (reloj), que puede ser línea o interna. En este ejemplo, la línea proporciona la señal de reloj.
Datos en el Intervalo actual...	Esto proporciona las estadísticas de resumen para la calidad de la señal T3 para el Intervalo actual de 900 segundos (15 minutos). En este ejemplo, las estadísticas están para el intervalo parcial actual. Las estadísticas ruedan en el búfer de acumulación de 24 horas cada 15 minutos. El período de 15 minutos más antiguo queda fuera de la memoria de acumulación de 24 horas.
Violación de códigos de línea	Esto proporciona una cuenta de las violaciones bipolares (BPV) y del Excessive Zeros (EXZ) que ocurren durante el período de acumulación. Un EXZ incrementa las violaciones del código de línea (LCV) por uno

	sin importar la longitud de la cadena cero.
violación de codificación del P-bit	Esto muestra el acontecimiento de a evento de error de paridad del bit P. A evento de error de paridad del bit P es el acontecimiento de un código del bit P recibido en el bastidor M T3 que no es idéntico a la correspondencia código localmente calculado. Esto se refiere como PCV.
Violación de codificación del bit C	Esto indica la cuenta de las violaciones de codificación señaladas vía los bits C. Para la paridad del bit C, es la cuenta de los errores de paridad del CP-bit que ocurren en el intervalo de acumulación. Esto se refiere como CCV.
El P-bit yerra los Secs	Esto muestra el número de segundos con uno o más PCV, uno o más defectos fuera de trama, o un AIS entrante detectado. Este indicador no se incrementa cuando cuentan a los segundos no disponibles (UA).
El P-bit yerra seriamente los Secs	Esto muestra el número de segundos con 44 o más PCV, uno o más defectos fuera de trama, o un AIS entrante detectado. Este indicador no se incrementa cuando cuentan a los segundos no disponibles.
Yerran seriamente los Secs que enmarcan	Esto indica el número de segundos con uno o más defectos fuera de trama, o un AIS entrante detectado.
Secs inasequibles	Esto muestra el número de segundos durante los cuales la interfaz no estaba disponible en este intervalo. Esto se refiere como UA.
Línea Secs del Errored	Esto muestra el número de segundos en este intervalo durante una o más violaciones de código, o uno o más defectos LOS.
Secs del Errored del bit C	Esto indica el número de segundos con una o más violaciones de código del bit C (CCV), uno o más defectos fuera de trama, o un AIS entrante detectado. Este indicador no se incrementa cuando se cuenta UASs. Esto se refiere como CES.
Secs seriamente erred del bit C	Esto indica el número de segundos con 44 o más CCVs, uno o más defectos fuera de trama, o un AIS entrante detectado. Este indicador no se incrementa cuando se cuenta UASs.
Datos totales (último... 15	Esto proporciona las estadísticas de resumen para la calidad de la señal T3 para los intervalos 15-minute. Los contadores en este bloque de datos se borran cada 24 horas (96

intervalos minuciosos)	intervalos).
------------------------	--------------

Descripción de la placa troncal CT3 en Cisco AS5800/AS5850

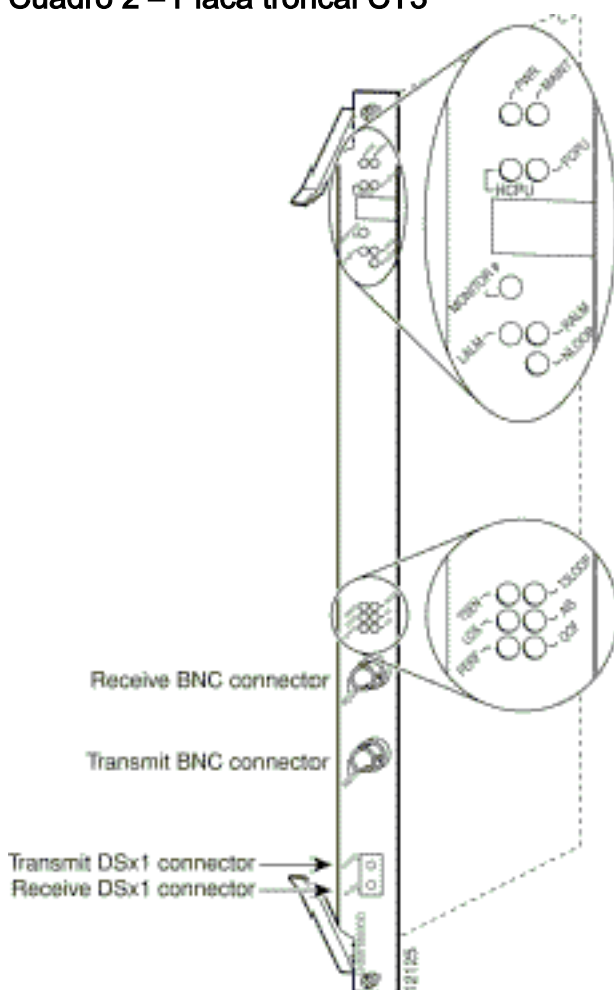
Esta sección proporciona la información sobre las placas troncales canalizadas T3 (CT3), y explica cómo quitar y substituir una placa troncal CT3 en Cisco 5814 chasis del dial shelf.

El Cisco AS5800 Universal Access Server soporta una interfaz de ingreso CT3, que proporciona la acumulación asincrónica de las interfaces canalizadas, y la multiplexación en un solo recurso T3. La placa troncal CT3 está instalada en Cisco 5814 chasis del dial shelf en los slots 0 para ranurar 5. El Cisco AS5800 soporta actualmente dos placas troncales CT3.

La placa troncal CT3 contiene un multiplexor a bordo M13, que los multiplexes 28 líneas separadas T1 en un solo T3 alinean. Cada placa troncal CT3 instaló en el dial shelf de Cisco 5814 contiene toda la funcionalidad necesaria para terminar la señalización del link y las Llamadas digitales entrantes.

[El cuadro 2](#) muestra la placa troncal CT3.

Cuadro 2 – Placa troncal CT3

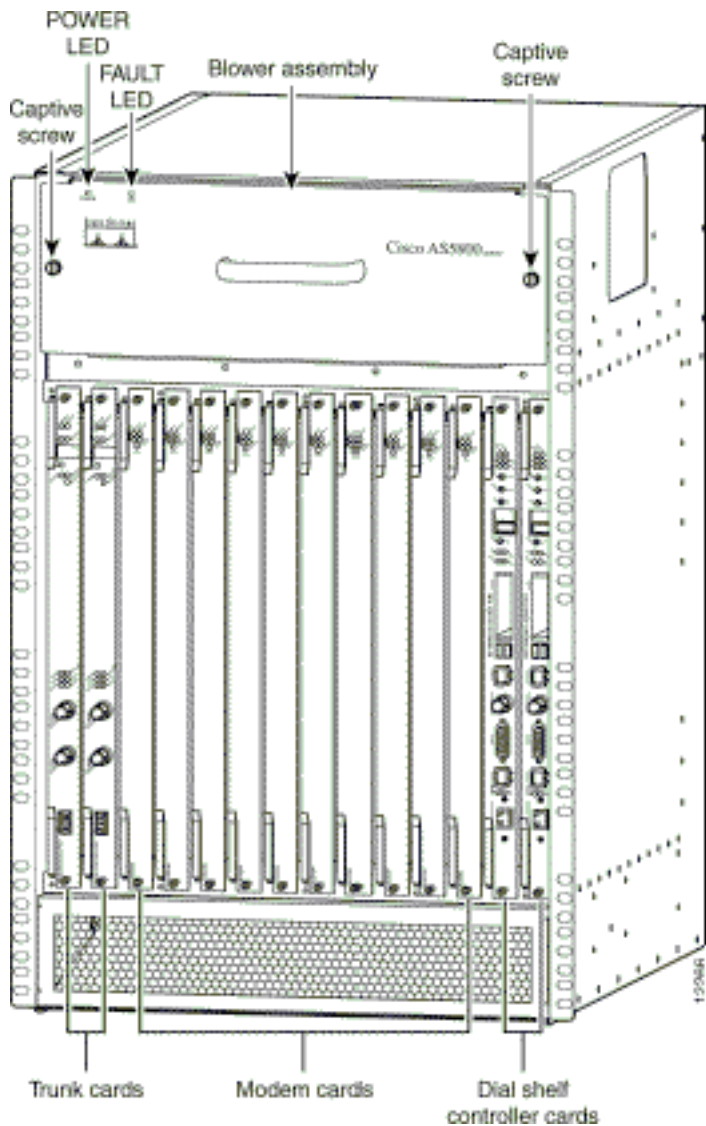


Cada placa troncal CT3:

- Ofrece la terminación física para tanto como 672 sesiones.
- Ofrece finalización digital para tanto como conexiones del DS0 256 (llamadas) que usan los reguladores a bordo del High-Level Data Link Control (HDLC). **Nota:** El canal D de un PRI consume un solo canal de un controlador HDLC.
- El enmarcar Removes y bits de señalización integrados (o los inserta, dependiendo de la dirección del flujo), demultiplexando las llamadas. El fundador CPU envía la secuencia de datos a los recursos a bordo de la multiplexión por división de tiempo (TDM), que explotan cada llamada, y pasa cada llamada a un recurso apropiado de la terminación de llamada. Digitales o las llamadas ISDN-originadas se terminan a bordo de la placa troncal CT3 en los controladores HDLC. **Nota:** Cada canal D consume un controlador HDLC. **Nota:** Las llamadas módem-originadas analógicas se pasan sobre el bus del backplane TDM del dial shelf a un recurso de módem disponible. El software del sistema controla el módem y la administración de recursos del HDLC.
- Responde a la señalización sensible al tiempo. Cada placa troncal CT3 puede suministrar dos relojes de cualesquiera dos de sus 28 puertos. Usted puede asignar las prioridades a estos relojes, o valide los valores predeterminados asignados por el software.
- Procesos cuentan información para monitorear el funcionamiento.
- Soporta el Insertar/Remove en Línea (OIR), una característica que permita que usted quite y que substituya una placa troncal en el dial shelf de Cisco 5814, mientras que el sistema IS-IS en funcionamiento, pero no interrumpe otros indicadores luminosos LED amarillo de la placa muestra gravedad menor y sus llamadas asociadas. Si usted quita una placa troncal mientras que el sistema IS-IS en funcionamiento, todo llama asociado con las líneas CT3 en ese indicador luminoso LED amarillo de la placa muestra gravedad menor se cae. Sin embargo, las llamadas que son manejadas por otro trunk o placas del módem no son afectadas. Para más información, vea la sección del [Insertar/Remove en Línea \(OIR\) del documento "cómo retirar la placa" y de la inserción](#).

El cuadro 3 muestra dos placas troncales instaladas en Cisco de configuración completa 5814 chasis del dial shelf.

Cuadro 3 – Cisco 5814 chasis del dial shelf de configuración completa con las placas troncales instaladas



Temporización

Todas las placas troncales del servidor de acceso del Cisco AS5800 utilizan el mismo reloj de transmisión. Este reloj puede originar de estas fuentes:

- **Fuente de reloj TDM** — Un valor de prioridad a partir de la 1 a 50 que se aplica a una fuente de reloj cuando se utilizan las fuentes de reloj múltiples.
- **Fuente de reloj externa** — Un externo de la fuente de reloj al servidor de acceso.

Los relojes son dados prioridad por el número de slot (slots 0 a 5). El reloj más prioritario se selecciona del indicador luminoso LED amarillo de la placa muestra gravedad menor en el slot0, y se utiliza como el reloj predeterminado. Si este reloj falla, el reloj más prioritario del indicador luminoso LED amarillo de la placa muestra gravedad menor en el slot1 se convierte en el reloj predeterminado, y así sucesivamente.

La placa troncal entonces adelanta los relojes al Dial Shelf Controller. El Dial Shelf Controller selecciona el reloj más prioritario como el reloj primario de sistema, y sigue habiendo el resto de los relojes en una cola de reserva prioritaria.

En vez de usar el algoritmo predeterminado para la Selección del reloj, usted puede especificar los relojes con la configuración global, y seleccionar un máximo de dos relojes por la placa troncal.

Si usted configura más poco de dos relojes en una placa troncal, y el resto de los relojes configurados fallan, los centros turísticos de la Selección del reloj al algoritmo predeterminado en ese indicador luminoso LED amarillo de la placa muestra gravedad menor, y el segundo reloj se selecciona automáticamente.

El cronometrar CT3

Las placas troncales CT3 se asocian generalmente a un dispositivo externo, tal como un acceso digital y un sistema de conexión cruzada (DACs) o un multiplexor del Add-Drop (ADM). Este enlace punto a punto requiere una sola fuente de reloj a la cual se mida el tiempo el link CT3. Usted debe determinar si usted quiere la placa troncal CT3 o un dispositivo externo que se utilizarán como el origen de reloj principal, y lo configura por consiguiente durante el proceso de la configuración del software.

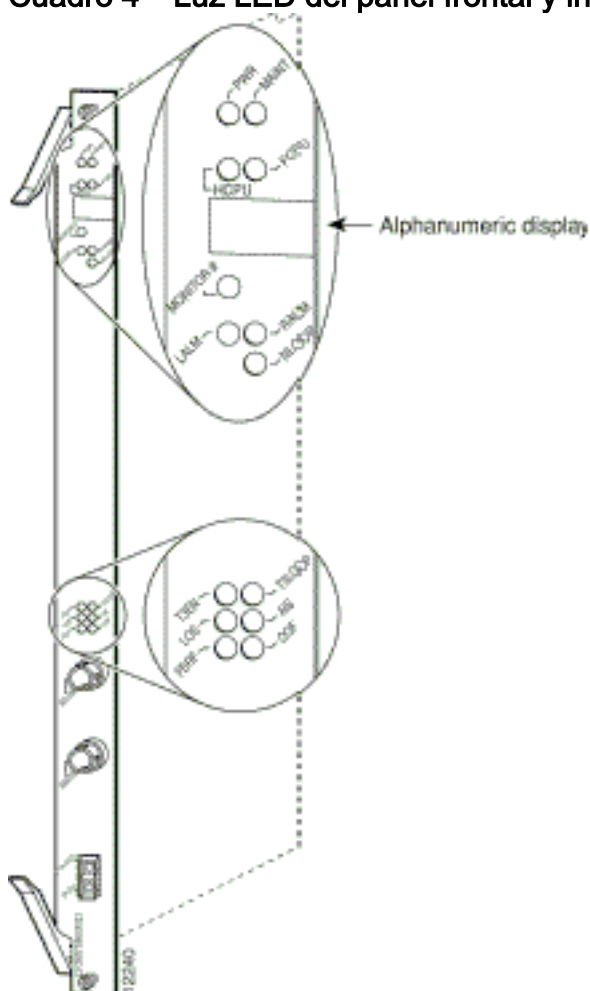
El cronometrar CT1

La placa troncal CT3 tiene 28 fundadores T1 que consigan siempre su reloj de la línea. Como consecuencia, la configuración de las fuentes de reloj T1 no se permite.

LED y indicadores alfanuméricos

El panel frontal de la placa troncal CT3 se diseña con el LED y las pantallas alfanuméricas para indicar el estatus de placa troncal (véase el [cuadro 4](#)).

Cuadro 4 – Luz LED del panel frontal y indicadores alfanuméricos de la placa troncal CT3



[El cuadro 4](#) enumera CT3 la placa troncal LED y sus funciones.

Cuadro 4 – CT3 placa troncal LED y sus funciones

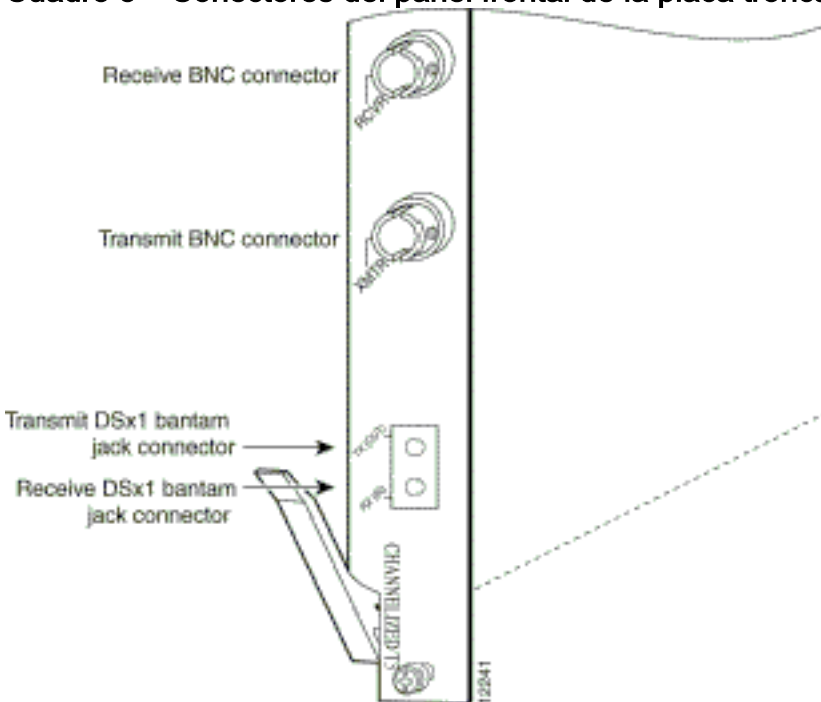
LED	Color	Descripción
PWR	Verde	Luces eléctricas cuando el poder está PRENDIDO.
MAINT	Amarillo	Mantenimiento — Luces para indicar que la placa de función está lista para el OIR.
HCPU	Verde	Host CPU — Luces cuando el host asociado CPU se determina para estar en las buenas condiciones de funcionamiento; apagan cuando hay una condición de error o se está descargando el código.
FCPU	Verde	Link de datos de capítulo — Las luces cuando el FDL asociado CPU se determina para estar en las condiciones de funcionamiento el bueno, y apagan cuando hay una condición de error, o cuando se está descargando el código.
LALM	Amarillo	Luces de alarma locales para indicar que una condición de alarmar T1 fue encontrada por el software para un puerto determinado. Permanece DE cuando la condición de funcionamiento es normal.
RALM	Amarillo	Alarma remota — Las luces para indicar una condición de alarmar T1 fueron encontradas por el software para un puerto determinado; permanece DE cuando la condición de funcionamiento es normal.
NLOOP	Amarillo	Loop de la red — Luces para indicar que por lo menos un T1 es inasequible (indicador de estado). Permanece DE cuando la condición de funcionamiento es normal.
T3EN	Verde	Permiso — Luces para indicar una línea conexión del indicador luminoso LED amarillo de la placa muestra gravedad menor CT3 habilitando el funcionamiento normal.
T3LOOP ₂	Amarillo ₃	Loopback — Luces para indicar que una condición del Loopback existe en la línea CT3, y es software controlado.
LOS	Amarillo ₃	Pérdida de señal — Luces para indicar que el fundador CT3 está experimentando una pérdida de señal (175 ceros sucesivos).
AIS	Amarillo ₃	Señal de indicación de alarma — Luces para indicar la presencia de AIS en la línea recibida CT3. Luces para indicar que sigue habiendo una condición de alarmar T3 existe, y DE cuando la condición de

		funcionamiento es normal.
FER F	Amari llo ³	Far-end receive failure — Luces para indicar un far-end receive failure en la línea CT3.
OOF	Amari llo ³	Hacia fuera-de-trama — Luces para indicar una condición de la hacia fuera-de-trama en la línea CT3.
¹ este LED se debe encender para la operación apropiada CT3. ² cuando en el Loopback Mode, esto permite a los diagnósticos para realizar la prueba local CT3 sin el soporte externo. La línea CT3 no es afectada por esta condición, así siguiendo desconectada y se abre. ³ este LED deben permanecer APAGADO para la operación apropiada CT3.		

Conectores de placa troncal

El panel frontal CT3 se diseña con dos conectores de los Tipos de cable (véase el [cuadro 5](#)). Los conectores BNC se utilizan para conectar los cables que llevan las señales T3. Las conexiones cruzadas se utilizan para la prueba de circuito de BERT local al nivel DS1.

Cuadro 5 – Conectores del panel frontal de la placa troncal CT3

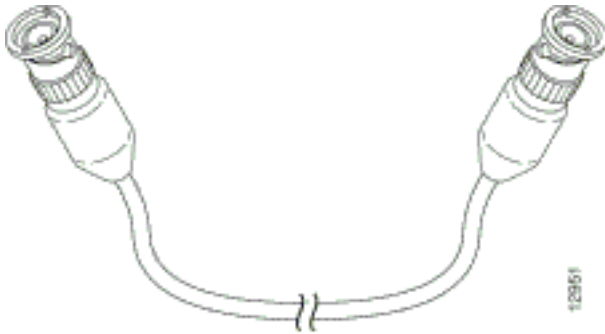


Cables

La placa troncal CT3 utiliza los conectores de cable coaxial comunes BNC (véase el [cuadro 6](#)), para recibir y para transmitir las señales del 45 Mbps con un 75-ohm telegrafian. Hay dos conectores BNC femeninos:

- Uno para el T3 transmite los datos.
- Uno para el T3 recibe los datos.

Cuadro 6 – Cable coaxial CT3 75-Ohm

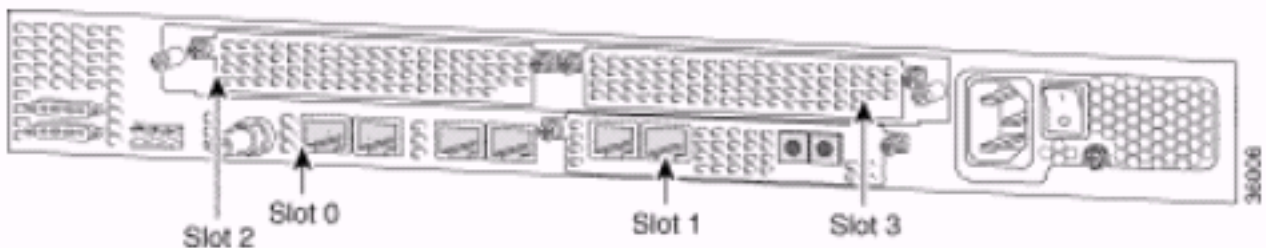


[Descripción de la placa troncal CT3 en el AS5350/AS5400](#)

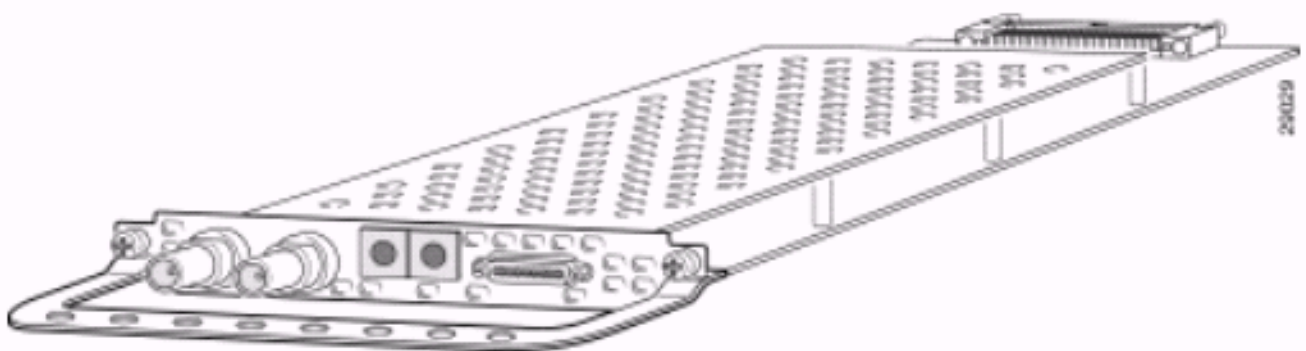
El procedimiento para la instalación y la configuración de un indicador luminoso LED amarillo de la placa muestra gravedad menor CT3 es idéntico para el AS5350 y el AS5400.

Las figuras en esta sección muestran la numeración de slot y la instalación para el AS5350 y el AS5400.

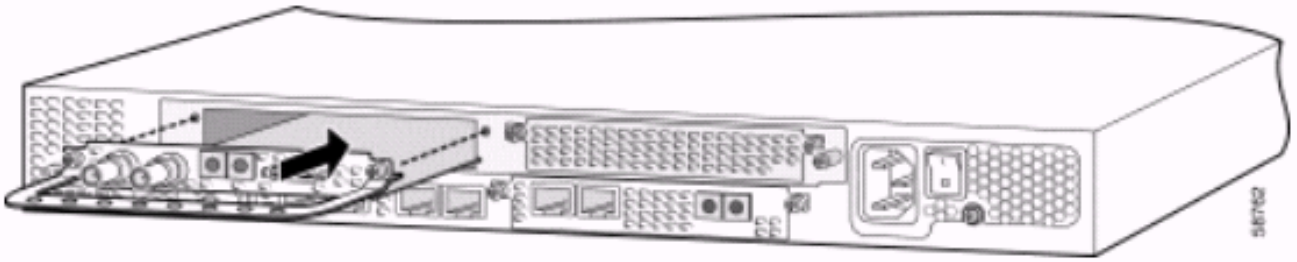
Cuadro 7 – Numeración de slot en el chasis del Cisco AS5350



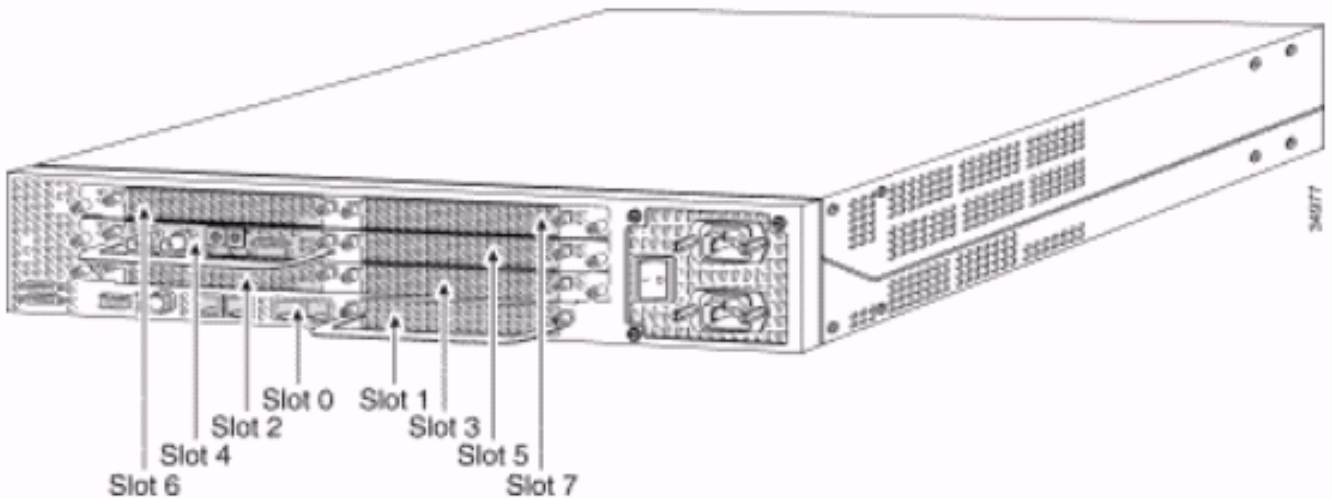
Cuadro 8 – Para el AS5350, T3 DFC (AS535-DFC-CT3)



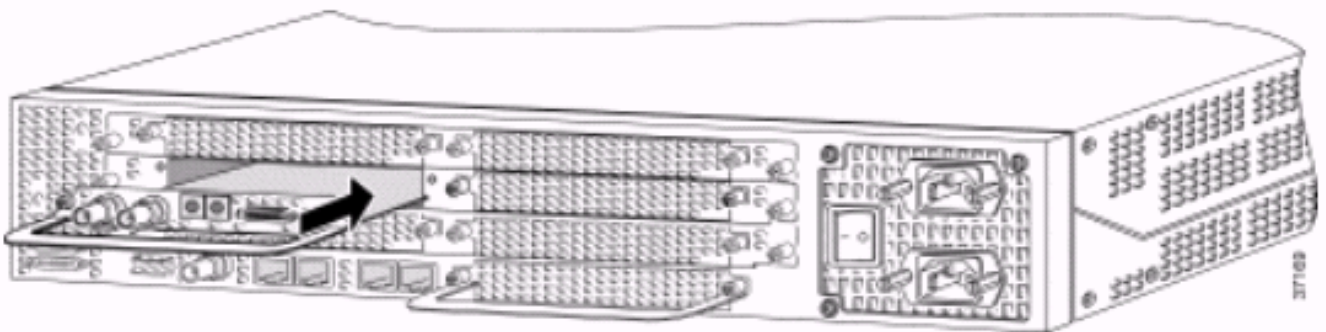
Cuadro 9 – Instale el T3 DFC en el Cisco AS5350



Cuadro 10 – Numeración de slot en el chasis del Cisco AS5400



Cuadro 11 – Instale el T3 DFC en el Cisco AS5400



Ingrese el **comando show chassis** en el modo EXEC privilegiado para que el AS5350 o el AS5400 determine el slot en el cual el CT3-DFC está. Utilice que el número de slot está durante la configuración de la línea T3 o del regulador.

```
AS5350# show chassis slot
```

```
Slot 1:
DFC type is AS5350 Empty DFC
DFC is not powered
```

```
OIR events:
    Number of insertions = 0, Number of removals = 0
```

```
Slot 2:
```

DFC type is AS5350 CT3 DFC

OIR events:

Number of insertions = 0, Number of removals = 0

DFC State is DFC_S_OPERATIONAL

Slot 3:

DFC type is AS5350 Empty DFC

DFC is not powered

OIR events:

Number of insertions = 0, Number of removals = 0

La placa troncal AS54-DFC-CT3 para el AS5400, y la placa troncal AS535-DFC-CT3 para el AS5350, ofrecen 28 canales individuales T1 (liados en el T3) para la transición transmisión de datos serial. El link CT3 soporta el canal del link de datos del mantenimiento en el modo de la paridad del bit C, y también el payload y los loopback de la red. El T1s que se multiplexa en el link CT3, Facilities Data Link del soporte (FDL) en enmarcar de la súpertrama ampliada (ESF).

Enumeración del regulador

La convención de numeración del regulador CT3 es /port del DFC-slot en los comandos CLI. La numeración de slot de la tarjeta trunk empieza con la placa madre, y elabora de izquierda a derecha. El slot0 es reservado para la placa madre. Los slots de tarjeta trunk se numeran secuencialmente a partir valor de 1 a 7. números del puerto son siempre 0.

Bajo el CT3, la convención de numeración del regulador CT1 es /port del DFC-slot: canal en los comandos CLI. La numeración de puertos valora el rango a partir de la 1 a 28.

	Comando	Propósito
Paso 1	Contraseña habilitada AS5400>: AS5400- de la <i>contraseña</i>	Ingresa el enable mode. Ingresa la contraseña. Usted está en el enable mode cuando el prompt cambia a AS5350# o al AS5400-.
Paso 2	El AS5400- configurado terminal ingresa los comandos configuration, uno por la línea. Extremo con CNTL/Z. AS5400(config)#	Ingresa en el modo de configuración global. Usted está en el modo de configuración global cuando el prompt cambia a AS5350(config)# o a AS5400(config)#.
Paso 3	T3 1/0 AS5400(config-controller)# del regulador AS5400(config)#	Ingresa al modo de configuración de controlador para configurar su regulador T3 para los valores del slot del puerto 0 del slot1. se extienden a partir de la 1 a 7. El número del

		puerto es siempre 0.
Paso 4	Bit C que enmarca AS5400(config-controller)#	Ingresa el tipo de alineación de tramas de su compañía telefónica: bit C o m23.
Paso 5	Línea de fuente de reloj AS5400(config-controller)#	Ingresa su fuente de reloj: interno o línea.
Paso 6	Cablelength 450 AS5400(config-controller)#	Ingresa su cablelength: los valores se extienden a partir de la 0 a 450 pies.
Paso 7	Regulador T1 1-28 AS5400(config-controller)# 0 regulador T1 1-10,15-20,23 AS5400(config-controller)#	Configura sus reguladores T1. El rango es 1 a 28. El en este caso, los 28 T1s se configura inmediatamente. u Omits especificó los reguladores T1, y provisions otros. El en este caso, los reguladores T1 11-14, 21, 22, y 24-28 es unprovisioned. Nota: Este comando CLI es compatible con versiones anteriores solamente.
Paso 8	AS5400- del Ctrl-z AS5400(config-controller)#	Devoluciones al enable mode.

[Verifique el regulador](#)

Para verificar que su regulador esté para arriba, y que no se ha señalado ningunas alarmas, ingrese el **comando show controller**, y especifique el tipo de controlador, el slot, y los números del puerto.

```
AS5400# show controller t3 1/0
```

```
T3 1/0 is down.
```

```
  Applique type is Channelized T3
```

```
  Transmitter is sending remote alarm.
```

```
  Receiver has loss of signal.
```

```
  FEAC code received: No code is being received
```

```
  Framing is M23, Line Code is B3ZS, Clock Source is Line
```

```
  Data in current interval (330 seconds elapsed):
```

```
    0 Line Code Violations, 0 P-bit Coding Violation
```

```
    0 C-bit Coding Violation, 0 P-bit Err Secs
```

```
    0 P-bit Severely Err Secs, 0 Severely Err Framing Secs
```

```
    0 Unavailable Secs, 0 Line Errored Secs
```

```
0 C-bit Errored Secs, 0 C-bit Severely Errored Secs
Total Data (last 24 hours)
9944 Line Code Violations, 0 P-bit Coding Violation,
0 C-bit Coding Violation, 0 P-bit Err Secs,
0 P-bit Severely Err Secs, 0 Severely Err Framing Secs,
86400 Unavailable Secs, 0 Line Errored Secs,
0 C-bit Errored Secs, 0 C-bit Severely Errored Secs
```

Para configurar las líneas individuales T1, vea las [líneas T1 de la configuración](#).

Utilice el puerto de la prueba

El panel frontal de la placa troncal CT3 se diseña con una pantalla alfanumérica para proporcionar el estatus de placa troncal y la información del Monitoreo de puertos (véase el [cuadro 4](#)).

las funciones del Prueba-puerto son soportadas por el Software Release 12.0(6)T de Cisco IOS®, y posterior las versiones.

Pruebe la descripción del puerto: Conexiones cruzadas de la placa troncal

El puerto de la prueba es un conjunto de los conectores de la conexión cruzada situados en la parte inferior del panel frontal CT3 (véase el [cuadro 5](#)).

Las conexiones cruzadas permiten que la conexión de un dispositivo de prueba externo (por ejemplo, un dispositivo de prueba FIREBERD) pruebe los 28 circuitos individuales uces de los T1 en el modo Drop and Insert, o monitoree un circuito individual T1 en el modo monitor.

- En el modo Drop and Insert, la línea T1 es Out Of Service caído. Para prevenir el uso accidental del botón Push en el modo Drop and Insert, utilice el comando privileged exec del **separador de millares de la gota del trunk de la prueba** de inhabilitar el modo Drop and Insert en el regulador especificado T3.
- En el modo monitor, usted puede monitorear solamente el lado del ingreso de la línea T1. La línea T1 que es monitoreada no se interrumpe, y la línea mantiene su HDLC y conexiones del módem con el TDM.

Modo Drop and Insert

Utilizan al comando privileged exec del **separador de millares de la gota del trunk de la prueba** para habilitar o de inhabilitar el modo Drop and Insert en un regulador T3. Cuando el sistema arranca inicialmente, el modo Drop and Insert se inhabilita en todos los reguladores T3.

Para caer una línea determinada T1 al puerto de la prueba, complete estos pasos:

1. Habilite el modo Drop and Insert ingresando el **separador de millares de la gota del trunk de la prueba en el** comando privileged exec `exec.AS5800# test trunk drop-insert on shelf/slot/unit`
Nota: El estante/el slot/la unidad identifica el T1 al regulador CT3.
2. Avance y libere rápidamente el botón Push debajo del LED para conectar al número del puerto. El botón Push se etiqueta "MONITOR #" en el [cuadro 4](#). **Nota:** Usted debe liberar el botón Push en el plazo de 2 segundos para avanzar a través de los números del puerto (a partir la 1 a 28). Después del puerto 28, la visualización vuelve al puerto 1.
3. Avance y sostienen el botón Push por dos o más segundos. La carta "D" (que indica el

separador de millares de la gota) se visualiza en la luz LED del panel frontal, indicando que la línea determinada T1 se ha caído al puerto de la prueba. **Nota:** Para seleccionar otro número del puerto, presione el botón Push otra vez, y lo sostiene por dos o más segundos. Usted puede ahora conectar a otro número del puerto.

- Inhabilite el modo Drop and Insert después de probar las líneas T1. Recomendamos que usted inhabilita el modo Drop and Insert para prevenir el uso accidental del botón Push en la tarjeta CT3. Para inhabilitar el modo Drop and Insert, ingrese el **separador de millares de la gota del trunk de la prueba del** comando privileged exec como sigue: `AS5800# test trunk drop-insert off shelf/slot/unit`

Modo monitor

Usted puede monitorear un circuito individual T1 en el modo monitor.

Para monitorear una línea determinada T1 en el puerto de la prueba, complete estos pasos:

- Verifique que el modo Drop and Insert esté inhabilitado en el regulador CT3. Para hacer así pues, ingrese el **comando show**, como sigue: `AS5800# show controller t3 shelf/slot/unit`
Aquí está la salida de muestra del **comando show controller t3** si se inhabilita el modo Drop and Insert: `AS5800# show controller t3 1/1/0`
T3 1/1/0 is up.
Applique type is Channelized T3
No alarms detected.
FEAC code received: No code is being received
Framing is M23, Line Code B3ZS, Clock Source is Internal
Drop-insert is disabled
Data in current interval (90 seconds elapsed):
0 Line Code Violations, 0 P-bit Coding Violation
0 C-bit Coding Violation, 0 P-bit Err Secs
0 P-bit Severely Err Secs, 0 Severely Err Framing Secs
0 Unavailable Secs, 0 Line Errored Secs
0 C-bit Errored Secs, 0 C-bit Severely Errored Secs
AS5800# **Nota:** Si se habilita el separador de millares de la gota de las demostraciones de la visualización, relance el paso 4 en el procedimiento de modo Drop and Insert.
- Avance y libere rápidamente el botón Push debajo del LED para conectar al número del puerto. El botón Push se etiqueta “MONITOR #” en el [cuadro 4](#). **Nota:** Usted debe liberar el botón Push en el plazo de dos segundos para avanzar a través de los números del puerto (a partir la 1 a 28). Después del puerto 28, la visualización vuelve al puerto 1.
- Avance y sostienen el botón Push por dos o más segundos. La carta “M” (que indica el monitor) se muestra en la pantalla panel delantero. Esto indica que usted puede monitorear la línea determinada T1 en el puerto de la prueba. **Nota:** Para seleccionar otro número del puerto, presione el botón Push otra vez y lo sostiene por dos o más segundos. Usted puede ahora conectar a otro número del puerto.

Especificaciones

El [cuadro 5](#) enumera las especificaciones de la placa troncal CT3.

Cuadro 5 – Especificaciones de la placa troncal CT3

Descripción	Especificación
Dimensiones	15.4 x 0.08 x 18.7 adentro. (39.12 x 0.203)

H x W x L	x 47.5 cm) sin el portador 15.5 x 1.23 x 19 adentro. (39.37 x 3.12 x 48.26 cm) con el portador.
Peso	8 libras (3.6 kilogramos).
Velocidad de bits de la transmisión	44,736 Mbps.
MTBF ¹	Excede 50,000 horas.
Requisitos de alimentación eléctrica	+3.3 VDC, 8A, el ±5% +5.0 VDC, 15A, ± el 5%.
Cumplimiento de normas regulatorias	Seguridad: UL1950, no. 950 CSA 22.2, EN60950, AUSTEL TS001, AS/NZS3260, IEC 950. Emisiones: CFR47 clase B(FCC) de la parte 15, CISPR22 clase B, EN55022 clase B, clase B AS/NRZ 3548, ICES003, clase de VCCI B. Immunity: IEC 1000-3-2, IEC 1000-3-3, IEC-1000-4-2, IEC-1000-4-3, IEC-1000-4-4, IEC-1000-4-5, IEC-1000-4-6, IEC-1000-4-11, EN50082-1, EN50082-2. Para la información sobre cumplimiento adicional, refiera al documento informativo del cumplimiento de normas regulatorias y de información sobre seguridad que acompañó este dispositivo.
¹ MTBF = tiempo intermedio entre los errores.	

[Conecte los cables de la placa troncal](#)

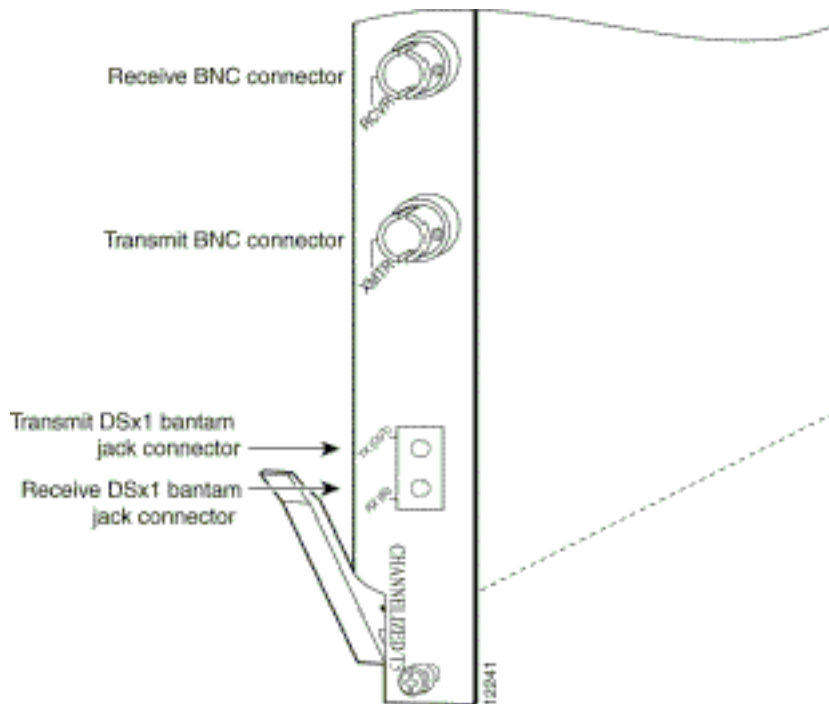
La placa troncal CT3 utiliza los conectores de cable coaxial de la hembra comunes BNC para recibir y transmitir las señales 45-Mbps con un 75-ohm telegrafía. Hay dos conectores BNC femeninos:

- Uno para el T3 transmite los datos.
- Uno para el T3 recibe los datos.

Utilice un cable coaxial 75-ohm para conectar el T3 alineado (véase el [cuadro 6](#)).

Para conectar las líneas T3, complete estos pasos:

1. Asocie el extremo del cable T3 directamente al receptáculo BNC en la placa troncal (véase el [cuadro 12](#)). Cuadro 12 – CT3 conexiones por cable de la placa troncal BNC



2. Asocie el extremo de la red de su cable CT3 a su red externa.

[Configure la longitud del cable](#)

Cuando usted configura sus placas troncales CT3, usted debe incluir la longitud del cable conectado con el indicador luminoso LED amarillo de la placa muestra gravedad menor. Para especificar esta longitud, utilice el **comando cablelength**, y señale la longitud del cable DS3. La longitud del cable está a varios pies a partir de la 0 a 450.

Cuando usted configura su sistema para las líneas CT3, usted debe también incluir los comandos adicionales de definir enmarcar, Código de línea, fuente de reloj, señalización, y así sucesivamente.

Para la información de software adicional, refiera a la operación del Cisco AS5800 Universal Access Server, a la administración, al mantenimiento, y a la guía del aprovisionamiento que envió con su sistema.

Esto completa el procedimiento de instalación de la placa troncal.

[Verifique y resuelva problemas la instalación de la placa troncal](#)

Esta sección proporciona la información que usted puede utilizar para confirmar su configuración de la placa troncal está trabajando correctamente.

Cuando usted primero acciona ENCENDIDO su Cisco AS5800, toda la luz LED mientras que el sistema funciona con una serie de diagnósticos. Después de que el sistema pase los diagnósticos iniciales, todo el LED apagado. La luz LED entonces otra vez según lo descrito en el [cuadro 4](#).

Para completar la instalación del hardware, verifique que la placa troncal LED actúa correctamente. Para hacer así pues, observe a estos estados de LED:

- **El poder LED está PRENDIDO.** Si sigue habiendo el poder LED APAGADO, verifique si el indicador luminoso LED amarillo de la placa muestra gravedad menor esté asentado

correctamente. Si las luces de LED del poder en otras placas troncales en el dial shelf, intentan insertar la placa troncal en un diverso slot. Si ningunas de las luces del poder LED, marcan sus conexiones eléctricas del dial shelf, módulos de entrada de energía, y fuentes de alimentación de la Entrada de información del AC (si presente).

- **El HCPU LED está PRENDIDO.** Si el HCPU LED está DE pero el poder LED está PRENDIDO, la imagen del software pudo no haber podido cargar sobre el indicador luminoso LED amarillo de la placa muestra gravedad menor. El Dial Shelf Controller intenta recargar el software automáticamente. Después de que un número de intentos programados para recargar la imagen del software falle, se apagan los poderes del Dial Shelf Controller APAGADO la placa troncal, y todo el LED. Si sucede esto, asuma que el error es debido al hardware defectuoso. Devuelva el indicador luminoso LED amarillo de la placa muestra gravedad menor a la fábrica para su reemplazo.
- **El FCPU LED está PRENDIDO.** Si el FCPU LED está apagado mientras que el HCPU LED está PRENDIDO, o el hardware es defectuoso, o el software de procesamiento generador de tramas ha causado un crash. Para determinar si el incidente es software relacionado, espere mientras que la función de recarga automática en el indicador luminoso LED amarillo de la placa muestra gravedad menor del Dial Shelf Controller intenta recargar la imagen del software. Si el software no puede recargar después del número de intentos programados, asuma que el error es debido al hardware defectuoso. Devuelva el indicador luminoso LED amarillo de la placa muestra gravedad menor a la fábrica para su reemplazo. Para la información de Troubleshooting de instalación adicional, vea el [guía de instalación del hardware del Cisco AS5800 Universal Access Server](#).

[Configure la placa troncal CT3](#)

El dial shelf de Cisco 5814 reconoce las placas troncales solamente en los slots 0 a 5. del dial shelf. Por lo tanto, instale las placas troncales solamente en los primeros seis slots.

Si usted substituye una placa de estante de marcación instalando una nueva placa de estante de marcación del mismo teclee adentro el mismo slot, el software del sistema reconoce las nuevas interfaces de la placa de estante de marcación, y las saca a colación automáticamente. No hay configuración adicional necesaria.

Si usted instala una placa troncal en un diverso slot que la placa troncal que usted acaba de quitar, la configuración adicional es necesaria.

Vea la operación del Cisco AS5800 Universal Access Server, la administración, el mantenimiento, y la guía del aprovisionamiento que envió con su sistema.

[Comandos de Configuración](#)

Esta sección describe el procedimiento para configurar su indicador luminoso LED amarillo de la placa muestra gravedad menor CT3.

Nota: “/” Símbolo se utiliza en los comandos de especificar una ubicación física. Así 1/0/0 en un puerto T3 le dice dónde usted puede conectar algo en el dial shelf. “:” el símbolo se utiliza en los comandos de especificar un canal TDM dentro de un puerto físico.

Para configurar su indicador luminoso LED amarillo de la placa muestra gravedad menor CT3,

complete estos pasos:

1. Ingrese el **comando enable**. Ingrese su contraseña. Usted está en el modo EXEC privilegiado cuando el prompt cambia a `AS5800#.AS5800#` **show controller t3 1/1/0**
`T3 1/1/0 is up.`
`Applique type is Channelized T3`
`No alarms detected.`
`FEAC code received: No code is being received`
`Framing is M23, Line Code B3ZS, Clock Source is Internal`
`Drop-insert is disabled`
`Data in current interval (90 seconds elapsed):`
`0 Line Code Violations, 0 P-bit Coding Violation`
`0 C-bit Coding Violation, 0 P-bit Err Secs`
`0 P-bit Severely Err Secs, 0 Severely Err Framing Secs`
`0 Unavailable Secs, 0 Line Errored Secs`
`0 C-bit Errored Secs, 0 C-bit Severely Errored Secs`
`AS5800#`
2. Ingrese en el modo de configuración global ingresando el **comando configure terminal**. Este ejemplo utiliza la opción de configuración terminal. Usted está en el modo de configuración global cuando el prompt cambia a `AS5800(config)#.AS5800#` **configure terminal**
`Enter configuration commands, one per line. End with CNTL/Z.`
`AS5800(config)#`
3. Ingrese el **Interface Loopback 0** para crear el Interface Loopback 0, que es la subred de IP lógica que contiene todos los direccionamientos del usuario de dial in. Usted está en el modo de la interfaz cuando el prompt cambia a `AS5800(config-if)#.AS5800(config)#` **interface loopback 0**
`%LINEPROTO-5-UPDOWN: Line protocol on Interface Loopback0,`
`changed state to up`
4. Fije la trayectoria de datos normales de nuevo a su fuente (*local* o *red*). `AS5800(config-if)#` **loopback local**
5. Utilice el comando **no shutdown** para habilitar la interfaz. Para desactivar las funciones del comando **any**, teclee **no** antes del comando. `AS5800(config-if)#` **no shutdown**
6. Ingrese al modo de configuración de controlador para configurar su puerto del regulador T3. El único valor de puerto legal es 0. `AS5800(config)#` **controller t3 shelf/slot/0**
7. Ingrese una descripción del texto opcional para el regulador T3. `AS5800(config-controller)#` **t3 description ascii-string**
8. Ingrese el valor del **cablelength** del regulador, a partir la 0 a 450 (los pies). `AS5800(config-controller)#` **cablelength 200**
9. Ingrese el tipo de T3 que enmarca usado. *El bit C* especifica enmarcar de la paridad del bit C. *El M23* (valor por defecto) especifica enmarcar del multiplexor M23. `AS5800(config-controller)#` **framing c-bit**
10. Cree un lógico controlador T1 de cada uno T3 de la línea especificada slots de tiempo. El DS1 de la entrada es un slot de tiempo dentro de la línea T3 con un valor a partir de la 1 a 28. `AS5800(config-controller)#` **t1 ds1 controller**
11. Ingrese al modo de configuración de controlador para configurar su puerto del regulador T3. T1-num es un intervalo de tiempo T1 dentro de la línea T3 con un valor a partir de la 1 a 28. `AS5800(config)#` **controller t1 shelf/slot/port:t1-num**
12. Configure la fuente de reloj como un reloj interno (interno) o reloj recuperado (línea). `AS5800(config-controller)#` **clock source line**
13. Configure la prioridad del reloj, que es un valor a partir de la 1 a 50. Seleccione un reloj de *referencia externa* o una *placa troncal* para seleccionar una fuente de reloj. Si usted utiliza un reloj de referencia externa, no hay otro CLI necesario. Si usted utiliza una placa troncal, seleccione un slot del dial shelf a partir de la 0 a 5. Seleccione el número del puerto T3, que

tiene un valor de 0.AS5800(config)# dial-tdm-clock priority {1-50}
{external | trunk-slot} {0-5} ds3-port 0 port {1-28}

14. Salve sus cambios cuando está listo.AS5800# copy running-config startup-config

Verificación

Para verificar su configuración del software, usted puede ingresar los **comandos show** de visualizar el reloj (**reloj del dial-shelf de la demostración**) y las configuraciones del regulador (**T3 del regulador de la demostración**). Para ingresar los **comandos show**, usted debe estar en el modo EXEC privilegiado. A continuación, se incluyen algunos ejemplos:

```
AS5800# show dial-shelf clock
```

```
Primary Clock:
```

```
-----
```

```
Slot 12:
```

```
System primary is 1/1/0:2 of priority 213
```

```
TDM Bus Master Clock Generator State = NORMAL
```

```
Backup clocks:
```

```
Source Slot Port DS3-Port Priority Status State
```

```
-----
```

```
Trunk 0 1 0 206 Bad Default
```

```
Trunk 0 2 0 212 Bad Default
```

```
Trunk 1 4 0 225 Good Default
```

```
Status of trunk clocks:
```

```
-----
```

```
Ds3 2 2 2 2 2 2 2 2 2 1 1 1 1 1 1 1 1 1 1 1
```

```
Slot Port Type 8 7 6 5 4 3 2 1 0 9 8 7 6 5 4 3 2 1 0 9 8 7 6 5 4 3 2 1
```

```
0 0 T3 G G G G G G G G G G G G G G G G G G G G G G G G G G G G
```

```
1 0 T3 B B B B B B B B B B B B B B B B B B B B G G G G G G G G G G
```

```
AS5800# show controller t3
```

```
T3 1/0/0 is up.
```

```
Applique type is Channelized T3
```

```
No alarms detected.
```

```
FEAC code received: No code is being received
```

```
Framing is M23, Line Code is B3ZS, Clock Source is Line.
```

```
Data in current interval (751 seconds elapsed):
```

```
0 Line Code Violations, 0 P-bit Coding Violation
```

```
0 C-bit Coding Violation, 0 P-bit Err Secs
```

```
0 P-bit Severely Err Secs, 0 Severely Err Framing Secs
```

```
0 Unavailable Secs, 0 Line Errored Secs
```

```
0 C-bit Errored Secs, 0 C-bit Severely Errored Secs
```

```
Total Data (last 16 15 minute intervals):
```

```
34989 Line Code Violations, 16414 P-bit Coding Violation,
```

```
49331 C-bit Coding Violation, 0 P-bit Err Secs,
```

```
0 P-bit Severely Err Secs, 0 Severely Err Framing Secs,
```

```
12 Unavailable Secs, 0 Line Errored Secs,
```

```
10 C-bit Errored Secs, 10 C-bit Severely Errored Secs
```

```
T3 1/1/0 is up.
```

```
Applique type is Channelized T3
```

```
No alarms detected.
```

```
FEAC code received: No code is being received
```

```
Framing is M23, Line Code is B3ZS, Clock Source is Line.
```

```
Data in current interval (751 seconds elapsed):
```

```
0 Line Code Violations, 0 P-bit Coding Violation
```

```
0 C-bit Coding Violation, 0 P-bit Err Secs
```

```
0 P-bit Severely Err Secs, 0 Severely Err Framing Secs
```

```
0 Unavailable Secs, 0 Line Errored Secs
```

```
0 C-bit Errored Secs, 0 C-bit Severely Errored Secs
```

```
Total Data (last 16 15 minute intervals):
```

```
42579 Line Code Violations, 16421 P-bit Coding Violation,
```

```
49208 C-bit Coding Violation, 0 P-bit Err Secs,
```

0 P-bit Severely Err Secs, 0 Severely Err Framing Secs,
2 Unavailable Secs, 0 Line Errored Secs,
10 C-bit Errored Secs, 10 C-bit Severely Errored Secs

Una configuración de controlador típica T3 en un archivo de la ejecutar-configuración aparece como esto:

AS5800# **show dial-shelf clock**

Primary Clock:

Slot 12:

System primary is 1/1/0:2 of priority 213

TDM Bus Master Clock Generator State = NORMAL

Backup clocks:

Source Slot Port DS3-Port Priority Status State

Trunk 0 1 0 206 Bad Default

Trunk 0 2 0 212 Bad Default

Trunk 1 4 0 225 Good Default

Status of trunk clocks:

Ds3 2 2 2 2 2 2 2 2 2 1 1 1 1 1 1 1 1 1 1 1

Slot Port Type 8 7 6 5 4 3 2 1 0 9 8 7 6 5 4 3 2 1 0 9 8 7 6 5 4 3 2 1

0 0 T3 G

1 0 T3 B G G G G G G G G G G

AS5800# **show controller t3**

T3 1/0/0 is up.

Applique type is Channelized T3

No alarms detected.

FEAC code received: No code is being received

Framing is M23, Line Code is B3ZS, Clock Source is Line.

Data in current interval (751 seconds elapsed):

0 Line Code Violations, 0 P-bit Coding Violation

0 C-bit Coding Violation, 0 P-bit Err Secs

0 P-bit Severely Err Secs, 0 Severely Err Framing Secs

0 Unavailable Secs, 0 Line Errored Secs

0 C-bit Errored Secs, 0 C-bit Severely Errored Secs

Total Data (last 16 15 minute intervals):

34989 Line Code Violations, 16414 P-bit Coding Violation,

49331 C-bit Coding Violation, 0 P-bit Err Secs,

0 P-bit Severely Err Secs, 0 Severely Err Framing Secs,

12 Unavailable Secs, 0 Line Errored Secs,

10 C-bit Errored Secs, 10 C-bit Severely Errored Secs

T3 1/1/0 is up.

Applique type is Channelized T3

No alarms detected.

FEAC code received: No code is being received

Framing is M23, Line Code is B3ZS, Clock Source is Line.

Data in current interval (751 seconds elapsed):

0 Line Code Violations, 0 P-bit Coding Violation

0 C-bit Coding Violation, 0 P-bit Err Secs

0 P-bit Severely Err Secs, 0 Severely Err Framing Secs

0 Unavailable Secs, 0 Line Errored Secs

0 C-bit Errored Secs, 0 C-bit Severely Errored Secs

Total Data (last 16 15 minute intervals):

42579 Line Code Violations, 16421 P-bit Coding Violation,

49208 C-bit Coding Violation, 0 P-bit Err Secs,

0 P-bit Severely Err Secs, 0 Severely Err Framing Secs,

2 Unavailable Secs, 0 Line Errored Secs,

10 C-bit Errored Secs, 10 C-bit Severely Errored Secs

Controlador T1 una configuración típica aparece como esto:

AS5800# **show dial-shelf clock**

Primary Clock:

Slot 12:

System primary is 1/1/0:2 of priority 213

TDM Bus Master Clock Generator State = NORMAL

Backup clocks:

Source Slot Port DS3-Port Priority Status State

Trunk 0 1 0 206 Bad Default

Trunk 0 2 0 212 Bad Default

Trunk 1 4 0 225 Good Default

Status of trunk clocks:

Ds3 2 2 2 2 2 2 2 2 2 1 1 1 1 1 1 1 1 1 1 1

Slot Port Type 8 7 6 5 4 3 2 1 0 9 8 7 6 5 4 3 2 1 0 9 8 7 6 5 4 3 2 1

0 0 T3 G

1 0 T3 B G G G G G G G G G G

AS5800# **show controller t3**

T3 1/0/0 is up.

Applique type is Channelized T3

No alarms detected.

FEAC code received: No code is being received

Framing is M23, Line Code is B3ZS, Clock Source is Line.

Data in current interval (751 seconds elapsed):

0 Line Code Violations, 0 P-bit Coding Violation

0 C-bit Coding Violation, 0 P-bit Err Secs

0 P-bit Severely Err Secs, 0 Severely Err Framing Secs

0 Unavailable Secs, 0 Line Errored Secs

0 C-bit Errored Secs, 0 C-bit Severely Errored Secs

Total Data (last 16 15 minute intervals):

34989 Line Code Violations, 16414 P-bit Coding Violation,

49331 C-bit Coding Violation, 0 P-bit Err Secs,

0 P-bit Severely Err Secs, 0 Severely Err Framing Secs,

12 Unavailable Secs, 0 Line Errored Secs,

10 C-bit Errored Secs, 10 C-bit Severely Errored Secs

T3 1/1/0 is up.

Applique type is Channelized T3

No alarms detected.

FEAC code received: No code is being received

Framing is M23, Line Code is B3ZS, Clock Source is Line.

Data in current interval (751 seconds elapsed):

0 Line Code Violations, 0 P-bit Coding Violation

0 C-bit Coding Violation, 0 P-bit Err Secs

0 P-bit Severely Err Secs, 0 Severely Err Framing Secs

0 Unavailable Secs, 0 Line Errored Secs

0 C-bit Errored Secs, 0 C-bit Severely Errored Secs

Total Data (last 16 15 minute intervals):

42579 Line Code Violations, 16421 P-bit Coding Violation,

49208 C-bit Coding Violation, 0 P-bit Err Secs,

0 P-bit Severely Err Secs, 0 Severely Err Framing Secs,

2 Unavailable Secs, 0 Line Errored Secs,

10 C-bit Errored Secs, 10 C-bit Severely Errored Secs

[Información Relacionada](#)

- [Descripción: Instalación del adaptador de puerto PA-MC-T3 y configuración](#)
- ["cómo retirar la placa" e inserción](#)
- [Guía de instalación del hardware del Cisco AS5800 Universal Access Server](#)
- [Soporte Técnico y Documentación - Cisco Systems](#)