

Técnicas MGX 8220 de actualización y retorno a una versión anterior

Contenido

[Introducción](#)

[prerrequisitos](#)

[Requisitos](#)

[Componentes Utilizados](#)

[Convenciones](#)

[Procedimientos](#)

[Procedimiento 1: Actualización incorrecta para 1 conjunto de placas ASC para las versiones 2.x a 2.y; 2.x a 3.y; 3.x a 3.y](#)

[Procedimiento 2: Downgrade para 1 conjunto de placas ASC para las versiones 2.y a 2.x; 3.y a 2.x; 3.y a 3.x](#)

[Procedimiento 3: Actualización incorrecta para el conjunto de placas ASC 2 para las versiones 2.x a 2.y; 2.x a 3.y; 3.x a 3.y](#)

[Procedimiento 4: Downgrade para el conjunto de placas ASC 2 para las versiones 2.y a 2.x; 3.y a 2.x; 3.y a 3.x](#)

[Procedimiento 5: Actualización incorrecta para 1 conjunto de placas ASC para las versiones 2.x a 4.y; 3.x a 4.y](#)

[Procedimiento 6: Downgrade para 1 conjunto de placas ASC para las versiones 4.y a 2.x; 4.y a 3.x](#)

[Procedimiento 7: Downgrade para el conjunto de placas ASC 2 para las versiones 4.y a 2.x; 4.y a 3.x](#)

[Procedimiento 8: Actualización incorrecta para 1 conjunto de placas ASC para las versiones 4.x a 4.y; 4.x a 5.y; 5.x a 5.y](#)

[Procedimiento 9: Downgrade para 1 conjunto de placas ASC para las versiones 4.y a 4.x; 5.x a 4.x; 5.y a 5.x](#)

[Procedimiento 10: Actualización sin problemas para el conjunto de placas ASC 2 para las versiones 2.x a 2.y; 3.x a 3.y](#)

[Procedimiento 11: Actualización sin problemas para el conjunto de placas ASC 2 para las versiones 2.x a 4.y; 3.x a 4.y](#)

[Procedimiento 12: Actualización sin problemas para el conjunto de placas ASC 2 para las versiones 4.x a 4.y; 4.x a 5.x; 5.x a 5.y](#)

[Procedimiento 13: Downgrade para el conjunto de placas ASC 2 para las versiones 4.y a 4.x; 5.x a 4.x; 5.y a 5.x](#)

[Información Relacionada](#)

[Introducción](#)

Este documento describe el proceso Cisco-recomendado para el bootcode del Concentrador de perímetro Cisco MGX 8220 y las actualizaciones del firmware y los downgrades acertados. AXIS

es el nombre del producto heredado para el Concentrador de perímetro Cisco MGX 8220.

Éstos actualizan y las técnicas de reducción (descritas en la [actualización MGX8220 y las Matrices de la versión anterior, los conceptos y las definiciones](#)) para el AXIS Shelf Controller (ASC) y el service module (SM) se proporcionan:

- [Actualizaciones de cortesía](#)
- [Actualizaciones incorrectas](#)
- [Reducciones](#)

Refiera a los [conceptos y a las definiciones](#) para la información adicional.

Usted debe ser [usuario registrado](#) para ver la información detallada en el Release Notes de firmware.

Utilice este documento como ayuda para conducir las actualizaciones de firmware satisfactorias. Este documento no es un sustituto para las hojas de operación (planning) apropiadas con su ingeniero de ofertas de Cisco, el técnico, o el administrador de cuenta.

Nota: Refiera a [actualizar MGX8220 el firmware 2.1.18/16 a 4.0.03](#) para las actualizaciones MGX8220 de la versión de firmware 2.1.16 o 2.1.18 a 4.0.03.

Advertencia: El uso de los procedimientos en este documento asume un conocimiento sobre el funcionamiento del concentrador de borde MGX 8220. Lea ambos documentos totalmente antes de que usted proceda con una actualización del firmware.

[prerrequisitos](#)

[Requisitos](#)

Cisco recomienda que tenga conocimiento sobre estos temas:

- Concentrador de borde MGX 8220

[Componentes Utilizados](#)

La información que contiene este documento se basa en las siguientes versiones de software y hardware.

Las actualizaciones MGX8220 a la versión de firmware 5.0.x se soportan solamente para las versiones:

- 4.0.x
- 4.1.x
- 5.0.x

Primeros dispositivos de la actualización a la última generalmente - versión de firmware disponible de 4.0.x o de 4.1.x para las actualizaciones de la versión 2.x o 3.x. Entonces actualización a la versión 5.0.x. Las Consideraciones especiales se aplican cuando usted actualiza:

1. De las versiones 2.x y 3.x
2. Módulo troncal del Inverse Multiplexing For ATM (IMATM) y SMS 8-port del SMS del ATM

User-Network Interface (UNI) (AUS) de la versión 4.0.x y 4.1.x a la versión 5.0.x

La información que contiene este documento se creó a partir de los dispositivos en un ambiente de laboratorio específico. Todos los dispositivos que se utilizan en este documento se pusieron en funcionamiento con una configuración verificada (predeterminada). Si la red está funcionando, asegúrese de haber comprendido el impacto que puede tener cualquier comando.

Convenciones

Consulte [Convenciones de Consejos Técnicos Cisco](#) para obtener más información sobre las convenciones del documento.

Procedimientos

Procedimiento 1: Actualización incorrecta para 1 conjunto de placas ASC para las versiones 2.x a 2.y; 2.x a 3.y; 3.x a 3.y

Este procedimiento se aplica a las versiones de firmware:

- 2.x a 2.y
- 2.x a 3.y
- 3.x a 3.y

1. [Salve la configuración ASC actual](#). Realice este paso para el ASC antes de que usted actualice el firmware.
2. [Salve la configuración actual SM](#) para cada SM primario e independiente. Realice este paso para el SM antes de que usted actualice el firmware.
3. Publique el [comando dspadrxlat](#) y observe el valor del parámetro de *ConnNumOfValidEntries*, que indica el número de conexiones. Publique este comando otra vez en el final del procedimiento de asegurarse de que el número de conexiones no ha cambiado.
4. Publique el [comando dsptotals](#) para todo el SMS primario e independiente. No cambie la configuración del estante durante la actualización. Examine la cantidad de líneas, los puertos, y los canales antes de la actualización. Examine los parámetros de la misma configuración después de que la actualización para establecer que se ha conservado una configuración.
5. Publique el **comando put <ASC_BT_file> AXIS_ASC_BACKUP.FW** de realizar un Trivial File Transfer Protocol (TFTP). Este paso descarga el nuevo código de arranque ASC en el ASC. Publique el [comando chkflash](#) de calcular y de comparar el checksum Flash para asegurarse de que el bootcode está correcto. Publique el [comando version](#), que visualiza la versión del bootcode salvado en memoria flash.
6. Publique el **comando put <ASC_FW_file> AXIS_ASC_ACTIVE.FW** de realizar un TFTP. Este paso descarga el nuevo firmware ASC en el ASC.
7. Compare el tamaño del archivo del firmware para verificar una descarga acertada al disco ASC.
8. Publique el [comando dspfwrevs](#) de verificar la revisión de firmware correcta.
9. Fije a las direcciones de inicio y fin en memoria flash donde el archivo de código de arranque se escribe para todo el SMS. Publique para comenzar el [archivo de memoria Flash en 0xbfc00000 y el extremo en 0xbfc40000](#).shelf.1.<Slot>.<type>.<a|s>flashStartAddr =

0xbfc00000 shelf.1.<Slot>.<type>.<a|s>flashEndAddr = 0xbfc40000 Publique el comando put <SM_BT_file> AXIS_SM_1_slot-.BOOT de realizar un TFTP y de substituir el *slot-* por el número del slot SM. Publique el [comando chkflash](#) de calcular y de comparar el checksum Flash para asegurarse de que el bootcode está correcto. Publique el [comando version](#), que visualiza la versión del bootcode salvado en memoria flash.

10. Fije a las direcciones de inicio y fin en memoria flash donde el archivo de firmware se escribe para todo el SMS. Publique para comenzar el [archivo de memoria Flash en 0xbfc40000 y el extremo en 0xbfd00000](#), shelf.1.<Slot>.<type>.<a|s>flashStartAddr = 0xbfc40000 shelf.1.<Slot>.<type>.<a|s>flashEndAddr = 0xbfd00000 Publique el comando put <SM_FW_file> AXIS_SM_1_slot-.FW de realizar un TFTP y de substituir el *slot-* por el número del slot SM. Publique el [comando chkflash](#) de calcular y de comparar el checksum Flash para asegurarse de que el bootcode está correcto.
11. Publique el [comando resetsys](#) de reajustar todos los indicadores luminosos LED amarillo de la placa muestra gravedad menor en el estante.
12. Publique el [comando dspadrilat](#) de asegurarse de que el número de conexiones no ha cambiado.
13. Publique el [comando dsptotals](#) para todo el SMS primario e independiente. Este paso examina la cantidad de líneas, los puertos, y los canales después de la actualización. Compare los valores a éstos antes de la descarga. El comando también puede ayudar a establecer si la configuración sigue siendo lo mismo.
14. Restablezca las configuraciones ASC y SM en caso necesario.

[Procedimiento 2: Downgrade para 1 conjunto de placas ASC para las versiones 2.y a 2.x; 3.y a 2.x; 3.y a 3.x](#)

Este procedimiento se aplica a las versiones de firmware:

- 2.y a 2.x
- 3.y a 2.x
- 3.y a 3.x

1. [Compatibilidad del control](#).
2. [Salve la configuración ASC actual](#). Realice este paso para el ASC antes de que usted retroceda el firmware.
3. [Salve la configuración actual SM](#) para cada SM primario e independiente. Realice este paso antes de que usted retroceda el firmware.
4. Publique el [comando dspadrilat](#) y observe el valor del parámetro de *ConnNumOfValidEntries*, que indica el número de conexiones. Publique el comando otra vez en el final del procedimiento de asegurarse de que el número de conexiones no ha cambiado.
5. Publique el [comando dsptotals](#) para todo el SMS primario e independiente. No cambie la configuración del estante durante el downgrade. Examine la cantidad de líneas, los puertos, y los canales antes del downgrade. Examine los parámetros de la misma configuración después de que el downgrade para establecer si la configuración se ha restablecido correctamente.
6. Publique el comando put <ASC_BT_file> AXIS_ASC_BACKUP.FW de realizar un TFTP. Este paso descarga el bootcode deseado en el ASC. Publique el [comando chkflash](#) de calcular y de comparar el checksum Flash para asegurarse de que el bootcode está correcto. Publique

- el [comando version](#), que visualiza la versión del bootcode salvado en memoria flash.
7. Publique el **comando put** <ASC_FW_file> AXIS_ASC_ACTIVE.FW de realizar un TFTP para descargar el firmware ASC deseado en el ASC.
 8. Marque el tamaño del archivo del firmware descargado para ver si el firmware fue descargado con éxito al disco ASC.
 9. Publique el [comando dspfwrevs](#) de verificar la revisión de firmware correcta.
 10. Fije a las direcciones de inicio y fin en memoria flash donde el archivo de código de arranque se escribe para todo el SMS. Publique para comenzar el [archivo de memoria Flash en 0xbfc00000 y el extremo en 0xbfc40000](#).
`shelf.1.<Slot>.<type>.<a|s>flashStartAddr = 0xbfc00000 shelf.1.<Slot>.<type>.<a|s>flashEndAddr = 0xbfc40000` Publique el **comando put** <SM_BT_file> AXIS_SM_1_slot-.BOOT de realizar un TFTP. Substituya el *slot-* por el número del slot SM. Este paso descarga el bootcode deseado para el SM. Publique el [comando chkflash](#) de calcular y de comparar el checksum Flash para asegurarse de que el bootcode está correcto. Publique el [comando version](#) de visualizar la versión del bootcode salvado en memoria flash.
 11. Fije a las direcciones de inicio y fin en memoria flash donde el archivo de firmware se escribe para todo el SMS. Publique para comenzar el [archivo de firmware en 0xbfc40000 y el extremo en 0xbfd00000](#).
`shelf.1.<Slot>.<type>.<a|s>flashStartAddr = 0xbfc40000 shelf.1.<Slot>.<type>.<a|s>flashEndAddr = 0xbfd00000` Publique el **comando put** <SM_FW_file> AXIS_SM_1_slot-.FW de realizar un TFTP. Substituya el *slot-* por el número del slot SM. Este paso descarga el firmware deseado en el SM. Publique el [comando chkflash](#) de calcular y de comparar el checksum Flash para asegurarse de que el bootcode está correcto.
 12. Publique el [comando clralcnf](#) de reajustar todos los indicadores luminosos LED amarillo de la placa muestra gravedad menor en el estante.
 13. Fije la revisión del RAM del backup de batería (BRAM).
 14. Restablezca las configuraciones ASC y SM.
 15. Publique el [comando dspadrxlat](#) de asegurarse de que el número de conexiones está correcto.
 16. Publique el [comando dsptotals](#) para todo el SMS. Este paso examina la cantidad de líneas, los puertos, y los canales después del downgrade. Compare los valores a éstos antes de que la descarga para establecer si la configuración ha seguido siendo lo mismo.

[Procedimiento 3: Actualización incorrecta para el conjunto de placas ASC 2 para las versiones 2.x a 2.y; 2.x a 3.y; 3.x a 3.y](#)

Nota: Un estante MGX8220 que funciona con la versión 2.x no se puede actualizar a 3.x agraciado. El proceso de actualización es desgarbado incluso si el estante tiene Redundancia con un conjunto de placas ASC dos. Complete estos pasos desgarbado para actualizar estas versiones:

Este procedimiento se aplica a las versiones de firmware:

- 2.x a 2.y
- 2.x a 3.x
- 3.x a 3.y

1. [Salve la configuración ASC actual](#). Realice este paso para el ASC antes de que usted

actualice el firmware.

2. [Salve la configuración actual SM](#) para cada SM primario e independiente. Realice este paso para el SM antes de que usted actualice el firmware.
3. Publique el [comando dspadrxlat](#), y observe el valor del parámetro de *ConnNumOfValidEntries*, que indica el número de conexiones. Publique el comando otra vez en el final del procedimiento de asegurarse de que el número de conexiones no ha cambiado.
4. Publique el [comando dsptotals](#) para todo el SMS primario e independiente. No cambie la configuración del estante durante la actualización. Examine la cantidad de líneas, los puertos, y los canales antes de la actualización. Examine los parámetros de la misma configuración después de que la actualización para establecer si se ha conservado la configuración.
5. Publique el comando `put <ASC_BT_file> AXIS_ASC_BACKUP.FW` de realizar un TFTP. Este paso descarga el nuevo bootcode para el ASC. Publique el [comando chkflash](#) de calcular y de comparar el checksum Flash para asegurarse de que el bootcode está correcto. Publique el [comando version](#), que visualiza la versión del bootcode salvado en memoria flash. Publique el comando `switchcc` de conmutar al otro ASC. Publique el comando `put <ASC_BT_file> AXIS_ASC_BACKUP.FW` de realizar un TFTP para descargar el nuevo bootcode en el segundo ASC. Publique el [comando chkflash](#) de calcular y de comparar el checksum Flash para asegurarse de que el bootcode está correcto. Publique el [comando version](#), que visualiza la versión del bootcode salvado en memoria flash.
6. Publique el comando `put <ASC_FW_file> AXIS_ASC_ACTIVE.FW` de realizar un TFTP. Este paso descarga el nuevo firmware para el ASC activo.
7. Marque el tamaño del archivo del firmware descargado y si el firmware se ha descargado con éxito al disco ASC.
8. Publique el [comando dspfwrevs](#) de verificar la revisión de firmware correcta.
9. Publique el comando `put <ASC_FW_file> AXIS_ASC_STANDBY.FW` de realizar un TFTP. Este paso descarga el nuevo firmware para la tarjeta ASC en espera.
10. Marque el tamaño del archivo del firmware descargado y si el firmware se ha descargado con éxito al disco ASC.
11. Publique el [comando dspfwrevs](#) de verificar la revisión de firmware correcta.
12. Fije a las direcciones de inicio y fin en memoria flash donde el archivo de código de arranque se escribe para todo el SMS. Publique para comenzar el [archivo de memoria Flash en 0xbfc00000 y el extremo en 0xbfc40000](#),shelf.1.<Slot>.<type>.<a|s>flashStartAddr = 0xbfc00000 shelf.1.<Slot>.<type>.<a|s>flashEndAddr = 0xbfc40000 Publique el comando `put <SM_BT_file> AXIS_SM_1_slot-.BOOT` de realizar un TFTP. Substituya el *slot-* por el número del slot SM. Este paso descarga el nuevo bootcode para el SM. Publique el [comando chkflash](#) de calcular y de comparar el checksum Flash para asegurarse de que el bootcode está correcto. Publique el [comando version](#), que visualiza la versión del bootcode salvado en memoria flash.
13. Fije a las direcciones de inicio y fin en memoria flash donde el archivo de firmware se escribe para todo el SMS. Publique para comenzar el [archivo de memoria Flash en 0xbfc40000 y el extremo en 0xbfd00000](#),shelf.1.<Slot>.<type>.<a|s>flashStartAddr = 0xbfc40000 shelf.1.<Slot>.<type>.<a|s>flashEndAddr = 0xbfd00000 Publique el comando `put <SM_FW_file> AXIS_SM_1_slot-.FW` de realizar un TFTP. Substituya el *slot-* por el número del slot SM. Este paso descarga el firmware deseado en el SM. Publique el [comando chkflash](#) de calcular y de comparar el checksum Flash para asegurarse de que el bootcode está correcto.

14. Publique el [comando resetsys](#) de reajustar todos los indicadores luminosos LED amarillo de la placa muestra gravedad menor en el estante.
15. Publique el [comando dspadrxlat](#) de asegurarse de que el número de conexiones está correcto.
16. Publique el [comando dsptotals](#) para todo el SMS primario e independiente. Examine la cantidad de líneas, los puertos, y los canales después de la actualización. Compare los valores a éstos antes de que la descarga para establecer que la configuración ha seguido siendo lo mismo.
17. Restablezca las configuraciones ASC y SM en caso necesario.

[Procedimiento 4: Downgrade para el conjunto de placas ASC 2 para las versiones 2.y a 2.x; 3.y a 2.x; 3.y a 3.x](#)

Este procedimiento se aplica a las versiones de firmware:

- 2.y a 2.x
- 3.y a 2.x
- 3.y a 3.x

1. [Compatibilidad del control](#).
2. [Salve la configuración ASC actual](#). Realice este paso para el ASC antes de que usted retroceda el firmware.
3. [Salve la configuración actual SM](#) para cada SM primario e independiente. Realice este paso para el SM antes de que usted retroceda el firmware.
4. Publique el [comando dspadrxlat](#) y observe el valor del parámetro de *ConnNumOfValidEntries*. Esto indica el número de conexiones. Publique el comando en el final del procedimiento de asegurarse de que el número de conexiones no ha cambiado.
5. Publique el [comando dsptotals](#) para todo el SMS primario e independiente. No cambie la configuración del estante durante el downgrade. Examine la cantidad de líneas, los puertos, y los canales antes del downgrade. Examine los parámetros de la misma configuración después de que el downgrade para establecer si la configuración ha seguido siendo lo mismo.
6. Publique el comando `put <ASC_BT_file> AXIS_ASC_BACKUP.FW` de realizar un TFTP. Este paso descarga el nuevo código de arranque ASC en el ASC. Publique el [comando chkflash](#) de calcular y de comparar el checksum Flash para asegurarse de que el bootcode está correcto. Publique el [comando version](#), que visualiza la versión del bootcode salvado en memoria flash. Publique el comando `switchcc` de conmutar al otro ASC. Publique el comando `put <ASC_BT_file> AXIS_ASC_BACKUP.FW` de realizar un TFTP. Publique el [comando chkflash](#) de calcular y de comparar el checksum Flash para asegurarse de que el bootcode está correcto. Publique el [comando version](#), que visualiza la versión del bootcode salvado en memoria flash.
7. Publique el comando `put <ASC_FW_file> AXIS_ASC_ACTIVE.FW` de realizar un TFTP. Este paso descarga el firmware deseado para el ASC activo.
8. Marque el tamaño del archivo del firmware descargado y marque si el firmware se ha descargado con éxito al disco ASC.
9. Publique el [comando dspfwrevs](#) de verificar la revisión de firmware correcta.
10. Publique el comando `put <ASC_FW_file> AXIS_ASC_STANDBY.FW` de realizar un TFTP. Este paso descarga el firmware deseado para la tarjeta ASC en espera.

11. Marque el tamaño del archivo del firmware descargado y si el firmware se ha descargado con éxito al disco ASC.
12. Publique el [comando dspfwrevs](#) de verificar la revisión de firmware correcta.
13. Fije a las direcciones de inicio y fin en memoria flash donde el archivo de código de arranque se escribe para todo el SMS. Publique para comenzar el [archivo de memoria Flash en 0xbfc00000 y el extremo en 0xbfc40000](#). `shelf.1.<Slot>.<type>.<a|s>flashStartAddr = 0xbfc00000 shelf.1.<Slot>.<type>.<a|s>flashEndAddr = 0xbfc40000` Publique el comando `put <SM_BT_file> AXIS_SM_1_slot-.BOOT` de realizar un TFTP. Substituya el *slot-* por el número del slot SM. Este paso descarga el nuevo bootcode para el SM. Publique el [comando chkflash](#) de calcular y de comparar el checksum Flash para asegurarse de que el bootcode está correcto. Publique el [comando version](#), que visualiza la versión del bootcode salvado en memoria flash.
14. Fije a las direcciones de inicio y fin en memoria flash donde el archivo de firmware se escribe para todo el SMS. Publique para comenzar el [archivo de memoria Flash en 0xbfc40000 y el extremo en 0xbfd00000](#). `shelf.1.<Slot>.<type>.<a|s>flashStartAddr = 0xbfc40000 shelf.1.<Slot>.<type>.<a|s>flashEndAddr = 0xbfd00000` Publique el comando `put <SM_FW_file> AXIS_SM_1_slot-.FW` de realizar un TFTP. Substituya el *slot-* por el número de slot SM. Este paso descarga el firmware deseado en el SM. Publique el [comando chkflash](#) de calcular y de comparar el checksum Flash para asegurarse de que el bootcode está correcto.
15. Publique el [comando clrallcnf](#). Este comando reajusta todos los indicadores luminosos LED amarillo de la placa muestra gravedad menor en el estante.
16. Fije la revisión de BRAM.
17. Restablezca las configuraciones ASC y SM.
18. Publique el [comando dspadrxlat](#) de asegurarse de que el número de conexiones está correcto.
19. Publique el [comando dsptotals](#) para todo el SMS. Examine la cantidad de líneas, los puertos, y los canales después del downgrade. Compare los valores a éstos antes de que la descarga para establecer si la configuración ha seguido siendo lo mismo.

[Procedimiento 5: Actualización incorrecta para 1 conjunto de placas ASC para las versiones 2.x a 4.y; 3.x a 4.y](#)

Este procedimiento se aplica a las versiones de firmware:

- 2.x a 4.y
- 3.x a 4.y

1. [Salve la configuración ASC actual](#). Realice este paso para el ASC antes de que usted actualice el firmware.
2. [Salve la configuración actual SM](#) para cada SM primario e independiente. Realice este paso para el SM antes de que usted actualice el firmware.
3. Publique el [comando dspadrxlat](#) y observe el valor del parámetro de *ConnNumOfValidEntries*, que indica el número de conexiones. Publique el comando otra vez en el final del procedimiento de asegurarse de que el número de conexiones no ha cambiado.
4. Publique el [comando dsptotals](#) para todo el SMS primario e independiente. No cambie la configuración del estante durante la actualización. Examine la cantidad de líneas, los

puertos, y los canales antes de la actualización. Examine los parámetros de la misma configuración después de que la actualización para establecer si la configuración ha seguido siendo lo mismo.

5. Publique el **comando put <ASC_BT_file> AXIS_ASC_BACKUP.FW** de realizar un TFTP. Este paso descarga el nuevo código de arranque ASC en el ASC. Publique el [comando chkflash](#) de calcular y de comparar el checksum Flash para asegurarse de que el bootcode está correcto. Publique el [comando version](#), que visualiza la versión del bootcode salvado en memoria flash.
6. Publique el **comando put <ASC_FW_file> AXIS_ASC_ACTIVE.FW** de realizar un TFTP. Este paso descarga el nuevo firmware para el ASC activo.
7. Marque el tamaño del archivo del firmware descargado y si el firmware se ha descargado con éxito al disco ASC.
8. Publique el [comando dspfwrevs](#) de verificar la revisión de firmware correcta.
9. Fije a las direcciones de inicio y fin en memoria flash donde el archivo de código de arranque se escribe para todo el SMS. Publique para comenzar el [archivo de memoria Flash en 0xbfc00000 y el extremo en 0xbfc80000](#),shelf.1.<Slot>.<type>.<a|s>flashStartAddr = 0xbfc00000 shelf.1.<Slot>.<type>.<a|s>flashEndAddr = 0xbfc80000 Publique el **comando put <SM_BT_file> AXIS_SM_1_slot-.BOOT** de realizar un TFTP. Substituya el *slot-* por el número del slot SM. Este paso descarga el nuevo bootcode para el SM. Publique el [comando chkflash](#) de calcular y de comparar el checksum Flash para asegurarse de que el bootcode está correcto. Publique el [comando version](#), que visualiza la versión del bootcode salvado en memoria flash.
10. Descargue el firmware para todo el SMS. Publique el **comando put <SM_FW_file> AXIS_SM_1_slot-.FW** de realizar un TFTP. Substituya el *slot-* por el número del slot SM. Este paso descarga el firmware deseado en el SM. Marque el tamaño del archivo del firmware descargado y marque si el firmware se ha descargado con éxito al disco ASC. Publique el [comando dspfwrevs](#) de visualizar las revisiones de firmware.
11. Publique el [comando resetsys](#).
12. Publique el [comando dspadrxlat](#) de asegurarse de que el número de conexiones está correcto.
13. Publique el [comando dsptotals](#) para todo el SMS primario e independiente. Examine la cantidad de líneas, los puertos, y los canales después de la actualización. Compare los valores a éstos antes de que la descarga para determinar si la configuración ha seguido siendo lo mismo.
14. Restablezca las configuraciones ASC y SM en caso necesario.

[Procedimiento 6: Downgrade para 1 conjunto de placas ASC para las versiones 4.y a 2.x; 4.y a 3.x](#)

Este procedimiento se aplica a las versiones de firmware:

- 4.y a 2.x
- 4.y a 3.x

1. [Compatibilidad del control](#).
2. [Salve la configuración ASC actual](#). Realice este paso para el ASC antes de que usted retroceda el firmware.
3. [Salve la configuración actual SM](#) para cada SM primario e independiente. Realice este paso

para el SM antes de que usted retroceda el firmware.

4. Publique el [comando dspadrxlat](#) y observe el valor del parámetro de *ConnNumOfValidEntries*, que indica el número de conexiones. Publique el comando otra vez en el final del procedimiento de asegurarse de que el número de conexiones no ha cambiado.
5. Publique el [comando dsptotals](#) para todo el SMS primario e independiente. No cambie la configuración del estante durante el downgrade. Examine la cantidad de líneas, los puertos, y los canales después de la actualización. Compare los valores a éstos antes de que la descarga para determinar si la configuración ha seguido siendo lo mismo.
6. Publique el comando `put <ASC_BT_file> AXIS_ASC_BACKUP.FW` de realizar un TFTP. Este paso descarga el código de arranque ASC deseado en el ASC. Publique el [comando chkflash](#) de calcular y de comparar el checksum Flash para asegurarse de que el bootcode está correcto. Publique el [comando version](#), que visualiza la versión del bootcode salvado en memoria flash.
7. Publique el comando `put <ASC_FW_file> AXIS_ASC_ACTIVE.FW` de realizar un TFTP. Este paso descarga el firmware deseado para el ASC activo.
8. Marque el tamaño del archivo del firmware descargado y si el firmware se ha descargado con éxito al disco ASC.
9. Publique el [comando dspfwrevs](#) de verificar la revisión de firmware correcta.
10. Publique el comando `put <SM_BT_file> AXIS_SM_1_slot-.BOOT` de realizar un TFTP para todo el SMS. Substituya el *slot-* por el número del slot SM. Este paso descarga el bootcode deseado para el SM.
11. Publique el [comando chkflash](#) de calcular y de comparar el checksum Flash para asegurarse de que el bootcode está correcto.
12. Publique el [comando version](#), que visualiza la versión del bootcode salvado en memoria flash.
13. Fije a las direcciones de inicio y fin en memoria flash donde el archivo de firmware se escribe para todo el SMS. Publique para comenzar el [archivo de memoria Flash en 0xbfc40000 y el extremo en 0xbf000000](#).shelf.1.<Slot>.<type>.<a|s>flashStartAddr = 0xbfc40000 shelf.1.<Slot>.<type>.<a|s>flashEndAddr = xbf000000 Publique el comando `put <SM_FW_file> AXIS_SM_1_slot-.FW` de realizar un TFTP. Substituya el *slot-* por el número del slot SM. Este paso descarga el firmware deseado en el SM. Publique el [comando chkflash](#) de calcular y de comparar el checksum Flash para asegurarse de que el firmware está correcto.
14. Publique el [comando clrallcnf](#). Este comando reajusta todos los indicadores luminosos LED amarillo de la placa muestra gravedad menor en el estante.
15. Restablezca las configuraciones ASC y SM.
16. Publique el [comando dspadrxlat](#) de asegurarse de que el número de conexiones está correcto.
17. Publique el [comando dsptotals](#) para todo el SMS. Examine la cantidad de líneas, los puertos, y los canales después de la actualización. Compare los valores a éstos antes de que la descarga para determinar si la configuración ha seguido siendo lo mismo.

[Procedimiento 7: Downgrade para el conjunto de placas ASC 2 para las versiones 4.y a 2.x; 4.y a 3.x](#)

Este procedimiento se aplica a las versiones de firmware:

- 4.y a 2.x
- 4.y a 3.x

1. [Compatibilidad del control.](#)
2. [Salve la configuración ASC actual.](#) Realice este paso para el ASC antes de que usted retroceda el firmware.
3. [Salve la configuración actual SM](#) para cada SM primario e independiente. Realice este paso para el SM antes de que usted retroceda el firmware.
4. Publique el [comando dspadrxlat](#) y observe el valor del parámetro de *ConnNumOfValidEntries*, que indica el número de conexiones. Publique el comando otra vez en el final del procedimiento de asegurarse de que el número de conexiones no ha cambiado.
5. Publique el [comando dsptotals](#) para todo el SMS primario e independiente. No cambie la configuración del estante durante el downgrade. Examine la cantidad de líneas, los puertos, y los canales después de la actualización. Compare los valores a éstos antes de que la descarga para determinar si la configuración ha seguido siendo lo mismo.
6. Publique el comando `put <ASC_BT_file> AXIS_ASC_BACKUP.FW` de realizar un TFTP. Este paso descarga el código de arranque ASC deseado en el ASC. Publique el [comando chkflash](#) de calcular y de comparar el checksum Flash para asegurarse de que el firmware está correcto. Publique el [comando version](#), que visualiza la versión del bootcode salvado en memoria flash.
7. Publique el comando `put <ASC_FW_file> AXIS_ASC_ACTIVE.FW` de realizar un TFTP. Este paso descarga el firmware deseado para el ASC activo.
8. Marque el tamaño del archivo del firmware descargado y si el firmware se ha descargado con éxito al disco ASC.
9. Publique el [comando dspfwrevs](#) de verificar la revisión de firmware correcta.
10. Publique el comando `put <SM_BT_file> AXIS_SM_1_slot-.BOOT` de realizar un TFTP para todo el SMS. Substituya el *slot-* por el número del slot SM. Este paso descarga el bootcode deseado para el SM.
11. Publique el [comando chkflash](#) de calcular y de comparar el checksum Flash para asegurarse de que el firmware está correcto.
12. Publique el [comando version](#), que visualiza la versión del bootcode salvado en memoria flash.
13. Fije a las direcciones de inicio y fin en memoria flash donde el archivo de firmware se escribe para todo el SMS. Publique para comenzar el [archivo de memoria Flash en 0xbfc40000 y el extremo en 0xbfd00000](#), `shelf.1.<Slot>.<type>.<a|s>flashStartAddr = 0xbfc40000 shelf.1.<Slot>.<type>.<a|s>flashEndAddr = xbfd00000` Publique el comando `put <SM_FW_file> AXIS_SM_1_slot-.FW` de realizar un TFTP. Substituya el *slot-* por el número del slot SM. Este paso descarga el firmware deseado en el SM. Publique el [comando chkflash](#) de calcular y de comparar el checksum Flash para asegurarse de que el firmware está correcto.
14. Publique el [comando clrallcnf](#). Este comando reajusta todos los indicadores luminosos LED amarillo de la placa muestra gravedad menor en el estante.
15. Restablezca las configuraciones ASC y SM.
16. Publique el [comando dspadrxlat](#) de asegurarse de que el número de conexiones está correcto.
17. Publique el [comando dsptotals](#) para todo el SMS. Examine la cantidad de líneas, los puertos, y los canales después de la actualización. Compare los valores a éstos antes de

que la descarga para determinar si la configuración ha seguido siendo lo mismo.

Procedimiento 8: Actualización incorrecta para 1 conjunto de placas ASC para las versiones 4.x a 4.y; 4.x a 5.y; 5.x a 5.y

Este procedimiento se aplica a las versiones de firmware:

- 4.x a 4.y
- 4.x a 5.x
- 5.x a 5.y

1. [Salve la configuración ASC actual](#). Realice este paso para el ASC antes de que usted actualice el firmware.
2. [Salve la configuración actual SM](#) para cada SM primario e independiente. Realice este paso para el SM antes de que usted actualice el firmware.
3. Publique el [comando dspadrxlat](#) y observe el valor del parámetro de *ConnNumOfValidEntries*, que indica el número de conexiones. Publique el comando otra vez en el final del procedimiento de asegurarse de que el número de conexiones no ha cambiado.
4. Publique el [comando dsptotals](#) para todo el SMS primario e independiente. No cambie la configuración del estante durante el downgrade. Examine la cantidad de líneas, los puertos, y los canales después de la actualización. Compare los valores a éstos antes de que la descarga para determinar si la configuración ha seguido siendo lo mismo.
5. Publique el **comando put <ASC_BT_file> AXIS_ASC_BACKUP.FW** de realizar un TFTP. Este paso descarga el nuevo código de arranque ASC en el ASC. Publique el [comando chkflash](#) de calcular y de comparar el checksum Flash para asegurarse de que el firmware está correcto. Publique el [comando version](#), que visualiza la versión del bootcode salvado en memoria flash.
6. Publique el **comando put <ASC_FW_file> AXIS_ASC_ACTIVE.FW** de realizar un TFTP. Este paso descarga el nuevo firmware para el ASC activo.
7. Marque el tamaño del archivo del firmware descargado y si el firmware se ha descargado con éxito al disco ASC.
8. Publique el [comando dspfwrevs](#) de verificar la revisión de firmware correcta.
9. Publique el **comando put <SM_BT_file> AXIS_SM_1_slot-.BOOT** de realizar un TFTP para todo el SMS. Substituya el *slot-* por el número del slot SM. Este paso descarga el nuevo bootcode para el SM. Publique el [comando chkflash](#) de calcular y de comparar el checksum Flash para asegurarse de que el firmware está correcto. Publique el [comando version](#), que visualiza la versión del bootcode salvado en memoria flash.
10. Publique el **comando put <SM_FW_file> AXIS_SM_1_0.FW** de realizar un TFTP para todo el SMS. El número 0 representa todos los slots relevantes SM. Este paso descarga el nuevo firmware para el SM. Utilice el TFTP para las descargas del [firmware específico del slot](#). Publique el **comando put <SM_FW_file> AXIS_SM_1_slot-.FW** de realizar el TFTP. Marque el tamaño del archivo del firmware descargado y si el firmware se ha descargado con éxito al disco ASC. Publique el [comando dspfwrevs](#) de visualizar las revisiones de firmware.
11. Publique el [comando resetsys](#). Este comando reajusta todos los indicadores luminosos LED amarillo de la placa muestra gravedad menor en el estante.
12. Publique el [comando dspadrxlat](#) de asegurarse de que el número de conexiones no ha cambiado durante el procedimiento.

13. Publique el [comando dsptotals](#) para todo el SMS. Examine la cantidad de líneas, los puertos, y los canales después de la actualización. Compare los valores a éstos antes de que la descarga para determinar si la configuración ha seguido siendo lo mismo.
14. Restablezca las configuraciones ASC y SM en caso necesario.

[Procedimiento 9: Downgrade para 1 conjunto de placas ASC para las versiones 4.y a 4.x; 5.x a 4.x; 5.y a 5.x](#)

Este procedimiento se aplica a las versiones de firmware:

- 4.y a 4.x
- 5.x a 4.x
- 5.y a 5.x

1. [Compatibilidad del control](#).
2. [Salve la configuración ASC actual](#).
3. [Salve la configuración actual SM](#) para cada SM primario e independiente. Realice este paso para el SM antes de que usted retroceda el firmware.
4. Publique el [comando dspadrxlat](#) y observe el valor del parámetro de *ConnNumOfValidEntries*, que indica el número de conexiones. Publique el comando otra vez en el final del procedimiento de asegurarse de que el número de conexiones no ha cambiado.
5. Publique el [comando dsptotals](#) para todo el SMS primario e independiente. No cambie la configuración del estante durante el downgrade. Examine la cantidad de líneas, los puertos, y los canales después de la actualización. Compare los valores a éstos antes de que la descarga para determinar si la configuración ha seguido siendo lo mismo.
6. Publique el **comando put <ASC_BT_file> AXIS_ASC_BACKUP.FW** de realizar un TFTP. Este paso descarga el código de arranque ASC deseado en el ASC. Publique el [comando chkflash](#) de calcular y de comparar el checksum Flash para asegurarse de que el firmware está correcto. Publique el [comando version](#), que visualiza la versión del bootcode salvado en memoria flash.
7. Publique el **comando put <ASC_FW_file> AXIS_ASC_ACTIVE.FW** de realizar un TFTP. Este paso descarga el firmware deseado para el ASC activo. Marque el tamaño del archivo del firmware descargado y marque si el firmware se ha descargado con éxito al disco ASC. Publique el [comando dspfwrevs](#) de verificar el correcto la revisión de firmware.
8. Publique el **comando put <SM_BT_file> AXIS_SM_1_slot-.BOOT** de realizar un TFTP para todo el SMS. Sustituya el *slot-* por el número del slot SM. Este paso descarga el bootcode deseado para el SM. Publique el [comando chkflash](#) de calcular y de comparar el checksum Flash para asegurarse de que el firmware está correcto. Publique el [comando version](#), que visualiza la versión del bootcode salvado en memoria flash.
9. Publique el **comando put <SM_FW_file> AXIS_SM_1_0.FW** de realizar un TFTP para todo el SMSEl número 0 representa todos los slots relevantes SM. Este paso descarga el firmware deseado para el SM. Utilice el TFTP para las descargas del [firmware específico del slot](#). Publique el **comando put <SM_FW_file> AXIS_SM_1_slot-.FW** de realizar un TFTP. Marque el tamaño del archivo del firmware descargado y si el firmware se ha descargado con éxito al disco ASC. Publique el [comando dspfwrevs](#) de visualizar las revisiones de firmware.
10. Publique el [comando clrallcnf](#). Este comando reajusta todos los indicadores luminosos LED amarillo de la placa muestra gravedad menor en el estante.

11. Restablezca las configuraciones ASC y SM.
12. Publique el [comando dspadrxlat](#) de asegurarse de que el número de conexiones está correcto.
13. Publique el [comando dsptotals](#) para todo el SMS primario e independiente. Examine la cantidad de líneas, los puertos, y los canales después de la actualización. Compare los valores a éstos antes de que la descarga para determinar si la configuración ha seguido siendo lo mismo.

[Procedimiento 10: Actualización sin problemas para el conjunto de placas ASC 2 para las versiones 2.x a 2.y; 3.x a 3.y](#)

Este procedimiento se aplica a las versiones de firmware:

- 2.x a 2.y
- 3.x a 3.y

1. [Salve la configuración ASC actual](#). Realice este paso para el ASC antes de que usted actualice el firmware.
2. [Salve la configuración actual SM](#) para cada SM primario e independiente. Realice este paso para el SM antes de que usted actualice el firmware.
3. Publique el [comando dspadrxlat](#) y observe el valor del parámetro de *ConnNumOfValidEntries*, que indica el número de conexiones. Publique este comando otra vez en el final del procedimiento de asegurarse de que el número de conexiones no ha cambiado.
4. Publique el [comando dsptotals](#) para todo el SMS primario e independiente. No cambie la configuración del estante durante la actualización. Examine la cantidad de líneas, los puertos, y los canales después de la actualización. Compare los valores a éstos antes de que la descarga para determinar si la configuración ha seguido siendo lo mismo.
5. Publique el **comando put <ASC_BT_file> AXIS_ASC_BACKUP.FW** de realizar un TFTP. Este paso descarga el nuevo bootcode en el ASC. Publique el [comando chkflash](#) de calcular y de comparar el checksum Flash para asegurarse de que el firmware está correcto. Publique el [comando version](#), que visualiza la versión del bootcode salvado en memoria flash. Publique el **comando switchcc** de conmutar al otro ASC. Publique el **comando put <ASC_BT_file> AXIS_ASC_BACKUP.FW** de realizar un TFTP para descargar el nuevo bootcode en el segundo ASC. Publique el [comando chkflash](#) de calcular y de comparar el checksum Flash para asegurarse de que el firmware está correcto. Publique el [comando version](#), que visualiza la versión del bootcode salvado en memoria flash. Publique el [comando donotupdatestandby](#). Publique el **comando put <ASC_FW_file> AXIS_ASC_STANDBY.FW** de realizar un TFTP. Marque el tamaño del archivo del firmware descargado y si el firmware se ha descargado con éxito al disco ASC. Publique el [comando dspfwrevs](#) de verificar la revisión de firmware correcta.
6. Fije a las direcciones de inicio y fin en memoria flash donde el archivo de código de arranque se escribe para todo el SMS. Publique para comenzar el [archivo de memoria Flash en 0xbfc00000 y el extremo en 0xbfc40000](#).shelf.1.<Slot>.<type>.<a|s>FlashStartAddr = 0xbfc00000
shelf.1.<Slot>.<type>.<a|s>FlashEndAddr = 0xbfc40000 Publique el **comando put <SM_BT_file> AXIS_SM_1_slot-.BOOT** de realizar un TFTP para todo el SMS. Substituya el *slot-* por el número del slot SM. Este paso descarga el nuevo bootcode para el SM. Publique el [comando](#)

[chkflash](#) de calcular y de comparar el checksum Flash para asegurarse de que el firmware está correcto. Publique el [comando version](#), que visualiza la versión del bootcode salvado en memoria flash.

7. Fije a las direcciones de inicio y fin en memoria flash donde el archivo de firmware se escribe para todo el SMS: Publique para comenzar el [archivo de memoria Flash en 0xbfc40000 y el extremo en 0xbfd00000](#).
`shelf.1.<Slot>.<type>.<a|s>flashStartAddr = 0xbfc40000 shelf.1.<Slot>.<type>.<a|s>flashEndAddr = 0xbfd00000` Publique el **comando put <SM_FW_file> AXIS_SM_1_slot-.FW** de realizar un TFTP. Substituya el *slot-* por el número del slot SM. Este paso descarga el firmware deseado en el SM. Publique el [comando chkflash](#) de calcular y de comparar el checksum Flash para asegurarse de que el firmware está correcto. Publique el [comando dspfwrevs](#) de visualizar las revisiones de firmware.
8. Publique el **comando resetcd <standby_ASC>**. Este comando reajusta la placa de reserva.
9. Publique el **comando resetcd <active_ASC>** después de que suba la tarjeta ASC en espera otra vez. Este comando reajusta la placa activa y la tarjeta ASC en espera llega a ser activa con el impacto de servicio mínimo.
10. Publique el **comando resetcd <stand-alone>** para todo el SMS independiente. Este comando reajusta la placa autónoma.
11. Para todo el SMS primario en todos los grupos de redundancia (versión 3.x a 3.y): Publique el **comando resetcd <primary_SM>**. Publique el **comando resetcd <secondary_SM>**.
12. Publique el [comando dspadrxlat](#) de asegurarse de que el número de conexión está correcto.
13. Publique el [comando dsptotals](#) para todo el SMS. Examine la cantidad de líneas, los puertos, y los canales después de la actualización. Compare los valores a éstos antes de que la descarga para determinar si la configuración ha seguido siendo lo mismo.
14. Restablezca las configuraciones ASC y SM en caso necesario.

[Procedimiento 11: Actualización sín problemas para el conjunto de placas ASC 2 para las versiones 2.x a 4.y; 3.x a 4.y](#)

Este procedimiento se aplica a las versiones de firmware:

- 2.x a 4.y
- 3.x a 4.y

1. [Salve la configuración ASC actual](#). Realice este paso para el ASC antes de que usted actualice el firmware.
2. [Salve la configuración actual SM](#) para cada SM primario e independiente. Realice este paso para el SM antes de que usted actualice el firmware.
3. Publique el [comando dspadrxlat](#) y observe el valor del parámetro de *ConnNumOfValidEntries*, que indica el número de conexiones. Publique este comando otra vez en el final del procedimiento de asegurarse de que el número de conexiones no ha cambiado.
4. Publique el [comando dsptotals](#) para todo el SMS primario e independiente. No cambie la configuración del estante durante el proceso de actualización. Examine la cantidad de líneas, los puertos, y los canales después de la actualización. Compare los valores a éstos antes de que la descarga para determinar si la configuración ha seguido siendo lo mismo.
5. Publique el **comando put <ASC_BT_file> AXIS_ASC_BACKUP.FW** de realizar un TFTP. Este paso descarga el nuevo bootcode en el ASC. Publique el [comando chkflash](#) de calcular y de

comparar el checksum Flash para asegurarse de que el firmware está correcto. Publique el [comando version](#), que visualiza la versión del bootcode salvado en memoria flash. Publique el **comando switchcc** de conmutar al otro ASC. Publique el **comando put <ASC_BT_file> AXIS_ASC_BACKUP.FW** de realizar un TFTP para descargar el nuevo bootcode en el segundo ASC. Publique el [comando chkflash](#) de calcular y de comparar el checksum Flash para asegurarse de que el firmware está correcto. Publique el [comando version](#), que visualiza la versión del bootcode salvado en memoria flash. Publique el [comando donotupdatestandby](#). Publique el **comando put <ASC_FW_file> AXIS_ASC_STANDBY.FW** de realizar un TFTP. Marque el tamaño del archivo del firmware descargado y si el firmware se ha descargado con éxito al disco ASC. Publique el [comando dspfwrevs](#) de verificar la revisión de firmware correcta.

6. Fije a las direcciones de inicio y fin en memoria flash donde el archivo de código de arranque se escribe para todo el SMS. Publique para comenzar el [archivo de memoria Flash en 0xbfc00000 y el extremo en 0xbfc80000](#). `shelf.1.<Slot>.<type>.<a|s>flashStartAddr = 0xbfc00000 shelf.1.<Slot>.<type>.<a|s>flashEndAddr = 0xbfc80000` Publique el **<SM_BT_file> puesto AXIS_SM_1_slot#.BOOT** para realizar un TFTP para todo el SMS. Substituya el *slot* por el número del slot SM. Este paso descarga el nuevo bootcode para el SM. Publique el [comando chkflash](#) de calcular y de comparar el checksum Flash para asegurarse de que el firmware está correcto. Publique el [comando version](#), que visualiza la versión del bootcode salvado en memoria flash.
7. Publique el **comando resetcd <standby_ASC>**. Este comando reajusta la placa de reserva.
8. Publique el **comando resetcd <active_ASC>** después de que suba la tarjeta ASC en espera otra vez.
9. Publique el **comando put <SM_FW_file> AXIS_SM_1_0.FW** de realizar un TFTP para todo el SMS. El número 0 representa todos los slots relevantes SM. Este paso descarga el firmware deseado para el SM. Utilice el TFTP para las descargas del [firmware específico del slot](#). Publique el **comando put <SM_FW_file> AXIS_SM_1_slot-.FW** de realizar un TFTP. Marque el tamaño del archivo del firmware descargado y si el firmware se ha descargado con éxito al disco ASC. Publique el [comando dspfwrevs](#) de verificar la revisión de firmware correcta.
10. Publique el **comando resetcd <stand-alone>** para todo el SMS independiente. Este comando reajusta la placa autónoma.
11. Para todos los grupos de redundancia: Publique el **comando resetcd <secondary_SM>** y la espera hasta que se actualice el secundario. Publique el [comando softswitch](#). Publique el comando del **<primary_SM><secondary_SM>** del [softswitch](#).
12. Publique el [comando dspadrxlat](#) de asegurarse de que el número de conexiones no ha cambiado.
13. Publique el [comando dsptotals](#) para todo el SMS. Examine la cantidad de líneas, los puertos, y los canales después de la actualización. Compare los valores a éstos antes de que la descarga para determinar si la configuración ha seguido siendo lo mismo.
14. Restablezca las configuraciones ASC y SM en caso necesario.

[Procedimiento 12: Actualización sin problemas para el conjunto de placas ASC 2 para las versiones 4.x a 4.y; 4.x a 5.x; 5.x a 5.y](#)

Este procedimiento se aplica a las versiones de firmware:

- 4.x a 4.y
- 4.x a 5.x

- 5.x a 5.y

1. [Salve la configuración ASC actual](#). Realice este paso para el ASC antes de que usted actualice el firmware.
2. [Salve la configuración actual SM](#) para cada SM primario e independiente. Realice este paso para el SM antes de que usted actualice el firmware.
3. Publique el [comando dspadrxlat](#) y observe el valor del parámetro de *ConnNumOfValidEntries*, que indica el número de conexiones. Publique este comando otra vez en el final del procedimiento de asegurarse de que el número de conexiones no ha cambiado.
4. Publique el [comando dsptotals](#) para todo el SMS primario e independiente. No cambie la configuración del estante durante el proceso de actualización. Examine la cantidad de líneas, los puertos, y los canales después de la actualización. Compare los valores a éstos antes de que la descarga para determinar si la configuración ha seguido siendo lo mismo.
5. Publique el comando `put <ASC_BT_file> AXIS_ASC_BACKUP.FW` de realizar un TFTP. Este paso descarga el nuevo bootcode para el ASC. Publique el [comando chkflash](#) de calcular y de comparar el checksum Flash para asegurarse de que el firmware está correcto. Publique el [comando version](#), que visualiza la versión del bootcode salvado en memoria flash. Publique el comando `switchcc` de conmutar al otro ASC. Publique el `<ASC_BT_file> puesto AXIS_ASC_BACKUP.FW` para realizar un TFTP para descargar el nuevo bootcode para el segundo ASC. Publique el [comando chkflash](#) de calcular y de comparar el checksum Flash para asegurarse de que el firmware está correcto. Publique el [comando version](#), que visualiza la versión del bootcode salvado en memoria flash. Publique el [comando donotupdatestandby](#). Publique el comando `put <ASC_FW_file> AXIS_ASC_STANDBY.FW` de realizar un TFTP. Marque el tamaño del archivo del firmware descargado y si el firmware se ha descargado con éxito al disco ASC. Publique el [comando dspfwrevs](#) de verificar la revisión de firmware correcta.
6. Publique el comando `put <SM_BT_file> AXIS_SM_1_slot-.BOOT` de realizar un TFTP para todo el SMS. Substituya el *slot-* por el número del slot SM. Este paso descarga el nuevo bootcode para el SM. Publique el [comando chkflash](#) de calcular y de comparar el checksum Flash para asegurarse de que el firmware está correcto. Publique el [comando version](#), que visualiza la versión del bootcode salvado en memoria flash.
7. Para todo el SMS, publique el comando `put <SM_FW_file> AXIS_SM_1_0.FW` de realizar un TFTP. El número 0 representa todos los slots relevantes SM. Este paso descarga el firmware deseado para el SM. Utilice el TFTP para las descargas del [firmware específico del slot](#). Publique el comando `put <SM_FW_file> AXIS_SM_1_slot-.FW` de realizar un TFTP. Marque el tamaño del archivo del firmware descargado y si el firmware se ha descargado con éxito al disco ASC. Publique el [comando dspfwrevs](#) de verificar la revisión de firmware correcta.
8. Publique el comando `resetcd <standby_ASC>`. Este comando reajusta la placa de reserva.
9. Publique el comando `resetcd <active_ASC>` después de que suba la tarjeta ASC en espera otra vez. Este comando reajusta la placa activa y la tarjeta ASC en espera llega a ser activa con el impacto de servicio mínimo.
10. Publique el comando `resetcd <stand-alone>` para todo el SMS independiente. Este comando reajusta la placa autónoma.
11. Para todos los grupos de redundancia: Publique el comando `resetcd <secondary_SM>` y la espera hasta que se actualice el secundario. Publique el comando del `<primary_SM>` del [softswitch](#). Publique el comando del `<secondary_SM>` del [softswitch](#).
12. Publique el [comando dspadrxlat](#) de asegurarse de que el número de conexiones no ha

cambiado.

13. Publique el [comando dsptotals](#) para todo el SMS primario e independiente. No cambie la configuración del estante durante la actualización. Examine la cantidad de líneas, los puertos, y los canales después de la actualización. Compare los valores a éstos antes de que la descarga para determinar si la configuración ha seguido siendo lo mismo.
14. Restablezca las configuraciones ASC y SM en caso necesario.

[Procedimiento 13: Downgrade para el conjunto de placas ASC 2 para las versiones 4.y a 4.x; 5.x a 4.x; 5.y a 5.x](#)

Este procedimiento se aplica a las versiones de firmware:

- 4.y a 4.x
- 5.x a 4.x
- 5.y a 5.x

1. [Compatibilidad del control](#).
2. [Salve la configuración ASC actual](#). Realice este paso para el ASC antes de que usted retroceda el firmware.
3. [Salve la configuración actual SM](#) para cada SM primario e independiente. Realice este paso para el SM antes de que usted retroceda el firmware.
4. Publique el [comando dspadrxlat](#) y observe el valor del parámetro de *ConnNumOfValidEntries*, que indica el número de conexiones. Publique el comando otra vez en el final del procedimiento de asegurarse de que el número de conexiones no ha cambiado.
5. Publique el [comando dsptotals](#) para todo el SMS primario e independiente. No cambie la configuración del estante durante el downgrade. Examine la cantidad de líneas, los puertos, y los canales después de la actualización. Compare los valores a éstos antes de que la descarga para determinar si la configuración ha seguido siendo lo mismo.
6. Publique el **comando put <ASC_BT_file> AXIS_ASC_BACKUP.FW** de realizar un TFTP. Este paso descarga el bootcode deseado en el ASC. Publique el [comando chkflash](#) de calcular y de comparar el checksum Flash para asegurarse de que el firmware está correcto. Publique el [comando version](#), que visualiza la versión del bootcode salvado en memoria flash. Publique el **comando switchcc** de conmutar al otro ASC. Publique el **comando put <ASC_BT_file> AXIS_ASC_BACKUP.FW** de realizar un TFTP para descargar el bootcode deseado para el segundo ASC. Publique el [comando chkflash](#) de calcular y de comparar el checksum Flash para asegurarse de que el firmware está correcto. Publique el [comando version](#) de visualizar la versión del bootcode salvado en memoria flash.
7. Publique el **comando put <ASC_FW_file> AXIS_ASC_ACTIVE.FW** de realizar un TFTP. Este paso descarga el firmware deseado para el ASC activo. Marque el tamaño del archivo del firmware descargado y si el firmware se ha descargado con éxito al disco ASC. Publique el [comando dspfwrevs](#) de verificar la revisión de firmware correcta. Publique el **comando put <ASC_FW_file> AXIS_ASC_STANDBY.FW** de realizar un TFTP para descargar el firmware deseado para la tarjeta ASC en espera. Marque el tamaño del archivo del firmware descargado y si el firmware se ha descargado con éxito al disco ASC. Publique el [comando dspfwrevs](#) de verificar la revisión de firmware correcta.
8. Publique el **comando put <SM_BT_file> AXIS_SM_1_slot-.BOOT** de realizar un TFTP para todo el SMS. Sustituya el *slot-* por el número del slot SM. Este paso descarga el bootcode

- deseado para el SM. Publique el [comando chkflash](#) de calcular y de comparar el checksum Flash para asegurarse de que el firmware está correcto. Publique el [comando version](#), que visualiza la versión del bootcode salvado en memoria flash.
9. Publique el **comando put <SM_FW_file> AXIS_SM_1_0.FW** de realizar un TFTP para todo el SMS. El número 0 representa todos los slots relevantes SM. Este paso descarga el firmware deseado para el SM. Utilice el TFTP para las descargas del [firmware específico del slot](#). Publique el **comando put <SM_FW_file> AXIS_SM_1_slot-.FW** de realizar un TFTP. Marque el tamaño del archivo del firmware descargado y si el firmware se ha descargado con éxito al disco ASC. Publique el [comando dspfwrevs](#) de verificar la revisión de firmware correcta.
 10. Publique el [comando clrallcnf](#). Este comando reajusta todos los indicadores luminosos LED amarillo de la placa muestra gravedad menor en el estante.
 11. Restablezca las configuraciones ASC y SM.
 12. Publique el [comando dspadrxlat](#) de asegurarse de que el número de conexiones no ha cambiado.
 13. Publique el [comando dsptotals](#) para todo el SMS. Examine la cantidad de líneas, los puertos, y los canales después de la actualización. Compare los valores a éstos antes de que la descarga para determinar si la configuración ha seguido siendo lo mismo.

[Información Relacionada](#)

- [Guía de Nuevos Nombres y Colores para Productos de WAN Switching](#)
- [Descargas - WAN Switching Software \(clientes registrados solamente\)](#)
- [Soporte Técnico y Documentación - Cisco Systems](#)