

Resolución de Problemas de Recargas de Catalyst 9200/9300 Debido a Problemas de Pila

Contenido

[Introducción](#)

[Prerequisites](#)

[Requirements](#)

[Componentes Utilizados](#)

[Antecedentes](#)

[Troubleshoot](#)

[Validar motivo de recarga de pila](#)

[Compruebe el hardware del cable de la pila](#)

[Confirmar configuración del cable de pila](#)

[Instalación de Stack Cables](#)

[Comprobar el estado del cable de la pila](#)

[Comandos heredados](#)

[Stack Syslogs](#)

[Flaps de puerto de pila](#)

[Interrupciones de hardware elevadas](#)

[Problemas de autenticación de pila](#)

[Información Relacionada](#)

Introducción

Este documento describe cómo resolver problemas de recargas inesperadas debido a problemas de pila en switches Catalyst 9000.

Prerequisites

Requirements

Cisco recomienda que tenga conocimiento sobre estos temas.

- Switches Catalyst 9000
- Arquitectura de sistema Stackwise de Catalyst 9300
- Arquitectura de sistema Stackwise de Catalyst 9200

Componentes Utilizados

La información que contiene este documento se basa en las siguientes versiones de software y hardware.

- Plataformas Catalyst 9300 y 9300L
- Cisco IOS® XE versión 17.2.1 y Cisco IOS XE versión 17.3.5

Este documento también puede utilizarse con estas versiones de software y hardware:

- Switches Catalyst 9200 y 9200L
- Cisco IOS XE versión 17.1.1 y posteriores

La información que contiene este documento se creó a partir de los dispositivos en un ambiente de laboratorio específico. Todos los dispositivos que se utilizan en este documento se pusieron en funcionamiento con una configuración verificada (predeterminada). Si tiene una red en vivo, asegúrese de entender el posible impacto de cualquier comando.

Antecedentes

Los motivos para restablecer la pila se describen en esta tabla.

Razón de restablecimiento	Descripción
combinación de pila	Esto se observa cuando al menos dos miembros de la pila afirman ser el switch activo de la pila. Esto puede observarse cuando el anillo de la pila se rompe o cuando se pierden mensajes del protocolo de detección de la pila (SDP) debido a cables de la pila defectuosos.
combinación de pila debido a incompatibilidad	Igual que la combinación de pila. Se observa con mayor frecuencia en las configuraciones de pila de medio anillo.
perdió tanto activo como en espera	Cuando se pierde el switch activo y si por cualquier razón el switch en espera no puede asumir el rol activo, todos los demás miembros de la pila se recargan y utilizan este motivo de reinicio. Esto también puede observarse cuando las pilas se configuran en configuraciones de medio anillo.
falla de autenticación del cable de pila	Se suele ver debido a un cable de pila defectuoso o a un puerto de pila defectuoso. También se puede ver debido a un problema de software.
falla de autenticación del adaptador de pila	Se suele ver debido a un cable de pila, adaptador de pila o puerto de pila defectuoso. También se puede ver debido a un problema de software.

Troubleshoot

Validar motivo de recarga de pila

Valide el último motivo de recarga para todos los miembros de la pila.

- Número de switch: número de switch asignado a un miembro de la pila; cada miembro de la pila tiene asignado un número único.

```
show version
show switch
show logging onboard switch <switch number> uptime detail
```

En el `show version`, puede identificar las diferentes razones de reinicio para cada uno de los miembros de la pila.

<#root>

switch#

show version

<omitted output>

Last reload reason: stack merge <-- Switch 1 Reason

<omitted output>

Switch	Ports	Model	SW Version	SW Image	Mode
*	1 53	C9300-48P	17.3.5	CAT9K_IOSXE	INSTALL
	2 53	C9300-48P	17.3.5	CAT9K_IOSXE	INSTALL
	3 53	C9300-48P	17.3.5	CAT9K_IOSXE	INSTALL

Switch 02

Switch uptime : 13 hours, 47 minutes

Base Ethernet MAC Address : aa:aa:aa:aa:aa:aa

Motherboard Assembly Number : 11-11111-11

Motherboard Serial Number : AAAAAAAAAA

Model Revision Number : F0

Motherboard Revision Number : C0

Model Number : C9300-48P

System Serial Number : AAAAAAAAAAB

Last reload reason : stack merge due to incompatibility <-- Switch 2 Reason

Switch 03

Switch uptime : 50 minutes

Base Ethernet MAC Address : bb:bb:bb:bb:bb:bb

Motherboard Assembly Number : 22-22222-22

Motherboard Serial Number :BBBBBBBBBBA

Model Revision Number : E0

Motherboard Revision Number : C0

Model Number : C9300L-48P

System Serial Number :BBBBBBBBBBB

```
Last reload reason : lost both active and standby <-- Switch 3 Reason
```

show switch El resultado del comando muestra la función actual de los miembros de la pila.

```
<#root>
```

```
switch#
```

```
show switch
```

```
Switch/Stack Mac Address : xxxx.xxxx.xxxx - Local Mac Address  
Mac persistency wait time: Indefinite
```

Switch#	Role	Mac Address	Priority	H/W Version	Current State
*1	Active	xxxx.xxxx.xxxx	15	V01	Ready
2	Standby	aaaa.aaaa.aaaa	14	V01	Ready
3	Member	bbbb.bbbb.bbbb	13	V01	Ready

El último registro de motivo de recarga se puede ver con el siguiente comando.

- Current reset timestamp - Muestra la hora cuando el switch arrancó. Sin embargo, no muestra la hora en que el switch se apagó.

```
<#root>
```

```
switch#
```

```
show logging onboard switch 1 uptime detail
```

```
-----  
UPTIME SUMMARY INFORMATION  
-----
```

```
First customer power on : 11/15/2019 22:46:33  
Total uptime : 0 years 0 weeks 6 days 20 hours 15 minutes  
Total downtime : 0 years 46 weeks 5 days 23 hours 42 minutes  
Number of resets : 10  
Number of slot changes : 0
```

```
Current reset reason : stack merge <--  
Current reset timestamp : 10/15/2020 05:44:01 <--
```

```
Current slot : 1  
Chassis type : 95  
Current uptime : 0 years 0 weeks 0 days 13 hours 0 minutes  
-----
```

```
-----  
UPTIME CONTINUOUS INFORMATION  
-----
```

```
Time Stamp | Reset | Uptime  
MM/DD/YYYY HH:MM:SS | Reason | years weeks days hours minutes  
-----
```

```
<omitted output>
```

```
10/15/2020 05:44:01 stack merge 0 0 0 1 0 <--  
-----
```

switch#

show logging onboard switch 2 uptime detail

UPTIME SUMMARY INFORMATION

First customer power on : 11/21/2019 17:46:08
Total uptime : 0 years 0 weeks 6 days 23 hours 21 minutes
Total downtime : 0 years 46 weeks 0 days 1 hours 36 minutes
Number of resets : 14
Number of slot changes : 1

Current reset reason : stack merge due to incompatibility <--

Current reset timestamp : 10/15/2020 05:44:03
Current slot : 2
Chassis type : 95
Current uptime : 0 years 0 weeks 0 days 13 hours 0 minutes

UPTIME CONTINUOUS INFORMATION

Time Stamp	Reset	Uptime
MM/DD/YYYY HH:MM:SS	Reason	years weeks days hours minutes

<omitted output>

10/15/2020 05:44:03	stack merge due to incompatibility	0 0 0 1 0 <--
---------------------	------------------------------------	---------------

switch#

show logging onboard switch 3 uptime detail

UPTIME SUMMARY INFORMATION

First customer power on : 08/13/2019 23:46:07
Total uptime : 0 years 38 weeks 5 days 11 hours 54 minutes
Total downtime : 0 years 22 weeks 3 days 7 hours 45 minutes
Number of resets : 37
Number of slot changes : 3

Current reset reason : lost both active and standby <--

Current reset timestamp : 10/15/2020 18:56:09
Current slot : 3
Chassis type : 95
Current uptime : 0 years 0 weeks 0 days 0 hours 30 minutes

UPTIME CONTINUOUS INFORMATION

Time Stamp	Reset	Uptime
MM/DD/YYYY HH:MM:SS	Reason	years weeks days hours minutes

<omitted output>

Nota: los errores "fallo de autenticación del cable de pila" y "fallo de autenticación del adaptador de pila" normalmente no permiten que el switch afectado se inicie por completo. Por lo tanto, no se pueden recopilar comandos para realizar análisis adicionales. Compruebe la sección correspondiente con los pasos indicados.

Compruebe el hardware del cable de la pila

De acuerdo con la guía de instalación de hardware para los switches Catalyst 9200 y 9300, debe asegurarse de que la pila cumpla con la configuración del cable de la pila y asegurarse de que los cables de la pila estén correctamente configurados.

Confirmar configuración del cable de pila

Los cables de la pila deben hacerse de esta manera:

switch 1 stack port 1 connected to switch 2

switch 1 stack port 2 connected to switch N

switch 2 stack port 1 connected to switch 3

switch 2 stack port 2 connected to switch 1

switch 3 stack port 1 connected to switch 4

switch 3 stack port 2 connected to switch 2

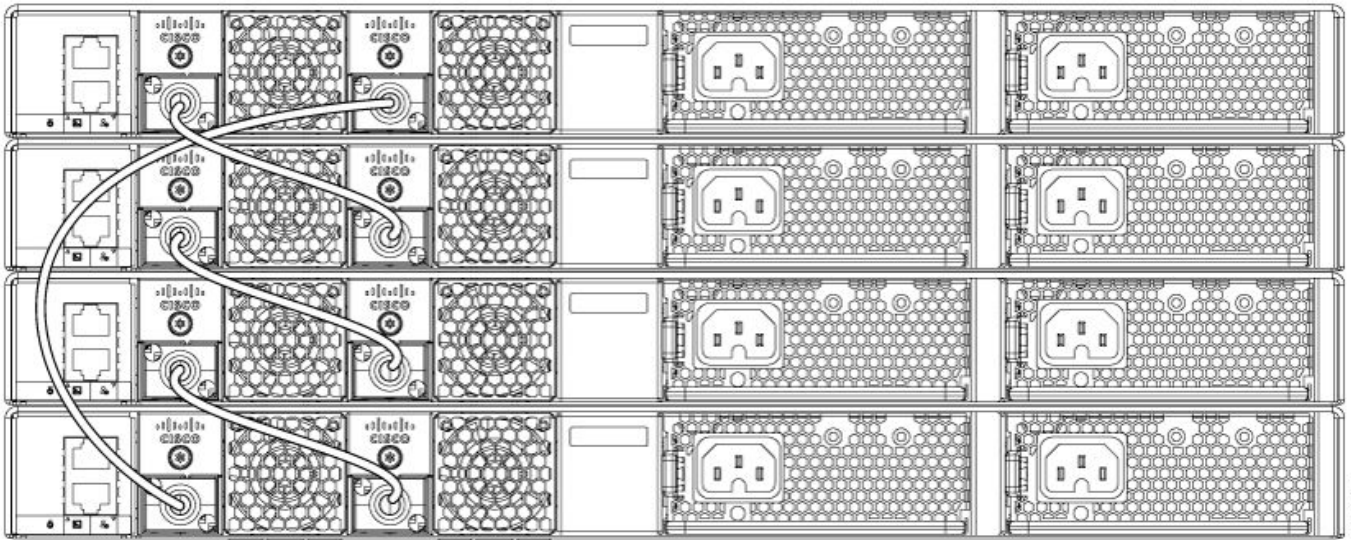
...

switch N stack port 1 connected to switch 1

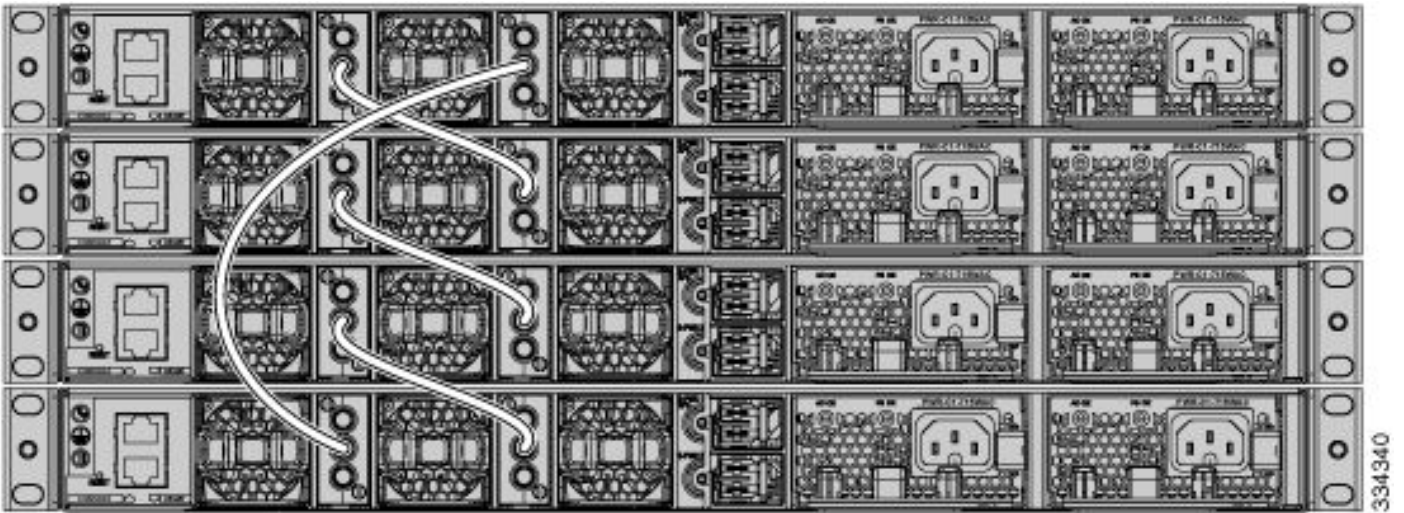
switch N stack port 2 conectado al switch N-1

De esta manera, la configuración de la pila se ve como estas imágenes.

Catalyst 9200L y 9200



Catalyst 9300

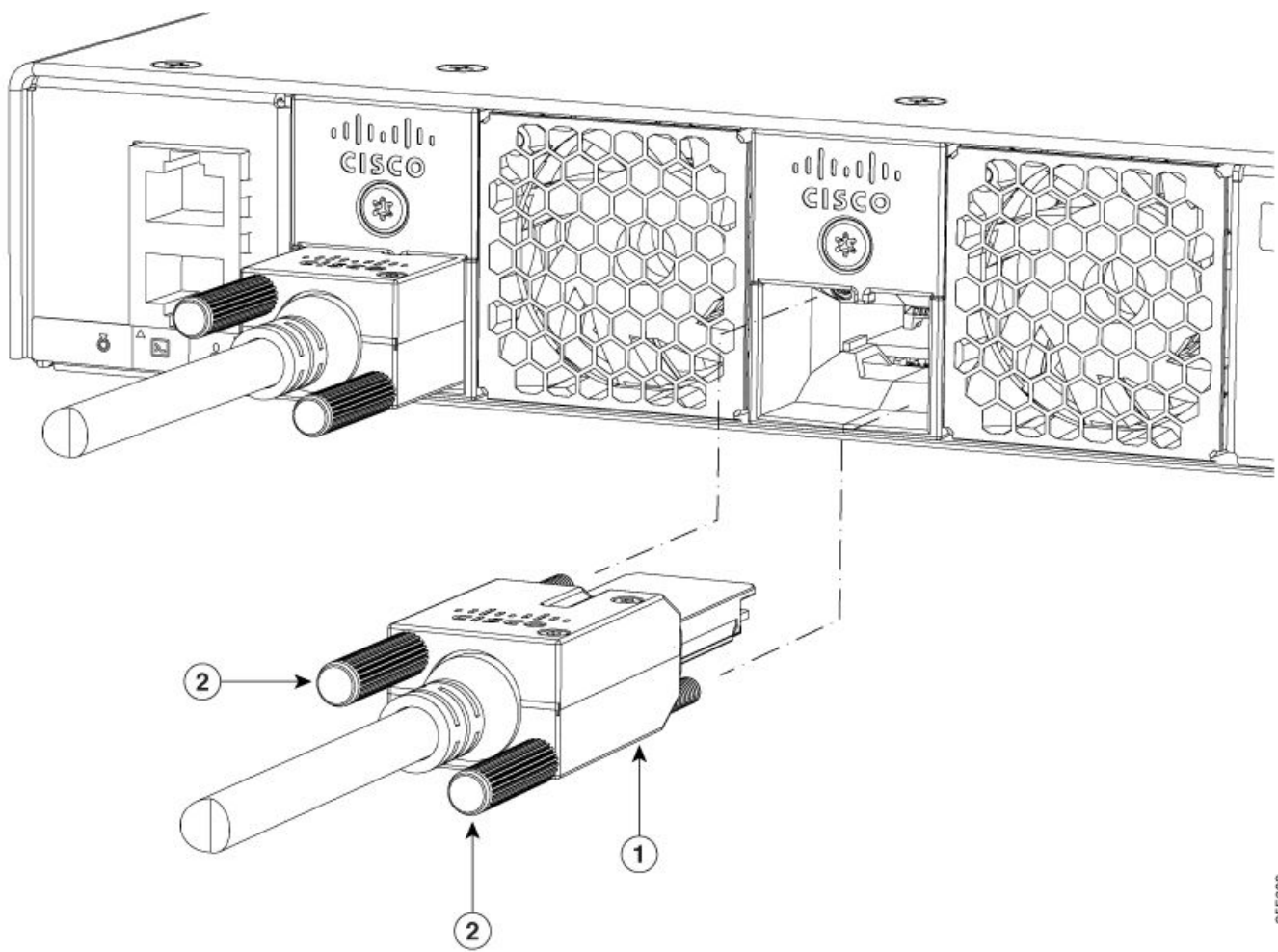
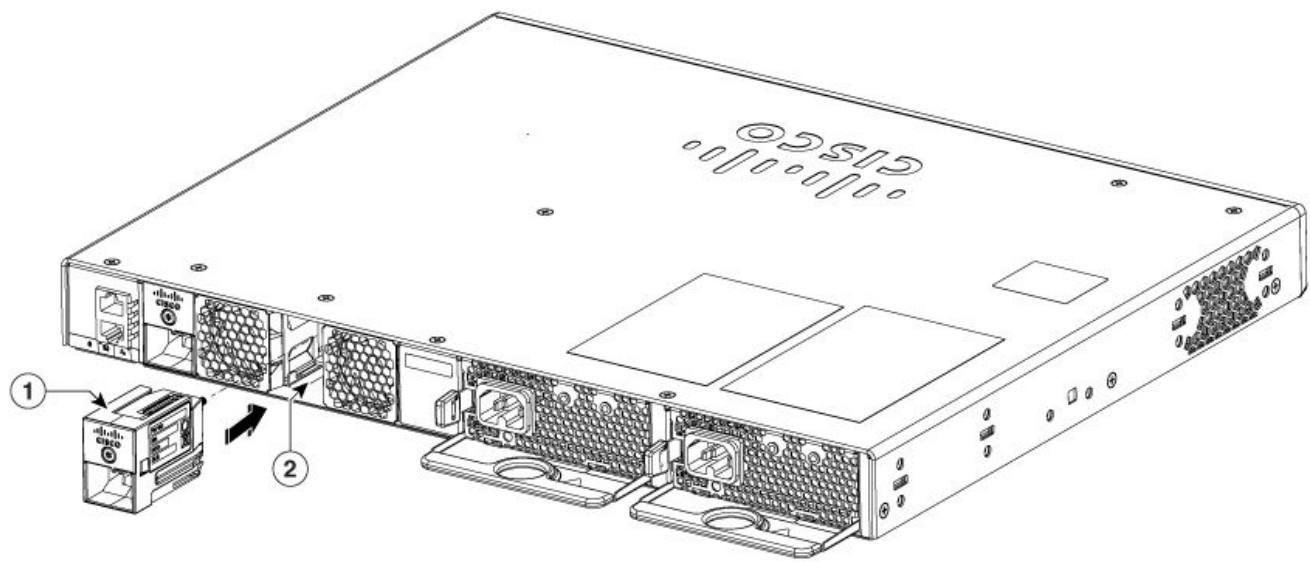


Instalación de Stack Cables

Cuando inserte el adaptador de pila o el cable de pila, siga estas instrucciones:

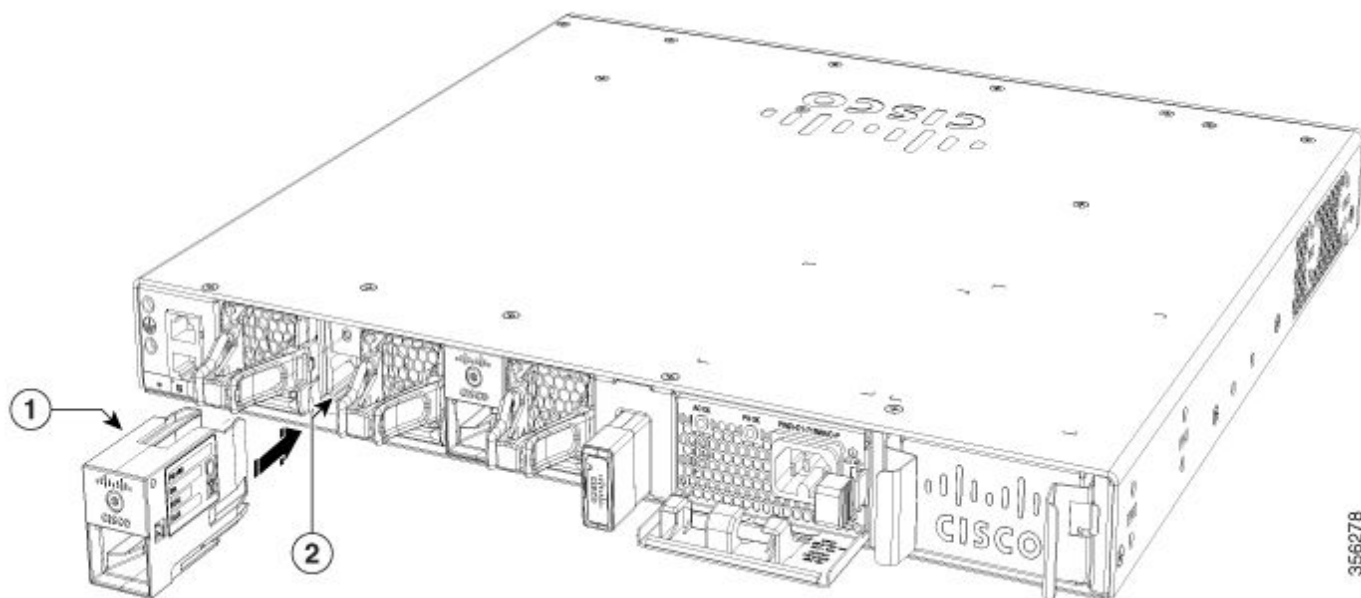
Catalyst 9200L y 9200

1. Asegúrese de que los adaptadores de pila estén insertados correctamente. El logotipo de Cisco debe estar en la parte superior.
2. Asegúrese de que el cable de la pila esté firmemente apretado a mano.

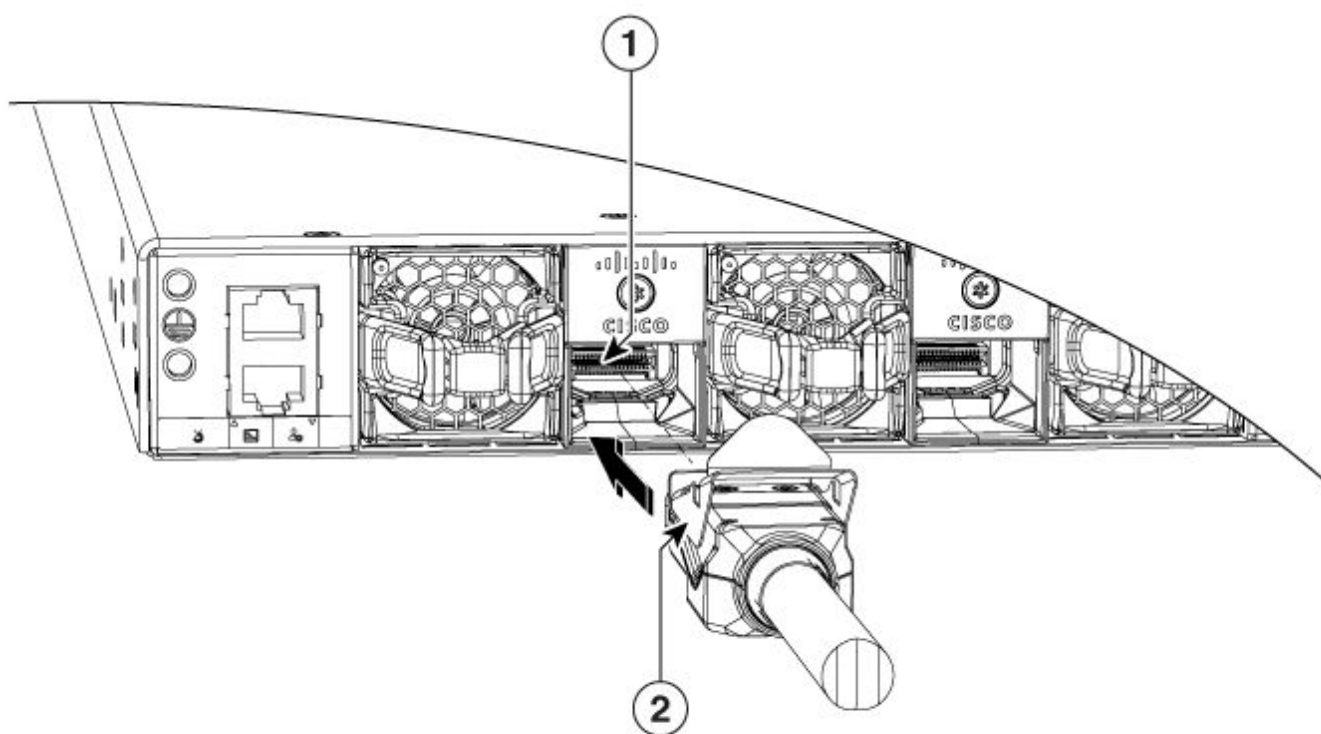


Catalyst 9300L

1. Asegúrese de que los adaptadores de pila estén insertados correctamente. El logotipo de Cisco debe estar en la parte superior.
2. Asegúrese de que el cable de la pila esté firmemente apretado a mano.



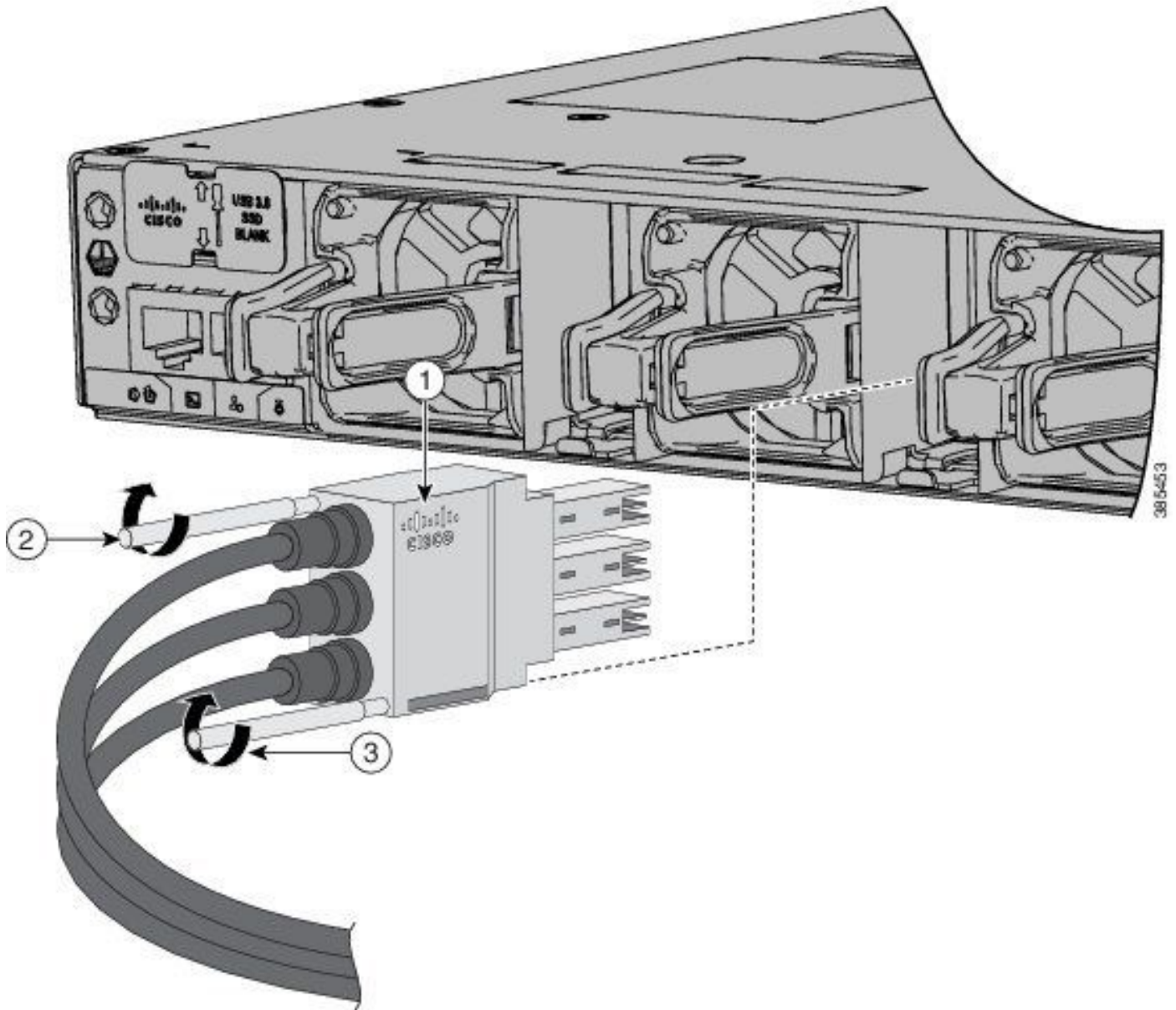
356278



356272

Catalyst 9300

1. El logotipo de Cisco debe estar en la parte superior.
2. Asegúrese de que los tornillos del conector estén bien apretados con la mano (no demasiado flojos, no demasiado apretados).



Comprobar el estado del cable de la pila

En la mayoría de los casos, las recargas inesperadas que se muestran en este documento se activaron debido a cables de pila, adaptadores de pila o puertos de pila defectuosos. Independientemente de la versión de software que ejecute, puede ser susceptible a esto si las partes de la pila no se instalaron correctamente.

Una vez validadas las secciones Confirm Stack Cable Setup e Install Stack Cables, verifique el estado del cable de la pila con estos comandos:

```
<#root>
```

```
show switch neighbors
```

```
show switch stack-ring speed
```

```
show switch stack-ports summary
```

```
show switch stack-ports detail
```

En este ejemplo, hay una pila de tres switches Catalyst 9300. `show switch neighbors` El resultado del comando muestra qué switches están conectados a cada miembro de la pila:

```
<#root>
```

```
switch#
```

```
show switch neighbors
```

Switch #	Port 1	Port 2
1	2	3
2	3	1
3	1	2

Cuando un cable de pila no está presente, se ha insertado incorrectamente o es defectuoso, se muestra None en lugar del miembro de pila:

```
<#root>
```

```
switch#
```

```
show switch neighbors
```

Switch #	Port 1	Port 2
1	2	

```
None
```

```
<--
```

2	3	1
3		

```
None
```

```
2
```

```
<--
```

`show switch stack-ring speed` proporciona el estado del anillo de la pila:

```
<#root>
```

```
switch#
show switch stack-ring speed

Stack Ring Speed : 480G          <--

Stack Ring Configuration: Full <--

Stack Ring Protocol : StackWise
```

Si por alguna razón el anillo de la pila está roto, el resultado tiene el siguiente aspecto:

```
<#root>
switch#
show switch stack-ring speed

Stack Ring Speed : 240G          <--

Stack Ring Configuration: Half <--

Stack Ring Protocol : StackWise
```

Advertencia: nunca se espera que vea el estado Half en una configuración de anillo de pila correcta. Aunque la pila funciona, pierde la mitad del ancho de banda, así como la redundancia.

Un entorno saludable `show switch stack-ports summary` el resultado del comando tiene este aspecto.

Nota: el puerto 1 de la pila del switch 1 muestra dos cambios de enlaces. This is normal.

```
<#root>
```

```
switch#
show switch stack-ports summary
```

Sw#/Port#	Port Status	Neighbor	Cable Length	Link OK	Link Active	Sync OK	#Changes to LinkOK
1/1	OK	2	50cm	Yes	Yes	Yes	2
1/2	OK	3	100cm	Yes	Yes	Yes	1

2/1	OK	3	50cm	Yes	Yes	Yes	1
2/2	OK	1	50cm	Yes	Yes	Yes	1
3/1	OK	1	100cm	Yes	Yes	Yes	1
3/2	OK	2	50cm	Yes	Yes	Yes	1

Si el resultado muestra muchas inestabilidad en ciertos puertos, podría ser una señal de inestabilidad de la pila. Esta condición podría desencadenar una combinación de pila. `Unknown` se puede ver el estado si la pila no está correctamente cableada.

<#root>

switch#

show switch stack-ports summary

Sw#/Port#	Port Status	Neighbor	Cable Length	Link OK	Link Active	Sync OK
-----------	-------------	----------	--------------	---------	-------------	---------

#Changes to LinkOK

In Loopback

1/1	OK	2	50cm	Yes	Yes	Yes
-----	----	---	------	-----	-----	-----

16

No

<-- 16 flaps on switch 1 stack port 1 facing switch 2

1/2	OK	3	100cm	Yes	Yes	Yes	1
2/1	OK	3	50cm	Yes	Yes	Yes	1
2/2	OK	1					

Unknown

Yes	Yes	Yes
-----	-----	-----

16

No

<-- Cable length 'unknown', 16 flaps on switch 2 stack port 2 facing switch 1

3/1	OK	1	100cm	Yes	Yes	Yes	1
3/2	OK	2	50cm	Yes	Yes	Yes	1

Cuando se observan cambios excesivos en los enlaces, el siguiente paso consiste en comprobar el `show switch stack-ports detail` y céntrate en el `CRC Errors` contadores. Los CRC que se incrementan en una interfaz significan que los paquetes recibidos en ese puerto están mal formados. Estas condiciones pueden aplicarse:

- Paquetes dañados enviados desde el lado remoto debido a un puerto defectuoso.
- El adaptador de pila (si corresponde) o el cable de pila no están configurados

correctamente.

- El adaptador o el cable de pila son defectuosos.

<#root>

switch#

show switch stack-ports detail

1 is OK Loopback No
Cable Length 100cm Neighbor 2
Link Ok Yes Sync Ok Yes Link Active Yes
Changes to LinkOK 16
Five minute input rate 1110 bytes/sec
Five minute output rate 47 bytes/sec
24798951 bytes input
737941 bytes output

CRC Errors

Data CRC 459731 <-- CRCs
Ringword CRC 35156 <-- CRCs
InvRingWord 54951 <-- CRCs
PcsCodeWord 35481 <-- CRCs

1/2 is OK Loopback No
Cable Length 100cm Neighbor 3
Link Ok Yes Sync Ok Yes Link Active Yes
Changes to LinkOK 1
Five minute input rate 164 bytes/sec
Five minute output rate 67 bytes/sec
0 bytes input
0 bytes output

CRC Errors

Data CRC 0
Ringword CRC 0
InvRingWord 0
PcsCodeWord 0

2/1 is OK Loopback No
Cable Length 50cm Neighbor 3
Link Ok Yes Sync Ok Yes Link Active Yes
Changes to LinkOK 0
Five minute input rate 0 bytes/sec
Five minute output rate 0 bytes/sec
0 bytes input
0 bytes output

CRC Errors

Data CRC 0
Ringword CRC 0
InvRingWord 0
PcsCodeWord 0

2/2 is OK Loopback No
Cable Length 50cm Neighbor 1
Link Ok Yes Sync Ok Yes Link Active Yes
Changes to LinkOK 16
Five minute input rate 30 bytes/sec
Five minute output rate 1093 bytes/sec
480028 bytes input
0 bytes output

CRC Errors

```
Data CRC 0 <-- No CRCs
Ringword CRC 0 <-- No CRCs
InvRingWord 0 <-- No CRCs
PcsCodeWord 0 <-- No CRCs
```

```
3/1 is OK Loopback No
Cable Length 100cm Neighbor 1
Link Ok Yes Sync Ok Yes Link Active Yes
Changes to LinkOK 1
Five minute input rate 0 bytes/sec
Five minute output rate 0 bytes/sec
81387545 bytes input
29294666 bytes output
CRC Errors
Data CRC 0
Ringword CRC 0
InvRingWord 0
PcsCodeWord 0
```

```
3/2 is OK Loopback No
Cable Length 100cm Neighbor 2
Link Ok Yes Sync Ok Yes Link Active Yes
Changes to LinkOK 1
Five minute input rate 1030 bytes/sec
Five minute output rate 0 bytes/sec
480028 bytes input
0 bytes output
CRC Errors
Data CRC 0
Ringword CRC 0
InvRingWord 0
PcsCodeWord 0
```

Nota: El `show switch stack-ports detail` está disponible en el tren Cisco IOS XE Release 17.3.x y posteriores. Para verificar los contadores de errores CRC en versiones anteriores, utilice los comandos legacy.

Comandos heredados

Los comandos que terminan en 0 son los contadores CRC para el puerto de pila 1, los comandos que terminan en 1 son los contadores CRC para el puerto de pila 2. Estos comandos se deben ingresar para todos los miembros de la pila.

```
show platform hardware fed switch <switch number> fwd-asic register read register-name SifRacDataCrcErr0
show platform hardware fed switch <switch number> fwd-asic register read register-name SifRacRwCrcError0
show platform hardware fed switch <switch number> fwd-asic register read register-name SifRacInvalidRing0
show platform hardware fed switch <switch number> fwd-asic register read register-name SifRacPcsCodeWord0

show platform hardware fed switch <switch number> fwd-asic register read register-name SifRacDataCrcErr1
show platform hardware fed switch <switch number> fwd-asic register read register-name SifRacRwCrcError1
show platform hardware fed switch <switch number> fwd-asic register read register-name SifRacInvalidRing1
show platform hardware fed switch <switch number> fwd-asic register read register-name SifRacPcsCodeWord1
```

Nota: el contador #Changes to LinkOK en el `show switch stack-ports summary` y los contadores de CRC en el `show switch stack-ports detail` El resultado del comando se debe verificar al menos dos veces para validar si hay un incremento en cualquiera de ellos. Los contadores estáticos validan un link de pila estable, mientras que un incremento en cualquiera de estos contadores valida la inestabilidad del link de pila.

Stack Syslogs

Estos registros se ven cuando hay problemas de pila.

Flaps de puerto de pila

```
Aug 9 21:54:22.911: %STACKMGR-6-STACK_LINK_CHANGE: Switch 1 R0/0: stack_mgr: Stack port 1 on Switch 1 i
Aug 9 21:54:23.011: %STACKMGR-6-STACK_LINK_CHANGE: Switch 1 R0/0: stack_mgr: Stack port 1 on Switch 1 i
Aug 9 21:54:35.096: %STACKMGR-6-STACK_LINK_CHANGE: Switch 1 R0/0: stack_mgr: Stack port 1 on Switch 1 i
Aug 9 21:54:35.197: %STACKMGR-6-STACK_LINK_CHANGE: Switch 1 R0/0: stack_mgr: Stack port 1 on Switch 1 i
Aug 9 21:54:40.334: %STACKMGR-6-STACK_LINK_CHANGE: Switch 2 R0/0: stack_mgr: Stack port 2 on Switch 2 i
Aug 9 21:54:40.434: %STACKMGR-6-STACK_LINK_CHANGE: Switch 2 R0/0: stack_mgr: Stack port 2 on Switch 2 i
```

Las inestabilidad de los puertos de la pila en escenarios de medio anillo hacen que la pila se divida y que se elimine el switch. En esta situación, hay una pila de seis switches en medio anillo. El enlace de pila entre los switches 1 y 6 no está presente y el enlace de pila entre los switches 5 y 6 se desestabiliza constantemente. Esto hace que el miembro 6 del switch se elimine de la pila.

<#root>

```
Apr 9 19:13:25.665: %STACKMGR-6-STACK_LINK_CHANGE: Switch 5 R0/0: stack_mgr: Stack port 1 on Switch 5 i
```

```
Apr 9 19:13:42.513: %STACKMGR-4-SWITCH_REMOVED: Switch 2 R0/0: stack_mgr: Switch 6 has been removed from
```

```
Apr 9 19:13:42.588: %STACKMGR-4-SWITCH_REMOVED: Switch
```

1

```
R0/0: stack_mgr: Switch 6 has been removed from the stack.
```

```
Apr 9 19:13:42.827: %STACKMGR-4-SWITCH_REMOVED: Switch
```

5

```
R0/0: stack_mgr: Switch 6 has been removed from the stack.
```

```
Apr 9 19:13:42.999: %STACKMGR-4-SWITCH_REMOVED: Switch
```

4

```
R0/0: stack_mgr: Switch 6 has been removed from the stack.
```

```
Apr 9 19:13:43.031: %STACKMGR-4-SWITCH_REMOVED: Switch
```

3

```
R0/0: stack_mgr: Switch 6 has been removed from the stack.
```

```
Apr 9 19:13:47.666: %STACKMGR-6-STACK_LINK_CHANGE: Switch 5 R0/0: stack_mgr: Stack port 1 on Switch 5 i
```

```
Apr 9 19:25:57.715: %STACKMGR-6-STACK_LINK_CHANGE: Switch 5 R0/0: stack_mgr: Stack port 1 on Switch 5 i
```



```
Apr 9 19:26:15.817: %STACKMGR-4-SWITCH_REMOVED: Switch 2 R0/0: stack_mgr: Switch 6 has been removed from
Apr 9 19:26:15.946: %STACKMGR-4-SWITCH_REMOVED: Switch 1 R0/0: stack_mgr: Switch 6 has been removed from
Apr 9 19:26:16.290: %STACKMGR-4-SWITCH_REMOVED: Switch 5 R0/0: stack_mgr: Switch 6 has been removed from
Apr 9 19:26:16.450: %STACKMGR-4-SWITCH_REMOVED: Switch 3 R0/0: stack_mgr: Switch 6 has been removed from
Apr 9 19:26:16.457: %STACKMGR-4-SWITCH_REMOVED: Switch 4 R0/0: stack_mgr: Switch 6 has been removed from
Apr 9 19:26:21.717: %STACKMGR-6-STACK_LINK_CHANGE: Switch 5 R0/0: stack_mgr: Stack port 1 on Switch 5 is
Apr 9 19:38:31.766: %STACKMGR-6-STACK_LINK_CHANGE: Switch 5 R0/0: stack_mgr: Stack port 1 on Switch 5 is
```

Interrupciones de hardware elevadas

Se observan interrupciones de hardware elevadas debido a demasiados errores CRC en el puerto de pila.

<#root>

```
Jun 9 09:28:06.723: %SIF_MGR-1-FAULTY_CABLE: Switch 1 R0/0: sif_mgr: High hardware interrupt seen on sw
Jun 9 09:29:06.724: %SIF_MGR-1-FAULTY_CABLE: Switch 1 R0/0: sif_mgr: High hardware interrupt seen on sw
Jun 9 09:30:06.725: %SIF_MGR-1-FAULTY_CABLE: Switch 1 R0/0: sif_mgr: High hardware interrupt seen on sw
Jun 9 09:31:06.726: %SIF_MGR-1-FAULTY_CABLE: Switch 1 R0/0: sif_mgr: High hardware interrupt seen on sw
Jun 9 09:33:06.727: %SIF_MGR-1-FAULTY_CABLE: Switch 1 R0/0: sif_mgr: High hardware interrupt seen on sw
Jun 9 09:34:06.728: %SIF_MGR-1-FAULTY_CABLE: Switch 1 R0/0: sif_mgr: High hardware interrupt seen on sw
```

Problemas de autenticación de pila

Este tipo de problema puede evitar el arranque del switch, por lo tanto `show` no son una opción.

La autenticación del cable de la pila falló se muestra cuando el switch se recarga debido a este problema.

<#root>

```
Waiting for 120 seconds for other switches to boot
Switch is in STRAGGLER mode, waiting for active Switch to boot
Active Switch has booted up, starting discovery phase
#####

*** Stack cable authentication failed for cable inserted on stack port 2 on switch 1 *** <--

Reloading chassis because cable auth failed on stack_port 0#
Chassis 1 reloading, reason - stack cable authentication failed
reload fp action requested
rp processes exit with reload switch code
Jul 5 10:43:33.520: %PMAN-3-PROCESS_NOTIFICATION: R0/0: pvp:
System report /crashinfo/system-report_local_20201015-165033-Universal.tar.gz (size: 176 KB) generated
```

Escriba el `show version` después de la recarga.

<#root>

switch#

show version

<omitted output>

Last reload reason: Reload Command <-- switch 1

<omitted output>

Switch 02

Switch uptime : 60 minutes

Base Ethernet MAC Address : aa:aa:aa:aa:aa:aa
Motherboard Assembly Number : 11-11111-11
Motherboard Serial Number : AAAAAAAAAA
Model Revision Number : F0
Motherboard Revision Number : C0
Model Number : C9300-48P
System Serial Number : AAAAAAAAAAB
Last reload reason : Reload slot command

Switch 03

Switch uptime : 56 minutes

Base Ethernet MAC Address : bb:bb:bb:bb:bb:bb
Motherboard Assembly Number : 22-22222-22
Motherboard Serial Number : BBBB BBBBBA
Model Revision Number : E0
Motherboard Revision Number : C0
Model Number : C9300L-48P
System Serial Number : BBBB BBBB BB

Last reload reason : stack cable authentication failure <--

<#root>

switch#

show logging onboard switch 3 uptime detail

UPTIME SUMMARY INFORMATION

First customer power on : 08/13/2019 23:46:07
Total uptime : 0 years 38 weeks 5 days 11 hours 54 minutes
Total downtime : 0 years 22 weeks 3 days 7 hours 45 minutes
Number of resets : 37
Number of slot changes : 3

Current reset reason : stack cable authentication failur <--

Current reset timestamp : 10/15/2020 18:56:09
Current slot : 3
Chassis type : 95
Current uptime : 0 years 0 weeks 0 days 0 hours 56 minutes

```
-----  
-----  
UPTIME CONTINUOUS INFORMATION  
-----  
Time Stamp          | Reset                      | Uptime  
MM/DD/YYYY HH:MM:SS | Reason                     | years weeks days hours minutes  
-----  
10/15/2020 18:56:09  stack cable authentication failur  0    0    0    0    35 <--  
-----
```

Stack adapter authentication failed se ve así cuando el switch se recarga debido a este defecto de software.

<#root>

```
Both links down, not waiting for other switches  
Switch number is X
```

```
*** Stack adapter authentication failed on stack port <1|2> on switch X *** <--
```

```
Stack Adapter Auth Fail : SIF_SERDES_CABLE_WESTBOUND
```

También se puede ver así.

<#root>

```
Both links down, not waiting for other switches Switch number is X
```

```
*** Stack adapter authentication failed on stack port <1|2> on switch X *** <--
```

```
Stack Adapter Auth Fail : SIF_SERDES_CABLE_EASTBOUND
```

Nota: Si se encuentra un fallo en la autenticación del adaptador/cable de pila en el switch, se espera que el switch respectivo se recargue por sí mismo, no toda la pila.

Para aislar el problema en el cable de pila, el adaptador de pila o el switch en sí con las siguientes combinaciones de pruebas, siga estos pasos:

1. Stack Cable - Reemplazar con un buen cable de pila.
 1. Si el problema no se replica, podría ser un cable de pila fallido. Es posible que sea necesario sustituir el cable de la pila.
 2. Si el problema se repite, vaya al paso 2.
2. Adaptador de pila (si corresponde): vuelva a colocar el adaptador de pila al menos dos veces para ver si soluciona el problema. Esto es solo para descartar cualquier problema

mecánico con la inserción del adaptador.

1. Si la reinstalación no resolvió el problema, reemplácelo por un buen adaptador de pila.
 2. Si el problema no se replica, podría ser un adaptador de pila fallido. Es posible que sea necesario reemplazar el adaptador de pila.
 3. Si el problema se duplica/replica, vaya al paso 3.
3. Switch: en este momento, no se ha producido aislamiento en el cable de pila o en el adaptador de pila. En este momento, debe ponerse en contacto con el centro de asistencia técnica Cisco Technical Assistance Center (TAC) para validar el problema del switch, ya sea hardware (puertos de pila) o software.

Nota: existe un error conocido para la última razón de recarga:fallo de autenticación del cable de pila. Valide que no golpee este bug en caso de que suceda solamente una vez y tenga un switch Catalyst 9300L.

ID de error de Cisco [CSCvu25094](#): se produjo un crash de 9300L; fallo de autenticación del cable de pila; motivo de la recarga solo una vez.

Información Relacionada

- [Guía de instalación de hardware de los switches Catalyst de Cisco serie 9200](#)
- [Guía de instalación de hardware de los switches Catalyst de Cisco serie 9300](#)
- [Informe técnico sobre la arquitectura Cisco StackWise en switches Catalyst serie 9200](#)
- [Informe técnico sobre la arquitectura del sistema Catalyst 9300 Stackwise](#)
- [Guía de configuración de apilamiento y alta disponibilidad, Cisco IOS XE Amsterdam 17.3.x \(switches Catalyst 9200\)](#)
- [Guía de configuración de apilamiento y alta disponibilidad, Cisco IOS XE Amsterdam 17.3.x \(switches Catalyst 9300\)](#)
- ID de error de Cisco [CSCvu25094](#): se produjo una caída de 9300L; fallo de autenticación del cable de pila; motivo de la recarga solo una vez
- ID de bug de Cisco [CSCvz07678](#) - El puerto de la pila Cat9300 permanece inactivo después de que el cable de alimentación en espera OIR
- [Soporte Técnico y Documentación - Cisco Systems](#)

Acerca de esta traducción

Cisco ha traducido este documento combinando la traducción automática y los recursos humanos a fin de ofrecer a nuestros usuarios en todo el mundo contenido en su propio idioma.

Tenga en cuenta que incluso la mejor traducción automática podría no ser tan precisa como la proporcionada por un traductor profesional.

Cisco Systems, Inc. no asume ninguna responsabilidad por la precisión de estas traducciones y recomienda remitirse siempre al documento original escrito en inglés (insertar vínculo URL).