

Contenido

[Introducción](#)

[prerrequisitos](#)

[Requisitos](#)

[Componentes Utilizados](#)

[Convenciones](#)

[Mensaje de error del aborto 1M3 \(1000003\)](#)

[Información Relacionada](#)

Introducción

Este documento explica los 1000003) mensajes de error del aborto 1M3 (, pues este ejemplo muestra:

prerrequisitos

Requisitos

No hay requisitos específicos para este documento.

Componentes Utilizados

Este documento no tiene restricciones específicas en cuanto a versiones de software y de hardware.

Convenciones

Consulte [Convenciones de Consejos TécnicosCisco](#) para obtener más información sobre las convenciones del documento.

Aborte el mensaje de error 1M3 (1000003)

Se registra este aborto cuando el procesador MC680x0 no recibe una señal de un dispositivo externo tal como un dispositivo de memoria de indicar que ha ocurrido la Transferencia de datos. Esto está generalmente porque el software especifica a una dirección no válida (inválida porque el puntero no se ha inicializado) o porque un dispositivo de hardware no puede proporcionar la señal de reconocimiento de la transferencia.

La porción de la punta de transferencia del servicio (SSP) del stack del error del software tiene este formato para los procesadores MC68040 como las placas del procesador de red (NPC) o las placas de controlador de banda ancha (BCC):

La mayoría de la información importante en este stack es la ubicación del aborto (contador de programa) y del direccionamiento que no pueden ser accedidos, que es la dirección de fallos.

Usted puede marcar el **archivo Nmemmap.h** para determinar si la dirección de fallos es un registro de hardware válido. En este ejemplo, el direccionamiento 0xA422C388is no un registro de hardware válido, así que el software intenta acceder a una dirección no válida. Un ejemplo de una falla de hardware es el error de uno de los registros del puerto paralelo responder. La dirección base de PAR_PTS es 0xA0000000.

Usted puede utilizar el programa en dirección contraria determina la ubicación que el software intenta acceder. La instrucción de armado prevista es moverse a una ubicación de memoria que un registro de dirección especifique. Ésta no pudo ser la instrucción en el contador de programa porque el procesador lee las instrucciones delante de la ejecución de las instrucciones. Tiene una arquitectura canalizada.

Esta secuencia de instrucciones genera un error del aborto 1M3 cuando una tentativa se hace para leer en el address1:

[Información Relacionada](#)

- [Guía de Nuevos Nombres y Colores para Productos de WAN Switching](#)
- [Descargas - WAN Switching Software \(clientes registrados solamente\)](#)
- [Soporte Técnico y Documentación - Cisco Systems](#)