

La nota técnica en el puerto FC abajo debido al “error inhabilitó - el error de la velocidad bits demasiado arriba”

Contenido

[Introducción](#)

[Verificación](#)

[Troubleshooting](#)

[Umbrales del error de bit](#)

[Advertencias](#)

Introducción

Este documento describe las razones por las que un puerto del Fibre Channel (FC) en un Switch del Director de capas múltiples (MDS) o el Switch capaz del nexa FC se trae abajo de debido al “error inhabilitado - error de la velocidad bits demasiado arriba”.

Una descripción detallada de los estados inhabilitados del error se puede encontrar aquí:

[Resolver problemas los puertos FC](#)

Verificación

Paso 1. Utilice el comando show interface de verificar que el Switch detectó un problema y inhabilitó el puerto.

Verifique al estado de errDisable que usa el CLI:

show interface

fc3/1 está abajo de (error inhabilitado - el error de la velocidad bits demasiado arriba)

Paso 2. Utilice el comando detail del transmisor-receptor de la interfaz fcX/Y de la demostración de ver la información sobre los niveles de la señal en el pequeño transmisor-receptor enchufable del (SFP) de Form Factor.

Si el puerto está actualmente abajo, usted puede tener que traerlo encima de primero:

```
switch# config ; interface fc3/1 ; no shut ; sh interface fc3/1 transceiver detail
fc3/1 sfp is present
  Name is CISCO-AVAGO
  Manufacturer's part number is SFBR-5780APZ-CS2
  Revision is G2.3
  Serial number is AGD16348ETR
  Cisco part number is 10-2418-01
  Cisco pid is DS-SFP-FC8G-SW
```

```

FC Transmitter type is short wave laser w/o OFC (SN)
FC Transmitter supports short distance link length
Transmission medium is multimode laser with 62.5 um aperture (M6)
Supported speeds are - Min speed: 2000 Mb/s, Max speed: 8000 Mb/s
Nominal bit rate is 8500 Mb/s
Link length supported for 50/125um OM2 fiber is 50 m
Link length supported for 62.5/125um fiber is 21 m
Link length supported for 50/125um OM3 fiber is 150 m
Cisco extended id is unknown (0x0)

```

```

No tx fault, no rx loss, in sync state, diagnostic monitoring type is 0x68
SFP Diagnostics Information:

```

```

-----

```

		Alarms		Warnings	
		High	Low	High	Low
Temperature	27.73 C	75.00 C	-5.00 C	70.00 C	0.00 C
Voltage	3.30 V	3.63 V	2.97 V	3.46 V	3.13 V
Current	6.14 mA	10.50 mA	2.00 mA	10.50 mA	2.00 mA
Tx Power	-2.52 dBm	1.70 dBm	-14.00 dBm	-1.30 dBm	-10.00 dBm
Rx Power	-2.81 dBm	3.00 dBm	-17.30 dBm	0.00 dBm	-13.30 dBm
Transmit Fault Count = 0					

```

-----

```

```

Note: ++ high-alarm; + high-warning; -- low-alarm; - low-warning

```

```

switch#

```

Sobre indica que los niveles de la señal están dentro de lo especificado.

Troubleshooting

Una descripción de los estados inhabilitados del error se puede encontrar aquí:

[Umbral del error de bit](#)

Umbrales del error de bit

El umbral del error de la velocidad bits (BER) es utilizado por un Switch para detectar un índice de errores creciente antes de que la degradación del rendimiento afecte seriamente al tráfico.

Los errores de bit ocurren debido a estas razones:

- Cable defectuoso o malo.
- GBIC defectuoso o malo o SFP.
- El GBIC o SFP se especifica para actuar en el 1 Gbps pero se utiliza en el 2 Gbps.
- El GBIC o SFP se especifica para actuar en el 2 Gbps pero se utiliza en el 4 Gbps.
- El cable del trayecto corto se utiliza para de larga distancia o el cable de larga distancia se utiliza para el trayecto corto.
- Pérdida de sincronización momentánea.
- Conexión por cable flexible a la una o ambos extremos.
- Conexión incorrecta GBIC o de SFP a la una o ambos extremos.

Se detecta un umbral BER cuando 15 explosiones de error ocurren en cinco minutos un período. Por abandono, el Switch inhabilita la interfaz cuando se alcanza el umbral. Utilice la secuencia de comando **shutdown and no shutdown** para volver a permitir la interfaz.

Elimine el equipo físico defectuoso substituyendo cable/s, los GBIC/los SFP y también por el panel de conexiones del paso un en un momento del paso.

Usted puede configurar el Switch para no inhabilitar una interfaz cuando se cruza el umbral. Por abandono, el umbral inhabilita la interfaz.

ningún switchport ignora los errores de bit

Note: No es recomendable irse sobre la configuración encendido indefinidamente, para ser utilizado bastante durante las sesiones de Troubleshooting.

Note: Sin importar la configuración del switchport ignore los errores de bit ordenan, un Switch genera un mensaje de Syslog cuando se excede el umbral BER.

El proceso del creditmon también monitorea los errores de bit.

```
show process creditmon credit-loss-event-history
```

Para el N5K y el N6K, el comando es

```
show platform software fcpc event-history errors
```

```
Event:E_DEBUG, length:102, at 571407 usecs after Tue Jan 5 05:33:02 2016
```

```
[102] CREDITMON_EVENT_ERR_COUNT, if_index 1105000: cur=0x2acfd01e76de prev=0x2acfd01e76dd  
ocurances=3
```

Advertencias

Sea consciente de estos 2 defectos que inhabilita el port/s cuando 15 explosiones de los errores de bit ocurren en el plazo de 5 horas en vez de 5 minutos.

Sigue siendo un problema de la capa física y necesita ser dirigido.

La interfaz FC inhabilitó debido al “error de la velocidad bits demasiado arriba” cuando la tarifa es baja

Nexo: Cisco BugID [CSCux76712](#)

MDS: Cisco BugID [CSCuo56792](#)