

Borre los errores UECC de DIMM transitorios en Cisco UCS

Contenido

[Introducción](#)

[Prerequisites](#)

[Requirements](#)

[Componentes Utilizados](#)

[Antecedentes](#)

[Defectos conocidos](#)

[Pasos para borrar los errores POST UECC](#)

[Servidor blade](#)

[Apague el servidor.](#)

[Método GUI para UCS Manager](#)

[Método de GUI para el modo administrado de intersección \(IMM\)](#)

[Método de interfaz de línea de comandos \(CLI\)](#)

[Servidor en rack](#)

[Apague el servidor.](#)

[Método GUI](#)

[Método CLI](#)

Introducción

Este documento describe cómo borrar los errores de memoria de código de corrección de errores incorregible (UECC) transitorios en Cisco Unified Computing Systems (UCS).

Prerequisites

Requirements

No hay requisitos específicos para este documento.

Componentes Utilizados

Este documento es válido para todos los servidores de generación M5, M6 y M7.

La información que contiene este documento se creó a partir de los dispositivos en un ambiente de laboratorio específico. Todos los dispositivos que se utilizan en este documento se pusieron en funcionamiento con una configuración verificada (predeterminada). Si tiene una red en vivo, asegúrese de entender el posible impacto de cualquier comando.

Antecedentes

En el caso de los servidores que no muestran casos anteriores de errores de Código de corrección de errores (ECC) o de Código de corrección de errores incorregible (UECC), ciertos módulos de memoria pueden mostrar errores de memoria UECC en BIOS POST durante un reinicio en operaciones normales. Los módulos de memoria en línea dual (DIMM) afectados se muestran como módulos de la lista de bloques, pero no se informa de ningún error nuevo al borrar posteriormente los datos de la lista de bloques o, durante un análisis de fallos después de una autorización de devolución de mercancía (RMA). Esto indica la naturaleza transitoria potencial de los errores de memoria de UCS. Los módulos DIMM pueden seguir utilizándose después de borrar los datos de Error de la lista de bloqueo.

Pueden producirse errores transitorios o no persistentes sin previo aviso. Los errores corregibles no siempre se producen necesariamente dentro de un módulo DIMM antes de que se produzca un error de formación del módulo DIMM o un error multibit. El alcance de lo que ocurre durante el entrenamiento de la memoria difiere en gran medida de lo que ocurre cuando la memoria se utiliza en tiempo de ejecución. Por lo tanto, la estabilidad de los módulos de memoria no necesariamente se correlaciona entre el servidor POST y el tiempo de ejecución.

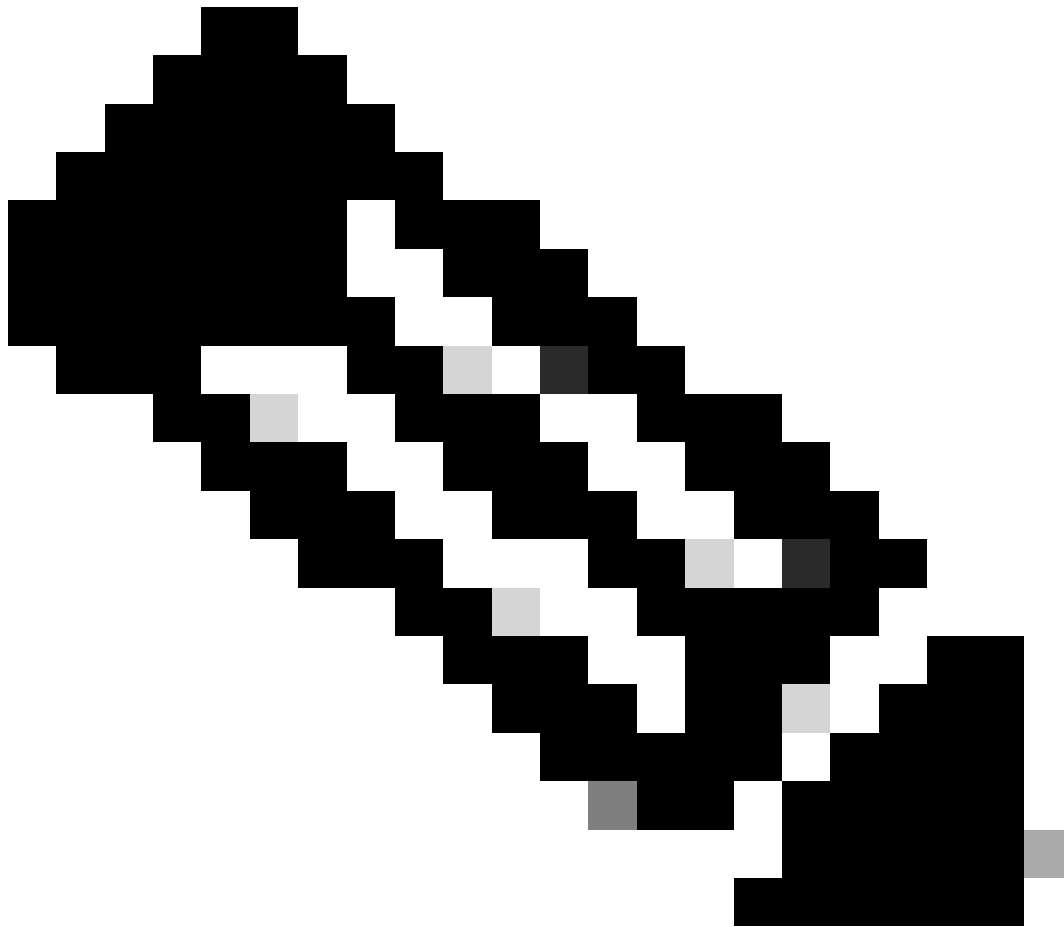
Defectos conocidos

El comportamiento descrito anteriormente se describe en la lista Bugs:

1. ID de bug de Cisco [CSCwa75339](#)
2. ID de bug de Cisco [CSCwk28210](#)
3. ID de bug de Cisco [CSCwo62396](#)

Pasos para borrar los errores POST UECC

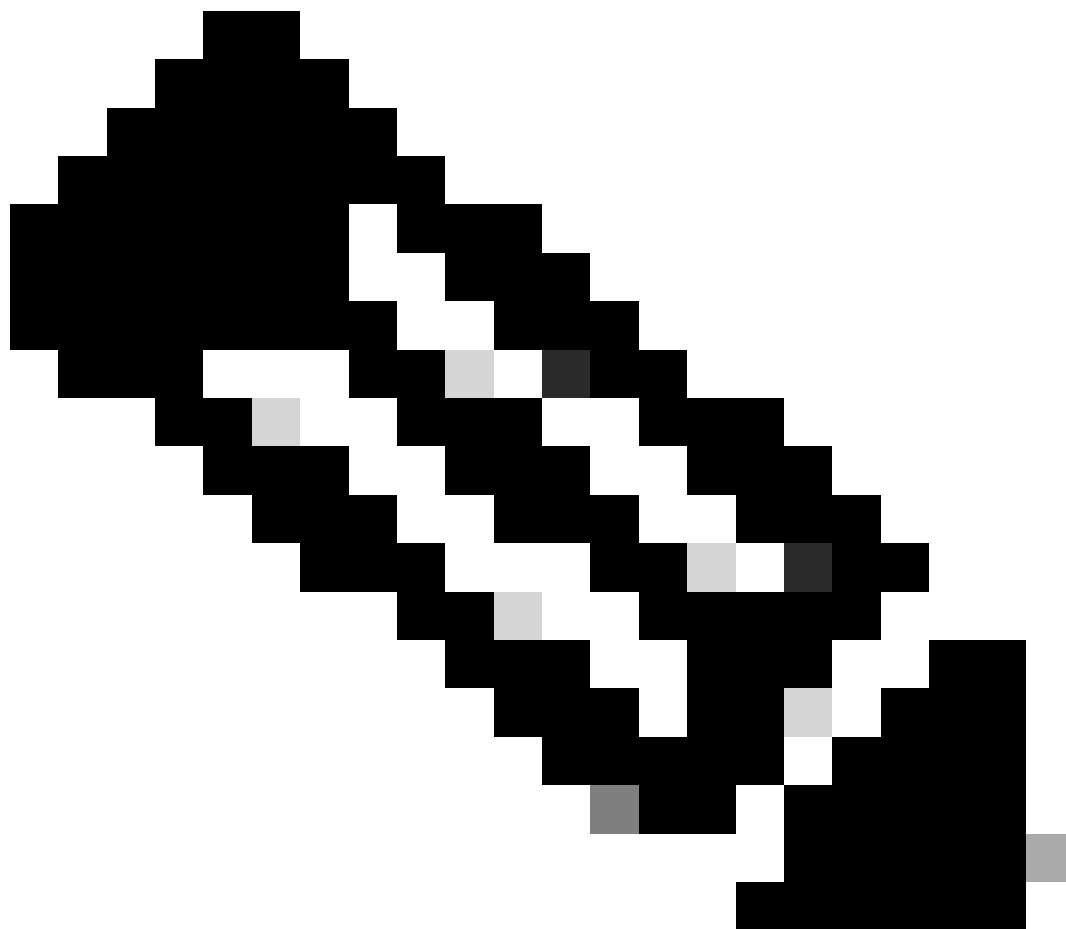
Servidor blade



Nota: Seleccione la ID de chasis y la ID de servidor correctas necesarias para su entorno específico. La imagen mostrada se muestra a modo de demostración.

Apague el servidor.

El servidor necesita estar físicamente apagado; de lo contrario, los errores de UECC pueden persistir tras el reinicio.



Nota: Los datos SPD de DIMM no se actualizan, ya que CIMC consulta los datos SPD de DIMM sólo al encender el servidor. Si hay un DIMM realmente problemático, el error regresa al reiniciar y el Soporte de Cisco puede proporcionar una RMA para el DIMM.

Método GUI para UCS Manager

Vaya a Equipo > Chasis > ID de chasis > Servidores > ID de servidor > Acciones > Sistema > Restablecer todos los errores de memoria.

General

Inventory

Virtual Machines

Installed Firmware

Fault Summary



0



0



0



1

Status

Overall Status :  **OK**

 Status Details

Actions

Create Service Profile

Associate Service Profile

Set Desired Power State

Boot Server

Shutdown Server

Reset

Recover Server

Reset All Memory Errors

Server Maintenance

KVM Console 

OS Shell 



Asegúrese de que el servidor en cuestión esté apagado antes de continuar con los pasos descritos.

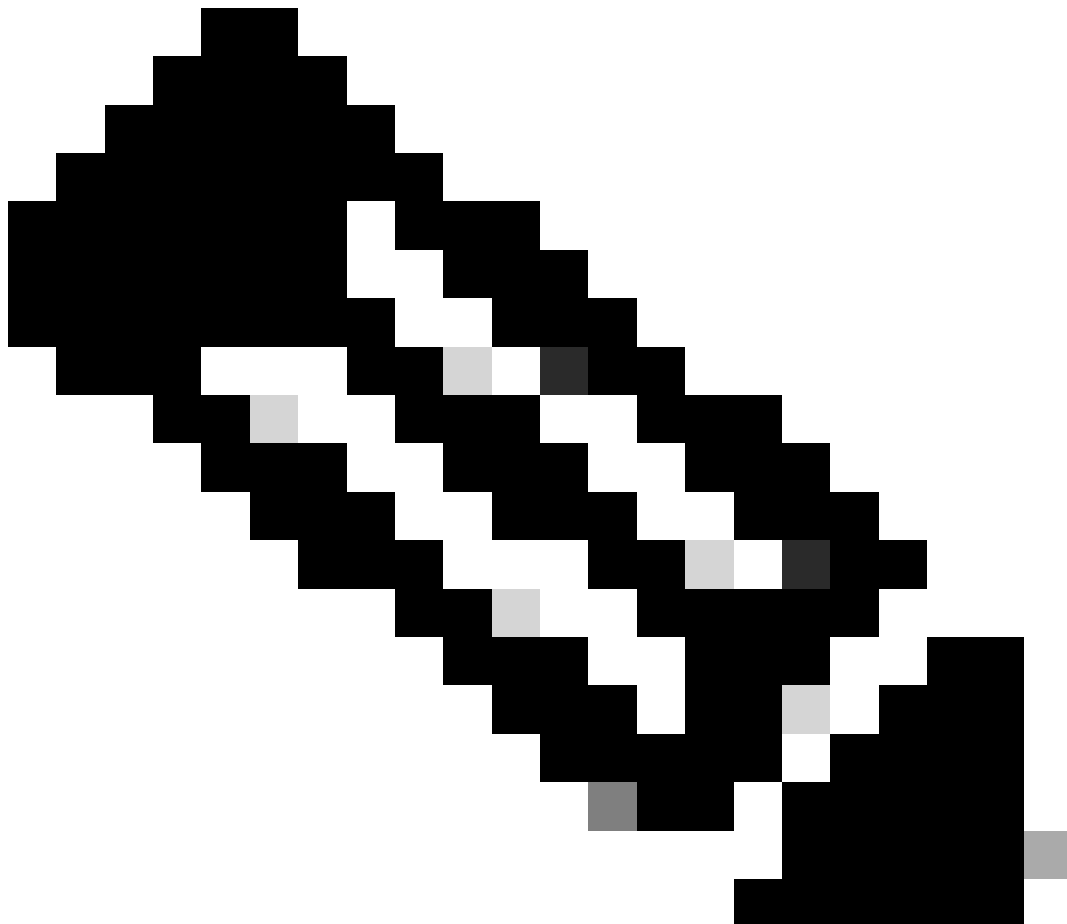
```
# scope chassis 1
/chassis # scope server 3
/chassis/server # reset-all-memory-errors
/chassis/server* # commit-buffer
/chassis/server #
```

Una vez finalizado, compruebe que no se incrementan nuevos errores en el sistema.

Servidor en rack

Apague el servidor.

El servidor necesita estar físicamente apagado; de lo contrario, los errores de UECC pueden persistir tras el reinicio.

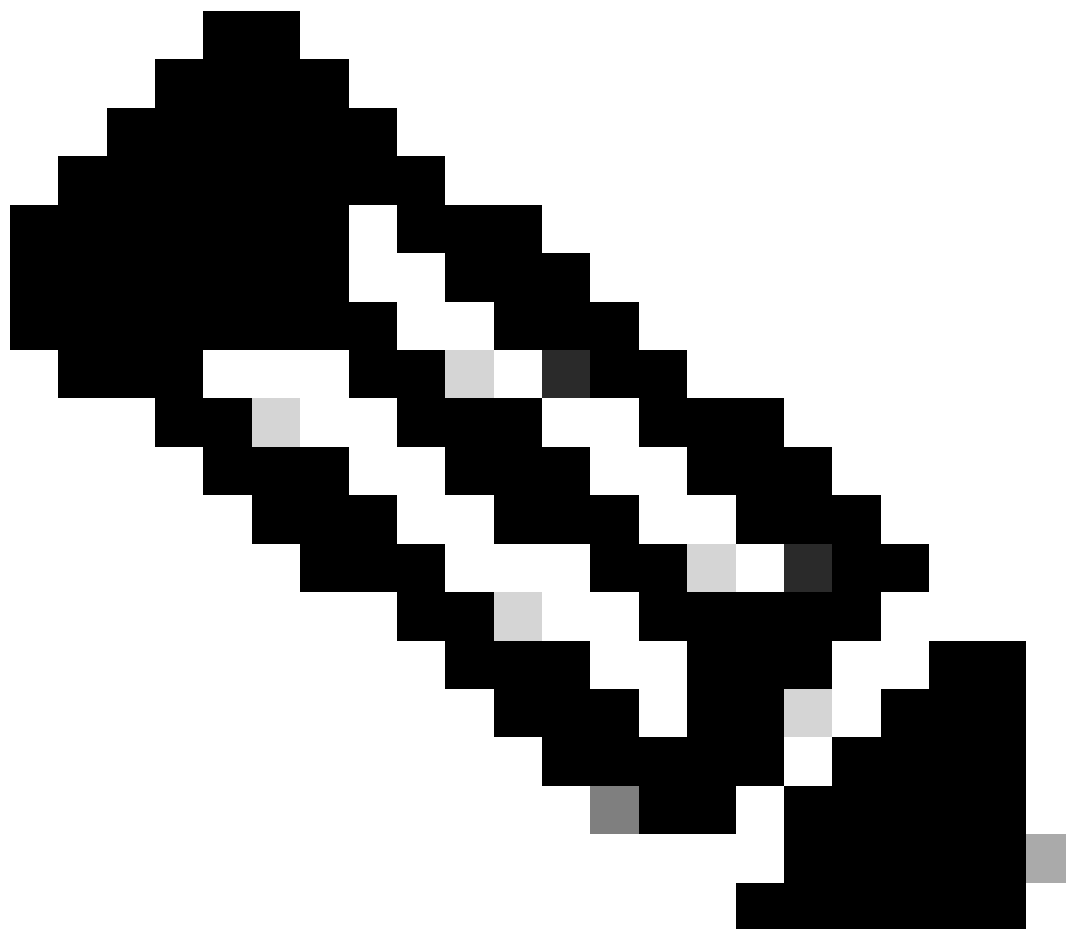


Nota: Los datos SPD de DIMM no se actualizan, ya que CIMC consulta los datos SPD de DIMM sólo al encender el servidor. Si hay un DIMM realmente problemático, el error regresa al reiniciar y el Soporte de Cisco puede proporcionar una RMA para el DIMM.

Método GUI

Si el servidor no se administra con el modo administrado de intersección (IMM), se requiere el método de la interfaz de línea de comandos (CLI). De lo contrario, se aplicarán los pasos anteriores.

Método CLI



Nota: La imagen mostrada se muestra a modo de demostración.

Inicie una sesión SSH en la dirección IP CIMC del servidor. Asegúrese de que el servidor en

cuestión esté apagado antes de continuar con los pasos descritos.

```
# scope chassis  
/chassis # reset-ecc  
/chassis # commit  
/chassis #
```

Una vez finalizado, compruebe que no se incrementan nuevos errores en el sistema.

Acerca de esta traducción

Cisco ha traducido este documento combinando la traducción automática y los recursos humanos a fin de ofrecer a nuestros usuarios en todo el mundo contenido en su propio idioma.

Tenga en cuenta que incluso la mejor traducción automática podría no ser tan precisa como la proporcionada por un traductor profesional.

Cisco Systems, Inc. no asume ninguna responsabilidad por la precisión de estas traducciones y recomienda remitirse siempre al documento original escrito en inglés (insertar vínculo URL).