

Contenido

[Introducción](#)

[Antes de comenzar](#)

[Convenciones](#)

[prerrequisitos](#)

[Componentes Utilizados](#)

[Descripción del error TX BIP-16](#)

[Borrar los errores](#)

[Información Relacionada](#)

[Introducción](#)

La paridad entrelazada de bit con dieciséis errores de bit (BIP-16) se genera cuando el BFrame se crea en el ingreso y que permanece con él hasta que la célula se extraiga en la salida del Switch. La cuenta de errores `TX BIP-16` se toma en el BIF-TX mientras que el BFrame se transmite sobre el backplane.

[Antes de comenzar](#)

[Convenciones](#)

Para obtener más información sobre las convenciones del documento, consulte [Convenciones de Consejos Técnicos de Cisco](#).

[prerrequisitos](#)

No hay requisitos previos específicos para este documento.

[Componentes Utilizados](#)

Este documento no tiene restricciones específicas en cuanto a versiones de software y de hardware.

[Descripción del error TX BIP-16](#)

Porque el trayecto de datos hasta el BIF-TX está en una sola placa, los errores `TX BIP-16` indican un error en el indicador luminoso LED amarillo de la placa muestra gravedad menor de información, que hace aislando el incidente fácil. Los errores indican la corrupción del BFrame que deben aparecer como la paridad BFrame o los errores de carga útil en el trunk o estadísticas de puerto del indicador luminoso LED amarillo de la placa muestra gravedad menor de recepción.

[Borrar los errores](#)

Siga las instrucciones proporcionadas abajo para borrar los errores TX BIP-16:

1. Substituya el indicador luminoso LED amarillo de la placa muestra gravedad menor en el cual los errores del tx BIP-16 ocurren. Un problema de hardware da lugar generalmente a la cuenta de la velocidad máxima que es registrada, pero puede ocurrir solamente si el tráfico atraviesa el indicador luminoso LED amarillo de la placa muestra gravedad menor. Si menos que la velocidad máxima se ve, es posible que la configuración del encabezado BFrame para un canal particular puede ser incorrecta. Sin embargo, una falla de hardware podría causar esto también.
2. Si el reemplazo del indicador luminoso LED amarillo de la placa muestra gravedad menor no resuelve los errores, o si los errores están ocurriendo en las varias placas, utilice el **comando switchcc** de aislar la fuente del error si el backplane o la matriz de punto de cruce está implicada. Los errores TX BIP-16 en las varias placas se han conectado a la configuración específica y a las cargas pesadas de los datos para las placas del procesador Card-3 (BCC-3) y BCC-3-32 del regulador BPX. Actualizar ambos procesadores al BCC-4V, que permite un funcionamiento más rápido, puede resolver los errores.

[Información Relacionada](#)

- [Guía de Nuevos Nombres y Colores para Productos de WAN Switching](#)
- [Descargas - WAN Switching Software \(clientes registrados solamente\)](#)
- [Soporte Técnico y Documentación - Cisco Systems](#)