

Errores de paridad del bastidor B

Contenido

[Introducción](#)

[prerrequisitos](#)

[Requisitos](#)

[Componentes Utilizados](#)

[Convenciones](#)

[¿Cuáles son ellos?](#)

[¿Qué él significa?](#)

[¿Qué debo hacer para hacer que él sale?](#)

[Información Relacionada](#)

[Introducción](#)

Este documento define los errores de paridad del bastidor B y explica cómo librarse de ellos.

[prerrequisitos](#)

[Requisitos](#)

No hay requisitos específicos para este documento.

[Componentes Utilizados](#)

Este documento no tiene restricciones específicas en cuanto a versiones de software y de hardware.

La información que contiene este documento se creó a partir de los dispositivos en un ambiente de laboratorio específico. Todos los dispositivos que se utilizan en este documento se pusieron en funcionamiento con una configuración verificada (predeterminada). Si la red está funcionando, asegúrese de haber comprendido el impacto que puede tener cualquier comando.

[Convenciones](#)

Para obtener más información sobre las convenciones del documento, consulte las [Convenciones de Consejos Técnicos de Cisco](#).

[¿Cuáles son ellos?](#)

Los errores de paridad del capítulo indican un error en la porción de encabezado del bastidor. Los

errores en esta porción del medio de la trama que la información de ruteo en la trama se ha corrompido, así que la trama pueden no ir al destino correcto. Por este motivo, se desechan las tramas.

¿Qué él significa?

La interpretación exacta de los errores de paridad del bastidor B varía levemente entre los indicadores luminosos LED amarillo de la placa muestra gravedad menor que utilizan el BIF-RX Xilinx-basado y los indicadores luminosos LED amarillo de la placa muestra gravedad menor del monarca que utilizan el SIMBA ASIC.

Para el BIF-RX basado los indicadores luminosos LED amarillo de la placa muestra gravedad menor, este error significan que la primera palabra tenía un error en la paridad horizontal. Para el SIMBA, este error significa que o una de las primeras cuatro palabras tenía un error en la paridad horizontal, o que el intermedio, la paridad vertical BIP-16, que cubre las primeras siete palabras, tenía un error.

¿Qué debo hacer para hacer que él sale?

Son errores en el trayecto de datos de punto a punto, así que caben en la categoría general de debug. Estos errores se consideran con los errores BIP-16 y pueden generalmente ser dondequiera del punto de cruce BCC, backplane a los indicadores luminosos LED amarillo de la placa muestra gravedad menor de la línea o tronco. El aislamiento es la parte difícil con estos errores, debido a un trayecto largo a través de las varias placas que sea sobre todo totalmente único a un slot determinado ranurar la transmisión. Uno necesita utilizar toda la información disponible para minimizar el número de pedazos de hardware que sean sospechados.

Si las varias placas señalan los errores, hay una buena ocasión que existe un problema de trayecto del transmitir. Una pista a la fuente pudo ser una placa particular o virar hacia el lado de babor que no muestra ninguna errores, puesto que es menos probable enviar a sí mismo.

Información Relacionada

- [Guía de Nuevos Nombres y Colores para Productos de WAN Switching](#)
- [Descargas - WAN Switching Software \(clientes registrados solamente\)](#)
- [Soporte Técnico y Documentación - Cisco Systems](#)