MDS-Überlastungszähler und -Befehle - Referenzdokument

Inhalt

Einleitung

Dieses Dokument beschreibt die verschiedenen Zähler und Indikationen für die Überlastungsdiagnose in aktuellen MDS-Plattformen.

Details

Überlastungszähler und Beschreibungen für die MDS-Switches und -Module:

- MDS 9700 -
  - 16G FC-Linecard - DS-X9448-768K9
  - 24/10 10G/40G FCIP-Linecard - DS-X9334-K9
  - 32G FC-Linecard - DS-X9648-1536K9
  - 64G FC-Linecard - DS-X9748-3072K9
- MDS 9250i Multiservice Fabric Switch
- MDS 9148S 16G Fabric-Switch
- MDS 9396S 16G Fabric-Switch
- MDS 9132T 32G Fabric-Switch
- MDS 9148T 32G Fabric-Switch
- MDS 9396T 32G Fabric-Switch
- MDS 9220i 32G Fabric-Switch
- MDS 9124V 64G Fabric-Switch
- MDS 9148V 64G Fabric-Switch
- MDS 9396V 64G Fabric-Switch

Tabelle 1 - FC - Zähler zeigen nur Verzögerung an

Tabelle 2 - FC - Zähler für Frame-Verluste

Tabelle 3 - FC - Zähler für die Aktion auf oder für eine Schnittstelle

Tabelle 4 - FC - Zähler für den normalen Datenfluss

Tabelle 5 - FC - SNMP-Variablen im Zusammenhang mit Überlastung

Tabelle 6 - FC - Zähler für überlastungsbedingte Interrupts

Hochgestellt bedeutet Linecard-Generierung oder Switch-Typ. Siehe Liste nach Tabelle 6.

Tabelle 1 - FC - Zähler zeigen nur Verzögerung an

Zählername	Beschreibung
F16_RCM_RCP0_RBZ_CH0[5,96S,2410] F16_RCM_RCP0_RBZ_CH1[5,96S,2410] F16_RCM_RCP0_RBZ_CH2[5,96S,2410] F16_RCM_RCP0_RBZ_CH3[5,96S,2410] VIP_RCM_RBBZ_CH0_CNT [50i, 48S] F32_RCM_P8_P15_RCP_RBZ_CH0[6,32T,48T,96T,20i] F32_RCM_P8_P15_RCP_RBBZ_CH1[6,32T,48T,96T,20i] F32_RCM_P8_P15_RCP_RBBZ_CH2[6,32T,48T,96T,20i] F32_RCM_P8_P15_RCP_RBBZ_CH3[6,32T,48T,96T,20i] F64_RCM_P0_P7_RCP_RBBZ_CH0[7,24 V, 48 V, 96 V] F64_RCM_P0_P7_RCP_RBBZ_CH1[7,24 V,48 V,96 V] F64_RCM_P0_P7_RCP_RBBZ_CH2[7,24 V,48 V,96 V] F64_RCM_P0_P7_RCP_RBBZ_CH3[7,24 V,48 V,96 V]	Gesamtanzahl der Übergänge Übergänge zeigen in der Regel wahrgenommenen Überlastung Diese wahrgenommene Überla einer Schnittstelle, über die die zurückgegeben werden. Für diesen Zähler gibt es keine Moment oder für eine längere Z Wird auch in der Ausgabe von xxxx erhalten B2B-Gutschriftüb Oder xxxx Erhalt von B2B-Gutschrifte show interface counters "from" CSCug35184 show interface Für F16, F32, F64, CH0 - CHx an. Wenn sich die Verbindung verwendet. Wenn sich die Verb inkrementiert, gemäß welcher CH0 - VL0 - Dies ist die virtuell CH1 - VL1 - Dies ist die virtuell verwendet) CH2 - VL2 - Dies ist die Slow-D CH3 - VL3 - Dies ist die normal

	Pxx_Pxx gibt die Portgruppe an
F16_TMM_PORT_TBBZ_CH0[5,96S,2410] F16_TMM_PORT_TBBZ_CH1[5,96S,2410] F16_TMM_PORT_TBBZ_CH2[5,96S,2410] F16_TMM_PORT_TBBZ_CH3[5,96S,2410] VIP_TMM_TBBZ_CH0_CNT[50i, 48S] VIP_TMM_TBBZ_CH1_CNT[50i, 48S] F32_TMM_PORT_TBBZ_CH0[6,32T,48T,96T,20i] F32_TMM_PORT_TBBZ_CH1[6,32T,48T,96T,20i] F32_TMM_PORT_TBBZ_CH2[6,32T,48T,96T,20i] F32_TMM_PORT_TBBZ_CH3[6,32T,48T,96T,20i] F64_TMM_PORT_TBBZ_CH0[7,24 V, 48 V, 96 V] F64_TMM_PORT_TBBZ_CH1[7,24 V,48 V,96 V] F64_TMM_PORT_TBBZ_CH2[7,24 V, 48 V, 96 V] F64_TMM_PORT_TBBZ_CH3[7,24 V,48 V,96 V]	Gesamtzahl der Übergänge zu Übergänge sind in der Regel da das angeschlossene Gerät mit Für diesen Zähler gibt es keine Moment oder für eine längere Z Wird auch in der Ausgabe von xxxx B2B-Übergänge von 0 übe Oder xxxx Übertragung von B2B-Gut Show interface counters "from" CSCug35184 show interfac State Für F16, F32 und F64 gibt CH0 Verbindung an. Wenn sich die VL0(CH0) verwendet. Wenn sic sie inkrementiert, gemäß welch CH0 - VL0 - Dies ist die virtuell CH1 - VL1 - Dies ist die virtuell verwendet) CH2 - VL2 - Dies ist die Slow-D CH3 - VL3 - Dies ist die normal
F16_TMM_PORT_TWAIT_CNT[5.2410.96 S] VIP_TMM_TXWAIT_CH0_CNT[50i, 48S] VIP_TMM_TXWAIT_CH1_CNT[50i, 48S] F32_TMM_PORT_TWAIT[6,32T,48T,96T,20i] F64_TMM_PORT_TWAIT[7,24 V, 48 V, 96 V]	Das Paket kann gesendet werd Gutschrift verfügbar. Gen5(F16): erhöht jeden Taktz 1) Port im 2/4/8/16G-Modus: cycle = 2,353 Nanosekunden (4 2) Port im 10G-Modus: Zyklus = 3,14 ns/320 MHz

	9250i/9148s: Inkrementiert jede F32: inkrementiert jeden Takt u F64: inkrementiert jeden Taktzy F 16/F 32/F 64 So berechnen S Sekunden = Twait/clock_rate Siehe Tabelle 3 SNMP-Variable
F32_ENI_PORT_CWAIT_CH0[6,32T,48T,96T,20i] F32_ENI_PORT_CWAIT_CH1[6,32T,48T,96T,20i] F32_ENI_PORT_CWAIT_CH2[6,32T,48T,96T,20i] F32_ENI_PORT_CWAIT_CH3[6,32T,48T,96T,20i] F64_ENI_PORT_CWAIT_CH0[7,24 V, 48 V, 96 V] F64_ENI_PORT_CWAIT_CH1[7,24 V,48 V,96 V] F64_ENI_PORT_CWAIT_CH2[7,24 V, 48 V, 96 V] F64_ENI_PORT_CWAIT_CH3[7,24 V,48 V,96 V] F64_ENI_PORT_CWAIT_CH4[7,24 V,48 V,96 V] F64_ENI_PORT_CWAIT_CH5[7,24 V,48 V,96 V] F64_ENI_PORT_CWAIT_CH6[7,24 V,48 V,96 V] F64_ENI_PORT_CWAIT_CH7[7,24 V,48 V,96 V]	Paket ist zum Senden verfügba kein Guthaben verfügbar. Zählung der Zeit in 1,33 ns, die Null Tx-Credits hat und für die e Für F32 gibt CH0 - CH3 den vir sich die Verbindung im R_RDY F32_TMM_PORT_TWAIT verw ns) für ENI. Für F64 gibt CH0 - CH7 den vir hat 8 VLs, aber nur 4 werden ir Verbindung im R_RDY-Modus verwendet. Erhöht jeden Taktz Befindet sich die Verbindung im CH0 - VL0 - Dies ist die virtuelle CH1 - VL1 - Dies ist die virtuelle verwendet) CH2 - VL2 - Dies ist die Slow-D CH3 - VL3 - Dies ist die normal
FCP_SW_CNTR_RX_WT_AVG_B2B_ZERO[5,2410,48S,50i,96S, Anmerkung 1] F32_MAC_KLM_CNTR_RX_WT_AVG_B2B_ZERO[6,32T,48T,96T,20i] F64_CMON_RX_WT_100MS_CH0_CNT1[7,24 V, 48 V, 96 V] F64_CMON_RX_WT_100MS_CH3_TMR1_HIT[7,24 V, 48 V, 96 V]	Anzahl der Fälle, in denen eine Gutschriften erhielt; Dieser Stat primitiv für das an diese Schnitt zu den Geräten, mit denen er k CH0 ist Kanal Null, wenn sich d CH3 ist die "normale" VL, wenn Inkrementiert durch den Softwa

	(einschließlich F64) inkrementie
FCP_SW_CNTR_TX_WT_AVG_B2B_ZERO[5,2410,50i,48S,96S] F32_MAC_KLM_CNTR_TX_WT_AVG_B2B_ZERO[6,32T,48T,96T,20i] F64_CMON_TX_WT_100MS_CH0_TMR1_HIT[7,24 V, 48 V, 96 V] F64_CMON_TX_WT_100MS_CH3_TMR1_HIT[7,24 V, 48 V, 96 V]	Anzahl der Male, die eine Schn erhielt Dieser Status zeigt in de diese Schnittstelle angeschloss CH0 ist Kanal Null, wenn sich d CH3 ist die "normale" VL, wenn NX-OS 6.2(1) bis 6.2(7) auf der wurde diese Version basierend F16_FCP_INTR_TMM_P_CWA VIPER_FCP_INTR_TMM_CWA Interrupts. Folglich trat dies nur einmal auf jedes 100ms-Intervall wie in frü

	MDS 9700, 9250i und 9148S: Software-Gutschriftsprozess er wenn der Port bei 0 Tx Credits Hardware-Timer.
F16_TMM_PORT_STUCK_FORCE_TIMEOUT_L_H_CNT[5,96S,Note1,Note3] F32_TMM_PORT_STUCK_FORCE_TIMEOUT_L_H[6,32T,48T,96T,20i,Note4] F64_TMM_PORT_STUCK_FORCE_TIMEOUT_L_H[7, 24 V, 48 V, 96 V]	Anzahl der Fälle, in denen der Gutschriften betrug (Schwellen Nichtverfügbarkeit). NX-OS 6.2(1) bis 6.2(7) auf der Kreditausfällen und wurde dahe Konfiguration erforderlich über: System-Timeout No-Credit-Dro oder in Version 8.1(1) und höhe System-Timeout, logischer <m Dieser Leistungsindikator wird drop" nicht konfiguriert ist, da e credit-drop" nicht konfiguriert is angegeben, dass der Port für 5 Dies ist ähnlich wie der Viperzä VIP_TMM_STK_PRT_TO_TRA

F16_TMM_PORT_STUCK_FORCE_TIMEOUT_H_L_CNT[5,96S,Note1] F32_TMM_PORT_STUCK_FORCE_TIMEOUT_H_L[6,32T,48T,96T,20i,Note3] F64_TMM_PORT_STUCK_FORCE_TIMEOUT_H_L[7, 24 V, 48 V, 96 V]	Anzahl der Bonuspunkte, die d (Schwellenwert für das Nichtvo
F16_TMM_PORT_CWAIT_FORCE_TIMEOUT_L_H_CNT[5.2410.96S] F32_TMM_CH0_TMR1_HIT[6,32T,48T,96T,20i,Note2]	Anzahl der Fälle, in denen der Tx-Gutschriften erhielt.

F64_TMM_PORT_CWAIT_FORCE_TIMEOUT_L_H[7, 24 V, 48 V, 96 V	NX-OS 6.2(1) bis 6.2(7) auf der wurde zum Erhöhen von FCP_ zähler. Folglich trat dies nur einmal auf jedes 100ms-Intervall wie in frü In NX-OS 6.2(9) wird dies für d Konfiguration erforderlich über: System-Timeout-Slowport-Mon Slowport-Monitor-Ereignisse kö Prozess-Gutschriften anzeigen Anzeigen von Protokollierung Dies ist ähnlich wie der Viperzä VIP_TMM_SLO_PRT_TO_TRA
F16_TMM_PORT_CWAIT_FORCE_TIMEOUT_H_L_CNT[5.2410.96S Keine[6,32T,48T,96T,20i F64_TMM_PORT_CWAIT_FORCE_TIMEOUT_H_L[7, 24 V, 48 V, 96 V	Die Anzahl der Male, die ein Gu Schwellenwert für langsame Po
VIP_TMM_STK_PRT_TO_TRANSITION_CH0_CNT[48S,50i,Note2 VIP_TMM_STK_PRT_TO_TRANSITION_CH1_CNT[48S,50i,Note2	Anzahl der Fälle, in denen der Tx-Gutschriften erhielt. - Kanal 0 (Warteschlange mit h - Kanal 1 (Warteschlange mit n NX-OS 6.2(5) bis 6.2(7) auf der

	Kreditausfällen verwendet und In NX-OS 6.2(9) erkennt der Sc von Kreditverlusten und das "S force timout" (Zeitüberschreitur Der Standardwert ist 500 ms, o Pakete verworfen werden, wird Konfiguration erforderlich über: System-Timeout no-credit-drop Dieser Leistungsindikator wird a drop" nicht konfiguriert ist, da e credit-drop" nicht konfiguriert is angegeben, dass der Port für 5 Dies ähnelt dem Gen5-Zähler F16_TMM_PORT_STUCK_FO
VIP_TMM_SLO_PRT_TO_TRANSITION_CH0_CNT[48S,50i] VIP_TMM_SLO_PRT_TO_TRANSITION_CH1_CNT[48S,50i]	Anzahl der Fälle, in denen der Tx-Gutschriften erhielt. - Kanal 0 (Warteschlange mit h - Kanal 1 (Warteschlange mit n NX-OS 6.2(5) bis 6.2(7) für den FCP_SW_CNTR_TX_WT_AVG Folglich trat dies nur einmal au jedes 100ms-Intervall wie in frü In NX-OS 6.2(9) wird dies für d Konfiguration erforderlich über: System-Timeout-Slowport-Mon Slowport-Monitor-Ereignisse kö Prozess-Gutschriften anzeigen Anzeigen von Protokollierung Dies ähnelt dem Zähler Gen5. F16_FCP_INTR_TMM_P_CWA

F64_RCM_RWAIT_CH0_CNT2[7,24 V,48 V,96 V] F64_RCM_RWAIT_CH1_CNT2[7,24 V,48 V,96 V] F64_RCM_RWAIT_CH2_CNT2[7,24 V,48 V,96 V] F64_RCM_RWAIT_CH3_CNT2[7,24 V,48 V,96 V] F64_RCM_RWAIT_CH4_CNT2[7,24 V,48 V,96 V] F64_RCM_RWAIT_CH5_CNT2[7,24 V,48 V,96 V] F64_RCM_RWAIT_CH6_CNT2[7,24 V,48 V,96 V] F64_RCM_RWAIT_CH7_CNT2[7,24 V,48 V,96 V]	RxWait-Zähler (2,5-us-Inte Manager Im Vergleich zu T verwendet, wird es Interva verpassen. Das bedeutet, Zähler auf der anderen Se

Tabelle 2 - FC - Zähler für Frame-Verluste

Zählername	Beschreibung
F16_TMM_PORT_FRM_DROP_CNT[5.2410.96 S] FCP_CNTR_TMM_NORMAL_DROP[48] VIP_TMM_NORMAL_DROP_CNT[50i, 48S, Hinweis1] VIP_TMM_TOTAL_DROP_ CNT[50i, 48S, Anmerkung 1] F32_TMM_PORT_FRAME_DROP[6,32T,48T,96T,20i] F64_TMM_PORT_FRAME_DROP[7,24 V, 48 V, 96 V]	Anzahl der Frames oder np-Pfad vom T Manager (TMM) ve Diese Löschvorgän Arten von Paketlös Timeout, Offline, Al Dummy-Frame-Dro usw. Diese Zähler sind d Zähler für alle zugr Zähler. Für F32 z. B.: F32_TMM_PORT_A F32_TMM_PORT_I F32_TMM_PORT_T F32_TMM_PORT_C F32_TMM_PORT_A

	F32_TMM_PORT_T F32_TMM_PORT_T F32_TMM_PORT_T F32_TMM_PORT_T F32_TMM_PORT_T Für F64 ist die Liste
F16_TMM_TOLB_TIMEOUT_DROP_CNT[5.2410.96 S] VIP_TMM_TO_DROP_CNT[50i,48S,Note1,Note3] F32_TMM_PORT_TIMEOUT_DROP[6,32T,48T,96T,20i] F64_TMM_PORT_TIMEOUT_DROP[7,24 V,48 V,96 V]	Gesamtanzahl der Zeitüberschreitungs einschließlich Fram eines Überlastungs eines Zeitüberschre abgelaufen sind, H Zeitüberschreitung Leistung (no-credit- Zeitüberschreitung Leistung (dies ist b Fall). Der Grenzwert für Überlastungsverlus Befehl system time festgelegt. Er ist sta 500 ms in allen "Mo eingeschaltet: System-Timeout Ü xxx Modus e|f Oder

	System-Timeout Co logischer Edge|Cor
F16_TMM_TOLB_LB_DROP_CNT[5.2410.96 S] F32_TMM_PORT_LB_DROP[6,32T,48T,96T] F64_TMM_PORT_LB_DROP[7,24 V, 48 V, 96 V]	Loopback-Testfram von Überlastung ve Dies sind AT=LB-F in Fxx_TMM_PORT aggregiert.

F16_TMM_PORT_STUCK_FORCE_TIMEOUT_CNT[5,2410,96S] VIP_TMM_STUCK_PORT_TO_CNT [48S,50i] F32_TMM_PORT_STUCK_FORCE_TIMEOUT [6,32T,48T,96T,20i] F64_TMM_PORT_STUCK_FORCE_TIMEOUT [7,24 V, 48 V, 96 V]	Gesamtzahl der we Zeitüberschreitung Frames, die nach d gestauten Ports ver credit-drop)
VIP_TMM_TO_CNT [48S,50i,Note1]	Die Gesamtzahl de die nur aufgrund ei Überlastungsreduz wurden.

	Siehe VIP_TMM_STUCK_ die Timeout-Auslassun aufgrund von "no-c Informationen zur A Auslassungen bei " und "no-credit-drop VIP_TMM_TO_DR
F16_TMM_PORT_CWAIT_FORCE_TIMEOUT_CNT[5] VIP_TMM_SLOW_PORT_TO_CNT [48S,50i]	Gesamtzahl der we Port-Monitor-Verarb Timeout-Pakete Die inkrementell, da die Überwachung langs Funktion zum Verw beinhaltet.
VIP_RHP_CNAV_DRP_CNT[48S,50i] VIP_RHP_CNAV_DROP_CNT[48S,50i,Note2] F16_RHP_CNAV_DRP_CNT [5.2410.96 S] F16_RHP_CNAV_DROP_CNT [5.2410.96S.Note2] F32_RHP_CIP_CNAV_DRP_CNT [6,32T,48T,96T,20i] F32_RHP_CNAV_DROP_CNT[6,32T,48T,96T,20i,Note2] F64_RHP_CIP_CNAV_DRP_CNT [7,24 V, 48 V, 96 V] F64_RHP_CNAV_DROP_CNT [7,24V,48V,96V,Note2]	Frame empfangen, Eingang nicht verfü werden als CNAV_ Hierbei handelt es s Frame-Drops.

IP_FCMAC_CNT_STATS_ERRORS_RX_BAD_WORDS_FROM_DECODER [48S,50i,5,2410,96S] F32_MAC_KLM_CNTR_RX_BAD_WORDS_FROM_DECODER[6,32T,48T,96T,20i] F64_MAC_KLM_CNTR_RX_BAD_WORDS_FROM_DECODER [7,24 V, 48 V, 96 V	Ungültiges, nicht de Übertragungswort (Dies können primiti Sequenzen oder Te Datenrahmen sein.

Keine[48S,50i,Note2] F32_MAC_KLM_CNTR_RX_FEC_UNCORRECTED_BLOCKS[6,32T,48T,96T,20i] F64_MAC_KLM_CNTR_RX_FEC_UNCORRECTED_BLOCKS[7,24V,48V,96V]	Anzahl der Vorwärtsfehlerkorre Error Correction, FI von Bitfehlern nicht konnten Der Block FCMAC-Schicht üb zu Invalid Transmis verlorenen FC-Prim und/oder CRCs füh Block Teil eines tat Frames war. FEC ist für Geschw G optional, für Ges 32 G und mehr jed FEC_Unkorrigierte in OBFL erfasst - N In einigen Fällen so

	Schritten von etwa Note4
IP_FCMAC_CNT_STATS_ERRORS_RX_CRC [5,24][10,96S,48S,50i] IP_FCMAC_ERRORS_RX_CRC[6,7,32T,48T,96T,20i,24V,48V,96Vj]	Frames, die mit ein auf der FCMAC-Eb wurden.

F16_RHP_NP_RCRC 5.2410.96 S F32_RHP_NP_RCRC 6,32T,48T,96T,20i F64_RHP_NP_RCRC 7,24 V, 48 V, 96 V	Gesamtzahl der no mit CRC-Fehler od empfangen wurden Fehler "EOF" nicht festgelegt wurde
IP_FCMAC_CNT_STATS_ERRORS_RX_EOFA 5.2410.96S IP_FCMAC_ERRORS_RX_EOFA 6,32T,48T,96T,20i,6,32T,48T,96T,20i	Frames mit EOF-A FC-MAC vom exter empfangen wurden der MDS tatsächlic

	empfangen hat. Ve mit dem Zähler Fxx der sich auf der höl befindet. Diese Fehler bedeu dass ein Cut-Throu UCS Fabric Interco CRCs erkennt und CRC"-Fehler an die Schnittstellen weite MDS CRCs und EC dies daher nicht au physischer Ebene i Verbindungen hin. Fehler auf physisch der UCS-Domäne a
F16_RHP_NP_EOFA 5.2410.96 S F32_RHP_NP_EOFA 6,32T,48T,96T,20i F64_RHP_NP_EOFA 6,32T,48T,96T,20i	Frame mit EOF-Ab Block (Receive Hea Flex-ASIC empfang ein Frame an der F wird, hat er normale (Normal). Wenn die nicht mit der CRC i übereinstimmt, ist d beschädigt und wir dies zu erleichtern, die EOFn durch ein Wenn ein Frame m CRC empfangen w ebenfalls EOFa bef einem Cut-Through Frame "gestampft" IP_FCMAC_ERRO *und* der Zähler Fx wird ebenfalls erhö

IP_FCMAC_CNT_STATS_ERRORS_RX_MAX_FRAME_TRUNCATE[5,2410,96S,48S,50i] IP_FCMAC_ERRORS_RX_MAX_FRAME_TRUNCATE CRC[6,7,32T,48T,96T,20i,24V,48V,96Vj]	FCMAC erhielt eine größer war als die r 2142 (denke ich). D kein EOF erkannt w wird mit einem EOF sodass er verworfe Uhr beginnt.

IP_FCMAC_CNT_STATS_ERRORS_RX_MIN_FRAME_PAD[5,2410,96S,48S,50i] IP_FCMAC_ERRORS_RX_MIN_FRAME_PAD [6,7,32T,48T,96T,20i,24V,48V,96Vj]	FCMAC hat einen F vor der minimalen A (60, denke ich) bee Frame wird mit eine beendet, sodass er die RHP-Uhr begin
F16_TMM_TOLB_OFFLINE_CNT [5.2410.96 S]	Dies sind Pakete, d

VIP_TMM_OFFLINE_DROP_CNT [48S,50i] F32_TMM_PORT_OFFLINE [6,32T,48T,96T,20i] F64_TMM_PORT_OFFLINE_DROP [7,24 V, 48 V, 96 V]	übertragenden Sch ankommen, aber b werden können, fäl aus. Dies tritt auf, w Vorwarnung ausfall sind es nur ein ode

Tabelle 3 - FC - Zähler für die Aktion auf oder für eine Schnittstelle

Zählername	Beschreibung

FCP_SW_CNTR_CREDIT_LOSS[5,2410,96S,48S,50i]	Anzahl der Aufrufe der Wiederherstellun Kreditausfällen auf einem Port
F32_MAC_KLM_CNTR_CREDIT_LOSS[6,32T,48T,96T,20i]	Dieser Wert wird für F-Ports auf 1 volle S Ports auf 1,5 Sekunden festgelegt.
F64_CMON_CREDIT_LOSS_CH0_TMR2_HIT[7,24 V, 48 V, 96 V]	CH0 ist Kanal Null, wenn sich die Verbin Modus befindet
F64_CMON_CREDIT_LOSS_CH3_TMR2_HIT[7,24 V, 48 V, 96 V]	CH3 ist die "normale" VL, wenn sich die ER_RDY-Modus befindet.

FCP_SW_CNTR_FORCE_TIMEOUT_ON[5,50i,48S,Note2]	Anzahl der Male, die dieser Port den Sch "system timeout no-credit-drop" erreicht einen Port kein Tx B2B-Guthaben angeg beginnt er, Pakete mit Leitungsgeschwin verwerfen. Hinweis 1: Bei den Geräten der Serien 9 erhöhen sich diese Zähler nur vor der Ei Funktion zur langsamen Ableitung in 6.2 erstmals in NX-OS 6.2(9) unterstützt wur niemals inkrementiert. Verweis auf F16_TMM_PORT_STUCK_FORCE_TIM und VIP_TMM_STK_PRT_TO_TRANSITION Zähler, die das Gleiche angeben (jedoch enthalten sind).
FCP_SW_CNTR_FORCE_TIMEOUT_OFF[5,50i,96S,48s,Anmerkung 2]	Anzahl der Male, die der Port vom Syste Credit-Drop-Zustand wiederhergestellt h bedeutet in der Regel, dass R_Rdy primi wurde oder dass möglicherweise sogar e aufgetreten sind. Hinweis 1: Bei den Geräten der Serien 9

	erhöhen sich diese Zähler nur vor der Ei Funktion zur langsamen Ableitung in 6.2 zum ersten Mal in NX-OS 6.2(9) unterstü sie niemals inkrementiert. Sie werden er hardwareinternen Statistiken aufgenomm Fehler CSCus93140 in Fehlerstatistiken CSCus93140 SW-Zähler ohne Kreditv MDS 9700, 9250i, 9148S nicht inkremen F16_TMM_PORT_STUCK_FORCE_TIM gibt das Gleiche an.
FCP_SW_CNTR_LINK_RESET_OUT[5,2410,96S,50i,48S, Anmerkung 1] F32_MAC_KLM_CNTR_LINK_RESET_OUT[6,32T,48T,96T,20i] F64_MAC_KLM_CNTR_LINK_RESET_OUT[7,24 V, 48 V, 96 V]	Anzahl der Male, die ein Link Credit Res Schnittstelle übertragen wurde. Dies ges der Wiederherstellung von Kreditverluste Wird in der Ausgabe von "show interface auch angezeigt als: "Tx Link Reset (LR) while link is active" Anmerkung: Link-Resets, die übertragen nur gezählt, wenn die Verbindung aktiv i

FCP_SW_CNTR_LINK_RESET_IN[5,2410,96S,50i,48S,Anmerkung 1] F32_MAC_KLM_CNTR_LINK_RESET_IN[6,32T,48T,96T,20i] F64_MAC_KLM_CNTR_LINK_RESET_IN[7,24 V, 48 V, 96 V]	Anzahl der Male, die ein Link Credit Res Schnittstelle empfangen wurde. Hinweis 1: Diese werden nicht erhöht. Wird in der Ausgabe von "show interface auch angezeigt als: "Rx Link Reset (LR) while link is active" Anmerkung: Link-Resets, die empfanger nur gezählt, wenn der Link aktiv ist.

FCP_SW_CNTR_LRR_OUT[5,48,50i,48S,Note1] F32_MAC_KLM_CNTR_LRR_OUT[6,32T,48T,96T,20i] F64_MAC_KLM_CNTR_LRR_OUT[7,24 V,48 V,96 V]	Anzahl der Male, die eine Link Credit Re (LRR) von der Schnittstelle übertragen w

FCP_SW_CNTR_LRR_IN[5,48,50i,48S,Note1] F32_MAC_KLM_CNTR_LRR_IN[6,32T,48T,96T,20i] F64_MAC_KLM_CNTR_LRR_IN[7,24V8V,96V]	Anzahl der Male, die eine Link Credit Re (LRR) auf der Schnittstelle empfangen w

FCP_SW_CNTR_OLS_OUT[5,48,60i,48S,Note1] F32_MAC_KLM_CNTR_OLS_OUT[6,32T,48T,96T,20i] F64_MAC_KLM_CNTR_OLS_OUT[7,24 V,48 V,96 V]	Anzahl der Male, die eine Offline-Sequer Schnittstelle übertragen wurde.

FCP_SW_CNTR_OLS_IN[5,48,50i,48S,Note1] F32_MAC_KLM_CNTR_OLS_IN[6,32T,48T,96T,20i] F64_MAC_KLM_CNTR_OLS_IN[7,24 V,48 V,96 V]	Anzahl der Male, die eine Offline-Sequer Schnittstelle empfangen wurde.
FCP_SW_CNTR_NOS_OUT[5,48,50i,48S,Note1] F32_MAC_KLM_CNTR_NOS_OUT[6,32T,48T,96T,20i] F64_MAC_KLM_CNTR_NOS_OUT[7,24 V,48 V,96 V]	Anzahl der Male, die eine NOS (Not Ope Sequence) von der Schnittstelle übertrag

FCP_SW_CNTR_NOS_IN[5,48,50i,48S,Note1] F32_MAC_KLM_CNTR_NOS_IN[6,32T,48T,96T,20i] F64_MAC_KLM_CNTR_NOS_IN[7,24 V,48 V,96 V]	Anzahl der Male, die NOS (Not Operatio der Schnittstelle empfangen wurde.

Tabelle 4 - FC - Zähler für den normalen Datenfluss

Zählername	Beschreibung	Befeh
F16_TMM_CH_CNT_CH0[5.2410.96 S] F16_TMM_CH_CNT_CH1[5.2410.96 S] F16_TMM_CH_CNT_CH2[5.2410.96 S] F16_TMM_CH_CNT_CH3[5.2410.96 S] F32_TMM_PORT_CH0_TX_NP[6,32T,48T,96T,20i]	Gesamtzahl der übertragenen Frames für CHx (oder VLx) Für F16 und F32 gibt CH0	Sup-H Keine Sup - Hardw | modu

F32_TMM_PORT_CH1_TX_NP[6,32T,48T,96T,20i] F32_TMM_PORT_CH2_TX_NP[6,32T,48T,96T,20i] F32_TMM_PORT_CH3_TX_NP[6,32T,48T,96T,20i] F64_TMM_PORT_CH0_TX_NP[7,24 V, 48 V, 96 V] F64_TMM_PORT_CH1_TX_NP[7,24 V, 48 V, 96 V] F64_TMM_PORT_CH2_TX_NP[7,24 V, 48 V, 96 V] F64_TMM_PORT_CH3_TX_NP[7,24 V, 48 V, 96 V]	- CH3 den virtuellen Kanal oder die virtuelle Verbindung an. Wenn sich die Verbindung im R_RDY-Modus befindet, wird nur VL0(CH0) verwendet. Wenn sich die Verbindung im ER_RDY-Modus befindet, wird sie inkrementiert, gemäß welcher VL sie auftritt. Konkret: CH0 - VL0 - Dies ist die virtuelle Control-Verbindung. CH1 - VL1 - Dies ist die virtuelle Verbindung mit hoher Priorität (derzeit nicht verwendet) CH2 - VL2 - Dies ist die Slow-Device-virtuelle Verbindung	[5,2410 show | alle> Intern Keine Intern zeigt h all <po x>[5,24

	CH3 - VL3 - Dies ist die normale virtuelle Verbindung.	
F16_RHP_NP_TOTRG_CH0[5,96 S] F16_RHP_NP_TOTRG_CH1[5,96 S] F16_RHP_NP_TOTRG_CH2[5,96 S] F16_RHP_NP_TOTRG_CH3[5,96 S] F32_RHP_NP_TOTRG_CH0[6] F32_RHP_NP_TOTRG_CH1[6] F32_RHP_NP_TOTRG_CH2[6] F32_RHP_NP_TOTRG_CH3[6] F64_RHP_NP_TOTRG_CH0[7,24 V, 48 V, 96 V] F64_RHP_NP_TOTRG_CH1[7,24 V, 48 V, 96 V] F64_RHP_NP_TOTRG_CH2[7,24 V, 48 V, 96 V] F64_RHP_NP_TOTRG_CH3[7,24 V, 48 V, 96 V]	Gesamtzahl empfangener Frames für CHx (oder VLx) CH0 - CH3 steht für den virtuellen Kanal oder die virtuelle Verbindung. Wenn sich die Verbindung im R_RDY-Modus befindet, wird nur VL0(CH0) verwendet. Wenn sich die Verbindung im ER_RDY-Modus befindet, wird sie inkrementiert, gemäß welcher VL sie auftritt. Konkret: CH0 - VL0 - Dies ist die virtuelle Control-Verbindung.	Sup-H Keine Sup - Hardw | modu 5,2410 show | alle> Intern Keine Intern zeigt h all <pc x>[5,24]

	CH1 - VL1 - Dies ist die virtuelle Verbindung mit hoher Priorität (derzeit nicht verwendet) CH2 - VL2 - Dies ist die Slow-Device-virtuelle Verbindung CH3 - VL3 - Dies ist die normale virtuelle Verbindung.	
VIP_RHP_FRM_CNT[48S,50i]	Gesamtzahl empfangener Frames	Sup-H Keine Sup - Hardw | modu 5,2410, show | alle> Intern Keine Intern zeigt h

		all <po x>[5,24]
VIP_TMM_CH0_CNT[48S,50i]	Gesamtzahl übertragener Frames	Sup-H None Sup - show | alle> Intern Keine Intern zeigt h all <po x>[5,24]
IP_FCMAC_CNT_STATS_CREDIT_IG_XG_MUX_SEND[48S,50i, 5.2410,96S] IP_FCMAC_CREDIT_IG_XG_MUX_SEND_RRDY_REQ[6,32T,48T,96T,20i,7,24V,48V,96V]	Anzahl der RRDYs, die vom Port an den Peer gesendet wurden Im Idealfall gleich der Anzahl der TOTAL_RX-Frames.	Sup-H Keine Sup - Hardw | modu [5,2410] show

		| alle> 96S,48 Intern Keine Intern zeigt h all <pc x>5,24
IP_FCMAC_CNT_STATS_CREDIT_EG_DEC_RDY48S,50i, 5.2410,96S IP_FCMAC_CREDIT_EG_DEC_RDY6,32T,48T,96T,20i,7,24V,48V,96V	Anzahl der RRDYs, die vom Port vom Peer empfangen wurden. Im Idealfall muss der Frame-Zähler TOTAL_TX entsprechen.	Sup-H Keine Sup - Hardw | modu 5,2410, show | alle> 96S,48 Intern Keine Intern zeigt h all <pc x>5,24

Tabelle 5 - FC - SNMP-Variablen für Überlastungen

Zählername	Beschreibung
fcIfTxWaitCount[5, note1] fcIfTxWaitCount[50i, 48S, note2] fcIfTxWaitCount[2410, 6, 96S, 32T, 48T, 96T, 20i, 7, 24V, 48V, 96V]	OID 1.3.6.1.4.1.9.9.289.1.2 Gibt an, wie oft der FC-Port fehlender Übertragungsguts gewartet hat und Pakete für Übertragung in die Wartesc gestellt wurden. Dies ist in E von 2,5 us. So berechnen Sie Sekunde txwait * 2,5 /1000000 Es gibt keine OID für die Rx Nicht von Port-Monitor gene Basierend auf den Zählern: F16_TMM_PORT_TWAIT_C S VIP_TMM_TXWAIT_CH0_C VIP_TMM_TXWAIT_CH1_C F32_TMM_PORT_TWAIT RRDY[6,32T,48T,96T,20i] F64_TMM_PORT_TWAIT[7,3 V
fcIfRxWaitCount[6,24 V,48 V,96 V,Note1]	OID 1.3.6.1.4.1.9.9.289.1.2 Die verbleibende Zeit in Inte 2,5 us (Mikrosekunden), für Schnittstelle 0 Rx B2B-Guts erhielt. Dies gibt an, dass de Port weitere Eingabefelder lang verhindert hat.

	Im Gegensatz zu TxWait, da detaillierteren TWAIT-Zähle verwendet, wird RxWait nur inkrementiert, wenn die Dau oder länger beträgt. Geringe Restlaufzeiten von 0 Rx B2 Gutschriften werden nicht berücksichtigt. Dies bedeute TxWait auf der benachbarte immer eine bessere Messu wenn es verfügbar ist. Derzeit nicht von Port-Monit verwendet Nur an 64G-fähigen Schnitt verfügbar.
fcIfCreditLoss[5,2410,6,96S,32T,48T,96T,20i,7,24V,48V,96V]	OID 1.3.6.1.4.1.9.9.289.1.2. Die Anzahl der Verbindungszurücksetzunge aufgrund der Nichtverfügba aufgetreten sind Credits von der Peer-Seite
fcIfLinkResetOut[5,2410,6,96S,32T,48T,96T,20i,7,24V,48V,96V]	OID 1.3.6.1.4.1.9.9.289.1.2. Die Anzahl der Verbindungsrücksetzprotok von ausgegeben wurden den FC-Port mit dem anges FC-Port verbinden.
fcIfLinkResetIns[5,2410,6,96S,32T,48T,96T,20i,7,24V,48V,96V]	OID 1.3.6.1.4.1.9.9.289.1.2. Die Anzahl der vom FC-Por angeschlossenen FC-Port empfangenen Fehler beim F zum Zurücksetzen der Verb
fcIfTimeOutDiscards[5,2410,6,96S,32T,48T,96T,20i,7,24V,48V,96V]	OID 1.3.6.1.4.1.9.9.289.1.2. Die Anzahl der Pakete, die eines Timeouts am FC-Port

	aufgrund einer Offline-Scha FC-Ports verworfen wurden
fcIfOutDiscards[5,2410,6,96S,32T,48T,96T,20i,7,24V,48V,96V]	OID 1.3.6.1.4.1.9.9.289.1.2 Die Gesamtzahl der Pakete Ausgangsseite des FC-Port werden. Dies ist ein Samme aus mehreren Tropfentypen
fcIfTxWtAvgBBCreditTransitionToZero[5,2410,6,96S,32T,48T,96T,20i,7,24V,48V,96V]	OID 1.3.6.1.4.1.9.9.289.1.2 Anzahl der Male, die eine S 100 ms lang keinen Tx B2B Gutschriften erhielt Dieser S in der Regel eine Überlastu Geräts an, das an diese Sc angeschlossen ist.
fcIfBBCreditTransitionFromZero[5,2410,6,96S,32T,48T,96T,20i,7,24V,48V,96V]	OID 1.3.6.1.4.1.9.9.289.1.2 Erhöht sich, wenn der übert B2B-Kredit null ist Für diesen Zähler gibt es ke der Zeit bei Null. Es könnte Moment oder für eine länge Null bleiben. Wird auch in der Ausgabe v interface counters angezeig xxxx Übertragung von B2B- Gutschriftübergängen auf N
fcHCIfBBCreditTransitionFromZero[5,2410,6,96S,32T,48T,96T,20i,7,24V,48V,96V]	OID 1.3.6.1.4.1.9.9.289.1.2 Erhöht sich, wenn der übert B2B-Kredit null ist Für diesen Zähler gibt es ke

	der Zeit bei Null. Es könnte Moment oder für eine länge Null bleiben. Wird auch in der Ausgabe v interface counters angezeig xxxx Übertragung von B2B- Gutschriftübergängen auf N
fcIfBBCreditTransitionToZero[5,2410,6,96S,32T,48T,96T,20i,7,24V,48V,96V]	OID 1.3.6.1.4.1.9.9.289.1.2 Erhöht sich, wenn der empf B2B-Kredit null ist Für diesen Zähler gibt es ke der Zeit bei Null. Es könnte Moment oder für eine länge Null bleiben. Wird auch in der Ausgabe v interface counters angezeig xxxx Erhalt von B2B-Gutsch Übergang auf Null
fcHCIfBBCreditTransitionToZero[5,2410,6,96S,32T,48T,96T,20i,7,24V,48V,96V]	OID 1.3.6.1.4.1.9.9.289.1.2 Erhöht sich, wenn der empf B2B-Kredit null ist Für diesen Zähler gibt es ke der Zeit bei Null. Es könnte Moment oder für eine länge Null bleiben. Wird auch in der Ausgabe v interface counters angezeig xxxx Erhalt von B2B-Gutsch Übergang auf Null

Tabelle 6 - FC - Interrupts im Zusammenhang mit Überlastung

Zählername	Beschreibung
F16_FCP_INTR_TMM_P_CWAIT_FORCE_TIMEOUT_L_H[5.2410]	Anzahl erkann (Übergang vo Credit wait (w (Schwellenwe NX-OS 6.2(1) mit null Tx-Gu Inkremente im Intervall. . In d Versionen wu um das Zähle FCP_SW_CN auszulösen. NX-OS 6.2(9) ausgeführt.
F16_FCP_INTR_TMM_P_CWAIT_FORCE_TIMEOUT_H_L[5.2410]	Anzahl abgeb Bedingungen niedrig: ie cre Schwellenwer NX-OS 6.2(1) die eine Guts nachdem sie f (null) Tx-Guts slowPort-mon Zähler verwe FCP_SW_CN neu zu starte NX-OS 6.2(9) ausgeführt.
F16_FCP_INTR_TMM_P_STUCK_FORCE_TIMEOUT_L_H[5.2410]	Anzahl erkann (Übergang vo Konfiguration

	"system timeo mode|f" Der Standardv
F16_FCP_INTR_TMM_P_STUCK_FORCE_TIMEOUT_H_L[5.2410]	Anzahl der Be Port-Zustands
VIPER_FCP_INTR_TMM_CWAIT_AVG_LIVE_CH0_OVER_THRESHOLD_RAISING48[s,50i] VIPER_FCP_INTR_TMM_CWAIT_AVG_LIVE_CH1_OVER_THRESHOLD_RAISING48[s,50i]	Anzahl erkann (Übergang vo richtig. Credit (Schwellenwe NX-OS 6.2(5) mit null Tx-Gu Inkremente im Intervall. . In d Versionen wu um das Zähle FCP_SW_CN auszulösen. NX-OS 6.2(9) ausgeführt.
VIPER_FCP_INTR_TMM_CWAIT_AVG_LIVE_CH0_OVER_THRESHOLD_FALLING48[s,50i] VIPER_FCP_INTR_TMM_CWAIT_AVG_LIVE_CH1_OVER_THRESHOLD_FALLING48[s,50i]	Die Anzahl de Zustände wur
VIPER_FCP_INTR_TMM_STUCK_PORT_TIMEOUT_CH0_RAISING48[s,50i] VIPER_FCP_INTR_TMM_STUCK_PORT_TIMEOUT_CH1_RAISING48[s,50i]	Anzahl der Ma Tx Credits für Wert "no-cred ms).

	NX-OS 6.2(5) in denen der F (E-Port) mit 0 In diesen "pre wurde dieses Zählerinkreme FCP_SW_CN auszulösen. NX-OS 6.2(9) auftreten.
VIPER_FCP_INTR_TMM_STUCK_PORT_TIMEOUT_CH0_FALLING[48s,50i] VIPER_FCP_INTR_TMM_STUCK_PORT_TIMEOUT_CH1_FALLING48s,[50i]	Anzahl der Be Port-Zustands
IP_FCMAC_INTR_PRIM_RX_SEQ_NOS[5,2410,6,96S,32T,48T,96T,20i,7,24V,48V,96V]	Keine Betriebs Schnittstelle e NOS ist eine p kontinuierlich empfangen wi
IP_FCMAC_INTR_PRIM_RX_SEQ_OLS[5,2410,6,96S,32T,48T,96T,20i,7,24V,48V,96V]	Offline-Seque empfangen wu OLS ist eine S übertragen wi wird.

IP_FCMAC_INTR_PRIM_RX_SEQ_LR[5,2410,6,96S,32T,48T,96T,20i,7,24V,48V,96V]	Link Reset wu empfangen. L zwei Bedingur 1) Verbindung 2) Credit Loss gesendet, um Ergänzung vo bringen. Dies oder Flapping lediglich die B
IP_FCMAC_INTR_PRIM_RX_SEQ_LRR[5,2410,6,96S,32T,48T,96T,20i,7,24V,48V,96V]	Link Reset wu empfangen. D Link-Reset ge
IP_FCMAC_INTR_ERR_BB_SCR_INCREMENT [5,2410,6,96S,32T,48T,96T,20i,7,24V,48V,96V]	Kreditrückford von R_RDY-V Dieser Interru Port einen R_ BB_SCr-Prüfp korrigiert die K Inkrementiere Es gibt nicht a tatsächlich ver Definiert in FC 17.4.9 BB_Cre Anmerkung: B

	Funktion auf E aktiviert ist. Sc Schnittstelle fc Kein Switch-P NX-OS 8.2(1) F-Ports. NX-OS 8.4(1) NP-Ports. Wenn NX-OS Schnittstelle F B2B-Statusän Negotiated Va Funktioniert ni ER_RDY-Mod noch so angez
IP_FCMAC_INTR_ERR_BB_SCS_RESEND[5,2410,6,96S,32T,48T,96T,20i,7,24V,48V,96V]	Kreditwiederh von Frame-Ve Diese Interrup Port Frame(s) Prüfpunkten e Guthabenrech zusätzliche R_ gesendet wur Frames entsp tatsächliche A Definiert in FC 17.4.9 BB_Cre Anmerkung: E Funktion auf E aktiviert ist. Sc Schnittstelle fc Kein Switch-P

	NX-OS 8.2(1) F-Ports. NX-OS 8.4(1) NP-Ports. Wenn NX-OS Schnittstelle F B2B-Statusän Negotiated Va Funktioniert ni ER_RDY-Mod noch so angez
F32_FCP_INTR_RCM_PORTxx_CH0_SLOW_STUCK1 [6,32T,48T,96T]	Im R_RDY-Mo Erhöht fcIfRxWtAvgB Dies ist der Ü Dateneingang Im ER_RDY-M Erhöht die Rx- (VL0) auf Null Die Portnumm im F64 ASIC, internal fcmac
F64_FCP_INTR_TMM4_Px_CH0_TMR2_THR	Erhöht fcIfCre Im R_RDY-Mo Gibt an, dass Wiederherstel (entweder 1 S Sekunden (E) Rückforderung eingeleitet. Im ER_RDY-M Zeigt an, dass Wiederherstel

	(entweder 1 S in Kanal 0 (VL Die Portnumm im F64 ASIC, internal fcmac

Hochgestellt:

5: Cisco MDS 9706/9710/9718 DS-X9448-768K9-Modul

2410: Cisco MDS 9700 - FC/FCIP 24/10 DS-X9334-K9-Modul

6: Cisco MDS 9706/9710/9718 DS-X9648-1536K9-Modul

7: Cisco MDS 9706/9710/9718 DS-X9748-3072K9-Modul

50i: Cisco MDS 9250i

48S: Cisco MDS 9148

96S: Cisco MDS 9396

32 T: Cisco MDS 9132T

48 T: Cisco MDS 9148T

96 T: Cisco MDS 9396T

20i: Cisco MDS 9220i

24 V: Cisco MDS 9124V

48 V: Cisco MDS 9148V

96 V: Cisco MDS 9396V

F16: F16 (ASIC Generation 5)

VIP: Viper ASIC für MDS 9250i und 9148S

F32: F32 (ASIC Generation 6)

F64: F64 (ASIC Generation 7)

Flanker - N7K F3/MDS 40G FCoE ASIC

RI: Schnittstelle anfordern

TMM: Transmit Memory Manager

FCP_SW: Diese weisen auf Software-Zähler hin.

Autor: Edward Mazurek

emazurek@cisco.com

Informationen zu dieser Übersetzung

Cisco hat dieses Dokument maschinell übersetzen und von einem menschlichen Übersetzer editieren und korrigieren lassen, um unseren Benutzern auf der ganzen Welt Support-Inhalte in ihrer eigenen Sprache zu bieten. Bitte beachten Sie, dass selbst die beste maschinelle Übersetzung nicht so genau ist wie eine von einem professionellen Übersetzer angefertigte. Cisco Systems, Inc. übernimmt keine Haftung für die Richtigkeit dieser Übersetzungen und empfiehlt, immer das englische Originaldokument (siehe bereitgestellter Link) heranzuziehen.