

Analyse von Problemen mit Fretta Platform Dependent (PD)

Inhalt

[Einleitung](#)

[Zu erfassende Protokolle](#)

[Zu erfassende grundlegende Protokolle](#)

[HeartBeat-Fehlerprotokolle](#)

[EOBC/EPC-bezogene Protokolle](#)

[Fabric-bezogen](#)

[Slice Manager](#)

[MPA-Manager](#)

[LED](#)

[PD-Installation](#)

[Details](#)

[Analyse mit Card-mgr-Protokollen](#)

[Mit show tech trace Offline-Analyse durchführen](#)

[Decode ctrace offline auf Ads Server](#)

[Identifizieren des primären SC und des primären SUP](#)

[Postcodes vom primären SC abrufen](#)

[Ereignisverlauf aus Sicht des primären RP:](#)

[Beispiel für Trial-Szenarien](#)

[Wie zu ziehen, bearbeiten und bauen Satori Lineup?](#)

[Befehl zum Erstellen des Kernels](#)

[Wie man die Änderungen für verschiedene kls macht und es kompiliert?](#)

[Feste Fretta-Karten HW- und FPGA-Spezifikationen](#)

Einleitung

Dieses Dokument beschreibt die Richtlinien für die Analyse und das Auffinden der Ursachen von plattformabhängigen Problemen bei den Fretta (NCS5500) Routern.

Zu erfassende Protokolle

Sammeln Sie für alle plattformabhängigen Triages die unten aufgeführten grundlegenden Protokolle. Sammeln Sie je nach verdächtiger Komponente oder Funktionsbereich neben den grundlegenden Protokollen weitere Protokolle, wie in den nachstehenden Unterabschnitten beschrieben.

Zu erfassende grundlegende Protokolle

- show logging
- TechTrace anzeigen
- show tech card-mgr
- show tech shelf-mgr
- Technische Betriebssysteme anzeigen
- show tech obfl

HeartBeat-Fehlerprotokolle

- Show Tech Heart Beat Miss

EOBC/EPC-bezogene Protokolle

Bitte beziehen Sie sich auf traige EOBC/EPC spezifische Fragen.

- Show Tech Control Ethernet

Fabric-bezogen

- Show Tech Fabric von xrvn

Slice Manager

- show tech-support sdr_mgr
- Installation des technischen Supports anzeigen
- Show Tech-Support Fabric
- show tech-support fpd
- Technische Unterstützung anzeigen cm
- Status der Controller-Fabric anzeigen
- Plattformscheiben anzeigen

MPA-Manager

- show tech-support mpa-mgr

LED

- show tech-support umgebung
- show tech-support alarm_mgr
- Alarme anzeigen
- Showled
- Show-Umgebung

Weitere Informationen zu LEDs und deren Status finden Sie unter diesen Links.

PD-Installation

Siehe Probleme mit traige PD Install

Details

Analyse mit Card-mgr-Protokollen

- Nehmen Sie sich etwas Zeit, um sich im Wiki "Card Manager - Details" unter
- Um Plattformprobleme zu beheben, müssen Sie `show tech ctrace`, `show tech card-mgr` und `show tech shelf_mgr` Protokolle verwenden, um zu verstehen, was vor sich geht.
- `show reboot-history card location <>` aus `shelf_mgr` logs liefert den Neustart-Verlauf der Karte.
- `show controllers card-mgr event-history brief location <>` und `show controllers card-mgr event-history detail location <>` aus `show tech card-mgr` logs bieten Details zu den card-mgr fsm state machine details.
- Wenn eine Karte nicht gebootet werden kann, müssen Sie den Ereignisverlauf für diese Karte einsehen. Je nachdem, welcher Zustand/welches Ereignis die Karte feststeckt/ausgefallen ist, müssen Sie dies entweder im BIOS, bei der PD-Installation oder im Hinblick auf "card-mgr" überprüfen. Jedem Ereignis ist eine Postleitzahl zugeordnet, die Hinweise auf die FSM-Bewegung liefert.

 Anmerkung: Wenn eine Linecard nicht gestartet werden kann und den Status FAILED/FAILED (fehlgeschlagen) erhält, müssen Sie nach dem erzwungenen Neuladen der Linecard eine Verbindung zur Linecard-Konsole herstellen. Dies hilft Ihnen zu verstehen, warum die Linecard nicht bootet. `show tech` kann keine Protokolle von einer ausgefallenen Linecard erfassen.

Bitte lesen Sie das oben erwähnte detaillierte Wiki card-mgr, um die Bedeutung des jeweiligen Zustands, der Veranstaltung und der Postleitzahldetails zu verstehen. Diese Datei enthält eine gute Beschreibung der FSM-Zustände, Ereignisse und Zustandsübergänge. Weitere Informationen finden Sie in der Card Manager Smil-Datei unter `calvados/dc_common_pkg/drivers/card_mgr/card_mgr_fsm.smil`.

Im Folgenden finden Sie ein Beispiel für eine kurze Ausgabe des Arbeitsfallverlaufs, wenn ein LC kalt zurückgesetzt wird:

```
sysadmin-vm:0_RP0# show controller card-mgr event-history brief location 0/1
Mon Dec 16 14:47:58.974 UTC+00:00
```

```
Card Event History for: 0/1
```

```
Card Event History as seen by Master (0/RP0)
Current State: CARD_READY
```

```
DATE    TIME (UTC)    STATE EVENT
```

```
-----
12/16 14:46:51.116 WAIT_CARD_INFO ev_card_info_synced
12/16 14:46:06.990 WAIT_SYSADMIN_VM_READY ev_sysadmin_vm_booted
12/16 14:45:57.375 HOST_OS_RUNNING ev_sysadmin_vm_started
```

```
12/16 14:45:39.554 BOOTLDR_STARTED ev_host_os_started
12/16 14:44:22.746 CARD_POWERED_ON ev_bootldr_started
12/16 14:44:19.142 IOFPGA_BOOTED ev_dm1_power_up_ok
12/16 14:44:12.825 IOFPGA_RESET_CHECK ev_inserted
12/16 14:44:12.325 CARD_IN_RESET ev_removed
12/16 14:44:10.224 PROCESS_PENDING_RESET if_pending_cold_reset_req
12/16 14:44:10.224 SYSADMIN_VM_GOING_DOWN ev_host_haltng_os
12/16 14:43:50.258 SYSADMIN_VM_GOING_DOWN ev_cold_reset_req
12/16 14:43:34.275 CARD_READY ev_sysadmin_vm_shutdown
12/16 11:11:55.291 OIR_INSERT_NOTIF if_card_local_init_done
12/16 11:11:55.290 IDLE ev_card_info_synced
```

Beispiel einer detaillierten Ereignisverlaufsausgabe:

```
sysadmin-vm:0_RP0# show controller card-mgr event-history detail location 0/1
Mon Dec 16 14:49:20.850 UTC+00:00
```

Card Event History for: 0/1

Card Event History as seen by Master (0/RP0)

Event buffer info:

Total number of events recorded: 14

Number of events available for display: 14

Current State: CARD_READY

EVENT #: 13 (record index = 13)

TIMESTAMP: 2019/12/16 14:46:51.116090 UTC

STATE: WAIT_CARD_INFO

EVENT: ev_card_info_synced

EVENT DESC: Card info of the remote node has been received

EVENT #: 12 (record index = 12)

TIMESTAMP: 2019/12/16 14:46:06.990465 UTC

STATE: WAIT_SYSADMIN_VM_READY

EVENT: ev_sysadmin_vm_booted

EVENT DESC: SysAdmin VM has booted

EVENT #: 11 (record index = 11)

TIMESTAMP: 2019/12/16 14:45:57.375813 UTC

STATE: HOST_OS_RUNNING

EVENT: ev_sysadmin_vm_started

EVENT DESC: SysAdmin VM has been started from host

EVENT #: 10 (record index = 10)

TIMESTAMP: 2019/12/16 14:45:39.554589 UTC

STATE: BOOTLDR_STARTED

EVENT: ev_host_os_started

EVENT DESC: Host OS has started booting

EVENT #: 9 (record index = 9)

TIMESTAMP: 2019/12/16 14:44:22.746147 UTC

STATE: CARD_POWERED_ON

EVENT: ev_bootldr_started

EVENT DESC: Bootloader on the card has started booting

EVENT #: 8 (record index = 8)

TIMESTAMP: 2019/12/16 14:44:19.142021 UTC

STATE: IOFPGA_BOOTED
EVENT: ev_dm1_power_up_ok
EVENT DESC: I/O FPGA indicating power domain 1 was successfully powered up

EVENT #: 7 (record index = 7)
TIMESTAMP: 2019/12/16 14:44:12.825682 UTC
STATE: IOFPGA_RESET_CHECK
EVENT: ev_inserted
EVENT DESC: Card inserted into the chassis or I/O FPGA booted

EVENT #: 6 (record index = 6)
TIMESTAMP: 2019/12/16 14:44:12.325703 UTC
STATE: CARD_IN_RESET
EVENT: ev_removed
EVENT DESC: Card removed from chassis or I/O FPGA was power cycled

EVENT #: 5 (record index = 5)
TIMESTAMP: 2019/12/16 14:44:10.224354 UTC
STATE: PROCESS_PENDING_RESET
EVENT: if_pending_cold_reset_req

EVENT #: 4 (record index = 4)
TIMESTAMP: 2019/12/16 14:44:10.224343 UTC
STATE: SYSADMIN_VM_GOING_DOWN
EVENT: ev_host_halting_os
EVENT DESC: Host is performing halting of OS

EVENT #: 3 (record index = 3)
TIMESTAMP: 2019/12/16 14:43:50.258016 UTC
STATE: SYSADMIN_VM_GOING_DOWN
EVENT: ev_cold_reset_req
EVENT DESC: Client request to cold reset the card (I/O FPGA is also power-cycled)

EVENT #: 2 (record index = 2)
TIMESTAMP: 2019/12/16 14:43:34.275167 UTC
STATE: CARD_READY
EVENT: ev_sysadmin_vm_shutdown
EVENT DESC: SysAdmin VM shutdown operation has started

EVENT #: 1 (record index = 1)
TIMESTAMP: 2019/12/16 11:11:55.291184 UTC
STATE: OIR_INSERT_NOTIF
EVENT: if_card_local_init_done

EVENT #: 0 (record index = 0)
TIMESTAMP: 2019/12/16 11:11:55.290959 UTC
STATE: IDLE
EVENT: ev_card_info_synced
EVENT DESC: Card info of the remote node has been received

Beispiel für Postcodes, die auf primärem SC und primärem SUP beobachtet wurden:

Identifizieren Sie die Nummer des physischen Steckplatzes der betreffenden Karte sowie den primären SC und SUP aus dieser Ausgabe:

Standort 0/1: Die Nummer des physischen Steckplatzes ist 2 (ID-Spalte), der primäre SC ist 0/SC0, und der primäre SUP ist 0/RP0.

```
sysadmin-vm:0_RP0# show controller card-mgr inventory summary
Mon Dec 16 14:50:50.810 UTC+00:00
Card Manager Inventory Summary :
BP HW
```

Location	Card Type	ID	Serial Number	Ver	Card State
0/1	NC55-32T16Q4H-AT	2	JAE233813G2	0.302	CARD_READY
0/2	NC55-12X100GE-PROT	3	SAL1918EF3S	0.203	CARD_READY
0/FC1	NC55-5504-FC	22	JAE210600VD	0.3	CARD_READY
0/FC3	NC55-5504-FC	24	JAE210600XV	0.3	CARD_READY
0/FC5	NC55-5504-FC	26	JAE210600VX	0.3	CARD_READY
0/RP0	NC55-RP (Master)	27	SAL2044VUZT	1.0	CARD_READY
0/RP1	NC55-RP (Slave)	28	SAL1916DT8B	0.2040	CARD_READY
0/SC0	NC55-SC (Master)	29	SAL2046W07E	1.6	CARD_READY

Verwenden Sie diesen Befehl, um die Postcodeliste für Linecard 0/1 zu erhalten:

```
sysadmin-vm:0_RP0# show controller card-mgr trace cmgr_isr location 0/SC0 | inc "slot 2" | inc changed
Mon Dec 16 14:56:27.355 UTC+00:00
2019-12-16:11.14.44.916211712:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:11.14.44.916268544:[ISR]: POST Code for slot 22 changed to 0x54
2019-12-16:11.14.44.916295168:[ISR]: POST Code for slot 24 changed to 0x54
2019-12-16:11.14.44.916321280:[ISR]: POST Code for slot 26 changed to 0x54
2019-12-16:11.14.44.916347392:[ISR]: POST Code for slot 27 changed to 0xa0
2019-12-16:11.14.44.916373504:[ISR]: POST Code for slot 28 changed to 0xa0
2019-12-16:11.15.03.646569472:[ISR]: POST Code for slot 26 changed to 0xa0
2019-12-16:11.15.04.748022272:[ISR]: POST Code for slot 22 changed to 0xa0
2019-12-16:11.15.14.266484736:[ISR]: POST Code for slot 24 changed to 0xa0
2019-12-16:11.18.11.489846272:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:11.18.12.491101184:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:11.22.30.391535104:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:11.22.31.492875776:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:11.26.49.407702016:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:11.26.50.509097472:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:11.31.08.408430592:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:11.31.09.409682432:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:11.35.26.315185152:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:11.35.27.416556032:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:11.39.45.310315520:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:11.39.46.311528448:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:11.44.04.337517056:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:11.44.05.338741248:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:11.48.23.232193024:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:11.48.24.333538304:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:11.52.41.234022400:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:11.52.43.336457728:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:11.57.00.153080320:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:11.57.01.254410752:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:12.01.19.178457600:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:12.01.20.179703296:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:12.05.38.203790336:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:12.05.39.205028864:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:12.09.57.103055360:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:12.09.58.204383232:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:12.14.15.027237888:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:12.14.16.128579072:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:12.18.34.047417856:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:12.18.35.148794880:[ISR]: POST Code for slot 2 changed to 0xa0
```

2019-12-16:12.22.53.047706624:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:12.22.54.048883200:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:12.27.12.054199808:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:12.27.13.055494656:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:12.31.30.979380224:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:12.31.32.080705024:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:12.35.48.888316416:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:12.35.49.989663744:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:12.40.07.891782144:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:12.40.08.993085440:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:12.44.26.908366848:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:12.44.27.909621760:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:12.48.45.918578176:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:12.48.46.919841792:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:12.53.03.837281280:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:12.53.04.838517248:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:12.57.22.831639552:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:12.57.23.832911360:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:13.01.41.833031680:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:13.01.42.834268672:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:13.06.00.740024320:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:13.06.01.841394688:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:13.10.19.768019968:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:13.10.20.769302528:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:13.14.37.655355392:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:13.14.38.756755456:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:13.18.56.655229952:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:13.18.57.756587520:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:13.23.15.658801664:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:13.23.16.660048384:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:13.27.34.655034880:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:13.27.35.656287232:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:13.31.53.652897792:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:13.31.54.654104576:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:13.36.11.558914560:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:13.36.12.560167424:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:13.40.30.568370688:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:13.40.31.569627136:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:13.44.49.468186112:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:13.44.50.571635712:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:13.49.08.482063360:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:13.49.09.583393280:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:13.53.26.395422208:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:13.53.27.496771584:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:13.57.45.399475712:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:13.57.46.500909568:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:14.02.04.405213184:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:14.02.05.406433280:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:14.06.23.417884672:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:14.06.24.419138048:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:14.10.42.329566720:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:14.10.43.430938112:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:14.15.00.253901824:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:14.15.01.355243520:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:14.19.19.247721472:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:14.19.20.349063680:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:14.23.38.254869504:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:14.23.39.256110592:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:14.27.57.261724160:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:14.27.58.262965760:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:14.32.15.158858240:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:14.32.17.261378560:[ISR]: POST Code for slot 2 changed to 0xa0

```
2019-12-16:14.36.34.186439168:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:14.36.35.187675648:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:14.40.53.126042624:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:14.40.54.227419648:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:14.43.33.504493568:[ISR]: POST Code for slot 2 changed to 0xa1
2019-12-16:14.44.09.450505728:[ISR]: POST Code for slot 2 changed to 0x73
2019-12-16:14.44.18.369435136:[ISR]: POST Code for slot 2 changed to 0x1b
2019-12-16:14.44.21.973499392:[ISR]: POST Code for slot 2 changed to 0xe0
2019-12-16:14.44.45.599875072:[ISR]: POST Code for slot 2 changed to 0xe1
2019-12-16:14.45.26.660646400:[ISR]: POST Code for slot 2 changed to 0xe3
2019-12-16:14.45.28.064965632:[ISR]: POST Code for slot 2 changed to 0xe2
2019-12-16:14.45.30.167515648:[ISR]: POST Code for slot 2 changed to 0xe4
2019-12-16:14.45.33.070848000:[ISR]: POST Code for slot 2 changed to 0xe6
2019-12-16:14.45.38.777229312:[ISR]: POST Code for slot 2 changed to 0x50
2019-12-16:14.45.56.597211648:[ISR]: POST Code for slot 2 changed to 0x54
2019-12-16:14.46.06.211475968:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:14.46.14.720887296:[ISR]: POST Code for slot 2 changed to 0x17
2019-12-16:14.46.15.822237696:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:14.48.29.977753088:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:14.48.31.079104512:[ISR]: POST Code for slot 2 changed to 0xa0
2019-12-16:14.52.48.986328576:[ISR]: POST Code for slot 2 changed to 0x1e
2019-12-16:14.52.49.987563520:[ISR]: POST Code for slot 2 changed to 0xa0
```

Mit show tech trace Offline-Analyse durchführen

Decode ctrace offline auf Ads Server

1. Kopieren Sie das show tech trace-Archiv in ein Verzeichnis auf Ihrem Anzeigenserver.
2. Den Inhalt des Archivs mithilfe von entfernen - `tar zxvf showtech-ctrace-admin-2019-Nov-06.174210.UTC.tgz`
3. `cd showtech-ctrace-admin-2019-Nov-06.174210.UTC`
4. Verwenden Sie diesen Befehl, um die Traces für den card_mgr-Prozess im Verzeichnis cmgr zu decodieren: `/users/gonaidu/bin/showtech_ct_dec -d cmgr -p card_mgr`
5. CD-CMGR

 Anmerkung: ctrace decodierte Logs befinden sich in der lokalen Zeitzone - Wenn die Decodierung auf dem Bangalore ADS Server durchgeführt wurde, basieren die Traces auf der IST-Zeitzone. Beachten Sie dies, wenn Sie die Router-Protokolle und offline decodierte Trace-Protokolle vergleichen.

Identifizieren des primären SC und des primären SUP

Verwenden Sie "grep "Master Role" *" im cmgr-Verzeichnis:

```
card_mgr.0_RP0:299:2019-02-22:07.35.38.709224844:2580:calvados/dc_common_pkg/drivers/card_mgr/src/card_m
card_mgr.0_SC0:96:2019-04-06:19.04.34.500975616:1976:calvados/dc_common_pkg/drivers/card_mgr/src/card_m
```

Postcodes vom primären SC abrufen

Verwenden Sie diesen Befehl, um Postleitzahlen für LC 0/1 abzurufen: `grep "slot 2" card_mgr.0_SC0 | grep geändert`

2019-04-06:19.04.34.759844864:1976:calvados/dc_common_pkg/drivers/card_mgr/src/card_mgr_interrupt.c:256

Ereignisverlauf aus Sicht des primären RP:

`grep RAPI_NOTIFY_CARD_POST_CODE_CB card_mgr.0_RP0 | grep "0V1"`

2019-04-06:19.04.40.665774834:2589:calvados/dc_common_pkg/drivers/card_mgr/src/card_mgr_rack_service.c:

Beispiel für Trial-Szenarien

- CPU-Hog des Card Manager-Prozesses:
- Slice kommt beim LC-Neuladen-Potenza 10C nicht hoch

Wie zu ziehen, bearbeiten und bauen Satori Lineup?

Es können mehrere Produktreihen gleichzeitig vorhanden sein. Der Techniker muss wissen, von wo aus er/sie die Ansicht ziehen soll. Um die passende satori lineup/devline zu kennen, führen Sie den folgenden Befehl aus: `sysadmin linux prompt`

Kat. `/etc/build-info.txt`

Man bekommt die Ausgabe so

`<#root>`

`### Thirdparty Information`

SDK arm `/auto/exr-yocto/SDK/WRL7/Fretta/REL0109/arm/kvm-host-arm-sdk.tgz`

SDK x86_64 /auto/exr-yocto/SDK/WRL7/Fretta/REL0109/x86_64/kvm-host-x86_64-sdk.tgz

Refpoint = thirdparty/opensource/release@tp-main/289

Hostname : calcium-99.cisco.com

Workspace : /nobackup/hetsoi/satori-wr17.release.20191209/target-n9000-gdb

Source Base : ssh://wwwin-git-sjc-2/git/thinstack/satori.git

Devline : cisco-xr-wr7

Devline Ver : f53915539d9ca49d3dedec0882ee4eb12a408956

Devline Type : GIT Repository

Here Devline 'cisco-xr-wr7' should be used.

Before pulling the view, setup your environment

Schritt 2: Stellen Sie sicher, dass dieser Eintrag in Ihrer git-Konfigurationsdatei vorhanden ist, z.
B.: ""

[anwenden]

Leerzeichen = nowarn

ignorewhitespace = ändern

Schritt 3: Verwenden Sie diesen Befehl, um Ihre Umgebung vor jeder Aktivität einzurichten.

source /auto/exr-yocto/tools/scripts/set_yocto_env

Schritt 4: Verwenden Sie diesen Befehl, um die Ansicht zu öffnen.

acme pull -sb ios_ena -dev cisco-xr-wr7 -plat none

Schritt 5. Führen Sie den folgenden Befehl in Ihrer Shell aus

unset CDPATH

Befehl zum Erstellen des Kernels

Schritt 1: Navigieren Sie zum Verzeichnis satori, und führen Sie diesen Befehl aus.

```
scripts/xr/build-release.sh -f
```

Schritt 2: Sobald der Kernel erfolgreich erstellt wurde, wendet er die Cisco spezifischen Patches auf verschiedene .c und .h Dateien an und Code wird an diesem Pfad für den Codewalk verfügbar.

```
satori/target-n9000-gdb/bitbake_build/tmp/work/n9000_gdb-wrs-linux/
```

 Anmerkung: Sie sollten hier keine permanente Änderung vornehmen, um sich in Ihrer Binärdatei wiederzufinden, da dies der TMP-Speicherort ist und im nächsten Build überschrieben werden soll. Der Code an diesem Speicherort sollte für den Codewalk und die Generierung der Patch-Datei verwendet werden. Die Datei .patch wird hier behandelt.

Code für klm befindet sich in Bezug auf den Codestandort auf zwei Pfaden

- Für Codedurchlauf und Patch-Generierung:

```
satori/target-n9000-gdb/bitbake_build/tmp/work/n9000_gdb-wrs-linux/
```

- Aktuelle c- und h-Dateien, die in binären/sdk-Builds verwendet werden

```
satori/meta-cisco-nxos/recipes-kernel/
```

Auf dem obigen Pfad erhalten Sie zwei Verzeichnisse

Antwort: cisco-klm —> Dies deckt alle klm ab, die in modularen und festen fretta-Systemen verwendet werden.

B. cisco-klm-zermatt —> Dies deckt alle klm ab, die nur in festen fretta-Systemen wie klm_iofpga verwendet werden.

Wie man die Änderungen für verschiedene klms macht und es kompiliert?

Änderungen für klm_iofpga vorzunehmen ist sehr einfach. Gehen Sie einfach zu diesem Pfad und beginnen Sie Änderungen in .c oder .h Datei, die Sie interessieren.

```
satori/target-n9000-gdb/bitbake_build/tmp/work/n9000_gdb-wrs-linux/cisco-klm-zermatt/0.1-r0/klm_iofpga
```

Änderungen für alle anderen Klm(s) vorzunehmen ist ein wenig schwierig. Wie oben erläutert,

müssen Sie zum TMP-Speicherort gehen, die Änderungen vornehmen und die Patch-Datei generieren (wie Sie eine .patch-Datei generieren, wird hier erläutert). Kopieren Sie die Patch-Datei an einen bestimmten Speicherort, erstellen Sie einen Eintrag für diese neue .patch-Datei in der .bb-Datei, und starten Sie den Build.

Suchen Sie nach den erforderlichen Schritten, um die Änderungen vorzunehmen.

Schritt 1: Wechseln Sie zum klm-spezifischen Verzeichnis, in dem Sie die Änderungen vornehmen möchten. Sie finden alle Klms an diesem Ort.

```
satori/target-n9000-gdb/bitbake_build/tmp/work/n9000_gdb-wrs-linux/cisco-klm/0.1-r0
```

Schritt 2: Nehmen Sie die Änderungen mit dem Sammelflächen-Tool vor, sodass die .patch-Datei generiert werden kann. Beachten Sie, dass hier acme diff nicht funktioniert. Sie müssen also das Sammelflächen-Tool verwenden, um die Patch-Datei zu erstellen.

Schritt 3: Alias für das Sammelflächen-Tool einrichten

```
cd satori/target-n9000-gdb/bitbake_build/tmp/work/n9000_gdb-wrs-linux/cisco-klm/0.1-r0
```

```
alias quilt=/nobackup/rpanday/kernel-wr7/satori/target-n9000-gdb/bitbake_build/tmp/sysroot/x86_64-linux/usr/bin/quilt
```

`quilt new patch_file.patch` —> Weisen Sie Quilt an, eine neue Patch-Datei mit dem Namen `patch_file.patch` zuzuweisen.

`quilt top` —> Dieser Befehl teilt uns mit, dass `patch_file.patch` sich am Anfang des Quilt-Stapels befindet und bearbeitet werden kann.

`quilt edit klm_obfl/obfl_dc3.c` —> Weist die Quilt an, die Änderungen in `klm_obfl/obfl_dc3.c` zu erfassen. Sobald dieser Befehl ausgeführt wurde, ist `obfl_dc3.c` geöffnet und kann bearbeitet werden. Nachdem die Änderungen abgeschlossen sind, schreiben und beenden.

`quilt refresh` —> Mit diesem Befehl wird der Diff aus der bearbeiteten Datei `klm_obfl/obfl_dc3.c` in `patch_file.patch` abgelegt. Um dies zu überprüfen, öffnen Sie die Datei in `vi`.

Schritt 4: Nachdem die Patch-Datei `patch_file.patch` generiert wurde, kopieren Sie sie in diesen Pfad.

```
cp patches/patch_file.patch /nobackup/rpanday/kernel-wr7/satori/meta-cisco-nxos/recipes-kernel/cisco-klm/files
```

Schritt 5: Erstellen Sie einen Eintrag in der .bb-Datei für diese neue .patch-Datei. Die Datei .bb befindet sich an diesem Speicherort.

```
/nobackup/rpanday/kernel-wr7/satori/meta-cisco-nxos/recipes-kernel/cisco-klm/cisco-klm_0.1.bb
```

Feste Fretta-Karten HW- und FPGA-Spezifikationen

PID	Name des Ingenieure	Kartentyp	HW-Spezifikation	IOFPGA-Spezifikation
NCS-5502-SE	ZERMATT	2 HE, fest	• EDCS-1515475	• EDCS-1026647 • EDCS-1516467 • EDCS-1193041
NCS-5501-SE	TURIN-MX	1 HE, fest	• EDCS-1497433	• EDCS-1527505 • EDCS-1527506
NCS-5502-SE-PROTO	ZERMATT-PROTO			
NCS-5502	ZERMATT-CR	2 HE, fest	• EDCS-1515475	EDCS 1516467 CPU-IOFPGA-FS: EDCS 1026647 MIFPGA - EDCS - 1193041
NCS-5501	TAIHU	1 HE, fest	EDCS 1530044	IOFPGA - EDCS-1541805 MIFPGA - EDCS-1541804
NCS-5501-A2-SE	WINTERFELL			
NCS-5501-A1-SE	OLDCASTLE			
NCS-5501-A1	NCS-55A1-36H-S OLDCASTLE			
NCS-55A1-36H-SE-S	OLDCASTLE-SE	1 HE, fest	• EDCS-1563746	• EDCS-1568105

				- EDCS-11402862 - EDCS-11556985
NCS-55A1-36H-S	OLDCASTLE-CR	1 HE, fest	EDCS-1563746	- EDCS-1568105 - EDCS-11402862
N540-X-24Z8Q2C-M	TORTIN-CONFORMAL-BOX			
N540-24Z8Q2C-M	TORTIN-CR			
N540X-ACC-SYS	TORTIN-16G-CR			
N540-ACC-SYS	TORTIN-16G			
NCS-5501-HD	N540-24Z8Q2C-M TORTIN-CR			
NCS-5501-A3	NCS-55A1-24H PYKE			
NCS-55A1-24H	PYKE	1 HE, fest	EDCS-11415948	- EDCS- 1568105 - EDCS- 1026647 - EDCS-1568940
NCS-55A2-MOD-SE-S	PEYTO MIT TCAM	2 HE, fest	EDCS-11601538	- EDCS-11632621 - EDCS-11632622
NC55A2-MOD-SE-H-S	PEYTO MIT TCAM UND CC	2 HE, fest	EDCS-11601538	EDCS-11632621

				• EDCS-11632622
NCS-55A2-MOD-S	Peyto NonSE C-temp (TCAM)	2 HE, fest	• EDCS-11601538	• EDCS-11632621 • EDCS-11632622
NCS-55A2-MOD-HD-S	PEYTO OHNE TCAM	2 HE, fest	• EDCS-11601538	• EDCS-11632621 • EDCS-11632622
NCS-55A2-MOD-HX-S	PEYTO OHNE TCAM MIT Item CC	2 HE, fest	• EDCS-11601538	• EDCS-11632621 • EDCS-11632622
NCS-55A1-48Q6H	BIFROST-T	1 HE, fest	• EDCS-12914104	• EDCS-13259042 • EDCS-15599029 • EDCS-15676955
NCS-55A1-24Q6H-S	TURIN-CR	1 HE, fest	• EDCS-12909672	• EDCS-13259042 • EDCS-15599029 • EDCS-15676955
NCS-55A1-24Q6H-SS	TURIN-CR			

Informationen zu dieser Übersetzung

Cisco hat dieses Dokument maschinell übersetzen und von einem menschlichen Übersetzer editieren und korrigieren lassen, um unseren Benutzern auf der ganzen Welt Support-Inhalte in ihrer eigenen Sprache zu bieten. Bitte beachten Sie, dass selbst die beste maschinelle Übersetzung nicht so genau ist wie eine von einem professionellen Übersetzer angefertigte. Cisco Systems, Inc. übernimmt keine Haftung für die Richtigkeit dieser Übersetzungen und empfiehlt, immer das englische Originaldokument (siehe bereitgestellter Link) heranzuziehen.