

ةيزكرملا ةجلالعمل ةدحو مادختسا نيوكت SX500 Series Stackable Switches

فدهلا

لوحملل (CPU) ةيزكرملا ةجلالعمل ةدحو مادختسا ال ةرمتسم ةبقارم ىل لوؤسملا جاتحي رورملا ةكرح لقتت ال ثيحب كلذب مايقلل متي و SX500 Series Stackable Switch. زارط لوحملا ءاطب ايف ببستت دق يتلا (CPU) ةيزكرملا ةجلالعمل ةدحو لهك ةطرفملا رورم ةكرح، ةرادال رورم ةكرح يه لوحملا اهجلالعي يتلا رورملا ةكرح نم ةفلتخملا عاونال ةقيرط يه (CPU) ةيزكرملا ةجلالعمل ةدحو مادختسا. رورم ةكرح لفظتو، لوكوتوربلا لوحملل (CPU) ةيزكرملا ةجلالعمل ةدحو مادختسا ىدم ةبقارملا.

تالوحملا ىلع (CPU) ةيزكرملا ةجلالعمل ةدحو مادختسا نيوكت ةيفيكل لاقملا اذه حرشي SX500 Series Stackable Switches

قيبطتلل ةلباقلا ةزهجال

Sx500 ةلسلس سيديكتلل ةلباقلا تالوحملا

جماربل رادصا

•1.3.0.62

ةيزكرملا ةجلالعمل ةدحو مادختسا نيوكت

> ةرادا رتخاو بيول نيوكتل ةدعاسملا ةادال ىل لوخدلا ليجستب مق 1. ةوطخال ةدحو مادختسا ءحفص رهظت. (CPU) ةيزكرملا ةجلالعمل ةدحو مادختسا > صيخشت ةيزكرملا ةجلالعمل:

CPU Utilization

CPU Utilization: Enable

Apply

Cancel

Refresh Rate: No refresh

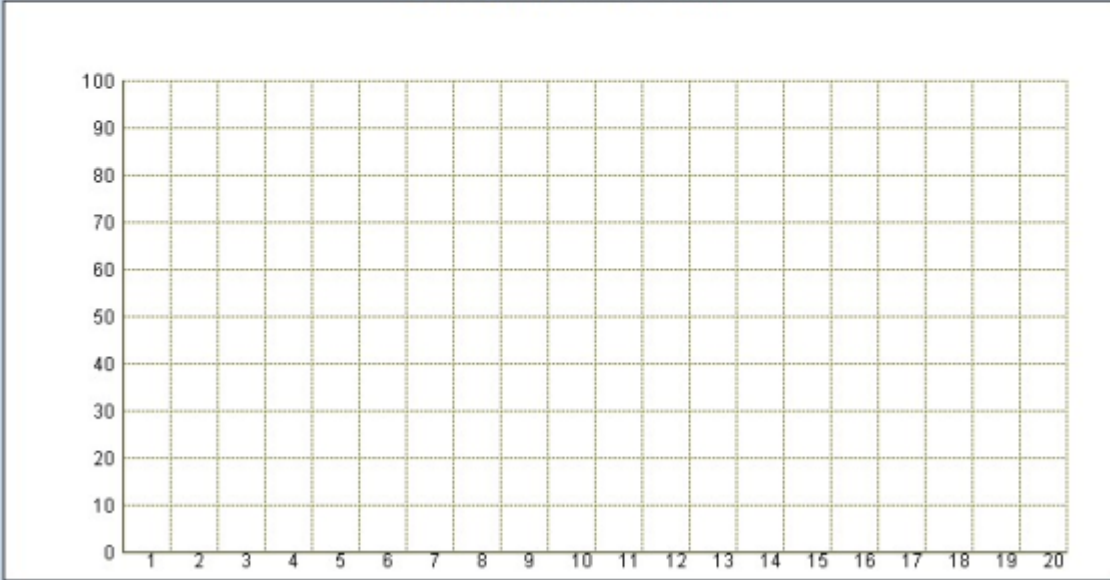
15 sec.

30 sec.

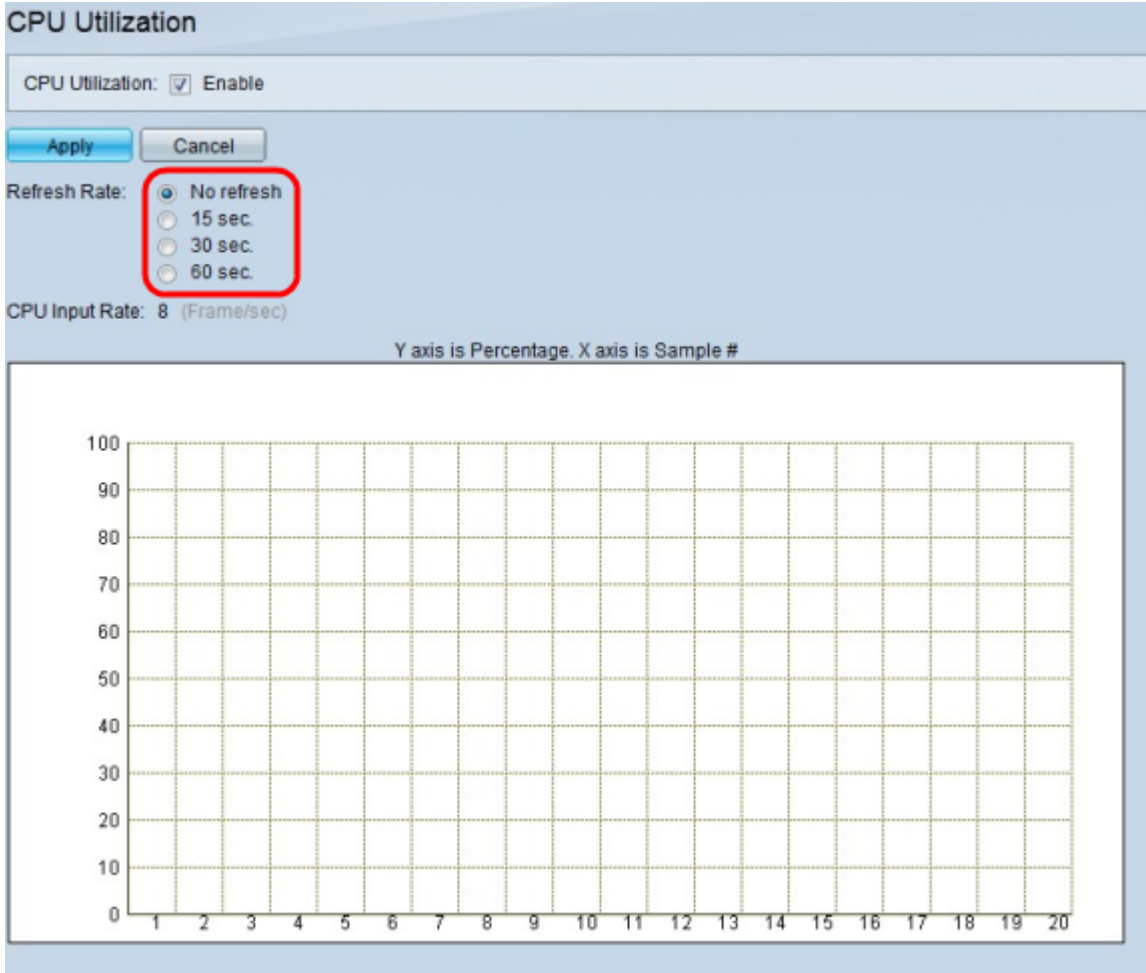
60 sec.

CPU Input Rate: 8 (Frame/sec)

Y axis is Percentage. X axis is Sample #



بِقارم ني كمت نم ققحت ، (CPU) ةيزك رمل ةجل اعمل ةدحو مادختسا ل قح يف 2. ةوطخل
ددحم يضارتفال دادعإلا (CPU) ةيزك رمل ةجل اعمل ةدحو مادختسا



ثي دحتل لدعمل قباطم لارايتخال رز قوف رقنا ،"ثي دحتل لدعمل" ل قح في 3. ةوطخل في تانايب اذبت . ةيزك رمل ةجالعمل ةدحو مادختسال ينايب ل مسرلل بولطم ل ثي دحت لدعمل راي تخا دع ب ق فدل

• ةيزك رمل ةجالعمل ةدحو مادختسال تاني ع ذخأ متي نل — ثي دحتل مدع .

• ةيناث 15 لك (CPU) ةيزك رمل ةجالعمل ةدحو مادختسال تاني ع ذخأ متي — . ةيناث 15

• ةيناث 30 لك ةيزك رمل ةجالعمل ةدحو مادختسال تاني ع ذخأ متي — . ةيناث 30

• ةيناث 60 لك (CPU) ةيزك رمل ةجالعمل ةدحو مادختسال تاني ع ذخأ متي — . ةيناث 60

يتل ةيناث ل في تاراط اذ دد ةيزك رمل ةجالعمل ةدحو لاد ل دعمل ل قح ضرعي : **ةطخال** Y روح ل اب طاطم لىل ع مادختسال ل لى ثمت متي و . ةيزك رمل ةجالعمل ةدحو اها ق ل ت (ي ق فال) X روح ل او ، ةمدختس ل ةيزك رمل ةجالعمل ةدحو ل ةي وئم ةب سنك (ي س ارل) نكلو ، 50% نم ل ق ا ةي دال ةي وئم ل ةب سنل نوكت ، ريغ صل رشنل في . ةني ع م قرك ل ثم تاي ل عم ي دؤت نا نكمي . ةي دال لىل ةال ب سنل نوكت دق ، ربك ال رشنل تاي ل عم في لى ل ثب ل فصاوع و Cisco IOS رم او او IP هيجوت لودج تاي دحتو ةعرفت ل ةرشنل ري ب لك شب (CPU) ةيزك رمل ةجالعمل ةدحو مادختسال

تاداع ل اظ فحل قي بطت لىل ع رقنا 4. ةوطخل

ةمچرتل هذه ل و ح

ةلأل تاي نقتل ن م ة و مچ م ادخت ساب دن تسم ل ا اذ ه Cisco ت مچرت
م ل ا ل ا ا ن ا ع مچ م ف ن م دخت س م ل م عد و ت م م م دقت ل ة م ش ب ل و
م ك ة ق ي ق د ن و ك ت ن ل ة ل ا ة مچرت ل ض ف ا ن ا ة ظ ح ا ل م م چ ر ي . ة ص ا خ ل م ه ت غ ل ب
Cisco ي ل خ ت . ف ر ت م م مچرت م ا ه م د ق ي ي ت ل ا ة ي ف ا ر ت ح ا ل ا ة مچرت ل ا م ل ا ح ل ا و ه
ل ا ا م ا د ا د ع و چ ر ل ا ب ي ص و ت و ت ا مچرت ل ا ه ذ ه ة ق د ن ع ا ه ت ي ل و ئ س م Cisco
Systems (ر ف و ت م ط ب ا ر ل ا) ي ل ص ا ل ا ي ز ي ل چ ن ا ل ا دن ت س م ل ا